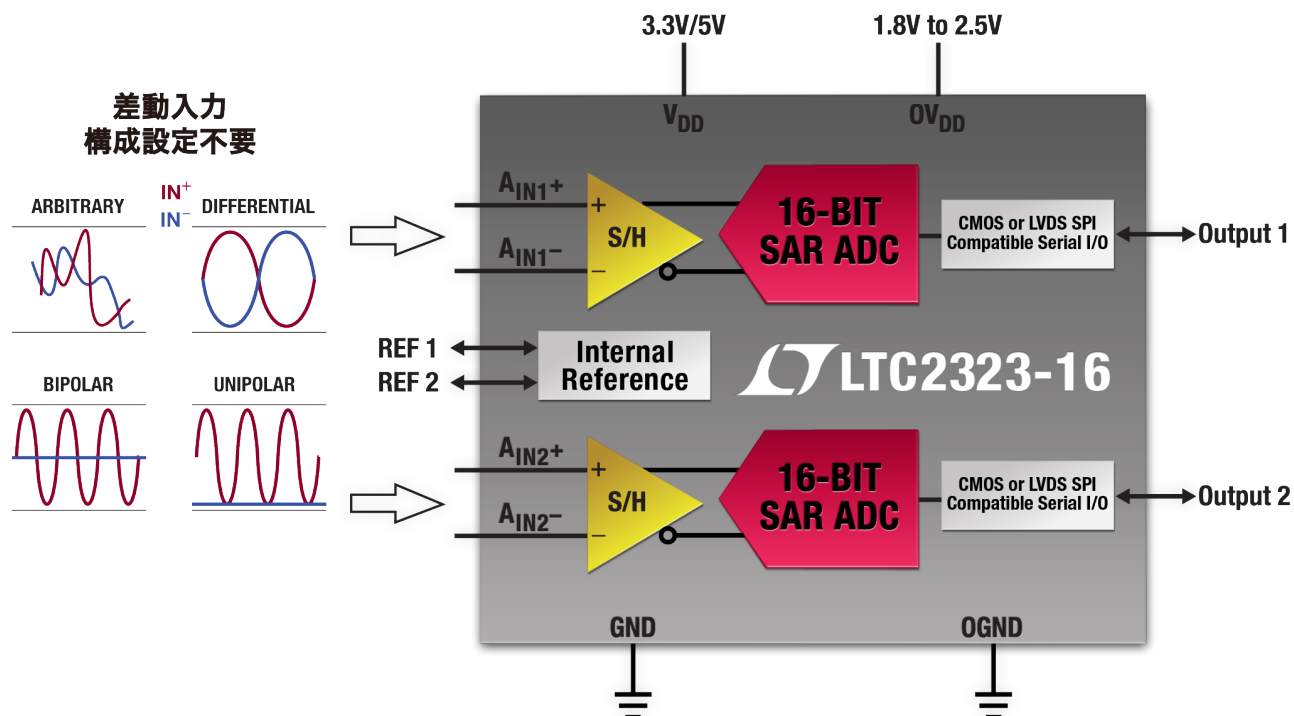


デュアル16ビット、5Mps SAR ADC



入力同相範囲の広い同時サンプリングADC

LTC[®]2323-16は、入力同相範囲の広いデュアル16ビット、14ビット、12ビットの5Mps同時サンプリングSAR ADCファミリのデバイスです。柔軟な差動入力により、疑似差動ユニポーラ信号、バイポーラ信号、互いに任意の関係を持つ信号など、さまざまなアナログ信号を構成の設定なしでデジタル化することができます。保証最大温度係数20ppm/°Cで低ドリフト高精度のバンドギャップ・リファレンスを内蔵し、20mm²の小型QFNパッケージで供給されるため、高密度設計で省スペースを実現します。

特長

- スループット・レート: 最大5Mps
- レール・トゥ・レールの同相範囲を備えた差動入力: 8V_{P-P}
- SNR: 81dB, THD: -89dB ($f_{IN} = 500\text{kHz}$, 16ビット)
- INL: $\pm 4\text{LSB}$ (標準), $\pm 12\text{LSB}$ (最大)
- 低ドリフト (最大20ppm/°C) の2.048Vまたは4.096V内部リファレンス
- 3.3Vまたは5Vの単一電源
- サイクル待ち時間なし (LTC2321)
- 低い電力損失:
 - 45.5mW/チャンネル (5Mps, 5V, CMOS出力)
 - 52.5mW/チャンネル (5Mps, 5V, LVDS出力)
- CMOSまたはLVDS出力でのSPI互換シリアルI/O
- -40°C ~ 125°Cでの動作を保証
- 28ピン (4mm×5mm) QFNパッケージ

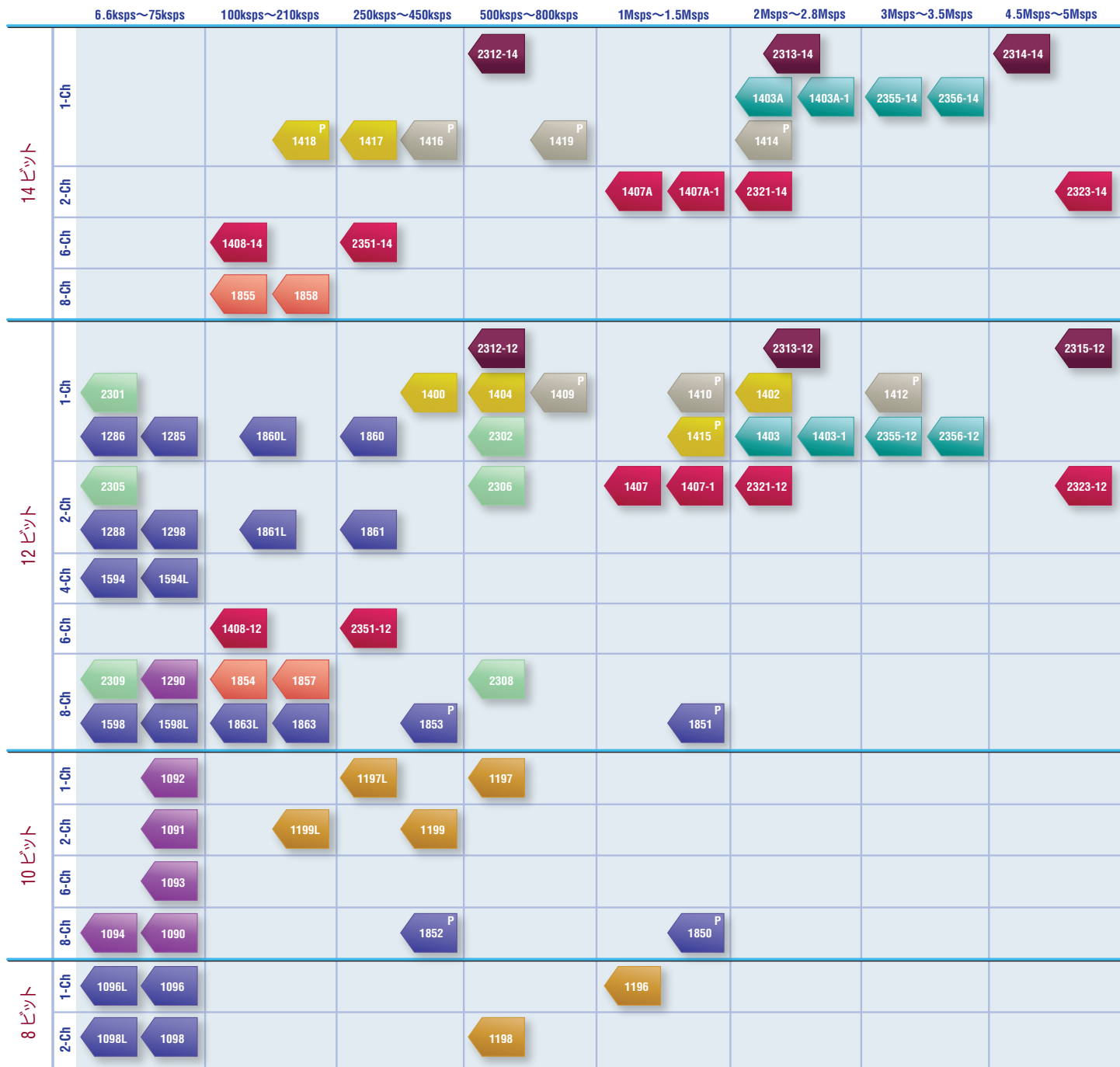
	2Mps	5Mps
16ビット SNR: 81dB	2321-16	2323-16
14ビット SNR: 80dB	2321-14	2323-14
12ビット SNR: 73dB	2321-12	2323-12



LT, LT, LTC, LTM, Linear Technology および Linear のロゴは、リニアテクノロジー社の登録商標です。その他すべての商標の所有権は、それぞれの所有者に帰属します。

汎用 SAR ADC

分解能 8ビット～14ビット、サンプリングレート 6ksps～5Msps



3V/5V 電源
マイクロパワー ADC

5V PC/SPI ADC
ユニポーラ / バイポーラ入力

0V ～ 4.096V, ±2.048V
ユニポーラ / バイポーラ入力

±2.5V の真の
バイポーラ入力

0V ～ 5V, ±5V の
ユニポーラ / バイポーラ入力

P = パラレル・
インタフェース

3V/5V 電源
ピン互換 ADC

±10V の真の
バイポーラ入力 ADC

3V/5V 電源、TSOT-8 パッケージ、
リファレンス内蔵のピン互換 ADC

同時サンプリング
ADC

0V ～ 2.5V, ±1.25V の
ユニポーラ / バイポーラ入力