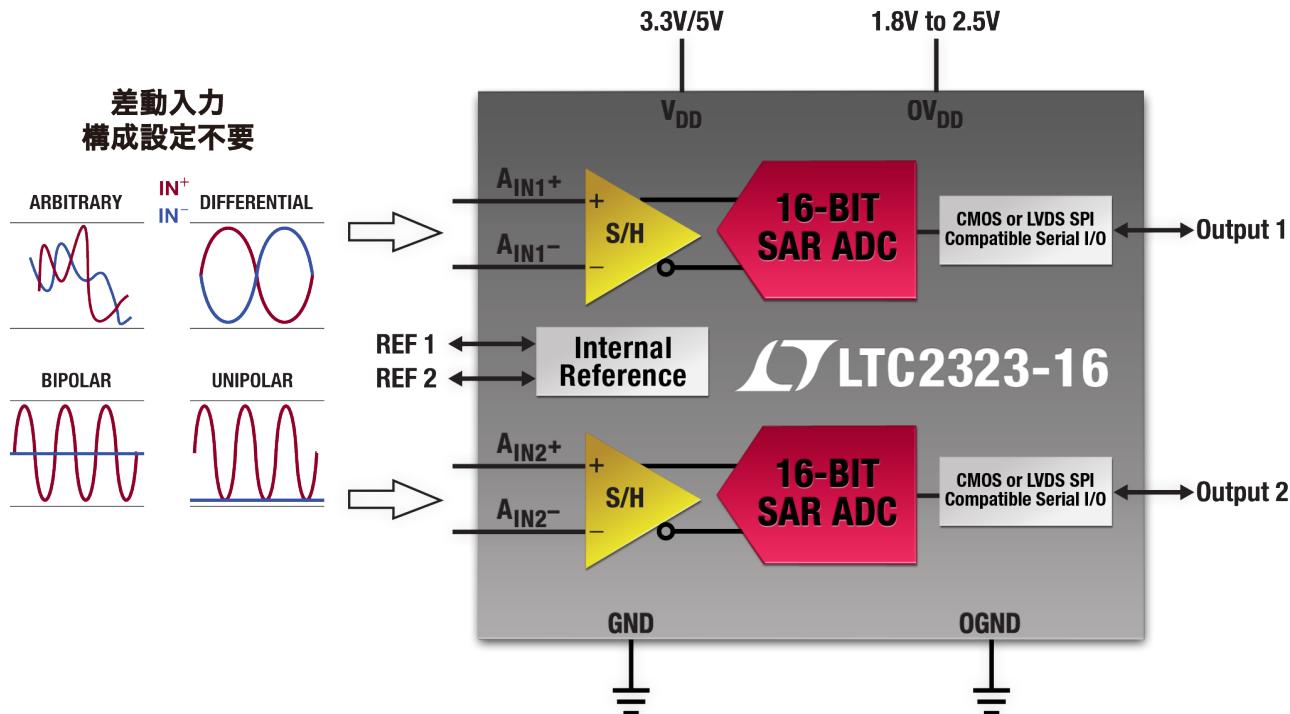


# デュアル16ビット、5Msps SAR ADC



## 入力同相範囲の広い同時サンプリングADC

LTC<sup>®</sup>2323-16は、入力同相範囲の広いデュアル16ビット、14ビット、12ビットの5Msps同時サンプリングSAR ADCファミリのデバイスです。柔軟な差動入力により、疑似差動ユニポーラ信号、バイポーラ信号、互いに任意の関係を持つ信号など、さまざまなアナログ信号を構成の設定なしでデジタル化することができます。保証最大温度係数20ppm/°Cで低ドリフト高精度のバンドギャップ・リファレンスを内蔵し、20mm<sup>2</sup>の小型QFNパッケージで供給されるため、高密度設計で省スペースを実現します。

## 特長

- スループット・レート: 最大5Msps
- レール・トゥ・レールの同相範囲を備えた差動入力: 8V<sub>P-P</sub>
- SNR: 81dB, THD: -89dB (f<sub>IN</sub> = 500kHz, 16ビット)
- INL: ±4LSB (標準)、±12LSB (最大)
- 低ドリフト (最大20ppm/°C) の2.048Vまたは4.096V内部リファレンス
- 3.3Vまたは5Vの単一電源
- サイクル待ち時間なし (LTC2321)
- 低い電力損失:
  - 45.5mW/チャネル (5Msps, 5V, CMOS出力)
  - 52.5mW/チャネル (5Msps, 5V, LVDS出力)
- CMOSまたはLVDS出力でのSPI互換シリアルI/O
- 40°C～125°Cでの動作を保証
- 28ピン (4mm×5mm) QFNパッケージ

	2Msps	5Msps
16ビット SNR: 81dB	2321-16	2323-16
14ビット SNR: 80dB	2321-14	2323-14
12ビット SNR: 73dB	2321-12	2323-12



LT、LTC、LTM、Linear Technology およびLinearのロゴは、リニアテクノロジー社の登録商標です。その他すべての商標の所有権は、それぞれの所有者に帰属します。

# 汎用 SAR ADC

分解能8ビット～14ビット、サンプリングレート6ksps～5Msps

		6.6ksps～75ksps	100ksps～210ksps	250ksps～450ksps	500ksps～800ksps	1Msp～1.5Msps	2Msps～2.8Msps	3Msps～3.5Msps	4.5Msps～5Msps
14ビット	1-Ch				2312-14				2314-14
	2-Ch					1407A	1407A-1	2321-14	
	6-Ch		1408-14	2351-14					
	8-Ch	1855	1858						2323-14
		1-Ch	2301 1286 1285	1860L	1400 1404 1409 2302	2312-12 1410 1415 2306	1407 1407-1 2321-12	2313-12 1402 1403 1403-1 2355-12 2356-12	2315-12
		2-Ch	2305 1288 1298	1861L	1861				2323-12
		4-Ch	1594 1594L						
		6-Ch	1408-12	2351-12					
		8-Ch	2309 1598 1598L 1290	1854 1863L 1863	1853 P 2308		1851 P		
		1-Ch	1092		1197L 1197				
		2-Ch	1091	1199L	1199				
		6-Ch	1093						
		8-Ch	1094 1090		1852 P		1850 P		
		1-Ch	1096L 1096			1196			
		2-Ch	1098L 1098		1198				

■ 3V/5V 電源、マイクロパワー ADC  
■ 3V/5V 電源、ピン互換 ADC

■ 5V I<sup>C</sup>/SPI ADC  
■ ±10V の真のバイポーラ入力 ADC

■ 0V～4.096V、±2.048V  
■ ±10V の真のバイポーラ入力 ADC  
■ 3V/5V 電源、TSOT-8 パッケージ、リファレンス内蔵のピン互換 ADC

■ ±2.5V の真のバイポーラ入力  
■ 同時サンプリング ADC

■ 0V～5V、±5V の  
■ 0V～2.5V、±1.25V の  
■ パラレル・インターフェース  
■ ユニポーラ／バイポーラ入力  
■ ユニポーラ／バイポーラ入力  
■ ユニポーラ／バイポーラ入力