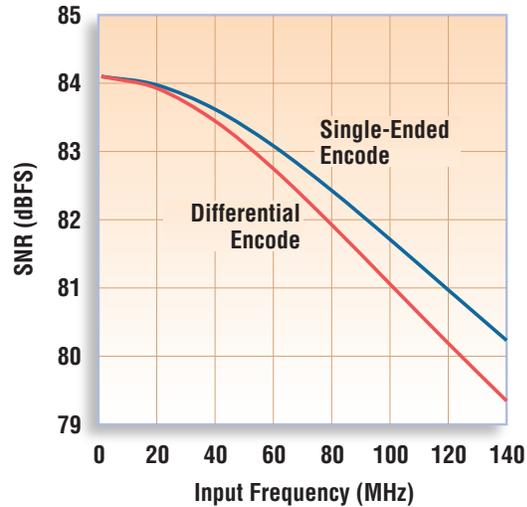
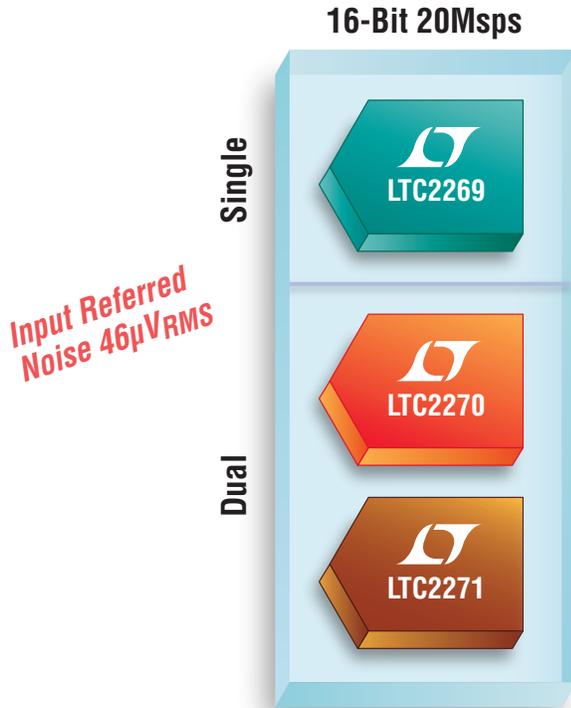


最小ノイズの 16ビット20Msps ADC

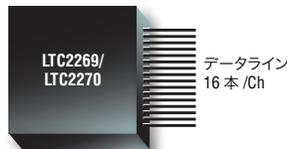


特長

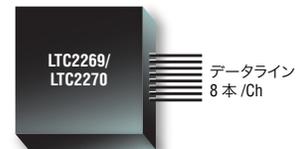
- 16ビット20Msps ADC
- SNR: 84dB、SFDR: 99dB
- 1.8V単電源
- 消費電力: 80mW(チャンネル当たり)
- 柔軟なデジタルインタフェース:
 - LTC[®]2269/LTC2270: CMOS、DDR CMOSまたはDDR LVDS出力
 - LTC2271: シリアルLVDS
- 選択可能な入力範囲: 1V_{p,p} ~ 2.1V_{p,p}
- フルパワー帯域幅200MHzのサンプル/ホールド
- オプションのデータ出力ランダムライザ
- オプションのクロックデューティサイクルスタビライザ
- シャットダウンモードとナップモード
- 設定用のシリアルSPIポート
- PScope[™]ツールにより評価が容易

柔軟なデジタル出力

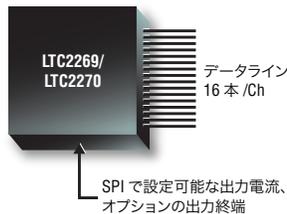
フルレートCMOS



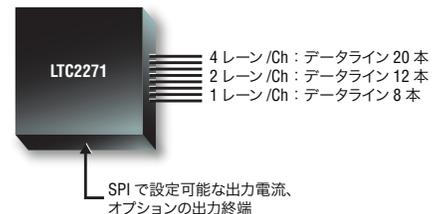
DDR CMOS



DDR LVDS



シリアルLVDS



LT、LT、LTC、LTM、Linear TechnologyおよびLinearのロゴは、リニアテクノロジー社の登録商標です。PScopeはリニアテクノロジー社の商標です。その他すべての商標の所有権は、それぞれの所有者に帰属します。