

特長

- 2本の外付け抵抗で差動利得をプログラム可能
- 出力同相電圧を調整可能
- 3V、5V、±5V電源で動作および規格
- カットオフ周波数が10MHz、リップルが0.5dBの4次ローパス・フィルタ
- 3V電源で2V_{P-P}出力時にS/Nが82dB
- 低歪み(2V_{P-P}、800Ω負荷)
 - 1MHz: 88dBc(2次)、97dBc(3次)
 - 5MHz: 74dBc(2次)、77dBc(3次)
- 完全な差動入力および差動出力
- 一般の差動アンプとピン互換
- S0-8およびDFN-12パッケージ

アプリケーション

- ネットワーキングや携帯電話基地局アプリケーションの高速ADCアンチエイリアシングとDACの平滑化
- 高速テストおよび計測機器
- 医療用画像処理
- 差動アンプとのドロップイン差し換え

LT、**LT**、**LTC**、**LTM**、**Linear Technology**およびLinearのロゴはリニアテクノロジー社の登録商標です。他の全ての商標はそれぞれの所有者に所有権があります。

概要

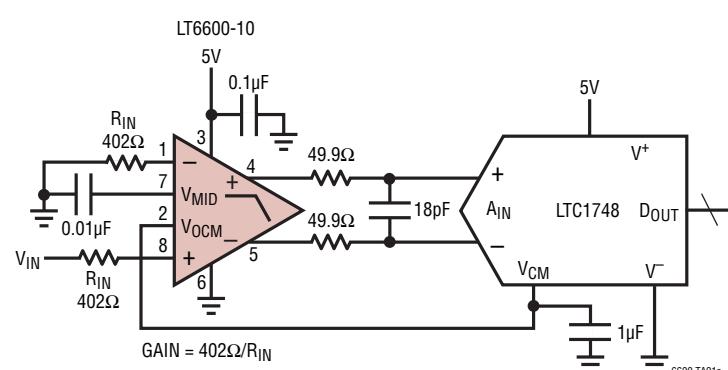
LT[®]6600-10は、完全差動アンプとチェビシェフ周波数応答を近似した4次10MHzローパス・フィルタを組み合わせたデバイスです。ほとんどの差動アンプは、利得と帯域幅を調整するために多くの高精度外付け部品を必要とします。これに対し、LT6600-10は、差動利得が2本の外付け抵抗でプログラムでき、フィルタのカットオフ周波数(10MHz)と通過帯域リップルが内部設定されています。また、LT6600-10は出力同相電圧を設定するのに必要なレベルシフトを行い、A/Dのリファレンス電圧要件を満たすことができます。

独自の内部アーキテクチャを採用したLT6600-10は、歪み性能や低ノイズ特性を損なうことなく、アンチエイリアシング・フィルタと差動アンプ/ドライバの統合を図っています。ユニティ・ゲインで帯域内で測定されたSNRは82dBで、非常に優れています。利得がさらに高い場合は、入力換算ノイズが低減されるので、出力のSNRを大幅に低下させることなく、より小さい入力差動信号を処理することができます。

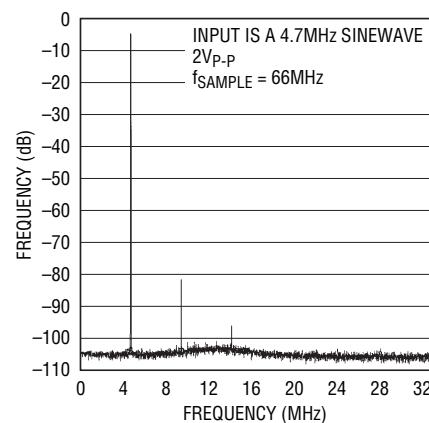
また、低電圧動作を特長とするLT6600-10は、差動設計により、単一3V電源で動作しながら2V_{P-P}の信号レベルに対して優れた性能を提供します。

他のカットオフ周波数をもつ類似デバイスについては、LT6600-20、LT6600-15、LT6600-5およびLT6600-2.5を参照してください。

標準的応用例 (S8のピン番号が示されている)



8192ポイントのFFTスペクトル



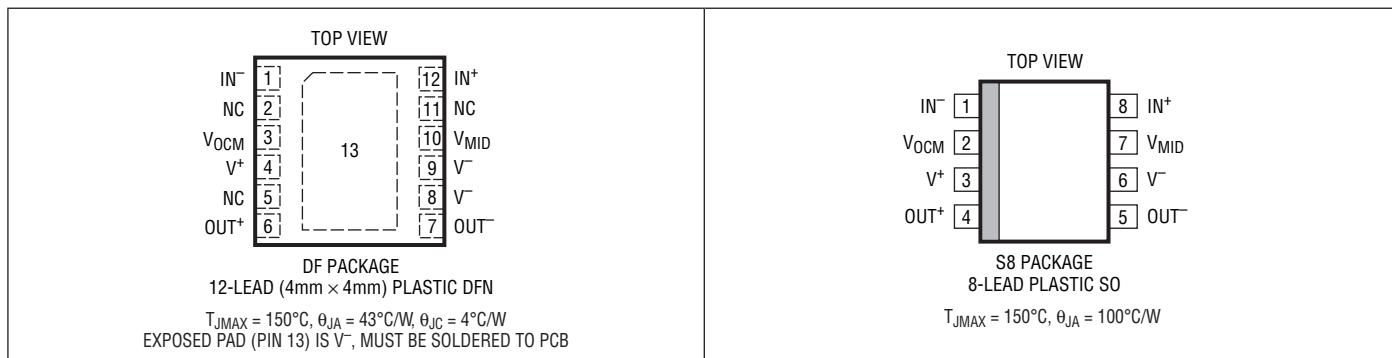
6600 TA01b

66001fe

絶対最大定格 (Note 1)

合計電源電圧	11V	接合部温度	150°C
入力電流 (Note 8)	±10mA	保存温度範囲	-65°C~150°C
動作温度範囲 (Note 6)	-40°C~85°C	リード温度(半田付け、10秒)	300°C
規定温度範囲 (Note 7)	-40°C~85°C		

ピン配置



発注情報

鉛フリー仕様	テープアンドリール	製品マーキング	パッケージ	温度範囲
LT6600CS8-10#PBF	LT6600CS8-10#TRPBF	660010	8-Lead Plastic SO	0°C to 70°C
LT6600IS8-10#PBF	LT6600IS8-10#TRPBF	600110	8-Lead Plastic SO	-40°C to 85°C
LT6600CDF-10#PBF	LT6600CDF-10#TRPBF	60010	12-Lead (4mm x 4mm) Plastic DFN	0°C to 70°C
LT6600IDF-10#PBF	LT6600IDF-10#TRPBF	60010	12-Lead (4mm x 4mm) Plastic DFN	-40°C to 85°C
鉛ベース仕様	テープアンドリール	製品マーキング	パッケージ	温度範囲
LT6600CS8-10	LT6600CS8#TR	660010	8-Lead Plastic SO	0°C to 70°C
LT6600IS8-10	LT6600IS8-10#TR	600110	8-Lead Plastic SO	-40°C to 85°C

さらに広い動作温度範囲で規定されるデバイスについては、弊社または弊社代理店にお問い合わせください。 DFNパッケージに対する温度グレードは出荷時のコンテナのラベルで識別されます。 非標準の鉛ベース仕様の製品の詳細については、弊社または弊社代理店にお問い合わせください。

鉛フリー仕様の製品マーキングの詳細については、<http://www.linear-tech.co.jp/leadfree/> をご覧ください。
テープアンドリールの仕様の詳細については、<http://www.linear-tech.co.jp/tapeandreel/> をご覧ください。

電気的特性

●は全動作温度範囲の規格値を意味する。それ以外は $T_A = 25^\circ\text{C}$ での値。注記がない限り、 $V_S = 5\text{V}$ ($V^+ = 5\text{V}$ 、 $V^- = 0\text{V}$)、 $R_{IN} = 402\Omega$ 、および $R_{LOAD} = 1\text{k}\Omega$ 。

PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
Filter Gain, $V_S = 3\text{V}$	$V_{IN} = 2V_{P-P}$, $f_{IN} = \text{DC to } 260\text{kHz}$	-0.4	0	0.5	dB
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 1\text{MHz}$ (Gain Relative to 260kHz)	●	-0.1	0	0.1
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 5\text{MHz}$ (Gain Relative to 260kHz)	●	-0.4	-0.1	0.3
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 8\text{MHz}$ (Gain Relative to 260kHz)	●	-0.3	0.1	1
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 10\text{MHz}$ (Gain Relative to 260kHz)	●	-0.2	0.3	1.7
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 30\text{MHz}$ (Gain Relative to 260kHz)	●		-28	-25
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 50\text{MHz}$ (Gain Relative to 260kHz)	●		-44	dB
Filter Gain, $V_S = 5\text{V}$	$V_{IN} = 2V_{P-P}$, $f_{IN} = \text{DC to } 260\text{kHz}$	-0.5	0	0.5	dB
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 1\text{MHz}$ (Gain Relative to 260kHz)	●	-0.1	0	0.1
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 5\text{MHz}$ (Gain Relative to 260kHz)	●	-0.4	-0.1	0.3
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 8\text{MHz}$ (Gain Relative to 260kHz)	●	-0.4	0.1	0.9
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 10\text{MHz}$ (Gain Relative to 260kHz)	●	-0.3	0.2	1.4
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 30\text{MHz}$ (Gain Relative to 260kHz)	●		-28	-25
	$V_{IN} = 2V_{P-P}$, $f_{IN} = 50\text{MHz}$ (Gain Relative to 260kHz)	●		-44	dB
Filter Gain, $V_S = \pm 5\text{V}$	$V_{IN} = 2V_{P-P}$, $f_{IN} = \text{DC to } 260\text{kHz}$	-0.6	-0.1	0.4	dB
Filter Gain, $R_{IN} = 100\Omega$, $V_S = 3\text{V}, 5\text{V}, \pm 5\text{V}$	$V_{IN} = 0.5V_{P-P}$, $f_{IN} = \text{DC to } 260\text{kHz}$	11.4	12	12.6	dB
Filter Gain Temperature Coefficient (Note 2)	$f_{IN} = 260\text{kHz}$, $V_{IN} = 2V_{P-P}$		780		ppm/C
Noise	Noise BW = 10kHz to 10MHz, $R_{IN} = 402\Omega$		56		μV_{RMS}
Distortion (Note 4)	1MHz, $2V_{P-P}$, $R_L = 800\Omega$	2nd Harmonic 3rd Harmonic	88 97		dBc dBc
	5MHz, $2V_{P-P}$, $R_L = 800\Omega$	2nd Harmonic 3rd Harmonic	74 77		dBc dBc
Differential Output Swing	Measured Between Pins 4 and 5 Pin 7 Shorted to Pin 2	$V_S = 5\text{V}$ $V_S = 3\text{V}$	● 3.85 ● 3.85	5.0 4.9	$V_{P-P \text{ DIFF}}$ $V_{P-P \text{ DIFF}}$
Input Bias Current	Average of Pin 1 and Pin 8	●	-85	-40	μA
Input Referred Differential Offset	$R_{IN} = 402\Omega$	$V_S = 3\text{V}$ $V_S = 5\text{V}$ $V_S = \pm 5\text{V}$	● ● ●	5 10 8	20 30 35
	$R_{IN} = 100\Omega$	$V_S = 3\text{V}$ $V_S = 5\text{V}$ $V_S = \pm 5\text{V}$	● ● ●	5 5 5	13 22 30
Differential Offset Drift				10	$\mu\text{V}/^\circ\text{C}$

電気的特性

●は全動作温度範囲の規格値を意味する。それ以外は $T_A = 25^\circ\text{C}$ での値。注記がない限り、 $V_S = 5\text{V}$ ($V^+ = 5\text{V}$ 、 $V^- = 0\text{V}$)、 $R_{IN} = 402\Omega$ 、および $R_{LOAD} = 1\text{k}\Omega$ 。

PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
Input Common Mode Voltage (Note 3)	Differential Input = 500mV _{P-P} , $R_{IN} = 100\Omega$	$V_S = 3\text{V}$ $V_S = 5\text{V}$ $V_S = \pm 5\text{V}$	● ● ●	0.0 0.0 -2.5	1.5 3.0 1.0	V
Output Common Mode Voltage (Note 5)	Differential Input = 2V _{P-P} , Pin 7 = OPEN	$V_S = 3\text{V}$ $V_S = 5\text{V}$ $V_S = \pm 5\text{V}$	● ● ●	1.0 1.5 -1.0	1.5 3.0 2.0	V
Output Common Mode Offset (With Respect to Pin 2)		$V_S = 3\text{V}$ $V_S = 5\text{V}$ $V_S = \pm 5\text{V}$	● ● ●	-35 -40 -55	5 0 -5	mV
Common Mode Rejection Ratio					61	dB
Voltage at V_{MID} (Pin 7)		$V_S = 5\text{V}$ (S8) $V_S = 5\text{V}$ (DFN) $V_S = 3\text{V}$	● ●	2.46 2.45	2.51 2.51	V
V_{MID} Input Resistance			●	4.3	5.5	k Ω
V_{OCM} Bias Current	$V_{OCM} = V_{MID} = V_S/2$	$V_S = 5\text{V}$ $V_S = 3\text{V}$	● ●	-15 -10	-3 -3	μA
Power Supply Current		$V_S = 3\text{V}$, $V_S = 5\text{V}$ $V_S = 3\text{V}$, $V_S = 3\text{V}$ $V_S = \pm 5\text{V}$	● ●	35 43	39 43	mA
			●	36	46	mA

Note 1: 絶対最大定格に記載された値を超えるストレスはデバイスに永続的損傷を与える可能性がある。長期にわたって絶対最大定格条件に曝すと、デバイスの信頼性と寿命に悪影響を与える可能性がある。

Note 2: これは、温度に依存しない外部抵抗 (R_{IN}) を仮定したときの、内部帰還抵抗の温度係数である。

Note 3: 入力同相電圧は外部抵抗 (R_{IN}) に印加される電圧の平均である。仕様は $R_{IN} \geq 100\Omega$ で保証されている。

Note 4: 歪みは差動のテスト信号を使って差動で測定される。入力同相電圧、 V_{OCM} の電圧、および V_{MID} の電圧は合計電源電圧の 1/2 に等しい。

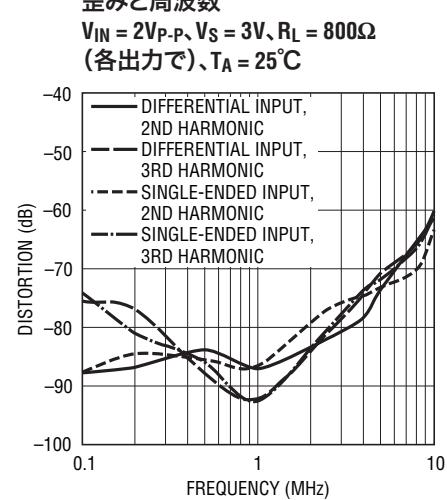
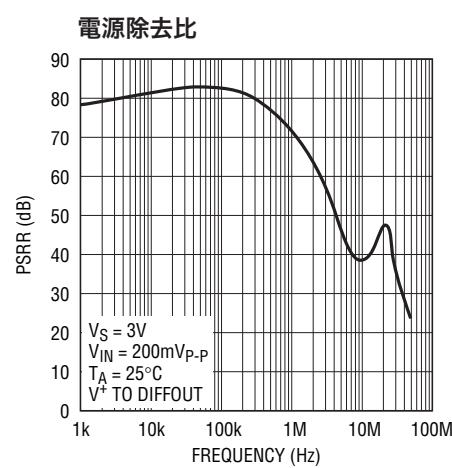
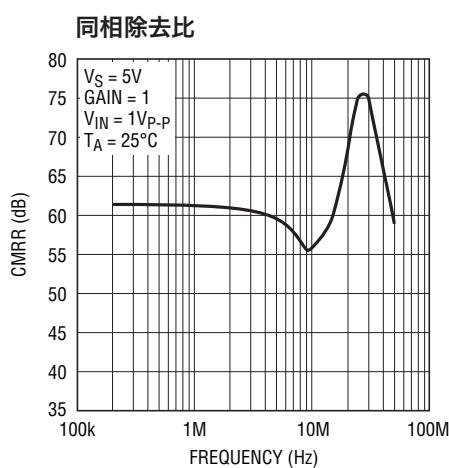
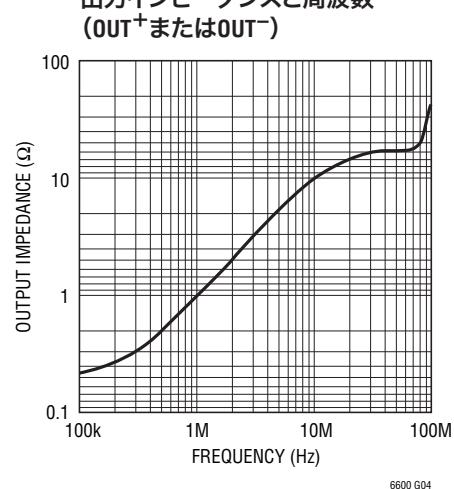
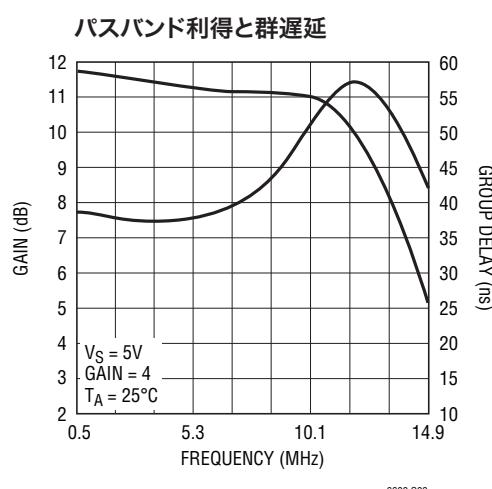
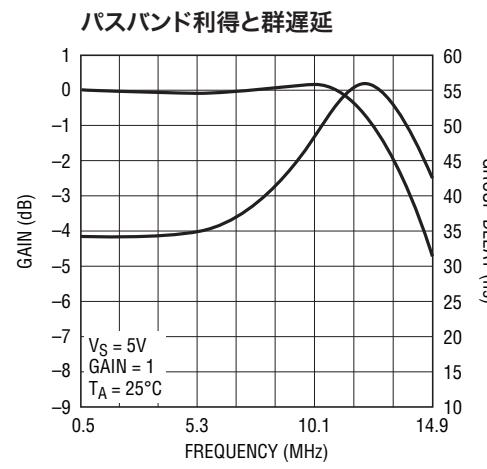
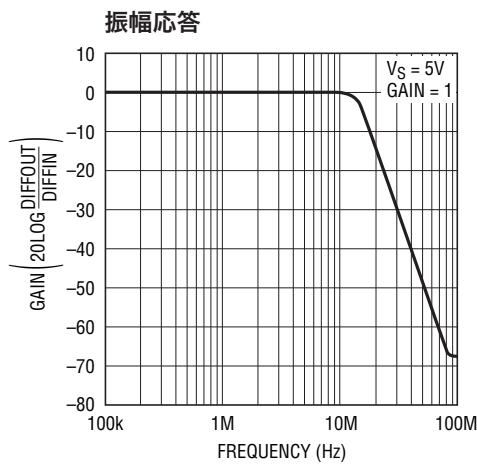
Note 5: 出力同相電圧はピン4とピン5の電圧の平均である。出力同相電圧は V_{OCM} に印加される電圧に等しい。

Note 6: LT6600C は $-40^\circ\text{C} \sim 85^\circ\text{C}$ の動作温度範囲で動作することが保証されている。

Note 7: LT6600C は $0^\circ\text{C} \sim 70^\circ\text{C}$ の性能仕様に適合することが保証されており、 $-40^\circ\text{C} \sim 85^\circ\text{C}$ の拡張温度範囲で性能仕様に適合するように設計され、特性が評価されており、性能仕様に適合すると予想されるが、これらの温度ではテストされない。LT6600I は $-40^\circ\text{C} \sim 85^\circ\text{C}$ の温度範囲で性能仕様に適合することが保証されている。

Note 8: 入力は、バック・トゥ・バック・ダイオードにより保護されている。差動入力電圧が 1.4V を超える場合、入力電流は 10mA 未満に制限すること。

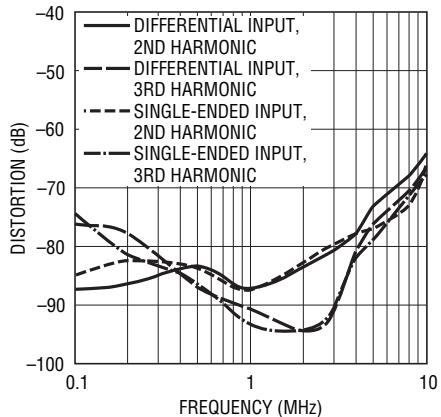
標準的性能特性



標準的性能特性

歪みと周波数

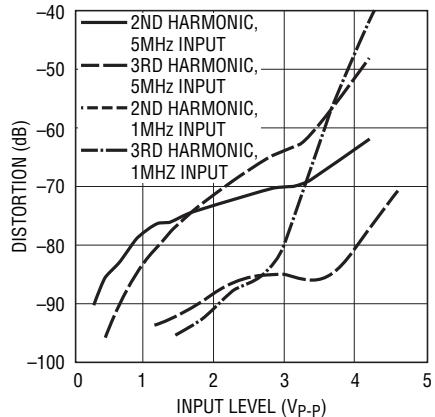
$V_{IN} = 2V_{p-p}$, $V_S = \pm 5V$, $R_L = 800\Omega$
(各出力で)、 $T_A = 25^\circ C$



6600 G08

歪みと信号レベル

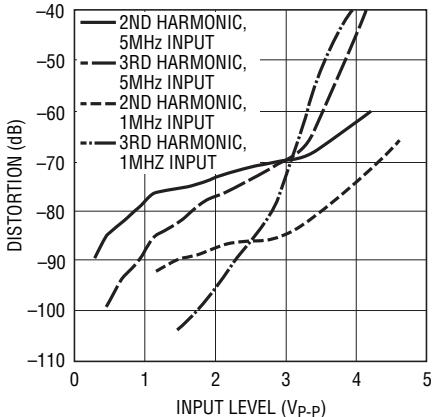
$V_S = 3V$, $R_L = 800\Omega$ (各出力で)、
 $T_A = 25^\circ C$



6600 G09

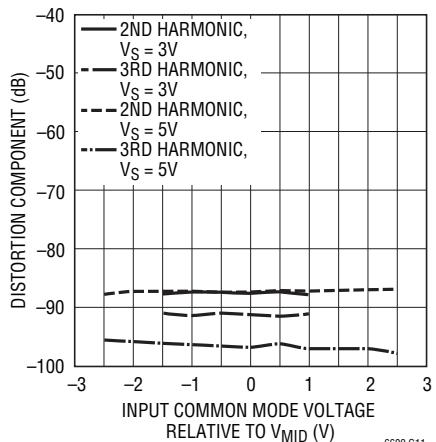
歪みと信号レベル

$V_S = \pm 5V$, $R_L = 800\Omega$ (各出力で)、
 $T_A = 25^\circ C$



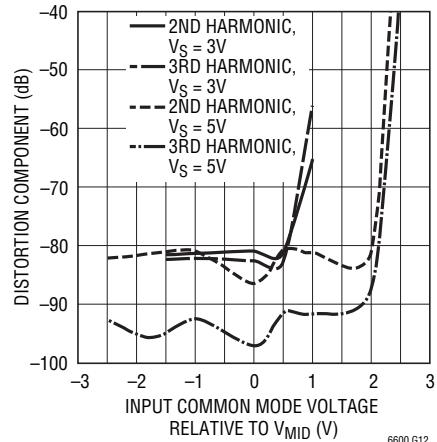
6600 G10

歪みと入力同相レベル、 $2V_{p-p}$ 、
1MHz入力、 $1\times$ 利得、 $R_L = 800\Omega$
(各出力で)、 $T_A = 25^\circ C$



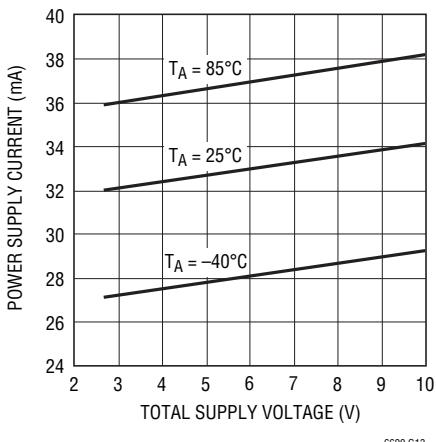
6600 G11

歪みと入力同相レベル、 $0.5V_{p-p}$ 、
1MHz入力、 $4\times$ 利得、 $R_L = 800\Omega$
(各出力で)、 $T_A = 25^\circ C$



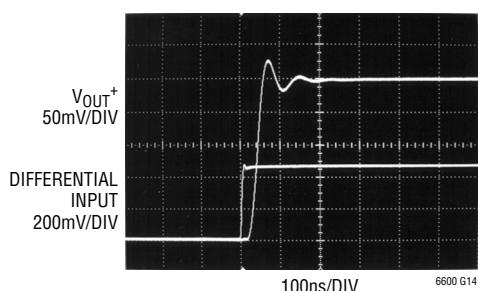
6600 G12

電源電流と電源電圧



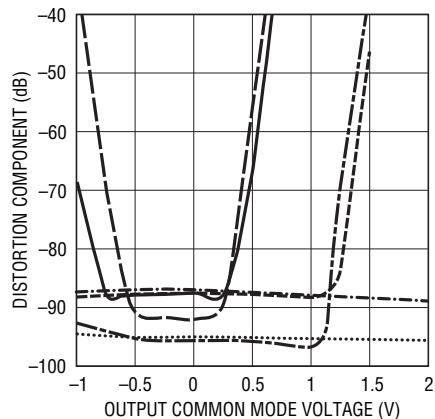
6600 G13

過渡応答、差動利得 = 1



6600 G14

歪みと出力同相電圧、 $2V_{p-p}$ 、
1MHz入力、 $1\times$ 利得、 $T_A = 25^\circ C$



6600 G15

66001fe

ピン機能 (DFN/S8)

IN⁺とIN⁺(ピン1、12/ピン1、8):入力ピン。信号は同じ値の外部抵抗R_{IN}を通して入力ピンの片方または両方に与えることができます。差動入力から差動出力へのDC利得は1580Ω/R_{IN}です。

NC(ピン2、5、11/NA):接続なし。

V_{OCM}(ピン3/ピン2):2番目のフィルタ段のDC同相基準電圧。その値により、フィルタの差動出力の同相電圧をプログラムします。これは高インピーダンス入力で、外部電圧リファレンスでドライブするか、またはPCボードのV_{MID}に接続することができます。V_{OCM}は、グランド・プレーンに接続されていない限り、0.01μFのセラミック・コンデンサでバイパスします。

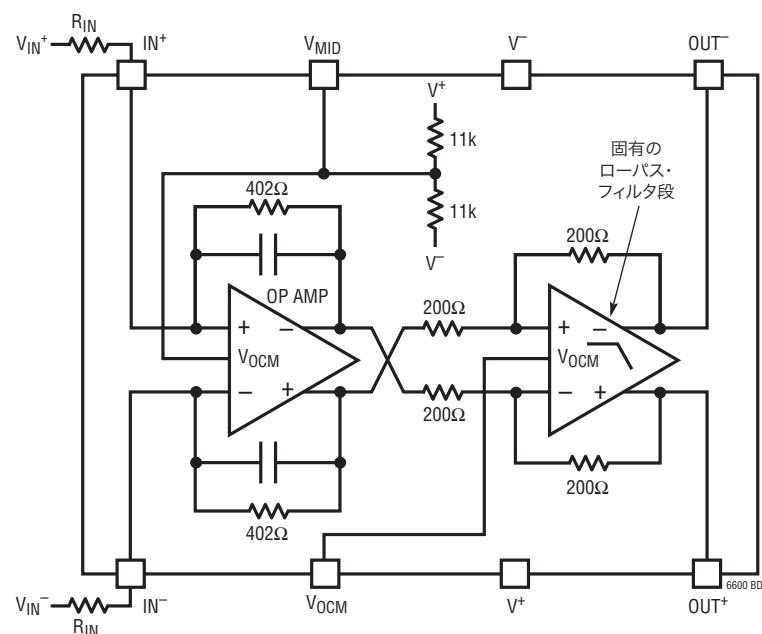
V⁺とV⁻(ピン4、8、9/ピン3、6):電源ピン。3.3Vまたは5Vの単一電源(V⁻を接地)では、高品質の0.1μFのセラミック・バイパス・コンデンサを正電源ピン(V⁺)から負電源ピン(V⁻)に接続する必要があります。バイパスはできるだけデバイスに近づ

けます。両電源のアプリケーションでは、高品質の0.1μFセラミック・コンデンサを使ってV⁺とV⁻をそれぞれグランドにバイパスします。

OUT⁺とOUT⁻(ピン6、7/ピン4、5):出力ピン。これらはフィルタの差動出力です。各ピンはACグランドに接続された100Ωと50pFの負荷の両方または片方をドライブすることができます。

V_{MID}(ピン10/ピン7):V_{MID}ピンは内部で電源の中点にバイアスされています(ブロック図を参照)。単一電源動作では、V_{MID}ピンを高品質の0.01μFのセラミック・コンデンサでV⁻にバイパスします。両電源動作では、V_{MID}を高品質のDCグランドにバイパスまたは接地することができます。グランド・プレーンを使います。グランドの質が良くないと、ノイズと歪みが増加します。V_{MID}はフィルタの初段の出力同相電圧を設定します。そのインピーダンスは5.5kΩで、外部の低インピーダンス電圧源でオーバーライドすることができます。

ブロック図



アプリケーション情報

LT6600-10へのインターフェース

注: 参照ピン番号はS8パッケージに対応しています。相当するDFN-12パッケージのピン番号については、「ピン機能」を参照してください。

差動利得を $402\Omega/R_{IN}$ に設定するため、LT6600-10には値の等しい2個の外部抵抗(R_{IN})が必要です。フィルタへの入力はこれらの外部部品に与えられる電圧 V_{IN}^+ および V_{IN}^- です(図1)。 V_{IN}^+ と V_{IN}^- の間の差が差動入力電圧です。 V_{IN}^+ と V_{IN}^- の平均が同相入力電圧です。同様に、LT6600-10のピン4とピン5に現れる電圧 V_{OUT}^+ と V_{OUT}^- がフィルタの出力です。 V_{OUT}^+ と V_{OUT}^- の間の差が差動出力電圧です。 V_{OUT}^+ と V_{OUT}^- の平均が同相出力電圧です。

単一3.3V電源とユニティ・パスバンド・ゲインで動作し、入力信号がDC結合されているLT6600-10を図1に示します。同相入力電圧は0.5V、差動入力電圧は2Vp-pです。同相出力電圧は1.65V、差動出力電圧は10MHzより下の周波数では2Vp-pです。同相出力電圧は V_{OCM} の電圧によって決まります。 V_{OCM} は V_{MID} に短絡されているので、出力同相電圧は電源電圧の中点になります。さらに、同相入力電圧は V_{MID} の電源中点の電圧に等しくなることができます(「標準的性能特性」の「歪みと入力同相レベル」のグラフを参照)。

信号をLT6600-10にAC結合する方法を図2に示します。この例では、入力はシングルエンドの信号です。AC結合を使うと、シングルエンドまたは差動の信号を任意の同相レベルで処理することができます。0.1 μ Fのカップリング・コンデンサと402 Ω の利得設定抵抗により、ハイパス・フィルタが形成され、4kHzより下の信号を減衰します。カップリング・コンデンサの値を大きくすると、このハイパスの3dB周波数が比例して減少します。

図3では、LT6600-10は12dBの利得を与えます。利得抵抗にはオプションの62pFが並列に接続されており、10MHzの近くのパスバンドの平坦度を改善します。同相出力電圧は2Vに設定されます。

図4を使って、LT6600-10と電流出力DACの間のインターフェースを決定します。利得(つまり「トランスインピーダンス」)は $A = (V_{OUT}/I_{IN})\Omega$ として定義されます。トランスインピーダンスを計算するには、次式を使います。

$$A = \frac{402 \cdot R_1}{R_1 + R_2} \Omega$$

$R_1 + R_2 = 402\Omega$ と置くと、利得の式は $A = R_1\Omega$ と整理されます。

DACのピンの電圧は R_1 、 R_2 、 V_{MID} の電圧およびDACの出力電流(I_{IN}^+ または I_{IN}^-)によって決まります。 $R_1 = 49.9\Omega$ および $R_2 = 348\Omega$ のときの図4について検討します。 V_{MID} の電圧は1.65Vです。DACピンの電圧は次式で与えられます。

$$V_{DAC} = V_{PIN7} \cdot \frac{R_1}{R_1 + R_2 + 402} + I_{IN} \frac{R_1 \cdot R_2}{R_1 + R_2}$$
$$= 103mV + I_{IN} 43.6\Omega$$

I_{IN} は I_{IN}^- または I_{IN}^+ です。この例のトランスインピーダンスは50.4 Ω です。

LT6600-10の評価

LT6600-10の低インピーダンス・レベルと高周波数動作のため、LT6600-10と他のデバイスの間の整合ネットワークに注意を払う必要があります。前の諸例では、理想的なソース・インピーダンス(0 Ω)と大きな負荷抵抗(1k Ω)を仮定しています。インピーダンスを考慮しなければならない実際的な例の1つに、ネットワーク・アナライザを使ったLT6600-10の評価があります。ソース・インピーダンスが50 Ω 、入力インピーダンスが50 Ω のシングルエンドの装置を使ってLT6600-10の特性を評価するのに使うことができる実験室のセットアップを図5に示します。ユニティ・ゲインの構成では、LT6600-10は402 Ω のソース抵抗を必要としますが、ネットワーク・アナライザの出力は50 Ω 負荷抵抗用に較正されています。1:1のトランス、53.6 Ω と388 Ω の抵抗は上の2つの制約を満たします。トランスはシングルエンドのソースを差動信号に変換します。同様に、大きな負荷抵抗によりLT6600-10の出力の歪みが小さくなりますが、それでもアナライザの入力は標準50 Ω です。図5の4:1の巻数

アプリケーション情報

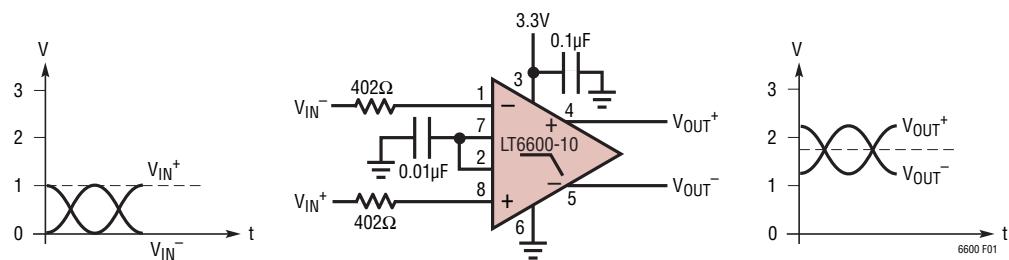


図1. (S8のピン番号)

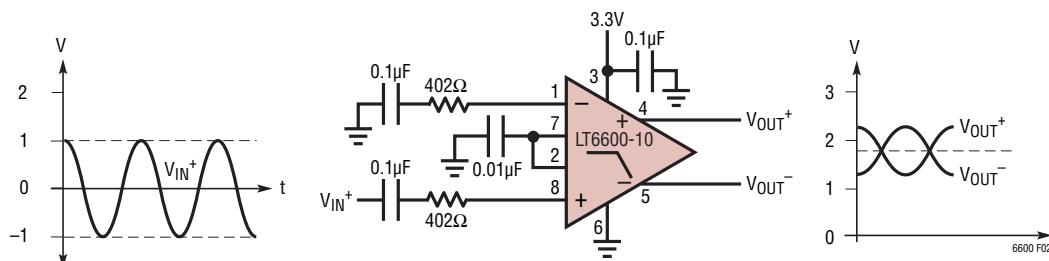


図2. (S8のピン番号)

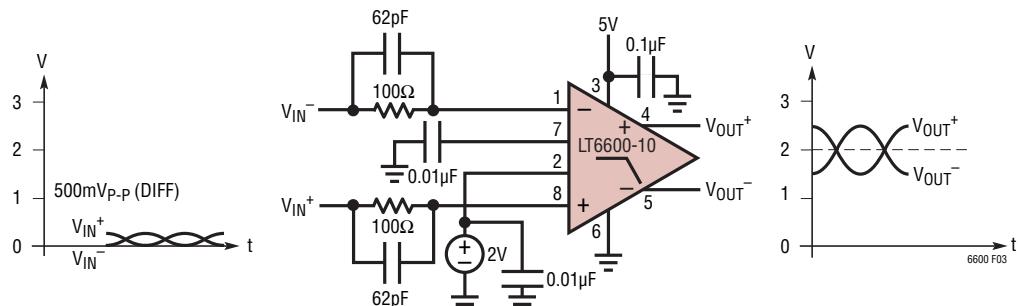


図3. (S8のピン番号)

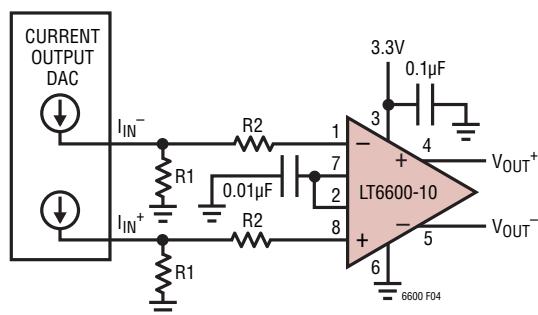


図4. (S8のピン番号)

アプリケーション情報

の(16:1のインピーダンスの)トランスと2個の402Ω抵抗は、LT6600-10の出力に1600Ωの差動負荷(つまり、各出力からグランドに800Ω相当)を与えます。ネットワーク・アナライザの入力から見たインピーダンスは依然として50Ωで、トランスとアナライザの入力の間のケーブルの反射を減少させます。

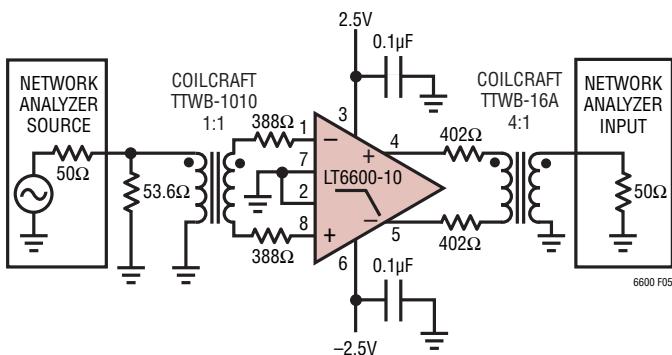


図5. (S8のピン番号)

差動と同相の電圧範囲

LT6600-10内部の差動アンプにはフィルタに加わる最大ピーク-ピーク間差動電圧を制限する回路が備わっています。この制限機能は内部回路での過度の電力消費を防ぎ、出力の短絡に対して保護します。この制限機能は2V_{P-P}を超える出力信号レベルで効果を発揮し始め、3.5V_{P-P}を超えると顕著になります。これは図6に示されています。LT6600-10はユニティ・パスバンド・ゲインに設定されており、フィルタの入力は1MHzの信号でドライブされています。この電圧制限はフィルタの出力段が電源レールに達するずっと前に有効になりますので、図6に示されているデバイスの入力/出力の振舞いは電源電圧に比較的依存しません。

LT6600-10内部の2個のアンプは、それらの出力同相電圧を独立に制御します(「ブロック図」を参照)。以下のガイドラインでは、単一電源動作のフィルタの性能を最適化します。

V_{MID}は0.01µF以上のコンデンサを使ってACグランドにバイパスする必要があります。V_{MID}は、V⁻より少なくとも1.5V上からV⁺より少なくとも1.5V下の間に留まる限り、低インピーダンスのソースからドライブすることができます。内部抵抗分割器がV_{MID}の電圧を設定します。内部の11k抵抗は十分整合して

いますが、それらの絶対値は±20%変動する可能性があります。このことは、外部抵抗ネットワークを接続してV_{MID}の電圧を変更する場合、考慮に入れる必要があります。

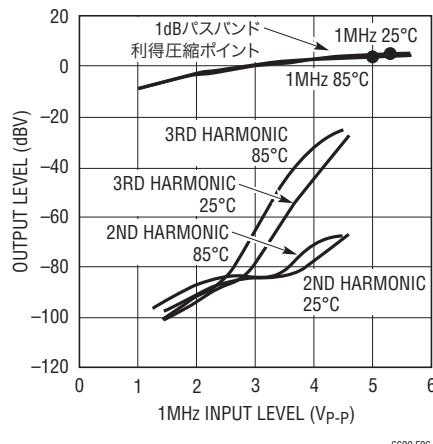


図6

簡単にするため、V_{OCL}をV_{MID}に短絡することができます。異なる同相出力電圧が必要ならば、V_{OCL}を電圧源または抵抗ネットワークに接続します。3Vおよび3.3Vの電源では、V_{OCL}の電圧は電源の中点のレベル以下にする必要があります。たとえば、単一3.3V電源では(V_{OCL}) ≤ 1.65Vにします。3.3Vより高い電源電圧では、V_{OCL}の電圧を電源の中点より高く設定することができます。V_{OCL}の電圧はV_{MID}の電圧の1V下より低くしてはいけません。V_{OCL}の電圧はV_{MID}の電圧の2V上より高くしてはいけません。V_{OCL}は高インピーダンス入力です。

LT6600-10は、電源の中点の電圧を中心とした信号や、単一電源システムでグランドと正電圧の間で振幅する信号(図1)など、多様な入力信号を処理するように設計されています。入力同相電圧(図1のV_{IN}⁺とV_{IN}⁻の平均)の許容範囲は、電源電圧レベルと利得設定によって決まります(「電気的特性」を参照)。

同相DC電流

図1や図3のような、LT6600-10がローパス・フィルタ機能だけでなく入力信号の同相電圧をレベルシフトするアプリケーションでは、入力端子と出力端子の間のDC経路によってDC電流が生じます。これらの電流を最小に抑えて、電力消費と歪みを減らします。

アプリケーション情報

図3のアプリケーションについて検討します。VMIDはLT6600-10内部の1番目の差動アンプ(「ブロック図」を参照)の出力同相電圧を2.5Vに設定します。入力同相電圧は0Vに近いので、内部の402Ω帰還抵抗と外部の100Ω入力抵抗の直列結合の両端には合計約2.5Vの電圧降下が生じます。その結果生じる各入力経路の5mAの同相DC電流はソースVIN⁺とソースVIN⁻によって吸収する必要があります。VOCMはLT6600-10内部の2番目の差動アンプの同相出力電圧を設定し、したがって、フィルタの同相出力電圧を設定します。図3の例では、VOCMはVMIDと0.5Vだけ異なりますので、追加の2.5mA(片側で1.25mA)のDC電流が、1番目の差動アンプの出力段をフィルタ出力に結合している抵抗に流れます。したがって、合計12.5mAが同相電圧の変換に使われます。

図3の簡単な修正により、DC同相電流が36%だけ減少します。VMIDをVOCMに短絡すると、両方のオペアンプ段の同相出力電圧は2Vとなり、その結果生じるDC電流は8mAになります。もちろん、図3の入力をAC結合することにより、同相DC電流を2.5mAに減らすことができます。

ノイズ

LT6600-10のノイズ性能は図7の回路を使って評価することができます。

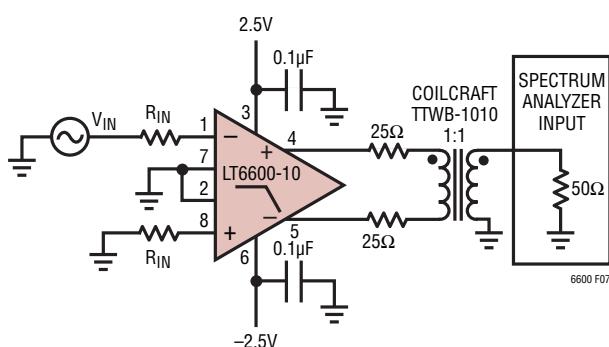


図7. (S8のピン番号)

LT6600-10のノイズ出力は低く、トランス結合ネットワークには6dBの減衰があるので、スペクトル・アナライザのノイズプロアを測定し、装置のノイズをフィルタ・ノイズの測定値から差し引く必要があります。

例:デバイスを取り外し、25Ω抵抗を接地して、スペクトル・アナライザの全積分ノイズ(es)を10kHzから10MHzまで測定します。デバイスを差しこみ、信号源(VIN)を切断し、入力抵抗を接地して、フィルタからの全積分ノイズ(eo)を測定します。信号源を接続し、周波数を1MHzに設定し、VINの測定値が100mV_{P-P}を示すまで振幅を調整します。出力振幅(VOUT)を測定し、パスバンド利得A = VOUT/VINを計算します。ここで、入力換算積分ノイズ(eIN)を次のように計算します。

$$e_{IN} = \frac{\sqrt{(e_0)^2 - (e_S)^2}}{A}$$

さまざまなR_{IN}の値に対する標準的な入力換算積分ノイズを表1に示します。

図8は、図7の測定装置を使ったR_{IN} = 402Ωのときの周波数に応じて変動するLT6600-10のノイズ・スペクトル密度のプロットです(装置のノイズは測定結果から差し引かれています)。

表1. ノイズ性能

パスバンド利得(V/V)	R _{IN}	入力換算積分ノイズ 10kHz~10MHz	入力換算ノイズ dBm/Hz
4	100Ω	24µV _{RMS}	-149
2	200Ω	34µV _{RMS}	-146
1	402Ω	56µV _{RMS}	-142

各出力のノイズは差動成分と同相成分を含んでいます。トランスまたはコンバインを使って差動出力をシングルエンドの信号に変換すると、同相ノイズが除去され、システムで達成可能な真のS/Nの大きさが与えられます。逆に、各出力が個別に測定され、ノイズ電力が一緒に加算されると、その結果計算されるノイズ・レベルは真の差動ノイズより高くなります。

アプリケーション情報

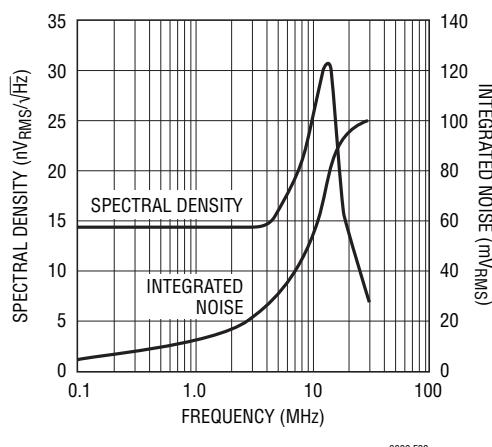


図8

電力損失

LT6600-10アンプは小型パッケージで高速動作と大きな信号電流を結合します。ダイの接合部温度が150°Cを超えないようにする必要があります。LT6600-10のS8パッケージのピン6はリードフレームに溶接されており、グランド・プレーンや大きなメタル・トレースに接続すると熱伝導が改善されます。メタル・トレースとメッキ・スルーホールを使って、デバイスの発生する熱をPCボードの裏面に分散させることができます。たとえば、2オンス銅の3/32インチFR-4ボードでは、LT6600-10のS8パッケージのピン6に接続された合計660平方ミリメートル(PCボードの各面で330平方ミリメートル)のトレースにより、熱抵抗(θ_{JA})が約85°C/Wになります。ヒートシンクとして機能するV-ピンに接続された追加のメタル・トレースが無いと、熱抵抗は約105°C/Wになるでしょう。熱抵抗を検討するとき、ガイドラインとして表2を使うことができます。

表2. LT6600-10のS8パッケージの熱抵抗

銅面積		基板面積 (mm ²)	熱抵抗 (接合部から周囲)
表面 (mm ²)	裏面 (mm ²)		
1100	1100	2500	65°C/W
330	330	2500	85°C/W
35	35	2500	95°C/W
35	0	2500	100°C/W
0	0	2500	105°C/W

接合部温度(T_J)は周囲温度(T_A)と電力損失(P_D)から計算されます。電力損失は電源電圧(V_S)と電源電流(I_S)の積です。したがって、接合部温度は次式で与えられます。

$$T_J = T_A + (P_D \cdot \theta_{JA}) = T_A + (V_S \cdot I_S \cdot \theta_{JA})$$

ここで、電源電流(I_S)は信号レベル、負荷インピーダンス、温度および同相電圧に応じて変動します。

与えられた電源電圧に対し、ワーストケースの電力損失は、差動入力信号が最大、同相電流が最大(同相DC電流については「アプリケーション情報」を参照)、負荷インピーダンスが小さく、周囲温度が最大のとき生じます。接合部温度を計算するには、これらのワーストケースの条件で電源電流を測定し、表2から熱抵抗を見積って、 T_J の式を適用します。たとえば、差動入力電圧が250mV、差動出力電圧が1V、負荷抵抗なし、周囲温度が85°Cの条件で図3の回路を使うと、電源電流(V^+ へ流れ込む電流)の測定値は48.9mAです。銅トレースが35mm²のPCボードのレイアウトを仮定すると、 θ_{JA} は100°C/Wです。その結果生じる接合部温度は次のようになります。

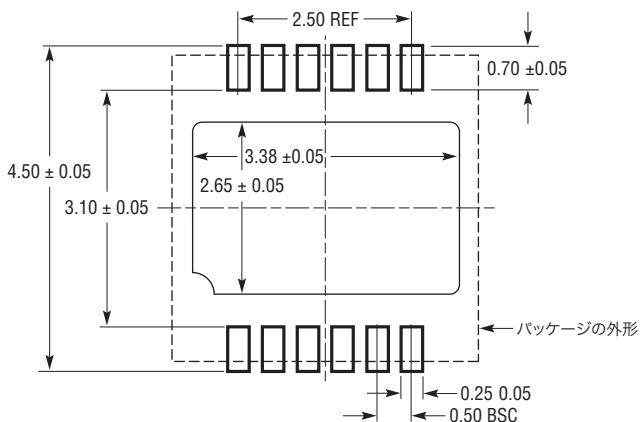
$$T_J = T_A + (P_D \cdot \theta_{JA}) = 85 + (5 \cdot 0.0489 \cdot 100) = 109°C$$

もっと高い電源電圧を使うとき、または小さなインピーダンスをドライブするときは、 T_J を150°Cより下に保つため、銅の量を増やす必要があるかもしれません。

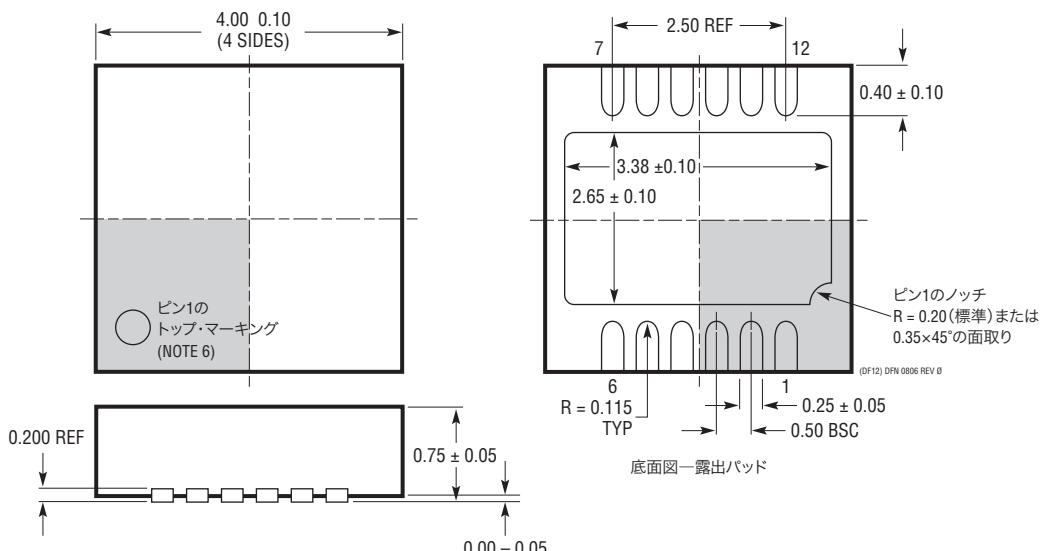
パッケージ

最新のパッケージ図面については、<http://www.linear-tech.co.jp/designtools/packaging/> をご覧ください。

DFパッケージ
12ピン・プラスチックDFN(4mm×4mm)
(Reference LTC DWG # 05-08-1733 Rev 0)



推奨する半田パッドのピッチと寸法
半田付けされない領域には半田マスクを使用する



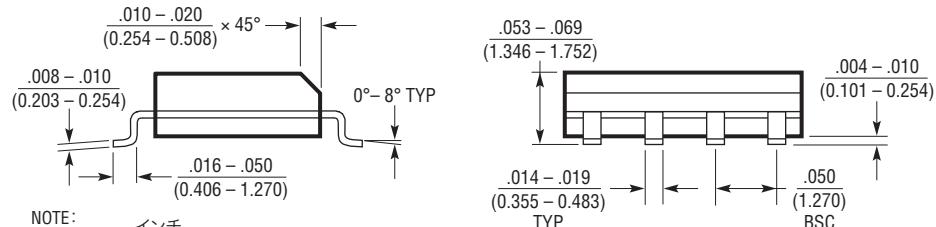
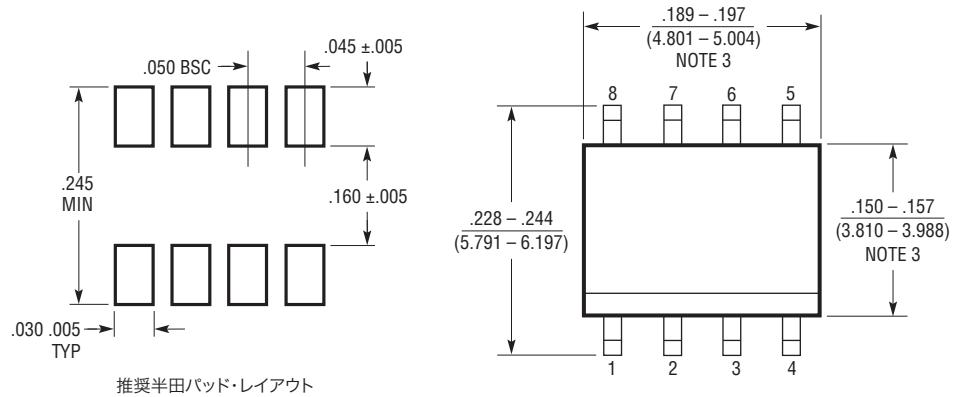
NOTE:

1. 図はJEDECパッケージ外形MO-220の
バリエーション(WGGD-X)にするよう提案されている(承認待ち)
2. 図は実寸とは異なる
3. すべての寸法はミリメートル
4. パッケージ底面の露出パッドの寸法にはモールドのバリを含まない
モールドのバリは(もしあれば)各サイドで0.15mmを超えないこと
5. 露出パッドは半田メッキとする
6. 網掛けの部分はパッケージの上面と底面のピン1の位置の参考に過ぎない

パッケージ

最新のパッケージ図面については、<http://www.linear-tech.co.jp/designtools/packaging/> をご覧ください。

S8パッケージ
8ピン・プラスチック・スマール・アウトライン(細型0.150インチ)
(Reference LTC DWG # 05-08-1610)



NOTE:
1. 寸法は $\frac{\text{インチ}}{\text{ミリメートル}}$

2. 図は実寸とは異なる

3. これらの寸法にはモールドのバリまたは突出部を含まない
モールドのバリまたは突出部は0.006" (0.15mm) を超えないこと

508 0303

66001fe

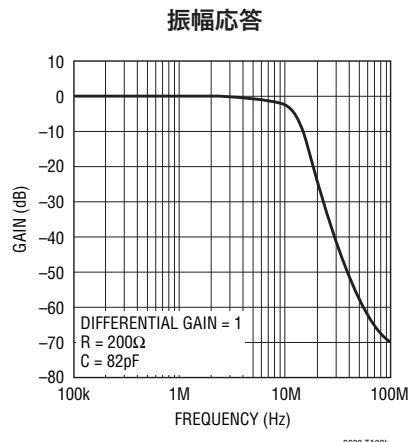
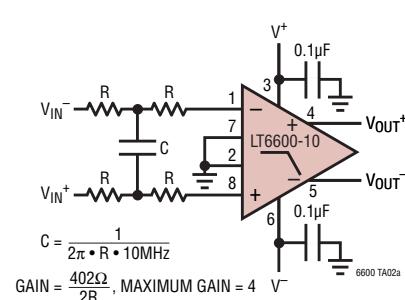
改訂履歴 (Rev Dよりスタート)

REV	日付	概要	ページ番号
D	5/10	「発注情報」セクションを更新	2
E	10/11	VMID(Pin 7)とPower Supply Currentの電圧条件を修正	4

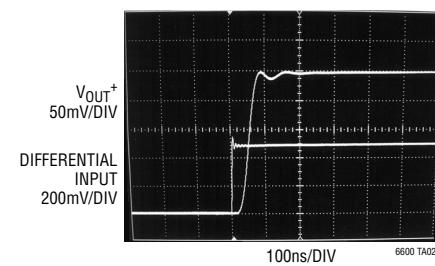
LT6600-10

標準的応用例

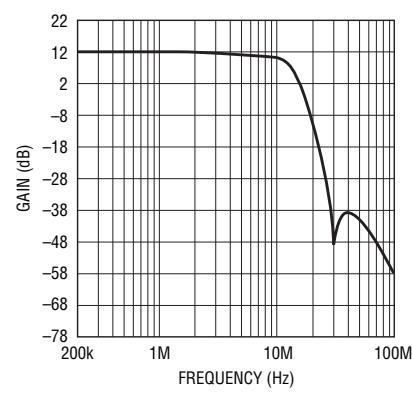
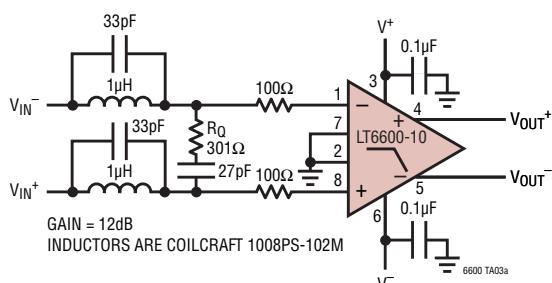
5次、10MHzローパス・フィルタ
(S8のピン番号が示されている)



過渡応答
5次、10MHzローパス・フィルタ
差動利得 = 1



WCDMA送信フィルタ
(28MHzにノッチのある10MHzローパス・フィルタ、S8のピン番号が示されている)



関連製品

製品番号	説明	注釈
LTC [®] 1565-31	650kHzリニアフェーズ・ローパス・フィルタ	連続時間、SO8パッケージ、完全差動
LTC1566-1	低ノイズ、2.3MHzローパス・フィルタ	連続時間、SO8パッケージ、完全差動
LT1567	超低ノイズ、高周波数フィルタ・ビルディング・ブロック	1.4nV/√Hzオペアンプ、MSOPパッケージ、差動出力
LT1568	超低ノイズ、4次ビルディング・ブロック	最大10MHzまでのローパス・フィルタと バンドパス・フィルタのデザイン、差動出力
LTC6600-2.5	低ノイズ差動アンプおよび2.5MHzローパス・フィルタ	出力同相電圧を調整可能
LTC6600-20	低ノイズ差動アンプおよび20MHzローパス・フィルタ	出力同相電圧を調整可能

66001fe