

静止電流 1.8 μ A の 15V、 300mA 同期整流式降圧 DC/DC コンバータ

特長

- 超低静止電流: 1.8 μ A
- 同期整流: 最大 95% の効率を達成
- 広い入力電圧範囲: 2.5V ~ 15V
- 広い出力電圧範囲: 0.6V ~ 13.8V
- 出力電流: 300mA
- 自動 Burst Mode[®] 動作または強制連続動作をユーザが選択可能
- 高精度でプログラム可能な RUN ピンのしきい値
- 1.2MHz 固定周波数 PWM
- 内部補償
- V_{OUT} のパワーグッド状態出力
- 熱特性が改善された 3mm×3mm×0.75mm の 10ピン DFN パッケージと 10ピン MSOP パッケージ

アプリケーション

- リモート・センサ・ネットワーク
- 配電システム
- マルチセル・バッテリーまたはスーパーキャパシタのレギュレータ
- 環境発電 (エナジーハーベスト) システム
- 携帯型計測器
- 低消費電力ワイヤレス・システム

概要

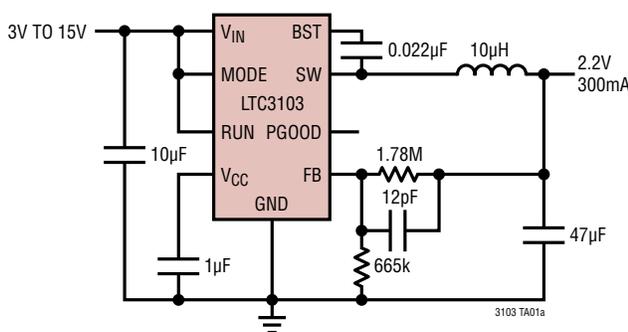
LTC[®]3103 は電流モード・アーキテクチャを採用した高効率モノリシック同期整流式降圧コンバータで、300mA の出力電流を供給できます。

LTC3103 には、自動 Burst Mode 動作と強制連続モードの 2 つの動作モードがあるので、出力電圧リップル、ノイズ、および軽負荷での効率を最適化することができます。Burst Mode 動作が有効時、無負荷での標準 DC 入力電源電流は 1.8 μ A まで減少し、軽負荷での効率を最大限に高めます。強制連続モードを選択すると、非常に低ノイズの 1.2MHz 固定周波数動作を行います。

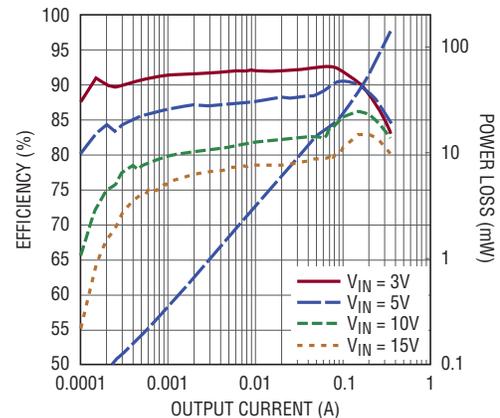
さらに、LTC3103 は高精度の RUN コンパレータ、熱過負荷保護機能、パワーグッド出力、電源システムの起動が十分に制御されていることを保証するソフトスタート機能などを備えています。

LT、LT、LTC、LTM、Burst Mode、Linear Technology およびリニアのロゴはリニアテクノロジー社の登録商標です。その他全ての商標の所有権は、それぞれの所有者に帰属します。

標準的応用例



効率と出力電流



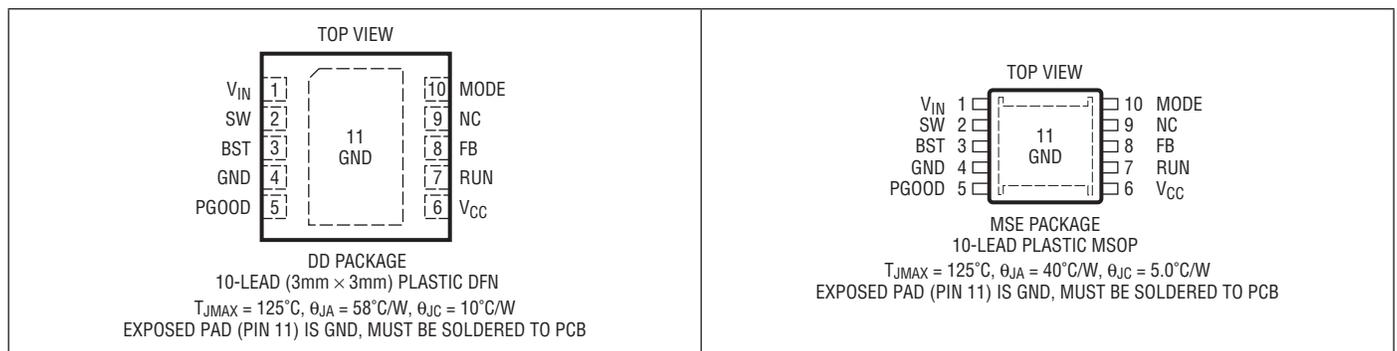
3103 TA01b

LTC3103

絶対最大定格 (Note 1)

V_{IN}	-0.3V ~ 18V	動作接合部温度範囲 (Note 2, 3)	-40°C ~ 125°C
SW	-0.3V ~ ($V_{IN} + 0.3V$)	保存温度範囲	-65°C ~ 150°C
FB	-0.3V ~ 6V	リード温度 (半田付け、10秒)	
BST	(SW - 0.3V) ~ (SW + 6V)	MSEのみ	300°C
RUN、MODE	-0.3V ~ V_{IN}		
V_{CC} 、PGOOD	-0.3V ~ 6V		

ピン配置



発注情報

無鉛仕上げ	テープアンドリール	製品マーキング*	パッケージ	温度範囲
LTC3103EDD#PBF	LTC3103EDD#TRPBF	LFXH	10-Lead (3mm × 3mm) Plastic DFN	-40°C to 125°C
LTC3103IDD#PBF	LTC3103IDD#TRPBF	LFXH	10-Lead (3mm × 3mm) Plastic DFN	-40°C to 125°C
LTC3103EMSE#PBF	LTC3103EMSE#TRPBF	LTFXJ	10-Lead Plastic MSOP	-40°C to 125°C
LTC3103IMSE#PBF	LTC3103IMSE#TRPBF	LTFXJ	10-Lead Plastic MSOP	-40°C to 125°C

さらに広い動作温度範囲で規定されるデバイスについては、弊社または弊社代理店にお問い合わせください。* 温度グレードは出荷時のコンテナのラベルで識別されます。非標準の鉛仕上げの製品の詳細については、弊社または弊社代理店にお問い合わせください。

無鉛仕上げの製品マーキングの詳細については、<http://www.linear-tech.co.jp/leadfree/> をご覧ください。テープアンドリールの仕様の詳細については、<http://www.linear-tech.co.jp/tapeandree/> をご覧ください。

電気的特性 ●は全動作接合部温度範囲の規格値を意味する。それ以外は $T_A = 25^{\circ}C$ での値 (Note 2)。注記がない限り $V_{IN} = 10V$ 。

PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
降圧コンバータ					
Input Voltage Range		● 2.5		15	V
Input Undervoltage Lockout Threshold	V_{IN} Rising V_{IN} Rising, $T_J = 0^{\circ}C$ to $85^{\circ}C$ (Note 4)	●	2.1	2.6	V
			2.1	2.5	V
Input Undervoltage Lockout Hysteresis	(Note 4)		0.4		V

3103f

電気的特性 ●は全動作接合部温度範囲の規格値を意味する。それ以外は $T_A = 25^\circ\text{C}$ での値 (Note 2)。注記がない限り $V_{IN} = 10\text{V}$ 。

PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
Feedback Voltage	(Note 5)	●	0.588	0.6	0.612	V
Feedback Voltage Line Regulation	$V_{IN} = 2.5\text{V to }15\text{V}$ (Note 5)			0.02	0.05	%/V
Feedback Input Current	(Note 5)	●		1	20	nA
Oscillator Frequency	$T_J = 0^\circ\text{C to }85^\circ\text{C}$ (Note 4)	●	0.930 1	1.2 1.2	1.55 1.45	MHz MHz
Quiescent Current, V_{IN} —Active	$\text{RUN} = V_{IN}$, $\text{MODE} = 0\text{V}$, $\text{FB} > 0.612$ Nonswitching			600		μA
Quiescent Current, V_{IN} —Sleep	$\text{RUN} = V_{IN}$, $\text{FB} > 0.612$, $\text{MODE} = V_{IN}$, $T_J = 0^\circ\text{C to }85^\circ\text{C}$ (Note 4) $\text{RUN} = V_{IN}$, $\text{FB} > 0.612$, $\text{MODE} = V_{IN}$	●		1.8 1.8	2.6 3.3	μA μA
Quiescent Current, V_{IN} —Shutdown	$\text{RUN} = 0\text{V}$, $T_J = 0^\circ\text{C to }85^\circ\text{C}$ (Note 4) $\text{RUN} = 0\text{V}$	●		1 1.8	1.7 3.3	μA μA
N-Channel MOSFET Synchronous Rectifier Leakage Current	$V_{IN} = V_{\text{SW}} = 15\text{V}$, $V_{\text{RUN}} = 0\text{V}$			0.01	0.3	μA
N-Channel MOSFET Switch Leakage Current	$V_{IN} = 15\text{V}$, $V_{\text{SW}} = 0\text{V}$, $V_{\text{RUN}} = 0\text{V}$			0.01	0.3	μA
N-Channel MOSFET Synchronous Rectifier $R_{\text{DS(ON)}}$	$I_{\text{SW}} = 200\text{mA}$			0.85		Ω
N-Channel MOSFET Switch $R_{\text{DS(ON)}}$	$I_{\text{SW}} = -200\text{mA}$			0.65		Ω
Peak Current Limit		●	0.40	0.50	0.75	A
PGOOD Threshold	FB Falling, Percentage Below FB		-14	-10	-5	%
PGOOD Hysteresis	Percentage of FB			2		%
PGOOD Voltage Low	$I_{\text{PGOOD}} = 100\mu\text{A}$			0.2		V
PGOOD Leakage Current	$V_{\text{PGOOD}} = 5\text{V}$			0.01	0.3	μA
Maximum Duty Cycle		●	89	92		%
Switch Minimum Off Time ($t_{\text{OFF(MIN)}}$)	(Note 4)			65		ns
Synchronous Rectifier Minimum On Time ($t_{\text{ON(MIN)}}$)	(Note 4)			70		ns
RUN Pin Threshold	RUN Pin Rising	●	0.76	0.80	0.85	V
RUN Pin Hysteresis				0.06		V
RUN Input Current	$\text{RUN} = 1.2\text{V}$	●		0.01	0.4	μA
MODE Threshold		●	0.5	0.8	1.2	V
MODE Input Current	$\text{MODE} = 1.2\text{V}$			0.1	4	μA
Soft-Start Time			0.7	1.4	2.5	ms

Note 1: 絶対最大定格に記載された値を超えるストレスはデバイスに永続的損傷を与える可能性があります。また、長期にわたって絶対最大定格条件に曝すと、デバイスの信頼性と寿命に悪影響を与える可能性があります。

Note 2: LTC3103は T_J が T_A にほぼ等しいパルス負荷条件でテストされる。LTC3103Eは、 0°C ~ 85°C の接合部温度で仕様に適合することが保証されている。 -40°C ~ 125°C の動作接合部温度範囲での仕様は設計、特性評価および統計学的なプロセス・コントロールとの相関で確認されている。LTC3103Iは -40°C ~ 125°C の動作接合部温度範囲で動作することが保証されている。接合部温度 (T_J)は、周囲温度 (T_A)および電力損失 (P_D)から次の式に従って計算される。

$$T_J = T_A + (P_D)(\theta_{JA}/^\circ\text{C/W})$$

ここで、 θ_{JA} はパッケージの熱インピーダンスである。これらの仕様を満たす最大周囲温度は、基板レイアウト、パッケージの定格熱抵抗および他の環境要因と関連した特定の動作条件によって決まることに注意。

Note 3: このデバイスには短時間の過負荷状態の間デバイスを保護するための過熱保護機能が備わっている。この保護がアクティブなとき、最大定格接合部温度を超えることができる。規定された絶対最大動作接合部温度を超えた動作が継続すると、デバイスの信頼性を損なうか、またはデバイスに永続的損傷を与える恐れがある。

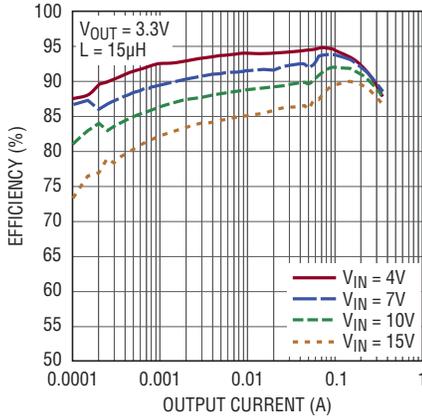
Note 4: 仕様は設計により保証されている。

Note 5: LTC3103は、 V_{FB} をエラーアンプの平衡点にサーボ制御する帰還ループでのテストを可能にする独自のテスト・モードを備えている。

LTC3103

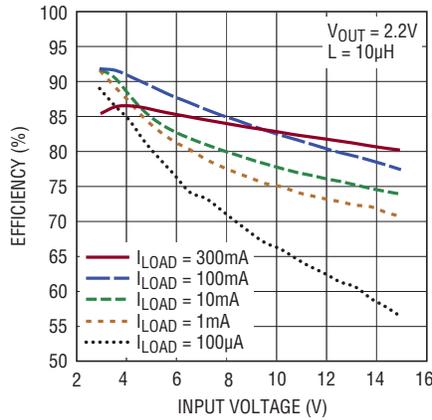
標準的性能特性 注記がない限り、 $T_A = 25^\circ\text{C}$

効率と出力電流



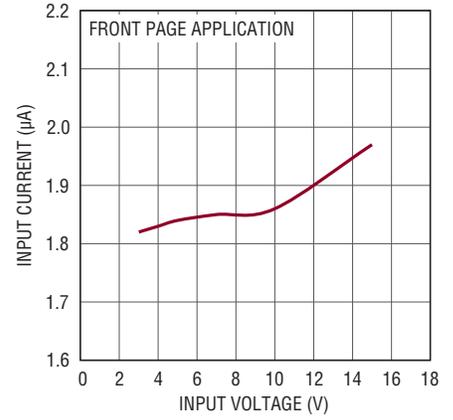
3103 G01

効率と入力電圧
(自動 Burst Mode 動作)



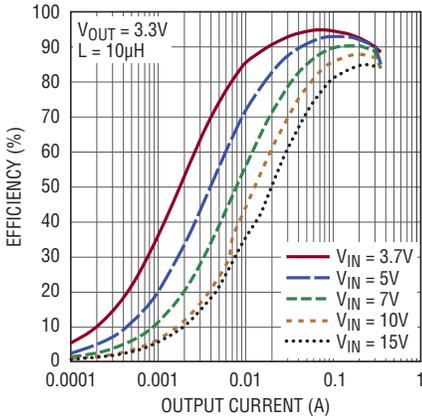
3103 G02

表紙の「標準的応用例」の
無負荷入力電流と電源電圧
(自動 Burst Mode 動作)



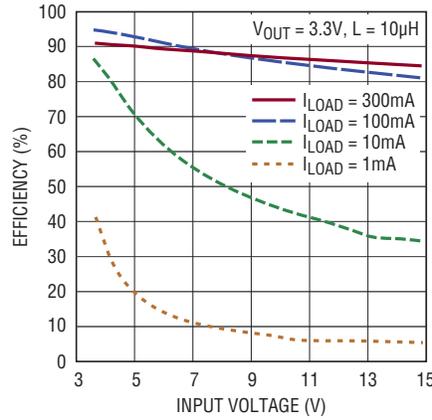
3103 G03

効率と出力電流 (強制連続動作)



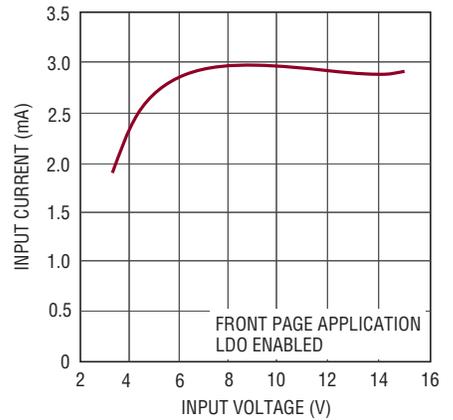
3103 G04

効率と入力電圧 (強制連続動作)



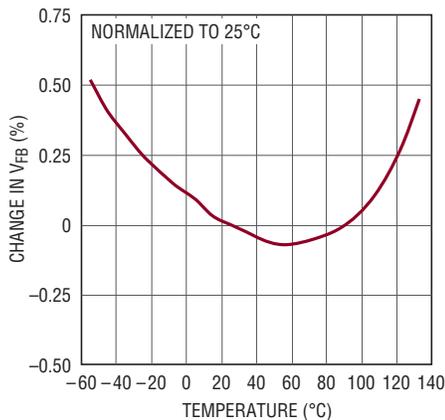
3103 G05

表紙の「標準的応用例」の
無負荷入力電流と電源電圧
(強制連続動作)



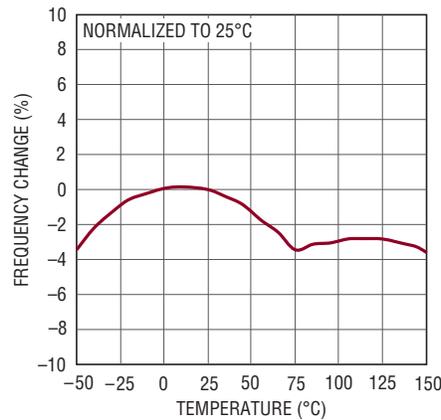
3103 G06

帰還電圧と温度



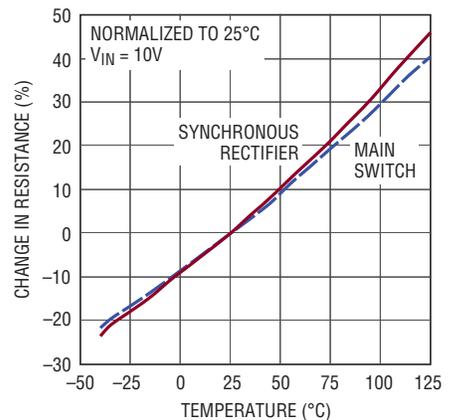
3103 G07

発振器周波数と温度



3103 G08

$R_{DS(ON)}$ と温度

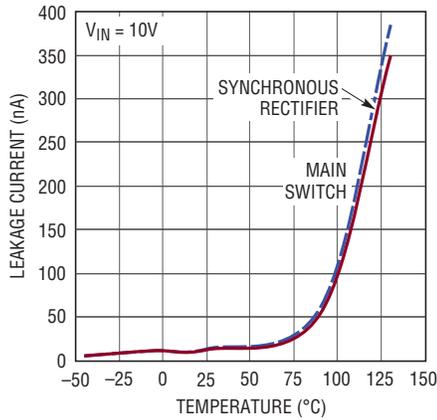


3103 G09

3103f

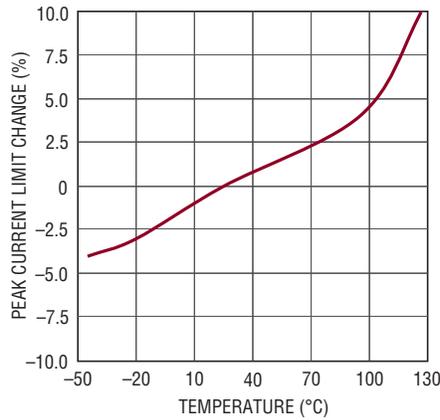
標準的性能特性 注記がない限り、 $T_A = 25^\circ\text{C}$

SWの漏れ電流と温度



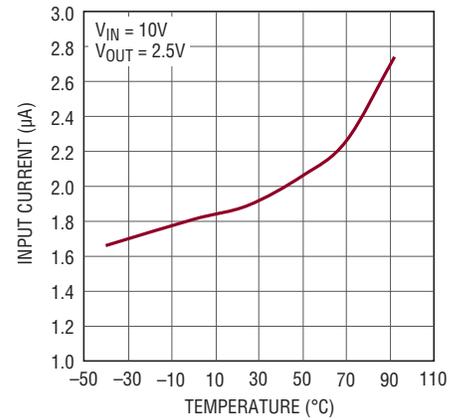
3103 G10

ピーク電流制限値の変化と温度



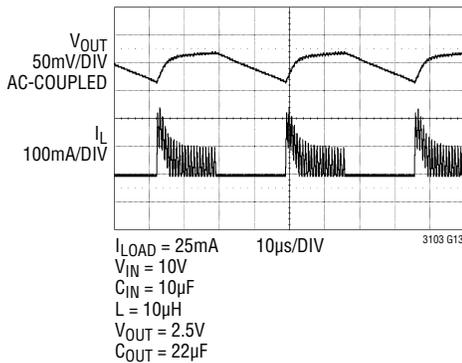
3103 G11

表紙の「標準的応用例」の 無負荷入力電流と温度 (自動 Burst Mode 動作)



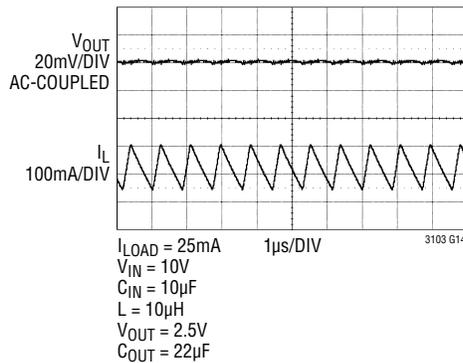
3103 G12

自動 Burst Mode 動作



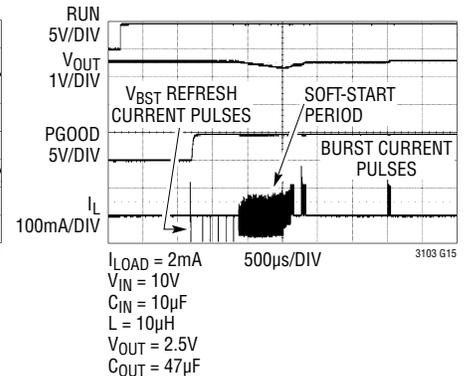
3103 G13

強制連続動作



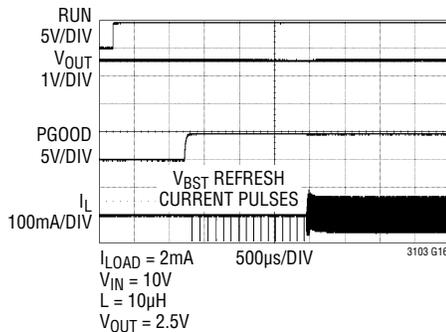
3103 G14

プリバイアスされた出力までの起動 (自動 Burst Mode 動作)



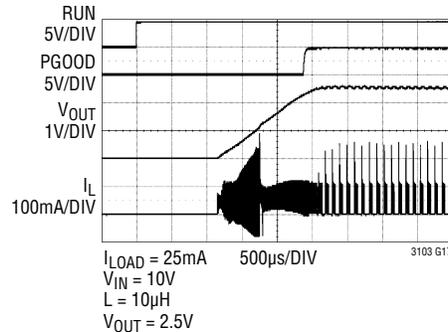
3103 G15

プリバイアスされた出力までの起動 (強制連続動作)



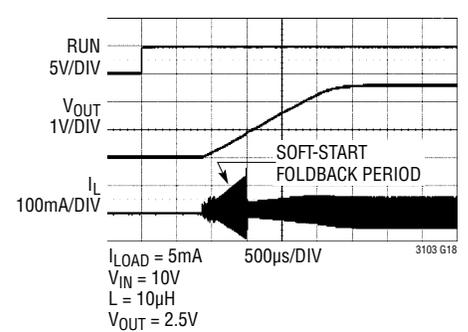
3103 G16

シャットダウンからの起動 (自動 Burst Mode 動作)



3103 G17

シャットダウンからの起動 (強制連続動作)

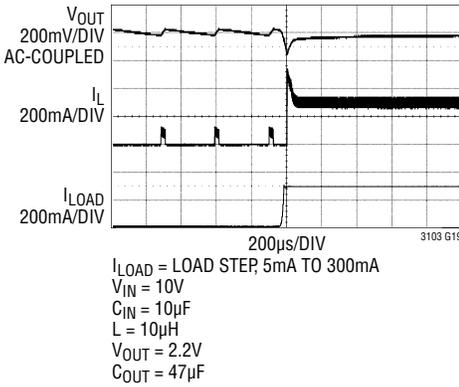


3103 G18

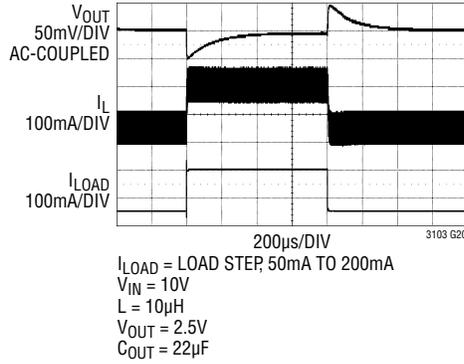
LTC3103

標準的性能特性 注記がない限り、 $T_A = 25^\circ\text{C}$

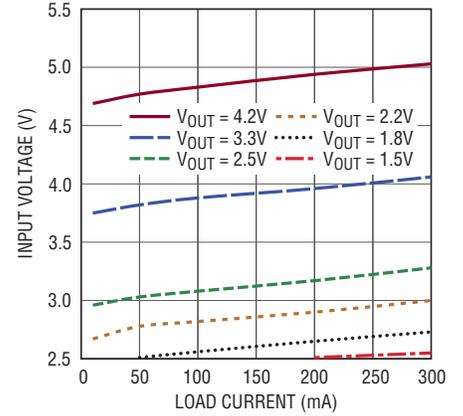
負荷ステップ
(自動 Burst Mode 動作)



負荷ステップ
(強制連続動作)

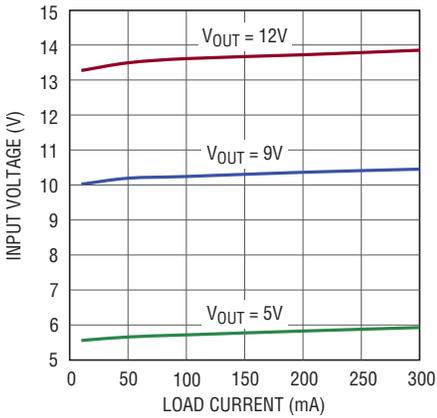


最大デューティ・サイクル時の
最小入力電圧と負荷電流



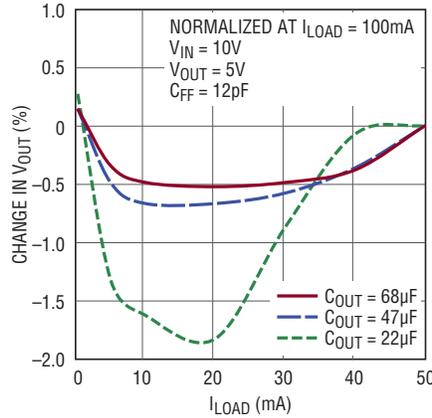
3103 G21

最大デューティ・サイクル時の
最小入力電圧と負荷電流



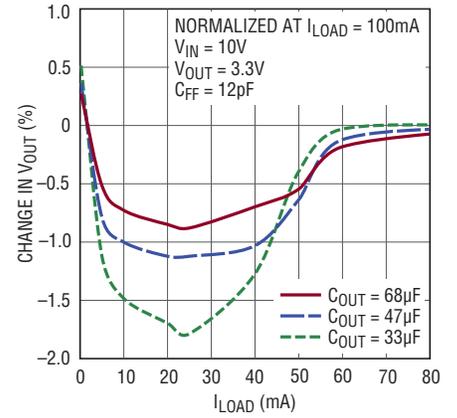
3103 G22

負荷レギュレーション
(自動 Burst Mode 動作)



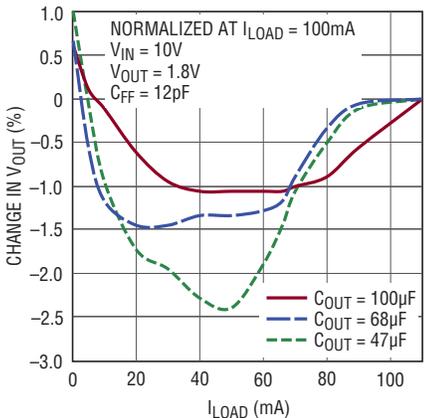
3103 G23

負荷レギュレーション
(自動 Burst Mode 動作)



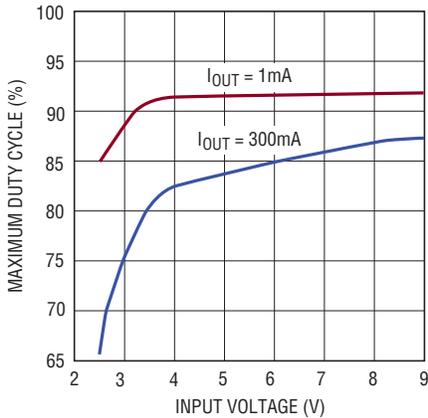
3103 G24

負荷レギュレーション
(自動 Burst Mode 動作)



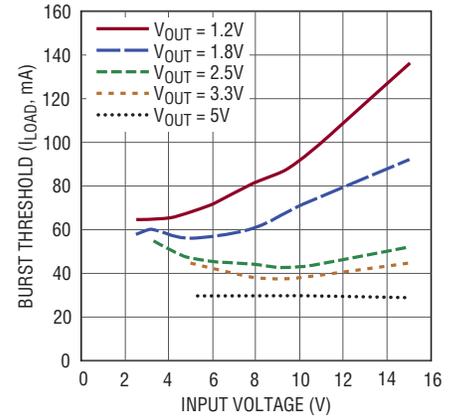
3103 G25

最大デューティ・サイクルと
入力電圧



3103 G26

自動 Burst Mode しきい値と
電源電圧



3103 G27

ピン機能

V_{IN} (ピン1) : 主電源ピン。10 μ F以上のセラミック・コンデンサでデカップリングします。このコンデンサはできるだけデバイスの近くに配置します。

SW (ピン2) : スイッチ・ピンはインダクタに接続します。このピンは、内部のメイン・パワー MOSFET スイッチと同期パワー MOSFET スイッチのドレインに接続されています。

BST (ピン3) : ハイサイド・ゲート駆動用のブートストラップされたフロート電源。22nF (最小)のコンデンサを介してSWに接続します。このコンデンサは、BSTとSWの間を接続し、デバイスにできるだけ近づけて配置します。

GND (ピン4) : 電源グランド。

PGOOD (ピン5) : サーマル・シャットダウンが生じているか、またはコンバータがディスエーブルされているときに、帰還電圧がレギュレーション・ポイントを10% (標準) 下回ると、グランドに引き下げられるオープンドレイン出力。PGOOD出力は、降圧コンバータがイネーブルされてから1ms後に有効になります。

V_{CC} (ピン6) : 内部の安定化電源レール。内部電源レールは、V_{IN}から安定化されて制御回路に電力を供給します。できるだけデバイスの近くに配置した1 μ F以上のセラミック・コンデンサでデカップリングします。

RUN (ピン7) : RUNピンのコンパレータの入力。0.84Vより高い電圧を印加すると、デバイスがイネーブルされます。このピンをV_{IN}に接続してデバイスをイネーブルするか、またはV_{IN}からの外付け抵抗分割器に接続して高精度の低電圧ロックアウトしきい値を生成します。内部で60mVのヒステリシスが生成されます。

FB (ピン8) : エラーアンプへの帰還入力。このピンに接続された抵抗分割器により、降圧コンバータの出力電圧が設定されます。

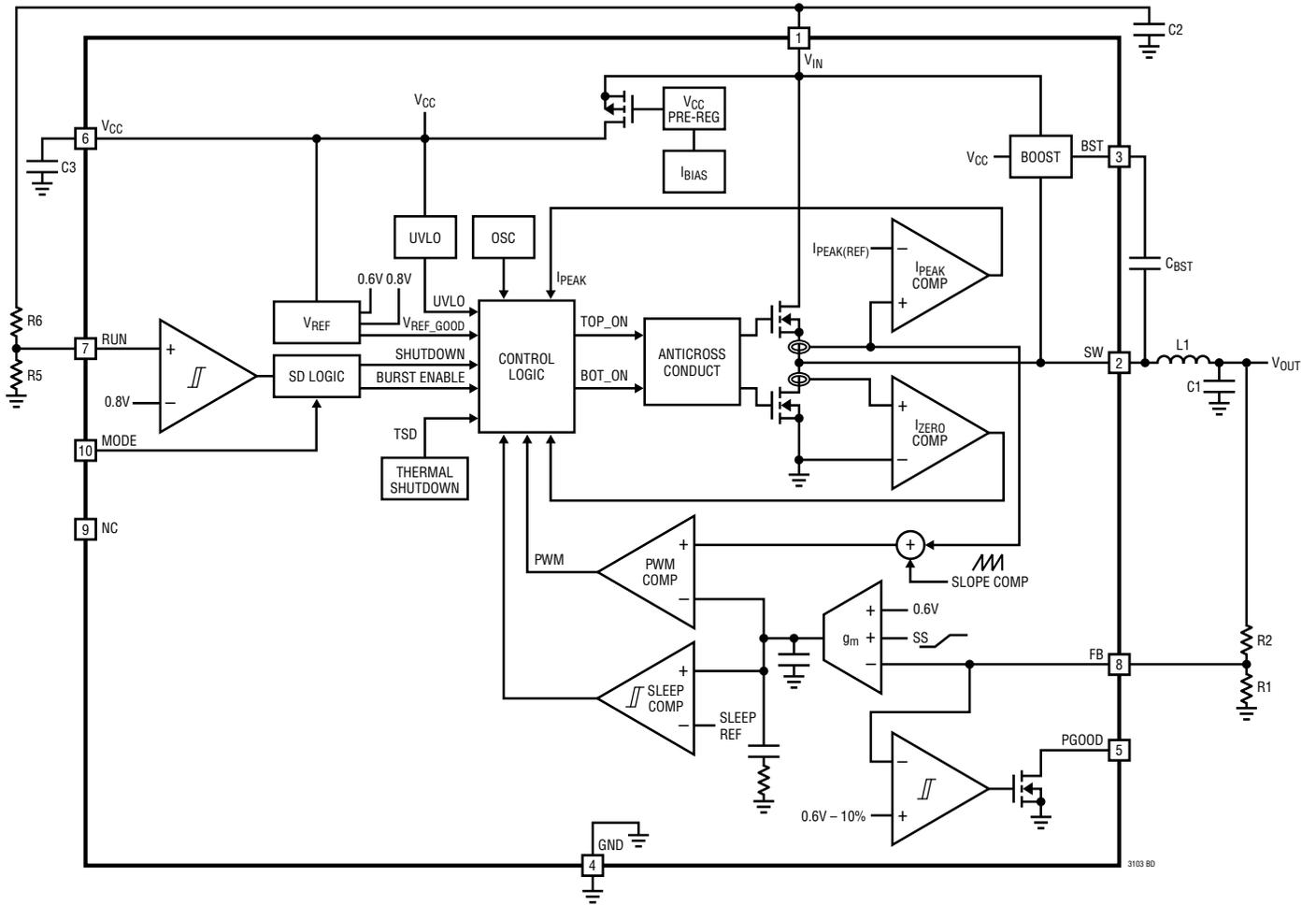
NC (ピン9) : NC (No Connect) ピンはGNDに接続する必要があります。

MODE (ピン10) : 動作モードを選択するためのロジック制御入力。このピンを“H”に強制すると、高効率の自動Burst Mode動作になります。この場合、降圧コンバータが重負荷のPWM動作から軽負荷のBurst Mode動作に自動的に遷移します。このピンを“L”に強制すると、固定周波数の強制連続動作になります。

GND (背面パッド・ピン11) : 背面パッドの共通グランド。最適な熱性能を引き出すため、このパッドはPC基板に半田付けしてグランド・プレーンに接続する必要があります。

LTC3103

ブロック図



動作

LTC3103降圧DC/DCコンバータは、負荷に300mAを供給することができます。出力電圧は広範囲で調整可能で、最小0.6Vまで設定することができます。パワースイッチと同期整流器スイッチのどちらも内部NチャネルMOSFETです。このコンバータは、固定周波数の電流モード・アーキテクチャを採用し、自動Burst Mode動作を使って高効率の軽負荷動作をするように構成設定するか、または、コンバータが広範囲の降圧比でパルス・スキップなしに動作するように最適化されている場合、低ノイズの強制連続導通動作をするように構成設定することができます。自動Burst Mode機能がイネーブルされると、無負荷時の標準DC電源電流がわずかに1.8 μ Aに減少します。

メイン制御ループ

通常動作時、内部トップ・パワーMOSFETは各サイクルの開始時にオンし、PWM電流コンパレータがトリップするとオフします。このコンパレータがトリップするピーク・インダクタ電流は、エラーアンプの出力の電圧によって制御されます。FBピンにより、内部補償されたエラーアンプが V_{OUT} からの外付け抵抗分割器から出力帰還電圧を受け取ることができます。負荷電流が増加すると、出力電圧が低下し始めることによって帰還電圧が0.6Vリファレンスに対してわずかに低下し、それにより、平均インダクタ電流が新たな負荷電流と釣り合うまで制御電圧が上昇します。トップMOSFETがオフの間、電流反転コンパレータ I_{ZERO} によって指示されるようにインダクタ電流が逆流し始めるか、または次のクロック・サイクルが始まるまで、ボトムMOSFETはオンしています。 I_{ZERO} は、自動Burst Mode動作では40mA(標準)に設定され、強制連続モードでは-110mA(標準)に設定されます。

強制連続モード

MODEを接地すると、強制連続動作がイネーブルされてBurst Mode動作がディスエーブルされます。軽負荷時には、強制連続モードによって出力電圧リップルとノイズが最小限に抑えられますが、Burst Mode動作よりも効率が低下します。強制連続動作は、Burst Modeの出力電圧リップルやその高調波の影響を受けやすいアプリケーションでの使用に適している可能

性があります。LTC3103は、パルス・スキップなしに幅広い降圧比が可能ですが、降圧比が非常に小さいと、メイン・スイッチの最小オン時間に達し、コンバータはレギュレーションを維持するために複数サイクルにわたってオフし始めます。

Burst Mode動作

MODEピンを1.2Vより高い電圧に保つと、自動Burst Mode動作がイネーブルされ、強制連続動作がディスエーブルされます。負荷電流が増加すると、コンバータはBurst Mode動作からPWM動作に自動的に移行します。逆に、負荷が小さくなると、コンバータはPWM動作からBurst Mode動作に自動的に移行します。バーストとバーストの間ではコンバータは非アクティブ状態(つまり、両方のスイッチがオフ状態)になり、内部回路の大部分がディスエーブルされて、静止電流が1.8 μ Aに減少します。Burst Modeへの出入りはピーク・インダクタ電流によって決まるので、Burst Mode動作へ出入りするときの負荷電流は、入力電圧、出力電圧、およびインダクタ値に依存します。Burst Modeへ移行するしきい値の標準的なグラフが、このデータシートの「標準的性能特性」に示されています。

ソフトスタート

コンバータは、公称持続時間が1.4msの内部閉ループ・ソフトスタート回路を備えています。コンバータはソフトスタートの間レギュレーション状態を維持するので、この間に生じる出力負荷トランジェントに応答します。さらに、出力電圧の立ち上がり時間は出力コンデンサのサイズや負荷電流にはほとんど左右されません。

サーマル・シャットダウン

ダイ温度が150°C(標準)を超えると、コンバータはディスエーブルされます。全てのパワーデバイスがオフし、スイッチ・ノードが高インピーダンス状態に強制されます。ソフトスタート回路はサーマル・シャットダウンの間にリセットされ、過熱状態が解消するとスムーズに回復します。イネーブルされると、コンバータはダイの温度が約130°Cまで低下したときに再起動します。

動作

パワーグッド状態出力

PGOODピンは、降圧コンバータの出力電圧の状態を知らせるオープンドレイン出力です。出力電圧がレギュレーション電圧を10%下回ると、PGOODオープンドレイン出力は“L”になります。内部デグリッチ遅延により、負荷ステップの電圧トランジェントに起因する誤ったトリップが防止されます。出力電圧は、プルダウンがオフする前に下降しきい値を2%上回っている必要があります。PGOOD出力は、過熱シャットダウン時と低電圧ロックアウト時にも“L”になり、これらのフォルト状態を知らせます。PGOOD出力は、降圧コンバータがイネーブルされてから1ms後に有効になります。コンバータがディスエーブルされると、オープンドレイン・デバイスが低インピーダンス状態に強制されます。PGOODのプルアップ電圧は、このピンの6Vの絶対最大定格電圧より低くなければなりません。

電流制限

ピーク・インダクタ電流制限コンパレータは、内部制限しきい値に達すると、降圧スイッチをオフします。ピーク・スイッチ電流は400mA以上です。

スロープ補償

電流モード制御では、高デューティ・サイクル動作でのインダクタ電流波形の低調波発振を防ぐためスロープ補償を使用する必要があります。電流モード・デバイスによっては、エラーアンプの電圧を一定の最大値にクランプすることによって電流制限が行われますが、これにより、降圧比が小さいときの出力電流能力が低下します。スロープ補償は、電流センス信号に補償ランプを追加することによってLTC3103内部で行われます。電流制限機能はスロープ補償ランプが追加される前に終了するので、デューティ・サイクルに左右されないピーク・インダクタ電流制限を実現します。

短絡保護

出力がグランドに短絡すると、エラーアンプが“H”に飽和し、各サイクルの開始点でハイサイド・スイッチがオンし、電流制限がトリップするまでオン状態に留まります。この最小オン時間の間、インダクタ電流が急激に増加し、残りの時間は、ハードな出力短絡によって生じる逆電圧が非常に小さいので、非常に緩やかに減少します。この状況でインダクタ電流が暴走する可能性をなくすため、FBの電圧が0.3Vを下回ると、スイッチング周波数が約300kHzまで下がります。

BSTピンの機能

入力スイッチ・ドライバはBSTピンに生じる電圧で動作します。SWピンとBSTピンの間の外付けコンデンサと内部の同期PMOS昇圧スイッチを使って、入力電圧より高い電圧を発生します。同期整流器がオン(SWが“L”)のとき、内部昇圧スイッチが V_{CC} へのコンデンサの片側に接続され、コンデンサの電荷が補充されます。同期整流器がオフすると、入力スイッチがオンしてSWが“H”に強制され、BSTピンがグランドを基準にした $V_{CC} + SW$ に等しい電位になります。

コンパレータによって昇圧コンデンサ両端の電圧が十分な大きさになり、長いスリープ時間の後、またはプリバイアスされた出力まで起動するときに確実に起動します。

低電圧ロックアウト

LTC3103は、電源電圧が2.1V(標準)を下回ったときにコンバータをディスエーブルする内部UVLOを備えています。コンバータのソフトスタートは低電圧ロックアウトの間にリセットされ、入力電圧が低電圧ロックアウトしきい値を上回るとスムーズに再起動します。代わりに、RUNピンに接続した抵抗分割器を使用して、RUNピンを V_{IN} 電源の高精度低電圧ロックアウト(UVLO)として構成設定することができます。

アプリケーション情報

LTC3103の基本的なアプリケーション回路がこのデータシートの表紙の「標準的応用例」に示されています。外付け部品の選択は、個別のアプリケーションに必要な出力電圧、出力電流、ノイズ耐性、およびリップル電圧要件によって決まります。ただし、設計プロセスの基本的ガイドラインと検討事項がこのセクションに示されています。

インダクタの選択

インダクタ値の選択により、効率と出力電圧リップルの大きさの両方が左右されます。インダクタ値を大きくするとインダクタ電流リップルが減るので、出力電圧リップルが下がります。DC抵抗が一定の場合、インダクタ値を大きくすると、ピーク電流が平均値近くまで減少するので、効率が高くなります。ただし、同じ製品ファミリ内の大きな値のインダクタは一般に直列抵抗が大きいので、この効率の利点が相殺されてしまいます。必要なピーク・トゥ・ピーク電流リップル ΔI_L (A) が与えられると、必要なインダクタンスは次式によって計算できます。

$$L \geq \frac{V_{OUT}}{1.2 \cdot \Delta I_L} \cdot \left(1 - \frac{V_{OUT}}{V_{IN}} \right) (\mu\text{H})$$

リップル電流の妥当な選択値は $\Delta I_L = 120\text{mA}$ で、これは最大 300mA の負荷電流の40%に相当します。インダクタのDC電流定格は、動作時のコアの飽和と効率低下を防ぐため、少なくとも最大負荷電流にリップル電流の半分を加えたものに等しくします。効率を最適化するため、インダクタは直列抵抗が小さいものにします。特にスペースが制約されているアプリケーションでは、リップル電流が大きくなるはりますが、非常に小さな値のインダクタを使用するのが有効です。このような場合、コンバータは広い範囲の出力負荷で不連続導通状態で動作する

ので、効率が低下します。さらに、(内部スロープ補償が一定の場合)電流ループの安定性を維持するのに必要な最小インダクタ値があります。具体的には、降圧コンバータが40%を超えるデューティ・サイクルで使用される場合、インダクタンス値は次式で与えられるように L_{MIN} 以上でなければなりません。

$$L_{MIN} \geq 2.5 \cdot V_{OUT} (\mu\text{H})$$

いくつかの一般的な出力電圧に必要な最小インダクタンスを、標準インダクタ値を使って表1に示します。

表1. 最小インダクタンス

出力電圧 (V)	最小インダクタンス (μH)
0.8	2.2
1.2	3.3
2.0	5.6
2.7	6.8
3.3	8.3
5.0	15

LTC3103コンバータのアプリケーションに最適な様々な低ESRのパワー・インダクタが利用可能です。一般に、PCB面積、アプリケーションの高さ、必要な出力電流、および効率の間でトレードオフを行います。LTC3103と一緒に使用するのに最適な小型表面実装インダクタの代表的なものを表2に示します。ここに示したインダクタの仕様は比較を目的としたものであり、一般に、これらのインダクタ・ファミリのその他の値もこのアプリケーションに最適です。各ファミリ内で(つまり、一定のインダクタ・サイズで)、一般に、インダクタンスの増加とともにDC抵抗は増加し、最大電流は減少します。

アプリケーション情報

表2. 代表的なインダクタの選択

製品番号	値(μH)	DCR (Ω)	最大DC電流(A)	サイズ(mm) W×L×H
Coilcraft				
EPL3015	6.8	0.19	1.00	3.0 × 3.0 × 1.5
LPS3314	10	0.33	0.70	3.3 × 3.3 × 1.3
LPS4018	15	0.26	1.12	4.0 × 4.0 × 1.8
Cooper-Bussman				
SD3114	6.8	0.30	0.98	3.1 × 3.1 × 1.4
SD3118	10	0.3	0.75	3.2 × 3.2 × 1.8
村田製作所				
LQH3NPN	6.8	0.20	1.25	3.0 × 3.0 × 1.4
LQH44PN	10	0.16	1.10	4.0 × 4.0 × 1.7
スミダ電機				
CDRH3D16	6.8	0.17	0.73	3.8 × 3.8 × 1.8
CDRH3D16	10	0.21	0.55	3.8 × 3.8 × 1.8
太陽誘電				
CBC3225	6.8	0.16	0.93	3.2 × 2.5 × 2.5
NR3015	10	0.23	0.70	3.0 × 3.0 × 1.5
NR4018	15	0.30	0.65	4.0 × 4.0 × 1.8
Würth				
744029006	6.8	0.25	0.95	2.8 × 2.8 × 1.4
744031006	6.8	0.16	0.85	3.8 × 3.8 × 1.7
744031100	10	0.19	0.74	3.8 × 3.8 × 1.7
744031100	15	0.26	0.62	3.8 × 3.8 × 1.7
パナソニック				
ELLVGG6R8N	6.8	0.23	1.00	3.0 × 3.0 × 1.5
ELL4LG100MA	10	0.20	0.80	3.8 × 3.8 × 1.8
TDK				
VLF3012	6.8	0.18	0.78	3.0 × 2.8 × 1.2
VLC4018	10	0.16	0.85	4.0 × 4.0 × 1.8

出力コンデンサの選択

電圧リップルを最小限に抑えるため、降圧出力には低ESRの出力コンデンサを使用します。積層セラミック・コンデンサはESRが小さく、実装面積の小さいものが入手できるので最適です。出力リップルの大きさの制御に加えて、出力コンデンサの値はループのクロスオーバー周波数も設定するので、ループの安定性に影響を与えます。ループの安定性を確保するのに必

要な最小と最大の両方の容量値があります。出力容量が小さすぎると、スイッチング遅延とエラーアンプの高周波数の寄生ポールが位相マージンを低下させるポイントまで、ループのクロスオーバー周波数が増加します。さらに、小さな出力コンデンサによって生じる広い帯域幅により、ループはスイッチング・ノイズの影響を受けやすくなります。逆の極端な場合として、出力コンデンサが大きすぎると、クロスオーバー周波数が補償ゼロよりはるかに低くなることもあり、この場合も位相マージンを低下させます。フィードフォワード・コンデンサを使用することを想定した、低ESR出力コンデンサの許容できる値の範囲のガイドラインを表3に示します。フィードフォワード・コンデンサの選択の詳細については「出力電圧の設定」のセクションを参照してください。出力コンデンサの大容量化には、それらのESRがループを安定させるのに十分な値である場合、または抵抗分割器の上側抵抗と並列のフィードフォワード・コンデンサを大きくすることにより、対応することができます。

Burst Mode動作では、LTC3103がバースト・パルス間で低電流のスリープ状態のとき、出力コンデンサにエネルギーが蓄積されて負荷電流に対応します。スリープ期間の間の大きな負荷ステップに対応するのに数サイクルを要する可能性があります。大きな過渡負荷電流が必要な場合、出力に大きなコンデンサを使って、デバイスがBurst Mode動作から連続モード動作に移行するまでの出力電圧の垂下を最小限に抑えることができます。

X5RやX7Rタイプのセラミック・コンデンサでも、DC電圧が印加されたときに容量が減少するDCバイアス効果がある点に注意してください。小さなケース寸法で提供されるコンデンサが定格電圧の近くで動作するとき容量の50%以上を失うことは珍しいことではありません。その結果、意図する容量値を実現するため、大きな値の容量や電圧定格の高いコンデンサを使用することが必要な場合があります。アプリケーションに必要な容量を確保するために選択するコンデンサについては、メーカーのデータを参照してください。

表3. 推奨する出力コンデンサの制限値

出力電圧(V)	C _{MIN} (μF)	C _{MAX} (μF)
0.8	22.0	220
1.2	15.0	220
2.0	12.0	100
2.7	6.8	68
3.3	4.7	47
5.0	4.7	47

アプリケーション情報

入力コンデンサの選択

V_{IN} ピンは降圧コンバータの電力段に電流を供給します。少なくとも $10\mu\text{F}$ の値の低 ESR セラミック・コンデンサを使って、このピンをバイパスすることを推奨します。これらのコンデンサはできるだけピンの近くに配置し、GND ピンまでのリターン・パスを短くします。

出力電圧の設定

出力電圧は次式に従って抵抗分割器によって設定されます。

$$V_{OUT} = 0.6V \cdot \left(1 + \frac{R2}{R1}\right)$$

外付け抵抗分割器は図1に示すように出力に接続します。FB の抵抗分割器の電流は LTC3103 の静止電流仕様に含まれていない点に注意してください。過渡応答を改善するために、フィードフォワード・コンデンサ C_{FF} を抵抗 $R2$ と並列に接続することができます。このコンデンサはループ特性にポールとゼロの対を追加することによりループ特性を調整して位相ブーストを発生するので、位相マージンが改善されて過渡応答の速度が向上する結果、負荷トランジェントの電圧偏差が小さくなります。ゼロ周波数は、フィードフォワード・コンデンサの値だけでなく、抵抗分割器の上側抵抗にも依存します。具体的に、ゼロ周波数 f_{ZERO} は次式で与えられます。

$$f_{ZERO} = \frac{1}{2 \cdot \pi \cdot R2 \cdot C_{FF}}$$

約 1M の $R2$ の抵抗値に対して 12pF のセラミック・コンデンサで十分ですが、この値を増やすかまたは減らすことにより、アプリケーションのパラメータの特定の組み合わせに対してコンバータの応答を最適化できます。

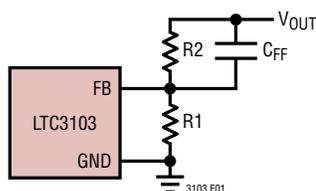


図1. 出力電圧の設定

最小オフ時間/オン時間に関する検討事項

LTC3103では、最大デューティ・サイクルが、昇圧コンデンサのリフレッシュ時間、スイッチの立ち上がり/立ち下がり時間ならびにPWMコンパレータの伝播遅延時間、レベルシフト、およびゲート駆動によって制限されます。この最小オフ時間は標準で 65ns であり、これによって次の最大デューティ・サイクルが課せられます。

$$DC_{MAX} = 1 - (f \cdot t_{OFF(MIN)})$$

ここで、 f は 1.2MHz のスイッチング周波数、 $t_{OFF(MIN)}$ は最小オフ時間です。たとえば、入力電圧が低下したために最大デューティ・サイクルを超えると、出力はレギュレーション状態から外れてしまいます。このドロップアウト状態を回避するための最小入力電圧は次のとおりです。

$$V_{IN(MIN)} = \frac{V_{OUT}}{1 - (f \cdot t_{OFF(MIN)})}$$

逆に、最小オン時間は、降圧スイッチがそのオン状態を持続できる最小時間です。この時間は同様の要因によって制限され、標準で 70ns です。強制連続動作では、最小オン時間の制限により、次の最小デューティ・サイクルが課せられます。

$$DC_{MIN} = f \cdot t_{ON(MIN)}$$

ここで、 $t_{ON(MIN)}$ は最小オン時間です。最小デューティ・サイクルを超える極端な降圧比では、出力電圧はレギュレーション状態を維持しますが、整流スイッチが1サイクルを超えてオンのままになり、低調波スイッチングが生じて実効デューティ・サイクルが大きくなります。その結果、出力電圧リップルが大きくなります。多くのアプリケーションではこれを許容できるので、場合によっては、この制約が決定的に重要なことではなくなる可能性があります。

高精度の低電圧ロックアウト

RUNピンが“L”のとき LTC3103 はシャットダウン状態になり、このピンの電圧がRUNピンのしきい値より高いときにアクティブになります。RUNピンのコンパレータの正確な上昇しきい値は 0.8V で、 60mV のヒステリシスがあります。このしきい値は、 V_{IN} が 2.5V の最小値を上回ると有効になります。 V_{IN} が 2.5V より低いと、RUNピンの状態に関係なく、内部低電圧モニタがデバイスをシャットダウン状態にします。

図2に示すように、RUNピンに接続された抵抗分割器により、RUNピンを V_{IN} 電源の高精度低電圧ロックアウト (UVLO)

LTC3103

アプリケーション情報

として構成設定し、特定の V_{IN} 電圧要件を満たすことができます。これを使用する場合、外付け抵抗分割器の電流はLTC3103の静止電流仕様に含まれていない点に注意してください。

上昇時UVLOのしきい値は次式を使って計算することができます。

$$V_{UVLO} = 0.8V \cdot \left(1 + \frac{R4}{R3}\right)$$

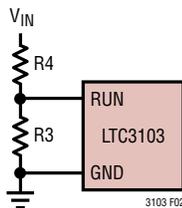


図2. 低電圧ロックアウトしきい値の設定

内部Vccレギュレータ

LTC3103は、 V_{IN} からの内部NMOSソース・フォロワ・レギュレータを使って低電圧の内部レール V_{CC} を生成します。このレギュレータは、内部ドライバとその他の内部制御回路にだけ電流を供給し、外部負荷には供給しないように設計されています。 V_{CC} ピンは、 $1\mu F$ 以上のセラミック・コンデンサを使ってバイパスします。

昇圧コンデンサの選択

LTC3103は、ブートストラップされた電源を使って降圧スイッチ・ゲート・ドライバに電力を供給します。同期整流器がオンすると、内部PMOSスイッチがそれに同期してオンし、昇圧コンデンサ C_{BST} を V_{CC} の電圧まで充電します。ほとんどのアプリケーションでは $0.022\mu F$ で十分です。このコンデンサはそれぞれのピンにできるだけ近づけて配置します。

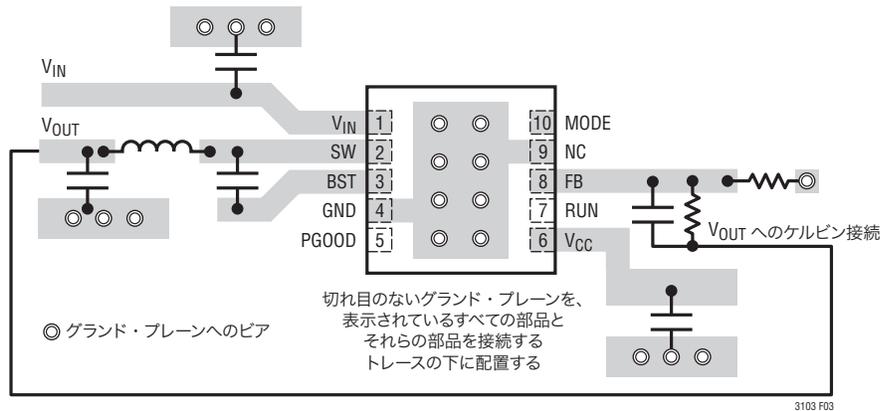
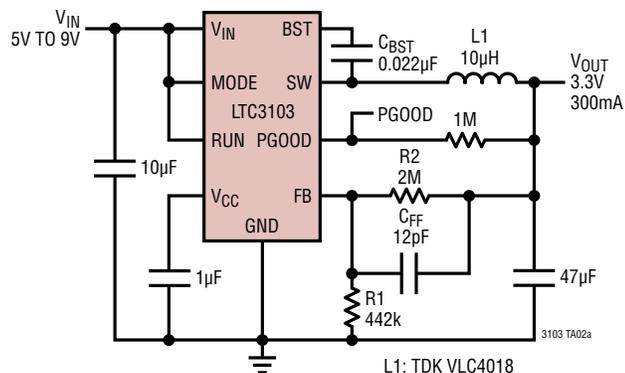


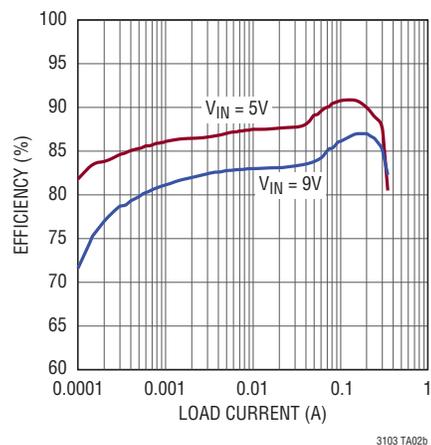
図3. PCBレイアウトの推奨事項

標準的応用例

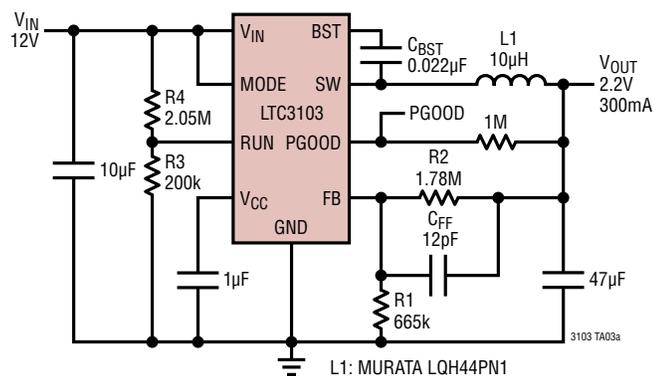
静止電流が非常に小さい、携帯型 LF RFID リーダー、
2個のリチウムイオン・バッテリーから3.3V/300mAのレギュレータ



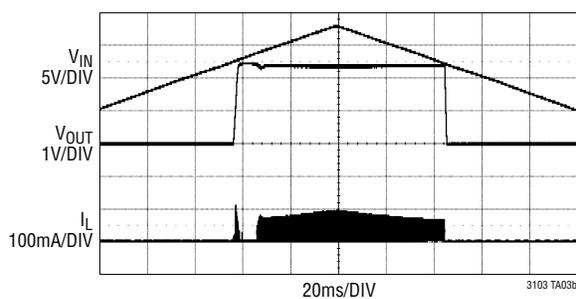
効率と出力電流



9Vの高精度 UVLOを備えた、12Vから2.2V/300mAのレギュレータ



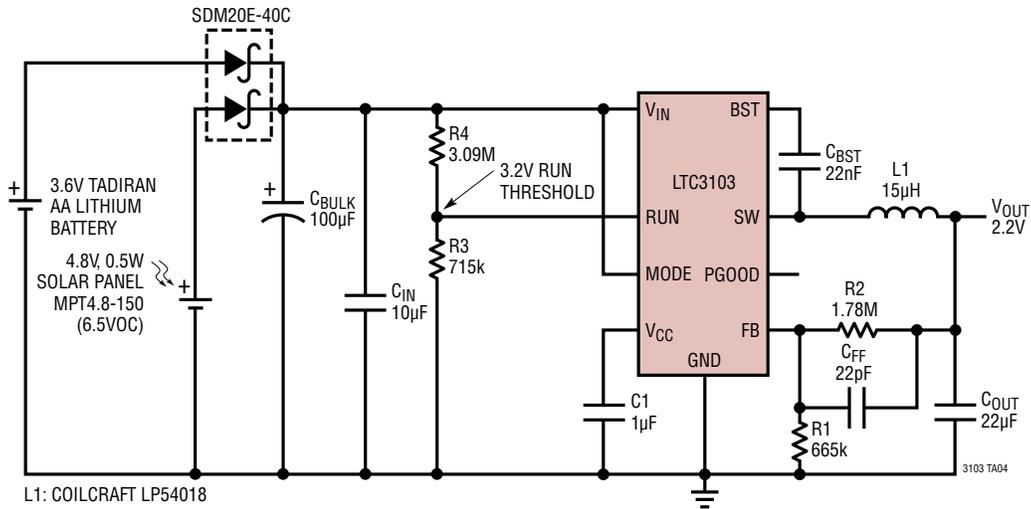
ランプする入力電源による起動



LTC3103

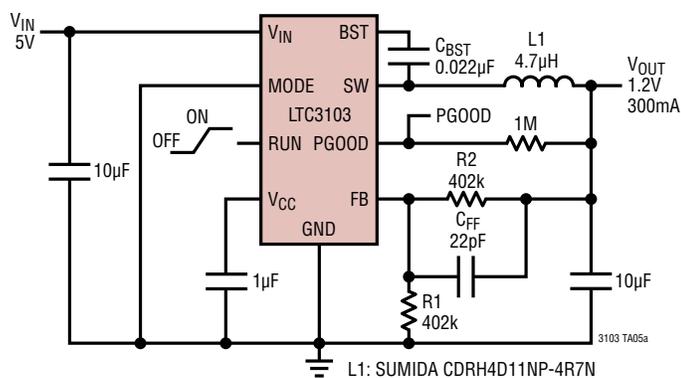
標準的応用例

リチウム・バッテリー・バックアップを備え、RUNしきい値をバッテリーの最小電圧に設定した、ソーラー駆動の2.2V電源

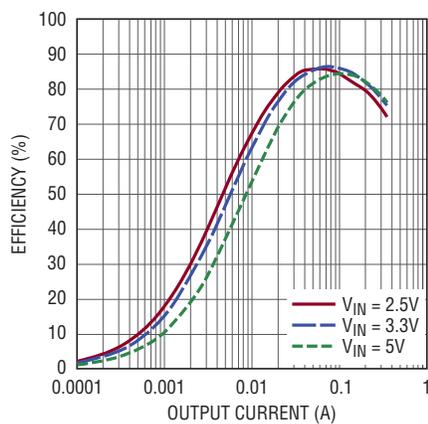


標準的応用例

強制連続動作を使用した5Vから1.2V/300mAの低ノイズ・レギュレータ



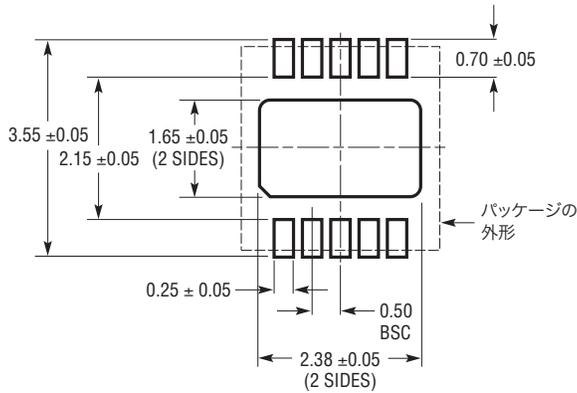
効率と出力電流



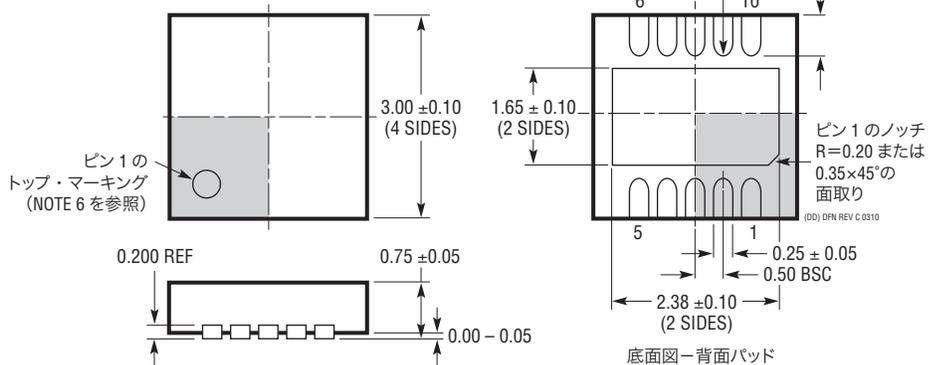
パッケージ

最新のパッケージ図面については、<http://www.linear-tech.co.jp/designtools/packaging/> を参照してください。

DD パッケージ 10ピン・プラスチック DFN (3mm×3mm) (Reference LTC DWG # 05-08-1699 Rev C)



推奨する半田パッドのピッチと寸法



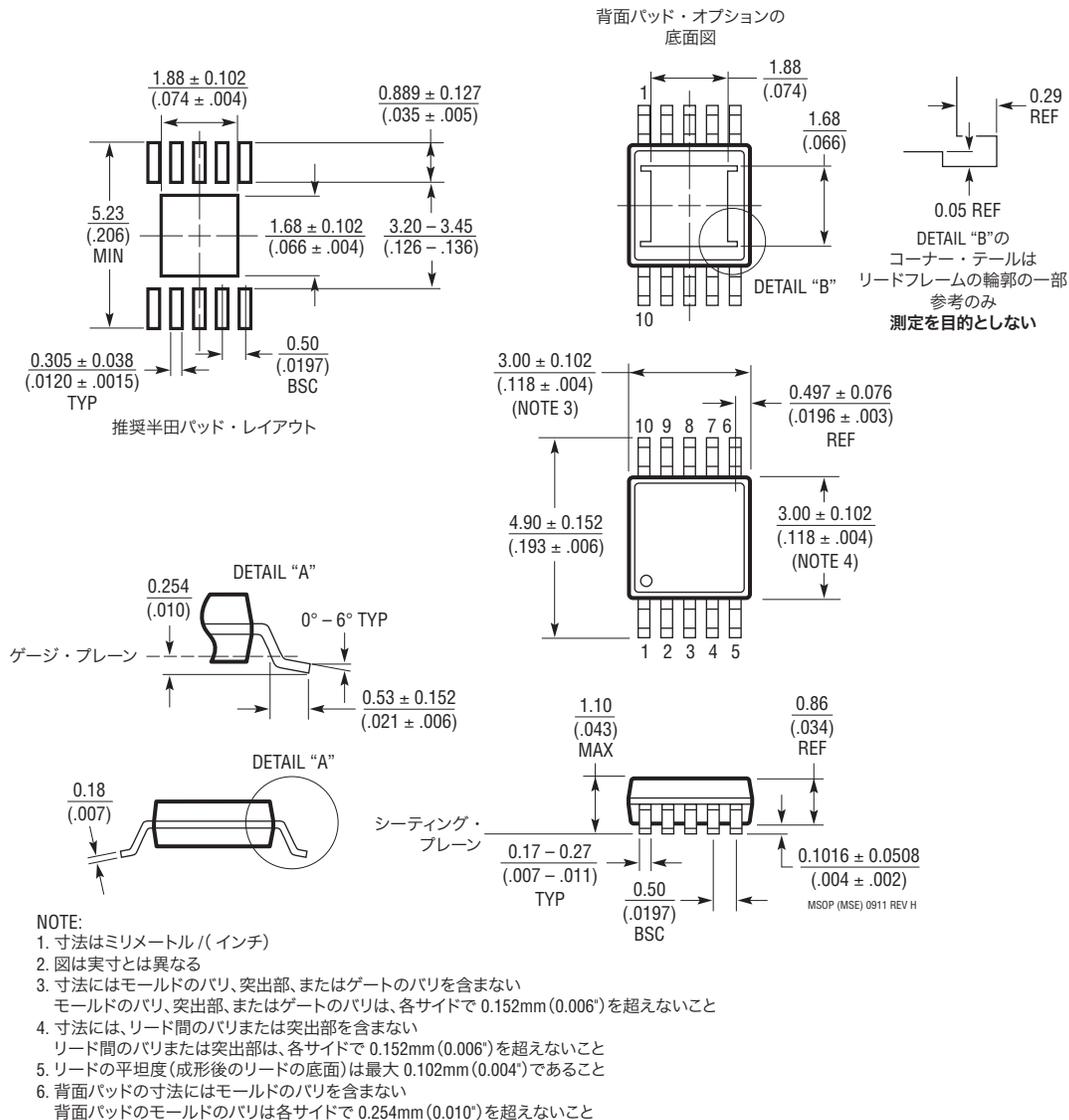
NOTE:

1. 図は JEDEC のパッケージ外形 MO-229 のバリエーション (WEED-2) になる予定。
バリエーションの指定の現状については LTC の Web サイトのデータシートを参照
2. 図は実寸とは異なる
3. すべての寸法はミリメートル
4. パッケージ底面の背面パッドの寸法にはモールドのバリを含まない
モールドのバリは (もしあれば) 各サイドで 0.15mm を超えないこと
5. 背面パッドは半田メッキとする
6. 網掛けの部分は、パッケージの上面と底面のピン 1 の位置の参考に過ぎない

パッケージ

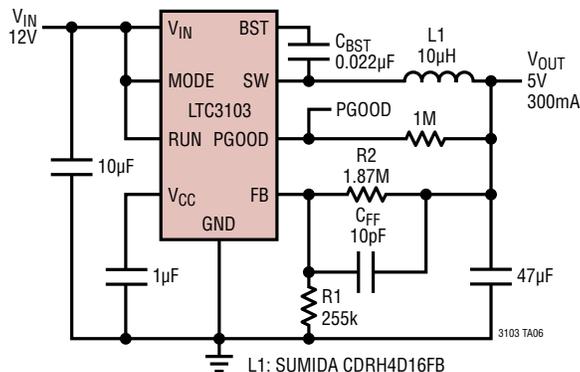
最新のパッケージ図面については、<http://www.linear-tech.co.jp/designtools/packaging/>を参照してください。

MSEパッケージ
10ピン・プラスチックMSOP、背面ダイ・パッド
 (Reference LTC DWG # 05-08-1664 Rev H)



標準的応用例

高効率で静止電流が非常に小さい、12Vから5V/300mAのレギュレータ
(レギュレーション状態で無負荷時に1.8μA)



関連製品

製品番号	説明	注釈
LTC3104	超低静止電流の15V、300mA同期整流式降圧DC/DCコンバータおよび10mA LDO	V _{IN} : 2.5V ~ 15V、V _{OUT(MIN)} = 0.6V、I _Q = 2.8μA、I _{SD} = 1μA、3mm×3mm DFN-10 および MSOP-10 パッケージ
LTC3642	45V (60V までの過渡保護)/50mA 同期整流式降圧DC/DCコンバータ	V _{IN} : 4.5V ~ 45V、V _{OUT(MIN)} = 0.8V、I _Q = 12μA、I _{SD} < 1μA、3mm×3mm DFN-8 および MSOP-8 パッケージ
LTC3631	45V (60V までの過渡保護)/100mA 同期整流式降圧DC/DCコンバータ	V _{IN} : 4.5V ~ 45V、V _{OUT(MIN)} = 0.8V、I _Q = 12μA、I _{SD} < 1μA、3mm×3mm DFN-8 および MSOP-8 パッケージ
LTC3632	50V (60V までの過渡保護)/20mA 同期整流式降圧DC/DCコンバータ	V _{IN} : 4.5V ~ 50V、V _{OUT(MIN)} = 0.8V、I _Q = 12μA、I _{SD} < 1μA、3mm×3mm DFN-8 および MSOP-8 パッケージ
LTC3388-1/ LTC3388-3	20V/50mA 高効率、ナノパワー降圧レギュレータ	V _{IN} : 2.7V ~ 20V、固定 V _{OUT(MIN)} : 1.1V ~ 5.5V、I _Q = 720nA、I _{SD} = 400nA、3mm×3mm DFN-10 および MSOP-10 パッケージ
LTC3108/LTC3108-1	超低電圧昇圧コンバータおよびパワーマネージャ	V _{IN} : 0.02V ~ 1V、固定 V _{OUT(MIN)} : 2.35V ~ 5V、I _Q = 6μA、I _{SD} < 1μA、3mm×4mm DFN-12 および SSOP-16 パッケージ
LTC3109	自動極性制御付き超低電圧昇圧コンバータおよびパワーマネージャ	V _{IN} : 0.03V ~ 1V、固定 V _{OUT(MIN)} : 2.35V ~ 5V、I _Q = 7μA、I _{SD} < 1μA、4mm×4mm QFN-20 および SSOP-20 パッケージ
LTC4071	ローバッテリー切断機能付きリチウムイオン/ポリマー・バッテリー向けシャント・バッテリー・チャージャ・システム	チャージャとバッテリー・パック保護機能を1個のICに搭載、低動作電流(550nA)、50mAの内部シャント電流、ピンで選択可能なフロート電圧(4.0V、4.1V、4.2V)、8ピン 2mm×3mm DFN および MSOP パッケージ
LTC4070	リチウムイオン/ポリマー・バッテリー向け低電流シャント・バッテリー・チャージャ・システム	選択可能な V _{FLOAT} : 4.0V、4.1V、4.2V、最大シャント電流: 50mA、I _{CCQ} : 450nA ~ 1.04mA、I _{CCQLB} = 300nA、2mm×3mm DFN-8 および MSOP-8 パッケージ
LTC1877	10V/600mA 高効率、同期整流式降圧DC/DCコンバータ	V _{IN} : 2.65V ~ 10V、V _{OUT(MIN)} = 0.8V、I _Q = 10μA、I _{SD} < 1μA、MSOP-8 パッケージ
LTC3105	起動電圧が250mVの、5V/400mA MPPC 昇圧コンバータ	V _{IN} : 0.225V ~ 5V、V _{OUT(MAX)} = 5.25V、I _Q = 24μA、I _{SD} = 10μA、3mm×3mm DFN-10 および MSOP-12 パッケージ