

モニタ機能を備えた 单一抵抗型の堅牢な 1.5Aリニア・レギュレータ

特長

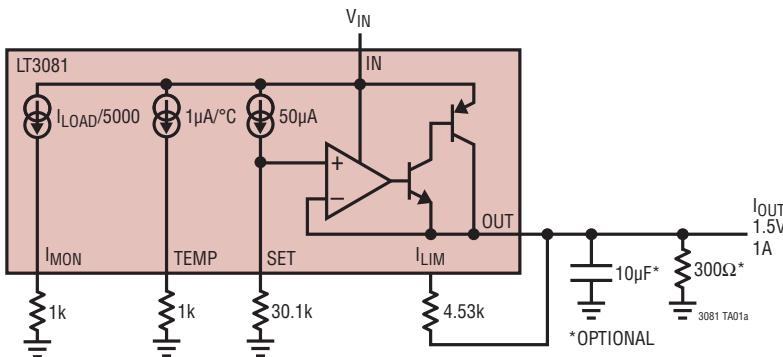
- 広い安全動作領域
- 最大出力電流: 1.5A
- 入力コンデンサ/出力コンデンサの有無にかかわらず安定
- 広い入力電圧範囲: 1.2V ~ 36V
- 1本の抵抗で出力電圧を設定
- 出力電流モニタ: $I_{MON} = I_{OUT}/5000$
- 接合部温度モニタ: $1\mu A/^\circ C$
- 出力を 0V に調整可能
- 50 μA の SET ピン電流: 初期精度 1%
- 出力電圧ノイズ: 27 μV_{RMS}
- 複数デバイスの並列接続により出力電流値や放熱特性を向上
- プログラム可能な電流制限
- バッテリ逆接続保護および逆電流保護
- 出力電圧に依存しない負荷レギュレーション: < 1mV (標準)
- 入力レギュレーション: < 0.001% / V (標準)
- 熱特性が改善された 12 ピン (4mm × 4mm) DFN、16 ピン TSSOP、7 ピン DD-PAK、および 7 ピン TO-220 パッケージで供給可能

アプリケーション

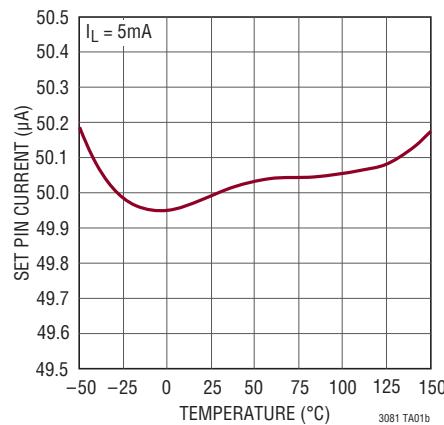
- 全表面実装型電源
- 堅牢な産業用電源
- スイッチング電源のポスト・レギュレータ
- 低出力電圧電源
- 本質的安全アプリケーション

標準的応用例

広い安全動作領域の電源



SET ピンの電流

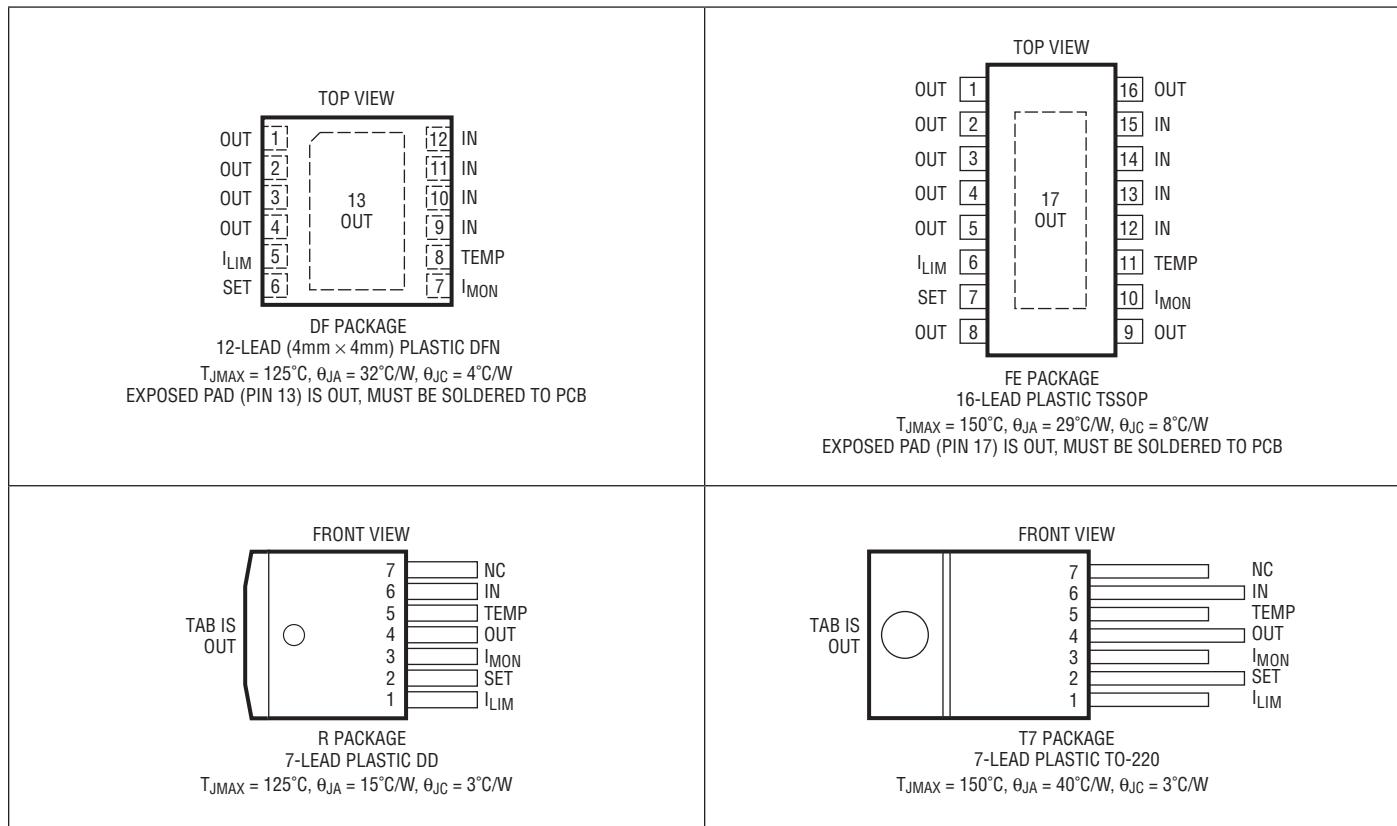


3081fc

絶対最大定格 (Note 1)すべての電圧はV_{OUT}を基準にしている

INピンとOUTピン間の電圧差	±40V	動作接合部温度範囲 (Note 2)	
SETピンの電流 (Note 6)	±25mA	EグレードおよびIグレード	-40°C ~ 125°C
SETピンの電圧 (OUTを基準とする、Note 6)	±10V	Hグレード	-40°C ~ 150°C
TEMPピンの電圧 (OUTを基準とする)	1V, -40V	MPグレード	-55°C ~ 150°C
I _{LIM} ピンの電圧 (OUTを基準とする)	±0.2V	保存温度範囲	-65°C ~ 150°C
I _{MON} ピンの電圧 (OUTを基準とする)	1V, -40V	リード温度 (半田付け、10秒)	
出力短絡時間	無期限	FE, R, T7パッケージのみ	300°C

ピン配置



発注情報

無鉛仕上げ	テープアンドリール	製品マーキング*	パッケージ	温度範囲
LT3081EDF#PBF	LT3081EDF#TRPBF	3081	12-Lead (4mm × 4mm) Plastic DFN	-40°C to 125°C
LT3081IDF#PBF	LT3081IDF#TRPBF	3081	12-Lead (4mm × 4mm) Plastic DFN	-40°C to 125°C
LT3081EFE#PBF	LT3081EFE#TRPBF	3081FE	16-Lead Plastic TSSOP	-40°C to 125°C
LT3081IFE#PBF	LT3081IFE#TRPBF	3081FE	16-Lead Plastic TSSOP	-40°C to 125°C
LT3081HFE#PBF	LT3081HFE#TRPBF	3081FE	16-Lead Plastic TSSOP	-40°C to 150°C
LT3081MPFE#PBF	LT3081MPFE#TRPBF	3081FE	16-Lead Plastic TSSOP	-55°C to 150°C
LT3081ER#PBF	LT3081ER#TRPBF	LT3081R	7-Lead Plastic DD-Pak	-40°C to 125°C
LT3081IR#PBF	LT3081IR#TRPBF	LT3081R	7-Lead Plastic DD-Pak	-40°C to 125°C
LT3081ET7#PBF	NA	LT3081T7	7-Lead Plastic TO-220	-40°C to 125°C
LT3081IT7#PBF	NA	LT3081T7	7-Lead Plastic TO-220	-40°C to 125°C
LT3081HT7#PBF	NA	LT3081T7	7-Lead Plastic TO-220	-40°C to 150°C
LT3081MP7#PBF	NA	LT3081T7	7-Lead Plastic TO-220	-55°C to 150°C

さらに広い動作温度範囲で規定されるデバイスについては、弊社または弊社代理店にお問い合わせください。* 温度グレードは出荷時のコンテナのラベルで識別されます。

非標準の鉛仕上げ製品の詳細については、弊社または弊社代理店にお問い合わせください。

無鉛仕上げの製品マーキングの詳細については、<http://www.linear-tech.co.jp/leadfree/> をご覧ください。

テープアンドリールの仕様の詳細については、<http://www.linear-tech.co.jp/tapeandreel/> をご覧ください。

電気的特性

●は全動作温度範囲での規格値を意味する。それ以外は $T_J = 25^\circ\text{C}$ での値 (Note 2)。

パラメータ	条件	MIN	TYP	MAX	UNITS
SET Pin Current	I_{SET} $V_{\text{IN}} = 2\text{V}$, $I_{\text{LOAD}} = 5\text{mA}$ $2\text{V} \leq V_{\text{IN}} \leq 36\text{V}$, $5\text{mA} \leq I_{\text{LOAD}} \leq 1.5\text{A}$	49.5 48.75	50	50.5 51.25	μA
Offset Voltage ($V_{\text{OUT}} - V_{\text{SET}}$)	V_{OS} $V_{\text{IN}} = 2\text{V}$, $I_{\text{LOAD}} = 5\text{mA}$ $V_{\text{IN}} = 2\text{V}$, $I_{\text{LOAD}} = 5\text{mA}$	● -1.5 -3.5	0	1.5 3.5	mV
I_{SET} Load Regulation	$\Delta I_{\text{LOAD}} = 5\text{mA}$ to 1.5A			-0.1	nA
Offset Voltage Load Regulation (Note 7)	$\Delta I_{\text{LOAD}} = 5\text{mA}$ to 1.5A DF, FE Packages	●		-0.5 -3	mV
	R, T7 Packages	●		-1.5 -4	mV
Line Regulation	ΔI_{SET} ΔV_{OS}	$\Delta V_{\text{IN}} = 2\text{V}$ to 36V , $I_{\text{LOAD}} = 5\text{mA}$ $\Delta V_{\text{IN}} = 2\text{V}$ to 36V , $I_{\text{LOAD}} = 5\text{mA}$		1.5 0.001	nA/V mV/V
Minimum Load Current (Note 3)	$2\text{V} \leq V_{\text{IN}} \leq 36\text{V}$	●		1.1 5	mA
Dropout Voltage (Note 4)	$I_{\text{LOAD}} = 100\text{mA}$ $I_{\text{LOAD}} = 1.5\text{A}$		1.21 1.23	1.5	V
Internal Current Limit	$V_{\text{IN}} = 5\text{V}$, $V_{\text{SET}} = 0\text{V}$, $V_{\text{OUT}} = -0.1\text{V}$	●	1.5 2		A
I_{LIM} Programming Ratio		●	300	360 500	$\text{mA/k}\Omega$
I_{LIM} Minimum Output Current Resistance				450	Ω
I_{MON} Full-Scale Output Current	$I_{\text{LOAD}} = 1.5\text{A}$		290	300 330	μA
I_{MON} Scale Factor	$100\text{mA} \leq I_{\text{LOAD}} \leq 1.5\text{A}$			200	$\mu\text{A/A}$
I_{MON} Operating Range		●	$V_{\text{OUT}} - 40\text{V}$	$V_{\text{OUT}} + 0.4\text{V}$	V

電気的特性 ● は全動作温度範囲での規格値を意味する。それ以外は $T_J = 25^\circ\text{C}$ での値 (Note 2)。

パラメータ	条件	MIN	TYP	MAX	UNITS
TEMP Output Current (Note 9)	$T_J > 5^\circ\text{C}$		1		$\mu\text{A}/^\circ\text{C}$
TEMP Output Current Absolute Error (Note 9)	$0^\circ\text{C} < T_J \leq 125^\circ\text{C}$ $125^\circ\text{C} < T_J \leq 150^\circ\text{C}$	-10 -15	10 15		μA
Reference Current RMS Output Noise (Note 5)	$10\text{Hz} \leq f \leq 100\text{kHz}$		5.7		nA_{RMS}
Error Amplifier RMS Output Noise (Note 5)	$I_{\text{LOAD}} = 1.5\text{A}$, $10\text{Hz} \leq f \leq 100\text{kHz}$, $C_{\text{OUT}} = 10\mu\text{F}$, $C_{\text{SET}} = 0.1\mu\text{F}$		27		μV_{RMS}
Ripple Rejection	$f = 120\text{Hz}$ $f = 10\text{kHz}$ $f = 1\text{MHz}$	75 75 20	90 75 20		dB
Thermal Regulation, I_{SET}	10ms Pulse		0.003		$\%/\text{W}$

Note 1: 絶対最大定格に記載された値を超えるストレスはデバイスに永続的損傷を与える可能性がある。長期にわたって絶対最大定格条件に曝すと、デバイスの信頼性と寿命に悪影響を与える恐れがある。

Note 2: 注記がない限り、全ての電圧は V_{OUT} を基準にしている。LT3081は T_J が T_A にほぼ等しくなるようなパルス負荷条件でテストされ、仕様が規定されている。LT3081Eは $T_A = 25^\circ\text{C}$ でテストされ、性能は $0^\circ\text{C} \sim 125^\circ\text{C}$ で保証されている。 $-40^\circ\text{C} \sim 125^\circ\text{C}$ の全動作温度範囲での性能は設計、特性評価および統計学的なプロセス・コントロールとの相関で保証されている。LT3081Iは $-40^\circ\text{C} \sim 125^\circ\text{C}$ の全動作接合部温度範囲で保証されている。LT3081MPは $-55^\circ\text{C} \sim 150^\circ\text{C}$ の動作接合部温度範囲で100%テストされ、性能仕様に適合することが保証されている。LT3081Hは -150°C の動作接合部温度範囲でテストされている。高い接合部温度は動作寿命に悪影響を及ぼす。接合部温度が 125°C を超えると、動作寿命は短くなる。

Note 3: 最小負荷電流はデバイスの静止電流に相当する。全ての静止電流とドライブ電流はデバイスの出力に供給されるので、最小負荷電流はレギュレーションを維持するに必要な最小電流である。

Note 4: LT3081の場合、ドロップアウト電圧は所定の出力電流を供給するのに必要な入力-出力間の最小電圧差として規定されている。

Note 5: 出力ノイズは、リファレンス電流抵抗の両端に小さなコンデンサを追加することによって減少する。このコンデンサの追加により、リファレンス電流抵抗のショット・ノイズとリファレンス電流ノイズがバイパスされ、出力ノイズはエラーアンプのノイズに等しくなる(「アプリケーション情報」のセクションを参照)。

Note 6: SETピンは 400Ω 抵抗に直列接続されたダイオードによって OUTピンにクランプされる。これらのダイオードと抵抗には、過渡的な過負荷状態のときだけ電流が流れる。

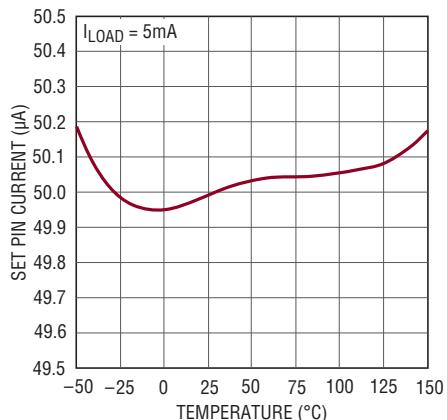
Note 7: 負荷レギュレーションはパッケージの位置でケルビン検出される。

Note 8: このデバイスは短時間の過負荷状態の間デバイスを保護するための過熱保護機能を備えている。過熱保護がアクティブなとき、接合部温度は最大動作接合部温度を超える。規定された最大動作接合部温度を超えた動作が継続すると、デバイスの信頼性を損なうおそれがある。

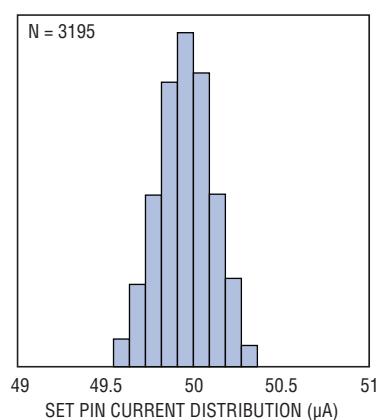
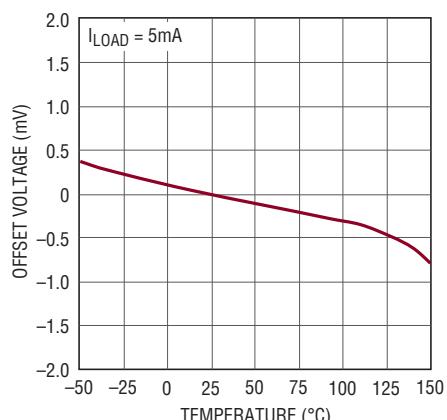
Note 9: TEMPピンの出力電流は、平均ダイ接合部温度を表す。デバイスの電力損失とダイ両端間の温度勾配があるため、TEMPピンの出力電流を測定しても、絶対最大接合部温度を超えないことが保証されるわけではない。

標準的性能特性 注記がない限り、 $T_J = 25^\circ\text{C}$ 。

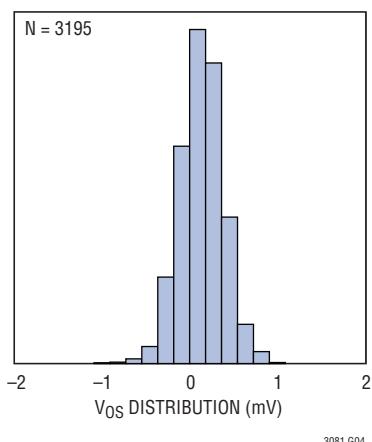
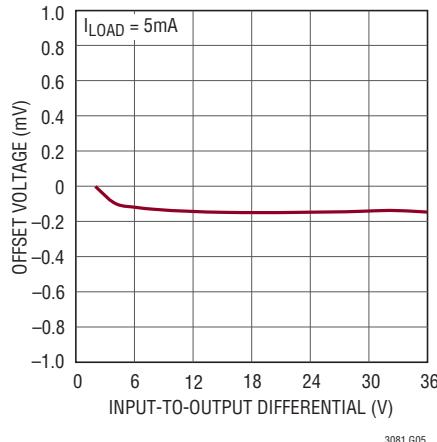
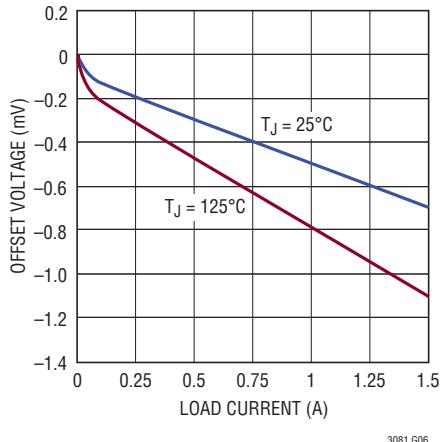
SETピンの電流



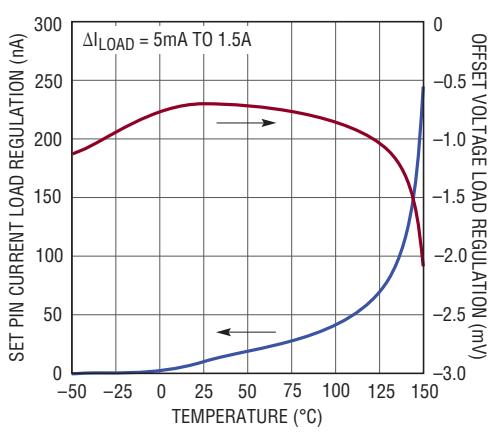
SETピンの電流

オフセット電圧($V_{OUT} - V_{SET}$)

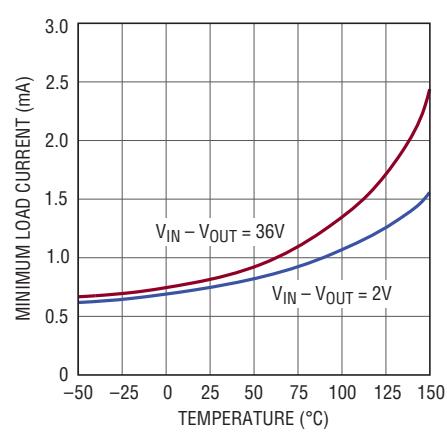
オフセット電圧

オフセット電圧($V_{OUT} - V_{SET}$)オフセット電圧($V_{OUT} - V_{SET}$)

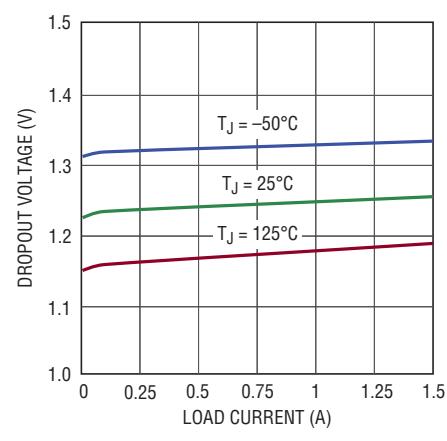
負荷レギュレーション



最小負荷電流

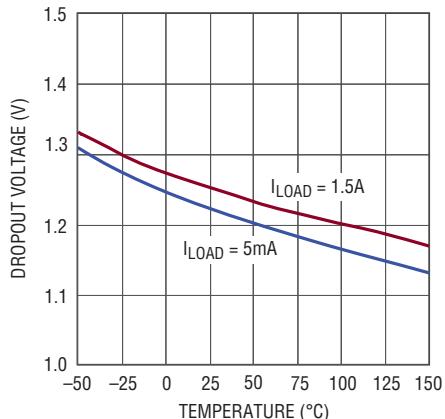


ドロップアウト電圧



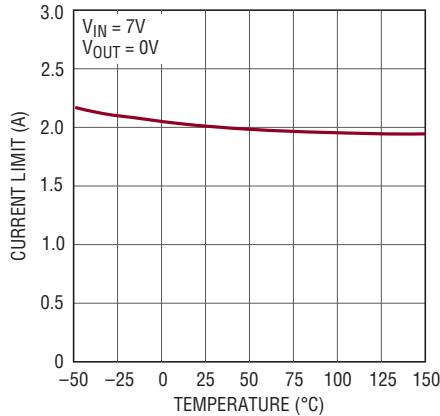
標準的性能特性 注記がない限り、 $T_J = 25^\circ\text{C}$ 。

ドロップアウト電圧



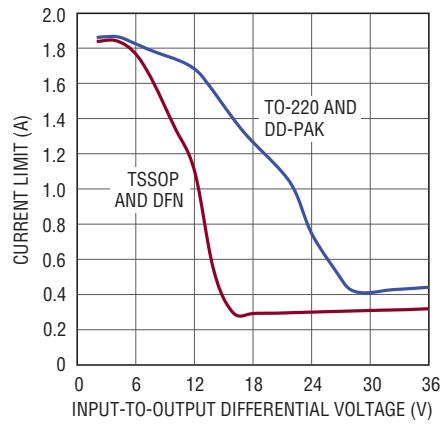
3081 G10

内部電流制限



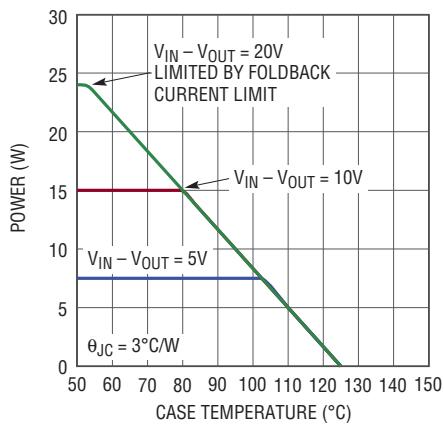
3081 G11

内部電流制限



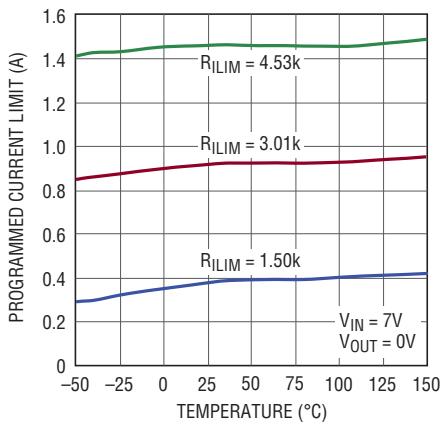
3081 G12

TO-220パッケージの最大電力損失



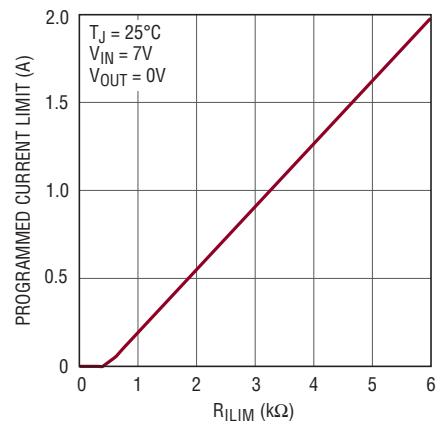
3081 G13

プログラム可能な電流制限



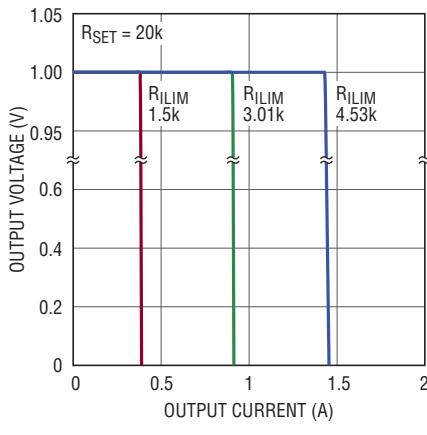
3081 G39

プログラム可能な電流制限



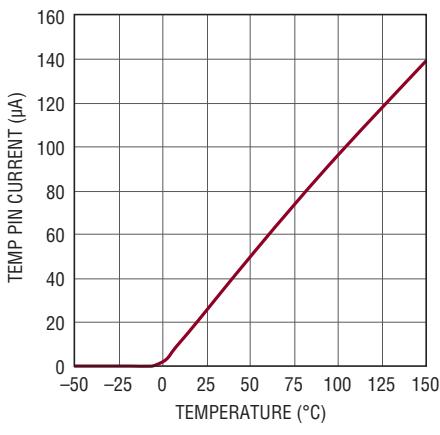
3081 G14

プログラム可能な電流制限



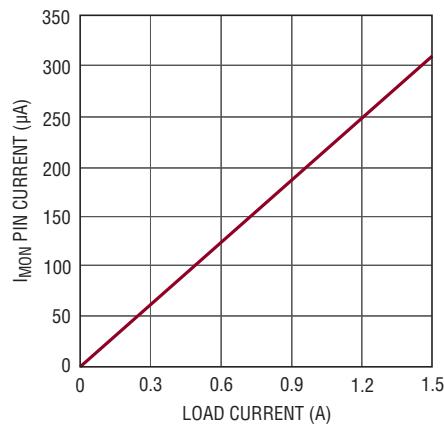
3081 G15

TEMPピンの電流

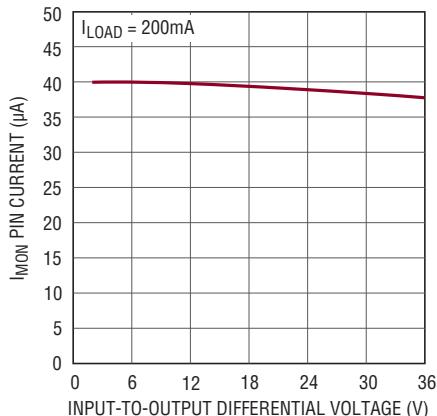


3081 G16

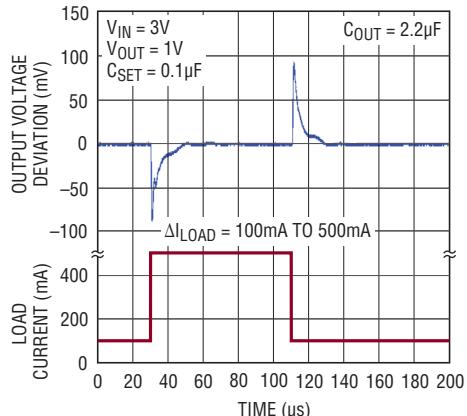
I_{MON}ピンの電流



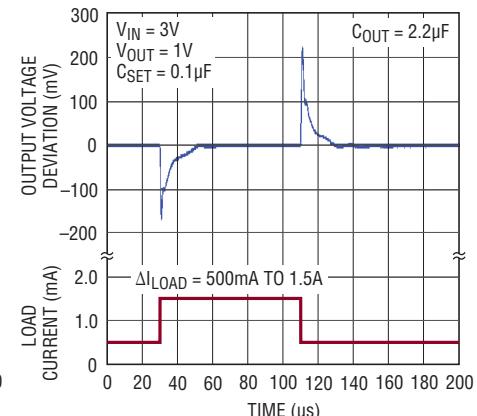
3081 G17

標準的性能特性 注記がない限り、 $T_J = 25^\circ\text{C}$ 。I_{MON}ピンの入力レギュレーション

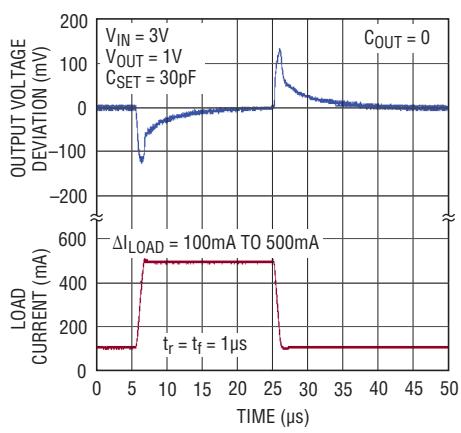
リニア・レギュレータの負荷トランジエント応答



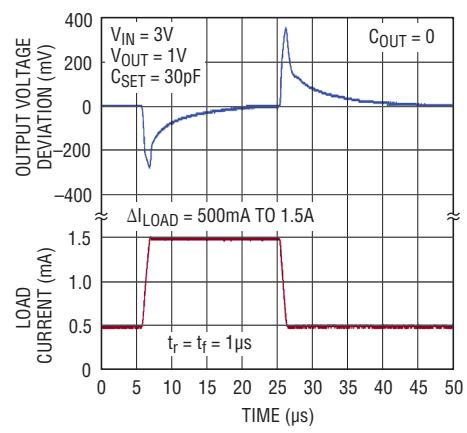
リニア・レギュレータの負荷トランジエント応答



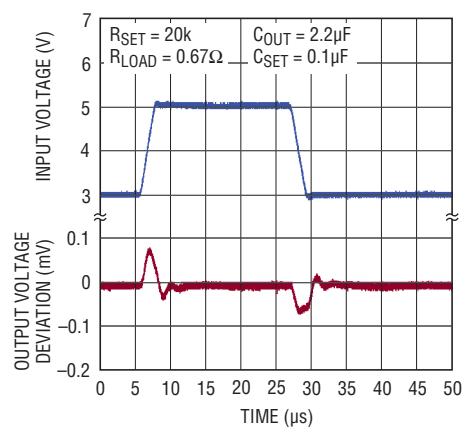
リニア・レギュレータの負荷トランジエント応答



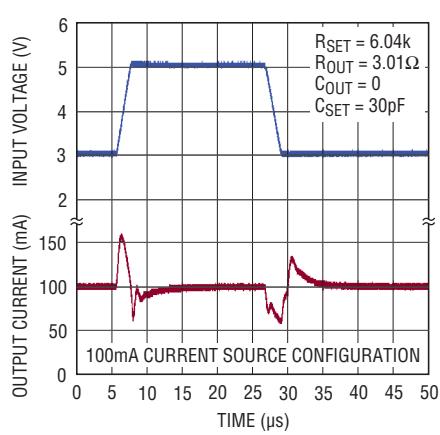
リニア・レギュレータの負荷トランジエント応答



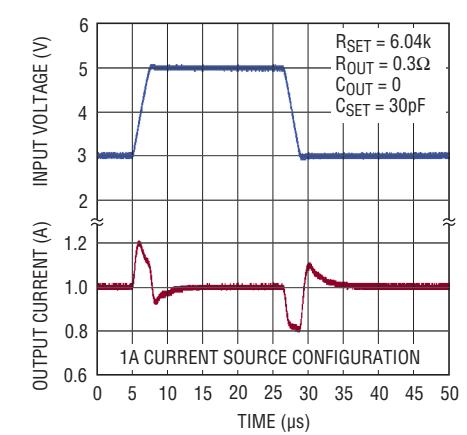
リニア・レギュレータの入力トランジエント応答



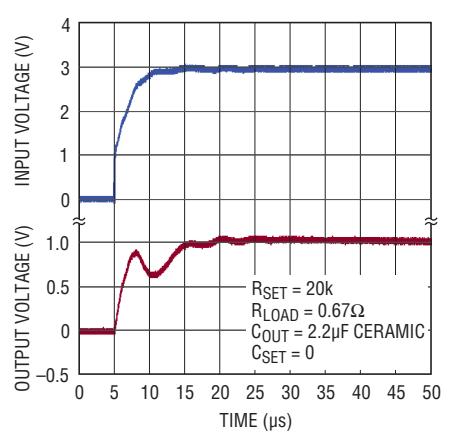
電流ソースの入力トランジエント応答



電流ソースの入力トランジエント応答

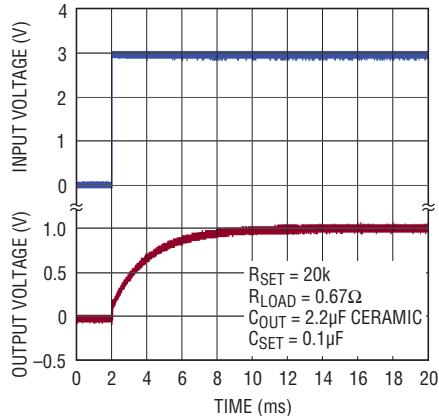


リニア・レギュレータのターンオン応答



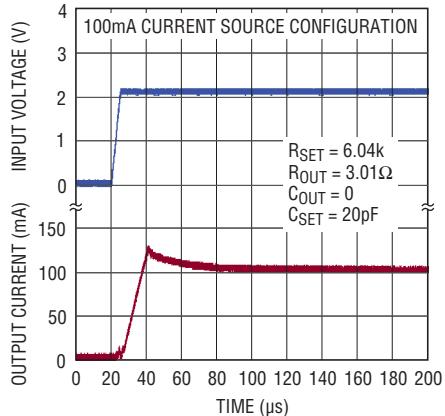
標準的性能特性 注記がない限り、 $T_J = 25^\circ\text{C}$ 。

リニア・レギュレータの ターンオン応答



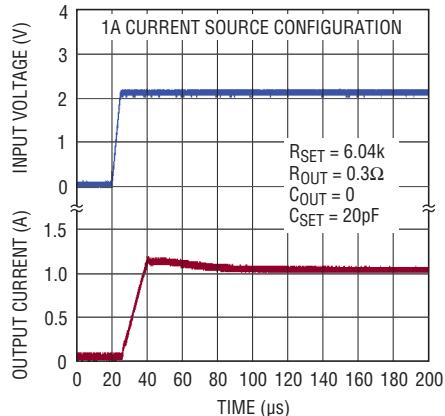
3081 G27

電流源のターンオン応答



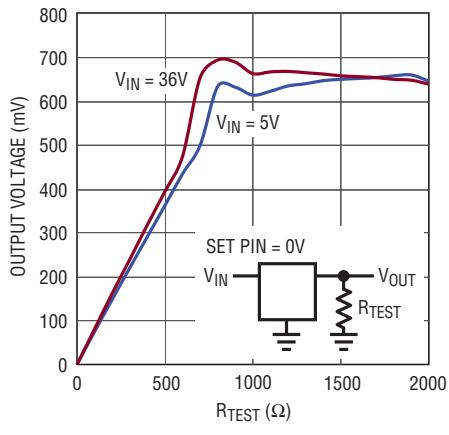
3081 G28

電流源のターンオン応答



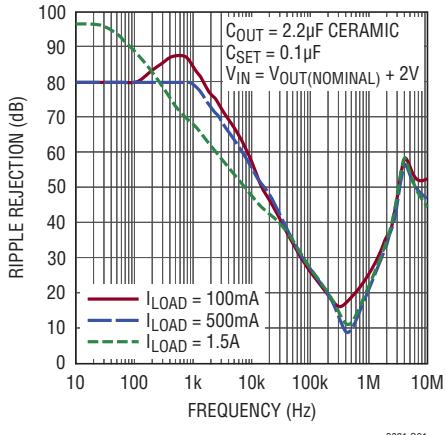
3081 G29

最小負荷より小さい負荷の 残留出力電圧



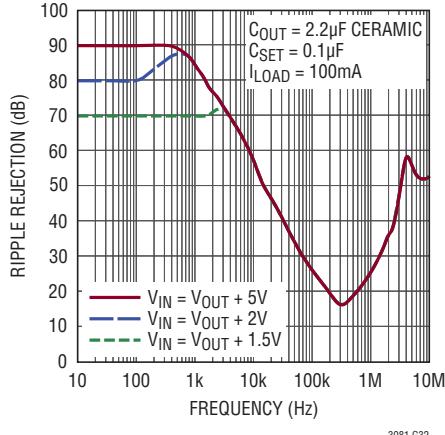
3081 G30

リップル除去



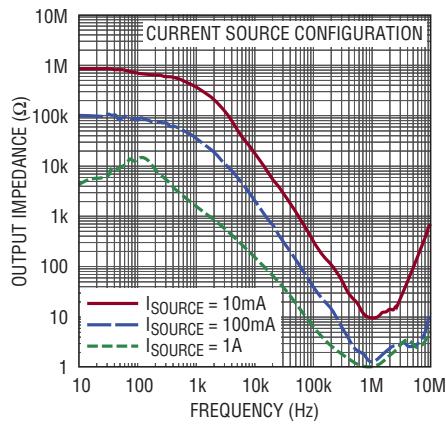
3081 G31

リップル除去



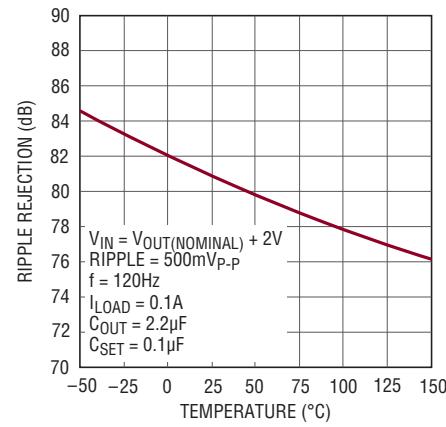
3081 G32

出力インピーダンス



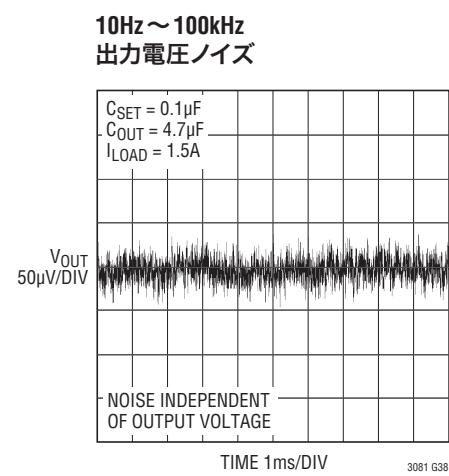
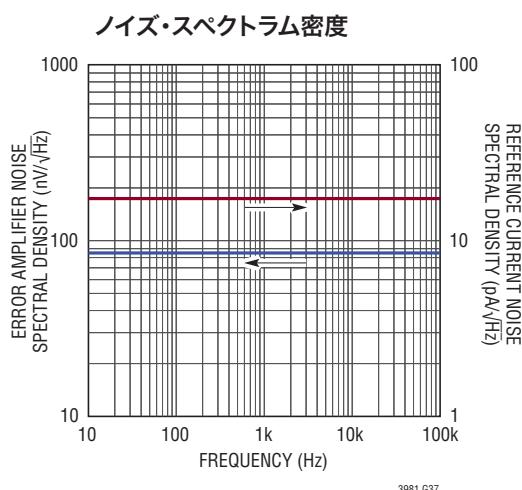
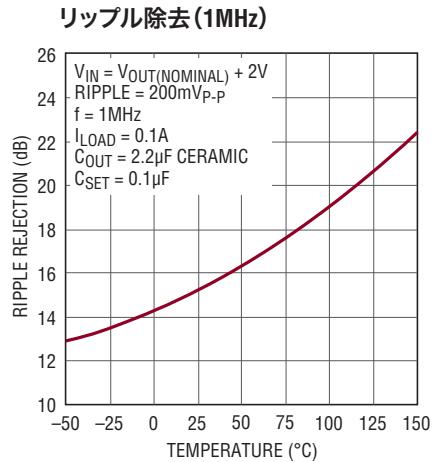
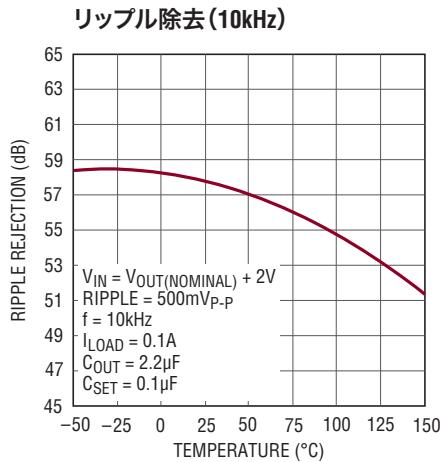
3081 G33

リップル除去(120Hz)



3081 G34

3081fc

標準的性能特性 注記がない限り、 $T_J = 25^\circ\text{C}$ 。

ピン機能

IN：入力。このピンは、内部回路をレギュレーションし出力負荷電流を供給するための電力を供給します。デバイスが適切に動作し安定化するには、このピンの電圧は、(出力負荷電流に応じて)ドロップアウト電圧とOUTピンより36V高い電圧の間でなければなりません(「電気的特性」の表のドロップアウト電圧の仕様を参照)。

OUT：出力。このピンはデバイスの電力出力です。LT3081の出力の適切なレギュレーションに必要な負荷電流は最小5mAです。

TEMP：温度出力。このピンは内部平均接合部温度に比例した電流を出力します。電流出力は、5°Cを超える温度では $1\mu\text{A}/^\circ\text{C}$ になります。TEMPピンの出力電流は、標準で $25\mu\text{A}$ が 25°C に相当します。TEMPピンの出力は、 $\text{VOUT} + 0.4\text{V} \sim \text{VOUT} - 40\text{V}$ の範囲の電圧で有効です。使用しない場合、このピンはOUTに接続してください。

I_{LIM}：電流制限の設定。このピンとOUTの間の抵抗は、出力電流制限を、抵抗値に比例するレベルに設定します。この抵抗は、パッケージのピンの位置で直接OUTに接続してください。電流制限と抵抗値の比は標準で $360\text{mA}/\text{k}\Omega$ で、オフセット抵抗が 450Ω です。設定可能な電流制限を使用しない場合は、このピンをオープン状態のままにします。この場合もLT3081の内部電流制限機能は有効であり、デバイスを安全動作制限の範囲内に保ちます。電流制限抵抗とV_{OUT}の間に生じる外部電圧降下は、電源制限に影響を与えます。電圧降下は1mV未満に維持してください。

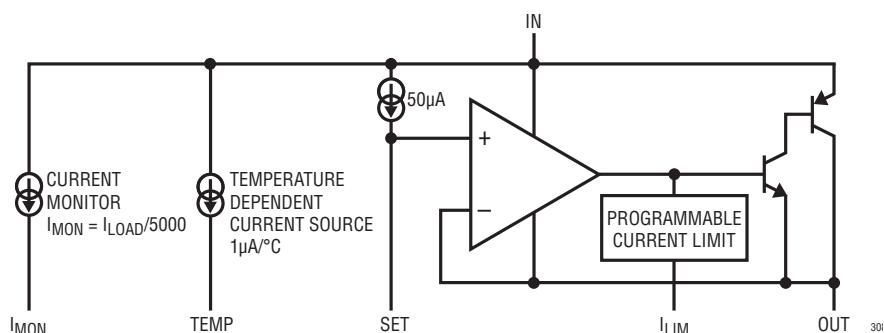
I_{MON}：出力電流モニタ。I_{MON}ピンは、標準で $\text{ILOAD}/5000$ (または出力電流1A当たり $200\mu\text{A}$)に相当する電流をソースします。GNDへの抵抗でこのピンを終端すると、I_{LOAD}に比例する電圧が発生します。例えば、I_{LOAD} = 1.5Aでは、I_{MON}は標準で $300\mu\text{A}$ をソースします。GNDへの1k抵抗を使用すると、 300mV が発生します。I_{MON}ピンの出力は、 $\text{VOUT} + 0.4\text{V} \sim \text{VOUT} - 40\text{V}$ の範囲の電圧で有効です。使用しない場合、このピンはOUTに接続してください。

SET：設定。このピンはエラーアンプの非反転入力であり、回路の動作バイアス・ポイントの設定も行います。このピンから $50\mu\text{A}$ の固定電流源が供給されます。1本の外付け抵抗でV_{OUT}を設定します。出力電圧範囲は $0\text{V} \sim 34.5\text{V}$ です。

露出パッド/タブ：出力。DFおよびFEパッケージの露出パッドとRおよびT7パッケージのタブは、内部でOUTに接続されています。したがって、これらのパッドとタブはPCBの位置でOUT(ピン1～4/ピン1～5、8、9、16/ピン4/ピン4)に直接接続します。OUTに接続される銅箔面積とプレーンの大きさにより、パッケージの実効熱抵抗が決まります。

NC：接続なし。NCピンは内部回路に接続されておらず、IN、OUT、GNDに接続するか、フロート状態にすることができます。

ブロック図



アプリケーション情報

はじめに

LT3081レギュレータは使いやすく、高性能レギュレータに期待される全ての保護機能を備えています。短絡保護、逆入力電圧保護、および安全動作範囲保護に加えて、ヒステリシス付きサーマル・シャットダウンを搭載しています。LT3081は安全動作範囲(SOA)が拡張されており、入力電圧の突然のスパイクによって大きな電力損失が生じる苛酷な産業用機器および自動車用機器環境で使用できます。

LT3081は複数のレールを必要とするアプリケーションに適しています。この新しいアーキテクチャにより、簡単な並列接続動作とヒートシンクなしの熱管理が可能になるだけでなく、1個の抵抗で出力電圧をゼロまで調節可能なので、最新の低電圧デジタルICを扱えます。ゼロ出力への調節により、給電される回路をオフすることができます。

温度係数(TC)が0の高精度50 μ Aリファレンス電流源がパワー・オペアンプの非反転入力に接続されています。パワー・オペアンプは低インピーダンスのバッファされた出力を非反転入力の電圧に提供します。非反転入力からグランドに接続される1個の抵抗で、出力電圧を設定します。この抵抗が0 Ω に設定されると、出力電圧がゼロになります。したがって、ゼロと、入力電源によって定まる最大電圧の間で、任意の出力電圧を得ることができます。

従来のレギュレータのブーストストラップされたリファレンスと比べたときの、真の内部電流源をリファレンスとして使用する利点は、このアーキテクチャではそれほど明らかではありません。真のリファレンス電流源により、レギュレータは正入力のインピーダンスに依存しない利得と周波数応答を得ることができます。LT1086のような従来の可変レギュレータでは、出力電圧によってループの利得が変化し、調節ピンがグランドにバイパスされていると帯域幅が変化します。LT3081では、ループの利得は出力電圧の変化やバイパスによって変化しません。出力のレギュレーションは、出力電圧に対する一定の比率ではなく、mV単位の固定値で表されます。真の電流源の使用により、バッファ・アンプの全利得をレギュレーションのために使うことができ、リファレンスをもっと高い出力電圧に増幅するために利得を使う必要は全くありません。

LT3081は、モニタと制御を容易に行うための多くの追加機能を備えています。電流制限は、I_{LIM}ピンとOUTの間に接続される1個の抵抗によって外部で設定可能です。この抵抗を短絡させると、負荷への全出力電流がオフになり、バイアス電流だけが残ります。

I_{MON}ピンは、負荷電流に比例した電流出力を発生します。I_{MON}ピンは、負荷電流1Aにつき200 μ Aの電流をソースします。外付け抵抗を使ってこの電流を検知することで、負荷要件をモニタし、フォルトを検出できます。I_{MON}ピンはOUTより高い電圧で動作できるため、短絡状態でも動作します。

もう1つのモニタ機能はTEMPピンで、このピンは平均ダイ温度に比例する電流源です。ダイ温度が0°Cを超える場合、TEMPピンは1 μ A/°Cに相当する電流をソースします。このピンは出力短絡状態でも正常に動作します。

リニア・レギュレータの出力電圧の設定

LT3081は、SETピンから流れ出す50 μ Aのリファレンス電流を発生します。SETからグランドに抵抗を接続すると、エラーアンプの基準点になる電圧を発生します(図1を参照)。このリファレンス電圧は50 μ AにSETピンの抵抗の値を掛けた値に等しくなります。このレギュレータは任意の電圧を発生できるので、最小出力電圧はありません。

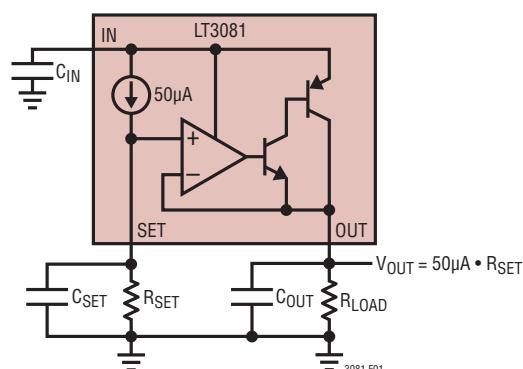


図1. 基本的な可変レギュレータ

アプリケーション情報

表1に、一般的な出力電圧と、各出力電圧を発生させるのに使われる最も近い標準1%抵抗値を示します。

出力電圧のレギュレーションには最小5mAの負荷電流が必要です。真のゼロ電圧出力の動作では、この5mAの負荷電流を負の出力電圧に戻します。

表1. 一般的な出力電圧の1%抵抗

V _{OUT} (V)	R _{SET} (kΩ)
1	20
1.2	24.3
1.5	30.1
1.8	35.7
2.5	49.9
3.3	66.5
5	100

50μA電流源を使ってリファレンス電圧を発生させる場合、SETピンとの間のリーク経路のために、リファレンス電圧と出力電圧の誤差が生じることがあります。テフロンやKel-Fなど、高品質の絶縁を施す必要があります。絶縁体の表面を洗浄して、溶剤などの残留物を除去してください。湿度の高い環境では、湿気を防ぐため表面をコーティングする必要があるかもしれません。

SETピンと回路を、それ自体に近い電位で動作するガードリングで取り囲んで、基板の漏れ電流を最小限に抑えます。ガードリングをOUTピンに接続します。回路基板の両側をガード

する必要があります。バルク漏れ電流の減少はガードリングの幅に依存します。SETピンおよびそれに関連した回路との間に流れる50nAの漏れ電流により、リファレンス電圧に0.1%の誤差が生じます。この大きさの漏れ電流は、他の漏れ電流源と結合して、特に可能な動作温度範囲にわたってオフセット電圧とリファレンスにかなりのドリフトを生じることがあります。ガードリングのレイアウトの例を図2に示します。

ガードリングの手法を用いると、SETピンの浮遊容量が増大します。SETピンは高インピーダンス・ノードなので、不要な信号がSETピンに結合して不安定動作を引き起こす恐れがあります。これは最小出力コンデンサを使って最大負荷電流で動作しているときに最も顕著になります。これを改善する最も簡単な方法は、小容量のコンデンサ(10pF～20pFで十分)をSETからグランドに接続してSETピンをバイパスすることです。

LT3081を電流源として使用する構成

LT3081が2端子電流源として動作するように設定するのは簡単です。SETピンからの50μAのリファレンス電流を使用して、1本の抵抗に低い電圧を発生させます。この電圧は通常は100mV～1Vの範囲です(オフセット電圧や入力レギュレーションなどの誤差を除去できる適度な電圧レベルは200mVです)。この電圧は、OUTピンから最初の抵抗に接続される2本目の抵抗の両端に印加されます。基本的な電流源構成の接続と計算式を図3に示します。

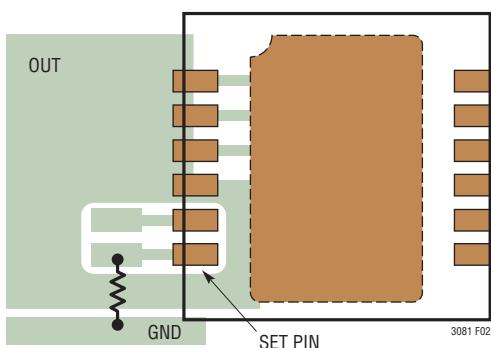


図2. DFパッケージのガードリングのレイアウト例

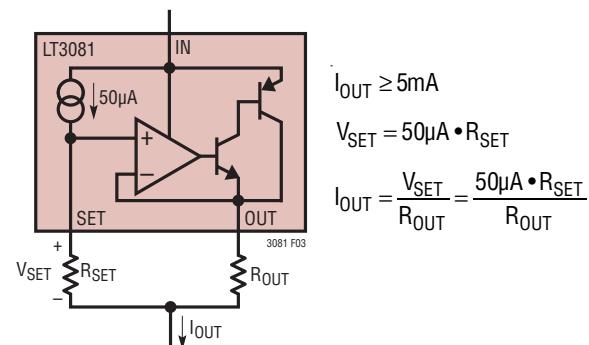


図3. LT3081を電流源として使用する構成

アプリケーション情報

この構成でも、LT3081で使用される電流レベルは低いため、誤差の発生源としての基板の漏れ電流に注意する必要があります（「リニア・レギュレータの出力電圧の設定」のセクションを参照）。

電流源構成では、設定可能な電流制限機能と電流モニタ機能は通常は使用されません。これらの機能を使用しない場合は、IMONをOUTに接続し、ILIMをオープン状態のままにします。この場合もTEMPピンは使用可能ですが、使用しない場合はTEMPをOUTに接続します。

電流源アプリケーションでのRSETとROUTの選択

図3では、RSETとROUTの両方の抵抗によって出力電流の値が設定されます。ここで、これらの抵抗の比は分かっていますが、各抵抗の値はいくらにすればいいでしょうか。

最初に選択する抵抗はRSETです。選択する値は、SETピンとOUTピンの間のオフセットに起因する誤差を最小限に抑えるのに十分な電圧を生じる値にします。RSET両端の電圧の妥当な初期レベルは約200mVです（RSETは4.02kに等しい）。オフセット電圧によって生じる誤差は数パーセントです。RSET両端の電圧が低くなるに従って、オフセットによる誤差の割合が大きくなります。

この点から、ROUTはRSETから直接計算されるので、ROUTは簡単に選択できます。ただし、抵抗の誤差も見込む必要があることに注意してください。RSET両端の大きな電圧降下はオフセットによる誤差を最小限に抑えますが、必要な動作ヘッドルームを増大させます。

最高の温度係数を得るのに、低ppmの温度係数を備えた高価な抵抗を使用する必要はありません。その代わり、LT3081の出力電流はRSETとROUTの比率によって決まるので、これらの抵抗の温度特性を一致させる必要があります。同じ素材で作られた安価な抵抗で、一致した温度係数が得られます。詳細については、抵抗の製造元のデータシートを参照してください。

出力電流が大きい場合は、ROUTに高電力の抵抗を使用する必要があります。ROUTに使用する抵抗とRSETに使用する抵抗に違いがあつてもかまいません。抵抗の一貫性を維持するために、複数の抵抗を並列で接続してROUTを作成し、抵抗の電力とタイプをRSETと同じにすることを推奨します。

外部電流制限の設定

LT3081のILIMとOUTの間に抵抗を接続し、内部電流制限よりも低いレベルに外部電流制限を設定できます。この抵抗をOUTピンに直接接続すると、最高の精度が得られます。この抵抗の値は、次のように計算されます。

$$R_{ILIM} = I_{LIMIT}/360mA/k\Omega + 450\Omega$$

1.3Aの電流制限の場合、抵抗は、 $R_{ILIM} = 1.3A/360mA/k\Omega + 450\Omega = 4.06k$ になります。温度に対する許容誤差は±15%なので、電流制限は通常は最大負荷電流より20%大きい値に設定されます。設定可能な電流制限に組み込まれる450Ωのオフセット抵抗により、外部スイッチを使用して、最大出力電流をバイパス電流のみに引き下げることができます（「標準的性能特性」の「最小負荷電流」のグラフを参照）。

パワー・トランジスタ内の入出力間の電圧差が大きすぎる場合は、LT3081の内部電流制限が外部で設定された電流制限を無効にします。出力電圧それ自体ではなく入出力間の電圧差に依存するフォールドバック特性により、内部電流制限は約2Aになります。（「標準的性能特性」を参照）。

安定性と入力容量

LT3081は、安定性の維持に入力コンデンサを必要としません。リニア・レギュレータ構成では、LT3081に低インピーダンスの入力ソースを提供するために、入力コンデンサの使用を推奨します。入力コンデンサを使用する場合、入力に長いリード線を使わないアプリケーションには、低ESRのセラミック入力バイパス・コンデンサを使うことができます。ただし、長い入力ワイヤと低ESRのセラミック入力コンデンサを使ってLT3081回路のINピンとGNDピンに電源を接続するアプリケーションは、電圧スパイクやアプリケーション固有の基板の発振を生じやすく、信頼性が懸念されます。多くのバッテリ駆動アプリケーションで見られる入力ワイヤのインダクタンスは、低ESRのセラミック入力コンデンサと組み合わされると、Qの高いLC共振タンク回路を形成します。場合によっては、この共振周波数が出力電流に依存するLDOの帯域幅とぶつかり、正常な動作に干渉することがあります。この場合、簡単な回路の修正/解決策が必要になります。この現象はLT3081の不安定さを示すものではなく、セラミック入力バイパス・コンデンサを使うアプリケーションに共通の問題です。

アプリケーション情報

ワイヤの自己インダクタンス(つまり、ワイヤ単独のインダクタンス)はその長さに正比例します。ワイヤの直径はワイヤの自己インダクタンスの主要因ではありません。例えば、単独の2-AWGワイヤ(直径 = 0.26 インチ)の自己インダクタンスは、30-AWGワイヤ(直径 = 0.01 インチ)の自己インダクタンスの約1/2です。1フィートの30-AWGワイヤの自己インダクタンスは約465nHです。

次の2つの方法でワイヤの自己インダクタンスを抑えることができます。1つの方法は、LT3081に向かう電流を2つの並列に置かれた導体に分割することです。この場合、ワイヤが互いに遠く離れているほど自己インダクタンスが減少し、数インチ離すと最大50%減少します。ワイヤの分割は基本的に2個の等しいインダクタを並列に接続することに相当しますが、それらを近接させると、ワイヤの相互インダクタンスが自己インダクタンスに加わります。全体のインダクタンスを減らす2番目の(最も効果的な)方法は、電流の往路と復路の両方の導体(入力のワイヤとGNDのワイヤ)を非常に近づけて配置することです。往路と復路の電流の導体に、0.02 インチ離した2本の30-AWGワイヤを使用すると、1本の独立したワイヤを使用した場合に比べて全体の自己インダクタンスは約1/5に減少します。

配線の変更が許されないアプリケーションでは、電源とLT3081の入力の間に直列抵抗を使うことでアプリケーションを安定化できます。わずか $0.1\Omega \sim 0.5\Omega$ (多くの場合はそれ以下)でLC共振を減衰させる効果があります。電源と入力の間に追加のインピーダンスを許容できない場合、入力コンデンサのESRを増やしてもLC共振が減衰します。ただし、必要なESRは一般に必要な直列インピーダンスより大きくなります。

リニア・レギュレータ構成での安定性と周波数補償

LT3081は、安定性の維持に出力コンデンサを必要としません。リニアテクノロジーでは、リニア・レギュレータ構成でトランジエント性能を向上させるため、ESRが 0.5Ω 以下の $10\mu\text{F}$ 出力コンデンサを推奨しています。出力容量の値を大きくすると、負荷電流の大きな変化に対してピーク変動が減り、トランジエント応答が改善されます。LT3081によって電力を供給される個々の部品のデカップリングに使用されるバイパス・コンデンサにより、出力コンデンサの実効値が増加します。トランジエント性能を改善するため、電圧設定抵抗の両端にコンデンサを

接続します。 $1\mu\text{F}$ までのコンデンサを使用できます。このバイパス・コンデンサによって、システム・ノイズも減少しますが、起動時間は電圧設定抵抗(図1の R_{SET})とSETピンのバイパス・コンデンサの時定数に比例して長くなります。

電流源構成での安定性と周波数補償

LT3081は、多くの電流源アプリケーションの安定化に入力コンデンサや出力コンデンサを必要としません。クリーンで密なPCBレイアウトにより、LT3081に低リアクタンスで十分に管理された動作環境が確保され、回路を周波数補償するコンデンサが不要になります。図3はLT3081を電流源として使用する回路の簡単さを示しています。

一部の電流源アプリケーションでは、SETピンの抵抗に並列に接続したコンデンサを使用して、電流源のノイズを低減します。このコンデンサは電流源のソフトスタート機能も実現します。詳細については「ノイズの抑制」のセクションを参照してください。出力コンデンサなしで動作する場合、SETピンはエラー・アンプの入力として高インピーダンスであるため、出力からの信号が結合し、トランジエントで高周波リギングを示すことがあります。 $20\text{pF} \sim 30\text{pF}$ の範囲のコンデンサを使ってSETピンの抵抗をバイパスすると、リギングは減衰します。

コンデンサや(LT3081に発生する)その他の複合インピーダンスによって生じるポールによっては、安定性を得るために外部補償が必要になります。LT3081を安定化させる手法について以下に説明します。リニアテクノロジーでは、生産を開始する前に最終部品を使用した状態で安定性をテストすることを強く推奨しています。

LT3081の設計は様々な動作条件においてコンデンサなしで安定することを目指していますが、LT3081が直面する入力インピーダンスと出力インピーダンスのありうる全ての組み合わせに対してテストすることは不可能です。これらのインピーダンスには抵抗性、容量性、誘導性の成分が含まれることがあり、複雑に分布したネットワークである可能性があります。さらに、電流源の値はアプリケーション間で異なり、その接続はGNDリファレンス、電源リファレンス、または信号ライン経路でフロート状態の場合があります。リニアテクノロジーでは、LT3081のあらゆるアプリケーションで安定性をテストすることを強く推奨しています。

アプリケーション情報

長い配線やPCBトレースを使用したLT3081のアプリケーションでは、誘導性リアクタンスが不安定性の原因になる可能性があります。場合によっては、(図4に示すように)入力ラインと出力ラインに直列抵抗を追加することにより、これらの高いQになり得るラインを十分に減衰して安定性を確保することができます。ユーザーは、設計のヘッドルームの制約に対して必要な抵抗値を計算する必要があります。一般に、低出力電流レベル(<20mA)での動作では大きな値の設定抵抗が自動的に必要となるため、直列インピーダンスを追加することなく必要な減衰が得られます。

LT3081と直列接続されたライン・インピーダンスが、直列減衰抵抗では不十分なほど複雑な場合は、周波数補償ネットワークが必要になります。いくつかのオプションが考えられます。

図5に、電流源の2つの端子の間に1個のコンデンサを接続した最もシンプルな周波数補償ネットワークを示します。アプリケーションによっては、DC電圧を遮蔽するために小容量のコンデンサを使用できますが、信号線へのデータ転送は可能です。

また、アプリケーションの中には、コンデンサの純粋な容量では対応できないものや、設計に制約を与えるものがあります。これを代表する1つの回路例は、過負荷状態やフォルト状態

で、コンデンサに蓄積されたエネルギーからスパークやアーク放電が生じる可能性がある「本質的安全」回路です。1個のコンデンサでは対応できないアプリケーションで、代わりに電流源の2つの端子の間に直列RCネットワークを接続した構成を図5に示します。このネットワークには、フォルト状態で生じるコンデンサの放電電流を制限し、スパークやアーク放電を防止できるという利点があります。多くの場合、アプリケーション回路を安定化する最善の対策は直列RCネットワークです。標準的な抵抗値の範囲は100Ωから5kΩです。この場合も、リニアテクノロジーでは、LT3081のあらゆるアプリケーションについて、全ての動作条件(特に電流源の入力と出力に複雑なインピーダンス・ネットワークがある場合)で安定性をテストすることを強く推奨しています。

LT3081の電流源の下側をGNDリファレンスにするアプリケーションの場合、コンデンサを使用して電流源の上側をGNDにバイパスしなければならぬことがあります。場合によっては、このコンデンサは既に存在しており、容量を追加する必要はありません。例えば、LT3081が電源出力の可変電流源として使用されている場合は、この出力バイパス容量がLT3081を十分に安定化します。追加のバイパス・コンデンサを必要とするアプリケーションもあります。アプリケーションの要件によっては、必要に応じて直列RCネットワークも使用可能です。

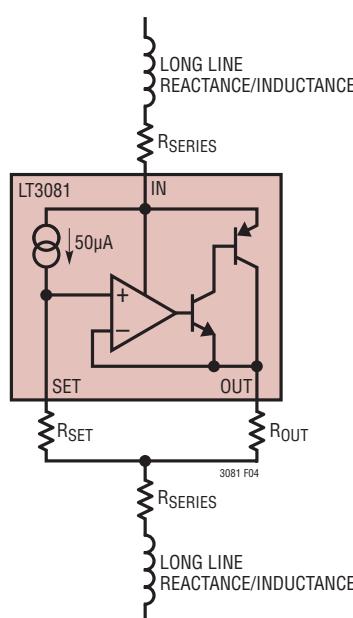


図4. 直列抵抗の追加による長いライン・リアクタンスのデカップリングと減衰

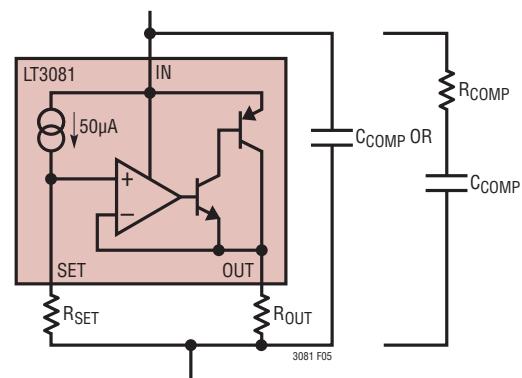


図5. 電流源の入力-出力間の補償による安定性の確保

アプリケーション情報

極端な場合には、回路を安定させるために、LT3081の入力と出力の両方にコンデンサまたは直列RCネットワークが必要になります。図6に、入力-出力間のコンデンサではなく、入力と出力にコンデンサ・ネットワークを使用した一般的なアプリケーションを示します。電流源の入力は高インピーダンスになる傾向があるので、入力にコンデンサを接続しても、低インピーダンスの出力にコンデンサを接続するのと同じ効果はありません。通常、 $0.1\mu\text{F} \sim 1\mu\text{F}$ の範囲のコンデンサで十分に入力をバイパスすることができ、入力容量の値は無制限に大きくすることができます。長い入力線に低ESRの入力コンデンサを使用する場合は、十分に注意する必要があります(詳細については「安定性と入力容量」のセクションを参照)。

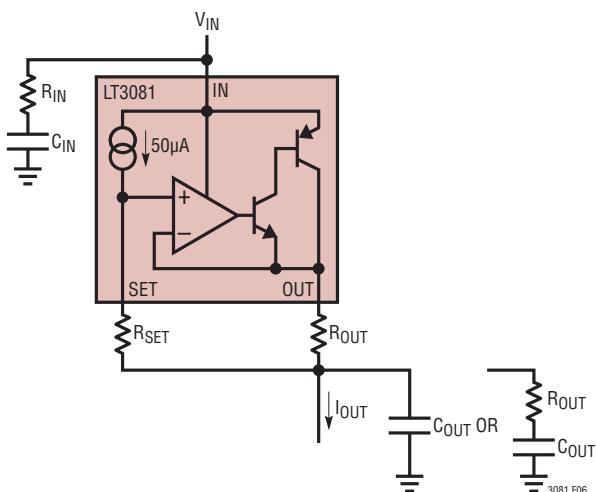


図6. 補償用に入力コンデンサや出力コンデンサを使用可能

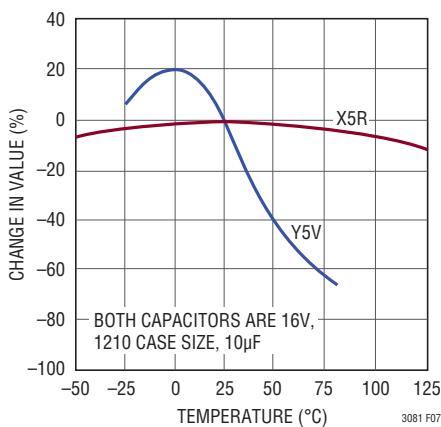


図7. セラミック・コンデンサの温度特性

セラミック・コンデンサの使用

セラミック・コンデンサを使用する際には、特に注意が必要です。セラミック・コンデンサは様々な誘電体を使用して製造されており、それぞれ温度や印加される電圧によって動作が異なります。最も広く使われている誘電体は、Z5U、Y5V、X5RおよびX7RのEIA温度特性コードによって規定されています。Z5UとY5Vの誘電体は小型のパッケージで大きな容量を実現するのには適していますが、図7と図8に示すように、電圧係数と温度係数が大きくなる傾向があります。5Vのレギュレータに使用する場合、16V 10μFのY5Vコンデンサは、印加されたDCバイアス電圧と動作温度範囲で $1\mu\text{F} \sim 2\mu\text{F}$ の小さな実効値になる可能性があります。X5RとX7Rの誘電体を使用するとさらに安定した特性が得られるので、これらは出力コンデンサとして使用するのにより適しています。X7Rタイプは全温度範囲にわたって安定性が優れていますが、X5Rタイプは安価で大きな値のものが入手可能です。X5RやX7Rのコンデンサを使用する場合でも注意が必要です。X5RとX7Rのコードは、動作温度範囲と、温度に対する最大容量変化を規定しているだけです。X5RとX7RのコンデンサのDCバイアスによる容量変化はY5VやZ5Uのコンデンサに比べると小さいですが、それでもコンデンサの容量が適切なレベルを下回るほど変化することがあります。コンデンサのDCバイアス特性は部品のケース・サイズが大きいほど良くなる傾向がありますが、動作電圧で期待する容量が保てるかを検証する必要があります。

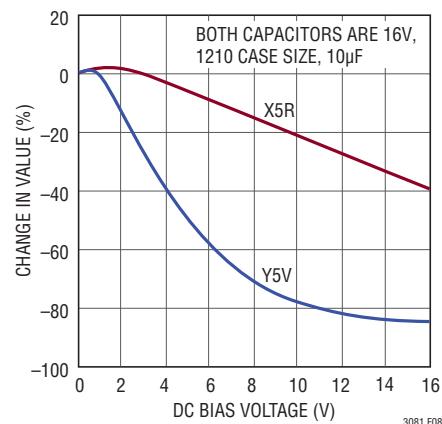


図8. セラミック・コンデンサのDCバイアス特性

アプリケーション情報

電圧係数と温度係数だけが問題の原因ではありません。セラミック・コンデンサの中には圧電効果を示すものがあります。圧電素子は、機械的応力によって端子間に電圧を生じます。セラミック・コンデンサでは、システムの振動や熱過渡によって応力が生じることがあります。

デバイスの並列接続

複数のLT3081を並列接続することにより、さらに高い出力電流を得ることができます。個々のSETピンと個々のINピンをそれぞれ相互接続します。小さなPCトレースをバラスト抵抗として使って出力を共通に接続し、電流分担を均等にします。PCボードのmΩ/インチで表したトレース抵抗を表2に示します。バラストに必要なPCボード上の面積はわずかです。

表2. PCボードのトレース抵抗

重さ(オンス)	幅10ミル	幅20ミル
1	54.3	27.1
2	27.1	13.6

トレース抵抗はmΩ/インチで測定

ワーストケースの室温オフセット(SETピンとOUTピンの間で±1.5mV)により、非常に小さいバラスト抵抗を使用できます。

図9に示されているように、各LT3081は小さな10mΩのバラスト抵抗を備えており、これは最大出力電流で80パーセントを超える均等な電流分担を与えます。10mΩ(2個の並列デバイスでは5mΩ)の外部抵抗を使用した場合、出力レギュレーションによる電圧降下は3Aの出力で約15mV増すだけです。1Vの低出力電圧でも、レギュレーションは1.5%増すだけです。もちろん、3個以上のLT3081を並列接続すれば、さらに大きな出力電流が得られます。複数のデバイスをPCボード上に分散配置すると、熱も分散されます。入力と出力の間の電圧差が大きい場合、直列入力抵抗により熱をさらに分散することができます。

バラスト抵抗による負荷レギュレーションの増加を許容できない場合は、IMON出力を使用してこれらの電圧降下を補償できます(「標準的応用例」のセクションの「IMONを使ってバラスト抵抗による電圧降下を補償する回路」を参照)。バラスト抵抗を使用しないレギュレータの並列接続は、レギュレータのIMON出力を比較することによって実現されます(「標準的応用例」のセクションの「バラスト抵抗を使用しない負荷電流分担」を参照)。

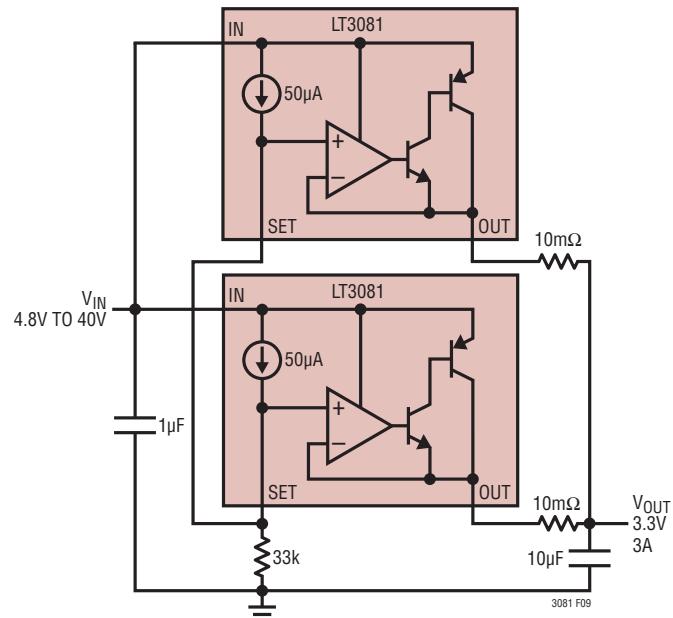


図9. 並列接続デバイス

ノイズの抑制

LT3081にはノイズ性能に関して多くの利点があります。どのリニア・レギュレータにもいくつかのノイズ源があります。一般に、リニア・レギュレータ回路の重要なノイズ源はリファレンスです。さらに、エラーアンプのノイズの影響と抵抗分割器のノイズ利得を考慮に入れる必要があります。

多くの従来の低ノイズ・レギュレータでは、電圧リファレンスを(通常は大きな値の抵抗を通して)外部ピンに配線してあるので、そのピンをバイパスしてノイズを減らすことができます。LT3081は他のリニア・レギュレータのような従来の電圧リファレンスを使用しません。代わりに、50µAのリファレンス電流を使います。この50µA電流源は18pA/√Hz(10Hz～100kHzの帯域幅で5.7nArms)のノイズ電流レベルを発生します。等価電圧ノイズはRMSノイズ電流に抵抗値を掛けた電圧になります。

SETピンの抵抗は $\sqrt{4kTR}$ (k = ボルツマン定数 $1.38 \cdot 10^{-23} \text{ J}/\text{K}$, T は絶対温度)に等しいスポット・ノイズを発生し、電圧ノイズにRMSの和として加わります。GNDアプリケーションがより優れたノイズ性能を必要とする場合は、GNDに接続されたコンデンサを使って電圧設定抵抗をバイパスします。なお、このノイズ低減コンデンサを使用すると、RC時定数に比例して起動時間が長くなります。

アプリケーション情報

LT3081はSETピンからOUTピンにユニティゲイン・フォロワを使います。したがって、(SETピンの抵抗の他に)出力電圧を設定する複数の可能性が存在します。例えば、SETピンからGNDに高精度電圧リファレンスを使うと、リファレンス電流の許容誤差と抵抗の許容誤差に起因する出力電圧の誤差が除去されます。SETピンはアクティブにドライブしてもかまいません。

リニア・レギュレータのノイズの典型的シナリオでは、特にV_{OUT}がV_{REF}よりはるかに大きい場合、出力電圧を設定する抵抗分割器によってリファレンスのノイズが大きく増加します。LT3081のノイズに関する利点は、ユニティゲイン・フォロワはSETピンから出力へのいかなるノイズ利得も生じないということです。したがって、ノイズ・フィギュアは増加しません。エラー・アンプのノイズは標準で $85\text{nV}/\sqrt{\text{Hz}}$ です(10Hz～100kHzの帯域幅で $27\mu\text{VRMS}$)。エラー・アンプのノイズと他のノイズ項とのRMS和をとると、レギュレータの最終ノイズ・フィギュアが与えられます。

レギュレータを並列接続すると、出力ノイズの低減という利点がさらに向します。n個のレギュレータを並列に接続すると、出力ノイズは \sqrt{n} に比例して低下します。

「標準的性能特性」のセクションのグラフに、10Hz～100kHzの帯域幅のリファレンス電流とエラー・アンプの両方のノイズ・スペクトラム密度とピーク・トゥ・ピーク・ノイズ特性を示します。

負荷電圧のレギュレーション

LT3081はフロートさせて使うデバイスです。パッケージにはグランド・ピンがありません。したがって、このデバイスは全静止電流とドライブ電流を負荷に供給します。このため、真のリモート負荷検出を実現することはできません。レギュレータと負荷の間の接続抵抗によって、負荷レギュレーションの性能が決まります。データシートの負荷レギュレーションの仕様はパッケージのピンでケルビン検出されます。負側の検出は真のケルビン接続で、電圧設定抵抗の下側を負荷の負側に戻します(図10を参照)。

図に示すように接続すると、システムの負荷レギュレーションは、LT3081の負荷レギュレーションと、寄生ライン抵抗に出力電流を掛けた値の和になります。負荷レギュレーションを最小限に抑えるには、レギュレータと負荷の間の正の接続をできるだけ短くします。可能であれば、直径の大きなワイヤまたは幅の広いPCボードのトレースを使います。

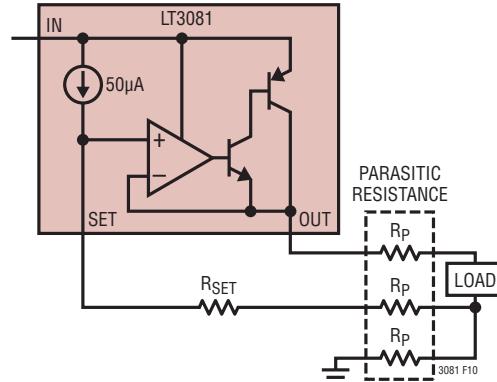


図10. 最良の負荷レギュレーションのための接続

TEMPピンの動作(ダイ温度モニタ)

LT3081のTEMPピンは、平均ダイ温度に比例した電流を出力します。25°CでTEMPピンから出力される電流は25µA(勾配は $1\mu\text{A}/^\circ\text{C}$)です。TEMPピンからの出力電流は、接合部温度が 0°C を超えると有効になります(初期オフセットを考慮に入れない場合)。 0°C を下回る温度では、TEMPピンはダイ温度を示す電流をシンクしません。TEMPピンの出力電流は、OUTピンより40V低い電圧と0.4V高い電圧の間で有効なので、短絡状態でも動作します。

TEMPピンからグランドに抵抗を接続すると、TEMPピンの電流が電圧に変換され、A/Dコンバータによるモニタが可能になります。1kΩの抵抗を使用した場合、0mV～150mVが 0°C ～ 150°C を示します。

なお、TEMPピンの電流は平均温度を示すものであり、最大接合部温度を超えていないことを保証するために使用することはできません。瞬時の電力の他に温度勾配や時定数の要因が加わると、ダイの一部が最大定格およびサーマル・シャットダウンのしきい値を超してしまう可能性があります。ダイ温度の上昇分は、定常状態(1分超)だけでなく、インパルス条件でも計算するようにしてください。

I_{MON}ピンの動作(電流モニタ)

LT3081のI_{MON}ピンは、供給される負荷電流に比例した電流を1:5000の比率で出力します。I_{MON}ピンの電流は、OUTピンより40V低い電圧と0.4V高い電圧の間で有効なので、短絡状態でも動作します。

アプリケーション情報

IMON ピンからグランドに抵抗を接続すると、IMON ピンの電流が電圧に変換され、A/D コンバータによるモニタが可能になります。1kΩ の抵抗を使用した場合、0mV ~ 300mV が 0A ~ 1.5A の負荷電流を示します。

IMON によるケーブル電圧降下の補償

IMON ピンにより、LT3081 と負荷の間のワイヤまたはケーブルに生じる抵抗性の電圧降下を補償できます。SET ピンの抵抗を 2 つに分割し、負荷電流の関数として出力電圧を調整できます。ワイヤ/ケーブルの出力インピーダンスと下側の抵抗の比は 1:5000 にする必要があります。SET ピンの 2 個の抵抗を合計した値により、初期出力電圧が決まります。標準的応用例と抵抗値の計算式を図 11 に示します。

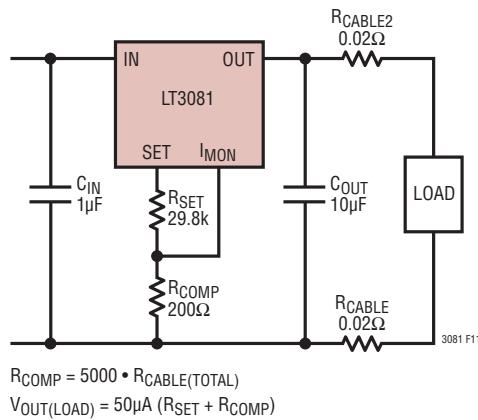


図 11. IMON によるケーブル電圧降下の補償

熱に関する検討事項

LT3081 内部の電力制限回路と熱制限回路は、過負荷状態でデバイス自体を保護します。通常の連続負荷状態では、125°C (E グレードおよび I グレード) または 150°C (H グレードおよび MP グレード) の最大接合部温度を超えないようしてください。接合部から周囲までの全ての熱抵抗源を注意深く検討してください。これには接合部からケース、ケースからヒートシンク・インターフェース、ヒートシンク抵抗または回路基板からアプリケーションに支配される周囲温度までが含まれますが、これらに限定されません。PC ボード上で近くにある他の全ての発熱源も考慮に入れてください。

表面実装パッケージは、PC ボード、銅配線および銅プレーンの放熱能力を使って、必要なヒートシンク効果を提供します。

表面実装のヒートシンク、メッキ・スルーホールおよび半田充填ピアも、パワー・デバイスが発生する熱を分散することができます。

接合部からケースへの熱抵抗は、デバイスの接合部から直接ケースの底まで、または熱経路に直接存在するピンの底部までで規定されています。これは熱流の最小熱抵抗経路です。デバイスを正しく実装してはじめて、パッケージのこの領域からヒートシンク材へ可能な限り最良の熱流が確実に流れます。

DFN および TSSOP パッケージの露出パッドと、DD-PAK および TO-220 パッケージのタブは、出力 (V_{OUT}) に電気的に接続されていることに注意してください。

一定のボード・サイズの銅箔面積に対する熱抵抗を表 3 から表 5 に示します。全ての測定は、静止空気中で、1 オンスの切れ目のない内部プレーンと 2 オンスの外部トレース・プレーンを有し、合計仕上げ基板厚が 1.6mm の 4 層 FR-4 ボードで行いました。

表 3. DF パッケージ、12 ピン DFN

銅箔面積		基板面積	熱抵抗(接合部-周囲間)
上面*	裏面		
2500mm ²	2500mm ²	2500mm ²	18°C/W
1000mm ²	2500mm ²	2500mm ²	22°C/W
225mm ²	2500mm ²	2500mm ²	29°C/W
100mm ²	2500mm ²	2500mm ²	35°C/W

* デバイスは上面に実装。

表 4. FE パッケージ、16 ピン TSSOP

銅箔面積		基板面積	熱抵抗(接合部-周囲間)
上面*	裏面		
2500mm ²	2500mm ²	2500mm ²	16°C/W
1000mm ²	2500mm ²	2500mm ²	20°C/W
225mm ²	2500mm ²	2500mm ²	26°C/W
100mm ²	2500mm ²	2500mm ²	32°C/W

* デバイスは上面に実装。

表 5. R パッケージ、7 ピン DD-Pak

銅箔面積		基板面積	熱抵抗(接合部-周囲間)
上面*	裏面		
2500mm ²	2500mm ²	2500mm ²	13°C/W
1000mm ²	2500mm ²	2500mm ²	14°C/W
225mm ²	2500mm ²	2500mm ²	16°C/W

* デバイスは上面に実装。

アプリケーション情報

T7パッケージ、7ピンTO-220

熱抵抗(接合部-ケース間)= $3^{\circ}\text{C}/\text{W}$

熱抵抗の詳細と熱に関する情報の利用については、JEDEC標準規格のJESD51、特にJESD51-12を参照してください。

PCボードの層数、銅重量、基板レイアウトおよびサーマル・ビアが熱抵抗の値に影響を与えます。表3～表5は1オンス内部銅と2オンス外部銅を使ったベストケースの4層基板の熱抵抗値を示しています。現在の多層PCボードは、これらの表に示した値と同レベルの性能を達成できないことがあります。複数の内部V_{OUT}プレーンと複数のサーマル・ビアを使用したデモ回路1870Aの基板レイアウトは、FEパッケージで $16^{\circ}\text{C}/\text{W}$ の性能を達成します。

接合部温度の計算

例: 出力電圧が0.9V、IN電圧が $2.5\text{V} \pm 5\%$ 、出力電流範囲が $10\text{mA} \sim 1\text{A}$ 、最大周囲温度が 50°C だとすると、上面銅領域が 1000mm^2 である 2500mm^2 の基板上でDD-PAKパッケージの最大接合部温度は何 $^{\circ}\text{C}$ になるでしょうか。

回路内の電力は次のようにになります。

$$P_{\text{TOTAL}} = (V_{\text{IN}} - V_{\text{OUT}})(I_{\text{OUT}})$$

SETピンに供給される電流は微少であり、無視できます。

$$V_{\text{IN}(\text{MAX_CONTINUOUS})} = 2.625\text{V} (2.5\text{V} + 5\%)$$

$$V_{\text{OUT}} = 0.9\text{V}, I_{\text{OUT}} = 1\text{A}, T_A = 50^{\circ}\text{C}$$

これらの条件での電力損失は次のようにになります。

$$P_{\text{TOTAL}} = (V_{\text{IN}} - V_{\text{OUT}})(I_{\text{OUT}})$$

$$P_{\text{TOTAL}} = (2.625\text{V} - 0.9\text{V})(1\text{A}) = 1.73\text{W}$$

接合部温度は次のようにになります。

$$T_J = T_A + P_{\text{TOTAL}} \cdot \theta_{JA} \text{ (表を使用)}$$

$$T_J = 50^{\circ}\text{C} + 1.73\text{W} \cdot 14^{\circ}\text{C}/\text{W} = 74.2^{\circ}\text{C}$$

この場合、接合部温度は最大定格より低く、信頼性の高い動作が保証されます。

電力損失の削減

一部のアプリケーションでは、出力電流能力を犠牲にせずに、LT3081パッケージ内の電力損失を減らす必要があります。これには2つの手法を利用できます。図12に示されている最初の手法では、レギュレータの入力に直列に抵抗を接続します。R_S両端の電圧降下により、LT3081のINからOUTへの電圧差が減少し、それに応じてLT3081の電力損失が減少します。

例として、V_{IN} = 7V、V_{OUT} = 3.3V、I_{OUT(MAX)} = 1.5Aであるとします。「接合部温度の計算」で説明した式を使います。

直列抵抗R_Sを使用しない場合、LT3081の電力損失は次のようになります。

$$P_{\text{TOTAL}} = (7\text{V} - 3.3\text{V}) \cdot 1.5\text{A} = 5.55\text{W}$$

LT3081の両端の電圧差(V_{DIFF})を1.5Vとして選択すると、R_Sは次のようにになります。

$$R_S = \frac{7\text{V} - 3.3\text{V} - 1.5\text{V}}{1.5\text{A}} = 1.5\Omega$$

LT3081内の電力損失はこの場合次のようにになります。

$$P_{\text{TOTAL}} = 1.5\text{V} \cdot 1.5\text{A} = 2.25\text{W}$$

LT3081の電力損失は、直列抵抗がない場合に比べて40%にまで減少します。R_Sは3.3Wの電力を消費します。この電力を適切に処理して消費できる適当なワット数の抵抗を選択するか、複数の抵抗を並列に使用します。

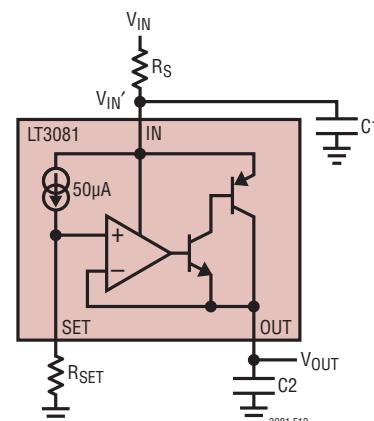


図12. 直列抵抗を使った電力損失の削減

アプリケーション情報

図13に示されている電力損失の削減の2番目の手法では、LT3081と並列に抵抗を使います。この抵抗は電流に並列経路を与え、LT3081を流れる電流を減らします。この手法は、入力電圧がほどよく一定で、出力負荷電流の変化が小さい場合にうまく機能します。また、この手法は、最小負荷の要件を代価にして、利用できる最大出力電流を増やします。

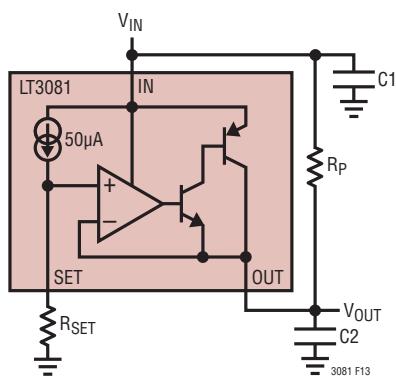


図13. 並列抵抗を使った電力損失の削減

例として、 $V_{IN} = 5V$ 、 $V_{IN(MAX)} = 5.5V$ 、 $V_{OUT} = 3.3V$ 、 $V_{OUT(MIN)} = 3.2V$ 、 $I_{OUT(MAX)} = 1.5A$ 、 $I_{OUT(MIN)} = 0.7A$ であるとします。また、 R_P を流れる電流は $I_{OUT(MIN)}$ の 90% (630mA) を超えないと仮定します。

R_P を計算すると次のようになります。

$$R_P = \frac{5.5V - 3.2V}{0.63A} = 3.65\Omega$$

(5% 標準値 = 3.6Ω)

最大合計電力損失は次のようになります。

$$(5.5V - 3.2V) \cdot 1.5A = 3.5W$$

ただし、LT3081は次の電流しか供給しません。

$$1.5A - \frac{5.5V - 3.2V}{3.6\Omega} = 0.86A$$

したがって、LT3081の電力損失は次の値に制限されます。

$$P_{DISS} = (5.5V - 3.2V) \cdot 0.86A = 1.98W$$

R_P は 1.52W の電力を消費します。最初の手法の場合と同様、この電力を適切に処理して消費できる適当なワット数の抵抗を選択します。この構成では、LT3081 は 0.86A しか供給しません。したがって、LT3081を通常の動作範囲に保ちながら、負荷電流を 0.64A 増やし、全出力電流を 2.14A にすることができます。

高温動作

周囲温度が高い環境下で使用する LT3081H/LT3081MP アプリケーションを設計する場合は、注意が必要です。LT3081H/LT3081MP は高温でも動作しますが、外付け部品の予期せぬ変動によって、誤動作を起こす恐れがあります。一部のタンタル・コンデンサは高温でも使用できますが、ESR が数Ωに達することがあります。ESR が 0.5Ω を超えるコンデンサは、LT3081H/LT3081MP とともに使用するには適していません。現在、数社のセラミック・コンデンサ・メーカーが、X8R 誘電体を使用した定格 150°C のセラミック・コンデンサを供給しています。それぞれの受動部品については、動作温度範囲全体にわたる絶対値と電圧定格を確認してください。

コンデンサ内でのリークや、不十分な基板クリーニングによって残留した半田フラックスからのリークは、SET、 I_{MON} 、TEMP ピンなどの低電流ノードに悪影響を与えます。LT3081H/LT3081MP または外付け部品の最大仕様値が損なわれることがないよう、接合部と近傍部品の両方について、電力損失による接合部温度の上昇を考慮する必要があります。

保護機能

LT3081 はいくつかの保護機能を搭載しているので、特に苛酷な産業用機器および自動車用機器環境のアプリケーションに最適です。LT3081 は、電流制限や熱制限など、通常のモノリック・レギュレータの保護機能を備えているほか、逆入力電圧、逆出力電圧、OUT ピンから SET ピンへの大きな電圧に対してもそれ自体を保護します。

電流制限保護と熱過負荷保護の機能は、出力電流の過負荷状態に対してデバイスを保護します。通常動作では、絶対最大定格接合部温度を超えないようにしてください。サーマル・シャットダウン回路の標準温度しきい値は 165°C で、約 5°C のヒステリシスがあります。

アプリケーション情報

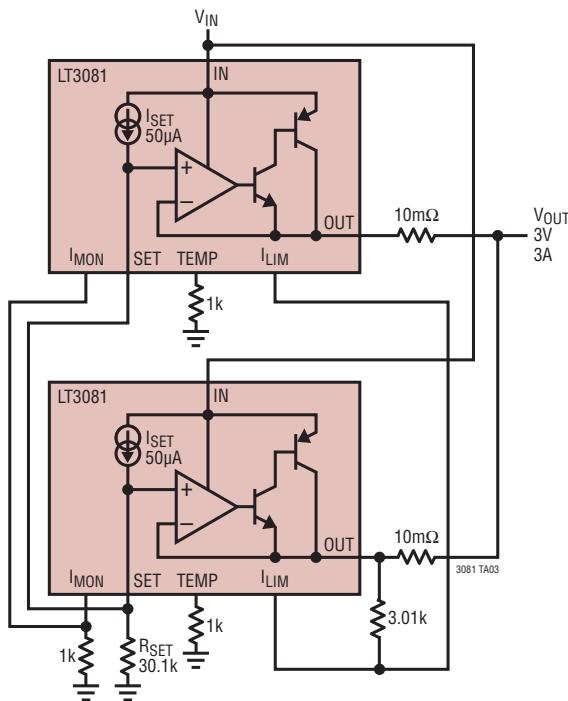
LT3081のINピンは、OUTピンとSETピンを基準にして $\pm 40V$ の電圧に耐えます。逆電流(OUTピンがINピンより高い場合)は1mA未満(通常100 μA を下回る)となり、LT3081と逆電流の影響を受けやすい負荷の両方を保護します。

クランプ・ダイオードと400 Ω の制限抵抗により、OUTピンの電圧に対してLT3081のSETピンが保護されます。これらの保護部品には、通常は過渡的な過負荷状態のときだけ電流が流れます。これらのデバイスは、 $\pm 10V$ の電圧差と $\pm 25mA$ の

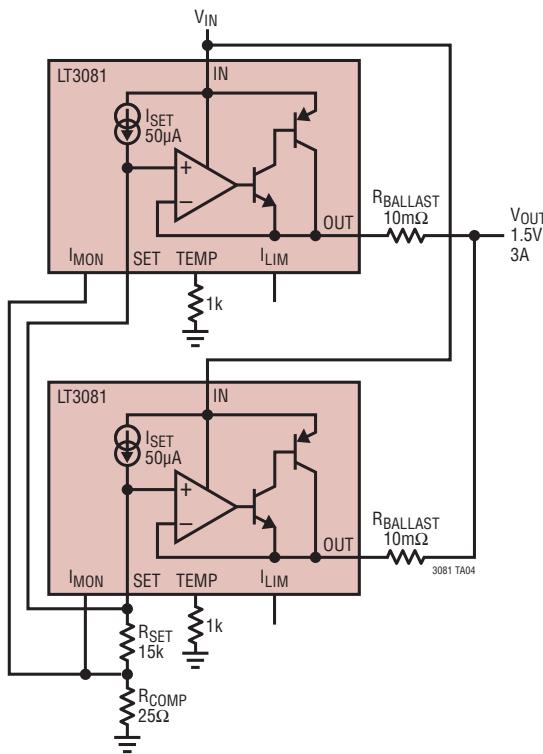
クロスピン電流に問題なく対応できるサイズになっています。これらのアプリケーションに関して、次の2つのシナリオに注意してください。第1のシナリオでは、SETピンにノイズ削減用のバイパス・コンデンサを使用しているとき、OUTが瞬間にGNDに短絡します。第2のシナリオでは、不適当なシャットダウン手法に従って、軽負荷でOUTピンの電圧が大きな出力容量によって保持されているとき、SETピンが素早くGNDにリセットされます。

標準的応用例

レギュレータの並列接続

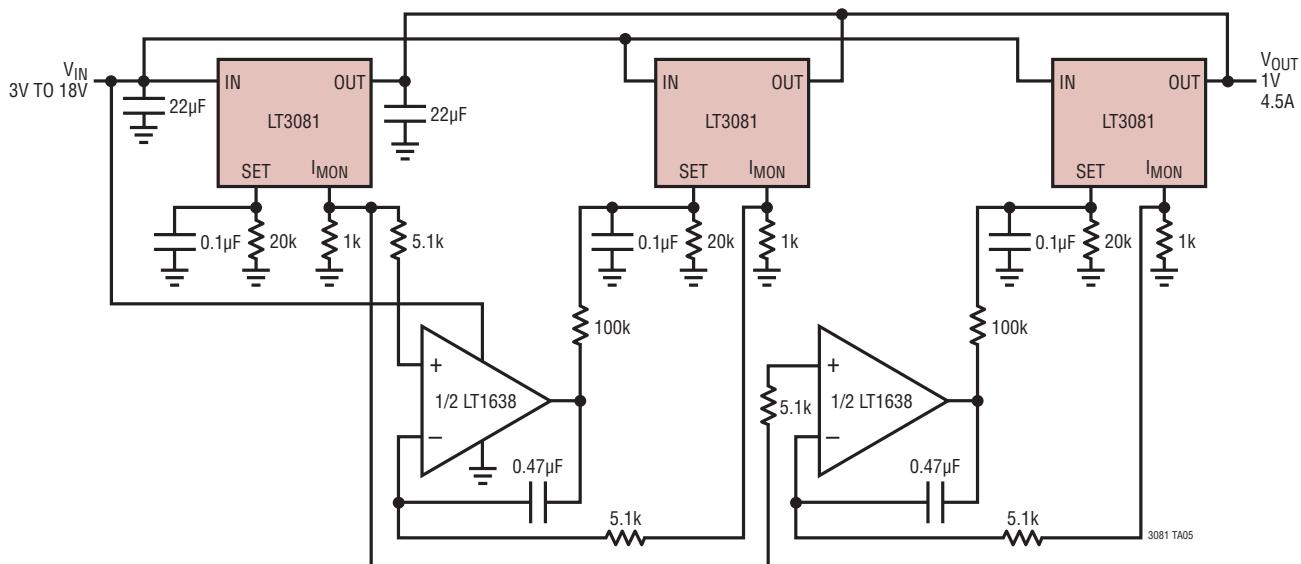


I_{MON} を使ってバラスト抵抗による電圧降下を補償する回路

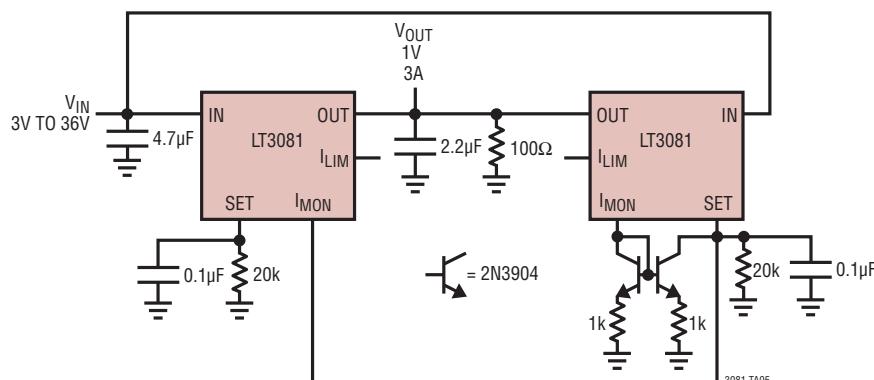


標準的応用例

バラスト抵抗を使用しない負荷分担

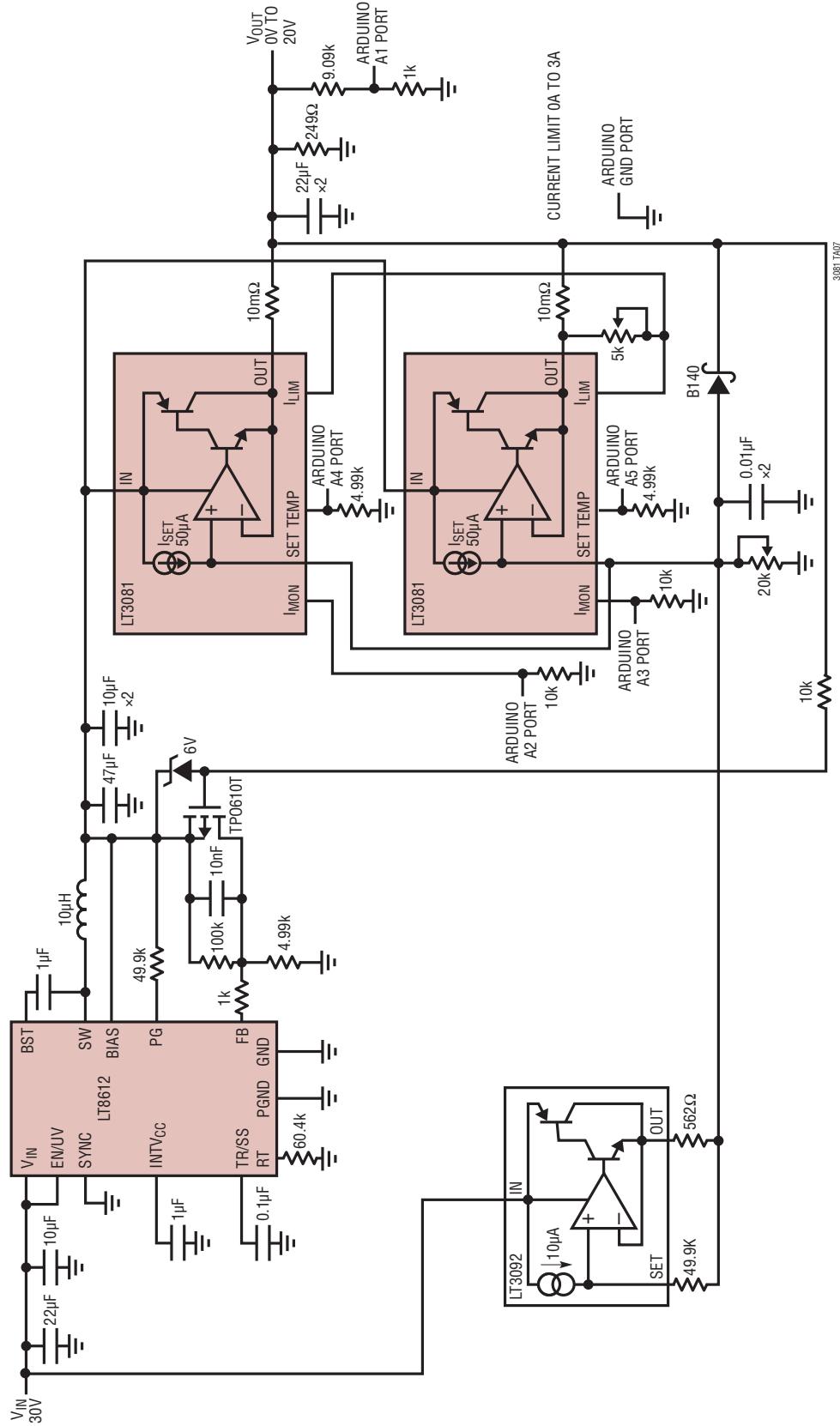


バラスト抵抗を使用しない負荷電流分担



標準的應用例

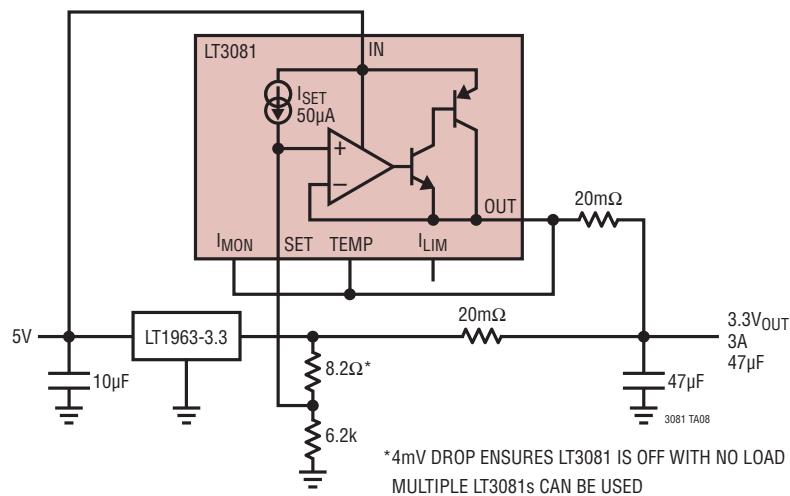
定電壓/定電流 20V/3A 實驗用電源回路



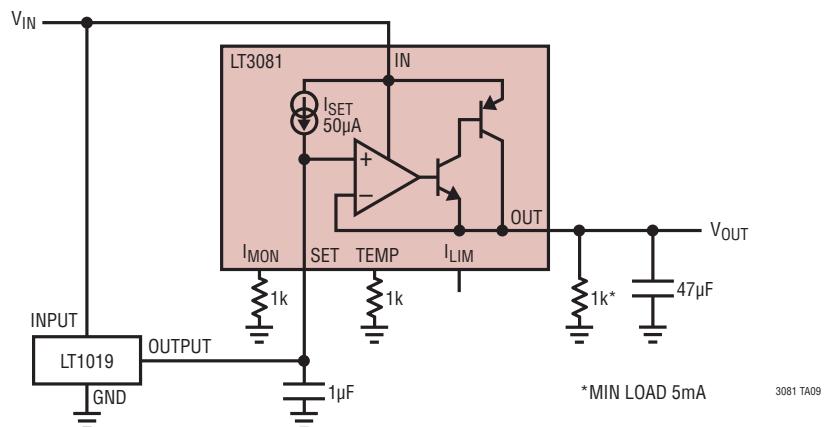
www.linear-tech.co.jp/product/LT3081#demoboards

標準的応用例

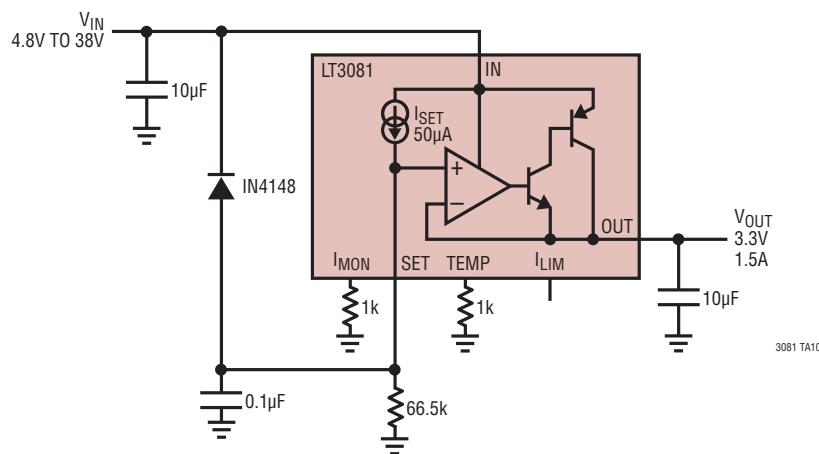
固定出力レギュレータの昇圧



リファレンス・バッファ



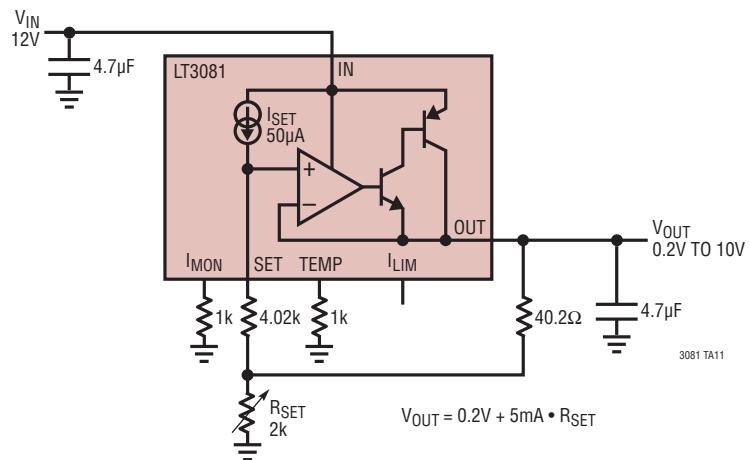
ソフトスタート機能を追加



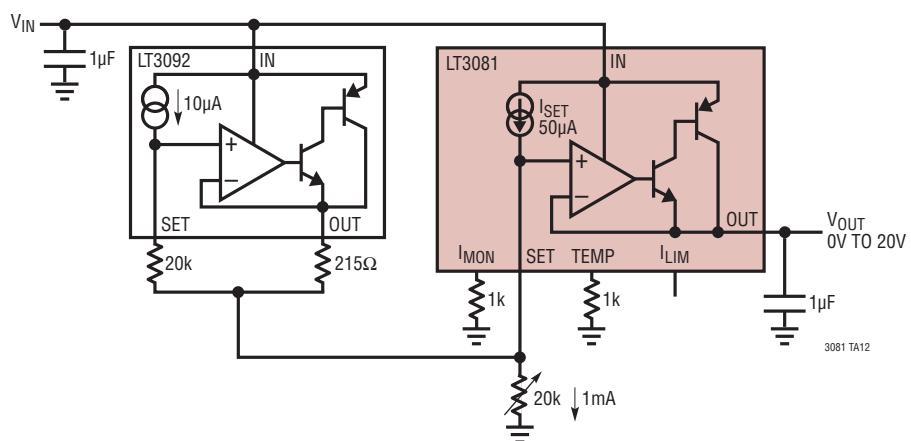
3081fc

標準的応用例

低い値の設定抵抗を使用



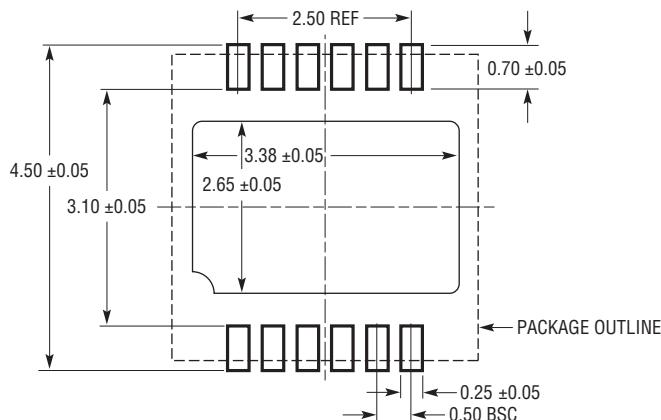
外部リファレンス電流を使用



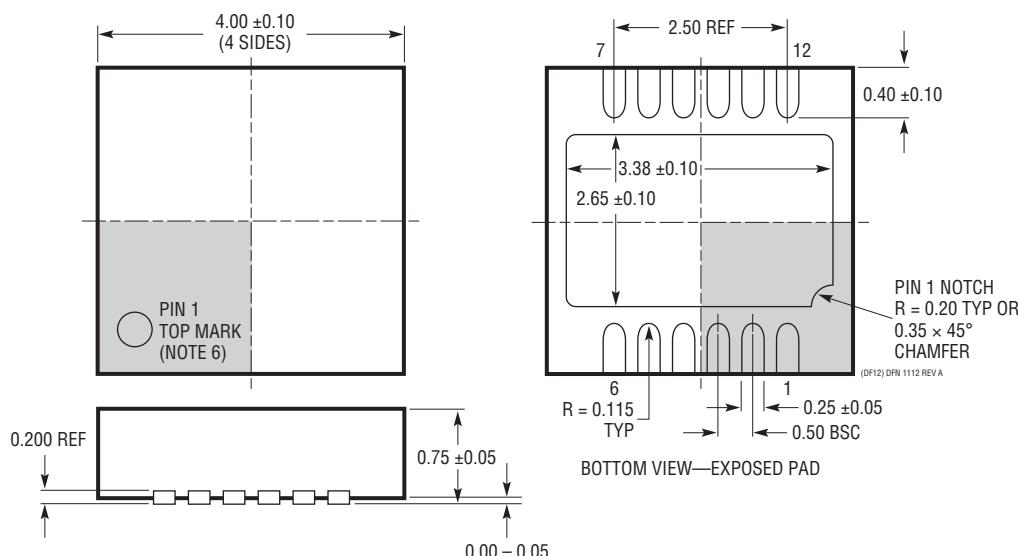
パッケージ

最新のパッケージ図面については、<http://www.linear-tech.co.jp/designtools/packaging/> を参照してください。

DF Package
12-Lead Plastic DFN (4mm × 4mm)
(Reference LTC DWG # 05-08-1733 Rev A)



RECOMMENDED SOLDER PAD PITCH AND DIMENSIONS
APPLY SOLDER MASK TO AREAS THAT ARE NOT SOLDERED



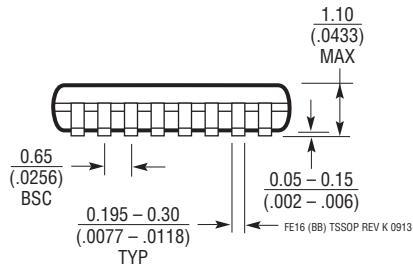
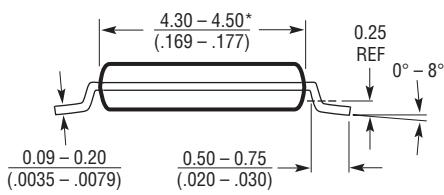
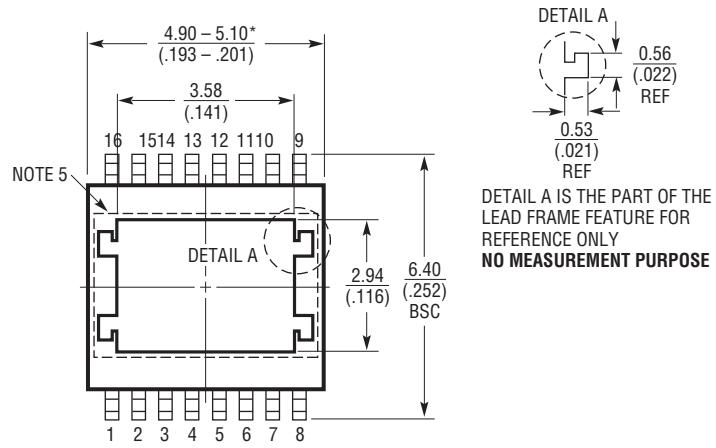
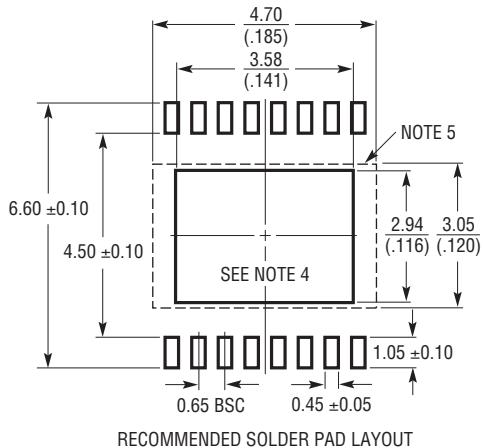
NOTE:

1. パッケージの外形は JEDEC MO-229 に適合していない
2. 図は実寸とは異なる
3. 全ての寸法はミリメートル
4. パッケージ底面の露出パッドの寸法にはモールドのバリを含まない。
モールドのバリは(もしあれば)各サイドで 0.15mm を超えないこと
5. 露出パッドは半田メッキとする
6. 網掛けの部分はパッケージの上面と底面のピン 1 の位置の参考に過ぎない

パッケージ

最新のパッケージ図面については、<http://www.linear-tech.co.jp/designtools/packaging/> を参照してください。

FE Package
16-Lead Plastic TSSOP (4.4mm)
(Reference LTC DWG # 05-08-1663 Rev K)
Exposed Pad Variation BB



NOTE:

1. 標準寸法 : ミリメートル
2. 寸法はミリメートル/(インチ)
3. 図は実寸とは異なる
4. 露出パッド接着のための推奨最小
PCB メタルサイズ

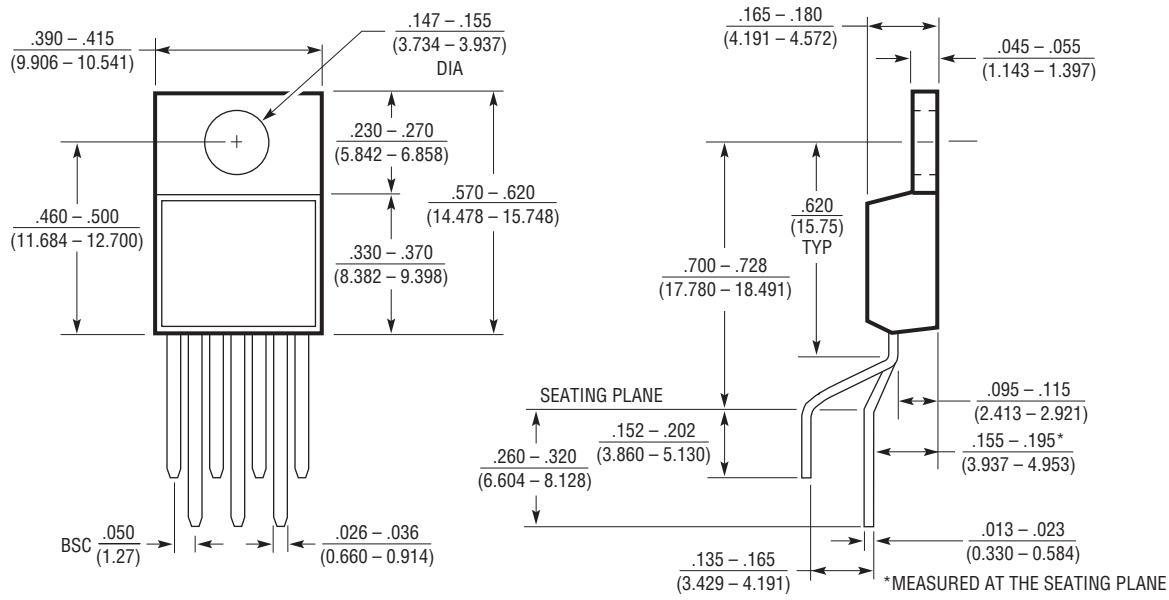
5. 露出パッド底面のこの部分には金属の突出部があつてもよい。
PCB レイアウト上この部分には配線やビアを配置しないこと

* 寸法にはモールドのバリを含まない。モールドのバリは
(もしあれば)各サイドで 0.150mm(0.006")を超えないこと

パッケージ

最新のパッケージ図面については、<http://www.linear-tech.co.jp/designtools/packaging/> を参照してください。

T7 Package
7-Lead Plastic TO-220 (Standard)
 (Reference LTC DWG # 05-08-1422)



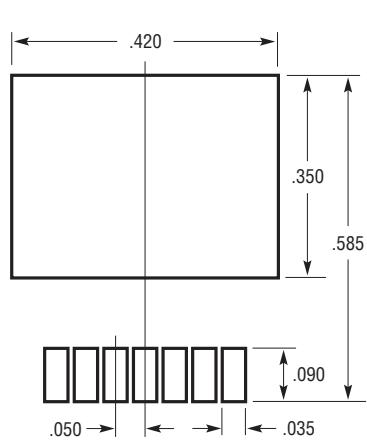
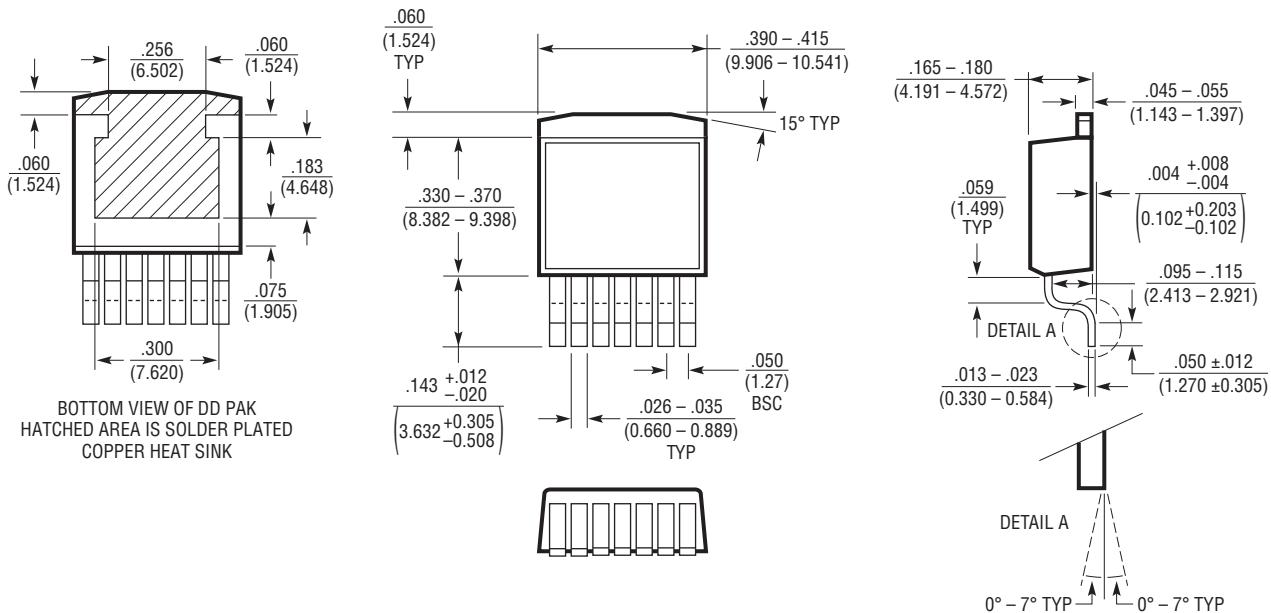
T7 (TO-220) 0801

3081fc

パッケージ

最新のパッケージ図面については、<http://www.linear-tech.co.jp/designtools/packaging/> を参照してください。

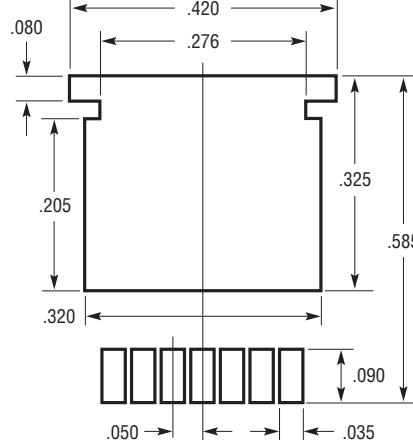
R Package
7-Lead Plastic DD Pak
(Reference LTC DWG # 05-08-1462 Rev F)



RECOMMENDED SOLDER PAD LAYOUT

NOTE:

- 寸法はインチ / (ミリメートル)
- 図は実寸とは異なる



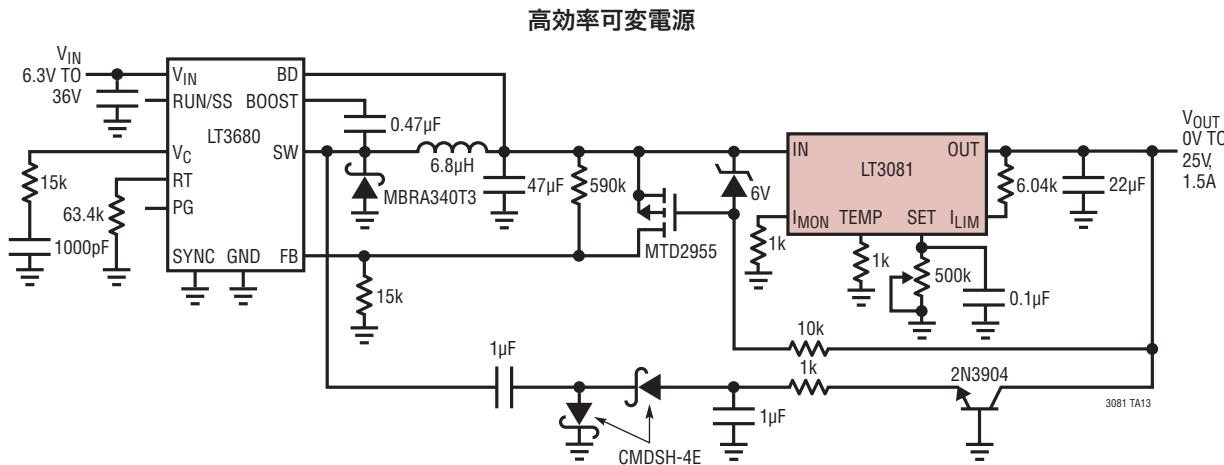
RECOMMENDED SOLDER PAD LAYOUT
FOR THICKER SOLDER PASTE APPLICATIONS

R (DD7) 0212 REV F

改訂履歴

REV	日付	概要	ページ番号
A	11/13	標準的応用例の回路図を詳細に修正。 Hグレード、MPグレードのリファレンスを追加。 FEパッケージとT7パッケージの T_{JMAX} を 150°C に変更。 TEMP Output Current Absolute Errorのスペックを変更。 ブロック図を修正。 レギュレータの並列接続の回路図を修正。 Arduino電源回路を修正。 標準的応用例を新規追加。 高効率可変電源回路図を修正。 関連製品を更新。	1 全体 2 4 10 22 24 25, 26 32 32
B	7/14	「標準的応用例」を更新。 T7の図を「標準」パッケージの図に変更。	1 29
C	3/15	External I_{LIM} Programming の標準値を更新。 「ピン機能」の I_{LIM} の文章を修正。 「外部電流制限の設定」セクションの式と文章を修正。	3 10 13

標準的応用例



関連製品

製品番号	説明	注釈
LT1185	3A 負電圧低ドロップアウト・レギュレータ	V_{IN} : -4.5V ~ -35V、0.8V ドロップアウト電圧、DD-PAK および TO-220 パッケージ
LT1764/ LT1764A	3A、高速過渡応答、低ノイズ LDO	ドロップアウト電圧: 340mV、低ノイズ: 40 μ V _{RMS} 、 V_{IN} = 2.7V ~ 20V、TO-220、TSSOP および DD パッケージ、LT1764A はセラミック・コンデンサでも安定
LT1963/ LT1963A	1.5A 低ノイズ、高速過渡応答 LDO	ドロップアウト電圧: 340mV、低ノイズ: 40 μ V _{RMS} 、 V_{IN} = 2.5V ~ 20V、LT1963A はセラミック・コンデンサで安定、TO-220、DD、TSSOP、SOT-223 および SO-8 パッケージ
LT1965	1.1A、低ノイズ、低ドロップアウト・リニア・レギュレータ	ドロップアウト電圧: 290mV、低ノイズ: 40 μ V _{RMS} 、 V_{IN} : 1.8V ~ 20V、 V_{OUT} : 1.2V ~ 19.5V、セラミック・コンデンサで安定、TO-220、DD-PAK、MSOP および 3mm × 3mm DFN パッケージ
LT3022	1A、低電圧、VLDO リニア・レギュレータ	V_{IN} : 0.9V ~ 10V、ドロップアウト電圧: 標準 145mV、可変出力 ($V_{REF} = V_{OUT(MIN)} = 200$ mV)、低 ESR で安定、セラミック出力コンデンサ、16 ピン DFN (5mm × 3mm) および 16 ピン MSOP パッケージ
LT3070	V_{OUT} をプログラム可能なドロップアウト電圧 85mV のデジタル・マージニング機能付き低ノイズ 5A リニア・レギュレータ	ドロップアウト電圧: 85mV、デジタル・プログラム可能な V_{OUT} : 0.8V ~ 1.8V、デジタル出力マージニング: ±1%、±3% または ±5%、低出力ノイズ: 25 μ V _{RMS} (10Hz ~ 100kHz)、並列接続可能: 10A 出力には 2 個を使用、低 ESR セラミック出力コンデンサで安定 (最小 15 μ F)、28 ピン 4mm × 5mm QFN パッケージ
LT3071	V_{OUT} をプログラム可能なドロップアウト電圧 85mV のアナログ・マージニング機能付き低ノイズ 5A リニア・レギュレータ	ドロップアウト電圧: 85mV、デジタル・プログラム可能な V_{OUT} : 0.8V ~ 1.8V、アナログ・マージニング: ±10%、低出力ノイズ: 25 μ V _{RMS} (10Hz ~ 100kHz)、並列接続可能: 10A 出力には 2 個を使用、 I_{MON} 出力電流モニタ、低 ESR セラミック出力コンデンサで安定 (最小 15 μ F)、28 ピン 4mm × 5mm QFN パッケージ
LT3080/ LT3080-1	並列接続可能な 1.1A、低ノイズ、低ドロップアウト・リニア・レギュレータ	ドロップアウト電圧: 300mV (2 電源動作)、低ノイズ: 40 μ V _{RMS} 、 V_{IN} : 1.2V ~ 36V、 V_{OUT} : 0V ~ 35.7V、電流ベースのリファレンス、抵抗 1 個で V_{OUT} を設定、直接並列接続可能 (オペアンプ不要)、セラミック・コンデンサで安定、TO-220、DD-PAK、SOT-223、MS8E および 8 ピン 3mm × 3mm DFN パッケージ、LT3080-1 はバラスト抵抗を内蔵
LT3082	並列接続可能な単一抵抗型の 200mA 低ドロップアウト・リニア・レギュレータ	高出力電流または熱分散のために出力を並列接続可能、広い入力電圧範囲: 1.2V ~ 40V、値の低い入力/出力コンデンサが必要: 2.2 μ F、1 個の抵抗で出力電圧を設定、8 ピン SOT-23、3 ピン SOT-223、8 ピン 3mm × 3mm DFN パッケージ
LT3085	並列接続可能な 500mA、低ノイズ、低ドロップアウト・リニア・レギュレータ	ドロップアウト電圧: 275mV (2 電源動作)、低ノイズ: 40 μ V _{RMS} 、 V_{IN} : 1.2V ~ 36V、 V_{OUT} : 0V ~ 35.7V、電流ベースのリファレンス、抵抗 1 個で V_{OUT} を設定、直接並列接続可能 (オペアンプ不要)、セラミック・コンデンサで安定、MS8E および 6 ピン 2mm × 3mm DFN パッケージ
LT3092	プログラム可能な 200mA 2 端子電流源	プログラム可能な 2 端子電流源、最大出力電流: 200mA、広い入力電圧範囲: 1.2V ~ 40V、抵抗比により出力電流を設定、SET ピン電流の初期精度: 1%、電流制限およびサーマル・シャットダウン、逆電圧保護、逆電流保護、8 ピン SOT-23、3 ピン SOT-223 および 8 ピン 3mm × 3mm DFN パッケージ
LT3083	単一抵抗型の可変 3A 低ドロップアウト・レギュレータ	低ノイズ: 40 μ V _{RMS} 、SET ピン電流: 50 μ A、0V までの可変出力、広い入力電圧範囲: 1.2V ~ 23V (DD-PAK および TO-220)、低ドロップアウト動作: 310mV (2 電源)