

リファレンス内蔵の 超低消費電力デュアル・コンパレータ

特長

- 超低消費電流：3.5 μ A(標準)
- オープン・ドレイン出力、標準シンク電流20mA以上
- 広い電源電圧範囲：(LTC1841)
単一電源：2V ~ 11V
デュアル電源： ± 1 V ~ ± 5.5 V
- 入力電圧範囲は負電源まで可
- リファレンス出力は0.01 μ Fのコンデンサをドライブ
- 調整可能なヒステリシス
- 伝搬遅延：12 μ s(オーバードライブ10mV)
- スwitchング時、電流スパイクの発生がない

アプリケーション

- バッテリー駆動システムのモニタ
- スレッシュホールド検出器
- ウィンドウ・コンパレータ
- 発振回路

概要

LTC[®]1841/LTC1842/LTC1843は、リファレンスを内蔵した(LTC1842/LTC1843)超低消費電力デュアル・コンパレータです。これらのコンパレータは、全温度範囲で電源電流が5.7 μ A以下であり、1.182V \pm 1%のリファレンス、プログラム可能なヒステリシス、および電流をシンクするオープン・ドレイン出力を備えています。リファレンス出力は、0.01 μ Fまでのバイパス・コンデンサを発振を起こさずにドライブすることができます。

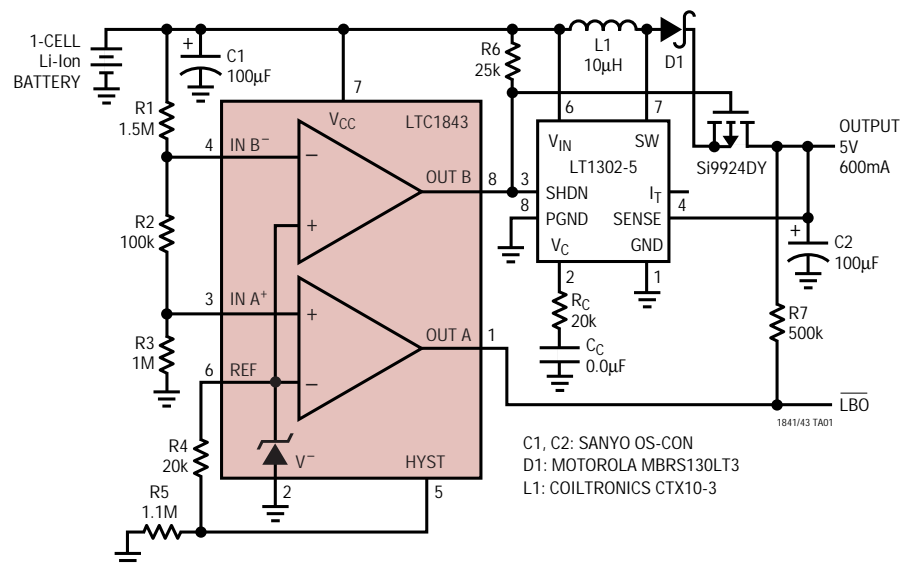
LTC1841は2V ~ 11Vの単一電源または ± 1 V ~ ± 5.5 Vの両電源で動作します。LTC1842/LTC1843は2.5V ~ 11Vの単一電源または ± 1.25 V ~ ± 5.5 Vの両電源で動作します。LTC1842/LTC1843のヒステリシスは、2本の抵抗とHYSTピンを使用して簡単にプログラム可能です。このコンパレータの入力は、負電源電圧から正電源電圧の1.3V以内まで動作します。コンパレータの出力段は、標準20mA以上シンク可能です。コンパレータがロジック状態を変えるとときに通常発生する交差伝導電流をなくすことによって、電源グリッチを除去しています。

LTC1841/LTC1842/LTC1843は、SO-8パッケージで供給されます。

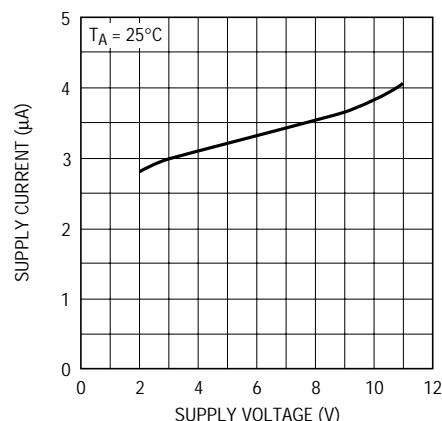
LT、LTC、LTIはリニアテクノロジー社の登録商標です。

標準的応用例

単一セルのLi-イオン電池からの5V電源



LTC1843の電源電流
と電源電圧



1841/43 TA02

LTC1841/LTC1842/LTC1843

絶対最大定格

(Note 1)

電圧

$V^+ \sim V^-$	12V ~ -0.3V
IN^+ 、 IN^- 、HYST	($V^+ + 0.3V$) ~ ($V^- - 0.3V$)
REF	($V^+ + 0.3V$) ~ ($V^- - 0.3V$)
OUT	12V ~ ($V^- - 0.3V$)

電流

IN^+ 、 IN^- 、HYST	20mA
REF	20mA
OUT	50mA

OUT短絡時間($V^+ \leq 5.5V$)..... 連続

消費電力..... 500mW

動作温度範囲

LTC1841C/LTC1842C/LTC1843C..... 0 ~ 70

LTC1841I/LTC1842I/LTC1843I..... -40 ~ 85

保存温度範囲..... -65 ~ 150

リード温度(半田付け、10秒)..... 300

パッケージ/発注情報

<p>TOP VIEW</p> <p>S8 PACKAGE 8-LEAD PLASTIC SO $T_{JMAX} = 150^\circ C$, $\theta_{JA} = 125^\circ C/W$</p>		<p>TOP VIEW</p> <p>S8 PACKAGE 8-LEAD PLASTIC SO $T_{JMAX} = 150^\circ C$, $\theta_{JA} = 125^\circ C/W$</p>		<p>TOP VIEW</p> <p>S8 PACKAGE 8-LEAD PLASTIC SO $T_{JMAX} = 150^\circ C$, $\theta_{JA} = 125^\circ C/W$</p>	
ORDER PART NUMBER	S8 PART MARKING	ORDER PART NUMBER	S8 PART MARKING	ORDER PART NUMBER	S8 PART MARKING
LTC1841CS8 LTC1841IS8	1841 1841I	LTC1842CS8 LTC1842IS8	1842 1842I	LTC1843CS8 LTC1843IS8	1843 1843I

ミリタリ・グレードに関してはお問い合わせください。

電気的特性 注記がない限り、 $V^+ = 5V$ 、 $V^- = 0V$ 、 $T_A = 25$

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
Power Supply						
V^+	Supply Voltage Range	LTC1841 LTC1842/LTC1843	2.0 2.5		11 11	V V
I_{CC}	Supply Current	HYST = REF (Note 2)		3.5	5.7	μA
Comparator						
V_{OS}	Comparator Input Offset Voltage	(Note 3)		± 3	± 10	mV
I_{IN}	Input Leakage Current (IN^+ , IN^-)	$IN^+ = IN^- = 2.5V$ (LTC1841), $IN^+ = IN^- = V_{REF}$ (LTC1842/LTC1843)		± 0.01	± 1.0	nA
V_{IN}	Comparator Input Voltage Range		V^-		$V^+ - 1.3V$	V
PSRR	Power Supply Rejection Ratio	$V^+ = 2V$ to 11V (LTC1841), $V^+ = 2.5V$ to 11V (LTC1842/LTC1843)		0.1	1	mV/V
CMRR	Common Mode Rejection Ratio	$V_{CM} = V^-$ to ($V^+ - 1.3V$) LTC1841		0.1	1	mV/V
V_{HYST}	Hysteresis Input Voltage Range	LTC1842/LTC1843	$V_{REF} - 50mV$		V_{REF}	V

電気的特性 注記がない限り、 $V^+ = 5V$ 、 $V^- = 0V$ 、 $T_A = 25$

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
t_{PD}	Propagation Delay	$C_{OUT} = 10pF$, $R_{PULL-UP} = 100k$ Overdrive = 10mV Overdrive = 100mV		12 4		μs μs
I_{LEAK}	Output Leakage Current	$V_{OUT} = 12V$ (Note 2)	●	1	100	nA
V_{OL}	Output Low Voltage	$I_{OUT} = 1.8mA$	●		$V^- + 0.4V$	V

Reference (LTC1842/LTC1843)

V_{REF}	Reference Voltage	No Load	25°C		1.174	1.182	1.190	V
			0°C to 70°C	●	1.170		1.194	V
			-40°C to 85°C	●	1.164		1.200	V
ΔV_{REF}	Load Regulation	$I_{SOURCE} = 1mA$	●	1	3			mV
		$I_{SINK} = 10\mu A$	●	1.75	4 6			mV mV
e_n	Voltage Noise	100Hz to 100kHz		100				μV_{RMS}

注記がない限り、 $V^+ = 3V$ 、 $V^- = 0V$ 、 $T_A = 25$

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
V^+	Supply Voltage Range	LTC1841	●	2.0	11	V
		LTC1842/LTC1843	●	2.5	11	V
I_{CC}	Supply Current	HYST = REF (Note 2)	●	3.5	5.5	μA

Comparator

V_{OS}	Comparator Input Offset Voltage	(Note 3)	●	± 3	± 10	mV
I_{IN}	Input Leakage Current (I_{IN}^+ , I_{IN}^-)	$I_{IN}^+ = I_{IN}^- = 1.5V$ (LTC1841), $I_{IN}^+ = I_{IN}^- = V_{REF}$ (LTC1842/LTC1843)	●	± 0.01	± 1	nA
V_{IN}	Comparator Input Voltage Range		●	V^-	$V^+ - 1.3V$	V
PSRR	Power Supply Rejection Ratio	$V^+ = 2V$ to 11V (LTC1841), $V^+ = 2.5V$ to 11V (LTC1842/LTC1843)		0.1	1	mV/V
CMRR	Common Mode Rejection Ratio	$V_{CM} = V^-$ to ($V^+ - 1.3V$) LTC1841	●	0.1	1	mV/V
V_{HYST}	Hysteresis Input Voltage Range	LTC1842/LTC1843	●	$V_{REF} - 50mV$	V_{REF}	V
t_{PD}	Propagation Delay	$C_{OUT} = 10pF$, $R_{PULL-UP} = 100k$ Overdrive = 10mV Overdrive = 100mV		14 5		μs μs
I_{LEAK}	Output Leakage Current	$V_{OUT} = 12V$ (Note 2)	●	1	100	nA
V_{OL}	Output Low Voltage	$I_O = 0.8mA$	●		$V^- + 0.4V$	V

Reference (LTC1842/LTC1843)

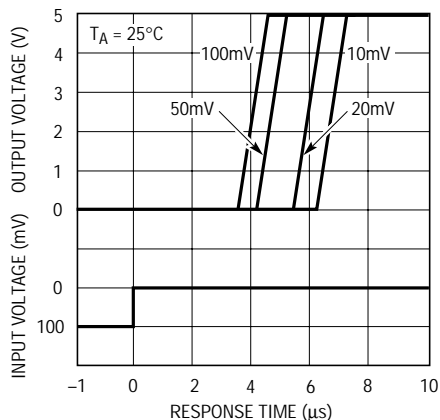
V_{REF}	Reference Voltage	No Load	25°C		1.174	1.182	1.190	V
			0°C to 70°C	●	1.170		1.194	V
			-40°C to 85°C	●	1.164		1.200	V
ΔV_{REF}	Load Regulation	$I_{SOURCE} = 1mA$	●	2	6			mV
		$I_{SINK} = 10\mu A$	●	1.75	4 6			mV mV
e_n	Voltage Noise	100Hz to 100kHz		100				μV_{RMS}

は全温度範囲の規格値を意味する。
Note 1: 絶対最大定格はそれを超えるとデバイスの寿命に影響を及ぼす値。

Note 2: $I_{IN}^+ = I_{IN}^- + 80mV$ (出力がハイ・インピーダンス状態のとき)
Note 3: $V_{CM} = 1/2 (V^+ + V^-)$ (LTC1841) $V_{CM} = V_{REF}$ (LTC1842/LTC1843)

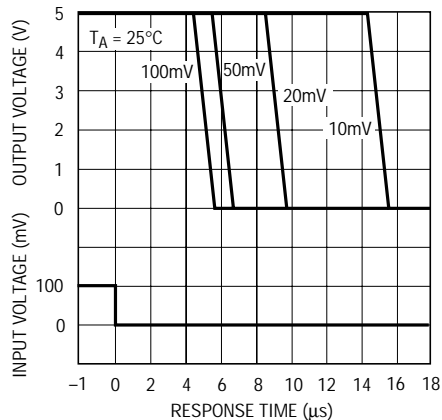
標準的性能特性

コンパレータ応答時間と
入力オーバドライブ ($R_{PULL-UP} = 5k$)



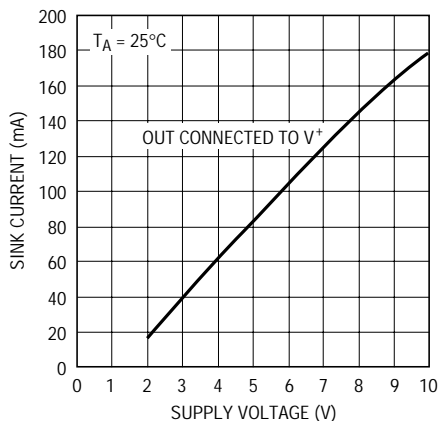
1440/1/2/3 G01

コンパレータ応答時間と
入力オーバドライブ ($R_{PULL-UP} = 5k$)



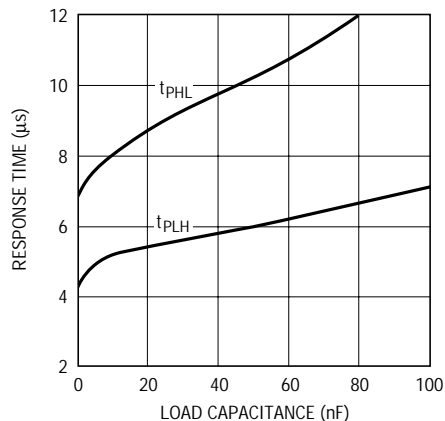
1440/1/2/3 G02

コンパレータ短絡シンク電流と
電源電圧



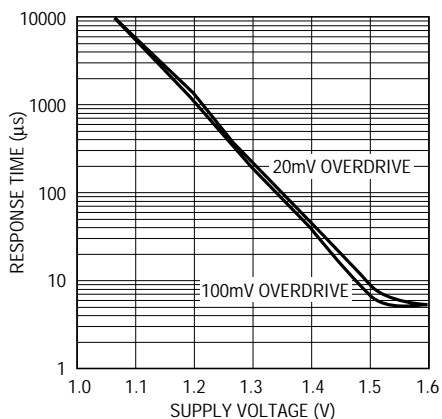
1440/1/2/3 G03

コンパレータ応答時間と
負荷容量
(入力オーバドライブ100mV)



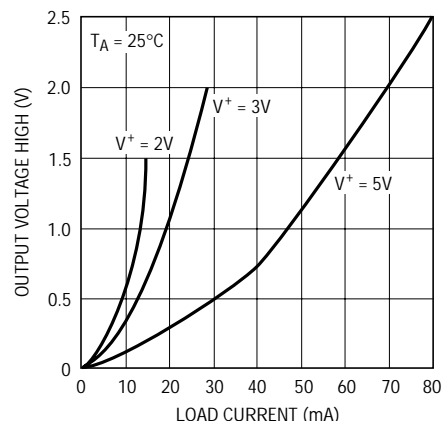
1440/1/2/3 G04

低電源電圧時のコンパレータ
応答時間



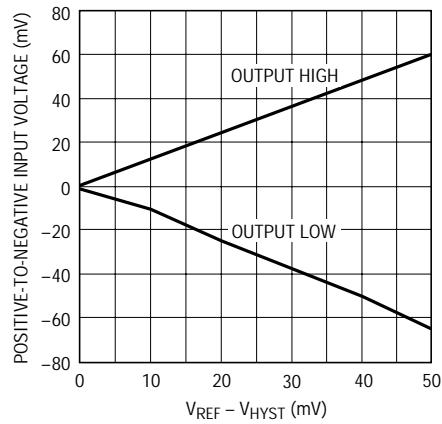
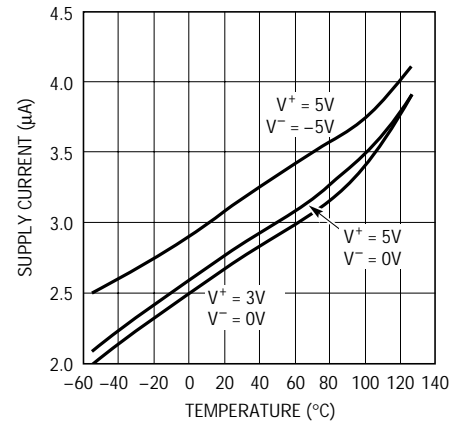
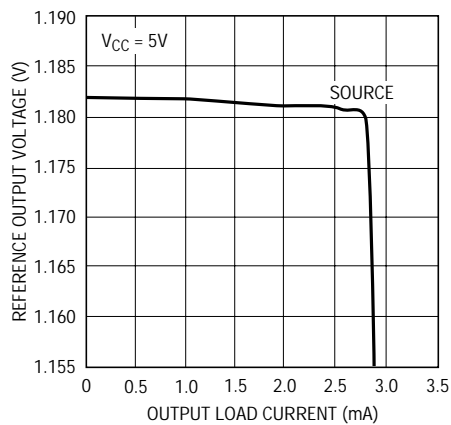
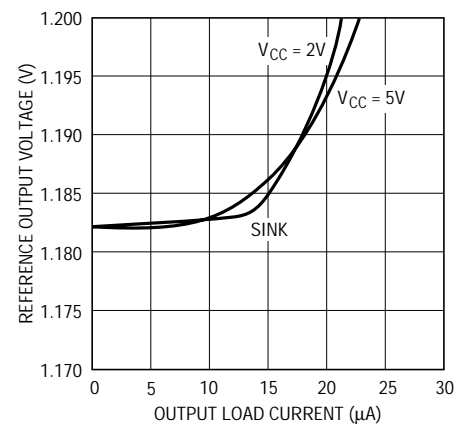
1440/1/2/3 G05

コンパレータ出力電圧 'L' と
負荷電流

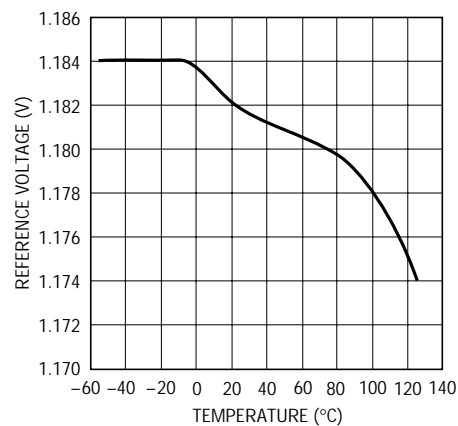


1440/1/2/3 G06

標準的性能特性

LTC1842/LTC1843の
ヒステリシス制御LTC1842/LTC1843の
電源電流と温度リファレンス出力電圧と
出力負荷電流リファレンス出力電圧と
出力負荷シンク電流

リファレンス電圧と温度



LTC1841/LTC1842/LTC1843

ピン機能

OUT A (ピン1): コンパレータAのオープン・ドレイン出力。出力シンク電流は標準20mA以上です。

V⁻ (ピン2): 負電源。

IN A⁺ (ピン3): コンパレータAの非反転入力。同相入力電圧範囲はV⁻ ~ V⁺ - 1.3Vです。入力電流は25 で標準10pAです。

IN A⁻ (ピン4) (LTC1841): コンパレータAの反転入力。同相入力電圧範囲はV⁻ ~ V⁺ - 1.3Vです。入力電流は25 で標準10pAです。

IN B⁺ (ピン4) (LTC1842): コンパレータBの非反転入力。同相入力電圧範囲はV⁻ ~ V⁺ - 1.3Vです。入力電流は25 で標準10pAです。

IN B⁻ (ピン4) (LTC1843): コンパレータBの反転入力。同相入力電圧範囲はV⁻ ~ V⁺ - 1.3Vです。入力電流は25 で標準10pAです。

IN B⁻ (ピン5) (LTC1841): コンパレータBの反転入力。同相入力電圧範囲はV⁻ ~ V⁺ - 1.3Vです。入力電流は25 で標準10pAです。

HYST (ピン5) (LTC1842/LTC1843): ヒステリシス入力。使用しない場合はREFに接続します。入力電圧範囲はV_{REF} ~ V_{REF} - 50mVです。

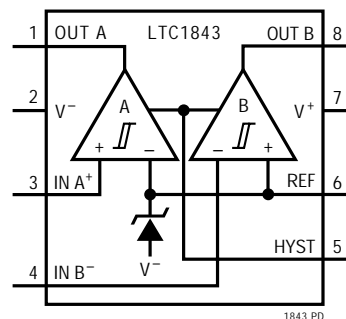
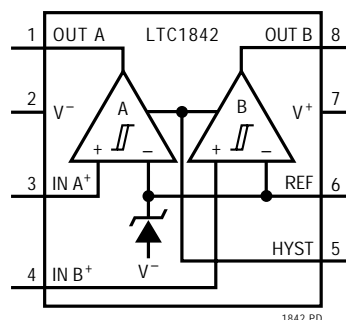
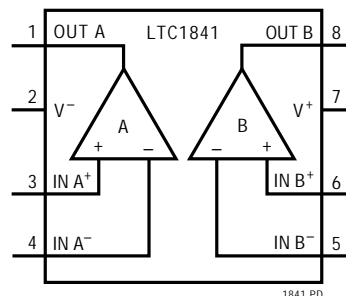
IN B⁺ (ピン6) (LTC1841): コンパレータBの非反転入力。同相入力電圧範囲はV⁻ ~ V⁺ - 1.3Vです。入力電流は25 で標準10pAです。

REF (ピン6) (LTC1842/LTC1843): 基準電圧出力。1.182V (V⁻を基準にして)、25 でソース電流は標準1mA以上、シンク電流は10μA以上です。発振を起こさずに0.01μFのバイパス・コンデンサをドライブすることができます。

V⁺ (ピン7) (LTC1841): 正電源。2V ~ 11V。

V⁺ (ピン7) (LTC1842/LTC1843): 正電源。2.5V ~ 11V。

OUT B (ピン8): コンパレータBのオープンドレイン出力。出力シンク電流は標準20mA以上です。



アプリケーション情報

LTC1841/LTC1842/LTC1843は、1.182Vのリファレンスを内蔵した(LTC1842/LTC1843)デュアル・マイクロパワー・コンパレータです。プログラム可能なヒステリシス、広い電源範囲(2V ~ 11V)、最大0.01 μ Fまでのコンデンサを発振を起こさずにドライブするリファレンス性能などの特長を備えています。コンパレータのオープン・ドレイン出力は標準で20mA以上シンク可能で、コンパレータの出力状態が変わるときに一般に発生する電源電流グリッチがありません。

電源

このコンパレータは2V ~ 11V(LTC1842/LTC1843は2.5V ~ 11V)の単一電源、または $\pm 1V \sim \pm 5.5V$ (LTC1842/LTC1843は $\pm 1.25V \sim \pm 5.5V$)のデュアル電源で動作します。リファレンス出力で1mA以上ソースする必要がある場合、または電源インピーダンスが高い場合は、0.1 μ Fコンデンサで V^+ をバイパスしなければなりません。

コンパレータ入力

コンパレータ入力は、負電源(V^-)から正電源(V^+)の1.3V(最大)以内まで振幅可能です。入力を300mVだけ V^- より低くまたは V^+ より高くしても損傷を受けず、標準入力リーク電流はわずか ± 10 pAです。

コンパレータ出力

各コンパレータ出力は V^- にプルダウンするオープン・ドレインで、標準で20mA以上シンク可能です。3ステート・モード時には出力リーク電流が少ないため、高抵抗値のプルアップ抵抗を使用できます。これらのオープン・ドレイン出力は、ワイヤードORしたり、レベルシフト・アプリケーションに使用できます。

電圧リファレンス

内部バンドギャップ電圧リファレンスは出力電圧が、 V^- を基準として1.182Vです。リファレンスの精度は、- 40 ~ 85 °Cで $\pm 1.5\%$ です。5V電源を使用した場合、1mA以上をソースし、最大10 μ Aまでシンク可能です。リファレンスは、発振を起こさずに最大0.01 μ Fまでのバイパス・コンデンサをドライブできます。直列抵抗を挿入すれば、最大100 μ Fの容量値まで使用できます(図1)。

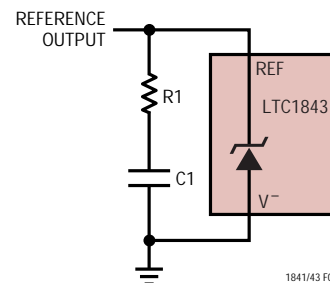


図1. リファレンス出力のダンピング

図2にクリティカルなダンピングを達成するための各種コンデンサ値に対する所要抵抗値を示します。リファレンスをバイパスすれば、 V^+ でのグリッチやリファレンス負荷過渡信号を防止して、コンパレータが誤ってトリップしてリファレンス出力電圧に妨害を与えないようにするのに有効です。

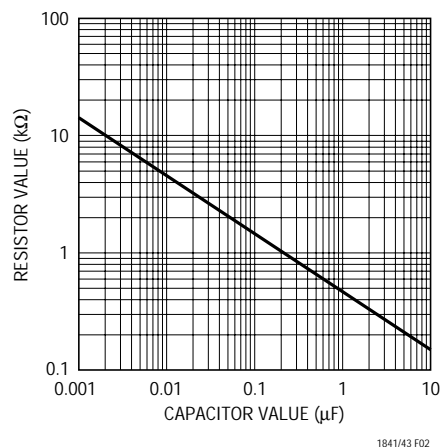


図2. ダンピング抵抗とバイパス・コンデンサの容量値

図3に V^+ ピンに方形波を加えた場合のバイパスされたリファレンス出力を示します。抵抗R2とR3は10mVのヒステリシスを設定し、R1はリファレンス応答を減衰させます。コンパレータの出力はトリップしません。

アプリケーション情報

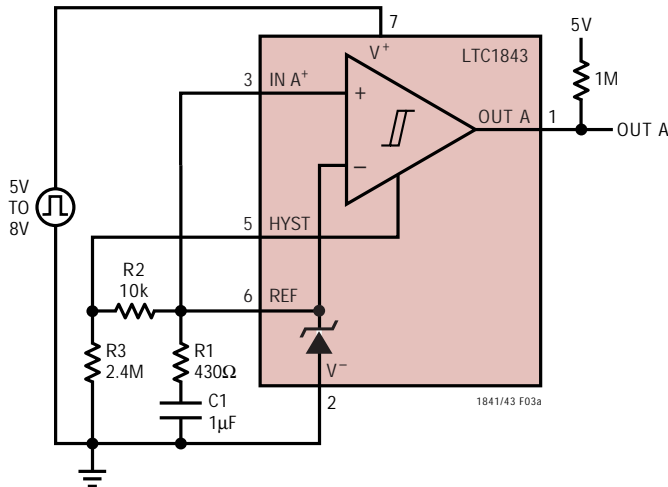


図3a. 電源過渡のテスト回路

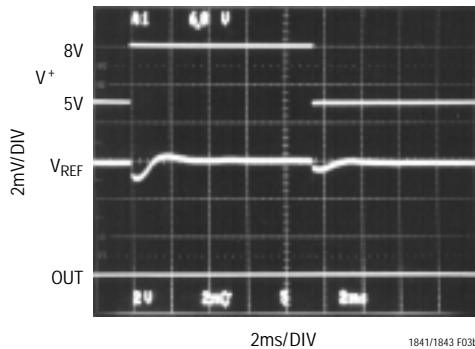


図3b. 電源過渡の除去

ヒステリシス

REFピンとHYSTピンの間に抵抗 (R1) を接続し、HYSTからV⁻に2本目の抵抗 (R2) をV⁻に接続すれば、LTC1842/LTC1843にヒステリシスを持たせることができます (図4)。

上側および下側スレッシュホールド電圧の差またはヒステリシス電圧幅 (V_{HB}) は、REFピンとHYSTピン間の電圧差の2倍になります。

さらにヒステリシスを追加すると、下側のレッシュホールドが低下すると同じ量だけ上側のスレッシュホールドが上昇します。REFピンとHYSTピンとの間で許容される最大電圧は50mVで、100mVの最大ヒステリシス電圧幅を生じます。ヒステリシス幅は15%まで変化する可能性があります。

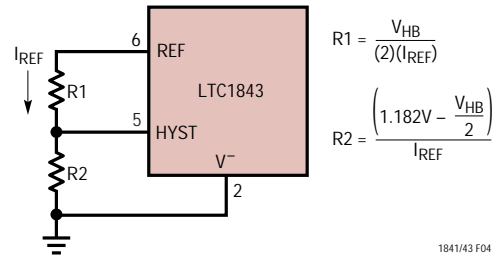


図4. プログラム可能なヒステリシス

ります。ステリシスが不要な場合は、HYSTピンをREFに短絡してください。I_{REF}範囲の許容値は0.1μA ~ 5μAです。したがって、R2に2.4Mを選択すれば、R1の値はV_{HB}の値と等しくなります。

ウィンドウ検出器

LTC1843は図5に示すとおり、マイクロパワー・ウィンドウ検出器として使用するのに最適です。R1、R2、およびR3の値は、4.5Vの低電圧スレッシュホールドおよび5.5Vの過電圧スレッシュホールドを得るために選択されます。R4とR5でヒステリシス電圧を設定します。以下の設計手順を使用して部品値を選択することができます：

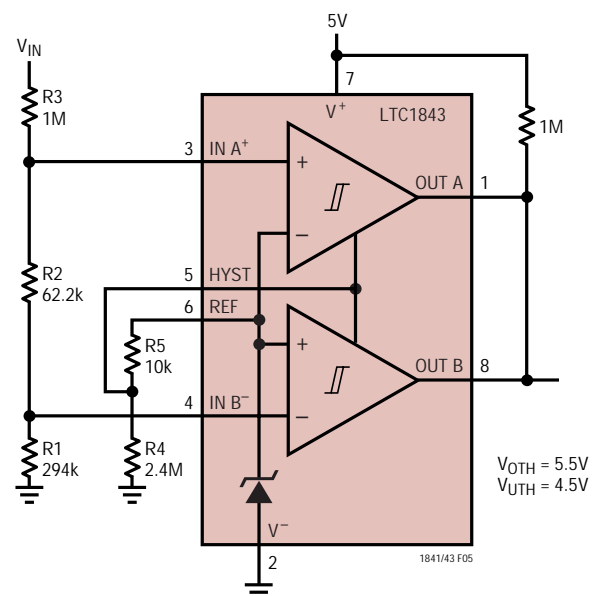


図5. デュアル・レベル検出器

アプリケーション情報

1. 必要なヒステリシス電圧幅を選択し、ヒステリシス・セクションにある公式に従って、R4とR5の値を計算します。この例では、 $\pm 5\text{mV}$ のヒステリシスがコンパレータ入力 ($V_H = V_{HB}/2$) に加えられます。入力抵抗分割器があるため、VINでのヒステリシスが大きくなることに注意してください。

2. R1を選択します。IN B⁻のリーク電流は1nA以下ですので、スレッシュホールドの精度を確保するために、R1を流れる電流が100nA以上になるようにしてください。R1には約10Mまでの値を使用できますが、通常は100kから1Mまで範囲の値が扱いやすいといえます。この例ではR1 = 294kを選択します。

3. R2 + R3を計算します。過電圧スレッシュホールドを5.5Vに設定します。式は以下の通りです。

$$\begin{aligned} R2 + R3 &= R1 \left(\frac{V_{UTH}}{V_{REF} + V_H} - 1 \right) \\ &= 294k \left(\frac{5.5}{1.182 + 0.005} - 1 \right) \\ &= 1.068M \end{aligned}$$

4. R2を計算します。低電圧スレッシュホールドを4.5Vに設定します。式は以下のとおりです。

$$\begin{aligned} R2 &= (R1 + R2 + R3) \frac{V_{REF} - V_H}{V_{LTH}} - R1 \\ &= (294k + 1.068M) \frac{1.182 - 0.005}{4.5} - 294k \\ &= 62.2k \end{aligned}$$

R2 = 61.9kを選択します(1%の標準値)。

5. R3を計算します。

$$\begin{aligned} R3 &= (R2 + R3) - R2 \\ &= 1.068M - 61.9k \\ &= 1.006M \end{aligned}$$

R3 = 1Mを選択します(1%の標準値)。

6. 抵抗値を確認します。計算式は以下のとおりで、上記の例で評価されます。

過電圧スレッシュホールド:

$$\begin{aligned} V_{OTH} &= (V_{REF} + V_H) \frac{R1 + R2 + R3}{R1} \\ &= 5.474V \end{aligned}$$

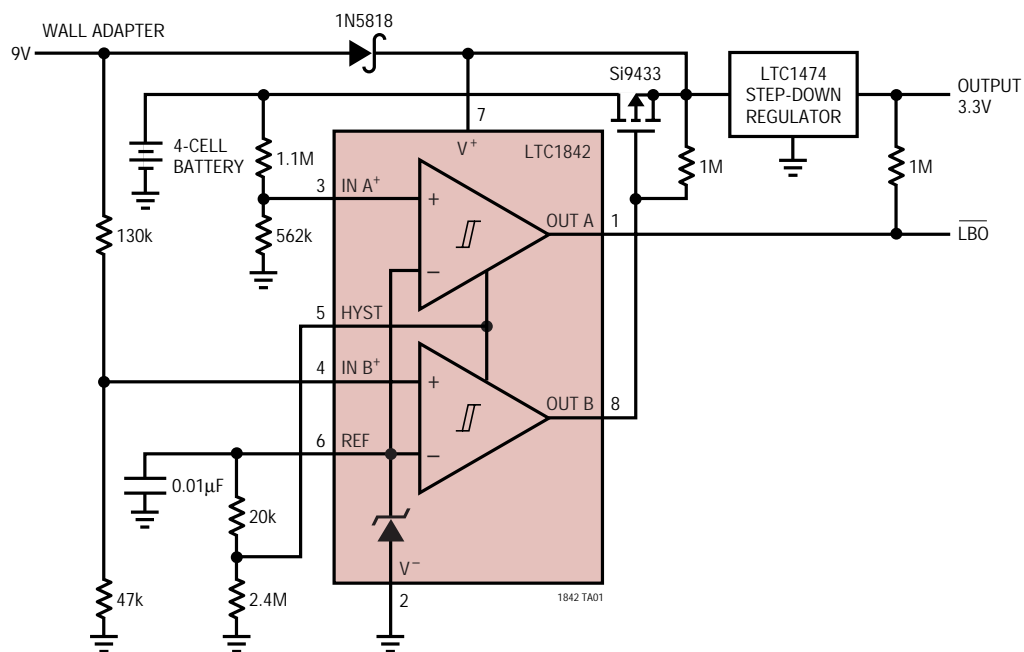
低電圧スレッシュホールド:

$$\begin{aligned} V_{UTH} &= (V_{REF} - V_H) \frac{R1 + R2 + R3}{R1 + R2} \\ &= 4.484V \end{aligned}$$

ここで、ヒステリシス電圧 $V_H = (V_{REF}) \left(\frac{R5}{R4} \right)$

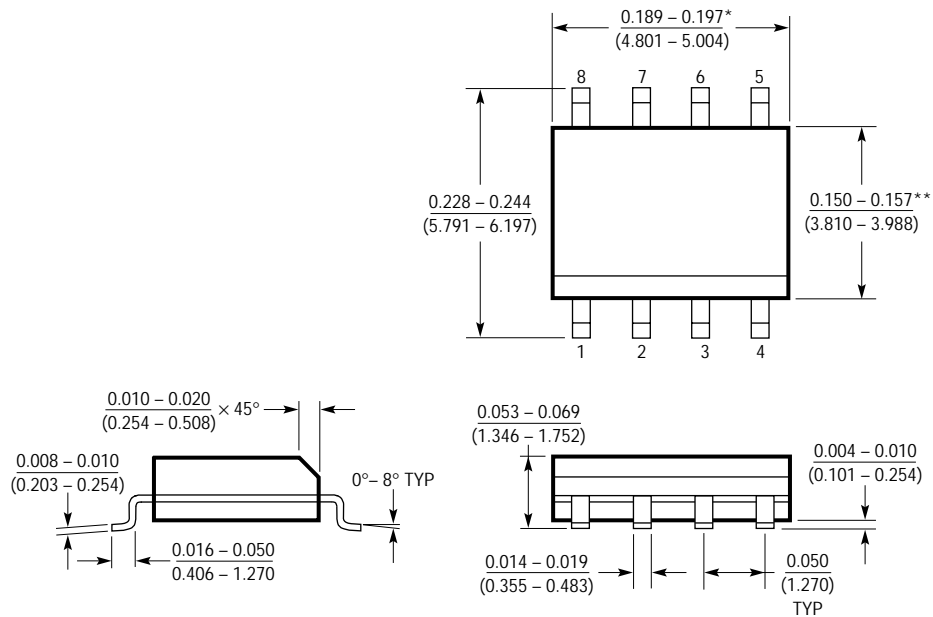
標準的応用例

バッテリー切替え回路



パッケージ 寸法は特に指定がない限りinch(mm)

S8パッケージ 8ピン・プラスチック・スモール・アウトライン(細型0.150) (LTC DWG #05-08-1610)



*DIMENSION DOES NOT INCLUDE MOLD FLASH. MOLD FLASH SHALL NOT EXCEED 0.006" (0.152mm) PER SIDE

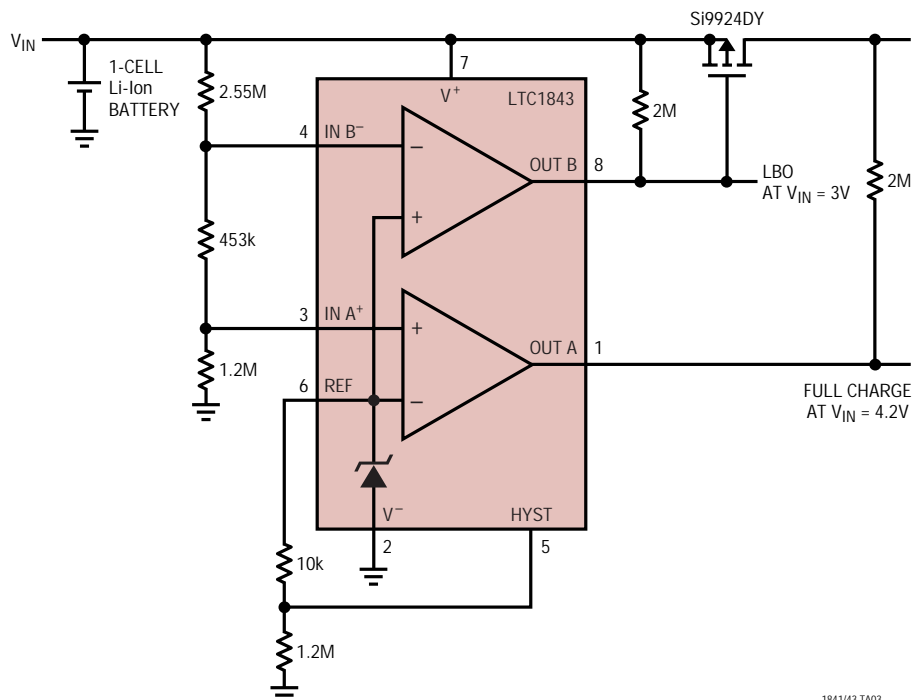
**DIMENSION DOES NOT INCLUDE INTERLEAD FLASH. INTERLEAD FLASH SHALL NOT EXCEED 0.010" (0.254mm) PER SIDE

S08 0996

LTC1841/LTC1842/LTC1843

標準的応用例

低バッテリー時の負荷の切断と充電の終了



関連部品

製品番号	説明	注釈
LT [®] 1178/LT1179	デュアル/クワッド17 μ A高精度単一電源オペアンプ	最大 V_{OS} 70 μ V、最大 I_{BIAS} 5nA
LT1351	シャットダウンを備えた、250 μ A、3MHz、200V/ μ s シングル・オペアンプ	あらゆる容量性負荷に対し安定してドライブ可能なC-Load TM オペアンプ
LT1352/LT1353	デュアル/クワッド250 μ A、3MHz、200V/ μ sオペアンプ	あらゆる容量性負荷に対し安定してドライブ可能なC-Load オペアンプ
LTC1440/LTC1540	1%のリファレンス内蔵のマイクロパワー・コンパレータ	リファレンス1.182V \pm 1%、入力オフセット \pm 10mV(最大)
LTC1441/LTC1442	1%のリファレンス内蔵のマイクロパワー・デュアル・コンパレータ	リファレンス1.182V \pm 1%(LTC1442)
LTC1443/LTC1444/LTC1445	1%リファレンスを内蔵したマイクロパワー・クワッド・コンパレータ	LTC1443は1.182Vのリファレンスを内蔵、LTC1444/LTC1445は1.221Vのリファレンス内蔵および調整可能なヒステリシス
LTC1474	低消費電流、高効率降圧スイッチング・レギュレータ	待機電流10 μ A、効率92%、省スペースの8ピンMSOPパッケージ
LT1495	最大1.5 μ A、高精度レール・トゥ・レール入力および出力のデュアル・オペアンプ	最大 V_{OS} 375 μ V、 I_{BIAS} 250pA、 I_{OS} 25pA
LT1521	超低消費電流、シャットダウン機能付き300mA 低ドロップアウト・レギュレータ	ドロップアウト電圧0.5V、消費電流12 μ A、可変出力、固定出力 3V、3.3Vおよび5V
LTC1541/LTC1542	マイクロパワー・オペアンプ、コンパレータとリファレンス	リファレンス1.200V \pm 0.8%(LTC1541) 1000pF負荷の状態で安定した出力のオペアンプ
LT1634	マイクロパワー高精度シャント電圧リファレンス	出力1.25V、動作電流10 μ A、イニシャル精度0.1% 最大ドリフト 10ppm/

C-Loadはリニアテクノロジー社の商標です。