

1.2MHz、0.4V/ μ s Over-The-Topマイクロパワー レール・トゥ・レール入力/出力 オペアンプ

特長

- V^+ 以上の入力で動作可能
- レール・トゥ・レール入力/出力
- 低消費電力: 1アンプ当たり最大230 μ A
- 利得帯域幅積: 1.2MHz
- スルーレート: 0.4V/ μ s
- 高出力電流: 25mA最小
- 3V、5V、および ± 15 V電源で仕様を規定
- 18Vまでの逆バッテリー保護
- 電源シーケンスの問題なし
- 高電圧利得: 1500V/mV
- 単一電源入力範囲: -0.4 V \sim 44V
- 高CMRR: 98dB
- 位相反転なし
- 14ピンSO、8ピンMSOPおよびDFNパッケージ

アプリケーション

- バッテリーまたはソーラー電源システム
ポータブル機器
センサ調整
- 電源電流センス
- バッテリーのモニタ
- マイクロパワー・アクティブ・フィルタ
- 4mA \sim 20mAのトランスミッタ

LT、LT、LTC、LTM、Over-The-Top、Linear TechnologyおよびLinearのロゴはリニアテクノロジー社の登録商標です。その他すべての商標の所有権は、それぞれの所有者に帰属します。

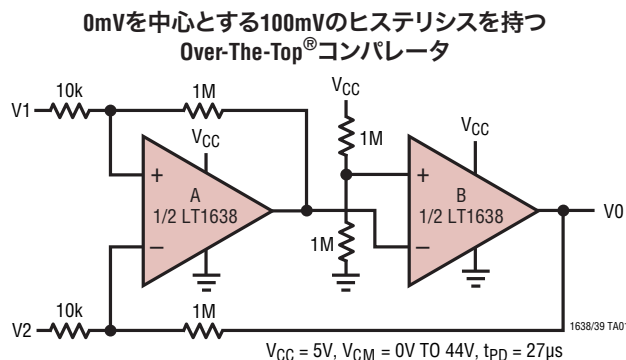
概要

LT[®]1638は低消費電力のデュアル・レール・トゥ・レール入力/出力オペアンプで、標準8ピンPDIPおよびSOパッケージ、そして8ピンMSOPパッケージで供給されます。LT1639は低消費電力のクワッド・レール・トゥ・レール入力/出力オペアンプで、標準14ピンPDIPおよび表面実装パッケージで供給されます。スペースが限られているアプリケーション向けには、LT1638は3mm \times 3mm \times 0.8mmデュアル・ファインピッチ・リードレス (DFN) パッケージで供給されます。

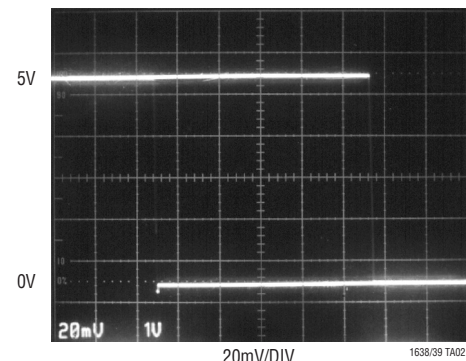
LT1638/LT1639オペアンプは、全電圧が2.5V \sim 44Vの単一電源および両電源で動作し、消費電流は1アンプあたりわずか170 μ Aです。これらのアンプは逆電源に対して保護されており、最大18Vの逆電源を印加しても電流を流しません。

LT1638/LT1639の入力範囲には正負両電源が含まれ、一方または両方の入力が V^+ 以上になっても動作可能です。入力には電源電圧に関係なく、44Vの差動電圧および同相電圧を印加できます。入力段は、入力が負電源以下になっても偽出力が発生するのを防止するための、位相反転保護を備えています。また、入力が負電源以下になったときに過剰な電流が流れないように、入力には保護抵抗が入っています。LT1638/LT1639は、レール・トゥ・レール機能を維持したまま、最大25mAの負荷をドライブ可能です。オプションの出力補償を使用すると、安定したユニティ・ゲイン動作が得られ、最大1000pFまでの容量性負荷をドライブ可能です。

標準的応用例



出力電圧と入力電圧



16389fg

LT1638/LT1639

絶対最大定格 (Note 1)

全電源電圧 ($V^+ \sim V^-$)	44V
入力差動電圧	44V
入力電流	$\pm 25\text{mA}$
出力短絡時間 (Note 2)	連続
動作温度範囲 (Note 3)	
LT1638C/LT1639C	$-40^\circ\text{C} \sim 85^\circ\text{C}$
LT1638I/LT1639I	$-40^\circ\text{C} \sim 85^\circ\text{C}$
LT1638H/LT1639H	$-40^\circ\text{C} \sim 125^\circ\text{C}$

規定温度範囲 (Note 4)	
LT1638C/LT1639C	$-40^\circ\text{C} \sim 85^\circ\text{C}$
LT1638I/LT1639I	$-40^\circ\text{C} \sim 85^\circ\text{C}$
LT1638H/LT1639H	$-40^\circ\text{C} \sim 125^\circ\text{C}$
接合部温度	150°C
DDパッケージ	125°C
保存温度範囲	$-65^\circ\text{C} \sim 150^\circ\text{C}$
DDパッケージ	$-65^\circ\text{C} \sim 125^\circ\text{C}$
リード温度 (半田付け、10秒)	300°C

ピン配置

<p style="text-align: center;">TOP VIEW</p> <p style="text-align: center;">MS8 PACKAGE 8-LEAD PLASTIC MSOP $T_{JMAX} = 150^\circ\text{C}$, $\theta_{JA} = 273^\circ\text{C/W}$</p>	<p style="text-align: center;">TOP VIEW</p> <p style="text-align: center;">N8 PACKAGE S8 PACKAGE 8-LEAD PDIP 8-LEAD PLASTIC SO $T_{JMAX} = 150^\circ\text{C}$, $\theta_{JA} = 150^\circ\text{C/W}$ (N8) $T_{JMAX} = 150^\circ\text{C}$, $\theta_{JA} = 190^\circ\text{C/W}$ (S8)</p>
<p style="text-align: center;">TOP VIEW</p> <p style="text-align: center;">DD PACKAGE 8-LEAD (3mm x 3mm) PLASTIC DFN $T_{JMAX} = 125^\circ\text{C}$, $\theta_{JA} = 43^\circ\text{C/W}$ UNDERSIDE METAL INTERNALLY CONNECTED TO V^-</p>	<p style="text-align: center;">TOP VIEW</p> <p style="text-align: center;">N PACKAGE S PACKAGE 14-LEAD PDIP 14-LEAD PLASTIC SO $T_{JMAX} = 150^\circ\text{C}$, $\theta_{JA} = 130^\circ\text{C/W}$ (N) $T_{JMAX} = 150^\circ\text{C}$, $\theta_{JA} = 160^\circ\text{C/W}$ (S)</p>

発注情報

鉛フリー仕様	テープアンドリール	製品マーキング*	パッケージ	規定温度範囲
LT1638CMS8#PBF	LT1638CMS8#TRPBF	LTCY	8-Lead Plastic MSOP	-40°C to 85°C
LT1638IMS8#PBF	LT1638IMS8#TRPBF	LTCY	8-Lead Plastic MSOP	-40°C to 85°C
LT1638CDD#PBF	LT1638CDD#TRPBF	LAAL	8-Lead (3mm × 3mm) Plastic DFN	-40°C to 85°C
LT1638IDD#PBF	LT1638IDD#TRPBF	LAAL	8-Lead (3mm × 3mm) Plastic DFN	-40°C to 85°C
LT1638CN8#PBF	LT1638CN8#TRPBF	LT1638CN8	8-Lead PDIP	-40°C to 85°C
LT1638IN8#PBF	LT1638IN8#TRPBF	LT1638IN8	8-Lead PDIP	-40°C to 85°C
LT1638CS8#PBF	LT1638CS8#TRPBF	1638	8-Lead Plastic SO	-40°C to 85°C
LT1638IS8#PBF	LT1638IS8#TRPBF	1638I	8-Lead Plastic SO	-40°C to 85°C
LT1638HS8#PBF	LT1638HS8#TRPBF	1638H	8-Lead Plastic SO	-40°C to 125°C
LT1639CN#PBF	LT1639CN#TRPBF	LT1639CN	14-Lead PDIP	-40°C to 85°C
LT1639IN#PBF	LT1639IN#TRPBF	LT1639IN	14-Lead PDIP	-40°C to 85°C
LT1639CS#PBF	LT1639CS#TRPBF	LT1639CS	14-Lead Plastic SO	-40°C to 85°C
LT1639IS#PBF	LT1639IS#TRPBF	LT1639IS	14-Lead Plastic SO	-40°C to 85°C
LT1639HS#PBF	LT1639HS#TRPBF	LT1639HS	14-Lead Plastic SO	-40°C to 125°C

さらに広い動作温度範囲で規定されるデバイスについては、弊社または弊社代理店にお問い合わせください。*温度グレードは出荷時のコンテナのラベルで識別されます。
非標準の鉛ベース仕様の製品の詳細については、弊社または弊社代理店にお問い合わせください。

鉛フリー仕様の製品マーキングの詳細については、<http://www.linear-tech.co.jp/leadfree/> をご覧ください。
テープアンドリールの仕様の詳細については、<http://www.linear-tech.co.jp/tapeandree/> をご覧ください。

LT1638/LT1639

電気的特性

●は規定温度範囲での規格値を意味する。それ以外は $T_A = 25^\circ\text{C}$ での値。

注記がない限り、 $V_S = 3\text{V}, 0\text{V}$; $V_S = 5\text{V}, 0\text{V}$; $V_{CM} = V_{OUT} = \text{電源電圧の半分}$ 。(Note 4)

SYMBOL	PARAMETER	CONDITIONS	LT1638C/LT1639C, LT1638I/LT1639I			UNITS	
			MIN	TYP	MAX		
V_{OS}	Input Offset Voltage	LT1638 N, S Packages $0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$ $-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●	200	600	μV	
			●		850	μV	
			●		950	μV	
		LT1639 N, S Packages $0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$ $-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●	300	700	μV	
			●		950	μV	
			●		1050	μV	
	Input Offset Voltage Drift (Note 9)	LT1638 MS8 Package $0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$ $-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●	350	900	μV	
			●		1150	μV	
			●		1450	μV	
		LT1638 DD Package $0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$ $-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●	400	1100	μV	
			●		1350	μV	
			●		1450	μV	
	Input Offset Voltage Drift (Note 9)	LT1638/LT1639 N, S Packages LT1638MS8, LT1638DD	●	2	6	$\mu\text{V}/^\circ\text{C}$	
			●	2.5	7	$\mu\text{V}/^\circ\text{C}$	
I_{OS}	Input Offset Current	$V_{CM} = 44\text{V}$ (Note 5)	●	1	6	nA	
			●		2.5	μA	
I_B	Input Bias Current	$V_{CM} = 44\text{V}$ (Note 5)	●	20	50	nA	
		$V_S = 0\text{V}$	●	8	30	μA	
			●	0.1		nA	
	Input Noise Voltage	0.1Hz to 10Hz		1		μV_{P-P}	
e_n	Input Noise Voltage Density	$f = 1\text{kHz}$		20		$\text{nV}/\sqrt{\text{Hz}}$	
i_n	Input Noise Current Density	$f = 1\text{kHz}$		0.3		$\text{pA}/\sqrt{\text{Hz}}$	
R_{IN}	Input Resistance	Differential		1	2.5	$\text{M}\Omega$	
		Common Mode, $V_{CM} = 0\text{V}$ to 44V		1.4	5.5	$\text{M}\Omega$	
C_{IN}	Input Capacitance			5		pF	
	Input Voltage Range		●	0	44	V	
CMRR	Common Mode Rejection Ratio	$V_{CM} = 0\text{V}$ to $V_{CC} - 1\text{V}$	●	88	98	dB	
		$V_{CM} = 0\text{V}$ to 44V (Note 8)	●	80	88	dB	
A_{VOL}	Large-Signal Voltage Gain	$V_S = 3\text{V}, V_O = 500\text{mV}$ to 2.5V, $R_L = 10\text{k}$ $0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$ $-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●	200	1500	V/mV	
			●	133		V/mV	
			●	100		V/mV	
		$V_S = 5\text{V}, V_O = 500\text{mV}$ to 4.5V, $R_L = 10\text{k}$ $0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$ $-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●	400	1500	V/mV	
			●	250		V/mV	
			●	200		V/mV	
V_{OL}	Output Voltage Swing Low	$V_S = 3\text{V}$, No Load	●		3	mV	
		$V_S = 3\text{V}, I_{SINK} = 5\text{mA}$	●		250	mV	
		$V_S = 5\text{V}$, No Load	●		3	8	mV
		$V_S = 5\text{V}, I_{SINK} = 10\text{mA}$	●		500	700	mV
V_{OH}	Output Voltage Swing High	$V_S = 3\text{V}$, No Load	●	2.94	2.98	V	
		$V_S = 3\text{V}, I_{SOURCE} = 5\text{mA}$	●	2.25	2.40	V	
		$V_S = 5\text{V}$, No Load	●	4.94	4.98	V	
		$V_S = 5\text{V}, I_{SOURCE} = 10\text{mA}$	●	3.8	4.0	V	
I_{SC}	Short-Circuit Current (Note 2)	$V_S = 3\text{V}$, Short to GND		10	15	mA	
		$V_S = 3\text{V}$, Short to V_{CC}		15	25	mA	
		$V_S = 5\text{V}$, Short to GND		15	20	mA	
		$V_S = 5\text{V}$, Short to V_{CC}		15	25	mA	

電気的特性

●は規定温度範囲での規格値を意味する。それ以外は $T_A = 25^\circ\text{C}$ での値。
 注記がない限り、 $V_S = 3\text{V}, 0\text{V}; V_S = 5\text{V}, 0\text{V}; V_{\text{CM}} = V_{\text{OUT}} = \text{電源電圧の半分}$ 。(Note 4)

SYMBOL	PARAMETER	CONDITIONS	LT1638C/LT1639C, LT1638I/LT1639I			UNITS
			MIN	TYP	MAX	
PSRR	Power Supply Rejection Ratio	$V_S = 3\text{V to } 12.5\text{V}, V_{\text{CM}} = V_O = 1\text{V}$	●	90	100	dB
	Reverse Supply Voltage	$I_S = -100\mu\text{A per Amplifier}$	●	18	27	V
	Minimum Operating Supply Voltage		●		2.4 2.7	V
I_S	Supply Current per Amplifier (Note 6)		●		170 230 275	μA
GBW	Gain Bandwidth Product (Note 5)	$f = 5\text{kHz}$	●	650	1075	kHz
		$0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$	●	550		kHz
		$-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●	500		kHz
SR	Slew Rate (Note 7)	$A_V = -1, R_L = \infty$	●	0.210	0.38	V/ μs
		$0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$	●	0.185		V/ μs
		$-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●	0.170		V/ μs

●は規定温度範囲での規格値を意味する。それ以外は $T_A = 25^\circ\text{C}$ での値。注記がない限り、 $V_S = \pm 15\text{V}, V_{\text{CM}} = 0\text{V}, V_{\text{OUT}} = 0\text{V}$ 。(Note 4)

SYMBOL	PARAMETER	CONDITIONS	LT1638C/LT1639C, LT1638I/LT1639I			UNITS
			MIN	TYP	MAX	
V_{OS}	Input Offset Voltage	LT1638 N, S Packages $0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$ $-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●		250 800 1000 1100	μV μV μV
		LT1639 N, S Packages $0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$ $-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●		350 900 1100 1200	μV μV μV
		LT1638 MS8 Package $0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$ $-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●		400 1050 1250 1550	μV μV μV
		LT1638 DDPackage $0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$ $-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●		450 1250 1450 1550	μV μV μV
	Input Offset Voltage Drift (Note 9)	LT1638/LT1639 N, S Packages	●	2	6	$\mu\text{V}/^\circ\text{C}$
		LT1638MS8, LT1638DD	●	2.5	7	$\mu\text{V}/^\circ\text{C}$
I_{OS}	Input Offset Current		●	1	6	nA
I_B	Input Bias Current		●	20	50	nA
	Input Noise Voltage	0.1Hz to 10Hz		1		$\mu\text{V}_{\text{P-P}}$
e_n	Input Noise Voltage Density	$f = 1\text{kHz}$		20		$\text{nV}/\sqrt{\text{Hz}}$
i_n	Input Noise Current Density	$f = 1\text{kHz}$		0.3		$\text{pA}/\sqrt{\text{Hz}}$
R_{IN}	Input Resistance	Differential		1	2.5	$\text{M}\Omega$
		Common Mode, $V_{\text{CM}} = -15\text{V to } 14\text{V}$			500	$\text{M}\Omega$
C_{IN}	Input Capacitance			4.5		pF
	Input Voltage Range		●	-15	29	V
CMRR	Common Mode Rejection Ratio	$V_{\text{CM}} = -15\text{V to } 29\text{V}$	●	80	88	dB
A_{VOL}	Large-Signal Voltage Gain	$V_O = \pm 14\text{V}, R_L = 10\text{k}$	●	200	500	V/mV
		$0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$	●	125		V/mV
		$-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	●	100		V/mV
V_O	Output Voltage Swing	No Load	●	± 14.9	± 14.95	V
		$I_{\text{OUT}} = \pm 10\text{mA}$	●	± 13.7	± 14.0	V

LT1638/LT1639

電気的特性

●は規定温度範囲での規格値を意味する。それ以外は $T_A = 25^\circ\text{C}$ での値。注記がない限り、 $V_S = \pm 15\text{V}$ 、 $V_{CM} = 0\text{V}$ 、 $V_{OUT} = 0\text{V}$ 。(Note 4)

SYMBOL	PARAMETER	CONDITIONS	LT1638C/LT1639C, LT1638I/LT1639I			UNITS
			MIN	TYP	MAX	
I_{SC}	Short-Circuit Current (Note 2)	Short to GND	25	40		mA mA mA
		$0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$	20			
		$-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	15			
PSRR	Power Supply Rejection Ratio	$V_S = \pm 1.5\text{V}$ to $\pm 22\text{V}$	90	100		dB
I_S	Supply Current per Amplifier			205	280 350	μA μA
GBW	Gain Bandwidth Product	$f = 5\text{kHz}$	750	1200		kHz kHz kHz
		$0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$	650			
		$-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	600			
SR	Slew Rate	$A_V = -1$, $R_L = \infty$, $V_O = \pm 10\text{V}$	0.225	0.4		V/ μs V/ μs V/ μs
		$0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$	0.2			
		$-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$	0.18			

●は $-40^\circ\text{C} \leq T_A \leq 125^\circ\text{C}$ の全動作温度範囲での規格値を意味する。
注記がない限り、 $V_S = 3\text{V}$ 、 0V ； $V_S = 5\text{V}$ 、 0V ； $V_{CM} = V_{OUT}$ = 電源電圧の半分。(Note 4)

SYMBOL	PARAMETER	CONDITIONS	LT1638H/LT1639H			UNITS
			MIN	TYP	MAX	
V_{OS}	Input Offset Voltage	LT1638S8		200	650 3	μV mV
		LT1639S		300	750 3.2	μV mV
	Input Offset Voltage Drift (Note 9)				15	$\mu\text{V}/^\circ\text{C}$
I_{OS}	Input Offset Current	$V_{CM} = 44\text{V}$ (Note 5)			15 10	nA μA
					150 100	nA μA
I_B	Input Bias Current	$V_{CM} = 44\text{V}$ (Note 5)			150 100	nA μA
			0.3		44	V
CMRR	Common Mode Rejection Ratio	$V_{CM} = 0.3\text{V}$ to $V_{CC} - 1\text{V}$	76			dB
		$V_{CM} = 0.3\text{V}$ to 44V	72			dB
A_{VOL}	Large-Signal Voltage Gain	$V_S = 3\text{V}$, $V_O = 500\text{mV}$ to 2.5V , $R_L = 10\text{k}$	200 20	1500		V/mV V/mV
		$V_S = 5\text{V}$, $V_O = 500\text{mV}$ to 4.5V , $R_L = 10\text{k}$	400 35	1500		V/mV V/mV
V_{OL}	Output Voltage Swing Low	No Load			15	mV
		$I_{SINK} = 5\text{mA}$			900	mV
		$V_S = 5\text{V}$, $I_{SINK} = 10\text{mA}$			1500	mV
V_{OH}	Output Voltage Swing High	$V_S = 3\text{V}$, No Load	2.9			V
		$V_S = 3\text{V}$, $I_{SOURCE} = 5\text{mA}$	2			V
		$V_S = 5\text{V}$, No Load	4.9			V
		$V_S = 5\text{V}$, $I_{SOURCE} = 10\text{mA}$	3.5			V
PSRR	Power Supply Rejection Ratio	$V_S = 3\text{V}$ to 12.5V , $V_{CM} = V_O = 1\text{V}$	80			dB
		Minimum Supply Voltage	2.7			V
		Reverse Supply Voltage	18			V
I_S	Supply Current (Note 6)			170	230 450	μA μA
GBW	Gain Bandwidth Product (Note 5)	$f = 5\text{kHz}$	650 350	1075		kHz kHz
			0.21 0.1	0.38		V/ μs V/ μs

16389fg

電気的特性

●は $-40^{\circ}\text{C} \leq T_A \leq 125^{\circ}\text{C}$ の全動作温度範囲での規格値を意味する。それ以外は $T_A = 25^{\circ}\text{C}$ での値。

注記がない限り、 $V_S = \pm 15\text{V}$ 、 $V_{CM} = 0\text{V}$ 、 $V_{OUT} = 0\text{V}$ 、 $V_{SHDN} = V^-$ 。(Note 4)

SYMBOL	PARAMETER	CONDITIONS	LT1638H/LT1639H			UNITS
			MIN	TYP	MAX	
V _{OS}	Input Offset Voltage	LT1638S8	●	250	850	μV
				3.4		mV
		LT1639S	●	350	950	μV
			●		3.6	mV
	Input Offset Voltage Drift (Note 9)		●		15	μV/°C
I _{OS}	Input Offset Current		●		25	nA
I _B	Input Bias Current		●		250	nA
CMRR	Common Mode Rejection Ratio	V _{CM} = -14.7V to 29V	●	72		dB
A _{VOL}	Large-Signal Voltage Gain	V _O = ±14V, R _L = 10k	●	200	500	V/mV
			●	15		V/mV
V _O	Output Voltage Swing	No Load	●	±14.8		V
		I _{OUT} = ±5mA	●	±14		V
		I _{OUT} = ±10mA	●	±13.4		V
PSRR	Power Supply Rejection Ratio	V _S = ±1.5V to ±22V	●	84		dB
	Minimum Supply Voltage		●	±1.35		V
I _S	Supply Current		●	205	280	μA
					550	μA
GBW	Gain Bandwidth Product	f = 5kHz	●	750	1200	kHz
			●	400		kHz
SR	Slew Rate	A _V = -1, R _L = ∞, V _O = ±10V, Measured at V _O = ±5V	●	0.225	0.4	V/μs
			●	0.1		V/μs

Note 1: 絶対最大定格に記載された値を超えるストレスはデバイスに永続的損傷を与える可能性がある。長期にわたって絶対最大定格条件に曝すと、デバイスの信頼性と寿命に悪影響を与える可能性がある。

Note 2: 接合部温度を絶対最大定格以下に抑えるために、ヒートシンクが必要な場合がある。これは電源電圧および短絡したアンプ数によって決まる。

Note 3: LT1638C/LT1639CとLT1638H/LT1639Hは $-40^{\circ}\text{C} \sim 85^{\circ}\text{C}$ の動作温度範囲で機能することが保証されている。LT1638H/LT1639Hは $-40^{\circ}\text{C} \sim 125^{\circ}\text{C}$ の動作温度範囲で機能することが保証されている。

Note 4: LT1638C/LT1639Cは $0^{\circ}\text{C} \sim 70^{\circ}\text{C}$ の温度範囲で仕様性能に適合することが保証されている。また、LT1638C/LT1639Cは $-40^{\circ}\text{C} \sim 85^{\circ}\text{C}$ の温度範囲で性能仕様に適合するように設計され、特性が定められ、適合することが見込まれているが、これらの温度ではテストされないし、QAサンプリングも行われない。LT1638H/LT1639Hは $-40^{\circ}\text{C} \sim 85^{\circ}\text{C}$ の温度範囲で仕様性能に適合することが保証されている。LT1638H/LT1639Hは $-40^{\circ}\text{C} \sim 125^{\circ}\text{C}$ の温度範囲で仕様性能に適合することが保証されている。

Note 5: V_S = 5VのリミットはV_S = 3VおよびV_S = ±15VあるいはV_S = ±22Vでのテストの相関により保証されている。

Note 6: V_S = 3VのリミットはV_S = 5VおよびV_S = ±15VあるいはV_S = ±22Vでのテストの相関により保証されている。

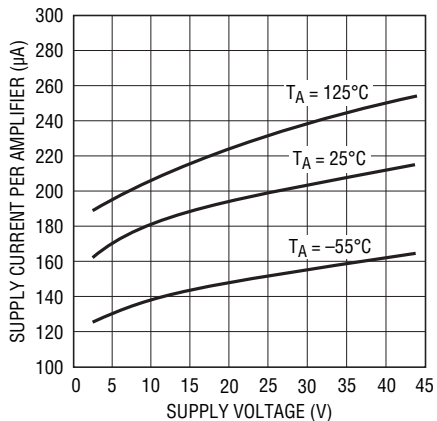
Note 7: V_S = ±15Vでのテストにおけるスルーレート、およびV_S = 3VとV_S = ±15VでのテストにおけるGBWの相関により保証されている。

Note 8: このスペックは、V_{CM} = 44Vでの標準入力オフセット電圧が2mV、またV_{CM} = 44Vでの最大入力オフセット電圧は5mVであることを意味する。

Note 9: このパラメータは100%テストされていない。

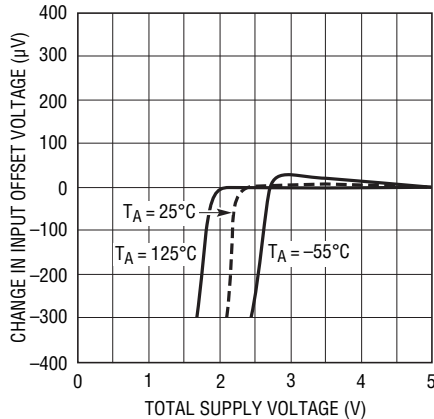
標準的性能特性

電源電流と電源電圧



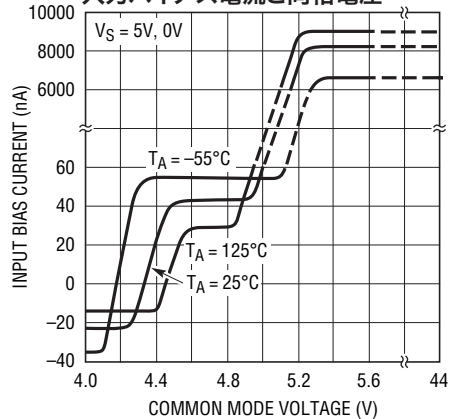
1638/39 G01

最小電源電圧



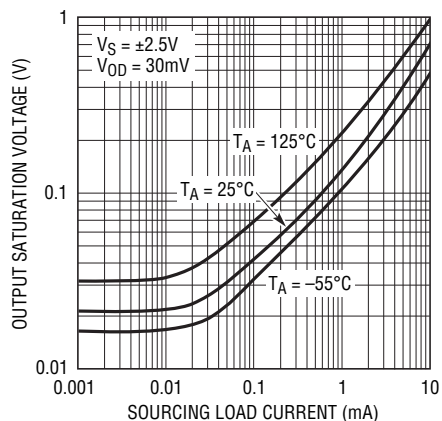
1638/39 G02

入力バイアス電流と同相電圧



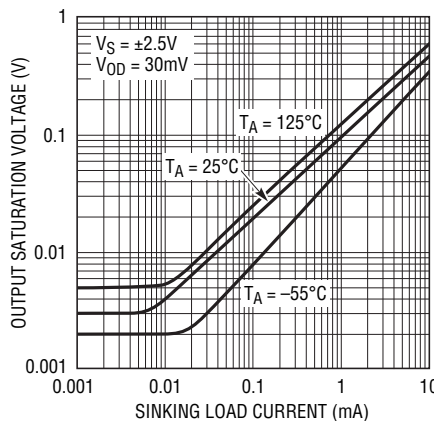
1638/39 G03

出力飽和電圧と負荷電流 (出力“H”)



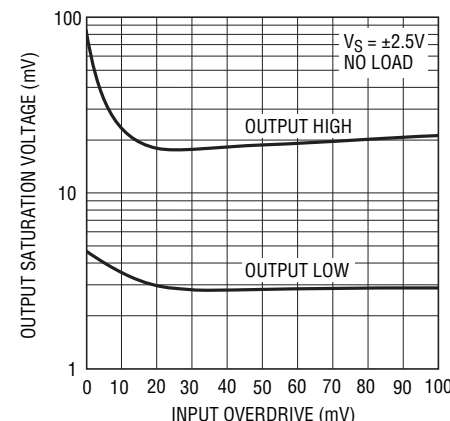
1638/39 G04

出力飽和電圧と負荷電流 (出力“L”)



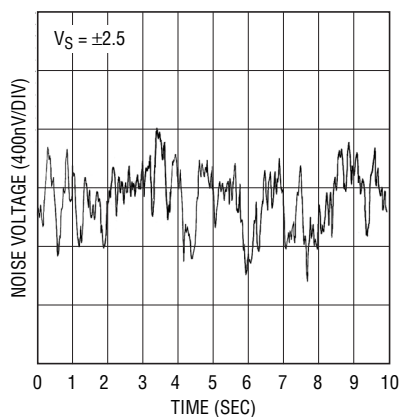
1638/39 G05

出力飽和電圧と入力オーバードライブ



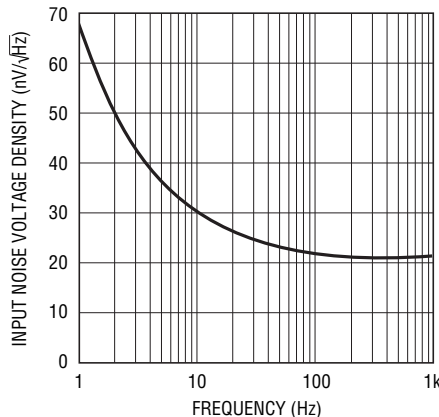
1638/39 G06

0.1Hz~10Hzノイズ電圧



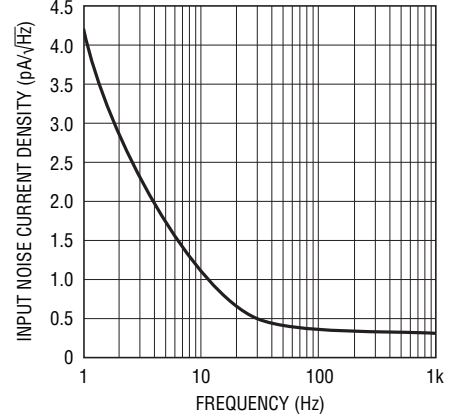
1638/39 G07

ノイズ電圧密度と周波数



1638/39 G08

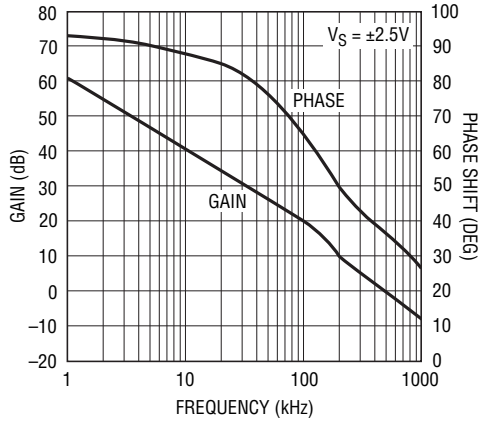
入力ノイズ電流密度と周波数



1638/39 G08

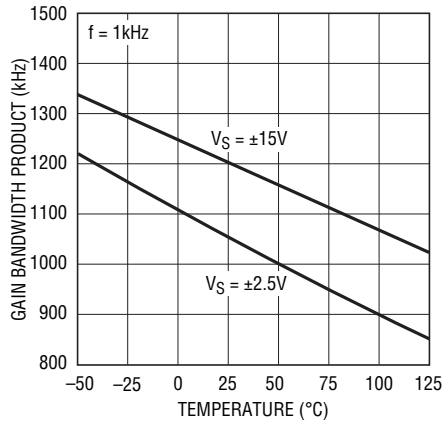
標準的性能特性

利得および位相シフトと周波数



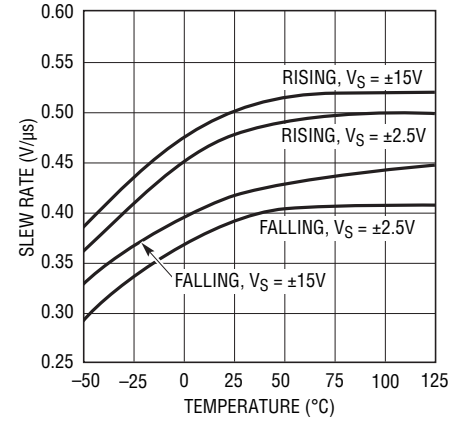
1638/39 G12

利得帯域幅積と温度



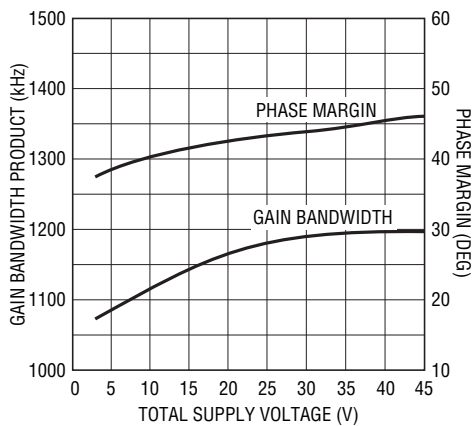
1638/39 G13

スルーレートと温度



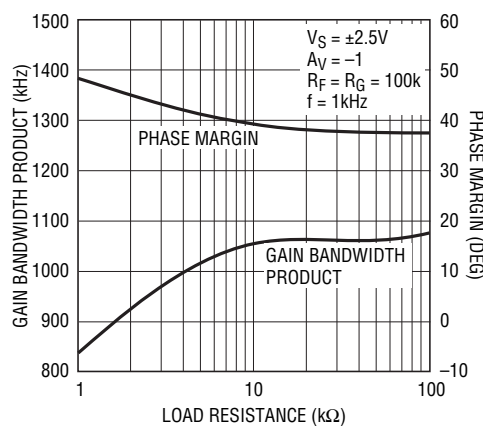
1638/39 G14

利得帯域幅積および位相マージンと電源電圧



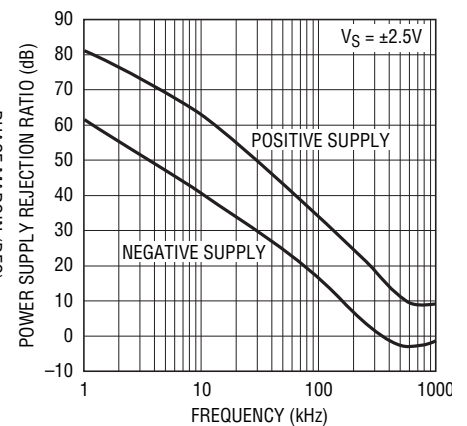
1638/39 G15

利得帯域幅積および位相マージンと負荷抵抗



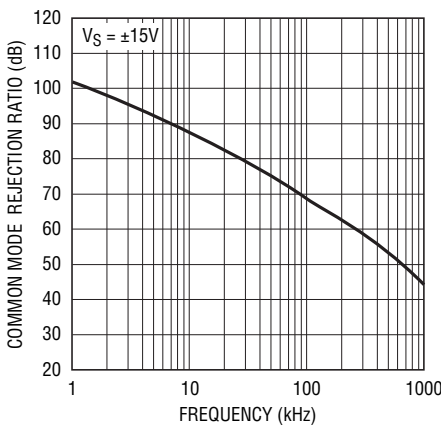
1638/39 G17

PSRRと周波数



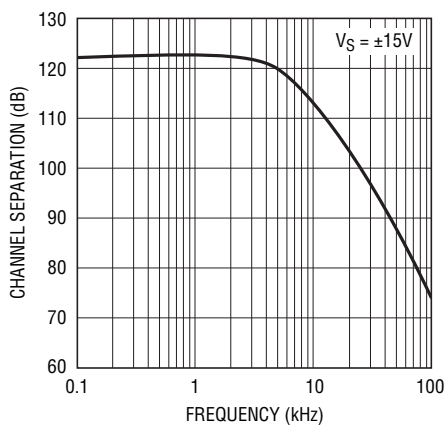
1638/39 G16

CMRRと周波数



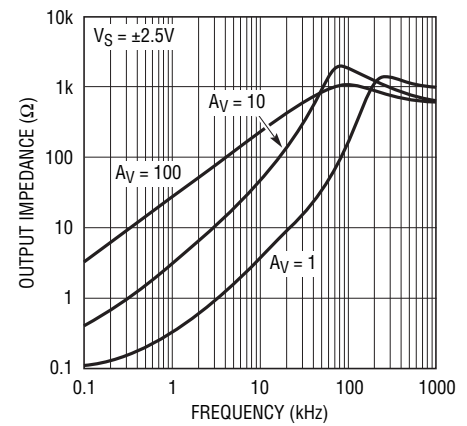
1638/39 G18

チャンネル・セパレーションと周波数



1638/39 G19

出力インピーダンスと周波数

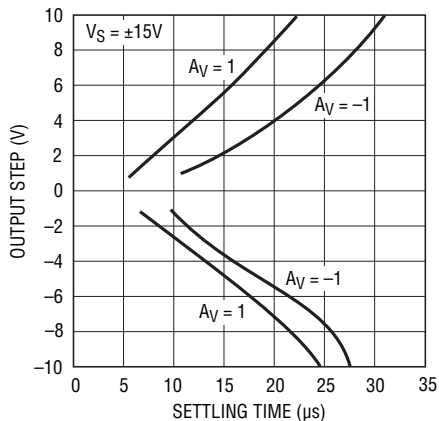


1638/39 G20

16389fg

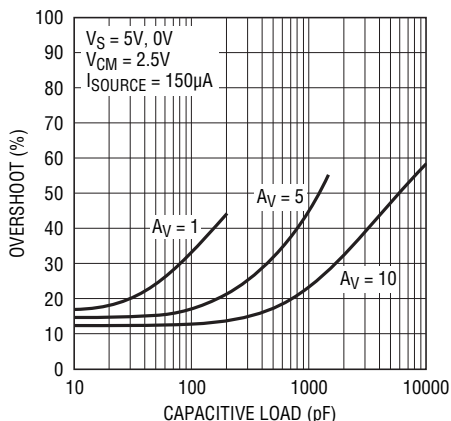
標準的性能特性

0.1%へのセトリング時間と出力ステップ



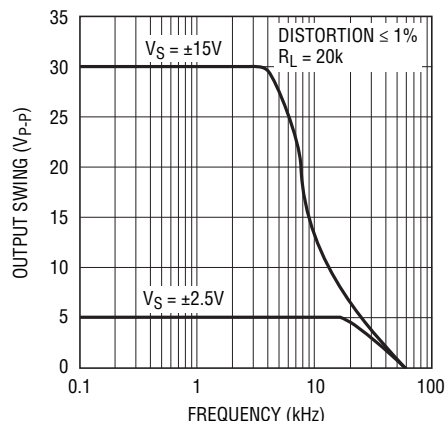
1638/39 G21

容量性負荷処理、オーバシュートと容量性負荷



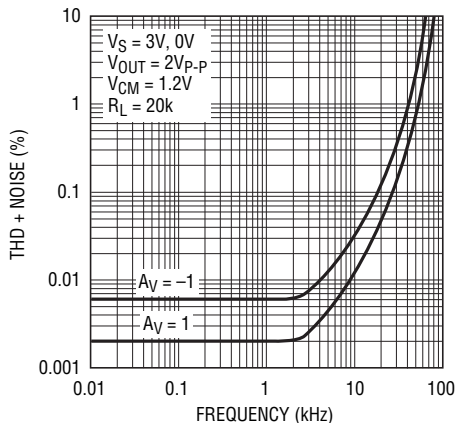
1638/39 G22

無歪み出力振幅と周波数



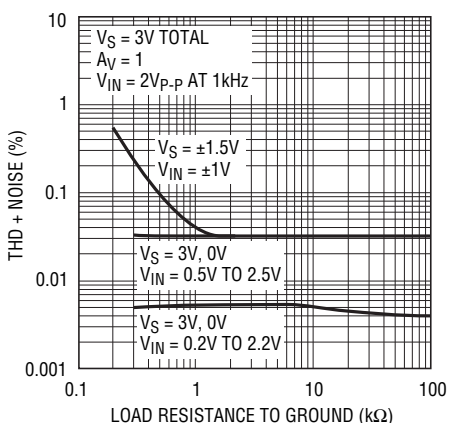
1638/39 G23

全高調波歪み+ノイズと周波数



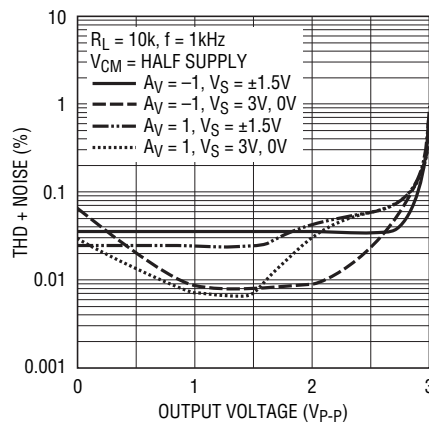
1638/39 G24

全高調波歪み+ノイズと負荷抵抗



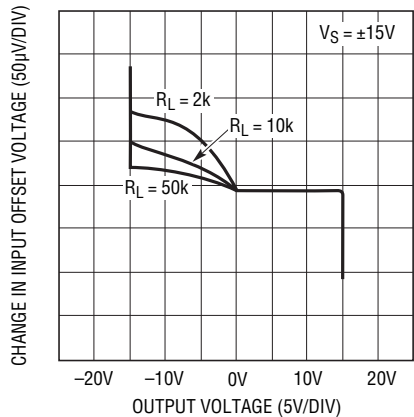
1638/39 G25

全高調波歪み+ノイズと出力電圧



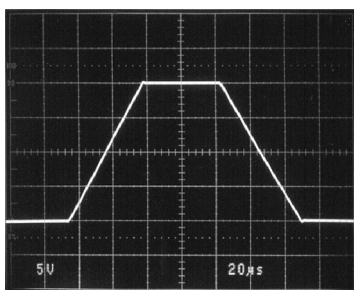
1638/39 G26

開ループ利得



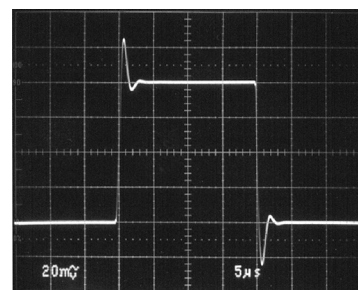
1638/39 G27

大信号応答



1638/39 G28

小信号応答



1638/39 G29

アプリケーション情報

電源電圧

LT1638/LT1639の正電源ピンは、ピンから2.5cm以内に小容量コンデンサ(標準0.1 μ F)を使用してバイパスする必要があります。重負荷をドライブする場合は、4.7 μ F電解コンデンサを追加しなければなりません。両電源で使用するときは、負電源ピンにも同じことがいえます。

LT1638/LT1639は最大18Vの逆バッテリー電圧から保護されています。逆バッテリー状態が発生しても電源電流は1nA未満です。

LT1638/LT1639は V^+ を外すことでシャットダウンできます。この状態では、入力が負電源より44V高くても、入力バイアス電流は0.1nA未満です。

合計10V以上の電源電圧でLT1638/LT1639を動作させる場合には、電源を1V/ μ s以上の速度で立ち上げてはなりません。バイパス・コンデンサを増やしたり、電源と直列に小さな抵抗を追加すると、立ち上がり時間が制限されます。

入力

LT1638/LT1639はNPNとPNPの2つの入力段(簡略図を参照)を備えているため、入力バイアス電流対同相標準性能曲線に示すとおり3つの動作領域が存在します。

入力電圧が V^+ より約0.8V以上低い場合は、PNP入力段がアクティブになり、入力バイアス電流は標準-20nAです。同相入力電圧が正電源レールの約0.5V以内のとき、NPN入力段が動作し、入力バイアス電流は標準40nAです。温度が上昇すると、動作がPNP段からNPN段に切り替わる電圧が V^+ 方向に移動します。NPN段の入力オフセット電圧は未調整で、標準600 μ Vです。

各NPNトランジスタのコレクタにあるショットキ・ダイオードによって、LT1638/LT1639は一方または両方の入力が V^+ 以上になっても動作可能です。 V^+ より約0.3V高くなると、NPN入力トランジスタが完全に飽和し、入力バイアス電流は室温で標準8 μ Aになります。 V^+ 以上の電圧で動作する場合、入力オフセット電圧は標準2mVです。LT1638/LT1639は V^+ に関係なく、入力が V^- より44V高い電圧で動作します。

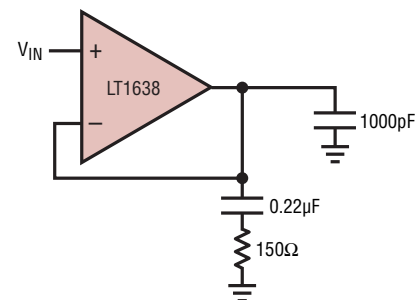
入力は各入力に直列の内部1k抵抗と入力から負電源に接続されたダイオードによって、 V^- より2V低い電圧に対して保護されています。入力が V^- よりも2V以上低くなる可能性がある場合は、外付け抵抗を追加する必要があります。10kの抵抗を使用すれば、 V^- より10V低い電圧に対しても入力を保護できます。LT1638/LT1639の入力段は、入力が V^- より低くなっても出力が位相反転するのを防止するために、位相反転保護を備えています。入力間にはクラumping・ダイオードはなく、最大差動入力電圧は44Vです。

出力

LT1638/LT1639の出力は無負荷時に、正電源レールの20mV以内および負電源レールの3mV以内の振幅が可能です。正電源レールの20mV以内の電圧または負電源レールの3mV以内の電圧をモニタするときは、出力がクリップされない利得を選択しなければなりません。LT1638/LT1639は、 ± 15 V電源で40mA以上の電流のシンクおよびソースが可能です。電気的特性で示すように、全電源電圧が5Vでの電流供給能力は20mAまで低下します。

LT1638/LT1639は、いかなる出力負荷条件においても200pF以上の容量をドライブするよう内部補償されています。出力とグラウンドの間に150 Ω 抵抗と直列に0.22 μ Fコンデンサを接続すると、これらのアンプをあらゆる出力電流で1000pFまでの大きな容量性負荷に対して補償することができます。

200pFより大きい容量性負荷のためのオプションの出力補償



歪み

オペアンプで生じる歪みには主に2つの要因があります。すなわち、出力が電流供給からシンクに変化する時の出力クロスオーバー歪みと、非直線性同相除去に起因する歪みです。オペ

アプリケーション情報

アンプが反転動作している場合には、同相誘起歪みは発生しません。オペアンプがPNP入力段(入力がV⁺の0.8V以内でない)で動作している場合、標準98dBの良好なCMRRが得られます。LT1638が入力段間で切り替わる場合、CMRRに大きな非直線性が生じます。負荷抵抗が低くなると、出力クロスオーバー歪みが増大しますが、入力段の遷移歪みに影響を与えることはありません。歪みを最小限に抑えるには、LT1638/LT1639は単一電源で動作させ、出力は常に電流を供給し、入力電圧

振幅はグラウンドから(V⁺-0.8V)でなければなりません。標準性能特性曲線を参照してください。

利得

開ループ利得は、出力が電流を供給しているときは、負荷にはほとんど関係ありません。このため、負荷がグラウンドにリターンする単一電源アプリケーションでの性能が向上します。各種負荷に対する開ループ利得の標準性能曲線に詳細を示します。

標準的応用例

1.2MHzの帯域幅、Over-The-Top機能、逆バッテリー保護、およびレール・トゥ・レール入力/出力機能を備えたLT1638/LT1639は、汎用アプリケーションの理想的な候補です。

図1のローパス・スロープ制限フィルタは、それを通過する最大dV/dT(周波数ではない)を制限します。ダイオード1個分の順方向降下だけ入力信号が出力と異なるときには、D1またはD2がターンオンします。ダイオードがオンになると、R2の両端の電圧は一定になり、固定電流V_{DIODE}/R2がコンデンサC1を流れて、C1を指数的ではなく直線的に充電します。回路を通過する最大スロープは、V_{DIODE} ÷ (R2)(C1)に等しくなります。入力の変化がどれだけ高速でも、出力の変化はダイオードと(R2)(C)で設定されるdV/dTより速くなることはありません。

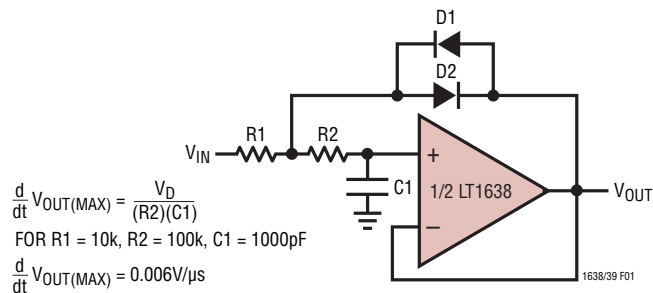
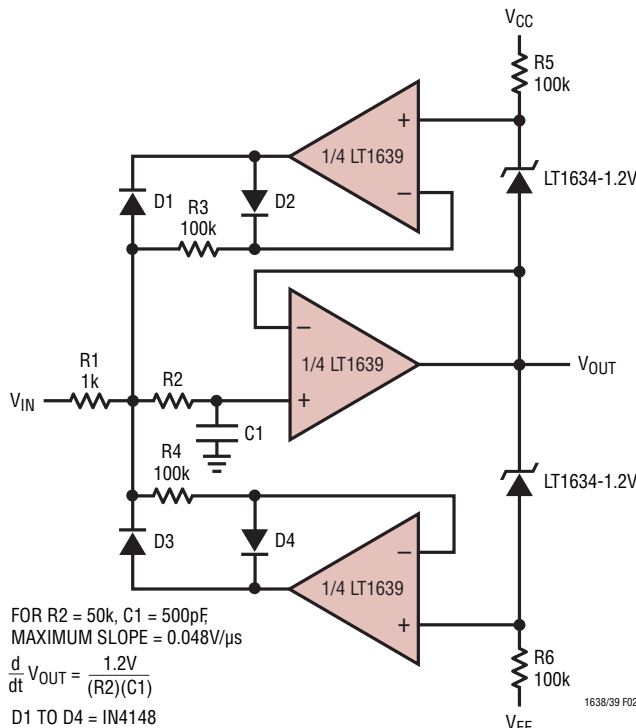


図1. ローパス・スロープ制限フィルタ

図2の回路はこのアプリケーションの変形であり、最大スロープの設定にはダイオードではなくリファレンスを使用しています。リファレンスを使用すると、スロープは温度の影響を受けなくなります。スコープ写真は、正弦波に2Vのパルスを加えた1V_{p-p}、2kHzの入力信号を示しています。この回路は2kHzの信号は通過させますが、パルスは制限します。



スロープ制限フィルタの応答

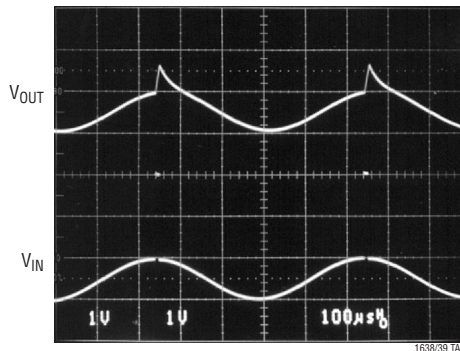


図2. OTCのローパス・スロープ・リミット・フィルタ

16389fg

標準的応用例

図3のアプリケーションは、LT1638のOver-The-Top機能を利用しています。0.2Ω抵抗は負荷電流をセンスし、オペアンプとNPNトランジスタが閉ループを形成して、Q1のコレクタ電流を負荷電流に比例させます。2kの負荷抵抗は便利なモニタとなり、電流を電圧に変換します。正電源レールV⁺はオペアンプの5V電源に制限されず、44Vまで高くすることができます。

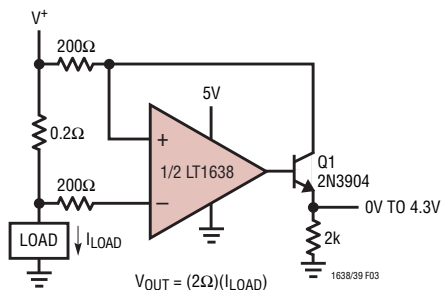


図3. 正電源レールの電流センス

図4のアプリケーションでは、LT1638をLT1634マイクロパワー・シャント・リファレンスとともに使用しています。オペアンプの電源電流はリファレンスもバイアスします。抵抗R1での電圧降下は1.2Vに固定され、1.2V/R1の出力電流を生成します。

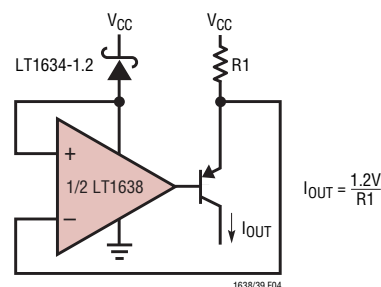
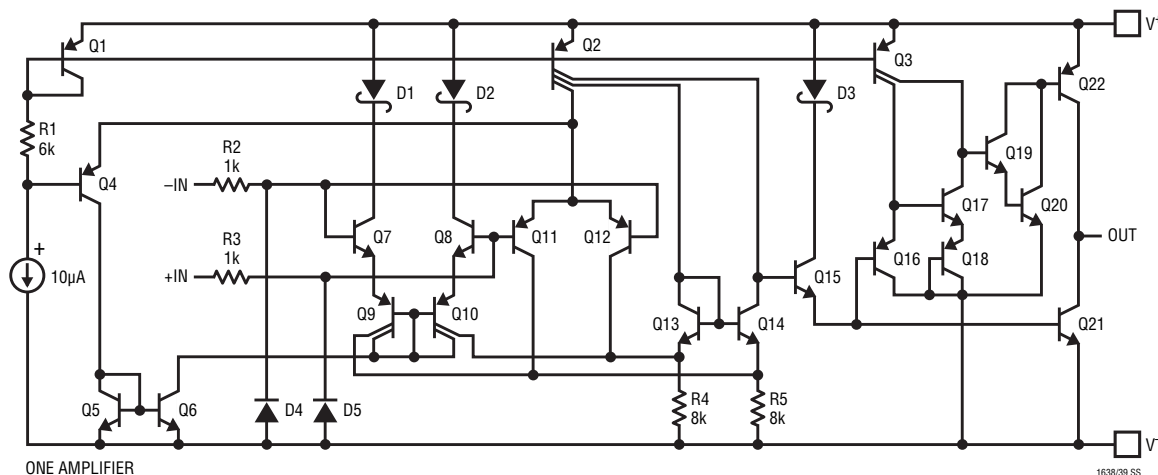


図4. 電流源

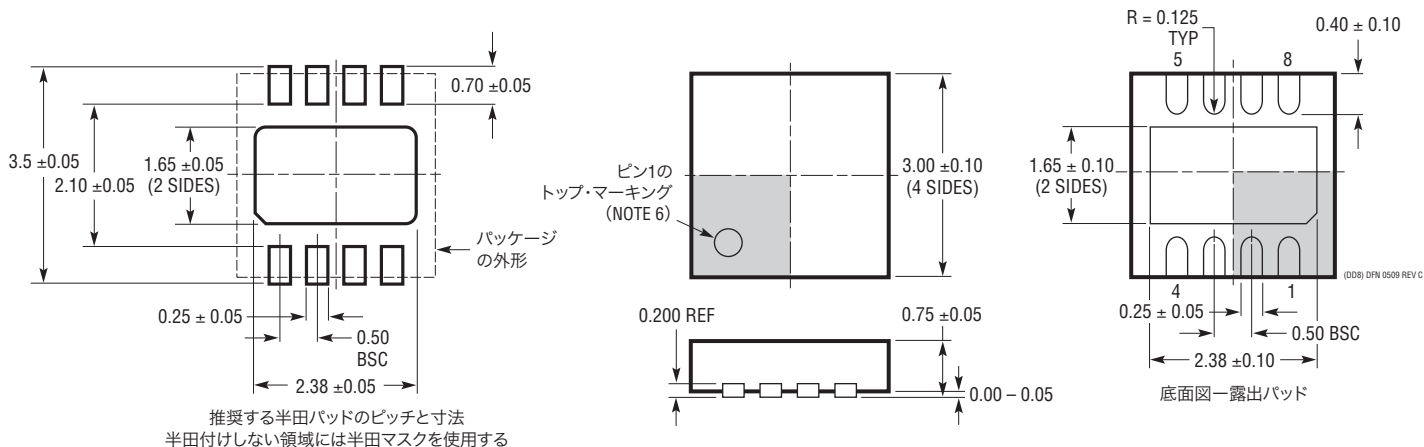
簡略回路図



パッケージ

最新のパッケージ図面については、<http://www.linear-tech.co.jp/designtools/packaging/> をご覧ください。

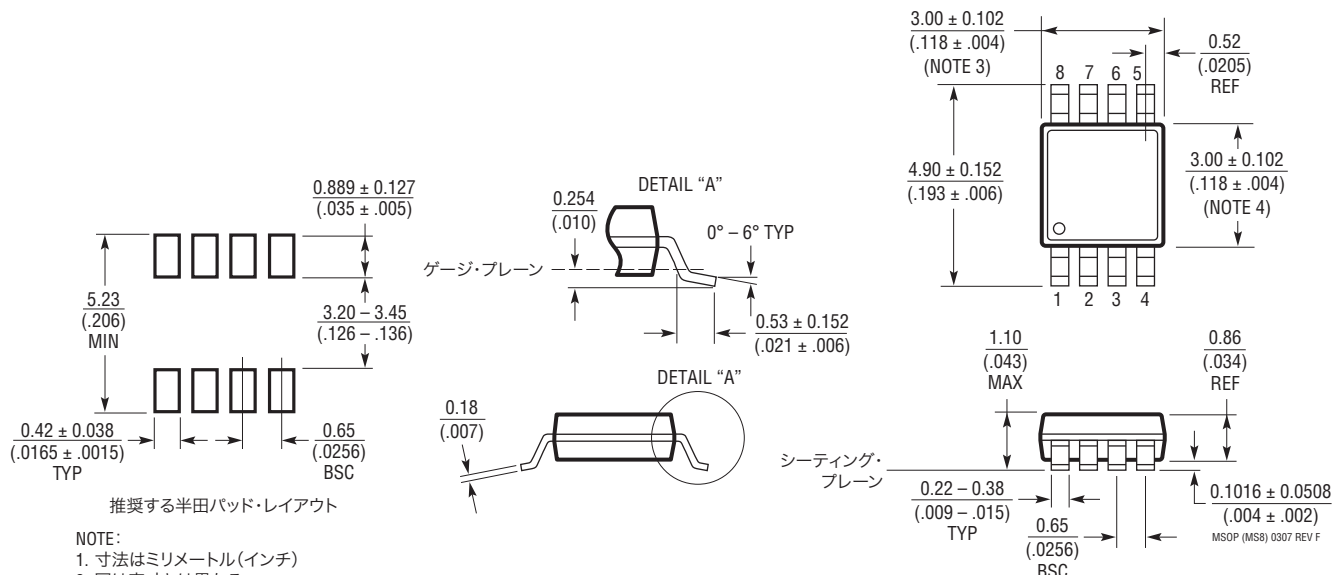
DDパッケージ 8ピン・プラスチックDFN (3mm×3mm) (Reference LTC DWG # 05-08-1698 Rev C)



NOTE:

1. 図はJEDECのパッケージ外形M0-229のバリエーション(WEED-1)になる予定
2. 図は実寸とは異なる
3. 全ての寸法はミリメートル
4. パッケージの底面の露出パッドの寸法にはモールドのバリを含まない
モールドのバリは(もしあれば)各サイドで0.15mmを超えないこと
5. 露出パッドは半田メッキとする
6. 網掛けの部分はパッケージの上面と底面のピン1の位置の参考に過ぎない

MS8パッケージ 8ピン・プラスチックMSOP (Reference LTC DWG # 05-08-1660 Rev F)



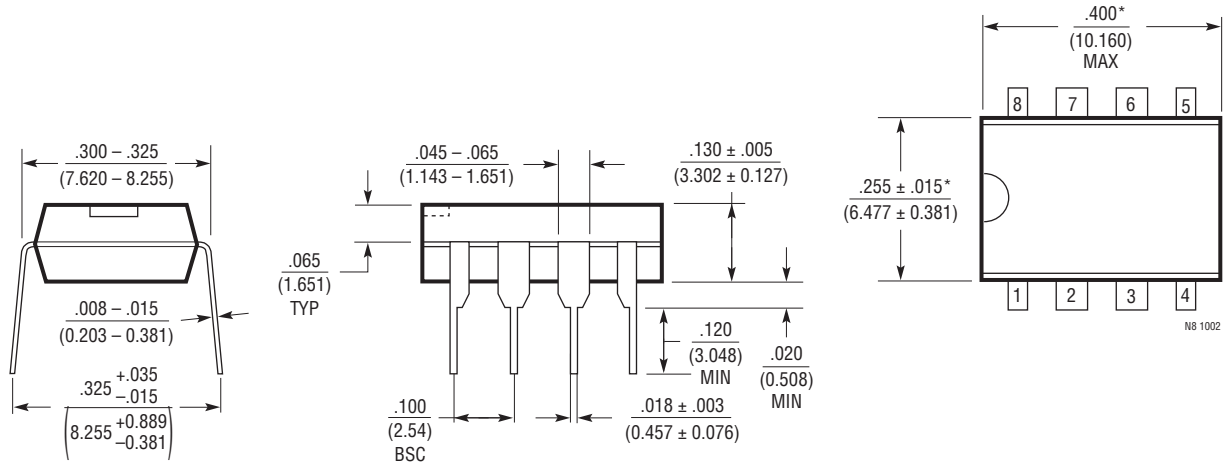
NOTE:

1. 寸法はミリメートル(インチ)
2. 図は実寸とは異なる
3. 寸法にはモールドのバリ、突出部、またはゲートのバリを含まない
モールドのバリ、突出部、またはゲートのバリは各サイドで0.152mm(0.006")を超えないこと
4. 寸法にはリード間のバリまたは突出部を含まない
リード間のバリまたは突出部は、各サイドで0.152mm(0.006")を超えないこと
5. リードの平坦度(成形後のリードの底面)は最大0.102mm(0.004")であること

パッケージ

最新のパッケージ図面については、<http://www.linear-tech.co.jp/designtools/packaging/> をご覧ください。

N8パッケージ
8ピンPDIP (細型0.300インチ)
 (Reference LTC DWG # 05-08-1510)

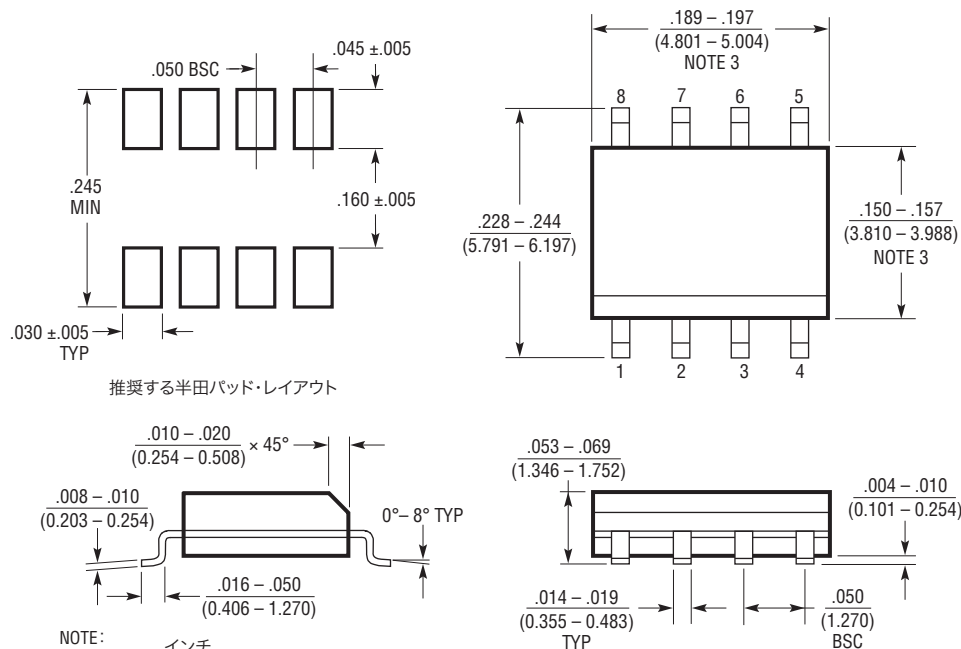


NOTE:

1. 寸法は $\frac{\text{インチ}}{\text{ミリメートル}}$

* これらの寸法にはモールドのバリまたは突出部を含まない
 モールドのバリまたは突出部は0.010" (0.254mm) を超えないこと

S8パッケージ
8ピン・プラスチック・スモール・アウトライン (細型0.150インチ)
 (Reference LTC DWG # 05-08-1610)



NOTE:

1. 寸法は $\frac{\text{インチ}}{\text{ミリメートル}}$

2. 図は実寸とは異なる

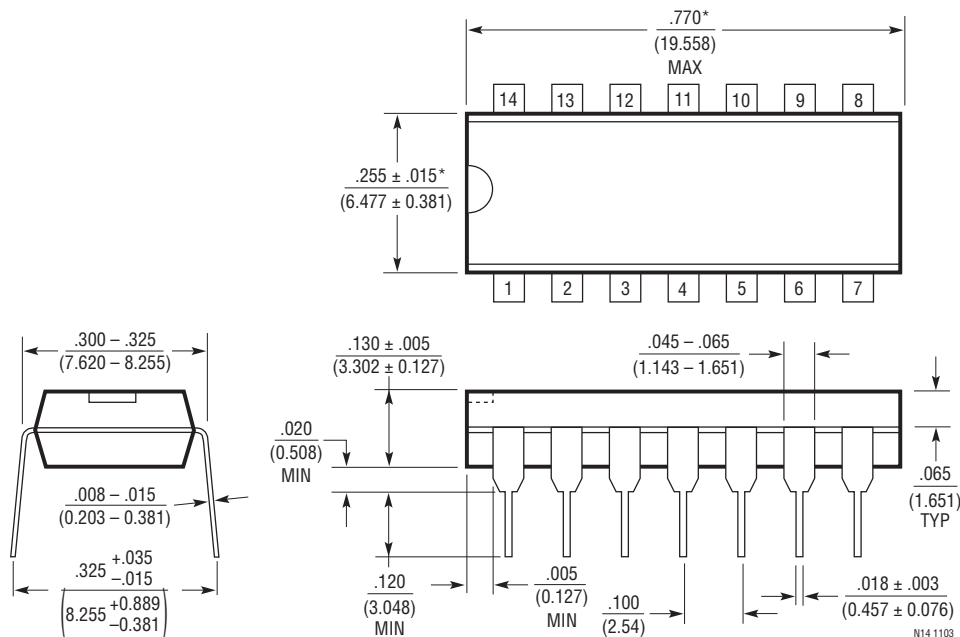
3. これらの寸法にはモールドのバリまたは突出部を含まない
 モールドのバリまたは突出部は0.006" (0.15mm) を超えないこと

S08 0303

パッケージ

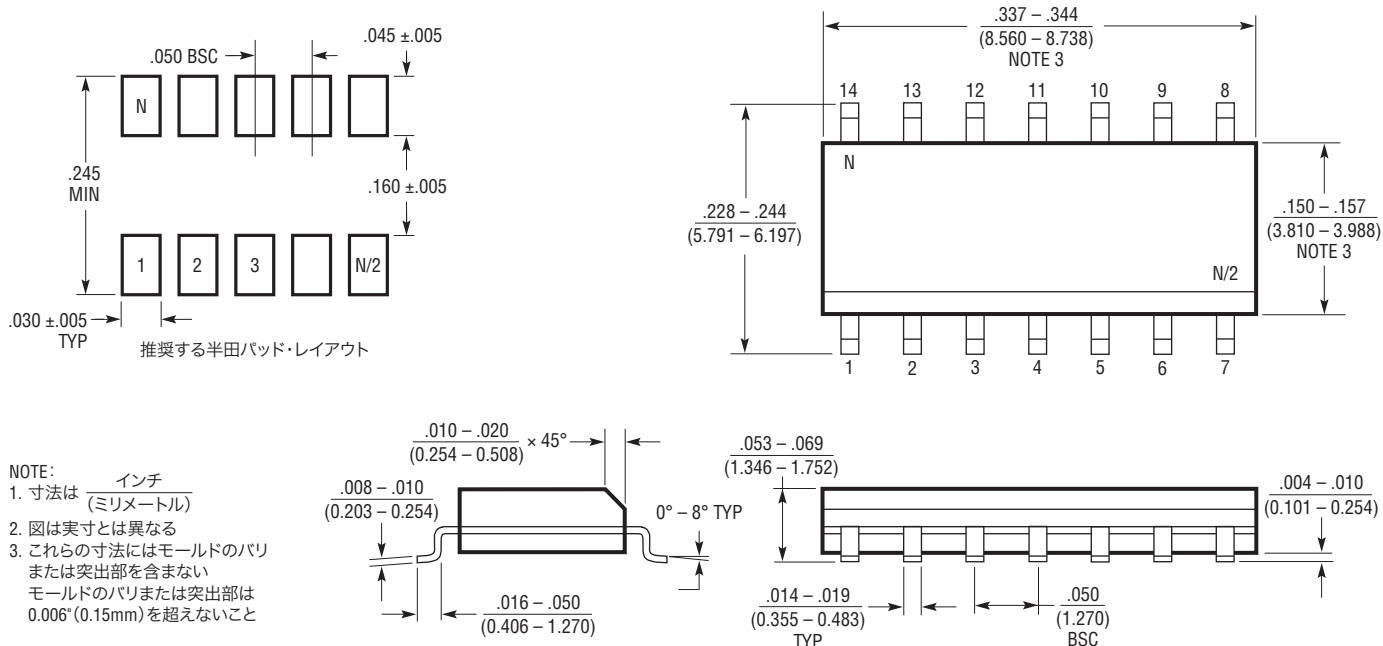
最新のパッケージ図面については、<http://www.linear-tech.co.jp/designtools/packaging/> をご覧ください。

Nパッケージ
14ピンPDIP (細型0.300インチ)
 (Reference LTC DWG # 05-08-1510)



NOTE:
 1. 寸法は $\frac{\text{インチ}}{\text{ミリメートル}}$
 * これらの寸法にはモールドのバリまたは突出部を含まない
 モールドのバリまたは突出部は0.010" (0.254mm) を超えないこと

Sパッケージ
14ピン・プラスチック・スモール・アウトライン (細型0.150インチ)
 (Reference LTC DWG # 05-08-1610)



NOTE:
 1. 寸法は $\frac{\text{インチ}}{\text{ミリメートル}}$
 2. 図は実寸とは異なる
 3. これらの寸法にはモールドのバリまたは突出部を含まない
 モールドのバリまたは突出部は0.006" (0.15mm) を超えないこと

S14 0502
 16389fg

改訂履歴 (Rev Eよりスタート)

REV	日付	概要	ページ番号
E	06/10	「電源電圧」セクションの改訂	11
F	09/10	G24のX軸の単位をHzからkHzに変更	10
G	10/11	「ピン配置」のMS8およびDDパッケージの θ_{JA} の値を更新	2
		「発注情報」の製品番号を修正、項目名を「規定温度範囲」に改訂	3
		「電気的特性」からNote 10を削除	7

標準的応用例

図5のバッテリー・モニタは、LT1638が正電源レールより高い入力で動作可能なことも示しています。このアプリケーションでは、従来型アンプは5Vとグランド間のバッテリー電圧に制限されていましたが、LT1638は44Vまでのバッテリー電圧に対応できます。バッテリーの充電中、アンプBは R_S での電圧降下を検出します。アンプBの出力により、Q2は R_B に十分な電流を流して、アンプBの入力を平衡させます。同様に、バッテリーの放電中はアンプAとQ1が閉ループを形成します。Q1またはQ2を流れる電

流は R_S を流れる電流に比例し、これが R_G に流れ込んで電圧に変換されます。アンプDは R_G 両端の電圧をバッファし増幅します。アンプCは、アンプAとアンプBの出力を比較して、 R_S を流れる電流の極性を決定します。S1が開いているとき、 V_{OUT} のスケール・ファクタは1V/Aです。S1が閉じているとき、スケール・ファクタは1V/100mAで、500 μ Aという低い電流が測定可能です。

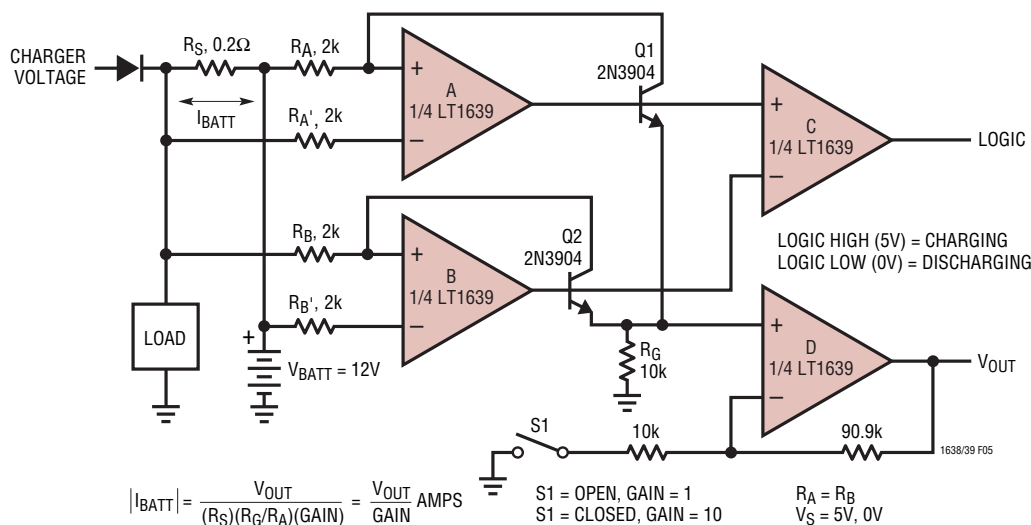


図5. バッテリー・モニタ

関連製品

製品番号	説明	注釈
LT1078/LT1079 LT2078/LT2079	デュアル/クワッド55 μ A最大、単一電源、高精度オペアンプ	入出力同相範囲はグランドを含む。V _{OS(MAX)} 70 μ Vおよびドリフト(MAX)2.5 μ V/°C、GBW 200kHz、スルーレート0.07V/ μ s
LT1178/LT1179 LT2178/LT2179	デュアル/クワッド17 μ A最大、単一電源、高精度オペアンプ	入出力同相範囲はグランドを含む。V _{OS(MAX)} 70 μ Vおよびドリフト(MAX)4 μ V/°C、GBW 85kHz、スルーレート0.04V/ μ s
LT1366/LT1367	デュアル/クワッド高精度レール・トゥ・レール入力/出力オペアンプ	V _{OS(MAX)} 475 μ V、A _{VOL(MIN)} 500V/mV、GBW 400kHz
LT1490/LT1491	デュアル/クワッドOver-The-Topマイクロパワー・レール・トゥ・レール入力/出力オペアンプ	単一電源入力範囲:-0.4V~44V、1アンプ当たり50 μ Aのマイクロパワー、レール・トゥ・レール入力/出力、GBW 200kHz
LT1636	シングルOver-The-Topマイクロパワー・レール・トゥ・レール入力/出力オペアンプ	電源電流55 μ A、V _{CC} に関係なくV _{CM} はV _{EE} 以上44Vまで、MSOPパッケージ、シャットダウン機能付き