

7A、超低ドロップアウト・ レギュレータ

特長

- 7Aの出力電流で540mVの低ドロップアウト電圧
- 高速過渡応答
- リモート・センス
- 1mVのロード・レギュレーション
- 2.5V固定出力および可変出力
- デュアル電源モードで電源シーケンスの問題がない

アプリケーション

- マイクロプロセッサ電源
- スイッチング電源用ポスト・レギュレータ
- 高電流レギュレータ
- 90MHz~166MHz、およびそれ以上の周波数で動作するPentium®プロセッサ用5V~3.XXV
- ポータブルPentiumプロセッサ用2.9V~3.3V
- Power PC™シリーズ用電源

概要

LT®1580は新世代のマイクロプロセッサに電力を供給するために設計された7Aの低ドロップアウト・レギュレータです。このデバイスのドロップアウト電圧は、軽負荷時には100mVで、7Aの出力電流時には540mVまでしか上昇しません。このドロップアウトを達成するために、出力電圧より1V高い第二の低電流入力電圧が必要です。このデバイスは、LT1584に匹敵するドロップアウトをもつ単一電源デバイスとしても使用できます。

LT1580には、他のいくつかの新しい機能が追加されました。 リモート・センス・ピンが引き出されています。この機能は 負荷の変動による出力電圧の変化を実質的になくします。 SENSEピンで測定した100mAから7Aの負荷電流ステップに 対する標準ロード・レギュレーションは1mV未満です。

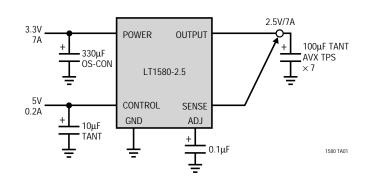
LT1580は、LT1584と同等の高速過渡応答特性を有しています。固定電圧デバイスでは、ADJUSTピンが引き出されています。ADJUSTピンに小容量のコンデンサを接続すると、さらに過渡特性が改善されます。

このデバイスは、5Vおよび3.3V電源が利用できるマザーボード上で、2V~3Vのプロセッサ電源を生成するのに最適です。

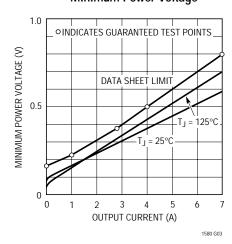
∠ブ、LTC、およびLTはリニアテクノロジーの登録商標です。 Pentiumはインテル社の登録商標です。 PowerPCはIBM社の商標です。

TYPICAL APPLICATION

2.5V Microprocessor Supply



Dropout Voltage – Minimum Power Voltage



TECHNOLOGY TECHNOLOGY

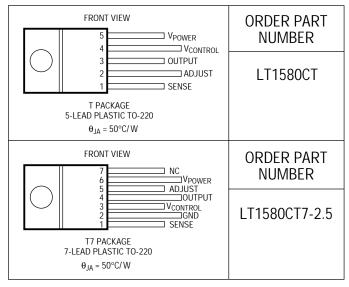
ABSOLUTE MAXIMUM RATINGS

V _{POWER} Input Voltage	6V
V _{CONTROL} Input Voltage 1	13V
Storage Temperature –65°C to 150	Э°С
Operating Junction Temperature Range	
Control Section 0°C to 12!	5°C
Power Transistor 0°C to 150	Э°С
Lead Temperature (Soldering, 10 sec)300	Э°С

PRECONDITIONING

100% Thermal Limit Functional Test

PACKAGE/ORDER INFORMATION



Consult factory for Industrial and Military grade parts.

ELECTRICAL CHARACTERISTICS (Note 1)

PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
Output Voltage: LT1580-2.5	$\begin{aligned} &V_{CONTROL} = 5V\text{, } V_{POWER} = 3.3V\text{, } I_{LOAD} = 0\text{mA} \\ &V_{CONTROL} = 4V \text{ to } 12V\text{, } V_{POWER} = 3V \text{ to } 5.5V\text{, } I_{LOAD} = 0\text{mA} \text{ to } 4A \\ &V_{CONTROL} = 4V \text{ to } 12V\text{, } V_{POWER} = 3.3V \text{ to } 5.5V\text{, } I_{LOAD} = 0\text{mA} \text{ to } 7A \end{aligned}$	•	2.485 2.475 2.475	2.500 2.500 2.500	2.515 2.525 2.525	V V V
Reference Voltage: LT1580 (V _{ADJ} = 0V)	$\begin{aligned} &V_{CONTROL}=2.75\text{V, }V_{POWER}=2\text{V, }I_{LOAD}=10\text{mA}\\ &V_{CONTROL}=2.7\text{V to }12\text{V, }V_{POWER}=1.75\text{V to }5.5\text{V, }I_{OUT}=10\text{mA to }4\text{A}\\ &V_{CONTROL}=2.7\text{V to }12\text{V, }V_{POWER}=2.05\text{V to }5.5\text{V, }I_{OUT}=10\text{mA to }7\text{A} \end{aligned}$	•	1.243 1.237 1.237	1.250 1.250 1.250	1.257 1.263 1.263	V V V
Line Regulation: LT1580-2.5 LT1580	V _{CONTROL} = 3.65V to 12V, V _{POWER} = 3V to 5.5V, I _{LOAD} = 10mA V _{CONTROL} = 2.5V to 12V, V _{POWER} = 1.75V to 5.5V, I _{LOAD} = 10mA	•		1 1	3	mV mV
Load Regulation: LT1580-2.5 LT1580 (V _{ADJ} = 0V)	V _{CONTROL} = 5V, V _{POWER} = 3.3V, I _{LOAD} = 0mA to 7A V _{CONTROL} = 2.75V, V _{POWER} = 2.1V, I _{LOAD} = 10mA to 7A	•		1 1	5 5	mV mV
Minimum Load Current: LT1580	V _{CONTROL} = 5V, V _{POWER} = 3.3V, V _{ADJ} = 0V (Note 3)	•		5	10	mA
Control Pin Current: LT1580-2.5 (Note 4)	V _{CONTROL} = 5V, V _{POWER} = 3.3V, I _{LOAD} = 100mA V _{CONTROL} = 5V, V _{POWER} = 3. 3V, I _{LOAD} = 4A V _{CONTROL} = 5V, V _{POWER} = 3V, I _{LOAD} = 4A V _{CONTROL} = 5V, V _{POWER} = 3.3V, I _{LOAD} = 7A	•		6 30 33 60	10 60 70 120	mA mA mA mA
Control Pin Current: LT1580 (Note 4)	V _{CONTROL} = 2.75V, V _{POWER} = 2.05V, I _{LOAD} = 100mA V _{CONTROL} = 2.75V, V _{POWER} = 2.05V, I _{LOAD} = 4A V _{CONTROL} = 2.75V, V _{POWER} = 1.75V, I _{LOAD} = 4A V _{CONTROL} = 2.75V, V _{POWER} = 2.05V, I _{LOAD} = 7A	•		6 30 33 60	10 60 70 120	mA mA mA mA
Ground Pin Current: LT1580-2.5	V _{CONTROL} = 5V, V _{POWER} = 3.3V, I _{LOAD} = 0mA	•		6	10	mA
Adjust Pin Current: LT1580 (V _{ADJ} = 0V)	V _{CONTROL} = 2.75V, V _{POWER} = 2.05V, I _{LOAD} = 10mA	•		50	120	μА



ELECTRICAL CHARACTERISTICS

PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
Current Limit: LT1580-2.5	$V_{CONTROL} = 5V$, $V_{POWER} = 3.3V$, $\Delta V_{OUT} = 100$ mV	7.1	8		А
LT1580 (V _{ADJ} = 0V)	$V_{CONTROL} = 2.75V$, $V_{POWER} = 2.05V$, $\Delta V_{OUT} = 100mV$	7.1	8		A
Ripple Rejection: LT1580-2.5	$V_C = V_P = 5V$ Avg, $V_{RIPPLE} = 1V_{P-P}$, $I_{OUT} = 4A$, $T_J = 25$ °C	60	80		dB
LT1580	$V_C = V_P = 3.75 \text{V Avg}, V_{RIPPLE} = 1 V_{P-P}, V_{ADJ} = 0 \text{V}, I_{OUT} = 4 \text{A}, T_J = 25 ^{\circ}\text{C}$	60	80		dB
Thermal Regulation	30ms Pulse		0.002	0.020	%/W
Thermal Resistance, Junction-to-Case	T, T7 Packages, Control Circuitry/Power Transistor		0.65/2.70		°C/W
Dropout Voltage (Note 2)					
Minimum V _{CONTROL} : LT1580-2.5	V _{POWER} = 3.3V, I _{LOAD} = 100mA		1.00	1.15	V
(V _{CONTROL} – V _{OUT})	$V_{POWER} = 3.3V$, $I_{LOAD} = 1A$		1.00	1.15	V
	$V_{POWER} = 3.3V$, $I_{LOAD} = 4A$		1.06	1.20	V
	$V_{POWER} = 3.3V$, $I_{LOAD} = 7A$		1.15	1.30	V
Minimum V _{CONTROL} : LT1580	V _{POWER} = 2.05V, I _{LOAD} = 100mA		1.00	1.15	V
(V _{CONTROL} – V _{OUT})	$V_{POWER} = 2.05V$, $I_{LOAD} = 1A$		1.00	1.15	V
$(V_{ADJ} = 0V)$	$V_{POWER} = 2.05V, I_{LOAD} = 2.75A$		1.05	1.18	V
	$V_{POWER} = 2.05V$, $I_{LOAD} = 4A$		1.06	1.20	V
	$V_{POWER} = 2.05V, I_{LOAD} = 7A$		1.15	1.30	V
Minimum V _{POWER} : LT1580-2.5	$V_{CONTROL} = 5V$, $I_{LOAD} = 100$ mA		0.10	0.17	V
(V _{POWER} – V _{OUT})	$V_{CONTROL} = 5V$, $I_{LOAD} = 1A$		0.15	0.22	V
	$V_{CONTROL} = 5V$, $I_{LOAD} = 4A$, $T_{J} = 25^{\circ}C$		0.34	0.40	V
	$V_{CONTROL} = 5V$, $I_{LOAD} = 4A$			0.50	V
	$V_{CONTROL} = 5V$, $I_{LOAD} = 7A$, $T_{J} = 25^{\circ}C$		0.54	0.62	V
	$V_{CONTROL} = 5V$, $I_{LOAD} = 7A$		0.70	0.80	V
Minimum V _{POWER} : LT1580	V _{CONTROL} = 2.75V, I _{LOAD} = 100mA		0.10	0.17	V
(V _{POWER} – V _{OUT})	$V_{CONTROL} = 2.75V$, $I_{LOAD} = 1A$		0.15	0.22	V
$(V_{ADJ} = 0V)$	$V_{\text{CONTROL}} = 2.75V$, $I_{\text{LOAD}} = 2.75A$		0.26	0.38	V
	$V_{CONTROL} = 2.75V$, $I_{LOAD} = 4A$, $T_{J} = 25^{\circ}C$		0.34	0.40	V
	$V_{CONTROL} = 2.75V$, $I_{LOAD} = 4A$			0.50	V
	$V_{CONTROL} = 2.75V$, $I_{LOAD} = 7A$, $T_{J} = 25^{\circ}C$		0.54	0.62	V
	$V_{CONTROL} = 2.75V$, $I_{LOAD} = 7A$		0.70	0.80	V

The ullet denotes specifications which apply over the full operating temperature range.

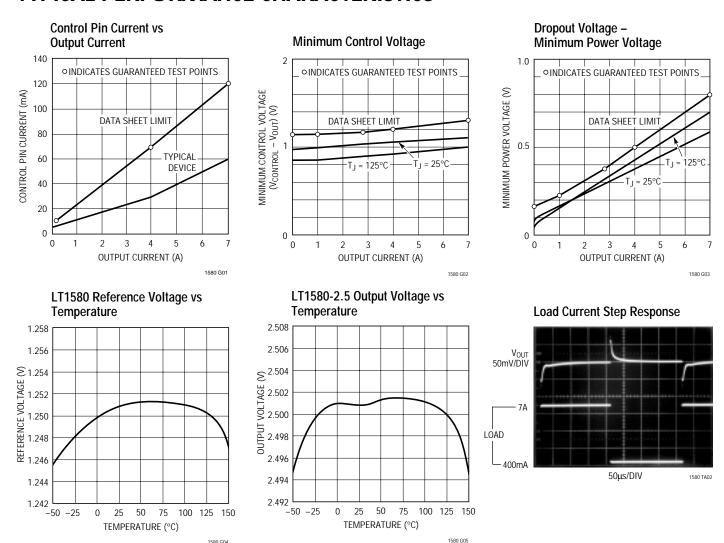
Note 1: Unless otherwise specified $V_{OUT} = V_{SENSE}$. For the LT1580 adjustable device $V_{ADJ} = 0V$.

Note 2: For the LT1580, dropout is caused by either minimum control voltage ($V_{CONTROL}$) or minimum power voltage (V_{POWER}). Both parameters are specified with respect to the output voltage. The specifications represent the minimum input/output voltage required to maintain 1% regulation.

Note 3: For the LT1580 adjustable device the minimum load current is the minimum current required to maintain regulation. Normally the current in the resistor divider used to set the output voltage is selected to meet the minimum load current requirement.

Note 4: The control pin current is the drive current required for the output transistor. This current will track output current with roughly a 1:100 ratio. The minimum value is equal to the quiescent current of the device.

TYPICAL PERFORMANCE CHARACTERISTICS



ピン機能 (5ピンTO-220/7ピンTO-220)

SENSE(ピン1): このピンはデバイスのリファレンス電圧のプラス側です。このピンにより、負荷の出力電圧のケルビン・センスが可能です。

ADJUST(ピン2/5): このピンはデバイスのリファレンス電圧のマイナス側です。過渡応答は、ADJUSTピンからグランドに小容量のバイパス・コンデンサを追加すれば改善できます。固定電圧デバイスの場合にも、ユーザがバイパス・コンデンサを追加できるように、ADJUSTピンが引き出されています。

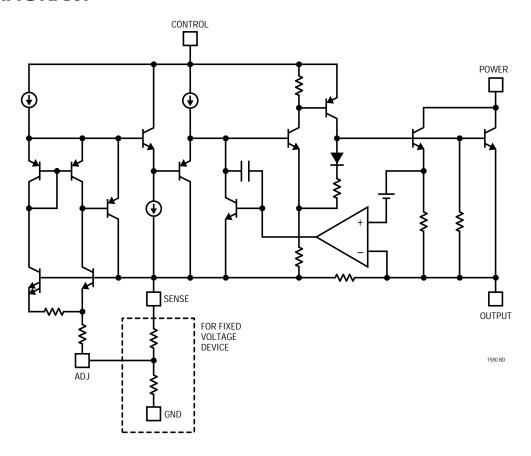
GND(ピン2、7端子品のみ):固定電圧デバイスの場合、このピンは出力電圧を設定する抵抗分圧器のボトムになります。

 $V_{POWER}($ ピン5/6): これはLT1580のパワー・デバイスのコレクタです。このピンを通して出力負荷電流が供給されます。デバイスを安定化させるには、このピンの電圧が出力電圧よりも $0.1V \sim 0.8V$ 以上高くなければなりません(ドロップアウト仕様参照)。

V_{CONTROL}(ピン4/3): このピンはデバイスのコントロール回路用の電源ピンです。このピンに流れ込む電流は、出力電流の約1%になります。デバイスを安定化させるには、このピンの電圧が出力電圧よりも1.0Vから1.3V高くなければなりません(ドロップアウト仕様参照)。

OUTPUT(ピン3/4): デバイスの電源出力。

BLOCK DIAGRAM



アプリケーション情報

LT1580は新世代のマイクロプロセッサに電力を供給するように設計された低ドロップアウト・レギュレータです。マイクロプロセッサ・メーカが5V専用CPUから移行したため、デスクトップ・コンピュータ・システムでは低ドロップアウト・レギュレータがより一般的となりました。今日では広範囲の電源要求が存在し、新しい電圧のデバイスも続々登場しています。多くの場合、入力・出力間の差が非常に小さいため、今日市場に出回上でいる多くの低ドロップアウト・レギュレータは実質上不適格です。LT1580は、ほとんどのシステムに存在する複数の電源を使用して、ドロップアウト電圧を低下させるように設計されています。この2電源方式により効率が向上しました。

出力電圧より最低1V高い第二の電源を使用して、コントロール回路に電源を供給し、NPN出力トランジスタに出力電流を供給します。これによって、NPNを飽和状態にドライブできるため、従来のデザインと比較して、ド

ロップアウト電圧がVBEだけ低くなります。コントロール電圧に対する電流要求は比較的小さく、出力電流の約1%、すなわち7A負荷では約70mAになります。この電流の大部分はNPN出力トランジスタのドライブ電流になります。このドライブ電流は出力電流の一部になります。

最適な性能を得るには、コントロール電圧が出力電圧より最低1Vは高くなければなりません。コントロール・ピンの最大電圧は13Vです。電源ピンの最大電圧は7Vに制限されます。固定電圧デバイスのグランド・ピン電流は、6mA(標準)で、負荷に対して一定です。可変電圧デバイスのADJUSTピン電流は、25 で60μAであり、絶対温度に比例して変化します。

LT1580は周波数補償が改善されており、非常に低いESRのコンデンサを使用できます。これは、最先端の低電圧、高速マイクロプロセッサのニーズに応えるには重要なことです。現世代のマイクロプロセッサは、わずか数

十nsで負荷電流をほぼ数百mAから数Aまで変化させます。出力電圧の許容差は小さく、仕様の一部に過渡特性が含まれています。LT1580は、これらのマイクロプロセッサの高速電流負荷ステップ条件を満足するように設計されており、安定化を維持するための出力容量がより小さくてすむためトータル・コストが削減されます。

慎重な設計によって、デュアル電源システムに必要なすべての電源シーケンス問題を解決しました。両方の電源が動作するまで、出力電圧は発生しません。コントロール電圧が最初に立ち上がった場合、電源入力電圧が立ち上がるまで、出力電流は数mAに制限されます。電源入力が最初に立ち上がった場合、コントロール電圧が立ち上がるまで出力はターンオンしません。安定化されない状態で出力が立ち上がることは決してありません。LT1580はコントロール入力と電源入力を連結して、単一電源デバイスとして動作させることもできます。単一電源動作でのドロップアウトは、最小コントロール電圧によって決まります。

LT1580はいくつかの革新的な機能を備えており、従来の3端子レギュレータよりも多くのピンを必要とします。固定および可変電圧デバイスには、リモート・センス・ピンがあり、レギュレータではなく、負荷において、出力電圧の非常に高精度な安定化を実現できます。その結果、2.5V出力での100mA~7A出力電流範囲における標準ロード・レギュレーションは一般に1mV未満です。固定電圧デバイスの場合にも、ユーザがバイパイスを追加できるように、ADJUSTピンが引き出されています。これにより、ユーザが内部抵抗分圧器をバイパスして過渡特性を改善することができます。従来の固定出力電圧デバイスには、この機能は備わっていませんでした。ADJUSTピンを0.1μF~1μFのコンデンサでバイパスすれば、最適な過渡応答が得られます。選択する値は、システムの出力容量によって決まります。

前述の機能強化に加えて、リファレンス精度が2倍に改善されており、25 で±0.6%の初期許容差が保証されています。温度ドリフトも十分にコントロールされます。高精度の内部分圧抵抗と組み合わせると、このデバイスは全温度範囲および負荷電流範囲にわたり、容易に1%の出力精度を保持でき、1Vよりもかなり低い入力/出力電圧差で動作することができます。

LT1580の代表的なアプリケーションには、5Vコントロール電源による3.3V 2.5V変換、12Vコントロール電源による5V 4.2V変換、または12Vコントロール電源による5V 3.6V変換などがあります。卓越した静および動的仕様とともに、4Aで0.5V以下のドロップアウト電圧が容易に得られます。LT1580は、0.8Vの最大ドロップアウトで、7Aの出力電流を供給できます。また、LT1580は高速過渡応答特性を備えているため、今日のマイクロプロセッサに付随する大きな電流変化にも対応可能です。このデバイスは過電流および過温度状態からも完全に保護されています。固定電圧(2.5V)および可変出力バージョンが用意されています。このデバイスは、可変電圧デバイス用の5ピンと固定電圧デバイス用の7ピンのマルチリードTO-220パッケージで供給されます。

接地および出力のセンス

LT1580では、負荷の高電圧側と低電圧側の両方に真のケ ルビン接続を行うことができます。これは負荷での電圧安 定化を簡単に最適化できることを意味します。一般に安定 化を低下させる要因となるレギュレータと負荷の間の寄 生抵抗によって生じる電圧ドロップは、LT1580のレギュ レーション・ループの内側に置くことができます。図1から 図3に、リモート・センシングの利点を示します。図1に、 SENSE端子を直接デバイスの出力に接続した、従来型3端 子レギュレータ構成のLT1580を示します。RpはLT1580と 負荷間の接続の寄生抵抗を表します。この負荷は一般にマ イクロプロセッサで、Rpはレギュレータとプロセッサ間 にモジュラー・レギュレータを配置した場合は、PCトレー スかコネクタ抵抗あるいはその両方で構成されます。 Rpの影響は図3のトレースAで見ることができます。非常 に小さな抵抗でも大きなロード・レギュレーション・ス テップを引き起こします。たとえば、出力電流が7Aの場合 には、抵抗0.001 について出力電圧が7mVだけシフトし ます。図2では、LT1580はリモート・センス機能を利用する ように接続されています。SENSEピンと抵抗分圧器のトッ プは負荷の先端に接続されます。抵抗分圧器のボトムは、 負荷の底部に接続されます。これで、R₂は効果的にLT1580 のレギュレーション・ループの内側に接続され、負荷側の ロード・レギュレーションはRpの値が妥当であれば無視 できます。図3のトレースBは、出力安定化の影響を示しま す。Rpに起因する電圧ドロップがなくならないことに注 意してください。これらは、図2のようにループの内側に あっても、あるいは図1のようにループの外側にあっても



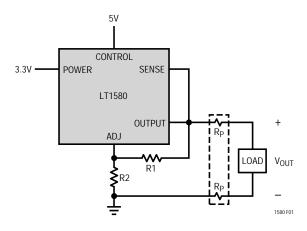


Figure 1. Conventional Load Sensing

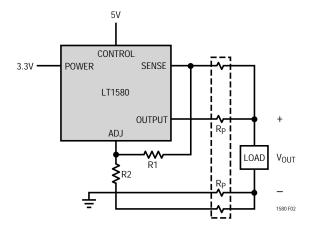


Figure 2. Remote Load Sensing

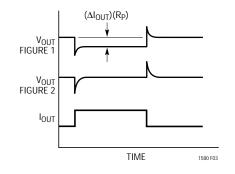


Figure 3. Remote Sensing Improves Load Regulation

関係なく、レギュレータのドロップアウト電圧に追加されます。これは、入出力電圧がLT1580のドロップアウト電圧とRp両端の電圧ドロップを加算した合計電圧より大きい限り、LT1580が負荷の電圧をコントロールできることを意味します。

安定性

LT1580では、デバイス周波数補正の一部として出力コンデンサを使用しなければなりません。このデバイスには、安定性を確保するために、22µFのタンタルまたは150µFのアルミニウム電解コンデンサが必要です。これより大きなコンデンサ値を使用すれば、安定性が向上し過渡性能が改善されます。

多種多様なコンデンサが入手可能で、特性も広範囲にわたります。これらのコンデンサは、コンデンサ許容差(最高で±100%まで変動する場合もある)、等価直列抵抗、等価直列インダクタンス、およびキャパシタンス温度係数が異なります。LT1580の周波数補償は、低ESRコンデンサの周波数応答を最適化します。一般に、ESRが1以下のコンデンサを使用してください。

マイクロプロセッサ・アプリケーションの場合は、プロセッサの過渡要求条件を満足するために、より大きな容量のコンデンサが必要です。プロセッサ・メーカは、電源に厳しい電圧許容差を求めています。プロセッサが生成する高周波ノイズを制限するために、高品質なバイパス・コンデンサを使用しなければなりません。コンデンサの寄生インダクタンス(ESL)および抵抗(ESR)を許容可能なレベルに制限するには、一般に高品質の大容量タンタル・コンデンサの他に複数の小型セラミック・コンデンサが必要です。LT1580はプロセッサ・メーカが推奨するタイプのコンデンサを使用すれば安定して動作します。

LT1580のADJUST端子をバイパスすれば、リップル除去と過渡応答が改善されます。固定電圧デバイスでは特にこの機能を可能にするために、ADJUSTピンが引き出されています。

大きな負荷電流変動でも良好な過渡応答を保証するために、レギュレータの出力に数百µF単位のコンデンサが使用されます。出力容量は無制限に増大でき、出力コンデンサの値が大きいほどLT1580の安定性と過渡応答が改善されます。

最近のマイクロプロセッサは、大きな高周波過渡電流を 生成します。負荷電流ステップには、レギュレータが負 荷電流レベルに抑制するまで、出力デカップリング・ ネットワークが処理しなければならない高次周波数成分 が含まれています。コンデンサは最適な要素ではなく、

寄生抵抗とインダクタンスを含みます。これらの寄生要素は、過渡負荷ステップ変化の初めに出力電圧の変化を支配します。出力コンデンサのESRは、出力電圧で瞬時ステップ ($\Delta V = \Delta I$)(ESR) を生成します。出力コンデンサのESLによって、出力電流の変化率($V = \Delta I/\Delta t$)に比例した垂下りが生じます。出力容量は、レギュレータが応答できるようになるまでの時間($\Delta V = \Delta t$)($\Delta I/C$)に比例する出力電圧の変化を発生します。図4にこれらの過渡的な影響を示します。

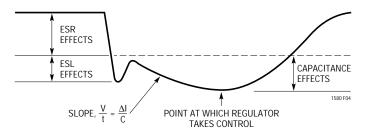


Figure 4

これらの高速マイクロプロセッサの出力電圧許容差を満足するには、低ESR、低ESL、および良好な高周波特性を有するコンデンサを使用することが不可欠です。これらの要求条件を満たすには、高品質の表面実装型タンサとセラミック・コンデンサを担み合ので、コンデンサとセラミック・オットワークの理があります。デカップリング・カップリング・アピンので、デカップリング・でで、デカップリング・でで、デカップリング・アピンの理想的な位置は、実際の人間でプリング・ネットワークの理想的な位置は、実際の人間でプリング・ネットワークの理想的な位置は、実際の人間でプリング・ネットワークの理想的な位置は、実際の人間でフリング・スットワークの理想ができまでの人口ででで、これパワー・プレーンおよびグランド・プレーンおよびグランド・プレーンおよびグランド・プレーンおよびグランド・プレーンおよびグランド・プレーンをらに、広いパワー・プレーンおよびグランド・プレースを使用して、配線での降下を小さくしてください。

出力電圧

LT1580の可変電圧バージョンは、SENSEピンとADJUST ピンの間に1.25Vのリファレンス電圧を発生します(図5参照)。これら2つの端子の間に抵抗R1を置くと、R1を通ってR2に定電流が流れ、全出力電圧を設定します。通常、R1はこの電流が10mAの規定最小負荷電流になるように選択します。ADJUSTピンから流れ出る電流がR1からの電流に加算されます。ADJUSTピンの電流はわずか(標準50μA)なものです。ADJUSTピンの電流は出力電圧にはほとんど関係なく、非常に精密な出力電圧の設定が必要なときにのみ検討が必要です。最良の安定化を実現するには、抵抗分圧器のトップを直接SENSEピンに接

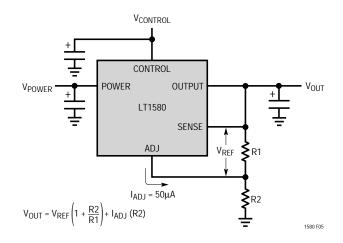


Figure 5. Setting Output Voltage

続しなければなりません。上記の接地とケルビン・センスを参照してください。

保護ダイオード

通常の動作では、LT1580には保護ダイオードは必要ありません。従来の3端子レギュレータでは、ダイのオーバストレスを防止するために出力ピンと入力ピンの間、またはAD-JUSTピンと出力ピンの間に保護ダイオードが必要です。

LT1580では内部抵抗によってADJUSTピンの内部電流経路が制限されます。したがって、ADJUSTピンにコンデンサを接続していても、短絡状態のデバイスの安全性保証に保護ダイオードは必要ありません。ADJUSTピンは、出力に関して過渡的に±7Vまでデバイスの劣化なくドライブできます。

出力ピンとV_{POWER}ピンの間の保護ダイオードは、通常は不要です。LT1580の出力ピンとV_{POWER}ピンの間の内部ダイオードは、50A~100Aのマイクロ秒のサージ電流を処理することができます。大出力容量でも、通常の動作でこれらの値のサージ電流が発生することはまずありません。1000μF~5000μF位の大きな値の出力コンデンサを接続し、V_{POWER}ピンをグランドに瞬時にグランドに短絡した場合にのみ、デバイスが損傷することがあります。電源入力にあるクローバ回路がこのような電流レベルを発生する可能性があるため、出力から電源入力にダイオードを接続することを推奨します。これを図6に示します。一般に、通常の電源のオン・オフやシステムの「活線挿抜」を行っても、損傷を与えるほどの大きな電流は流れません。

出力ピンとV_{CONTROL}ピンの間の保護ダイオードは、通常は不要です。LT1580の出力ピンとV_{CONTROL}ピンの間の内部ダイオードは、1Aから10Aまでマイクロ秒のサージ電流を処理することができます。これは、V_{CONTROL}ピンを大容量出力コンデンサを持つクローバ回路で瞬時にグランドに短絡した場合にしか発生しません。V_{CONTROL}ピンは通常低電流電源であるため、この状態が発生することはまずありません。V_{CONTROL}ピンが瞬時にグランドに短絡される可能性がある場合は、出力ピンからV_{CONTROL}ピンへの保護ダイオードが推奨されます。これを図6に示します。一般に、通常の電源のオン・オフやシステムで「活線挿抜」を行っても、損傷を与えるほどの大きな電流は流れません。

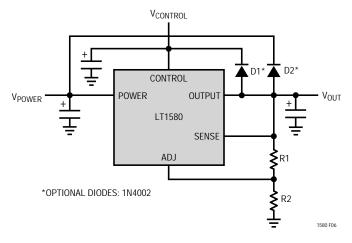


Figure 6. Optional Clamp Diodes Protect Against Input Crowbar Circuits

LT1580がコントロール・ピンと電源入力ピンをまとめて短絡して単一電源デバイスとして接続されている場合は、出力と電源入力ピンの間の内部ダイオードがコントロール入力ピンを保護します。

他のレギュレータの場合と同様に、入力と出力間の最大 電圧差を超えると、内部トランジスタがブレークダウン し、保護回路がまったく機能しなくなります。

熱に関する考察

LT1580は、過負荷状態でデバイスを保護するために設計された内部サーマル・リミット回路を備えています。 ただし、連続通常負荷状態では最大接合温度定格を超え てはなりません。接合部から周囲までの熱抵抗のあらゆる原因について、注意深く検討することが重要です。これには、ジャンクションからケース、ケースからヒートシンク、およびヒートシンク自体の熱抵抗があります。電気的特性セクションには、デバイスのコントロール部とパワー部の両方に対する熱抵抗仕様が記載されています。コントロール部の熱抵抗は0.65 /Wで規定され、コントロール部の接合部温度は最高125 まで上昇させることができます。パワー部の熱抵抗は2.7 /Wで規定され、パワー部の接合部温度は最高150 まで上昇させることができます。コントロールおよびパワー部の熱抵抗の差は、電源トランジスタとコントロール回路の熱勾配によるものです。

デバイスで消費される実質上すべての電力がパワー・トランジスタで消費されます。パワー・トランジスタの温度上昇は、コントロール部の温度上昇より大きくなるため、消費されるワットあたりの実効熱抵抗、温度上昇はコントロール部より低くなります。12Wより低い電力レベルでは温度勾配が25 より小さく、最大周囲温度はコントロール部の接合部温度によって決定されます。これはコントロール部の最大接合部温度が低くなるためです。

12Wより大きな電力レベルでは温度勾配が25 より大きく、最大周囲温度はパワー部によって決まります。いずれのケースも、接合部温度はデバイスの全消費電力によって決まります。ほとんどの低ドロップアウト・アプリケーションでは、消費電力は12W以下です。

デバイスの電力は、出力トランジスタで消費される電力とドライブ回路で消費される電力の2つの要素で構成されます。コントロール回路で消費される電力は無視できます。

ドライブ回路の消費電力は次のようになります。

 $P_{DRIVE} = (V_{CONTROL} - V_{OUT})(I_{CONTROL})$

ただし、I_{CONTROL}はI_{OUT}/100(標準)とI_{OUT}/58(最大)の間の値です。

I_{CONTROL}は出力電流の関数です。I_{CONTROL}対I_{OUT}の曲線は、代表的性能特性曲線に記載されています。



トランジスタの電力は次式のようになります。

 $P_{OUTPUT} = (V_{POWER} - V_{OUT})(I_{OUT})$

全電力は次式のようになります:

 $P_{TOTAL} = P_{DRIVE} + P_{OUTPUT}$

接合部 - ケース間熱抵抗は、ICの接合部からダイの真下のケース底部までで規定されます。これは熱流の最小抵抗の経路です。パッケージのこの領域からヒートシンクまで可能な最良の熱流を保証するには、適切に実装する必要があります。ケースからヒートシンクへの接続部として熱コンパウンドを使用することをぜひお勧めします。デバイスのケースを電気的に絶縁しなければならない場合、熱抵抗がその分増加する事を考慮すれば、熱伝導性スペーサを使用できます。"Mounting Considerations for Power Semiconductors" 1990 Linear Applications Handbook, Volume 1, Pages RR3-1 to RR3-20を参照してください。

LT1580のケースはすべて出力と電気的に接続されているので注意してください。以下の例は最大接合部温度を計算する方法を示します。LT1580を使用し、以下の条件を仮定します:

V_{CONTROL} (最大連続) = 5.25V (5V + 5%)、 V_{POWER} (最大連続) = 3.465V (3.3V + 5%)、 V_{OUT} = 2.5V、I_{OUT} = 4A、 T_A = 70 、 HEATSINK = 4 /W、 CASE-HEATSINK = 1 W(サーマル・コンパウンドを使用)

これらの条件での消費電力は以下のとおりです。

全消費電力 = P_{DRIVE} + P_{OUTPUT}

 $P_{DRIVE} = (V_{CONTROL} - V_{OUT}) (I_{CONTROL})$

 $I_{CONTROL} = I_{OUT}/58 = 4A/58 = 69mA$

 $P_{DRIVF} = (5.25V - 2.5V)(69mA) = 190mW$

 $P_{OUTPUT} = (V_{POWER} - V_{OUT}) (I_{OUT})$

=(3.465V - 2.5V)(4A) = 4.6W

全消費電力 = 4.79W

接合部温度は次式のようになります。

 $T_J = T_A + P_{TOTAL}$ (HEATSINK + CASE - HEATSINK + JC)

コントロール部の場合:

 $T_{.1} = 70 + 4.6W (4 + 1 + 1 + 0.65 + W) = 96$

96 < 125 = コントロール部のT_{JMAX}

パワー部の場合:

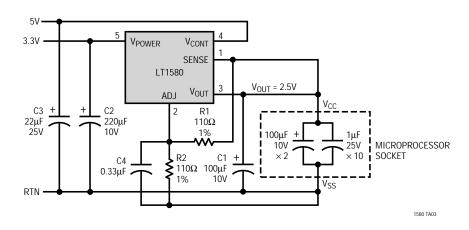
 $T_1 = 70 + 4.6W (4 /W + 1 /W + 2.7 /W) = 105$

105 < 150 = パワー部のT_{JMAX}

いずれの場合も、接合部温度はそれぞれのセクションの最大定格以下であり、高信頼性動作が保証されます。

TYPICAL APPLICATION

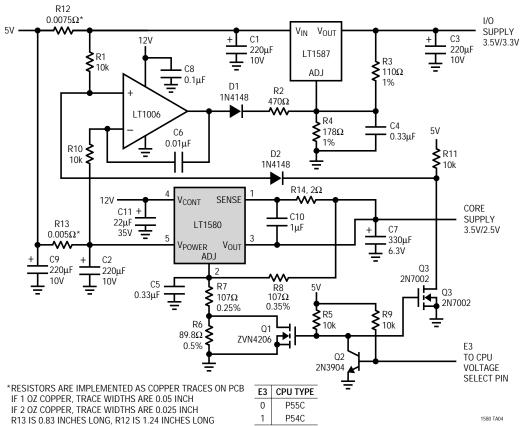
2.5V/6A Regulator





TYPICAL APPLICATION

Dual Regulators Power Pentium Processor or Upgrade CPU



RELATED PARTS

PART NUMBER	DESCRIPTION	COMMENTS
LTC® 1266	Synchronous Switching Controller	>90% Efficient High Current Microprocessor Supply
LTC1267	Dual High Efficiency Synchronous Switching Regulator	>90% Efficiency with Fixed 5V, 3.3V or Adjustable Outputs
LTC1430	High Power Synchronous Step-Down Switching Regulator	>90% Efficient High Current Microprocessor Supply
LT1584	7A Low Dropout Fast Transient Response Regulator	For High Performance Microprocessors
LT1585	4.6A Low Dropout Fast Transient Response Regulator	For High Performance Microprocessors
LT1587	3A Low Dropout Fast Transient Response Regulator	For High Performance Microprocessors