

## 高性能・低消費電力 5V RS232トランシーバ 小容量コンデンサ動作

### 特長

- 低コスト
- 小容量外付けコンデンサを使用 : 0.1μF、0.2μF
- シャットダウン時の電源電流は1μA
- 120kボーラー動作( $R_L = 3k$ 、 $C_L = 2500pF$ )
- 250kボーラー動作( $R_L = 3k$ 、 $C_L = 1000pF$ )
- CMOS相当の低消費電力 : 40mW
- 単一5V電源動作
- 基板設計が容易なピン配置 : フロースルー構造
- ストレスに強いバイポーラ・プロセス
- オフ時、パワーダウン時に出力がハイ・インピーダンスになる
- 保護強化: RS232 I/Oラインが ± 25Vに対し損傷しない
- 出力過電圧時にも電源に逆電流が生じない
- 絶対にラッチャップを起こさない
- SOパッケージで供給

### アプリケーション

- ノートブック・コンピュータ
- パームトップ・コンピュータ

### 概要

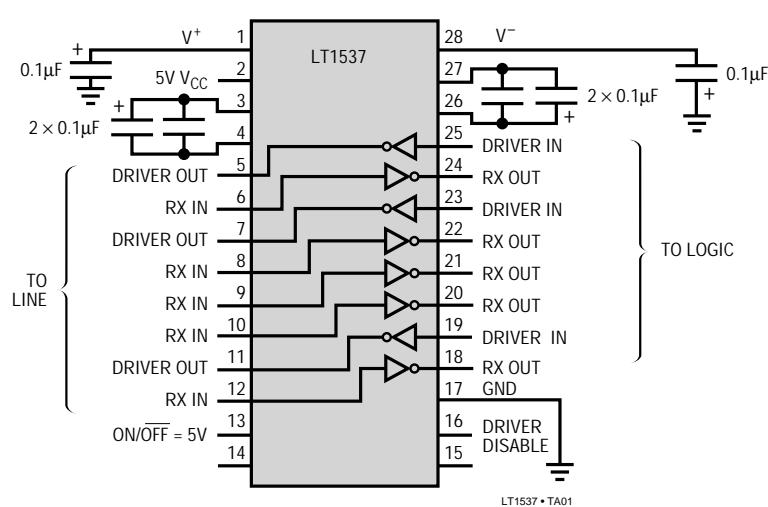
LT®1537は、3ドライバ、5レシーバを内蔵するRS232トランシーバで、LT1137Aとピン・コンパチブルであり、高い性能と2つのシャットダウン・モードを備えています。LT1537のチャージポンプは、拡張コンプライアンス対応の設計となっており、35mA以上の負荷電流を供給することができます。消費電流は標準8mAであり、競合のCMOSデバイスに匹敵します。高性能ドライバ出力段は、重い容量性負荷をドライブしながら最大250kボーラーで動作可能です。

LT1537はRS232規格に完全に準拠しています。特殊なバイポーラ・プロセス技術で製造されており、RS232規格を超えるフォールト状態に陥ってもドライバやレシーバを保護するようになっています。ドライバ出力とレシーバ入力を ± 25Vに短絡しても、デバイス自体または電源ジェネレータに損傷を与えることはありません。さらに、RS232のI/Oピンは ± 5kVまでの静電気に耐えることができます。

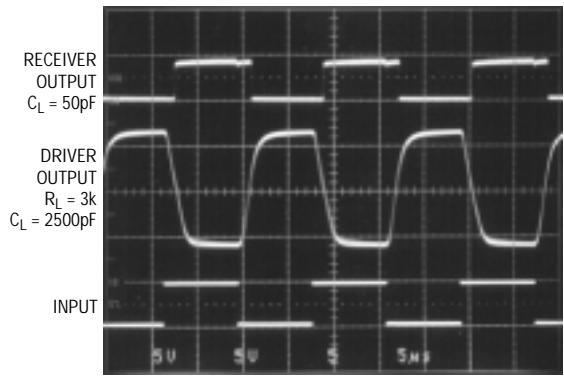
トランシーバには、2つのシャットダウン・モードがあります。1つのモードはドライバとチャージポンプをディスエーブルし、別のモードは全回路をシャットダウンします。シャットダウン時には、ドライバおよびレシーバ出力はともにハイ・インピーダンス状態になります。

 LT、LTC、LTはリニアテクノロジー社の登録商標です。

### TYPICAL APPLICATION



Output Waveforms



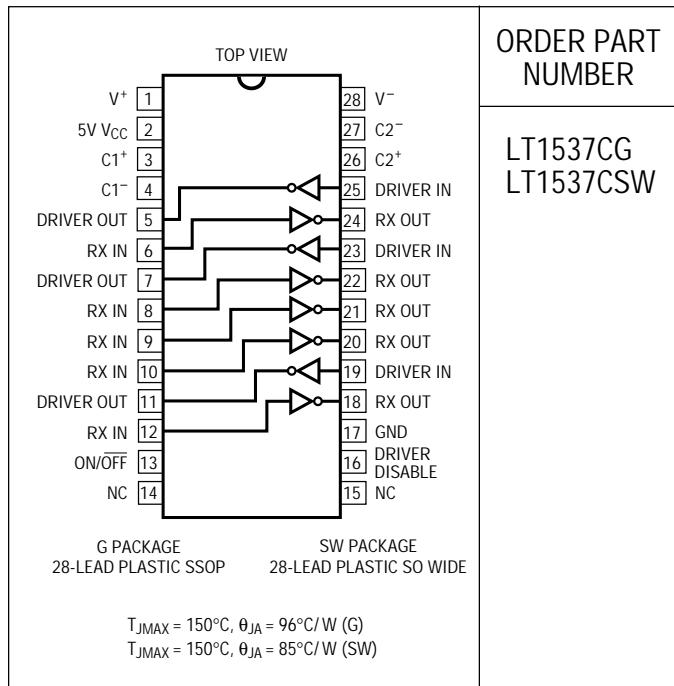
LT1537 • TA02

## ABSOLUTE MAXIMUM RATINGS

(Note 1)

Supply Voltage ( $V_{CC}$ ) .....	5.5V
$V^+$ .....	13.2V
$V^-$ (Note 7) .....	-6.5V
Input Voltage	
Driver .....	$V^-$ to $V^+$
Receiver .....	-25V to 25V
Output Voltage	
Driver .....	$V^+ - 25V$ to $V^- + 25V$
Receiver .....	-0.3V to $V_{CC} + 0.3V$
Short Circuit Duration	
$V^+$ .....	30 sec
$V^-$ .....	30 sec
Driver Output .....	Indefinite
Receiver Output .....	Indefinite
Operating Temperature Range	
LT1537C .....	0°C to 70°C
Storage Temperature Range .....	-65°C to 150°C
Lead Temperature (Soldering, 10 sec) .....	300°C

## PACKAGE/ORDER INFORMATION



Consult factory for Industrial and Military grade parts.

## ELECTRICAL CHARACTERISTICS (Note 2)

PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
<b>Power Supply Generator</b>						
V <sup>+</sup> Output				8.6		V
V <sup>-</sup> Output				- 7.0		V
Supply Current (V <sub>CC</sub> )	(Note 3)	●	8	17		mA
Supply Current When OFF (V <sub>CC</sub> )	Shutdown (Note 4) DRIVER DISABLE	●	1.0	10		µA
Shutdown to Turn-On	C <sup>+</sup> , C <sup>-</sup> = 0.1µF, C1, C2 = 0.2µF		1.5			mA
ON/OFF Pin Thresholds	Input LOW Level (Device Shutdown) Input HIGH Level (Device Enabled)	● ●	0.2	1.4	0.8	ms
ON/OFF Pin Current	0V ≤ V <sub>ON/OFF</sub> ≤ 5V	●	2.4	1.4		µA
Driver Disable Pin Thresholds	Input LOW Level (Drivers Enabled) Input HIGH Level (Drivers Disabled)	● ●	-15	1.4	0.8	V
Driver Disable Pin Current	0V ≤ V <sub>DRIVER DISABLE</sub> ≤ 5V	●	-10	2.4	500	µA
Oscillator Frequency			130			kHz
<b>Any Driver</b>						
Output Voltage Swing	Load = 3k to GND	Positive Negative	● ●	5.0	7.5	V
				- 6.3	- 5.0	V
Logic Input Voltage Level	Input LOW Level (V <sub>OUT</sub> = HIGH) Input HIGH Level (V <sub>OUT</sub> = LOW)	● ●	2	1.4	0.8	V
Logic Input Current	0.8V ≤ V <sub>IN</sub> ≤ 2V	●	5	20		µA
Output Short-Circuit Current	V <sub>OUT</sub> = 0V			±17		mA

## ELECTRICAL CHARACTERISTICS (Note 2)

PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
<b>Any Driver</b>						
Output Leakage Current	Shutdown $V_{OUT} = \pm 15V$ (Note 4)	●	10	100		$\mu A$
Data Rate	$R_L = 3k$ , $C_L = 2500pF$ $R_L = 3k$ , $C_L = 1000pF$		120			kBaud
Slew Rate	$R_L = 3k$ , $C_L = 51pF$ $R_L = 3k$ , $C_L = 2500pF$		4	15	30	$V/\mu s$
Propagation Delay	Output Transition $t_{HL}$ HIGH to LOW (Note 5) Output Transition $t_{LH}$ LOW to HIGH			0.6	1.3	$\mu s$
				0.5	1.3	$\mu s$
<b>Any Receiver</b>						
Input Voltage Thresholds	Input LOW Threshold ( $V_{OUT} = HIGH$ ) Input HIGH Threshold ( $V_{OUT} = LOW$ )	● ●	0.8	1.3	2.4	V
Hysteresis		●	0.1	0.4	1.0	V
Input Resistance	$V_{IN} = \pm 10V$		3	5	7	$k\Omega$
Output Voltage	Output LOW, $I_{OUT} = -1.6mA$ Output HIGH, $I_{OUT} = 160\mu A$ ( $V_{CC} = 5V$ )	● ●	0.2	0.4		V
Output Leakage Current	Shutdown (Note 4) $0 \leq V_{OUT} \leq V_{CC}$	●	1	10		$\mu A$
Output Short-Circuit Current	Sinking Current, $V_{OUT} = V_{CC}$ Sourcing Current, $V_{OUT} = 0V$		10	-20 20	-10	$mA$
Propagation Delay	Output Transition $t_{HL}$ HIGH to LOW (Note 6) Output Transition $t_{LH}$ LOW to HIGH			250 350	600 600	ns
						ns

The ● denotes specifications which apply over the operating temperature range ( $0^\circ C \leq T_A \leq 70^\circ C$  for commercial grade and  $-40^\circ C \leq T_A \leq 85^\circ C$  for industrial grade).

**Note 1:** Absolute Maximum Ratings are those values beyond which the life of the device may be impaired.

**Note 2:** Testing done at  $V_{CC} = 5V$  and  $V_{ON/OFF} = 3V$ .  $C1 = C2 = 0.2\mu F$ ,  $C^+ = C^- = 0.1\mu F$ .

**Note 3:** Supply current is measured with driver and receiver outputs unloaded and the driver inputs tied high.

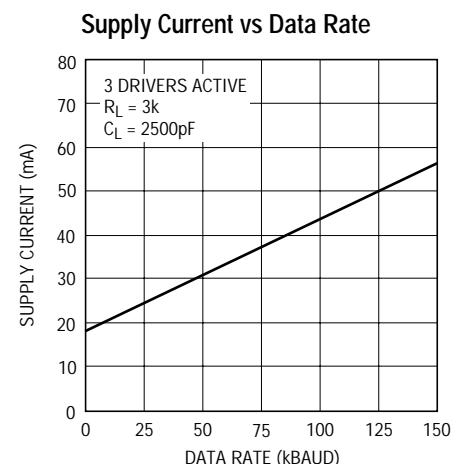
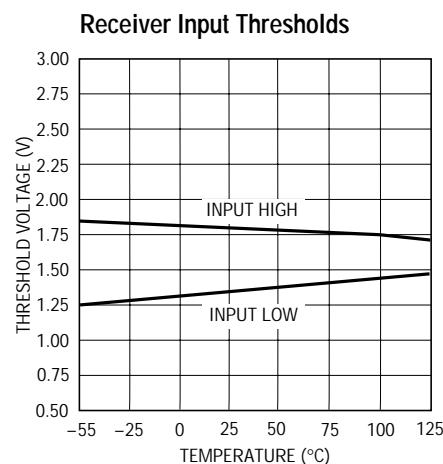
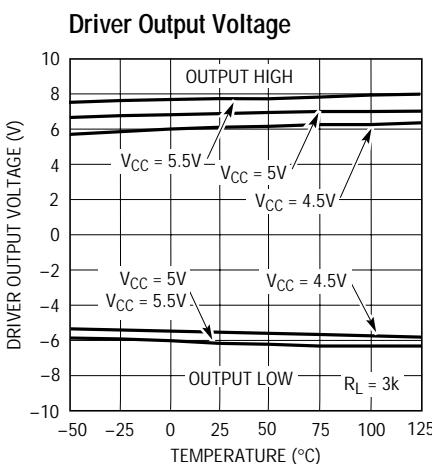
**Note 4:** Supply current and leakage current measurements in shutdown are performed with  $V_{ON/OFF} = 0.1V$ . Supply current measurements using DRIVER DISABLE are performed with  $V_{DRIVER\ DISABLE} = 3V$ .

**Note 5:** For driver delay measurements,  $R_L = 3k$  and  $C_L = 51pF$ . Trigger points are set between the driver's input logic threshold and the output transition to the zero crossing ( $t_{HL} = 1.4V$  to  $0V$  and  $t_{LH} = 1.4V$  to  $0V$ ).

**Note 6:** For receiver delay measurements,  $C_L = 51pF$ . Trigger points are set between the receiver's input logic threshold and the output transition to standard TTL/CMOS logic threshold ( $t_{HL} = 1.3V$  to  $2.4V$  and  $t_{LH} = 1.7V$  to  $0.8V$ ).

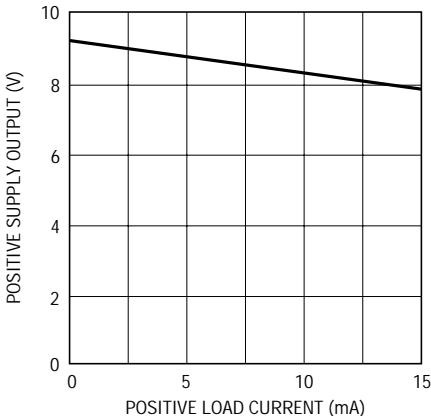
**Note 7:** Absolute maximum externally applied voltage. Internal charge pump may force a larger value on this pin.

## TYPICAL PERFORMANCE CHARACTERISTICS

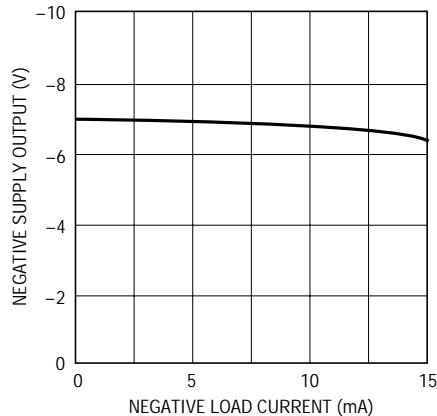


## TYPICAL PERFORMANCE CHARACTERISTICS

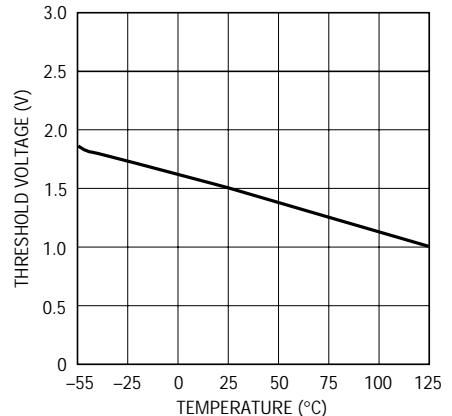
**Positive Supply Output Compliance Curve**



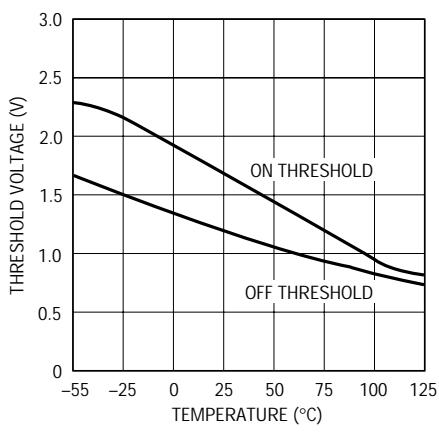
**Negative Supply Output Compliance Curve**



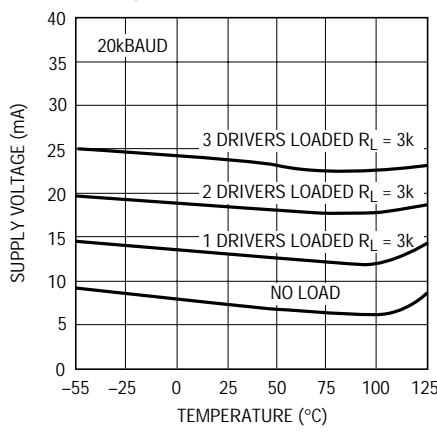
**Driver Disable Threshold**



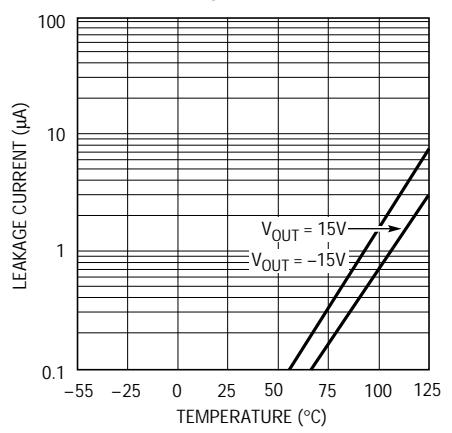
**On/Off Thresholds**



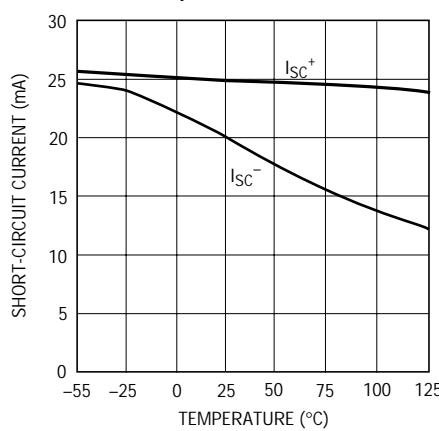
**Supply Current**



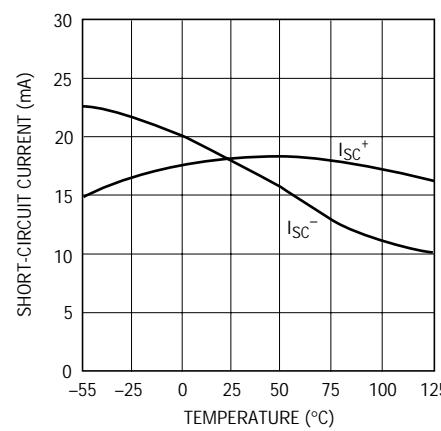
**Driver Leakage in Shutdown**



**Driver Output Short-Circuit Current**

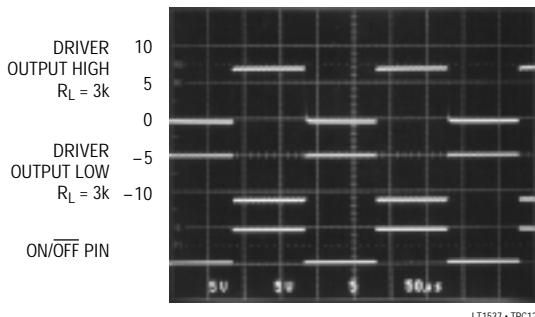


**Receiver Short-Circuit Current**

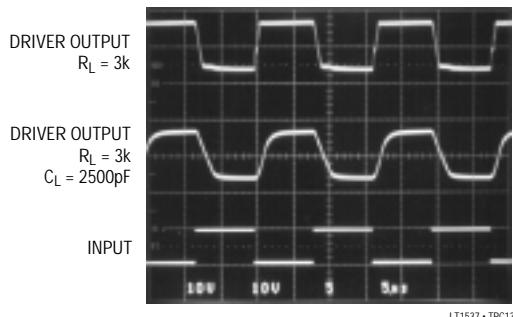


## TYPICAL PERFORMANCE CHARACTERISTICS

Shutdown to Driver Output



Driver Output Waveforms



## ピン機能

V<sub>CC</sub> : 5V入力電源ピン。電源電流はシャットダウン・モードではゼロになります。このピンは0.1μFのセラミック・コンデンサをパッケージ・ピンの近くに配置して、デカップリングしなければなりません。電源バイパスが不十分だと、出力ドライブ・レベルが低下し、チャージポンプが誤動作する可能性があります。

GND : グランド・ピン。

ON/OFF : TTL/CMOSコンパチブルの動作モード制御ピン。このピンに論理“L”を印加すると、デバイスはシャットダウン・モードになり、入力電源電流がゼロに減少し、すべてのドライバとレシーバがハイ・インピーダンス状態になります。論理“H”を印加すると、トランシーバが完全にイネーブルされます。

DRIVER DISABLE : このピンでチャージポンプとRS232ドライバの制御を切り替えます。このピンに論理“H”を印加すると、チャージポンプがシャットダウンし、すべてのドライバがハイ・インピーダンス状態になります。この状態ではすべてのレシーバがアクティブになったままです。このピンをフロートさせるか、または論理“L”レベルを印加すると、トランシーバが完全にイネーブルされます。ON/OFFピンに論理“L”レベルを印加すると、これがDRIVER DISABLEピンの状態に優先します。ドライバ・ディスエーブル・モードでは、電源電流は1.5mAに減少します。

V<sup>+</sup> : 正電源出力( RS232ドライバ )。V<sup>+</sup>は約2V<sub>CC</sub> - 1.5Vです。このピンには、グランドまたはV<sub>CC</sub>との間に0.1μF以上のチャージ・ストレージ・コンデンサを外付けする必要があります。電源リップルを低減するために、これより大きな容量のコンデンサを使用することもできます。複数のトランシーバを使用するときは、V<sup>+</sup>とV<sup>-</sup>ピンを共通のコンデンサに並列に接続できます。トラン

シーバの数が多いときは、共通の蓄積コンデンサのサイズを大きくしてリップルを低減してください。

V<sup>-</sup> : 負電源出力( RS232ドライバ )。V<sup>-</sup> ≈ -(2V<sub>CC</sub> - 2.5V)。このピンには、グランドまたはV<sub>CC</sub>との間に0.1μF以上のチャージ・ストレージ・コンデンサを外付けする必要があります。V<sup>-</sup>の短絡保護は30秒間です。

C1<sup>+</sup>、C1<sup>-</sup>、C2<sup>+</sup>、C2<sup>-</sup> : 整流コンデンサ入力。これらのピンには2個の外付けコンデンサ(C ≥ 0.2μF)が必要です。1つはC1<sup>+</sup>からC1<sup>-</sup>に、もう1つはC2<sup>+</sup>からC2<sup>-</sup>に接続します。チャージポンプを効率よく動作させるには、コンデンサの実効直列抵抗を2Ω以下にしなければなりません。このアプリケーションでは低ESRのセラミック・コンデンサが適しています。

DRIVER IN : RS232ドライバ入力ピン。これらの入力はTTL/CMOSコンパチブルです。この入力はフロートさせではありません。未使用入力はV<sub>CC</sub>に接続してください。

DRIVER OUT: RS232電圧レベルのドライバ出力。ドライバ出力の振幅は負荷3kΩまではRS232レベルに適合します。軽負荷ラインに対してはスルーレートが制御されます。最大2500pFの負荷条件に対しても十分な出力電流能力を備えています。出力はシャットダウン・モード(V<sub>CC</sub> = 0V)のとき、またはドライバ・ディスエーブル・ピンがアクティブのときは、ハイ・インピーダンス状態になります。出力は(V<sup>-</sup>) + 25Vから(V<sup>+</sup>) - 25Vまでの範囲で完全に短絡保護されています。オーバードライブが適当に電流制限されていれば、これより高い電圧を印加してもデバイスを損傷することはありません。1つの出力が短絡すると電源ジェネレータに負荷がかかり、他の出力の信号レベルを変化させることができます。ドライバ出力は人体モデルを使用した放電試験で、±5kVのESDに対して保護されています。

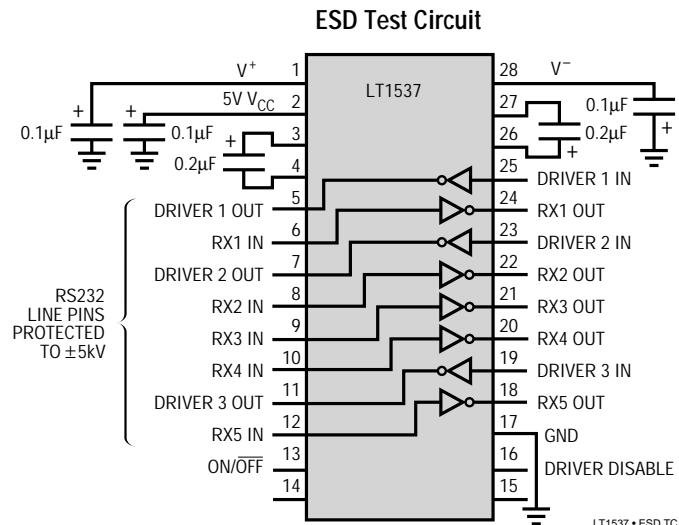
ピン機能

RX IN : レシーバ入力。これらのピンは5k の終端抵抗にてRS232レベルの信号( ±25V )まで許容できます。レシーバ入力は人体モデルを使用した放電試験で、 ±5kV のESDに対して保護されています。各レシーバには雑音余裕度を向上させるために、0.4Vのヒステリシスがもたせてあります。レシーバ入力は開放で、論理' L 'の状態になります。

RX OUT : TTL/CMOS電圧レベルのレシーバ出力。これらの出力はシャットダウン・モードでは、ハイ・インピーダンス状態になりデータ・ラインを共用できます。出力は電源がオン、オフ、またはシャットダウン・モードのどの状態でも、グランドまたは $V_{CC}$ に対して完全に短絡保護されています。

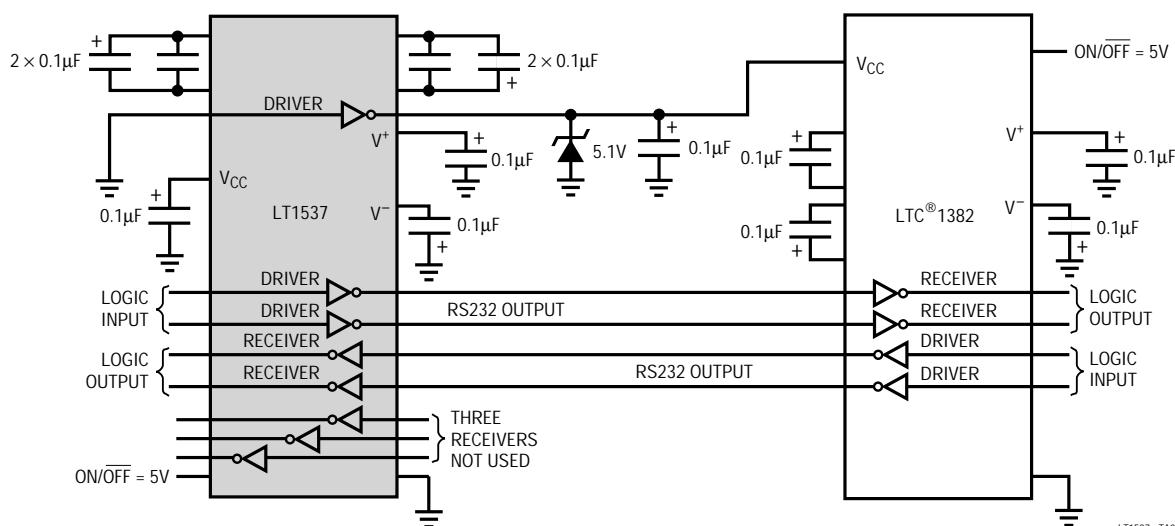
ESD保護回路

LT1537のRS232ライン入力は、シャットダウンまたはパワー・オン時において $\pm 5\text{kV}$ までのESD過渡電圧に対する保護回路を内蔵しています。この保護回路は、静電気を安全にシステム・グランドに放電する働きをします。ESD保護回路を効果的に動作させるには、LT1537の電源ピンおよびグランド・ピンを低インピーダンス経路を通して、グランドに接続しなければなりません。通常のアプリケーション回路では、電源デカップリング・コンデンサとチャージポンプの蓄積コンデンサで、この低インピーダンス経路を設けます。唯一の制約はバイパスおよび電荷蓄積のために、低ESRのコンデンサを使用しなければならないことです。ESD試験は、 $V_{CC}$ 、 $V^+$ 、 $V^-$ 、およびGNDピンをグランドに短絡するか、低ESRのコンデンサで接続して行わなければなりません。



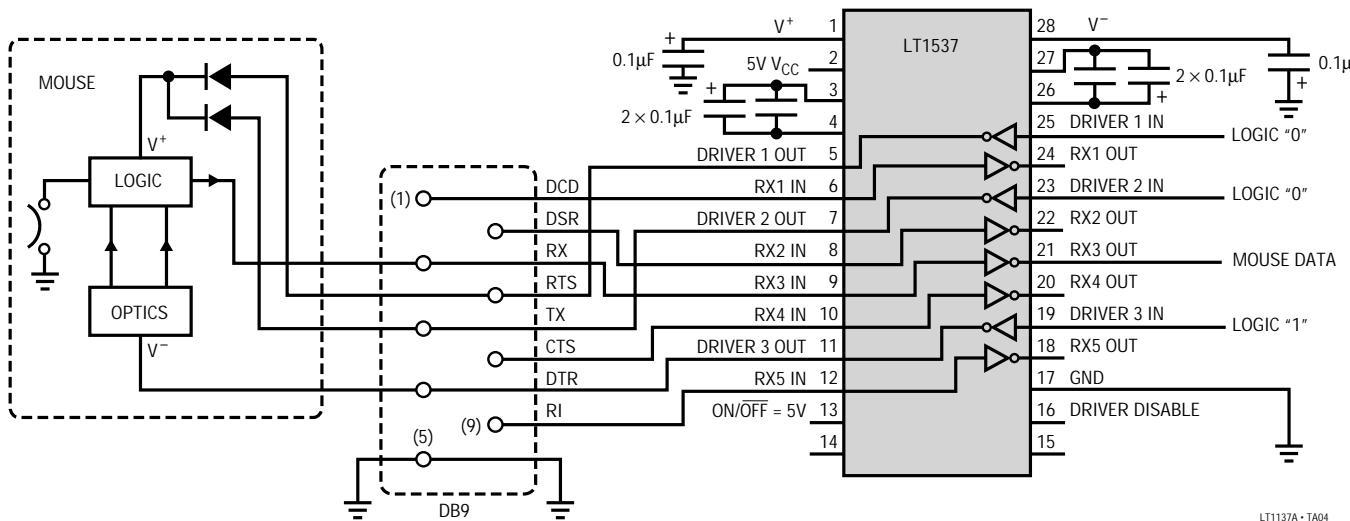
## TYPICAL APPLICATIONS

LT1537 Driving Remote Powered LTC1382



## TYPICAL APPLICATIONS

Typical Mouse Driving Application



LT1137A • TA04

## RELATED PARTS

PART NUMBER	DESCRIPTION	COMMENTS
LT1137A	5V 3-Driver/5-Receiver RS232 Transceiver with Shutdown	Premium Performance Upgrade to LT1537
LT1138A	5V 5-Driver/3-Receiver RS232 Transceiver	Premium Performance DCE, Compliment to LT1537
LT1237	5V 3-Driver/5-Receiver RS232 Transceiver with One Receiver Active in Shutdown	Lower Power, Premium Performance Upgrade to LT1537
LT1330	5V 3-Driver/5-Receiver RS232 Transceiver with 3V Logic Interface and Shutdown	Premium Performance Device for 5V Systems with 3V Logic Supplies
LT1331	5V 3-Driver/5-Receiver RS232 Transceiver with 3V Logic Interface and Receiver Active in Shutdown	LT1330 with Low Power Receiver That Stays Active During Shutdown
LTC1337	Ultra-Low Power 5V 3-Driver/5-Receiver RS232 Transceiver with Shutdown	Ultra-Low Power, Premium Performance Upgrade to LT1537
LTC1338	5V 5-Driver/3-Receiver RS232 Transceiver with Shutdown	Ultra-Low Power, Peripheral-Side Compliment to LT1537