

# USB 2.0ハイスピード2/4クロスポートスイッチ

**MAX4989**

## 概要

MAX4989は、双方向2/4 USB 2.0クロスポートスイッチです。MAX4989は、最高480MbpsのデータレートでUSB 2.0のロー/フル/ハイスピードの信号をスイッチするために必要な低オン容量および低オン抵抗を備えています。このデバイスは、4ペアのUSBのうちから任意の2ペアのUSBを接続することができ、簡単な3入力コントロールロジックインターフェースによって設定されます。

MAX4989は、+2.7V～+5.5Vの単一電源によって動作し、また内部チャージポンプ機能を備えてレイルトゥレイルのフルスイングが可能です。またこのデバイスはハイインピーダンスシャットダウンモードの機能があり、消費電流が100nA (typ)まで減少します。

MAX4989は、3mm × 3mmの14ピンTDFNパッケージで提供され、拡張温度範囲-40°C～+85°Cで動作します。

## アプリケーション

ノートパソコン

携帯電話

## 特長

- ◆ 単一電源電圧 : +2.7V～+5.5V
- ◆ 低消費電流 : 1μA (typ)
- ◆ -3dB帯域幅 : 1GHz (typ)
- ◆ 低R<sub>ON</sub> : 5Ω (typ)
- ◆ 高インピーダンスシャットダウンモード
- ◆ ロジック入力コントロールによる配信
- ◆ +1.8V CMOSロジックレベルに対応
- ◆ 超小型3mm × 3mmの14ピンTDFNパッケージ

## 型番

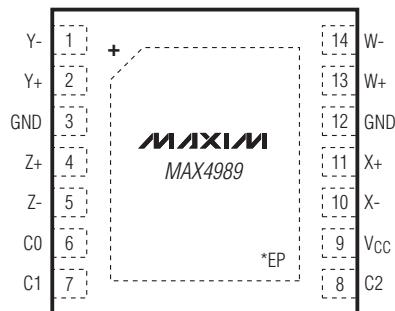
PART	TEMP RANGE	PIN-PACKAGE	PKG CODE
<b>MAX4989ETD+</b>	-40°C to +85°C	14 TDFN-EP* (3mm × 3mm)	T1433-2

+は鉛フリー/RoHS準拠パッケージを示します。

\*EP = エクスポートドパッド

## ピン配置

TOP VIEW



3mm x 3mm TDFN

\*EP = EXPOSED PAD. CONNECT EP TO GROUND.

# USB 2.0 ハイスピード2/4クロスポイントスイッチ

MAX4989

## ABSOLUTE MAXIMUM RATINGS

(Voltages referenced to GND.)

V <sub>CC</sub>	-0.3V to +6.0V
C <sub>+</sub>	-0.3V to +6.0V
W <sub>-, X<sub>-, Y<sub>-, Z<sub>-,</sub></sub></sub></sub>	-0.3V to (V <sub>CC</sub> + 0.3V)
Continuous Current C <sub>-</sub>	±30mA
Continuous Current W <sub>-, X<sub>-, Y<sub>-, Z<sub>-,</sub></sub></sub></sub>	±120mA
Peak Current W <sub>-, X<sub>-, Y<sub>-, Z<sub>-,</sub></sub></sub></sub>	(pulsed at 1ms, 10% duty cycle) ±240mA
Continuous Power Dissipation (T <sub>A</sub> = +70°C)	14-Pin TDFN (derate 24.4mW/°C above +70°C) .... 1951mW

Junction-to-Case Thermal Resistance ( $\Theta_{JC}$ ) (Note 1)

14-Pin TDFN ..... 8°C/W

Junction-to-Ambient Thermal Resistance ( $\Theta_{JA}$ ) (Note 1)

14-Pin TDFN ..... 41°C/W

Operating Temperature Range ..... -40°C to +85°C

Junction Temperature ..... +150°C

Storage Temperature Range ..... -65°C to +150°C

Lead Temperature (soldering, 10s) ..... +300°C

**Note 1:** Package thermal resistances were obtained using the method described in JEDEC specification JESD51-7, using a 4-layer board. For detailed information on package thermal considerations, refer to [www.maxim-ic.com/thermal-tutorial](http://www.maxim-ic.com/thermal-tutorial).

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

## ELECTRICAL CHARACTERISTICS

(V<sub>CC</sub> = +2.7V to +5.5V, T<sub>A</sub> = -40°C to +85°C, unless otherwise noted. Typical values are at V<sub>CC</sub> = +3.3V, T<sub>A</sub> = +25°C.) (Note 2)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Operating Power-Supply Range	V <sub>CC</sub>		2.7	5.5		V
Supply Current	I <sub>CC</sub>	Switch enabled	V <sub>CC</sub> = +3.3V	1	3.5	μA
			V <sub>CC</sub> = +5.5V	3	6.5	
Shutdown Supply Current	I <sub>SHDN</sub>	C <sub>1</sub> = C <sub>2</sub> = C <sub>3</sub> = GND or V <sub>CC</sub>	0.1	0.5		μA
Analog Signal Range	V <sub>W<sub>-, VX<sub>-, VY<sub>-, VZ<sub>-,</sub></sub></sub></sub></sub>		0	V <sub>CC</sub>		V
On-Resistance	R <sub>ON</sub>	V <sub>IN</sub> = +3.0V, I <sub>OUT</sub> = 10mA (Note 3)	5	9		Ω
On-Resistance Match Between Channels	ΔR <sub>ON</sub>	V <sub>CC</sub> = +3.3V, V <sub>IN</sub> = +1.5V, I <sub>OUT</sub> = 10mA (Note 3)	0.5			Ω
On-Resistance Flatness	R <sub>FLAT</sub>	V <sub>CC</sub> = +3.3V, V <sub>IN</sub> = 0V to V <sub>CC</sub> , I <sub>OUT</sub> = 10mA (Notes 3, 4, 5)	0.4			Ω
Off-Leakage Current	I <sub>IN(OFF)</sub>	V <sub>CC</sub> = +5.5V, V <sub>IN</sub> = 0V or V <sub>CC</sub> , V <sub>OUT</sub> = V <sub>CC</sub> or 0V or unconnected (Note 3)	-1	+1		μA
On-Leakage Current	I <sub>IN(ON)</sub>	V <sub>CC</sub> = +5.5V, V <sub>IN</sub> = 0V or V <sub>CC</sub> , V <sub>OUT</sub> = unconnected (Note 3)	-1	+1		μA

### AC PERFORMANCE (Note 4)

On-Channel -3dB Bandwidth	BW	R <sub>L</sub> = R <sub>S</sub> = 50Ω, V <sub>IN</sub> = 0dBm, Figure 1	1	GHz
Insertion Loss	S <sub>12</sub>	R <sub>L</sub> = R <sub>S</sub> = 50Ω, f = 10MHz	0.5	dB
Off-Isolation (Note 3) Figure 1	V <sub>ISO</sub>	f = 10MHz, V <sub>IN</sub> = 0dBm, R <sub>L</sub> = R <sub>S</sub> = 50Ω	-43	dB
		f = 250MHz, V <sub>IN</sub> = 0dBm, R <sub>L</sub> = R <sub>S</sub> = 50Ω	-15	
Crosstalk	V <sub>CT</sub>	f = 50MHz, V <sub>IN</sub> = 0dBm, R <sub>L</sub> = R <sub>S</sub> = 50Ω, between adjacent pairs (Note 3), Figure 1	-50	dB

# USB 2.0 ハイスピード2/4クロスポイントスイッチ

**MAX4989**

## ELECTRICAL CHARACTERISTICS (continued)

( $V_{CC} = +2.7V$  to  $+5.5V$ ,  $T_A = -40^\circ C$  to  $+85^\circ C$ , unless otherwise noted. Typical values are at  $V_{CC} = +3.3V$ ,  $T_A = +25^\circ C$ .) (Note 2)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
<b>DYNAMIC (Note 4)</b>						
Turn-On Time	$t_{ON}$	$V_{IN} = +1.5V$ , $R_L = 300\Omega$ , $C_L = 35pF$ , $V_{C\_} = 0V$ to $V_{CC}$ , Figure 2	15	100		$\mu s$
Turn-Off Time	$t_{OFF}$	$V_{IN} = +1.5V$ , $R_L = 300\Omega$ , $C_L = 35pF$ , $V_{C\_} = 0V$ to $V_{CC}$ , Figure 2	2	6		$\mu s$
Propagation Delay	$t_{PLH}, t_{PHL}$	$R_L = R_S = 50\Omega$ , Figure 3	120			ps
Output Skew Between Switches	$t_{SK(O)}$	$R_L = R_S = 50\Omega$ , Figure 3	50			ps
Output Skew Same Switch	$t_{SK(P)}$	$R_L = R_S = 50\Omega$ , Figure 3	50			ps
Off-Capacitance	$C_{OFF}$	$f = 1MHz$ , $V_{BIAS} = 0V$ , $V_{IN} = 0.5V_{P-P}$	13.5			$pF$
		$f$ at $-3dB = 240MHz$ , $V_{BIAS} = 0V$ , $V_{IN} = 0.5V_{P-P}$	4			
On-Capacitance	$C_{ON}$	$f = 1MHz$ , $V_{BIAS} = 0V$ , $V_{IN} = 0.5V_{P-P}$		6		$pF$
		$f$ at $-3dB = 240MHz$ , $V_{BIAS} = 0V$ , $V_{IN} = 0.5V_{P-P}$				
<b>LOGIC INPUTS</b>						
Input Logic High	$V_{IH}$		1.7			V
Input Logic Low	$V_{IL}$			0.5		V
Input Logic Hysteresis	$V_{HYST}$		75			mV
Input Leakage Current	$I_{IN}$	$V_{CC} = +5.5V$ , $V_{C\_} = GND$ or $V_{CC}$	-1		+1	$\mu A$

**Note 2:** All devices are 100% production tested at  $T_A = +25^\circ C$ . All temperature limits are guaranteed by design.

**Note 3:** IN and OUT refer to input and output terminals ( $W\_$ ,  $X\_$ ,  $Y\_$ ,  $Z\_$ ) of any switch configuration.

**Note 4:** Not production tested. Guaranteed by design.

**Note 5:** Flatness is defined as the difference between the maximum and minimum value of on-resistance, as measured over specified analog signal ranges.

# USB 2.0 ハイスピード2/4クロスポイントスイッチ

## テスト回路/タイミング図

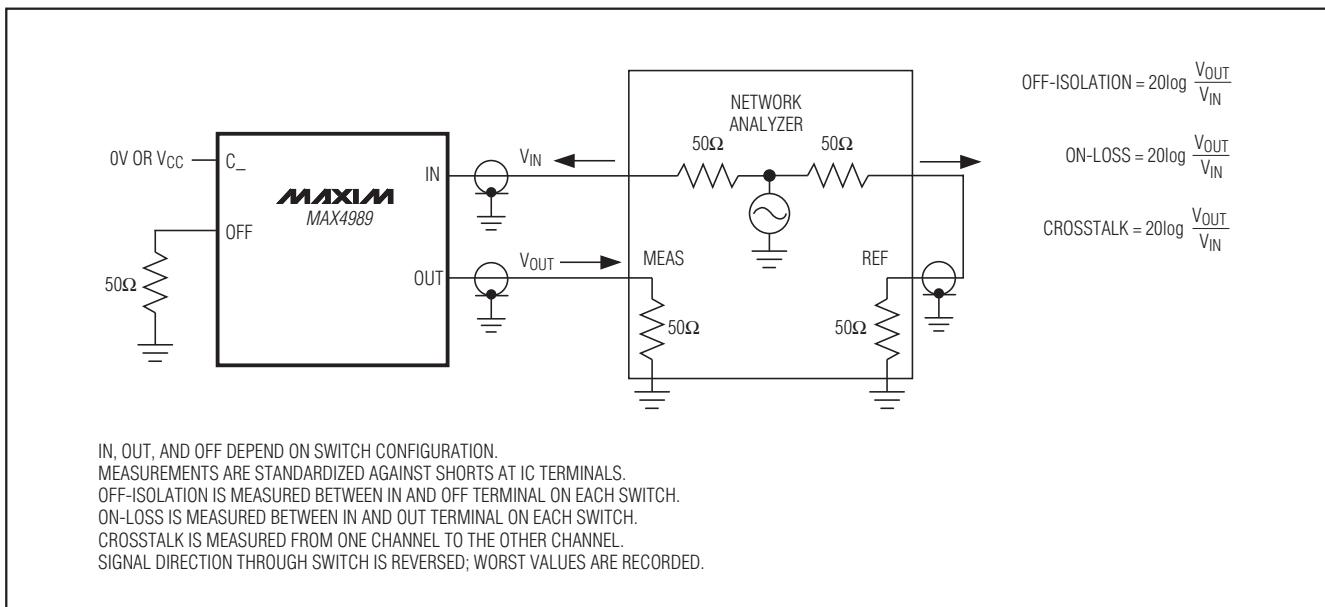


図1. オン時損失、オフ時アイソレーション、およびクロストーク

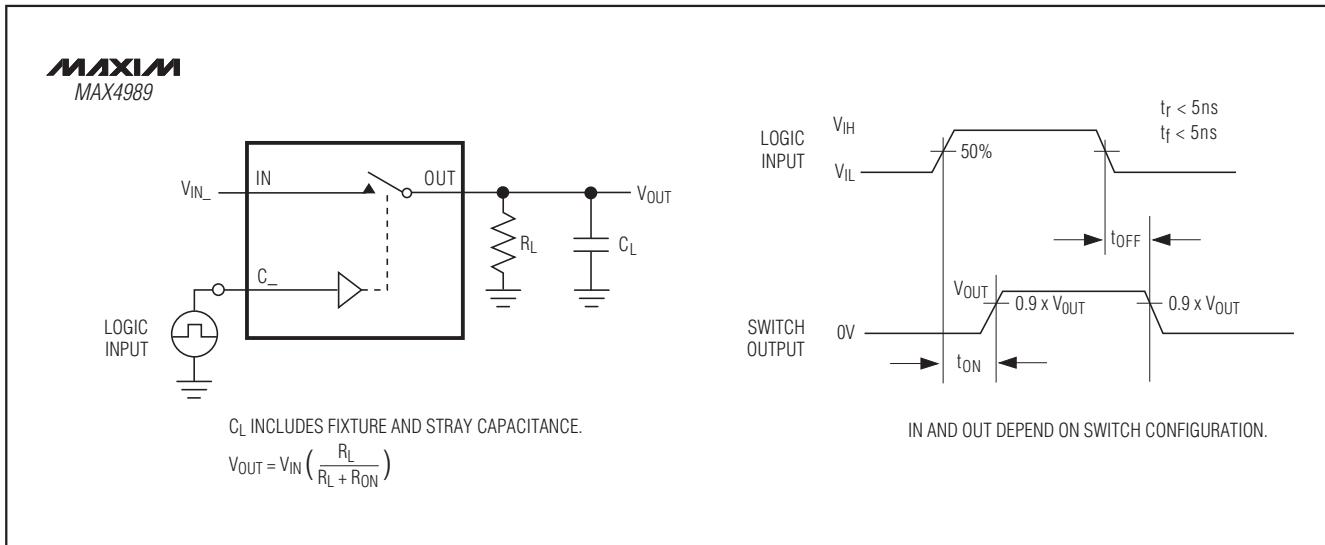


図2. スイッチング時間

# USB 2.0 ハイスピード2/4クロスポートスイッチ

**MAX4989**

## テスト回路/タイミング図(続き)

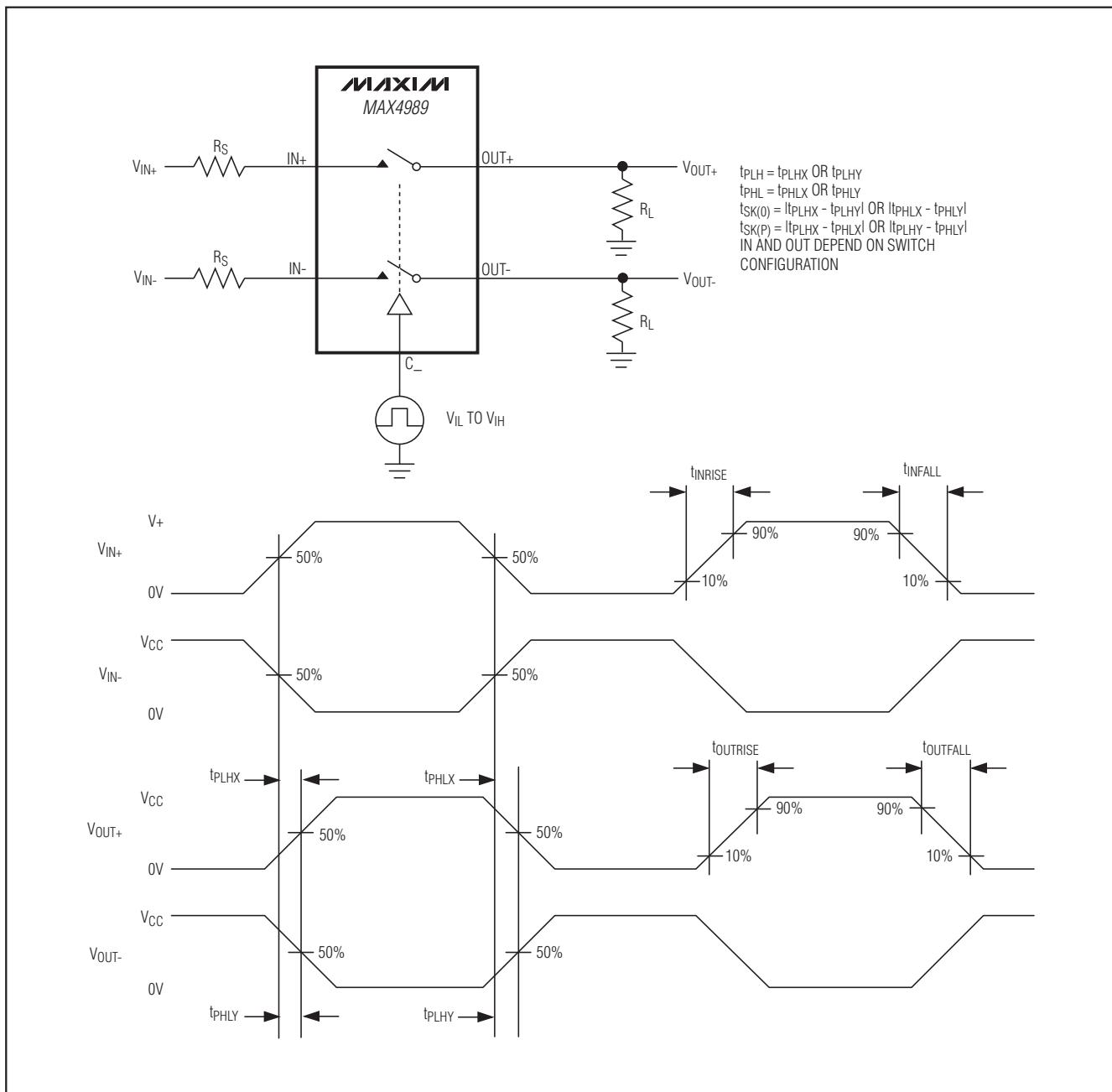


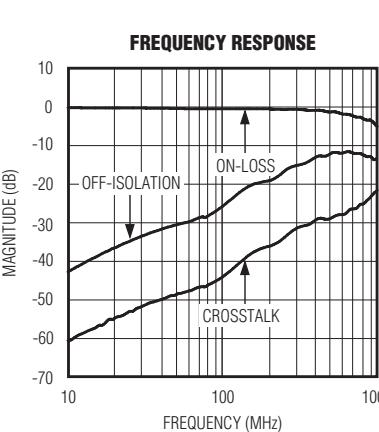
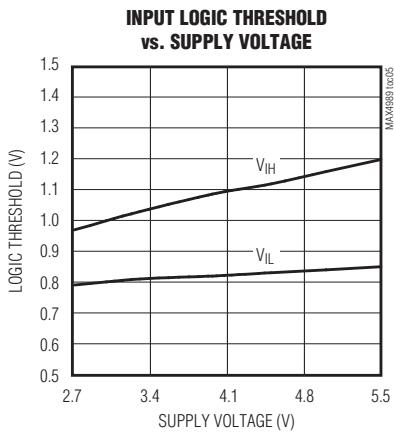
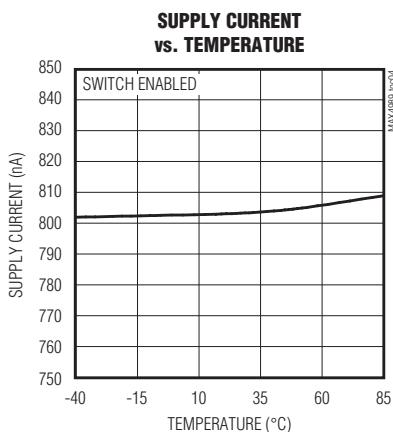
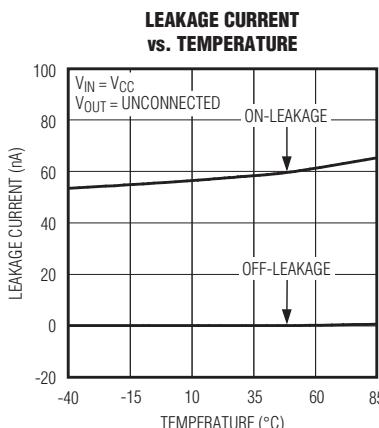
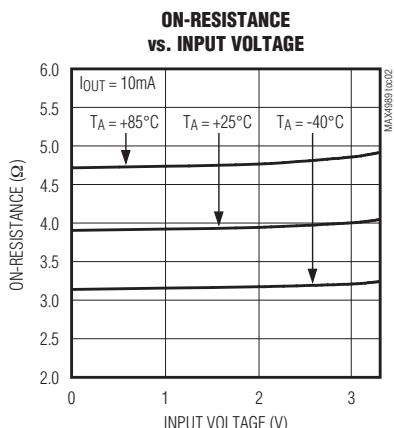
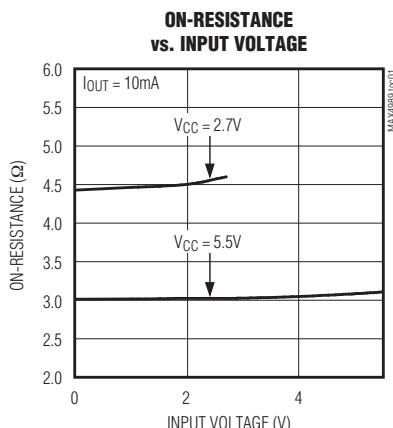
図3. 出力信号スキー、立上り/立下り時間、伝播遅延

# USB 2.0 ハイスピード2/4クロスポイントスイッチ

MAX4989

## 標準動作特性

( $V_{CC} = +3.3V$ ,  $T_A = +25^\circ C$ , unless otherwise noted.)



# USB 2.0 ハイスピード2/4クロスポートスイッチ

## 端子説明

端子	名称	機能
1	Y-	端子Yの反転入力/出力
2	Y+	端子Yの非反転入力/出力
3	GND	グランド
4	Z+	端子Zの非反転入力/出力
5	Z-	端子Zの反転入力/出力
6	C0	コントロール入力0
7	C1	コントロール入力1
8	C2	コントロール入力2
9	VCC	正電源電圧入力。デバイスの可能な限り近くに配置した0.1μFセラミックコンデンサでVCCをGNDにバイパスしてください。
10	X-	端子Xの反転入力/出力
11	X+	端子Xの非反転入力/出力
12	GND	グランド
13	W+	端子Wの非反転入力/出力
14	W-	端子Wの反転入力/出力
—	EP	エクスポートドパッド。EPはGNDに接続するか未接続にします。EPは電気的接続用ではありません。

## 詳細

MAX4989は、USB 2.0の双方向クロスポートスイッチで、4ペアのUSBのうちの任意の2ペアのUSBを接続することができます。デバイスは、+2.7V～+5.5Vの単一電源で動作することができ、また、内部チャージポンプ機能を備えて、USBの最高480Mbpsのデータレートのロー/フル/ハイスピードのアプリケーションに必要なレイルトゥレイルのフルスイングを可能しています。

### コントロールロジック入力

MAX4989は、「機能図/真理値表」に示すように、3個のコントロールロジック入力C0、C1、C2を備え、スイッチ接続をコントロールします。コントロールロジック入力をレイルトゥレイルにドライブすると消費電力が最小になります。

### シャットダウンモード

MAX4989は、シャットダウンモード機能を備えて、消費電流を0.5μA以下に低下させ、かつすべてのスイッチ端子をハイインピーダンスにします。デバイスをシャットダウンモードにするには、すべてのコントロール入力をハイにドライブするか、またはすべてのコントロール入力をローにします(「機能図/真理値表」を参照してください)。

## USBスイッチング

MAX4989の低オン抵抗かつ低オン容量は、高性能ハイスピードUSB 2.0スイッチングアプリケーションに対して理想的です。MAX4989は、USBデータラインの配信と、複数USBホストまたはデバイス間のスイッチングを必要とするアプリケーションに対して理想的です(図4)。

## レイアウト

ハイスピードUSBのレイアウトでは、等長のコントロールされたインピーダンス整合のトレースによる注意深いPCBレイアウトが必要です。バイパスコンデンサがデバイスの可能な限り近くに配置されるようにしてください。可能なかぎり大きなグラウンドプレーンを使用してください。

## 電源シーケンス

注意：記載の定格を越えるストレスは、デバイスに永久的な損傷を引き起こす場合があるため、絶対最大定格を超えないでください。

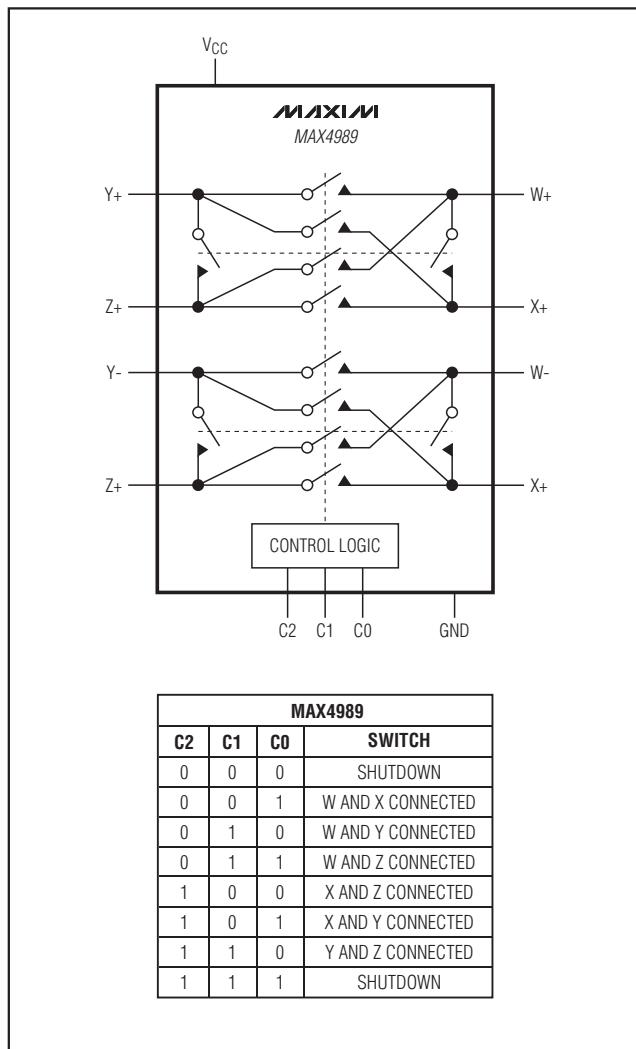
適切な電源シーケンスをすべてのデバイスに推奨します。信号が電流制限されていない場合は特に、常に信号の印加前にVCCを印加してください。

## チップ情報

PROCESS: BiCMOS

# USB 2.0 ハイスピード2/4クロスポイントスイッチ

## 機能図/真理値表



## アプリケーション情報

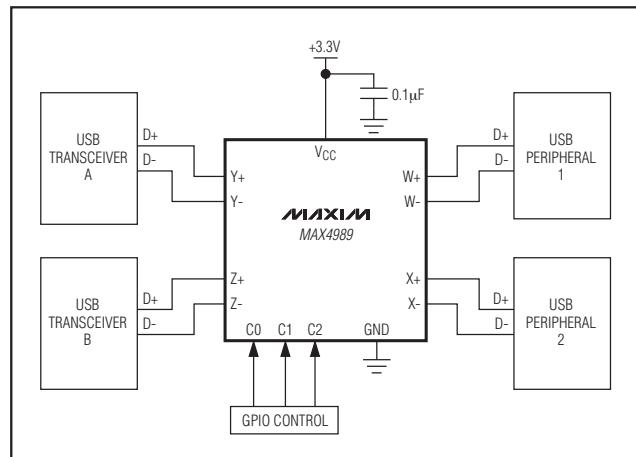


図4. 標準アプリケーション回路

## パッケージ

最新のパッケージ情報とランドパターンは、[japan.maxim-ic.com/packages](http://japan.maxim-ic.com/packages)をご参照ください。

パッケージタイプ	パッケージコード	ドキュメントNo.
14 TDFN	T1433-2	21-0137

マキシム・ジャパン株式会社

〒169-0051 東京都新宿区西早稲田3-30-16(ホリゾン1ビル)  
TEL. (03)3232-6141 FAX. (03)3232-6149

マキシムは完全にマキシム製品に組込まれた回路以外の回路の使用について一切責任を負いかねます。回路特許ライセンスは明言されていません。マキシムは随时予告なく回路及び仕様を変更する権利を留保します。

8 Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600

© 2008 Maxim Integrated Products

MAXIM is a registered trademark of Maxim Integrated Products, Inc.