

MAXIM

超音波可変利得アンプ

MAX2037

概要

MAX2037は8チャンネル、可変利得アンプ(VGA)であり、超音波画像処理とドップラーアプリケーションを対象にして、高リニアリティ、広いダイナミックレンジ、および低ノイズ性能用に設計されています。各アンプは、差動入力および出力と42dB (typ)の総合利得を備えています。また、VGAは12ビットADCとのインタフェースに適した超低出力換算ノイズ性能を備えています。

MAX2037のVGAは ± 0.25 dB以下の絶対利得誤差に最適化され、チャンネル間の超音波ビーム形成フォーカス誤差を最小限に抑制します。デバイスの差動出力は、外付け受動アンチエイリアシングフィルタを通じて超音波ADCをじかに駆動するように設計されています。また、切替え可能なクランプも各アンプの出力に備えられ、出力信号を制限してADCのオーバドライブや飽和を防止します。

デバイスのダイナミック性能は、歪みを最小にするように最適化され、2次高調波画像処理に対応しています。このデバイスは、 $V_{OUT} = 1.5V_{P-P}$ および $f_{IN} = 5MHz$ において-70dBcの2次高調波歪み規格と、 $V_{OUT} = 1.5V_{P-P}$ および $f_{IN} = 5MHz$ において-52dBcの*超音波処理に特有なツートーン、3次相互変調歪み規格を満たしています。

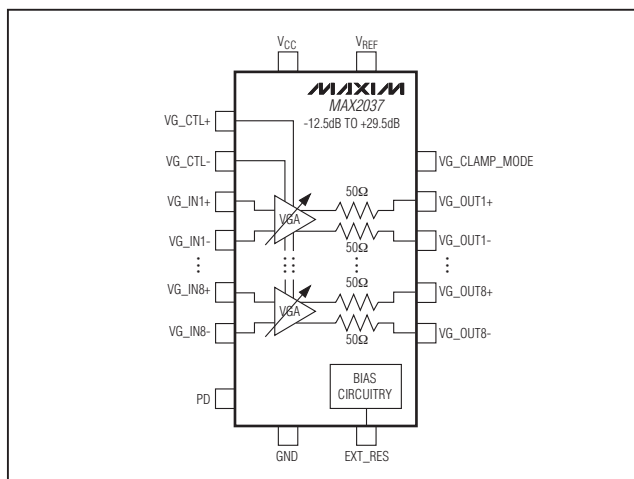
MAX2037は+5.0V電源で動作し、チャンネル当りの消費電力はわずか120mWです。このデバイスは、エクスポーズドパッド付きの100ピンTQFPパッケージで提供されます。電気的性能は、 $0^{\circ}C \sim +70^{\circ}C$ の温度範囲にわたって保証されています。

アプリケーション

超音波画像化

ソナー

ファンクションダイアグラム



特長

- ◆ 8チャンネル構成
- ◆ 超音波画像処理アプリケーション向けに高集積
- ◆ 超音波VGAおよびCWドップラービームフォーマのMAX2038とピンコンパチブル
- ◆ 最大利得、利得範囲、および出力換算ノイズを12ビットADCとのインタフェース用に最適化
最大利得：29.5dB
総合利得範囲：42dB
5MHzで22nV/√Hzの超低出力換算ノイズ
10ビットピンコンパチブル品はMAX2035/MAX2036
- ◆ 絶対利得誤差： ± 0.25 dB
- ◆ 切替え可能な出力VGAクランプによってADCオーバドライブを排除
- ◆ ダイレクトADC駆動用完全差動VGA出力
- ◆ 可変利得範囲で42dBのダイナミックレンジを実現
- ◆ HD2：-70dBc ($V_{OUT} = 1.5V_{P-P}$ および $f_{IN} = 5MHz$ において)
- ◆ *超音波処理に特有なツートーンのIMD3：-52dBc ($V_{OUT} = 1.5V_{P-P}$ および $f_{IN} = 5MHz$ において)
- ◆ チャンネル当りの消費電力：120mW

*「アプリケーション情報」の項の「超音波処理に特有なIMD3規格」をご覧ください。

型番

PART	TEMP RANGE	PIN-PACKAGE	PKG CODE
MAX2037CCQ-D	$0^{\circ}C$ to $+70^{\circ}C$	100 TQFP-EP† (14mm x 14mm)	C100E-3
MAX2037CCQ-TD	$0^{\circ}C$ to $+70^{\circ}C$	100 TQFP-EP† (14mm x 14mm)	C100E-3
MAX2037CCQ+D	$0^{\circ}C$ to $+70^{\circ}C$	100 TQFP-EP† (14mm x 14mm)	C100E-3
MAX2037CCQ+TD	$0^{\circ}C$ to $+70^{\circ}C$	100 TQFP-EP† (14mm x 14mm)	C100E-3

†EP = エクスポーズドパッド
+は鉛フリーパッケージを示します。
T = テープ&リールパッケージ
D = ドライパック

MAXIM

Maxim Integrated Products 1

本データシートに記載された内容はMaxim Integrated Productsの公式な英語版データシートを翻訳したものです。翻訳により生じる相違及び誤りについては責任を負いかねます。正確な内容の把握には英語版データシートをご参照ください。

無料サンプル及び最新版データシートの入手には、マキシムのホームページをご利用ください。 <http://japan.maxim-ic.com>

ABSOLUTE MAXIMUM RATINGS

V_{CC}, V_{REF} to GND-0.3V to +5.5V
 Any Other Pins to GND.....-0.3V to (V_{CC} + 0.3V)
 VGA Differential Input Voltage (V_{GIN+} - V_{GIN-}).....8.0V_{P-P}
 Analog Gain-Control Input Differential Voltage
 (V_{G_CTL+} - V_{G_CTL-}).....8.0V_{P-P}
 Continuous Power Dissipation (T_A = +70°C)
 100-Pin TQFP
 (derated 45.5mW/°C above +70°C).....3636.4mW

Operating Temperature Range.....0°C to +70°C
 Junction Temperature.....+150°C
 θ_{JC}+2°C/W
 θ_{JA}+22°C/W
 Storage Temperature Range.....-40°C to +150°C
 Lead Temperature (soldering, 10s).....+300°C

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

DC ELECTRICAL CHARACTERISTICS

(Figure 2, V_{CC} = V_{REF} = 4.75V to 5.25V, T_A = 0°C to +70°C, GND = 0V, PD = 0, no RF signals applied, capacitance to GND at each of the VGA differential outputs is 60pF, differential capacitance across the VGA outputs is 10pF, R_L = 1kΩ. Typical values are at V_{CC} = V_{REF} = 5V, T_A = +25°C, unless otherwise noted.) (Note 1)

PARAMETER	SYMBOL	CONDITIONS		MIN	TYP	MAX	UNITS
Supply Voltage Range	V _{CC}			4.75	5	5.25	V
V _{CC} External Reference Voltage Range	V _{REF}	(Note 2)		4.75	5	5.25	V
Total Power Supply Current		Refers to V _{CC} supply current plus V _{REF} current	PD = 0	204		231	mA
			PD = 1	27		33	
V _{CC} Supply Current	I _{VCC}			192		216	mA
V _{REF} Current	I _{REF}			12		15	mA
Current Consumption per Amplifier Channel		Refers to V _{CC} supply current		24		27	mA
Differential Analog Control Voltage Range		Minimum gain		+2		V _{P-P}	
		Maximum gain		-2			
Differential Analog Control Common-Mode Voltage	V _{CM}			2.85	3.0	3.15	V
Analog Control Input Source/Sink Current				4.5		5	mA
LOGIC INPUTS							
CMOS Input High Voltage	V _{IH}			2.0			V
CMOS Input Low Voltage	V _{IL}					0.8	V

AC ELECTRICAL CHARACTERISTICS

(Figure 2, $V_{CC} = V_{REF} = 4.75V$ to $5.25V$, $V_{CM} = 2.85V$ to $3.15V$, $T_A = 0^{\circ}C$ to $+70^{\circ}C$, $GND = 0V$, $PD = 0$, $VG_CLAMP_MODE = 1$, $f_{RF} = 5MHz$, capacitance to GND at each of the VGA differential outputs is $60pF$, differential capacitance across the VGA outputs is $10pF$, $R_L = 1k\Omega$. Typical values are at $V_{CC} = V_{REF} = 5V$, $T_A = +25^{\circ}C$, unless otherwise noted.) (Note 1)

PARAMETER	SYMBOL	CONDITIONS		MIN	TYP	MAX	UNITS
Full-Scale Bandwidth	f-1.3dB	$V_{OUT} = 1.5V_{P-P}$, 1.3dB bandwidth, gain = 10dB	Differential output capacitance is $10pF$, capacitance to GND at each single-ended output is $60pF$, $R_L = 1k\Omega$		18		MHz
			No capacitive load $R_L = 1k\Omega$		29		
Small Signal Bandwidth	f-1.3dB	$V_{OUT} = 1.5mV_{P-P}$, 3dB bandwidth, gain = 10dB			30		MHz
Differential Input Resistance	R_{IN}			170	200	230	Ω
Input Effective Capacitance	C_{IN}	$f_{RF} = 10MHz$, each input to ground			15		pF
Differential Output Resistance	R_{OUT}				100		Ω
Maximum Gain					+29.5		dB
Minimum Gain					-12.5		dB
Gain Range					42		dB
Absolute Gain Error		$T_A = +25^{\circ}C$, full gain range 0% to 100%			± 0.25	± 1.0	dB
VGA Gain Response Time		40dB gain change to within 1dB final value			1		μs
Input-Referred Noise		VG_CTL set for maximum gain, no input signal			2		nV/\sqrt{Hz}
Output-Referred Noise		VG_CTL set for +10dB of gain	No input signal		22		nV/\sqrt{Hz}
			$V_{OUT} = 1.5V_{P-P}$, 1kHz offset		55		
Second Harmonic	HD2	$VG_CLAMP_MODE = 1$, VG_CTL set for +10dB of gain, $f_{RF} = 5MHz$, $V_{OUT} = 1.5V_{P-P}$			-70		dBc
		$VG_CLAMP_MODE = 1$, VG_CTL set for +10dB of gain, $f_{RF} = 10MHz$, $V_{OUT} = 1.5V_{P-P}$		-55	-65		
Third-Order Intermodulation Distortion	IMD3	VG_CLT set for +10dB of gain, $f_{RF1} = 5MHz$, $f_{RF2} = 5.01MHz$, $V_{OUT} = 1.5V_{P-P}$ (Note 3)		-40	-52		dB

AC ELECTRICAL CHARACTERISTICS (continued)

(Figure 2, $V_{CC} = V_{REF} = 4.75V$ to $5.25V$, $V_{CM} = 2.85V$ to $3.15V$, $T_A = 0^{\circ}C$ to $+70^{\circ}C$, $GND = 0V$, $PD = 0$, $VG_CLAMP_MODE = 1$, $f_{RF} = 5MHz$, capacitance to GND at each of the VGA differential outputs is $60pF$, differential capacitance across the VGA outputs is $10pF$, $R_L = 1k\Omega$. Typical values are at $V_{CC} = V_{REF} = 5V$, $T_A = +25^{\circ}C$, unless otherwise noted.) (Note 1)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Channel-to-Channel Crosstalk		$V_{OUT} = 1V_{P-P}$ differential, $f_{RF} = 10MHz$, VG_CTL set for +10dB of gain		-80		dB
Maximum Output Voltage at Clamp ON		$VG_CLAMP_MODE = 0$, VG_CTL set for +20dB of gain, $350mV_{P-P}$ differential input		2.4		V_{P-P} differential
Maximum Output Voltage at Clamp OFF		$VG_CLAMP_MODE = 1$, VG_CTL set for +20dB of gain, $350mV_{P-P}$ differential input		2.8		V_{P-P} differential

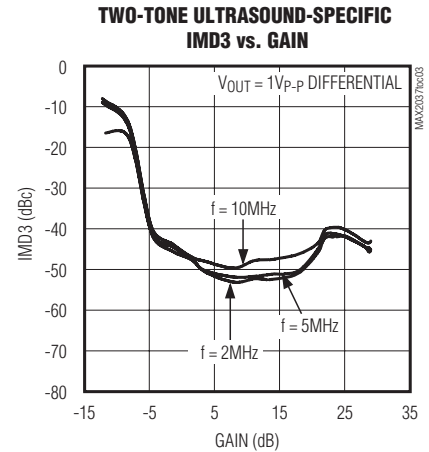
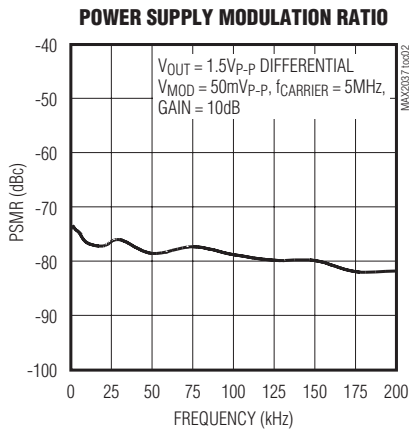
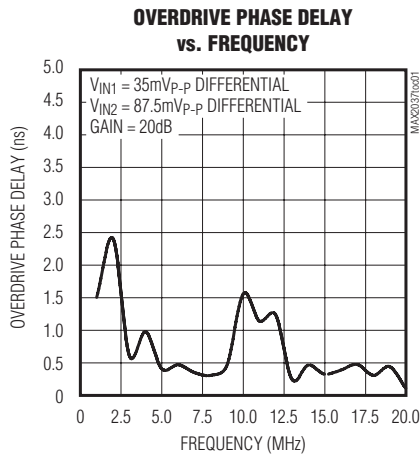
Note 1: Specifications at $T_A = +25^{\circ}C$ and $T_A = +70^{\circ}C$ are guaranteed by production test. Specifications at $T_A = 0^{\circ}C$ are guaranteed by design and characterization.

Note 2: Noise performance of the device is dependent on the noise contribution from the supply to V_{REF} . Use a low noise supply for V_{REF} . V_{CC} and V_{REF} can be connected together to share the same supply voltage if the supply for V_{CC} exhibits low noise.

Note 3: See the *Ultrasound-Specific IMD3 Specification* in the *Applications Information* section.

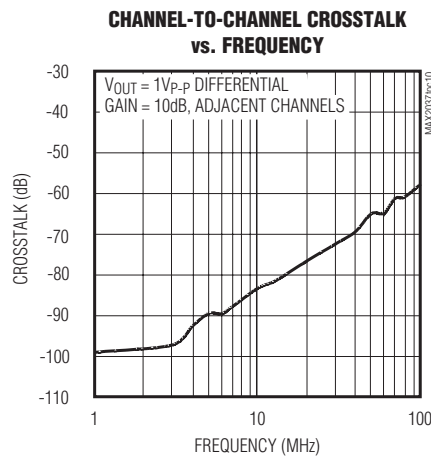
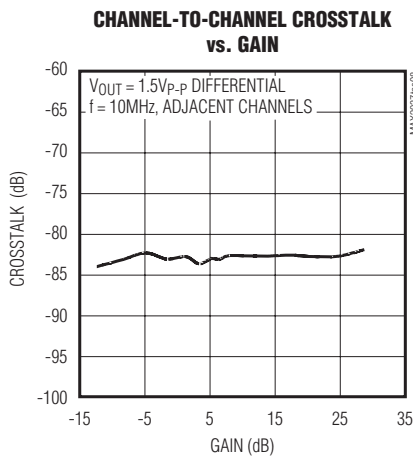
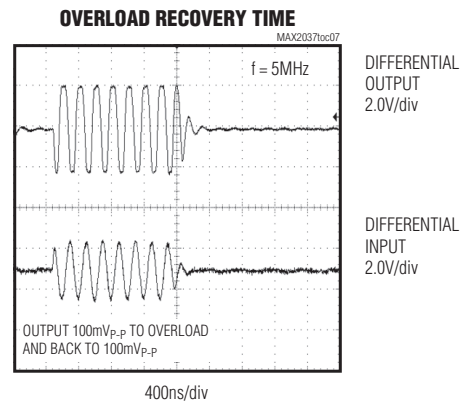
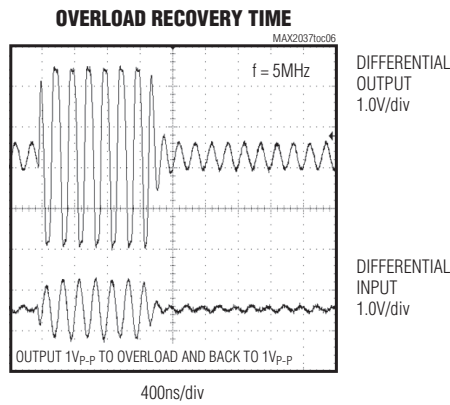
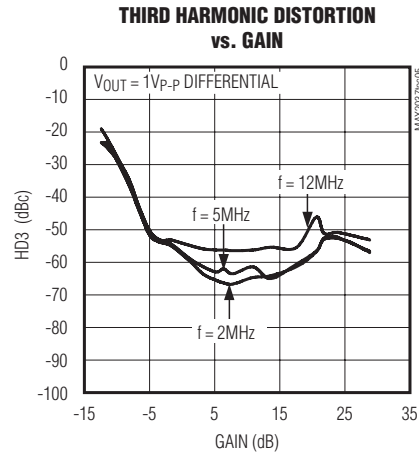
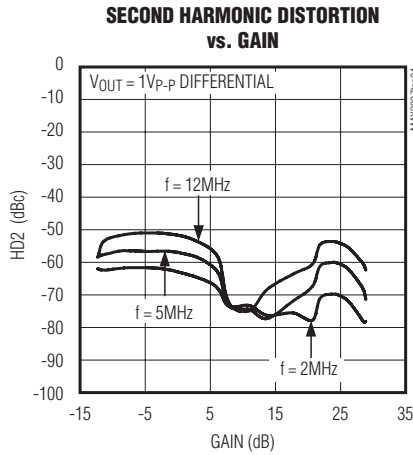
標準動作特性

(Figure 2, $V_{CC} = V_{REF} = 4.75V$ to $5.25V$, $GND = 0V$, $PD = 0$, $VG_CLAMP_MODE = 1$, $f_{RF} = 5MHz$, capacitance to GND at each of the VGA differential outputs is $60pF$, differential capacitance across the VGA outputs is $10pF$, $R_L = 1k\Omega$, $T_A = 0^{\circ}C$ to $+70^{\circ}C$. Typical values are at $V_{CC} = V_{REF} = 5V$, $T_A = +25^{\circ}C$, unless otherwise noted.)



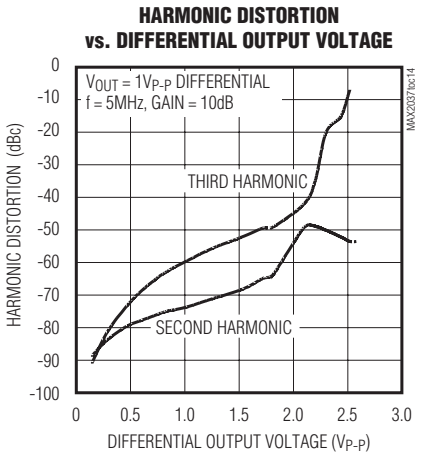
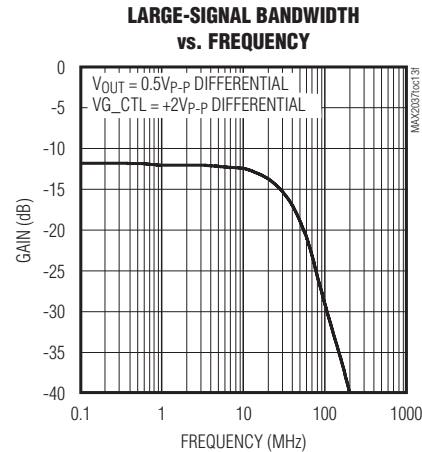
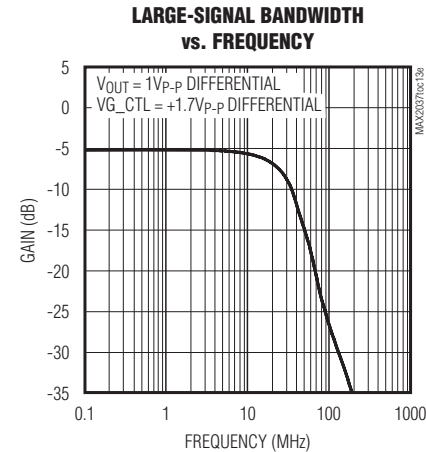
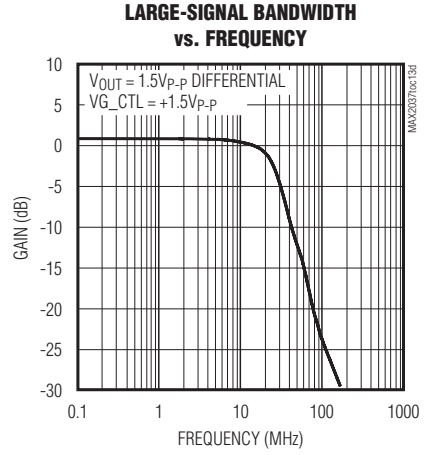
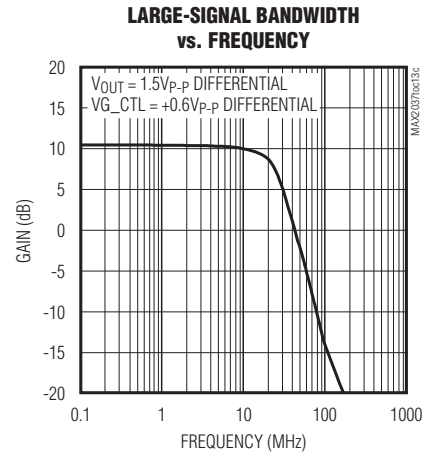
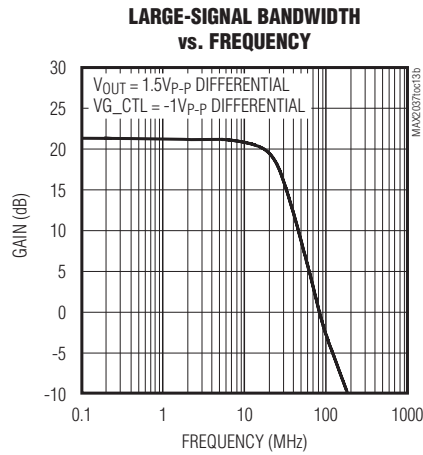
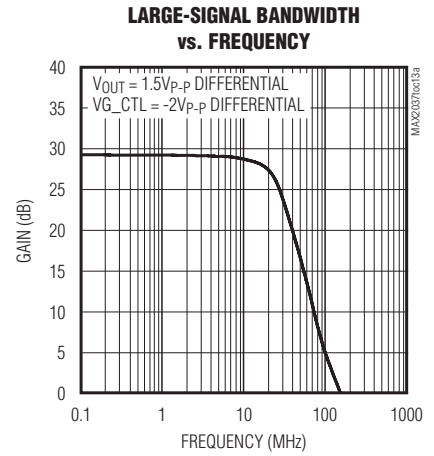
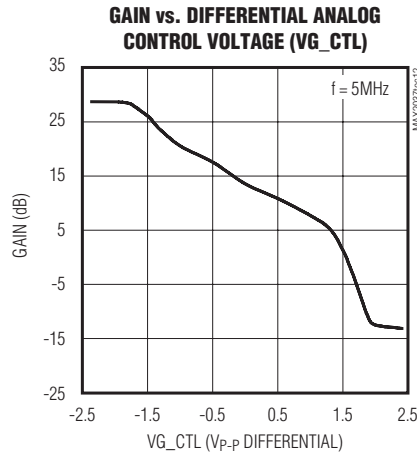
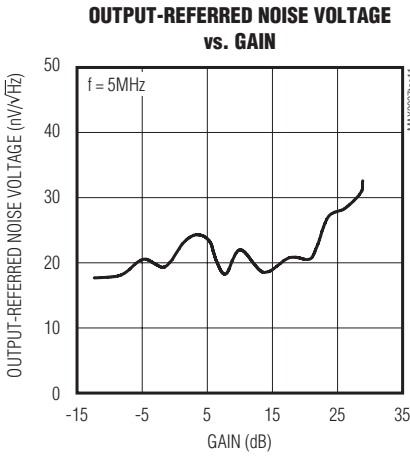
標準動作特性(続き)

(Figure 2, $V_{CC} = V_{REF} = 4.75V$ to $5.25V$, $GND = 0V$, $PD = 0$, $VG_CLAMP_MODE = 1$, $f_{RF} = 5MHz$, capacitance to GND at each of the VGA differential outputs is $60pF$, differential capacitance across the VGA outputs is $10pF$, $R_L = 1k\Omega$, $T_A = 0^\circ C$ to $+70^\circ C$. Typical values are at $V_{CC} = V_{REF} = 5V$, $T_A = +25^\circ C$, unless otherwise noted.)



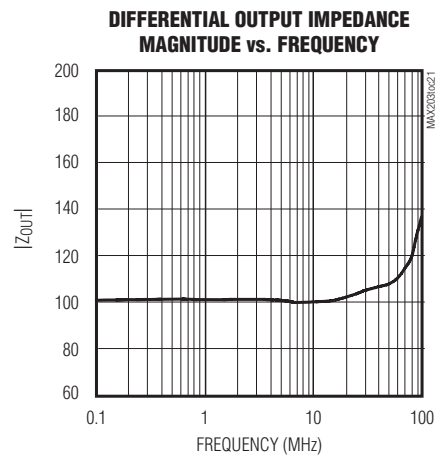
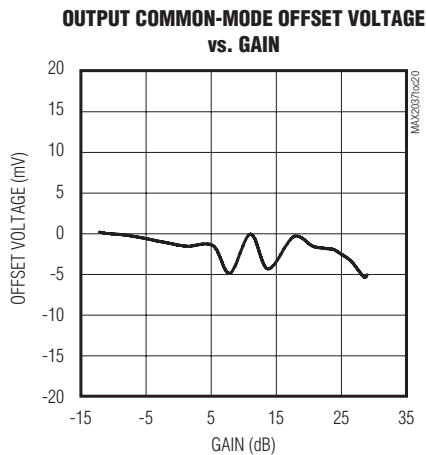
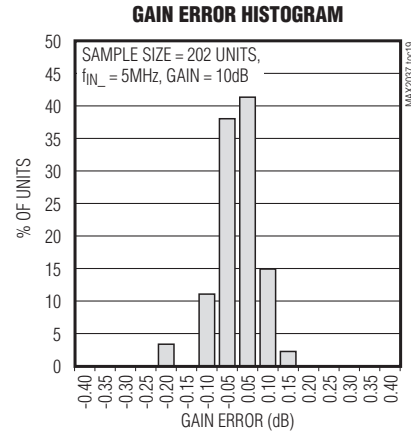
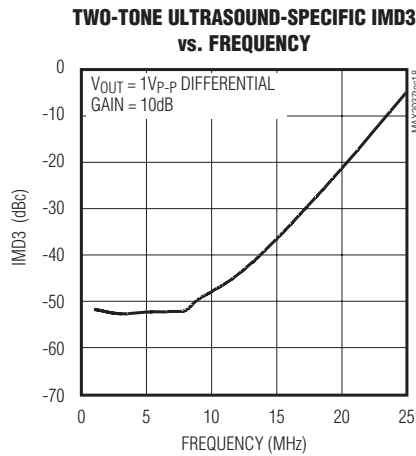
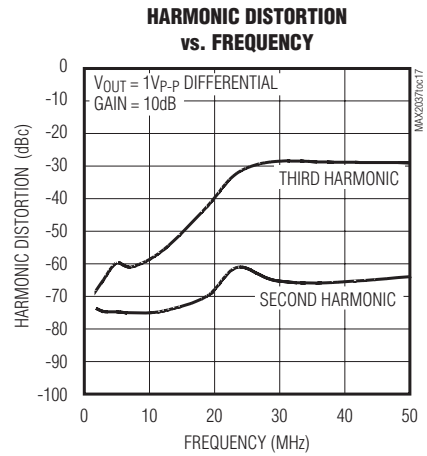
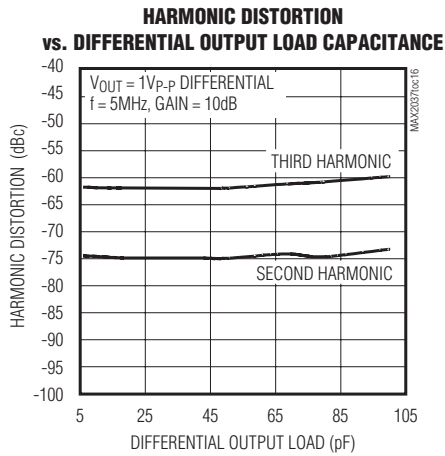
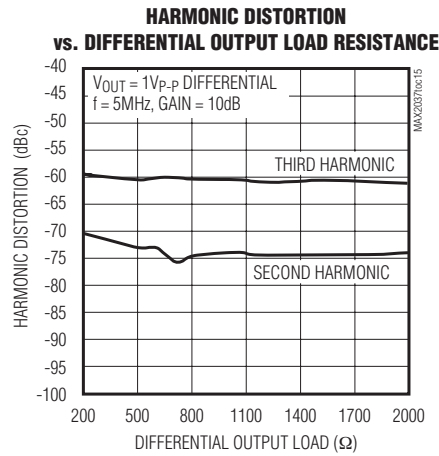
標準動作特性(続き)

(Figure 2, $V_{CC} = V_{REF} = 4.75V$ to $5.25V$, $GND = 0V$, $PD = 0$, $VG_CLAMP_MODE = 1$, $f_{RF} = 5MHz$, capacitance to GND at each of the VGA differential outputs is $60pF$, differential capacitance across the VGA outputs is $10pF$, $R_L = 1k\Omega$, $T_A = 0^\circ C$ to $+70^\circ C$. Typical values are at $V_{CC} = V_{REF} = 5V$, $T_A = +25^\circ C$, unless otherwise noted.)



標準動作特性(続き)

(Figure 2, $V_{CC} = V_{REF} = 4.75V$ to $5.25V$, $GND = 0V$, $PD = 0$, $V_{G_CLAMP_MODE} = 1$, $f_{RF} = 5MHz$, capacitance to GND at each of the VGA differential outputs is $60pF$, differential capacitance across the VGA outputs is $10pF$, $R_L = 1k\Omega$, $T_A = 0^\circ C$ to $+70^\circ C$. Typical values are at $V_{CC} = V_{REF} = 5V$, $T_A = +25^\circ C$, unless otherwise noted.)



端子説明

端子	名称	機能
1, 2, 5, 6, 7, 10, 11, 12, 19, 20, 21, 24, 25, 26, 29, 30, 31, 34, 35, 36, 41, 43, 44, 45, 47, 48, 51, 55, 58, 59, 64, 65, 66, 69, 73, 76, 79, 80, 81, 83, 84, 85, 88-92, 96, 97, 98	GND	グラウンド
3	VGIN3-	VGAチャネル3反転差動入力
4	VGIN3+	VGAチャネル3非反転差動入力
8	VGIN4-	VGAチャネル4反転差動入力
9	VGIN4+	VGAチャネル4非反転差動入力
13	EXT_C1	外部補償。4.7 μ Fのコンデンサをグラウンドに接続してください。
14	EXT_C2	外部補償。4.7 μ Fのコンデンサをグラウンドに接続してください。
15	EXT_C3	外部補償。4.7 μ Fのコンデンサをグラウンドに接続してください。
16, 39, 42, 46, 54, 72, 82, 87	VCC	5V電源。各VCC電源を0.1 μ Fのコンデンサで(ピンのできる限り近くで)グラウンドにバイパスしてください。
17	VGIN5-	VGAチャネル5反転差動入力
18	VGIN5+	VGAチャネル5非反転差動入力
22	VGIN6-	VGAチャネル6反転差動入力
23	VGIN6+	VGAチャネル6非反転差動入力
27	VGIN7-	VGAチャネル7反転差動入力
28	VGIN7+	VGAチャネル7非反転差動入力
32	VGIN8-	VGAチャネル8反転差動入力
33	VGIN8+	VGAチャネル8非反転差動入力
37, 93	VREF	5Vリファレンス電源。GNDに0.1 μ Fのコンデンサで(ピンのできる限り近くで)バイパスしてください。デバイスのノイズ性能は電源からVREFへのノイズの影響に依存します。VREF用に低ノイズ電源を使用してください。VCC用の電源が低ノイズ特性を示す場合は、VCCとVREFを互いに接続して同じ電源電圧を共用させることができます。
38	EXT_RES	外付け抵抗器。7.5k Ω の抵抗器をグラウンドに接続してください。
40	PD	パワーダウンスイッチ。デバイスをパワーダウンモードに設定する場合は、PDをハイに駆動してください。通常動作の場合はPDをローに駆動してください。
49	VGOUT8+	VGAチャネル8非反転差動出力
50	VGOUT8-	VGAチャネル8反転差動出力
52	VGOUT7+	VGAチャネル7非反転差動出力
53	VGOUT7-	VGAチャネル7反転差動出力
56	VGOUT6+	VGAチャネル6非反転差動出力
57	VGOUT6-	VGAチャネル6反転差動出力
60	VGOUT5+	VGAチャネル5非反転差動出力

端子説明(続き)

端子	名称	機能
61	VGOUT5-	VGAチャネル5反転差動出力
62	VG_CTL-	VGAアナログ利得制御反転入力
63	VG_CTL+	VGAアナログ利得制御非反転入力
67	VGOUT4+	VGAチャネル4非反転差動出力
68	VGOUT4-	VGAチャネル4反転差動出力
70	VGOUT3+	VGAチャネル3非反転差動出力
71	VGOUT3-	VGAチャネル3反転差動出力
74	VGOUT2+	VGAチャネル2非反転差動出力
75	VGOUT2-	VGAチャネル2反転差動出力
77	VGOUT1+	VGAチャネル1非反転差動出力
78	VGOUT1-	VGAチャネル1反転差動出力
86	VG_CLAMP_MODE	VGAクランプモードイネーブル。VGAクランプをイネーブルするためには、VG_CLAMP_MODEをローに駆動してください。VGA出力は差動2.4V _{p-p} (typ)にクランプされます。VGAクランプモードをディセーブルするためには、VG_CLAMP_MODEをハイに駆動してください。
94	VGIN1-	VGAチャネル1反転差動入力
95	VGIN1+	VGAチャネル1非反転差動入力
99	VGIN2-	VGAチャネル2反転差動入力
100	VGIN2+	VGAチャネル2非反転差動入力
—	EP	エクスポーズドパッド。エクスポーズドパッドを複数のビアを使ってグラウンドプレーンに半田付けしてください。

詳細

MAX2037のVGAは、高リニアリティ、広いダイナミックレンジ、および低出力ノイズ性能に最適化されているため、このデバイスは超音波画像処理アプリケーションに最適です。また、VGAの経路は、10MHzにおいて-80dBのチャネル間クロストーク、および超音波システムの最小チャネル間フォーカス誤差に対して±0.25dB以下の絶対利得誤差を示します。各VGA経路は、アナログ利得の調整用回路、ADC駆動用の差動出力ポート(VGOUT_+、VGOUT_-)付き出力バッファ、およびクワッドLNAのMAX2034にじかにインタフェースするのに最適な差動入力ポート(VGIN_+、VGIN_-)を備えています。詳しくは「ファンクションダイアグラム」をご覧ください。

VGAは、-12.5dB~+29.5dBの可変利得範囲を備えており、42dB (typ)の全ダイナミックレンジを実現します。VGAの利得は差動利得制御入力VG_CTL+とVG_CTL-によって調整することができます。差動利得制御入力電圧を、最大利得に対しては-2Vに設定し、最小利得に対しては+2Vに設定してください。差動アナログ制御コモンモード電圧は3.0V (typ)です。

VGAクランプ

ADCのオーバドライブや飽和を防止するために、VGA出力信号を制限するクランプが備えられています。VGA差動出力を2.4V_{p-p}にクランプする場合は、VG_CLAMP_MODEをローに設定してください。クランプをディセーブルする場合は、VG_CLAMP_MODEをハイに設定してください。

パワーダウン

このデバイスは、PDによってパワーダウンすることもできます。パワーダウンモードの場合はPDをロジックハイに設定してください。パワーダウンモードでデバイスに流れる全消費電流は27mAです。通常動作の場合はPDをロジックローに設定してください。

過負荷回復

また、このデバイスは、超音波入力バッファ画像処理アプリケーションにおいて一般的な大入力信号条件で過負荷から通常動作に迅速に回復するよう最適化されています。送信に関わる過負荷からの高速回復時間の説明については、「標準動作特性」の項をご覧ください。

アプリケーション情報

外部補償

内蔵バイアス回路のバイパスには外部補償が必要です。EXT_C1、EXT_C2、およびEXT_C3の各ピン(ピン13、14、15)からグラウンドに個別に4.7 μ Fのコンデンサをできる限り近づけて接続してください。

外付けバイアス抵抗器

内蔵バイアス回路のバイアスを設定するためには、EXT_RESに外付け抵抗器が必要です。EXT_RES(ピン38)からグラウンドに7.5k Ω の抵抗器をできる限り近づけて接続してください。

アナログ入力および出力の結合

一般的なアプリケーションでは、MAX2037は低ノイズのアンプ(MAX2034などの)から駆動されており、通常はADC(オクタルADCのMAX1436など)へのディスクリート差動アンチエイリアシングフィルタを駆動しています。MAX2037の差動入力インピーダンスは200 Ω (typ)です。差動出力は1000 Ω の差動負荷抵抗を駆動することができます。差動出力インピーダンスは100 Ω です。差動出力には約3.0Vのコモンモードバイアスが加えられています。次段のコモンモード入力範囲が異なる場合は、これらの差動出力をAC結合してください。

超音波処理に特有なIMD3規格

通常の通信規格と異なり、超音波処理に特有なIMD3ツートーン規格では2つの入力トーンの振幅が等しくありません。この測定では、 f_1 は生体組織からの反射を表し、 f_2 は血液からの反射を表します。血液からの反射は振幅が25dB(typ)低いいため、測定値は他よりも25dB低い一方の入力トーンで規定されます。問題となる($f_1 - (f_2 - f_1)$)のIMD3積は超音波アプリケーションに望ましくないドップラー誤差信号として現れます。図1を参照してください。

ボードレイアウト

MAX2037のピン配置は、デバイスとその関連ディスクリート部品の物理的なレイアウトがきわめてコンパクトになるように最適化されています。このデバイスの標準的なアプリケーションでは、複数の信号処理チャンネルを扱うために複数のデバイスを近接させて実装する場合があります。

MAX2037のTQFP-EPパッケージのエクスポーズドパッド(EP)は、ダイに対して低熱抵抗経路を提供します。MAX2037が実装されるPCBは、EPからの放熱経路となるように設計することが重要です。また、EPから電気的なグラウンドまでを低インダクタンス経路としてください。EPは、PCB上で、じかに、もしくはめっきされたビアホールのアレイを経由してグラウンドプレーンに必ず半田付けする必要があります。

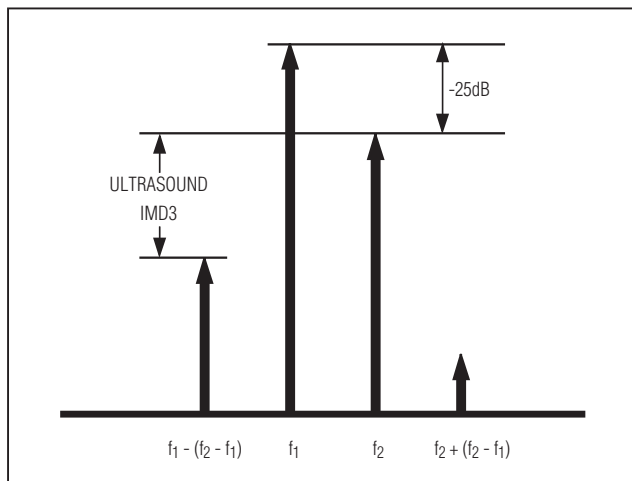


図1. 超音波IMD3測定法

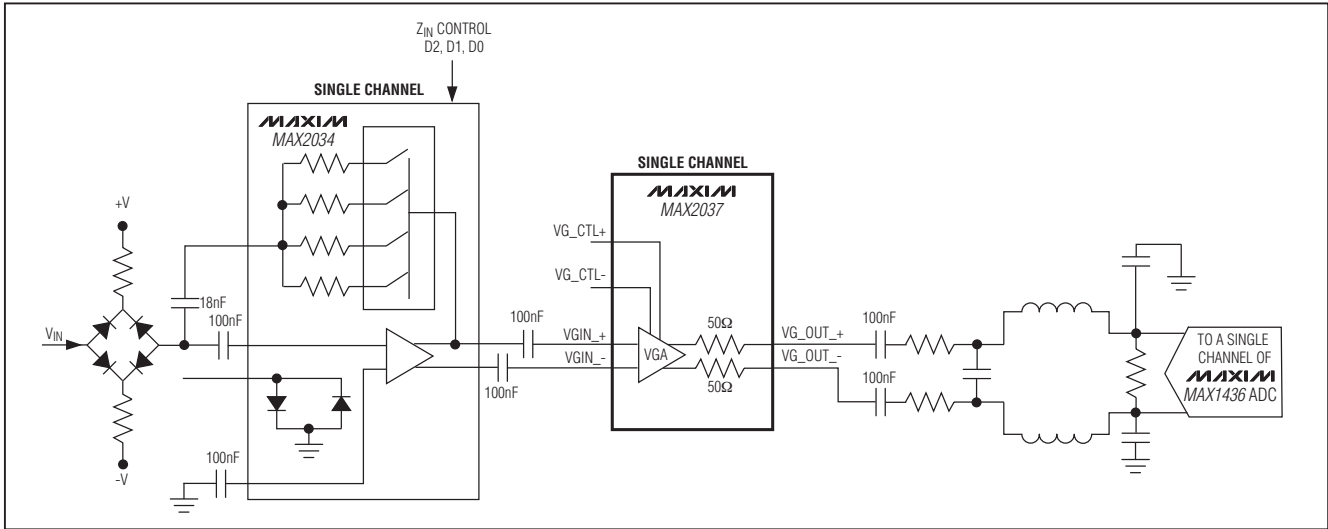
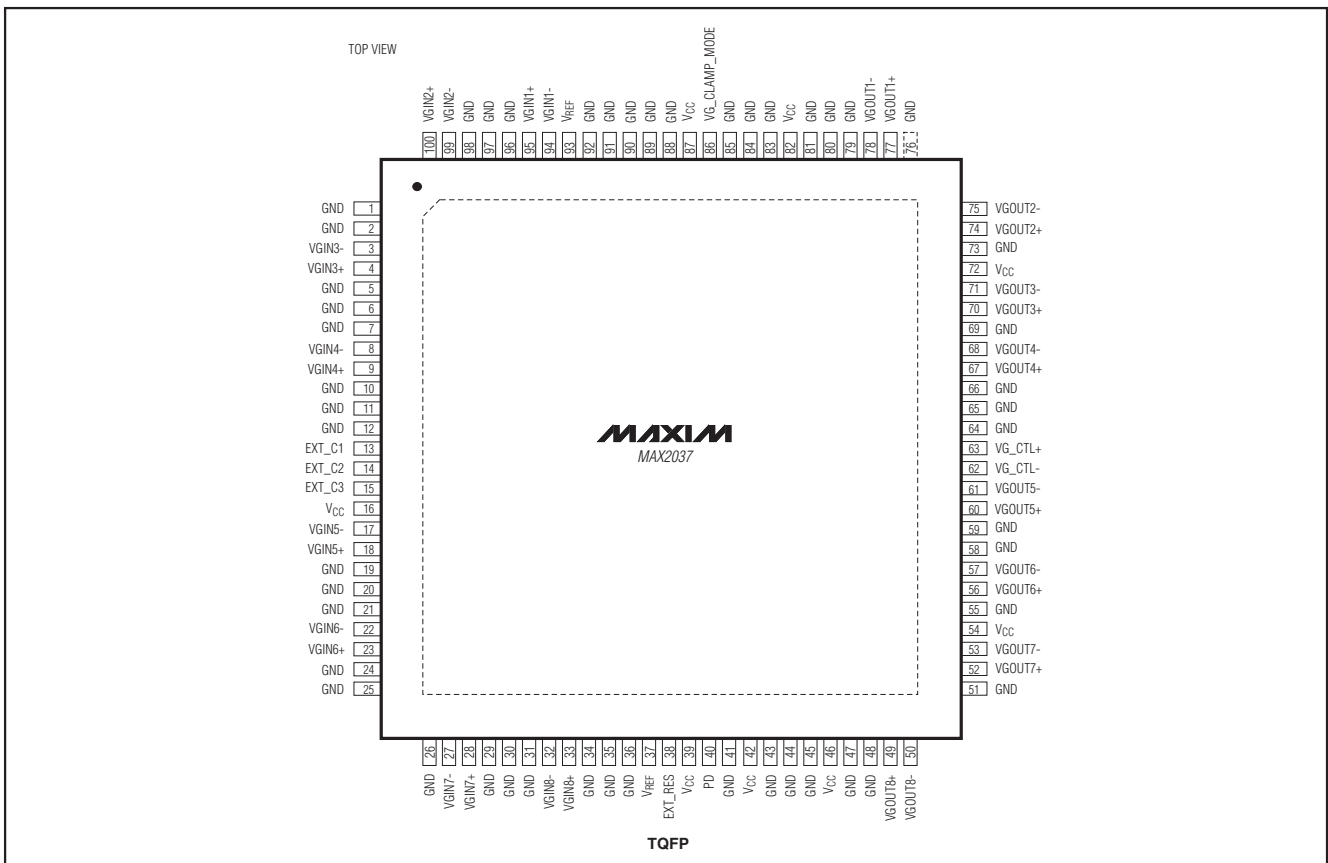


図2. 標準的なチャンネル当り超音波画像処理アプリケーション

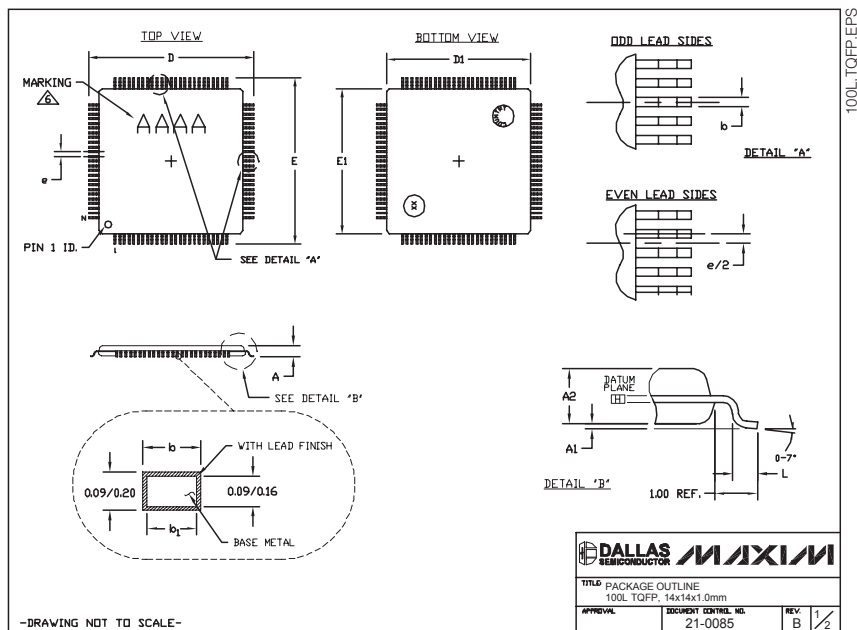
ピン配置



超音波可変利得アンプ

パッケージ

(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、japan.maxim-ic.com/packagesをご参照下さい。)



NOTES:

1. ALL DIMENSIONING AND TOLERANCING CONFORM TO ANSI Y14.5-1982.
2. DATUM PLANE (B) LOCATED AT MOLD PARTING LINE AND COINCIDENT WITH LEAD, WHERE LEAD EXITS PLASTIC BODY AT BOTTOM OF PARTING LINE.
3. DIMENSIONS D1 AND E1 DO NOT INCLUDE MOLD PROTRUSION. ALLOWABLE MOLD PROTRUSION IS 0.254 MM ON D1 AND E1 DIMENSIONS.
4. THE TOP OF PACKAGE IS SMALLER THAN THE BOTTOM OF PACKAGE BY 0.15 MILLIMETERS.
5. DIMENSION b DOES NOT INCLUDE DAMBAR PROTRUSION. ALLOWABLE DAMBAR PROTRUSION SHALL BE 0.08mm TOTAL IN EXCESS OF THE b DIMENSION AT MAXIMUM MATERIAL CONDITION.
6. MARKING IS FOR PACKAGE ORIENTATION REFERENCE ONLY.
7. THIS OUTLINE CONFORMS TO JEDEC PUBLICATION 95 REGISTRATION MS-026.
8. LEADS SHALL BE COPLANAR WITHIN 0.08mm.

SYMBOL	TOFP PACKAGE VARIATION	
	ALL DIMENSIONS IN MILLIMETERS	
	100L	14x14x1.0
	MIN.	MAX.
A	0.85	1.20
A1	0.05	0.15
A2	0.95	1.05
b	0.17	0.27
D	15.80	16.20
D1	13.80	14.20
E	15.80	16.20
E1	13.80	14.20
L	0.45	0.75
N	100	
e	0.50	BSC.
b	0.17	0.27
b1	0.17	0.23

DALLAS SEMICONDUCTOR MAXIM	
TITLE PACKAGE OUTLINE 100L TOFP, 14x14x1.0mm	
APPROVAL	DOCUMENT CONTROL NO. 21-0085
REV. B	2/2

-DRAWING NOT TO SCALE-

マキシム・ジャパン株式会社

〒169-0051 東京都新宿区西早稲田3-30-16 (ホリゾン1ビル)
TEL. (03)3232-6141 FAX. (03)3232-6149

マキシムは完全にマキシム製品に組込まれた回路以外の回路の使用について一切責任を負いかねます。回路特許ライセンスは明言されていません。マキシムは随時予告なく回路及び仕様を変更する権利を留保します。

12 Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600

© 2006 Maxim Integrated Products, Inc. All rights reserved. MAXIM is a registered trademark of Maxim Integrated Products, Inc.