

# MAX14575A/MAX14575AL/ MAX14575B/MAX14575C 250mA~2.5A可変電流制限スイッチ

## 概要

設定可能な電流制限スイッチのMAX14575A/MAX14575AL/MAX14575B/MAX14575Cは、異常な負荷状態に起因するホストデバイスの損傷を防止する内部電流制限機能を備えています。これらの電流制限スイッチは、オン抵抗が32mΩ (typ)と小さく、+2.3V~+5.5Vの入力電圧範囲で動作します。電流制限を250mA~2.5Aの範囲で調整可能であるため、これらのデバイスは大容量負荷コンデンサの充電や大電流負荷スイッチングアプリケーションに最適です。

この製品ファミリのデバイスは、どれを選択するかによって過電流イベントの処理方法がそれぞれ異なります。MAX14575A/MAX14575ALにはオートリトライモードがあります。また、MAX14575AはアクティブハイEN極性を備え、MAX14575ALはアクティブローEN極性を備えています。MAX14575Bにはラッチオフモードがあり、MAX14575Cには連続電流制限モードがあります。その他のセーフティ機能には、過熱を防止するサーマルシャットダウン保護やソースへの電流逆流を防止する逆電流ブロッキングなどがあります(「選択ガイド」を参照)。

MAX14575A/MAX14575AL/MAX14575B/MAX14575Cは、小型8ピンTDFNパッケージ(2mm x 2mm)で提供され、-40℃~+85℃の拡張温度範囲での動作が保証されています。

## 型番/選択ガイド

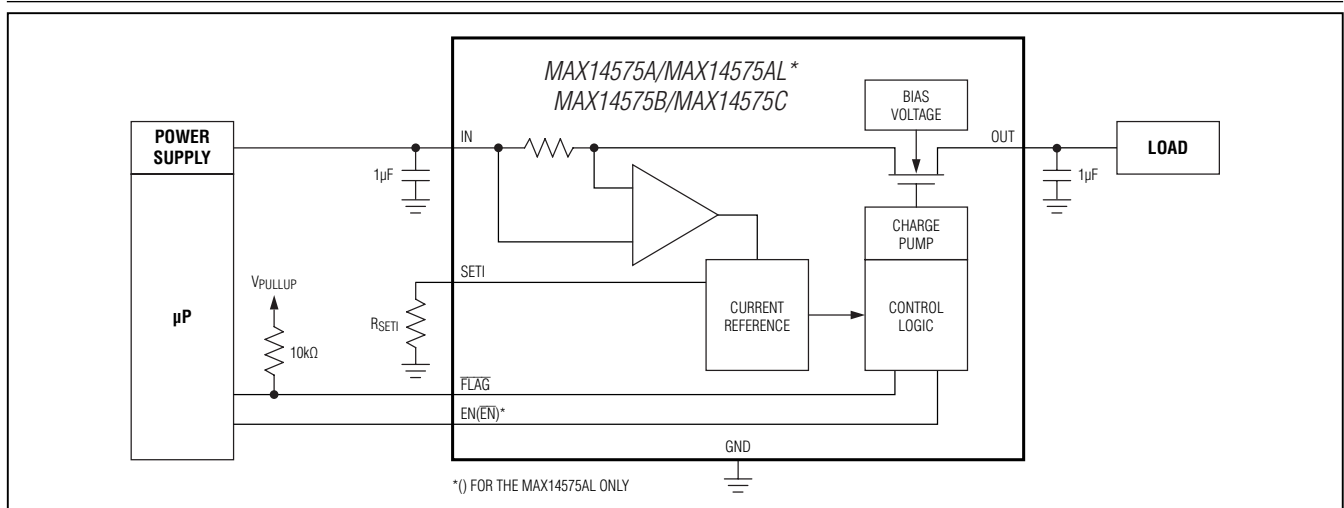
PART	PIN-PACKAGE	TEMP RANGE	EN POLARITY	OVERCURRENT RESPONSE	TOP MARK
MAX14575AETA+T	8 TDFN-EP*	-40°C to +85°C	Active-High	Autoretry	BMV
MAX14575ALETA+T	8 TDFN-EP*	-40°C to +85°C	Active-Low	Autoretry	BMW
MAX14575BETA+T	8 TDFN-EP*	-40°C to +85°C	Active-High	Latch-off	BMX
MAX14575CETA+T	8 TDFN-EP*	-40°C to +85°C	Active-High	Continuous	BMV

+ は鉛 (Pb) フリー /RoHS 準拠パッケージを表します。

T = テープ & リール

\*EP = エクスポートパッド

## 標準動作回路



本データシートは日本語翻訳であり、相違及び誤りのある可能性があります。設計の際は英語版データシートを参照してください。

価格、納期、発注情報についてはMaxim Direct (0120-551056)にお問い合わせいただくか、Maximのウェブサイト(japan.maximintegrated.com)をご覧ください。

## 特長

- ◆ 可変電流制限 : 250mA~2500mA
- ◆ 高精度な過負荷電流制限 : ±10% (500mA~2.5A)
- ◆ 低オン抵抗(R<sub>ON</sub>) : 32mΩ (typ)
- ◆ 電源電圧範囲 : +2.3V~+5.5V
- ◆ 逆電流保護
- ◆ 短絡保護
- ◆ サーマルシャットダウン保護
- ◆ 低消費電流 : 130µA (typ)
- ◆ シャットダウン逆電流 : 1µA (max)
- ◆ 小型8ピンTDFNパッケージ(2mm x 2mm)

## アプリケーション

携帯電話のRFパワー アンプ	ポータブルメディア プレーヤー
USBポート	UTCA/ATCAプラット フォーム
データモデムカード	SDXCカード電源保護

# MAX14575A/MAX14575AL/ MAX14575B/MAX14575C

## 250mA~2.5A可変電流制限スイッチ

### ABSOLUTE MAXIMUM RATINGS

(Voltages referenced to GND.)

IN, EN,  $\overline{\text{EN}}$ ,  $\overline{\text{FLAG}}$ , OUT, and SET1 to GND ..... -0.3V to +6V  
 Current into Any Pin (Except IN, OUT) .....  $\pm 20\text{mA}$   
 OUT Short Circuit to GND ..... Internally Limited  
 Continuous Power Dissipation ( $T_A = +70^\circ\text{C}$ )  
 TDFN (derate 11.9mW/ $^\circ\text{C}$  above  $+70^\circ\text{C}$ ) ..... 954mW

Operating Temperature Range .....  $-40^\circ\text{C}$  to  $+85^\circ\text{C}$   
 Storage Temperature Range .....  $-65^\circ\text{C}$  to  $+150^\circ\text{C}$   
 Junction Temperature .....  $+150^\circ\text{C}$   
 Lead Temperature (soldering, 10s) .....  $+300^\circ\text{C}$   
 Soldering Temperature (reflow) .....  $+260^\circ\text{C}$

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

### PACKAGE THERMAL CHARACTERISTICS (Note 1)

TDFN

Junction-to-Ambient Thermal Resistance ( $\theta_{JA}$ ) .....  $+83.9^\circ\text{C}/\text{W}$   
 Junction-to-Case Thermal Resistance ( $\theta_{JC}$ ) .....  $+37^\circ\text{C}/\text{W}$

**Note 1:** Package thermal resistances were obtained using the method described in JEDEC specification JESD51-7, using a four-layer board. For detailed information on package thermal considerations, refer to [japan.maximintegrated.com/thermal-tutorial](http://japan.maximintegrated.com/thermal-tutorial).

### ELECTRICAL CHARACTERISTICS

( $V_{IN} = +2.3\text{V}$  to  $+5.5\text{V}$  and  $T_A = -40^\circ\text{C}$  to  $+85^\circ\text{C}$ , unless otherwise noted. Typical values are at  $V_{IN} = +3.3\text{V}$ ,  $C_{IN} = 1\mu\text{F}$ ,  $C_{OUT} = 1\mu\text{F}$ ,  $R_{SET1} = 100\text{k}\Omega$ ,  $T_A = +25^\circ\text{C}$ .) (Note 2)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
<b>SUPPLY OPERATION</b>						
Operating Voltage	$V_{IN}$		2.3		5.5	V
Quiescent Current	$I_Q$	$I_{OUT} = 0\text{A}$ , switch on, $V_{IN} = 3.3\text{V}$ , $R_{SET1} = 560\text{k}\Omega$		130	275	$\mu\text{A}$
Latchoff Current	$I_{LATCH}$	$I_{OUT} = 0\text{A}$ , after an overcurrent fault (MAX14575B)		6	20	$\mu\text{A}$
Shutdown Forward Current	$I_{SHDN}$	$V_{EN} = 0\text{V}$ , $\overline{V_{EN}} = 5.5\text{V}$ , $V_{IN} = 5.5\text{V}$ , $V_{OUT} = 0\text{V}$		0.1	3.5	$\mu\text{A}$
Shutdown Reverse Current	$I_{RSHDN}$	$V_{EN} = 0\text{V}$ , $\overline{V_{EN}} = 5.5\text{V}$ , $V_{IN} = 0\text{V}$ , $V_{OUT} = 5.5\text{V}$ (current into OUT)		0.07	1	$\mu\text{A}$
<b>INTERNAL FET</b>						
Switch On-Resistance	$R_{ON}$	$V_{IN} = 5.5\text{V}$ , $T_A = +25^\circ\text{C}$ , $I_{OUT} = 100\text{mA}$ , $I_{OUT} < I_{LIM}$		32	50	$\text{m}\Omega$
Forward Current Limit	$I_{LIM}$	$R_{SET1} = 52.65\text{k}\Omega$	2250	2500	2750	mA
		$R_{SET1} = 268.7\text{k}\Omega$	450	500	550	
		$R_{SET1} = 538.7\text{k}\Omega$	200	250	300	
$R_{SET1}$ Coefficient	P	$I_{LIM} = 0.5\text{A}$ to $2.5\text{A}$		135		kV
$R_{SET1}$ Constant	C	$I_{LIM} = 0.5\text{A}$ to $2.5\text{A}$		1.35		$\text{k}\Omega$
$R_{SET1} \times I_{LIM}$ Product		$I_{LIM} = 250\text{mA}$ to $2500\text{mA}$ , $V_{IN} - V_{OUT} = 1\text{V}$	172	215	258	kV
Reverse Blocking Current		$V_{OUT} > V_{IN} + 145\text{mV}$ , after reverse current-limit shutdown			2	$\mu\text{A}$
Reverse Blocking Threshold	$V_{OUT} - V_{IN}$	$V_{OUT} - V_{IN} = 300\text{mV}$ , OUT falling until switch turns on, while measuring $V_{OUT} - V_{IN}$	25	100	145	mV
$\overline{\text{FLAG}}$ Assertion Drop Voltage Threshold	VFA	Increase ( $V_{IN} - V_{OUT}$ ) drop until $\overline{\text{FLAG}}$ asserts, in current-limit mode, $V_{IN} = 3.3\text{V}$ , $R_{SET1} = \text{unconnected}$		345		mV

# MAX14575A/MAX14575AL/ MAX14575B/MAX14575C 250mA~2.5A可変電流制限スイッチ

## ELECTRICAL CHARACTERISTICS (continued)

( $V_{IN} = +2.3V$  to  $+5.5V$  and  $T_A = -40^{\circ}C$  to  $+85^{\circ}C$ , unless otherwise noted. Typical values are at  $V_{IN} = +3.3V$ ,  $C_{IN} = 1\mu F$ ,  $C_{OUT} = 1\mu F$ ,  $R_{SET1} = 100k\Omega$ ,  $T_A = +25^{\circ}C$ .) (Note 2)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
<b>EN, <math>\overline{EN}</math> INPUT</b>						
EN, $\overline{EN}$ Input Leakage	$I_{LEAK}$	EN, $\overline{EN} = IN$ or GND	-1		+1	$\mu A$
EN, $\overline{EN}$ Input Logic-High Voltage	$V_{IH}$		1.6			V
EN, $\overline{EN}$ Input Logic-Low Voltage	$V_{IL}$				0.4	V
<b>FLAG OUTPUT</b>						
FLAG Output Logic-Low Voltage		$I_{SINK} = 1mA$			0.4	V
FLAG Output Leakage Current		$V_{IN} = V_{FLAG} = 5.5V$ , FLAG deasserted			1	$\mu A$
<b>TIMING CHARACTERISTICS</b>						
Turn-On Time	$t_{SS}$	Time from ENABLE signal to $V_{OUT} = 90\%$ of $V_{IN}$ , Figure 1		600		$\mu s$
Turn-Off Time	$t_{OFF}$	Time from DISABLE signal to $V_{OUT} = 10\%$ of $V_{IN}$ , $R_L = 1k\Omega$ , $C_{OUT} = 0$ , Figure 1		100		$\mu s$
Current-Limit Reaction Time	$t_{LIM}$	Output high and then short circuit applied		3		$\mu s$
Blanking Time	$t_{BLANK}$	Figures 2 and 3 (Note 3)	10	15	25	ms
Retry Time	$t_{RETRY}$	MAX14575A/MAX14575AL Figure 2 (Note 3)	320	500	875	ms
<b>THERMAL PROTECTION</b>						
Thermal Shutdown				+160		$^{\circ}C$
Thermal Shutdown Hysteresis				20		$^{\circ}C$

**Note 2:** All devices are 100% production tested at  $T_A = +25^{\circ}C$ . Limits over the operating temperature range are guaranteed by design; not production tested.

**Note 3:** Blanking time and retry time are generated by the same internal oscillator. The ratio of  $\frac{t_{RETRY}}{t_{BLANK}}$  is a constant value of 32.

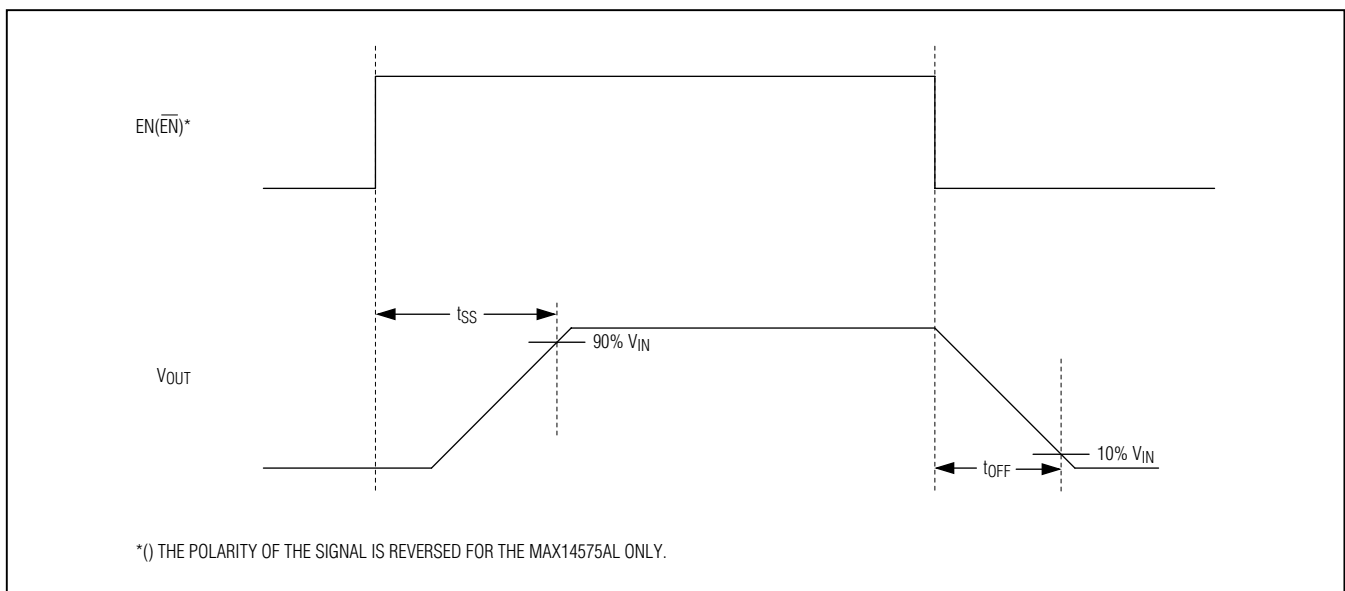


図 1. ターンオン時間 ( $t_{SS}$ ) およびターンオフ時間 ( $t_{OFF}$ ) 測定のタイミング図

# MAX14575A/MAX14575AL/ MAX14575B/MAX14575C 250mA~2.5A可変電流制限スイッチ

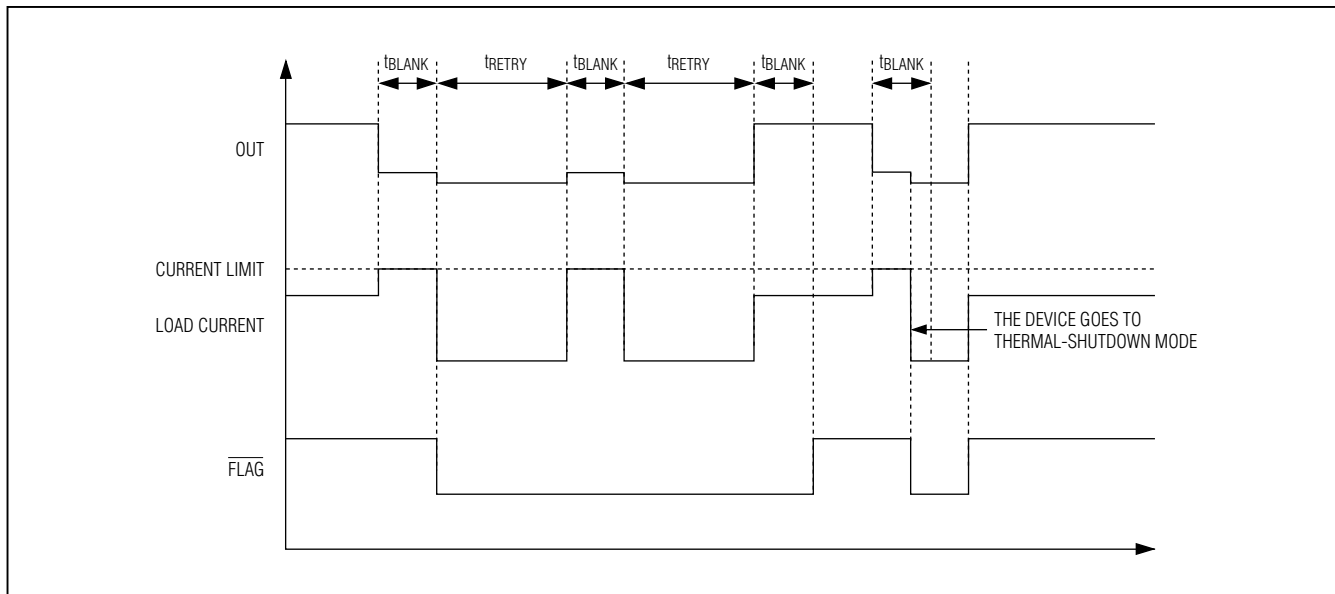


図 2. 自動再試行の障害タイミング図

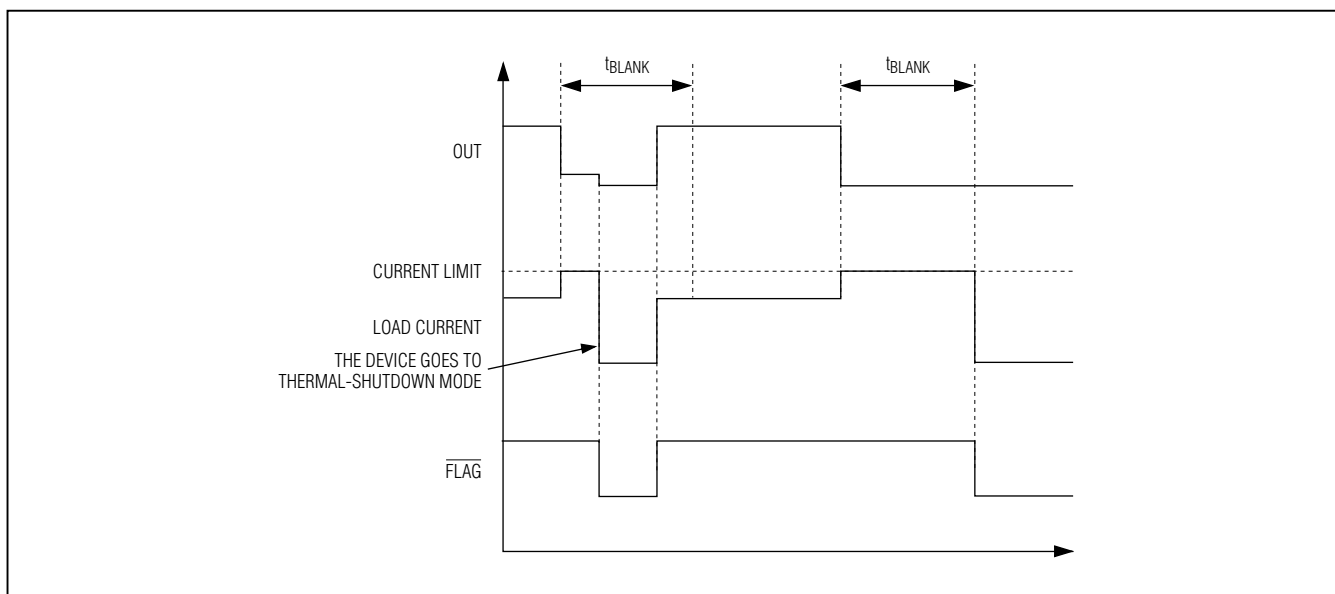
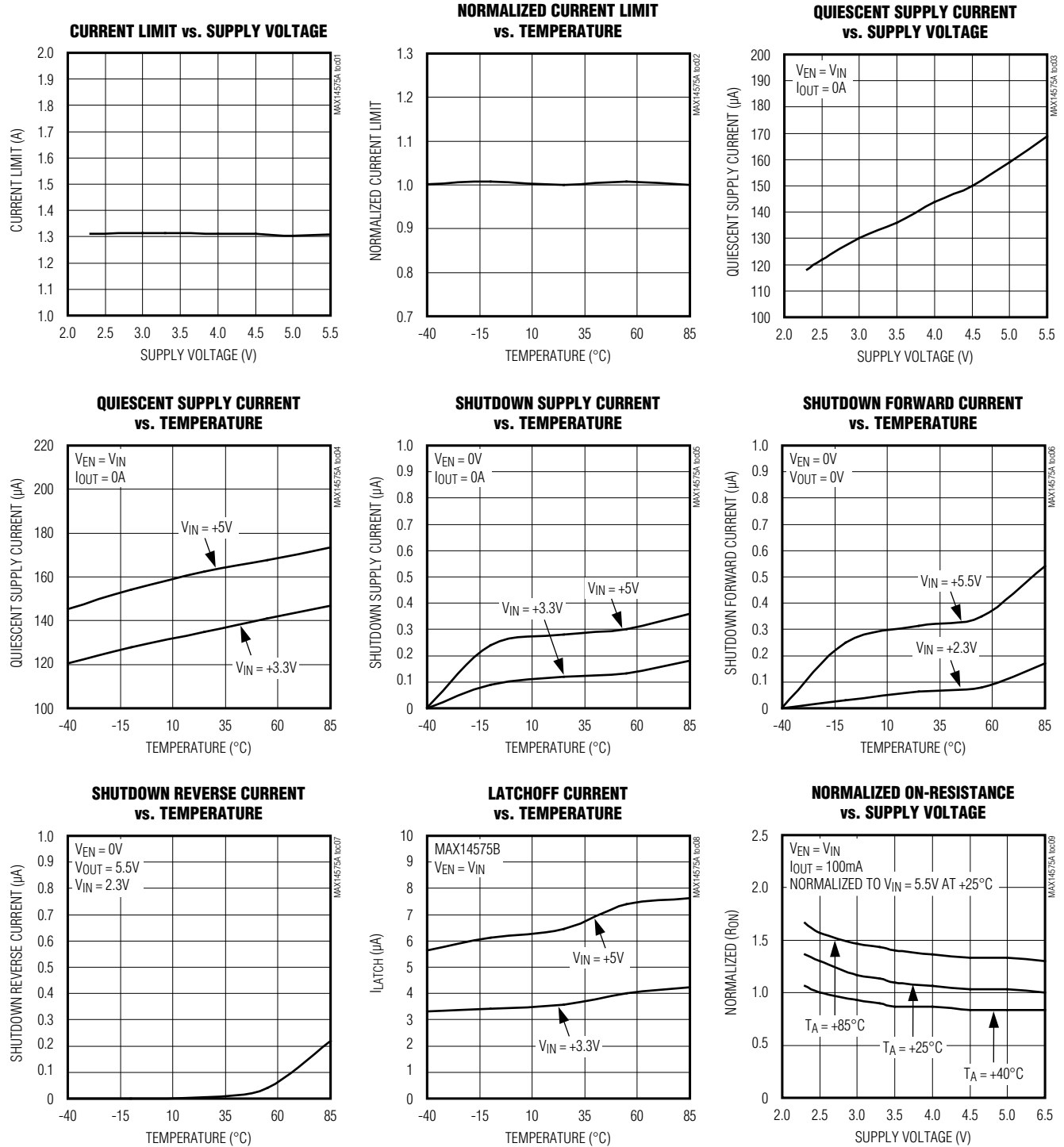


図 3. ラッチオフの障害タイミング図

# MAX14575A/MAX14575AL/ MAX14575B/MAX14575C 250mA~2.5A可変電流制限スイッチ

## 標準動作特性

( $V_{IN} = +3.3V$ ,  $C_{IN} = 1\mu F$ ,  $C_{OUT} = 1\mu F$ ,  $R_{SET1} = 94.2k\Omega$ ,  $T_A = +25^\circ C$ , unless otherwise noted.)

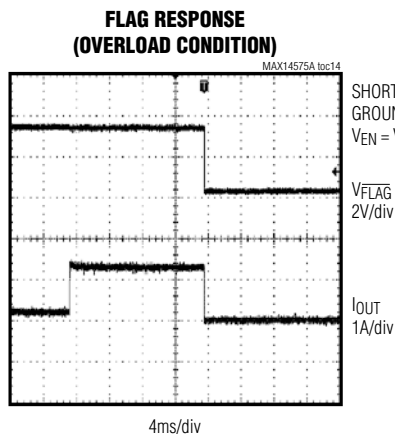
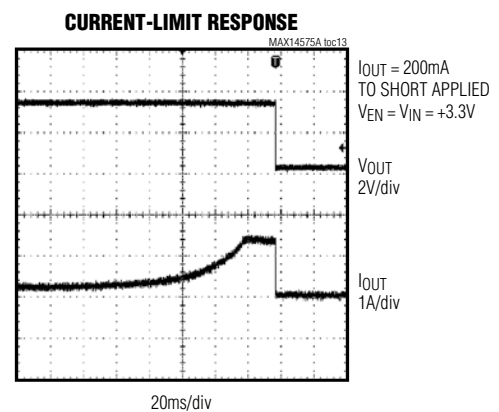
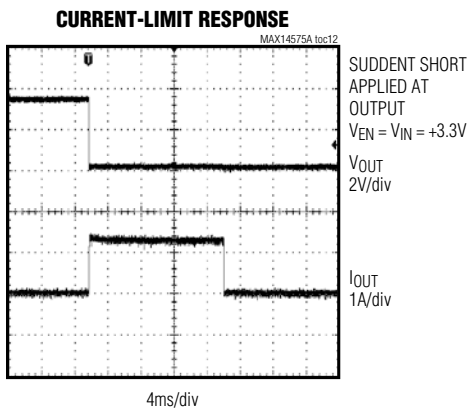
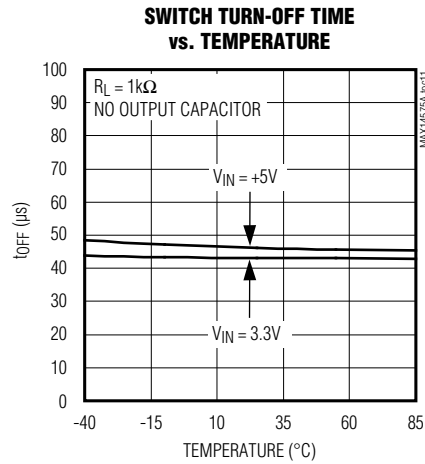
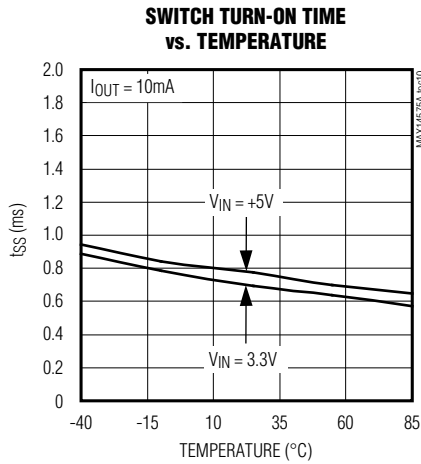


# MAX14575A/MAX14575AL/ MAX14575B/MAX14575C

## 250mA~2.5A可変電流制限スイッチ

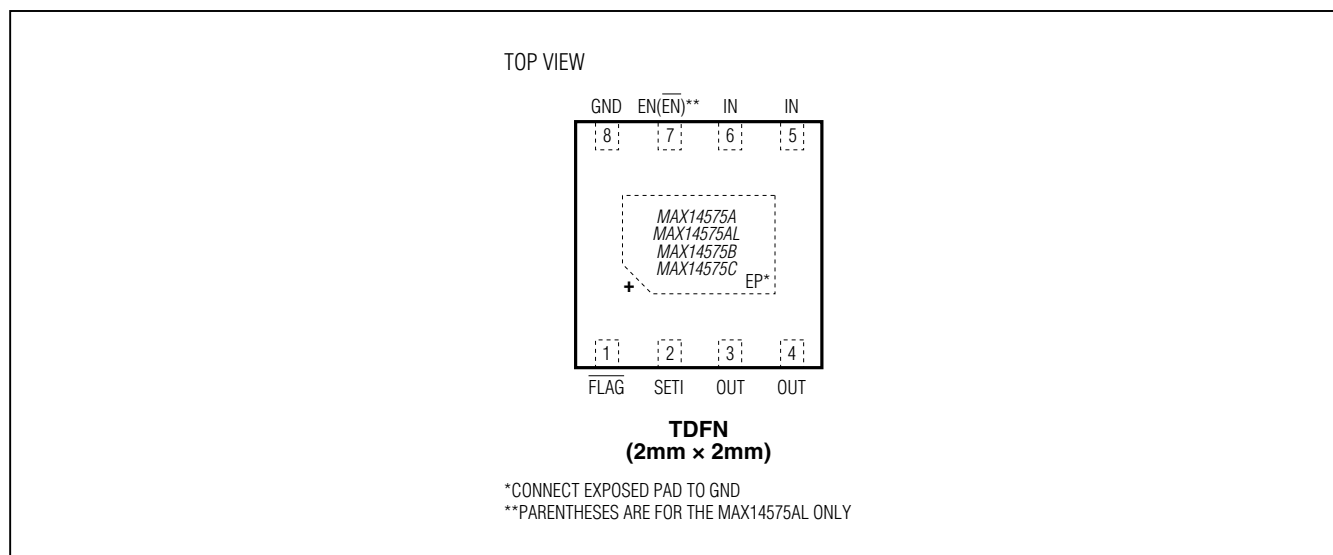
### 標準動作特性(続き)

( $V_{IN} = +3.3V$ ,  $C_{IN} = 1\mu F$ ,  $C_{OUT} = 1\mu F$ ,  $R_{SET1} = 94.2k\Omega$ ,  $T_A = +25^\circ C$ , unless otherwise noted.)



# MAX14575A/MAX14575AL/ MAX14575B/MAX14575C 250mA~2.5A可変電流制限スイッチ

## ピン配置

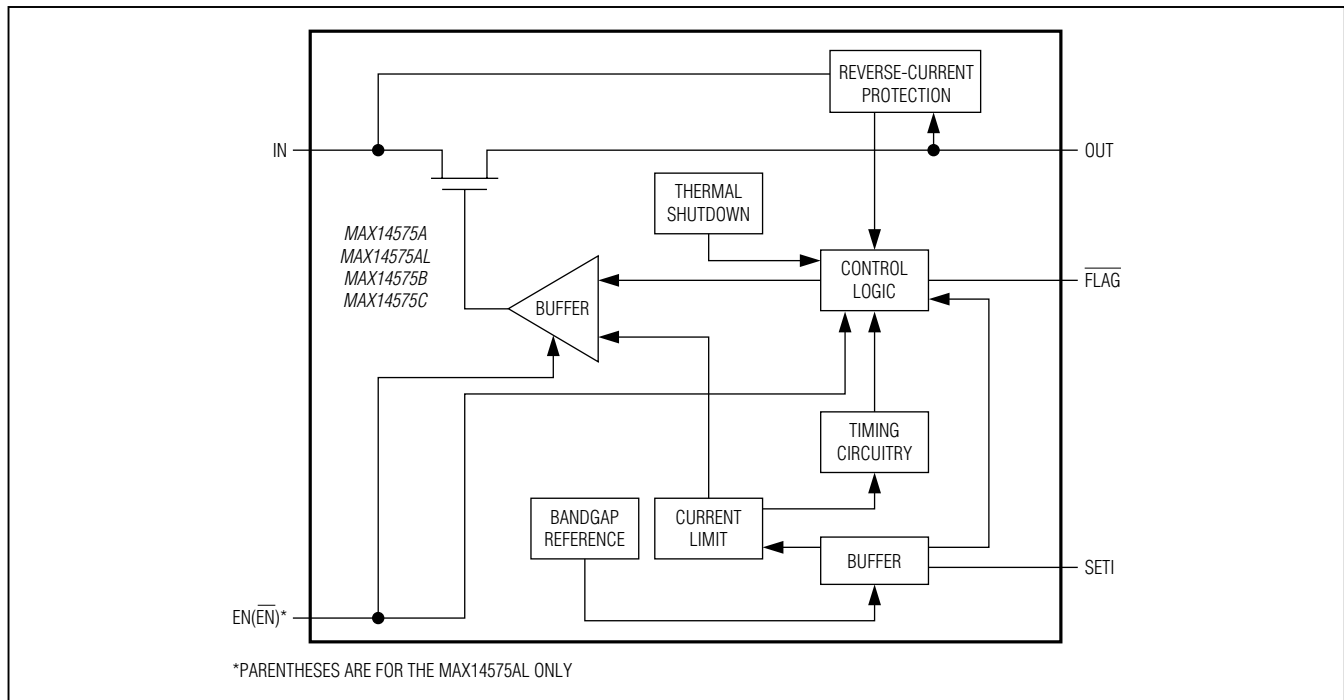


## 端子説明

端子		名称	機能
MAX14575AL	MAX14575_		
1	1	FLAG	オープンドレインの過電流インジケータ出力。過負荷障害時間がブランキング時間を超えたとき、逆電流が検出されたとき、サーマルシャットダウンモードがアクティブ化したとき、またはSETIがグラウンドに接続されたときにFLAGがローになります。
2	2	SETI	順方向電流制限調整入力。SETIとGND間に抵抗を接続して過電流制限を設定してください。SETIがGNDに接続された場合、スイッチがオフになりFLAGがアサートされます。SETIを未接続のままにせず、SETIに20pF以上のコンデンサを接続しないでください。
3, 4	3, 4	OUT	スイッチ出力。OUTの端子3および4を相互に接続し、できる限りデバイスの近くに配置した1μFのセラミックコンデンサでOUTをGNDに接続してください。
5, 6	5, 6	IN	電源入力。INの端子5および6を相互に接続し、できる限りデバイスの近くに配置した1μFのセラミックコンデンサでINをGNDに接続してください。必要に応じて、大きな負荷トランジエントによって電源電圧がプルダウンされるのを防止するために、より大容量を使用してください。
7	—	EN	アクティブローのイネーブル入力。スイッチをオンにする場合は、ENをローに駆動してください。スイッチをオフにする場合は、ENをハイに駆動してください。
—	7	EN	アクティブハイのイネーブル入力。スイッチをオンにする場合は、ENをハイに駆動してください。スイッチをオフにする場合は、ENをローに駆動してください。
8	8	GND	グラウンド
—	—	EP	エクスポーズドパッド。内部でGNDに接続されています。放熱性能を最大化するために、大面積のグラウンドプレーンに接続してください。電気的な接点として使用するものではありません。

# MAX14575A/MAX14575AL/ MAX14575B/MAX14575C 250mA~2.5A可変電流制限スイッチ

## ファンクションダイアグラム



## 詳細

設定可能な電流制限スイッチのMAX14575A/MAX14575AL/MAX14575B/MAX14575Cは、+2.3V~+5.5Vで動作し、250mA~2.5Aの範囲で調整可能な内部電流制限を備えています。これらのデバイスは、固定のブランキング時間および障害状態の存在をプロセッサに通知するFLAG出力を備えています。

### 設定可能な電流制限スレッショルド

SETIとGND間の抵抗でスイッチの電流制限スレッショルドを設定します(「電流制限スレッショルドの設定」の項を参照)。VIN - VOUTがFLAGアサート降下電圧スレッショルド(VFA)より高い状態で、出力電流がtBLANK以上の時間にわたり電流スレッショルド値で制限された場合、FLAGがアサートし、MAX14575A/MAX14575ALは自動再試行モードに移行し、MAX14575Bはスイッチをラッチオフし、MAX14575Cは継続的電流制限モードに移行します。

### 自動再試行(MAX14575A/MAX14575AL)

順方向電流が電流スレッショルドに達すると、tBLANKタイマーがカウントを開始します(図2)。過電流状態がtBLANKにわたって存在する場合、FLAGがアサートします。ブランキング時間(tBLANK)が経過する前に過電流状態が消滅した場合はタイマーがリセットされます。ブランキング

時間が経過した直後に再試行時間遅延(tRETRY)が開始し、その期間の間スイッチはラッチオフします。tRETRYが終了するとスイッチが再びオンになります。障害がまだ存在する場合はこのサイクルが繰り返されます。障害が取り除かれていた場合、スイッチはオンを維持します。このサイクル中、FLAGはローのままになります。自動再試行では、自己発熱によってチップ温度が+160°C (typ)を超えた場合、MAX14575A/MAX14575ALはチップ温度が約20°C低下するまでサーマルシャットダウンモードに移行します。

過電流状態や短絡状態が発生した場合、自動再試行機能によってシステムの電力が節減されます。tBLANK期間中にスイッチがオンになると消費電流は電流制限状態に維持されます。tRETRY期間中にスイッチがオフになるとスイッチを流れる電流はゼロです。そのため、平均出力電流はプログラムされた電流制限より大幅に少なくなります。次式を使用して平均出力電流を計算してください。

$$I_{LOAD} = I_{LIM} \times \frac{t_{BLANK}}{t_{BLANK} + t_{RETRY}}$$

たとえば、tBLANK = 15msおよびtRETRY = 500msの場合、デューティサイクルは3%となり、全期間にわたりスイッチがオンの場合に対して電力を97%節減することができます。



# MAX14575A/MAX14575AL/ MAX14575B/MAX14575C 250mA~2.5A可変電流制限スイッチ

## ラッチオフ(MAX14575B)

順方向電流が電流スレッシュホールドに達すると、t<sub>BLANK</sub>タイマーがカウントを開始します(図3)。過電流状態がt<sub>BLANK</sub>期間以上にわたって存在する場合、FLAGがアサートします。t<sub>BLANK</sub>が経過する前に過電流状態が消滅した場合はタイマーがリセットされます。ブランキング時間を超えて過電流状態が継続する場合はスイッチがオフになります。制御ロジック(EN)をトグルするか、入力電圧をサイクルすることにより、スイッチをリセットしてください。自己発熱によってチップ温度が+160°C (typ)を超えた場合、MAX14575Bはチップ温度が約20°C低下するまでサーマルシャットダウンモードに移行します。

## 継続的電流制限(MAX14575C)

順方向電流が順方向電流スレッシュホールドに達すると、MAX14575Cは出力電流をプログラムされた電流制限に制限します。電流制限がt<sub>BLANK</sub>にわたって存在する場合、FLAGがアサートし、過負荷状態が取り除かれた場合デアサートします。このモードでは、自己発熱によってチップ温度が+160°C (typ)を超えた場合、MAX14575Cはチップ温度が約20°C低下するまでサーマルシャットダウンモードに移行します。

## スイッチイネーブル制御(EN/ $\overline{\text{EN}}$ )

MAX14575A/B/CのEN入力およびMAX14575ALの $\overline{\text{EN}}$ 入力は、内蔵スイッチを制御します。表1を参照してください。

## 逆電流保護

MAX14575A/MAX14575AL/MAX14575B/MAX14575Cは逆電流保護回路を備えており、逆電流保護回路が作動すると逆流電流が2μAに制限されます。スイッチはオフになり、t<sub>BLANK</sub>の経過を待つことなくFLAGがアサートします。V<sub>OUT</sub> - V<sub>IN</sub>が逆ブロッキングスレッシュホールド以下に減少すると、スイッチが再びオンになりFLAGがデアサートします。

## FLAGインジケータ

FLAGはオープンドレインの障害インジケータ出力で、DC電源への外付けのプルアップ抵抗が必要です。以下の条件のいずれかが発生するとFLAGはローになります。

表1. スwitchの真理値表

MAX14575A/B/C	MAX14575AL	SWITCH STATUS
EN	$\overline{\text{EN}}$	
0	1	OFF
1	0	ON

- ブランキング時間経過後に過電流状態かつV<sub>IN</sub> - V<sub>OUT</sub> > V<sub>F</sub>A
- 逆電流保護が作動する
- チップ温度が+160°Cを超える
- SETIがグランドに接続される

## サーマルシャットダウン

サーマルシャットダウン回路は、デバイスを過熱から保護します。接合部温度が+160°C (typ)を超えると、直ちにスイッチがオフになりFLAGがローになります。MAX14575A/AL/Cのスイッチは、デバイスの温度が約20°C (typ)低下したあとで再びオンになります。

## アプリケーション情報

### 電流制限スレッシュホールドの設定

SETIとグランド間に抵抗を接続して、MAX14575A/MAX14575AL/MAX14575B/MAX14575Cの電流制限スレッシュホールド値を設定してください。表2に、SETIのさまざまな抵抗値に対応する電流制限スレッシュホールドを示します。SETIをグランドに接続するとFLAGがアサートします。

次式を使用して電流制限を計算してください。

$$R_{\text{SETI}}(\text{k}\Omega) = \frac{P(\text{kV})}{I_{\text{LIM}}(\text{mA})} - C(\text{k}\Omega)$$

R<sub>SETI</sub>には40kΩ以下の値を使用しないでください。

注：20pF以上のコンデンサをSETIに接続すると不安定性の原因になる可能性があります。

表2. 電流制限スレッシュホールドと抵抗値の関係

R <sub>SETI</sub> (kΩ)	CURRENT LIMIT (A)
510	0.26
470	0.28
402	0.33
301	0.45
261	0.51
200	0.625
150	0.86
100	1.32
90	1.45
85	1.55
75	1.75
64	2.02
57.6	2.26
53	2.5

# MAX14575A/MAX14575AL/ MAX14575B/MAX14575C 250mA~2.5A可変電流制限スイッチ

## INのバイパスコンデンサ

瞬間的な出力短絡状態における入力電圧降下を抑えるため、INとGND間に1μF (min)のコンデンサを接続してください。電源が必要な短絡電流を供給することができない場合は、より大きい値のコンデンサを使用して2.3V以上の入力電圧を維持してください。

電源が十分に強力ではなく、ユーザーがより大きい値のコンデンサを入力に使用したくない場合は、下図の回路を使用することができます(図4)。

## OUTのバイパスコンデンサ

全温度範囲および設定可能な電流制限範囲全体にわたる安定した動作のために、OUTとグランド間に1μFのセラミックコンデンサを使用してください。

出力容量を過度に大きくするとコンデンサのdV/dtが低減するため、誤って過電流状態が検出される原因となります。次式を使用して、OUTの容量性負荷の最大値(C<sub>MAX</sub>)を計算してください。

$$C_{MAX}(\mu F) = \frac{I_{LIM}(mA) \times t_{BLANK}(MIN)(ms)}{V_{IN}(V)}$$

たとえば、V<sub>IN</sub> = 5.0V、t<sub>BLANK</sub> = 10ms、およびI<sub>LIM</sub> = 1000mAの場合、C<sub>MAX</sub>は2000μFになります。

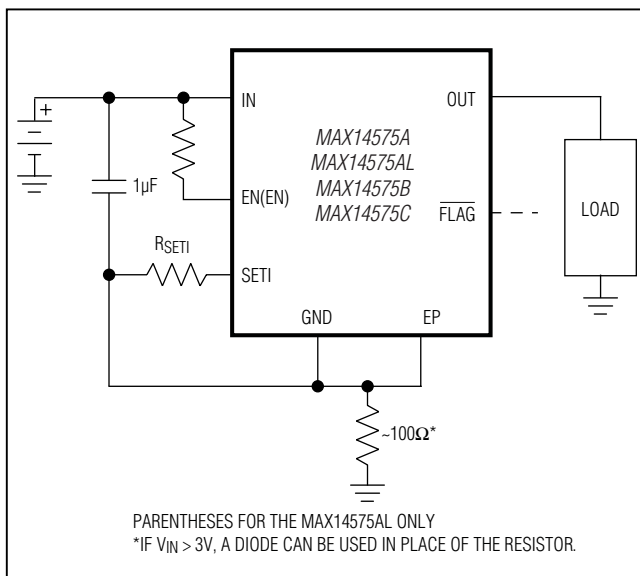


図 4. 弱い電源用のオプションの保護

## レイアウトと熱放散

出力短絡状態に対するスイッチの応答時間を最適化するためには、すべての配線パターンをできる限り短くし、不要な寄生インダクタンスの影響を抑えることが非常に重要です。デバイスのできる限り近く(5mm以内)に入力コンデンサと出力コンデンサを配置してください。INとOUTは太く短い配線パターンで電源系に接続する必要があります。通常動作では消費電力は小さくてパッケージの温度変化も微小です。最大電源電圧において出力がグランドに連続的に短絡した場合、短絡の間に消費される総電力はデューティサイクルによってスケールされるため、自動再試行機能を備えたスイッチの動作は問題を生じさせません。

$$P_{(MAX)} = \frac{V_{IN(MAX)} \times I_{OUT(MAX)} \times t_{BLANK}}{t_{RETRY} + t_{BLANK}}$$

障害状態時の消費電力によってデバイスがサーマルシャットダウンスレッショルドに達する場合、継続的電流制限バージョンのMAX14575Cには注意が必要です。

## チップ情報

PROCESS: BiCMOS

## パッケージ

最新のパッケージ図面情報およびランドパターン(フットプリント)は[japan.maximintegrated.com/packages](http://japan.maximintegrated.com/packages)を参照してください。なお、パッケージコードに含まれる「+」、「#」、または「-」はRoHS対応状況を表したものでしかありません。パッケージ図面はパッケージそのものに関するものでRoHS対応状況とは関係がなく、図面によってパッケージコードが異なることがある点に注意してください。

パッケージタイプ	パッケージコード	外形図No.	ランドパターンNo.
8 TDFN-EP	T822+2	<a href="#">21-0168</a>	<a href="#">90-0065</a>

# MAX14575A/MAX14575AL/ MAX14575B/MAX14575C 250mA~2.5A可変電流制限スイッチ

## 改訂履歴

版数	改訂日	説明	改訂ページ
0	9/12	初版	—



マキシム・ジャパン株式会社 〒141-0032 東京都品川区大崎1-6-4 大崎ニューシティ 4号館 20F TEL: 03-6893-6600

Maxim Integratedは完全にMaxim Integrated製品に組み込まれた回路以外の回路の使用について一切責任を負いかねます。回路特許ライセンスは明言されていません。Maxim Integratedは随時予告なく回路及び仕様を変更する権利を留保します。「Electrical Characteristics (電氣的特性)」の表に示すパラメータ値(min、maxの各制限値)は、このデータシートの他の場所で引用している値より優先されます。

**Maxim Integrated 160 Rio Robles, San Jose, CA 95134 USA 1-408-601-1000**

11