

この製品の英語版データシートに間違いがありましたので、お詫びして訂正いたします。  
この正誤表は、2017年10月18日現在、アナログ・デバイセズ株式会社で確認した誤りを記したものです。

なお、英語のデータシート改版時に、これらの誤りが訂正される場合があります。

正誤表作成年月日：2017年10月18日

製品名：ADAU1701

対象となるデータシートのリビジョン(Rev)：英語版 Rev.C

訂正箇所①：P.39 Table 43 の名称表記の誤り

【誤】

Table 1. Safeload Data Registers Bit Map

D1	D1	D1	D1	D1	D1												Defa
5	4	3	2	1	0	D9	D8	D7	D6	D5	D4	D3	D2	D1	Do	ult	
0	0	0	0	PC	PC	PC	PC	PC	PC	PC	PC	PC	PC	RS	RS	0x00	
				09	08	07	06	05	04	03	02	01	00	01	00	00	

【正】

Table 2. Data Capture Resistors Bit Map

D1	D1	D1	D1	D1	D1												Defa
5	4	3	2	1	0	D9	D8	D7	D6	D5	D4	D3	D2	D1	Do	ult	
0	0	0	0	PC	PC	PC	PC	PC	PC	PC	PC	PC	PC	RS	RS	0x00	
				09	08	07	06	05	04	03	02	01	00	01	00	00	

訂正箇所②：P.39 本文中の Table 参照番号の誤り

【誤】

The format for writing and reading to the data capture registers is shown in Table 27 and Table 28.

【正】

The format for writing and reading to the data capture registers is shown in Table 43 and Table 44.

**アナログ・デバイセズ株式会社**

本 社 / 〒105-6891 東京都港区海岸 1-16-1  
 ニューピア竹芝サウスタワービル  
 電話 03 (5402) 8200  
 大阪営業所 / 〒532-0003 大阪府大阪市淀川区宮原 3-5-36  
 新大阪トラストタワー  
 電話 06 (6350) 6868