

StudentZone — 2017 年 7 月

負電圧用のリニア・レギュレータ

著者: : Frederik Dostal

Share on   

「負電圧」とは何でしょうか。電圧というのは相対的なものです。2つの導体があったとすると、それぞれの電位は異なる可能性があります。つまり、一方の電圧はもう一方の電圧より高い可能性があるということです。このような場合に、「負電圧」という表現を使うことはまずありません。負電圧という言葉を使うのは、その電圧が、システムのグラウンド電位よりも低い場合です。図1に示したのは、電源電圧が3.3V、グラウンド電位が0Vのシステムの例です。このシステムでは、センサーからの信号を計測し、その結果を記録するものとします。センサーからの信号は、おそらく2.5V ~ -2.5Vの範囲にあります。そのような信号を扱うために、このシステムでは3.3Vの正の電源電圧と-3.3Vの負の電源電圧を必要とするオペアンプを使用しています。

正の電源電圧である3.3Vは、もともとシステムに存在しています。-3.3Vの負の電源電圧については、-5Vの補助電圧を利用できるかもしれませんが。この電源レールは、おそらくトランスを使用した電源によって構成しているはずですが。一般に、その種の電圧は精度がそれほど高くありません。そこで、図1のシステムでは、高い精度で-3.3Vを生成するためにリニア・レギュレータを使用しています。

正電圧用のリニア・レギュレータとしては、数多くの製品が提供されています。そうした正電圧用のリニア・レギュレータを、負電圧の変換に使用することは可能なのでしょうか。

図1の例では、実際に正電圧用のリニア・レギュレータを使用しています。図中の可変抵抗は、リニア・レギュレータのパス・エレメントを表しています。このリニア・レギュレータ ICには、 V_{IN} 、 V_{OUT} 、GNDというメインの端子があります。各端子の電圧の相対的な関係は、正電圧のアプリケーションで使われる場合と全く同じです。しかし、このような環境で正電圧用のリニア・レギュレータを使用することには欠点があります。この回路では、-5Vの電源レールを基準とし、抵抗分圧器を使用することで出力電圧を調整します。つまり、システムのグラウンドである0Vを基準にするではありません。-5Vの電源レールには何らかの乱れやノイズが発生します。それらが、レギュレータによって生成した-3.3Vの電源レールに直接影響を及ぼします。また、レギュレーションの精度も低くなります。-5Vの電源電圧の精度が±10%程度であるとして、その低い精度の影響が、生成した-3.3Vの電圧にも現れます。

このような形で正電圧用のリニア・レギュレータを使うことには、もう1つの欠点があります。それは、enピン（イネーブル・ピン）に代表されるI/Oピンが、-5Vを基準にして機能することです。システムにおいて、異なる電圧間のシーケンスを監視する必要がある場合、何らかのレベル・シフトが必要になるかもしれません。

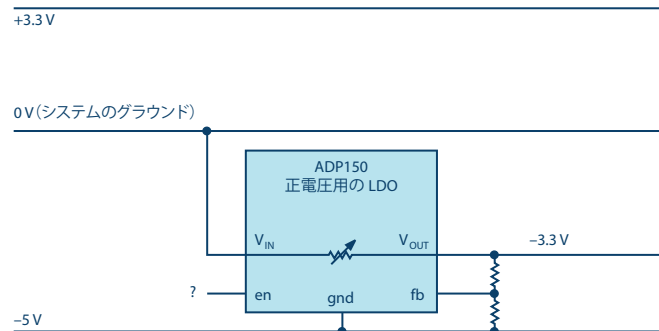


図 1. 正電圧用のリニア・レギュレータによる負電圧の生成

図2は、図1と同じ機能を実現するシステムです。ただし、図1の例とは異なり、負電圧の降圧専用設計されたリニア・レギュレータを使用しています。この種のICは、一般的なリニア・レギュレータと区別するために、負電圧用のリニア・レギュレータと呼ばれています。図2の回路では、アナログ・デバイゼスの新たな負電圧用リニア・レギュレータ「ADP7183」を使用しています。このICは、ノイズを最小限に抑えつつ、最高レベルの電源電圧変動除去比（PSRR）が得られるように設計されました。そのため、この製品は、電源の変動に敏感なノードに対するフィルタリングの用途に最適です。

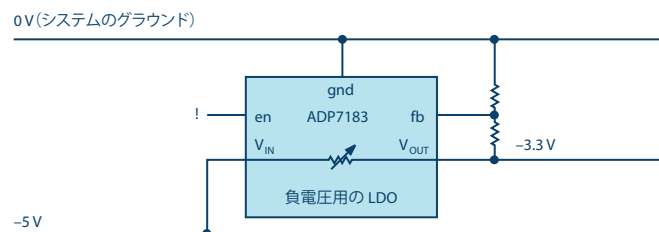


図 2. 負電圧用のリニア・レギュレータによる負電圧の生成

図2のように負電圧用のリニア・レギュレータを使用する場合、0Vのグラウンド電圧を基準として-3.3Vの電圧が生成されます。そのため、非常にノイズが少なく精度の高い出力電圧が得られます。また、I/Oピンも0Vのグラウンド電圧を基準として機能するので、レベル・シフトを行う必要はありません。

ここまでに説明したように、負電圧の変換や負電圧のフィルタ処理を行う場合には、負電圧用のリニア・レギュレータを使用すべきです。ただし、市場で入手可能な負電圧用のリニア・レギュレータは種類が限られています。アナログ・デバイセズは、最大出力電流が 300 mA の ADP7183 や同 500 mA の「[ADP7185](#)」といった新製品を市場に投入することで、設計者に対して新たな選択肢を提供しています。

今月の問題

ところで、なぜLDO（低ドロップアウト）レギュレータが必要になるのでしょうか。皆さんは、安定した 5V の出力を得たい場合、今でも定番のリニア・レギュレータ「7805」を使用していますか。7805は、最小でも 7V の入力電圧が必要になるはずです。ここでは、100 mA の出力電流を得たいとします。

その場合、7805と「[ADP150](#)」のようなLDOとでは、どちらの方が高い効率を得られるでしょうか。

ヒント: ADP150のデータシートを参考にしてください。

答えは [StudentZone](#) で確認することができます。

著者:

Frederik Dostal (frederik.dostal@analog.com) は、ドイツのエアランゲン・ニュルンベルク大学でマイクロエレクトロニクスについて学びました。2001年にパワー・マネジメント事業の分野で働き始め、アリゾナ州フェニックスで4年間にわたってスイッチング電源を担当したほか、さまざまなアプリケーション分野の業務に携わってきました。2009年にアナログ・デバイセズに入社し、欧州を担当するパワー・マネジメントの専門技術者として従事しています。



Frederik Dostal