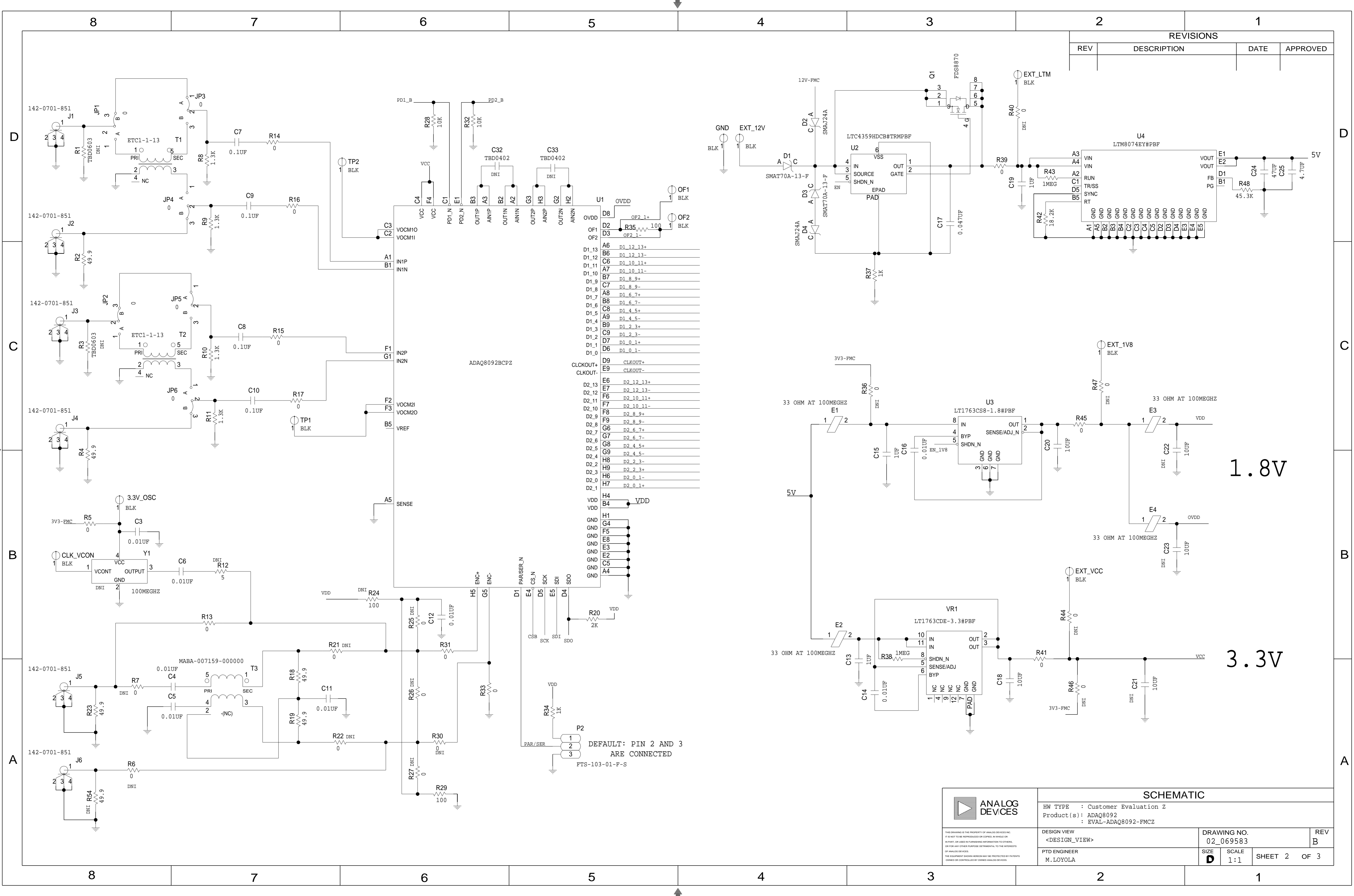




| REVISIONS |             |      |          |
|-----------|-------------|------|----------|
| REV       | DESCRIPTION | DATE | APPROVED |
|           |             |      |          |



ADAQ8092BPCPZ

|     |           |
|-----|-----------|
| D8  | OVDD      |
| D7  | OF1       |
| D6  | OF2       |
| D5  | OF2_1+    |
| D4  | OF2_1-    |
| D3  | D1_12_13+ |
| D2  | D1_12_13- |
| D1  | D1_10_11+ |
| D0  | D1_10_11- |
| D13 | D1_8_9+   |
| D12 | D1_8_9-   |
| D11 | D1_6_7+   |
| D10 | D1_6_7-   |
| D9  | D1_4_5+   |
| D8  | D1_4_5-   |
| D7  | D1_2_3+   |
| D6  | D1_2_3-   |
| D5  | D1_0_1+   |
| D4  | D1_0_1-   |
| D3  | CLKOUT+   |
| D2  | CLKOUT-   |
| D1  | D2_12_13+ |
| D0  | D2_12_13- |
| D13 | D2_10_11+ |
| D12 | D2_10_11- |
| D11 | D2_8_9+   |
| D10 | D2_8_9-   |
| D9  | D2_6_7+   |
| D8  | D2_6_7-   |
| D7  | D2_4_5+   |
| D6  | D2_4_5-   |
| D5  | D2_2_3+   |
| D4  | D2_2_3-   |
| D3  | D2_0_1+   |
| D2  | D2_0_1-   |
| D1  | VDD       |
| D0  | VDD       |
| D13 | GND       |
| D12 | GND       |
| D11 | GND       |
| D10 | GND       |
| D9  | GND       |
| D8  | GND       |
| D7  | GND       |
| D6  | GND       |
| D5  | GND       |
| D4  | GND       |
| D3  | GND       |
| D2  | GND       |
| D1  | GND       |
| D0  | GND       |
| D13 | GND       |
| D12 | GND       |
| D11 | GND       |
| D10 | GND       |
| D9  | GND       |
| D8  | GND       |
| D7  | GND       |
| D6  | GND       |
| D5  | GND       |
| D4  | GND       |
| D3  | GND       |
| D2  | GND       |
| D1  | GND       |
| D0  | GND       |

PAR/SER\_N

|     |           |
|-----|-----------|
| D1  | PAR/SER_N |
| D0  | CS_N      |
| D13 | SCK       |
| D12 | SDI       |
| D11 | SDO       |
| D10 | CSB       |
| D9  | SCR       |
| D8  | SDI       |
| D7  | SDO       |
| D6  | VDD       |
| D5  | VDD       |
| D4  | VDD       |
| D3  | VDD       |
| D2  | VDD       |
| D1  | VDD       |
| D0  | VDD       |

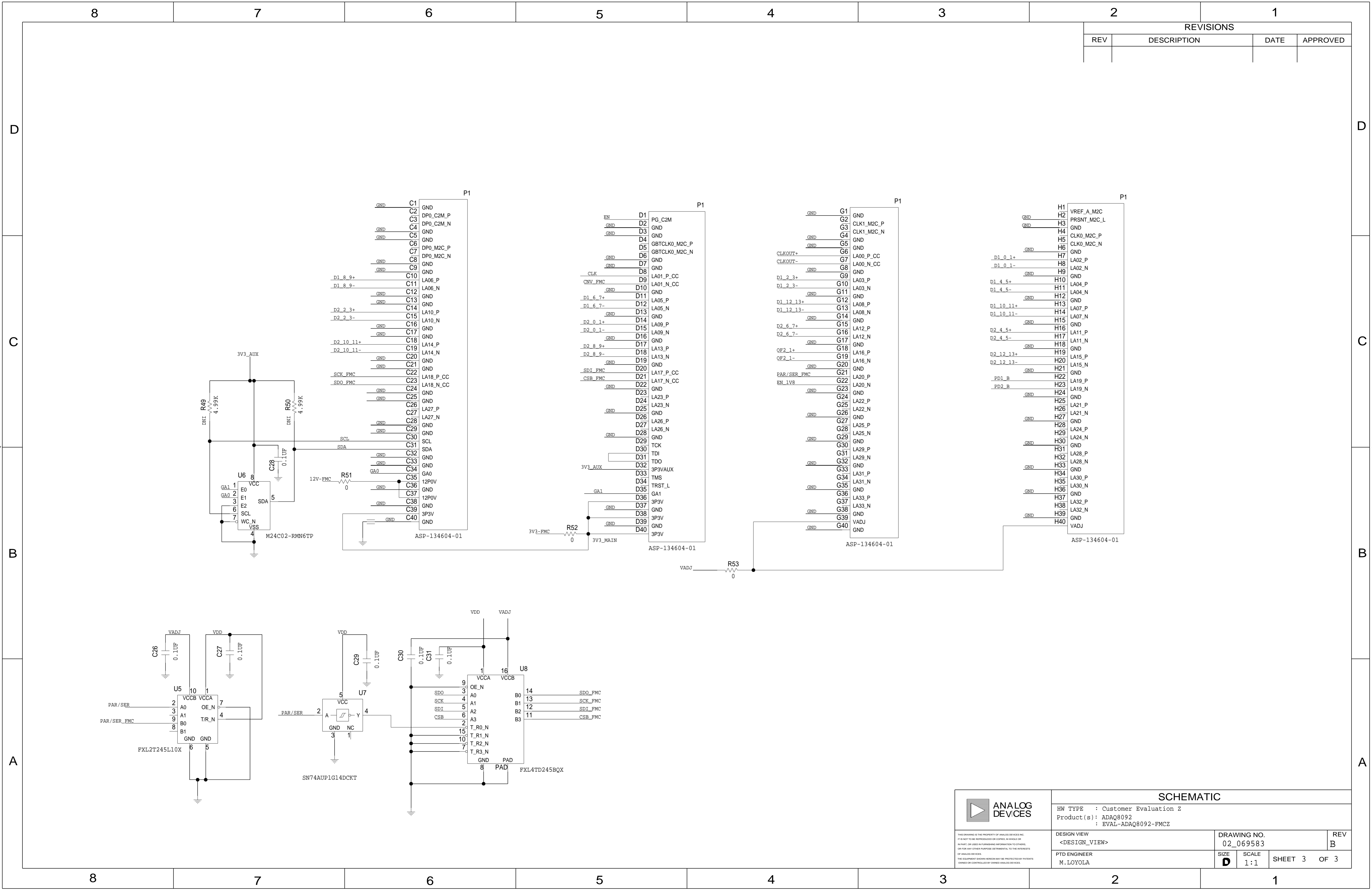
DEFAULT: PIN 2 AND 3 ARE CONNECTED  
FTS-103-01-F-S

1.8V

3.3V

| SCHEMATIC    |               |  |     |
|--------------|---------------|--|-----|
|              |               | HW TYPE : Customer Evaluation Z<br>Product(s) : ADAQ8092<br>: EVAL-ADAQ8092-FMCZ |     |
| DESIGN VIEW  | <DESIGN_VIEW> | DRAWING NO.  | REV |
| PTD ENGINEER | M. LOYOLA     | 02_069583  | B   |
| SIZE         | SCALE         | SHEET  | OF  |
| D            | 1:1           | 2  | 3   |

| REVISIONS |             |      |          |
|-----------|-------------|------|----------|
| REV       | DESCRIPTION | DATE | APPROVED |
|           |             |      |          |



|                              |  |              |              |
|------------------------------|--|--------------|--------------|
|                              | <b>SCHEMATIC</b>   |              |              |
|                              | HW TYPE : Customer Evaluation Z<br>Product(s) : ADAQ8092<br>: EVAL-ADAQ8092-FMCZ |              |              |
| DESIGN VIEW<br><DESIGN_VIEW> | DRAWING NO.<br>02_069583   | REV<br>B     |              |
| PTD ENGINEER<br>M. LOYOLA    | SIZE<br>D  | SCALE<br>1:1 | SHEET 3 OF 3 |

THIS DRAWING IS THE PROPERTY OF ANALOG DEVICES INC. IT IS NOT TO BE REPRODUCED OR COPIED, IN WHOLE OR IN PART, OR USED IN FURNISHING INFORMATION TO OTHERS, OR FOR ANY OTHER PURPOSE DETRIMENTAL TO THE INTERESTS OF ANALOG DEVICES. THE EQUIPMENT SHOWN HEREIN MAY BE PROTECTED BY PATENTS OWNED OR CONTROLLED BY ANALOG DEVICES.