

## ZEICHENGENEHMIGUNG MARKS APPROVAL

Analog Devices Inc.  
804 Woburn Street  
WILMINGTON MA 01887  
USA

ist berechtigt, für ihr Produkt /  
*is authorized to use for their product*

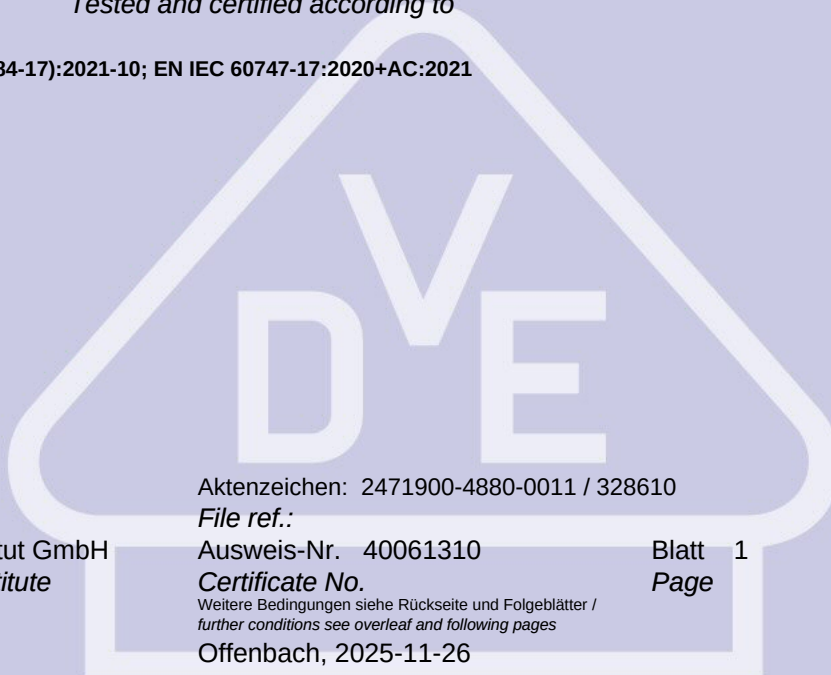
**Magnetische und kapazitive Koppler für Basisisolierung**  
***Magnetic and Capacitive Coupler for Basic Isolation***

die hier abgebildeten markenrechtlich geschützten Zeichen  
für die ab Blatt 2 aufgeführten Typen zu benutzen /  
*the legally protected Marks as shown below for the types referred to on page 2 ff.*



Geprüft und zertifiziert nach /  
*Tested and certified according to*

DIN EN IEC 60747-17 (VDE 0884-17):2021-10; EN IEC 60747-17:2020+AC:2021



Aktenzeichen: 2471900-4880-0011 / 328610

File ref.:

Ausweis-Nr. 40061310

Blatt 1

Certificate No.

Page

Weitere Bedingungen siehe Rückseite und Folgeblätter /  
*further conditions see overleaf and following pages*

Offenbach, 2025-11-26

VDE Prüf- und Zertifizierungsinstitut GmbH  
VDE Testing and Certification Institute  
Zertifizierungsstelle / Certification

M. Tasotti

VDE Zertifikate sind nur gültig bei Veröffentlichung unter:  
VDE certificates are valid only when published on:

<http://www.vde.com/zertifikat>  
<http://www.vde.com/certificate>

Name und Sitz des Genehmigungs-Inhabers / *Name and registered seat of the Certificate holder*  
Analog Devices Inc., 804 Woburn Street, WILMINGTON MA 01887, USA

Aktenzeichen / *File ref.*  
2471900-4880-0011 / 328610 / TL7 / HAS

Datum / *Date*  
2025-11-26

Dieses Blatt gilt nur in Verbindung mit Blatt 1 des Zeichengenehmigungsausweises Nr. 40061310.  
*This supplement is only valid in conjunction with page 1 of the Certificate No. 40061310.*

## Magnetische und kapazitive Koppler für Basisisolierung *Magnetic and Capacitive Coupler for Basic Isolation*

Typ(en) / *Type(s)*

- 1] ADM3251EARWZ
- 2] ADuM524(0;1;2)ARZ

Weitere Angaben siehe Anlagen  
*Further information see appendix*

200K1; 200K2 und 300M1 vom 2025-11-26  
*200K1; 200K2 and 300M1 dated on 2025-11-26*

---

Dieses Blatt gilt nur in Verbindung mit Blatt 1 des Zeichengenehmigungsausweises Nr. 40061310 .  
This supplement is only valid in conjunction with page 1 of the Certificate No. 40061310

Magnetische und kapazitive Koppler für Basisisolierung  
Magnetic and Capacitive Coupler for Basic Isolation

| Position im VDE-Ausweis<br>Position in VDE-Certificate | Typ(en)<br>Type(s) | Eingang<br>Input      | Ausgang<br>Output | Lay-Out Footprint / oder Gehäuseform<br>Lay-Out Footprint / or package type<br>[mm] | Äußere Kriechstrecke Eingang - Ausgang<br>External creepage distance Input - Output<br>[mm] | Äußere Luftstrecke Eingang - Ausgang<br>External clearance Input - Output<br>[mm] | Max. periodische Spitzenisolationsspg.<br>Max. repetitive peak isolation voltage<br>V <sub>ORM</sub> [V peak] | Maximale Impulsisolationsspannung<br>Maximum transient isolation voltage<br>V <sub>OTM</sub> [V peak] | Verschmutzungsgrad<br>Pollution degree | Klimaklasse<br>Climatic category | Betriebstemperaturbereich<br>Operating temperature range<br>T <sub>amb</sub> [°C] | Lagertemperaturbereich<br>Storage temperature range<br>T <sub>sg</sub> [°C] |
|--------------------------------------------------------|--------------------|-----------------------|-------------------|-------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------|-----------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------|-------------------------------------------------------------------------------------------------------|----------------------------------------|----------------------------------|-----------------------------------------------------------------------------------|-----------------------------------------------------------------------------|
| 1                                                      | ADM3251EARWZ       | CMOS Transformer chip | CMOS chip         | RW-20                                                                               | ≥ 3,5                                                                                       | ≥ 3,5                                                                             | 547                                                                                                           | 4000                                                                                                  | 2                                      | 40/085/21                        | -40 ... +80                                                                       | -65 ... +150                                                                |
| 2                                                      | ADuM524(0;1;2)ARZ  | CMOS Transformer chip | CMOS chip         | R-8                                                                                 | ≥ 4,0                                                                                       | ≥ 4,0                                                                             | 547                                                                                                           | 3535                                                                                                  | 2                                      | 40/105/21                        | -40 ... +105                                                                      | -55 ... +150                                                                |



Dieses Blatt gilt nur in Verbindung mit Blatt 1 des Zeichengenehmigungsausweises Nr. 40061310 .  
This supplement is only valid in conjunction with page 1 of the Certificate No. 40061310

Magnetische und kapazitive Koppler für Basisisolierung  
Magnetic and Capacitive Coupler for Basic Isolation

| Position im VDE-Ausweis<br>Position in VDE-Certificate | Typ(en)<br>Type(s) | Sicherheitsgrenzwerte<br>Safety ratings                                  |                                                                           |                                                                                       |                                                                                            | Stoßspannungsprüfung – Typprüfung<br>Surge test – Type test<br>Prüfspannung / Test voltage [V peak] | Form der Stoßspannung<br>Shape of the surge voltage<br>IEC 61000-4-5, 1,2/50µs | Form der Stoßspannung<br>Shape of the surge voltage<br>IEC 62368-1, D.2, Circuit 3 | Klassifizierung für SMT<br>Classification for SMT<br>nach / according IEC 60068-2-58 | Klassifizierung für Lötbadmethode<br>Classification for Solder bath method | Zusätzliche Daten<br>Addition ratings |
|--------------------------------------------------------|--------------------|--------------------------------------------------------------------------|---------------------------------------------------------------------------|---------------------------------------------------------------------------------------|--------------------------------------------------------------------------------------------|-----------------------------------------------------------------------------------------------------|--------------------------------------------------------------------------------|------------------------------------------------------------------------------------|--------------------------------------------------------------------------------------|----------------------------------------------------------------------------|---------------------------------------|
|                                                        |                    | Maximaler Eingangsstrom<br>Maximum input current<br>I <sub>SI</sub> [mA] | Maximaler Ausgangsstrom<br>Maximum output current<br>I <sub>SO</sub> [mA] | Max. Ausgangsverlustleistung<br>Max. output power dissipation<br>P <sub>SO</sub> [mW] | Max. Umgebungstemperatur<br>Max. ambient temperature<br>T <sub>S</sub> [°C]<br>( Derated ) |                                                                                                     |                                                                                |                                                                                    |                                                                                      |                                                                            |                                       |
| 1                                                      | ADM3251EARWZ       | 484                                                                      | 484                                                                       | 2660 <sup>3)</sup>                                                                    | 150                                                                                        | 5200                                                                                                | x                                                                              | -                                                                                  | 260°C/10s                                                                            | -                                                                          | -                                     |
| 2                                                      | ADuM524(0;1;2)ARZ  | 284                                                                      | 284                                                                       | 1560 <sup>3)</sup>                                                                    | 150                                                                                        | 6000                                                                                                |                                                                                |                                                                                    |                                                                                      |                                                                            |                                       |

<sup>3)</sup> Verlustleistung des gesamten Bausteins Seite 1 und 2 / Device Power Dissipation Side 1 and Side 2

