

LIN 波特率计算

使用 LHS 系统，用户在收到同步字节后会得到 LHSVAL0 中的值。LHSVAL0 包含 $8 T_{\text{BIT}}$ 的等效值，此值用于产生 UART 除数 COMDIV0、COMDIV1 和小数除数 COMDIV2 的值。有关 UART 的更多信息，请参阅相关 ADuC703x 数据手册。

为利用标准波特率发生器计算 COMDIV0/COMDIV1 值，需使用如下基本 UART 方程式：

$$DL = \frac{20.48 \text{ MHz}}{\text{Baud Rate} \times 2^{CD} \times 16 \times 2}$$

其中：

DL 为 COMDIV0 和 COMDIV1 的值。

CD 为时钟分频比。

就 LHSVAL0 而言，所需的波特率如下：

$$\text{所需波特率} = \frac{5.12 \text{ MHz} \times 8}{LHSVAL0}$$

(LHSVAL0 采用内部 5.12 MHz 时钟，假设将 LHSCON1 配置为测量 $8 T_{\text{BIT}}$ 。)

将标准波特率方程式与所需波特率方程式合并：

$$DL = \frac{20.48 \text{ MHz} \times LHSVAL0}{5.12 \text{ MHz} \times 2^{CD} \times 16 \times 2 \times 8}$$

$$DL = \frac{LHSVAL0}{2^{CD} \times 16 \times 2 \times 2}$$

$$DL = \frac{LHSVAL0}{2^{CD+6}}$$

仅使用标准波特率发生器方程式可得出所需的 COMDIV0/COMDIV1 值。

为提高精度，使用 ADuC703x 小数除数和以上针对标准波特率发生器计算的 DL 值 (COMDIV0/COMDIV1)。使用小数除数的方程式如下：

$$\text{波特率} = \frac{20.48 \text{ MHz}}{DL \times 2^{CD} \times 16 \times 2 \times \left(M + \frac{N}{2048} \right)}$$

其中，M 和 N 为 COMDIV2 值。

$$M + \frac{N}{2048} = \frac{20.48 \text{ MHz}}{\text{Baud Rate} \times DL \times 2^{CD} \times 16 \times 2}$$

替换波特率，

$$M + \frac{N}{2048} = \frac{20.48 \text{ MHz} \times LHSVAL0}{5.12 \text{ MHz} \times 8 \times DL \times 2^{CD} \times 16 \times 2}$$

上式可简化为：

$$M + \frac{N}{2048} = \frac{LHSVAL0}{DL \times 2^{CD} \times 2 \times 16 \times 2}$$

$$M + \frac{N}{2048} = \frac{LHSVAL0}{DL \times 2^{CD+6}}$$

为减少小数除数计算所用的复杂数学计算，将 DL 的值 (COMDIV0/COMDIV1) 限制为 2 的幂数。例如，如果 DL = 17，则计算 N 时使用 DL = 16 = 2^4 ，这将自动调整 N 的值以补偿 DL 修改所引入的误差。

$$DL = 2^{DL_Power}$$

$$M + \frac{N}{2048} = \frac{LHSVAL0}{2^{DL_Power} \times 2^{CD+6}}$$

$$M + \frac{N}{2048} = \frac{LHSVAL0}{2^{DL_Power+CD+6}}$$

如果将 M 设为 1，

$$N = \frac{2^{11} \times LHSVAL0}{2^{DL_Power+CD+6}} - 2048$$

$$N = 2^{5-DL_Power-CD} \times LHSVAL0 - 2048$$

例如，对于 19,200 bps 的波特率，如果 CD = 0、DL = 33、LHSVAL0 = 2133，则 N = 21，波特率为 19,197 bps；如果使用 DL = 32、N = 85，则波特率为 19,203 bps。

LIN 波特率计算 C 代码示例

使用 C 语言编程时，上述方程式可以简单地利用 << 和 >> 移位命令编写。

```
// DL = LHSVAl0 >> CD_Bits + 6
iDL = LHSVAl0 >> (( POWCON & 0x7)+6);

// writing DL as 2^iDL_Power
iDL_Power = 0;
iDL_temp = iDL;
while(iDL >> (iDL_Power +1 ))
{
    iDL_Power++;
}

// Configuration of the fractional divider:
// M = 1
// N = LHSVAl0 × 2 ^ (5 - (iDL_Power + CD)) - 2048
iDL_temp = iDL_Power + (POWCON & 0x7);
if (iDL_temp > 5)
{
    iDL_temp = (LHSVAl0 >> (iDL_temp -5)) - 2048;
}
else
{
    iDL_temp= (LHSVAl0 << (5 - iDL_temp)) - 2048;
}

COMDIV2 = 0x8800 + iDL_temp;

COMCON0 = 0x080; // Setting DLAB
// Setting DIV0 and DIV1 to DL calculated
COMDIV0 = (1<< iDL_Power) & 0xff;
COMDIV1 = (1<< iDL_Power) & 0xff00;
COMCON0 = 0x03; // Setting DLAB
COMIEN0 = 0x1; // Enable RX interrupt
```

AN-891

注释