One Technology Way • P.O. Box 9106 • Norwood, MA 02062-9106 • Tel: 781/329-4700 • Fax: 781/326-8703 • www.analog.com

ADG451/ADG452/ADG453阈值电压与数字电压V_L

作者：Catherine Redmond

概述

ADG451、ADG452和ADG453均为单芯片CMOS器件，内置四个独立可选的开关。这些器件采用增强型LC²MOS工艺设计，具有低功耗、高开关速度和低导通电阻特性。

这些器件可采用三电源供电，即V_{DD}、V_{SS}和V_L。V_L是内部数字逻辑的电源电压。施加于此引脚的电压可设置数字输入阈值电平，确保向V_L施加5 V电压时能够保证TTL/CMOS兼容性。通过较低的V_L电源电压可以实现与其他逻辑接口标准的兼容。

图1显示典型预期阈值电压与数字电源电压(V_L)的函数关系。

图2显示与逻辑标准TTL、LVTTL、CMOS相关的不同逻辑电平以及JEDEC/EIAJ标准所指的1.8 V低电压电平。

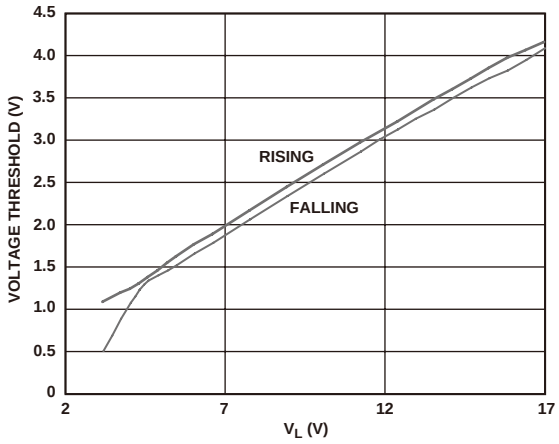

图1. 阈值电压与数字电源电压V_L的关系

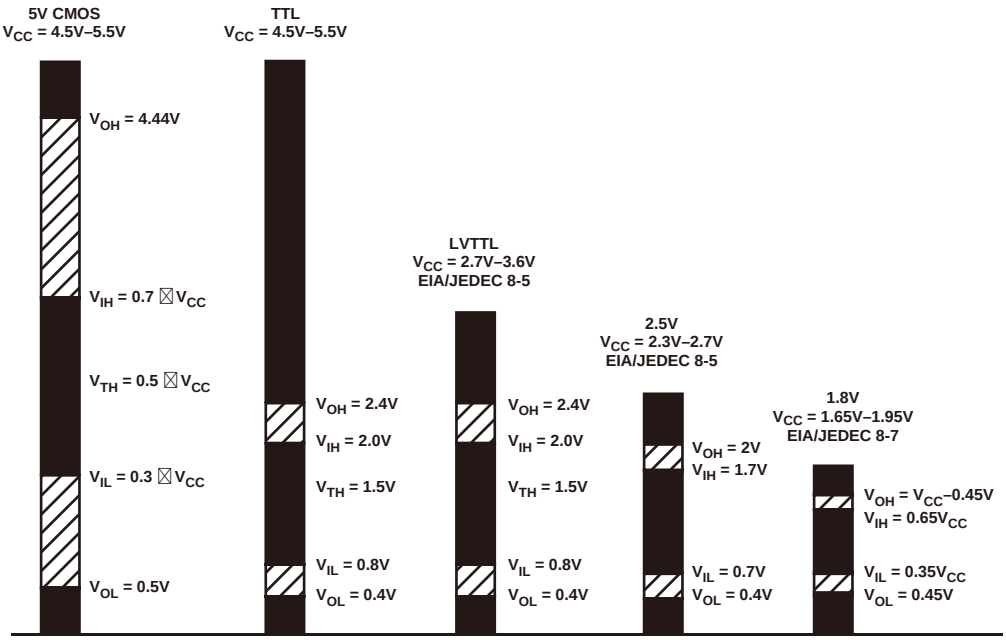

图2. 逻辑接口JEDEC/EIAJ标准

©2003 Analog Devices, Inc. All rights reserved. Trademarks and registered trademarks are the property of their respective owners.
E04502sc–0–10/03(0)