

**Circuits from the Lab<sup>®</sup>**  
Reference Designs

*Circuits from the Lab<sup>®</sup> reference designs are engineered and tested for quick and easy system integration to help solve today's analog, mixed-signal, and RF design challenges. For more information and/or support, visit <http://www.analog.com/CN0335>.*

### 连接/参考器件

AD8606	精密、低噪声、双通道CMOS、轨到轨输入/输出运算放大器
AD7091R	1 MSPS、超低功耗、12位ADC
ADuM5401	集成DC/DC转换器的四通道2.5 kV隔离器

## 12位、300 kSPS、单电源、完全隔离式数据采集系统，用于±10 V输入

### 评估和设计支持

#### 电路评估板

[CN0335电路评估板\(EVAL-CN0335-PMDZ\)](#)

[SDP/PMD转接板\(SDP-PMD-IB1Z\)](#)

[系统演示平台\(EVAL-SDP-CB1Z\)](#)

#### 设计和集成文件

[原理图、布局文件、物料清单](#)

### 电路功能与优势

图1所示电路是只采用了三个有源器件的完全隔离式12位、300 kSPS数据采集系统。

该系统采用3.3 V单电源供电，可处理±10 V输入信号。室温校准后，在±10°C温度变化范围内的总误差不得超过±0.1% FSR，是各种工业测量应用的理想之选。

该电路的小巧尺寸使得该组合成为业界领先的数据采集系统解决方案，在这种系统中精度、速度、成本和尺寸极为关键。数据和电源相互隔离，因而该电路具有出色的高电压耐受性，同时还能有效避免恶劣工业环境下常见的接地环路干扰问题。

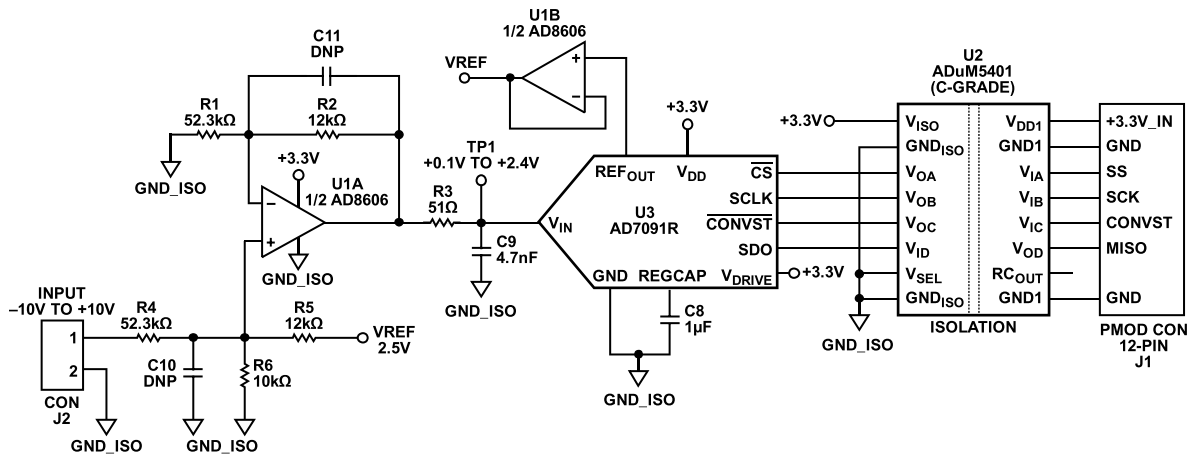


图1. ±10 V隔离式单电源数据采集系统(未显示所有连接和去耦)

#### Rev. A

Circuits from the Lab<sup>®</sup> reference designs from Analog Devices have been designed and built by Analog Devices engineers. Standard engineering practices have been employed in the design and construction of each circuit, and their function and performance have been tested and verified in a lab environment at room temperature. However, you are solely responsible for testing the circuit and determining its suitability and applicability for your use and application. Accordingly, in no event shall Analog Devices be liable for direct, indirect, special, incidental, consequential or punitive damages due to any cause whatsoever connected to the use of any Circuits from the Lab circuits. (Continued on last page)

One Technology Way, P.O. Box 9106, Norwood, MA 02062-9106, U.S.A.  
Tel: 781.329.4700 [www.analog.com](http://www.analog.com)  
Fax: 781.461.3113 ©2014 Analog Devices, Inc. All rights reserved.

## 电路描述

该电路由一个输入信号调理级、一个ADC级和一个输出隔离级构成。 $\pm 10\text{ V}$ 输入信号由U1A运算放大器进行电平转换和衰减，该运算放大器是双通道AD8606的一半。该运算放大器的输出为 $0.1\text{ V}$ 至 $2.4\text{ V}$ ，与ADC的输入范围相匹配( $0\text{ V}$ 至 $2.5\text{ V}$ )，裕量为 $100\text{ mV}$ 用于维持线性度。来自ADC的缓冲基准电压( $V_{\text{REF}} = 2.5\text{ V}$ )用于生成所需失调。可以修改电阻值，以适应本电路笔记后面部分所述的其他常用输入范围。

该电路设计支持单电源供电。AD8606的最小额定输出电压为 $50\text{ mV}$ ( $2.7\text{ V}$ 电源)和 $290\text{ mV}$ ( $5\text{ V}$ 电源)，负载电流为 $10\text{ mA}$ ，温度范围为 $-40^\circ\text{C}$ 至 $+125^\circ\text{C}$ 。在 $3.3\text{ V}$ 电源、负载电流低于 $1\text{ mA}$ 、温度范围更窄的情况下，保守估计最小输出电压为 $45\text{ mV}$ 至 $60\text{ mV}$ 。

考虑到器件的容差，最小输出电压(范围下限)设为 $100\text{ mV}$ ，以提供安全裕量。输出范围的上限设为 $2.4\text{ V}$ ，以便为ADC输入端的正摆幅提供 $100\text{ mV}$ 的裕量。因此，输入运算放大器的标称输出电压范围为 $0.1\text{ V}$ 至 $2.4\text{ V}$ 。

AD8606(U1B)的另一半用于缓冲AD7091R(U3)ADC的内部 $2.5\text{ V}$ 基准电压。

本应用中选用AD8606的原因是该器件具有低失调电压(最大值 $65\text{ }\mu\text{V}$ )、低偏置电流(最大值 $1\text{ pA}$ )和低噪声(最大值 $12\text{ nV}/\sqrt{\text{Hz}}$ )等特性。在 $3.3\text{ V}$ 电源下，功耗仅为 $9.2\text{ mW}$ 。

运算放大器的输出级后接一个单极点RC滤波器( $R3/C9$ )，用于降低带外噪声。RC滤波器的截止频率设为 $664\text{ kHz}$ 。可添加一个可选二阶滤波器( $R4$ 、 $C10$ 和 $R1$ 、 $R2$ 、 $C11$ )，以便在出现低频工业噪声的情况下，进一步降低滤波器截止频率。在这类情况下，由于信号带宽较小，因此可以降低AD7091R的采样速率。

选择AD7091R 12位1 MSPS SAR ADC是因为其在 $3.3\text{ V}$ ( $1.2\text{ mW}$ )下的功耗超低，仅为 $349\text{ }\mu\text{A}$ ，显著低于当前市场上竞争对手的任何ADC。AD7091R还内置一个 $2.5\text{ V}$ 的基准电压源，其典型漂移为 $\pm 4.5\text{ ppm}/^\circ\text{C}$ 。输入带宽为 $7.5\text{ MHz}$ ，且高速串行接口兼容SPI。AD7091R采用小型10引脚MSOP封装。

采用 $3.3\text{ V}$ 电源供电时，该电路的总功耗(不包括ADuM5401隔离器)约为 $10.4\text{ mW}$ 。

电流隔离由四通道数字隔离器ADuM5401(C级)提供。除了隔离输出数据以外，ADuM5401还为该电路提供隔离 $3.3\text{ V}$ 电源。除非需要隔离，否则电路正常运行时并不需要ADuM5401。ADuM5401四通道 $2.5\text{ kV}$ 隔离器集成DC/DC转换器，采用小型16引脚SOIC封装。ADuM5401在 $7\text{ MHz}$ 时钟频率下的功耗约为 $140\text{ mW}$ 。

AD7091R需要 $50\text{ MHz}$ 的串行时钟(SCLK)，方能实现 $1\text{ MSPS}$ 的采样速率。然而，ADuM5401(C级)隔离器的最大数据速率为 $25\text{ Mbps}$ ，对应的最大串行时钟频率为 $12.5\text{ MHz}$ 。另外，SPI端口要求，SCLK的后沿将输出数据驱动至处理器，因此，ADuM5401的总双向传播延迟(最大值 $120\text{ ns}$ )将时钟上限限制在 $1/120\text{ ns} = 8.3\text{ MHz}$ 。

尽管AD7091R是一款12位ADC，但串行数据同样被格式化为16位字，以便与处理器串行端口要求相兼容。因此，采样周期 $T_s$ 包括AD7091R  $650\text{ ns}$ 的转换时间加上 $58\text{ ns}$ (数据手册要求的额外时间， $t_1$ 延迟 +  $t_{\text{QUIET}}$ 延迟)，再加上用于SPI接口数据传输的16个时钟周期。

$$T_s = 650\text{ ns} + 58\text{ ns} + 16 \times 120\text{ ns} = 2628\text{ ns}$$

$$f_s = 1/T_s = 1/2628\text{ ns} = 380\text{ kSPS}$$

为了提供安全裕量，建议将SCLK和采样速率的最大值分别设为 $7\text{ MHz}$ 和 $300\text{ kSPS}$ 。数字SPI接口可以用12引脚且兼容Pmod的连接器(Digilent Pmod规格)连接到微处理器评估板。

## 电路设计

图2所示电路可将 $-10\text{ V}$ 至 $+10\text{ V}$ 输入信号衰减及电平转换为 $0.1\text{ V}$ 至 $2.4\text{ V}$ 的ADC输入范围。

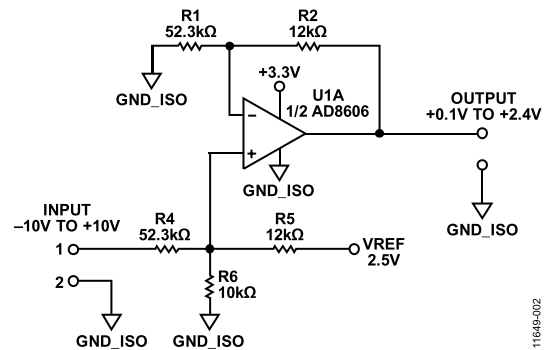


图2. 输入电压信号调理电路

11648-002

传递函数通过叠加原理求得。

$$\begin{aligned} V_{OUT} &= V_{IN} \frac{R5 \parallel R6}{R4 + R5 \parallel R6} \left( 1 + \frac{R2}{R1} \right) + V_{REF} \frac{R4 \parallel R6}{R5 + R4 \parallel R6} \left( 1 + \frac{R2}{R1} \right) \\ &= V_{IN} \frac{R}{R4 + R} k + V_{REF} \frac{R0}{R5 + R0} k = V_{IN} GAIN + OFFSET \end{aligned} \quad (1)$$

其中：

$$R = R5 \parallel R6 = \frac{R5R6}{R5 + R6}, \quad R0 = R4 \parallel R6 = \frac{R4R6}{R4 + R6} \quad (2)$$

$$\text{and } k = \left( 1 + \frac{R2}{R1} \right) \quad (3)$$

### 增益、输出失调和电阻值的计算

若输入电压范围为 $\pm 10$  V，则计算如下。

电路的增益为：

$$GAIN = \frac{\Delta V_{OUT}}{\Delta V_{IN}} = \frac{2.4 \text{ V} - 0.1 \text{ V}}{+10 \text{ V} - (-10 \text{ V})} = \frac{2.3 \text{ V}}{20 \text{ V}} = 0.115 \quad (4)$$

根据传递函数：

$$GAIN = \frac{R5 \parallel R6}{R4 + R5 \parallel R6} \left( 1 + \frac{R2}{R1} \right) = \frac{R}{R4 + R} k \quad (5)$$

电路的输出失调为：

$$OFFSET = V_{OUT} (V_{IN} = 0 \text{ V}) = 0.1 \text{ V} + \frac{2.4 \text{ V} - 0.1 \text{ V}}{2} = 1.25 \text{ V} \quad (6)$$

根据传递函数：

$$OFFSET = V_{REF} \frac{R4 \parallel R6}{R5 + R4 \parallel R6} \left( 1 + \frac{R2}{R1} \right) = V_{REF} \frac{R0}{R5 + R0} k \quad (7)$$

由等式4可知，对于 $k = 1.23$ （该值可变动，具体取决于标准数值电阻 $R1$ 和 $R2$ 的值）， $R4/R$ 的比值可计算如下：

$$R4 = 9.696 R \quad (8)$$

由等式7可知，若 $V_{REF} = 2.5 \text{ V}$ 且 $k = 1.23$ ，则 $R5/R0$ 的比值可计算如下：

$$R5 = 1.46 R0 \quad (9)$$

由等式2中的电阻 $R$ 和 $R0$ ，以及等式8和等式9中的比值可知， $R4/R6$ 比值可计算如下：

$$R4 = 5.346 R6 \quad (10)$$

由等式8、等式9和等式10可知，电阻 $R4$ 、 $R5$ 和 $R6$ 可计算如下。例如，若选择 $R6 = 10 \text{ k}\Omega$ ，则 $R4 = 53.46 \text{ k}\Omega$ ， $R5 = 12.3 \text{ k}\Omega$ 。

在实际电路中，为电阻 $R4$ 和 $R5$ 选择了最接近现有标准的电阻值。所选值为 $R4 = 52.3 \text{ k}\Omega$ ， $R5 = 12 \text{ k}\Omega$ 。注意， $R1 = R4$ ， $R2 = R5$ 。

如果仔细选择这些值，因使用替代标准值电阻导致的总误差可降至几个百分点以下。然而，应通过等式1来重新计算U1A运算放大器在 $\pm 10 \text{ V}$ 输入下的输出，以确保维持所需裕量。

这类电路的绝对精度主要取决于电阻，因此，需要进行增益和失调校准，以消除因替代标准值电阻和电阻容差导致的误差。

### 计算不同输入范围的电阻

对于 $\pm 10 \text{ V}$ 以外的输入范围，可完成下列计算步骤。

定义输入范围、输出范围和失调：

$$\Delta V_{IN} = V_{IN\_MAX} - V_{IN\_MIN} \quad (11)$$

$$\Delta V_{OUT} = V_{IOUT\_MAX} - V_{OUT\_MIN} \quad (12)$$

$$Offset = \frac{\Delta V_{OUT}}{2} + V_{OUT\_MIN} \quad (13)$$

计算增益：

$$GAIN = \frac{\Delta V_{OUT}}{\Delta V_{IN}} \quad (14)$$

计算失调：

$$Offset = \frac{\Delta V_{OUT}}{2} + V_{OUT\_MIN} \quad (15)$$

选择参数 $k$ 的数值：

$$k = \left( 1 + \frac{R2}{R1} \right) \quad (16)$$

通过下式选择 $R4/R$ 比值：

$$GAIN = \frac{R}{R4 + R} k \quad (17)$$

通过下式选择 $R5/R0$ 比值：

$$Offset = V_{REF} \frac{R0}{R5 + R0} k \quad (18)$$

用等式2中定义的数值替换等式17和等式18中的 $R$ 和 $R0$ ，并求解两个等式，得出 $R4/R6$ 比值。

选择电阻 $R6$ 的值。通过 $R4/R6$ 比值算出 $R4$ 。得到 $R4$ 和 $R6$ 数值，通过等式2和 $R4/R6$ 比值计算 $R5$ 。通过等式16计算 $R2$ 和 $R1$ 。可适当选择 $R1 = R4$ 并计算 $R2$ 。

### 电阻温度系数对总误差的影响

公式1表明，输出电压与以下五个电阻相关：R1、R2、R4、R5和R6。TP1处的满量程输出电压对这五个电阻中每个阻值的微小变化敏感，其灵敏度通过仿真程序计算。电路的输入电压为+10 V。计算得到的各灵敏度为 $S_{R1} = 0.19$ 、 $S_{R2} = 0.19$ 、 $S_{R4} = 0.39$ 、 $S_{R5} = 0.11$ 、 $S_{R6} = 0.50$ 。假设各温度系数以和方根(rss)方式组合，则采用100 ppm/°C电阻时，总满量程漂移约为：

$$\begin{aligned} \text{满量程漂移} &= \\ &= 100 \text{ ppm/}^\circ\text{C} \sqrt{(S_{R1}^2 + S_{R2}^2 + S_{R4}^2 + S_{R5}^2 + S_{R6}^2)} \\ &= 100 \text{ ppm/}^\circ\text{C} \sqrt{(0.19^2 + 0.19^2 + 0.39^2 + 0.11^2 + 0.50^2)} \\ &= 69 \text{ ppm/}^\circ\text{C} \end{aligned}$$

69 ppm/°C的满量程漂移对应于0.0069% FSR/°C。使用25 ppm/°C电阻可将漂移误差降低至 $0.25 \times 69 \text{ ppm/}^\circ\text{C} = 17 \text{ ppm/}^\circ\text{C}$ ，或者0.0017% FSR/°C。

### 有源元件温度系数对总误差的影响

AD8606运算放大器和AD7091R ADC的直流失调由校准程序消除。

ADC AD7091R内置基准电压源的失调漂移典型值为4.5 ppm/°C，最大值为25 ppm/°C。

AD8606运算放大器的失调漂移典型值为1 μV/°C，最大值为4.5 μV/°C。

U1A AD8606输入导致的误差以2.3 V输出范围为基准，因而为2 ppm/°C。U1B基准电压缓冲器导致的误差以2.5 V为基准，同样约为2 ppm/°C。

总漂移误差结如表1所概括。这些误差不包括AD7091R的±1 LSB积分非线性误差。

请注意，如果采用50 ppm/°C或100 ppm/°C电阻，则总漂移的最大来源是电阻漂移，有源元件产生的漂移可忽略。

**表 1. 温度漂移导致的误差**

误差源	总误差
电阻(1%, 100 ppm/°C)	±0.0069% FSR/°C
AD7091R ( $\Delta V_{\text{REF}}/\Delta T = 25 \text{ ppm/}^\circ\text{C}$ )	±0.0025% FSR/°C
AD8606, U1A ( $\Delta V_{\text{OS}}/\Delta T = 4.5 \text{ } \mu\text{V/}^\circ\text{C}$ ), 2 ppm/°C, 以2.3 V为基准	±0.0002% FSR/°C
AD8606, U1B ( $\Delta V_{\text{OS}}/\Delta T = 4.5 \text{ } \mu\text{V/}^\circ\text{C}$ ), 2 ppm/°C, 以2.5 V为基准	±0.0002% FSR/°C
总FSR误差温度系数 (100 ppm/°C电阻)	±0.0098% FSR/°C
$\Delta T = \pm 10^\circ\text{C}$ 的总% FSR误差 (100 ppm/°C电阻)	±0.098% FSR
$\Delta T = \pm 10^\circ\text{C}$ 的总% FSR误差 (25 ppm/°C电阻)	±0.046% FSR

### 两点校准前后的测试数据

为了执行两点校准，先向输入端施加-10 V的电流，并将ADC输出代码记为Code\_1。然后，向输入端施加+10 V的电流，再将ADC输出代码记为Code\_2。增益系数通过下式计算：

$$GF = \frac{20 \text{ V}}{\text{Code}_2 - \text{Code}_1}$$

现在，可通过下式计算与任何输出代码Code\_x对应的输入电压：

$$V_{IN} = -10 \text{ V} + GF(\text{Code}_x - \text{Code}_1)$$

通过比较使用元件标称值计算得到的理想传递函数和未校准实际电路传递函数，可以得到校准前的误差。实测电路所用电阻的容差为±1%。测试结果不包括温度变化。

图3中所示为环境温度下校准前后的百分比误差(FSR)测试结果。如图所示，校准前的最大误差约为0.23% FSR。校准后，误差降至±0.03% FSR，大致相当于ADC的1 LSB误差。

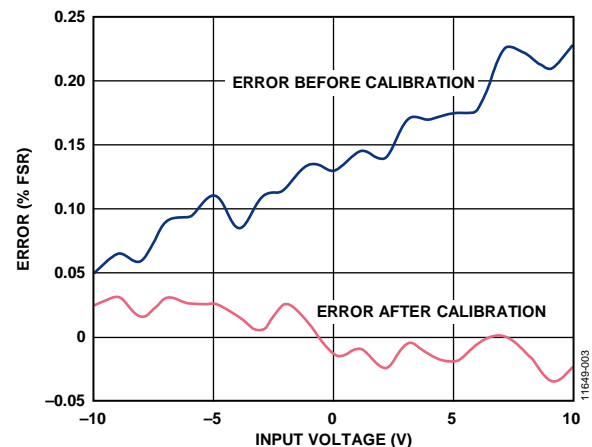


图3. 室温校准前后的电路测试误差

### PCB布局考虑

在任何注重精度的电路中，必须仔细考虑电路板上的电源和接地回路布局。PCB应尽可能隔离数字部分和模拟部分。该系统的PCB采用简单的双层板堆叠而成，但采用4层板可以得到更好的EMS性能。有关布局和接地的信息，请参见MT-031指南；有关去耦技术的信息，请参见MT-101指南。AD8606的电源应当用10 μF和0.1 μF电容去耦，以适当抑制噪声并减小纹波。这些电容应尽可能靠近相应器件，0.1 μF电容应具有低ESR值。对于所有高频去耦，建议使用陶瓷电容。电源走线应尽可能宽，以提供低阻抗路径，并减小电源线路上的毛刺效应。

ADuM5401 isoPower集成式DC/DC转换器要求在输入和输出电源引脚上进行电源旁路。请注意，引脚1与引脚2以及引脚15和引脚16之间需要低ESR旁路电容，这些电容应尽可能靠近芯片焊盘。为了抑制噪声并降低纹波，至少需要并联两个电容。针对 $V_{DD1}$ 和 $V_{ISO}$ ，推荐的电容值是 $0.1 \mu\text{F}$ 和 $10 \mu\text{F}$ 。较小的电容必须具有低ESR，建议使用陶瓷电容。低ESR电容末端到输入电源引脚的走线总长不得超过2 mm。如果旁路电容的走线长度超过2 mm，可能会破坏数据。考虑在引脚1与引脚8及引脚9与引脚16之间实现旁路，除非两个公共地引脚靠近封装连在一起。有关更多信息，请参见ADuM5401数据手册。

有关完整文档包，包括原理图、电路板布局和物料清单(BOM)，请参考：[www.analog.com/CN0335-DesignSupport](http://www.analog.com/CN0335-DesignSupport)

### 高电压能力

这款PCB依据2500 V基本绝缘规范而设计。不建议进行2500 V以上的高电压测试。在高电压下使用该评估板时必须谨慎，而且不得依赖该PCB来实现安全功能，因为它未经过高电位测试(也称为高压测试或耐压绝缘测试)，也未通过安全认证。

### 常见变化

经验证，采用图中所示的元件值，该电路能够稳定地工作，并具有良好的精度。可在该配置中采用其他精密运算放大器和其他ADC，以将 $\pm 10\text{V}$ 输入电压范围转换成数字输出，用于本电路的各种其他应用中。

可依据“电路设计”部分的等式，针对 $\pm 10\text{V}$ 输入电压范围以外进行设计，如图1所示。表2显示针对某些标准电压范围计算电阻。

表2. 标准电压范围元件值

范围(V)	k	R4 (k $\Omega$ )	R5 (k $\Omega$ )	R6 (k $\Omega$ )
$\pm 5$	1.2	40.87	18.8	20
$\pm 2$	2	32.174	37	20
$\pm 1$	4	40.87	94	20
0至1	4	14.435	830	20
0至2	2	14.087	405	20
0至2.5	2	22.609	520	20
0至5	2	65.217	750	20
0至10	1	63.478	365	20
0至24	1	90.174	216	10

在下限为零且上限高于基准电压时，转换不需增益(k=1)，并且可简化电路。图4显示输入范围为0 V至10 V的一个例子。

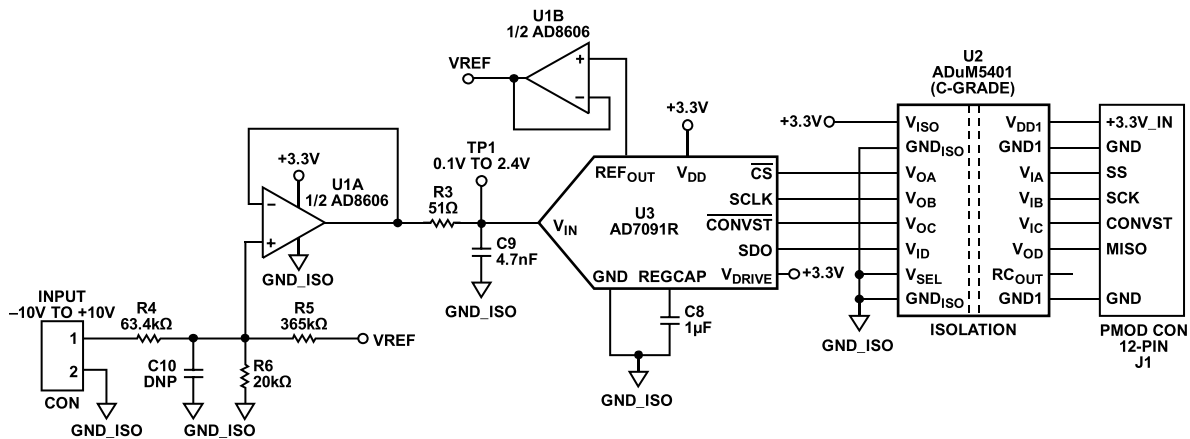


图4. 0 V至10 V隔离式单电源模数转换(未显示所有连接和去耦)

11649-004

AD7091与AD7091R类似，但没有基准电压输出，而且输入范围等于电源电压。AD7091可与2.5 V ADR391基准电压源配合使用。ADR391不需要缓冲，因此可在电路中使用一个AD8605。

ADR391是一款精密2.5 V带隙基准电压源，具有低功耗、高精度(温度漂移为9 ppm/°C)等特性，采用微型TSOT封装。

AD8608是AD8605的四通道版本，在需要额外的精密运算放大器时，可以替代AD8606。

AD8601、AD8602和AD8604分别为单通道、双通道和四通道轨到轨、输入和输出、单电源放大器，具有超低失调电压和宽信号带宽等特性，可以替代AD8605、AD8606和AD8608。

AD7457是一款12位、100 kSPS、低功耗SAR ADC，在不需要300 kSPS吞吐速率的情况下，可以与ADR391基准电压源相配合，用于代替AD7091R。

## 电路评估与测试

EVAL-CN0335-PMDZ板包含要评估的电路(如本笔记所述)，SDP评估板与CN0335评估软件配合使用，以捕获来自EVAL-CN0335-PMDZ电路板的数据。本电路采用EVAL-CN0335-PMDZ电路板、SDP-PMD-IB1Z和EVAL-SDP-CB1Z系统演示平台(SDP)评估板。转接板SDP-PMD-IB1Z和SDP板EVAL-SDP-CB1Z采用120引脚对接连接器。转接板和EVAL-CN0335-PMDZ板采用12引脚Pmod对接连接器，可快速进行设置和评估电路性能。

## 设备要求

- 带USB端口的Windows® XP、Windows Vista®(32位)或Windows® 7/8(64位或32位)PC
- EVAL-CN0335-PMDZ电路评估板
- EVAL-SDP-CB1Z SDP评估板
- SDP-PMD-IB1Z转接板
- CN0335评估软件
- 精密电压源

## 开始使用

将CN0335评估软件光盘放进PC的光盘驱动器，加载评估软件。也可以从CN0335评估软件中下载最新版的评估软件。打开“我的电脑”，找到包含评估软件光盘的驱动器，打开setup.exe。按照屏幕上的提示完成安装。建议将所有软件安装在默认位置。

## 功能框图

图5所示为测试设置的功能框图。

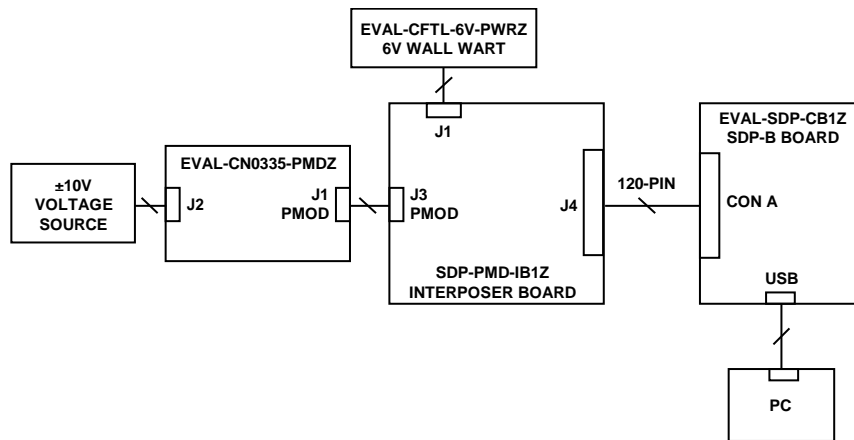
## 设置

1. 通过直流管式插孔将EVAL-CFTL-6V-PWRZ(+6 V直流电源)连接到SDP-PMD-IB1Z转接板。
2. 通过120引脚ConA连接器将SDP-PMD-IB1Z(转接板)连接到EVAL-SDP-CB1Z SDP板。
3. 通过USB电缆将EVAL-SDP-CB1Z(SDP板)连接到PC。
4. 通过12引脚接头Pmod连接器将EVAL-CN0335-PMDZ评估板连接到SDP-PMD-IB1Z转接板。
5. 通过端子板J2将电压源(电压生成器)连接到EVAL-CN0335-PMDZ评估板。

## 测试

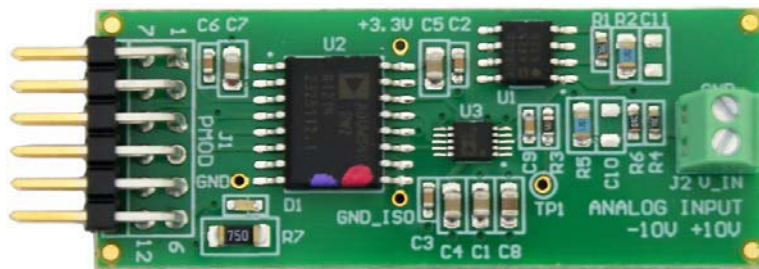
启动评估软件。如果“设备管理器”中出现“Analog Devices System Development Platform(ADI系统开发平台)”驱动器，软件便能与SDP板通信。一旦USB通信建立，就可以使用SDP板来发送、接收、捕捉来自EVAL-CN0335-PMDZ板的串行数据。可将各种输入电压值保存到电脑中。有关如何使用评估软件来捕捉数据的详细信息，请参阅CN0335软件用户指南。

EVAL-CN0335-PMDZ板照片如图6所示。



11649-005

图5. 测试设置功能框图



11649-006

图 6. EVAL-CN0335-PMDZ板的照片

## 了解详情

CN0335 Design Support Package:

<http://www.analog.com/CN0335-DesignSupport>

Chen, Baoxing, John Wynne, and Ronn Kliger. *High Speed Digital Isolators Using Microscale On-Chip Transformers*, Analog Devices, 2003

Chen, Baoxing. *iCoupler® Products with isoPower™ Technology: Signal and Power Transfer Across Isolation Barrier Using Microtransformers*, Analog Devices, 2006

Ghiorse, Rich. Application Note AN-825, *Power Supply Considerations in iCoupler® Isolation Products*, Analog Devices

Krakauer, David. "Digital Isolation Offers Compact, Low-Cost Solutions to Challenging Design Problems." *Analog Dialogue*. Volume 40, December 2006.

MT-031 Tutorial, *Grounding Data Converters and Solving the Mystery of "AGND" and "DGND,"* Analog Devices

MT-101 Tutorial, *Decoupling Techniques*, Analog Devices

Wayne, Scott. "iCoupler-Digital Isolators Protect RS-232, RS-485, and CAN Buses in Industrial, Instrumentation, and Computer Apps, *Analog Dialogue*, Volume 39, Number 4, 2005.

## 数据手册和评估板

[AD8606 Data Sheet](#)

[AD7091R Data Sheet](#)

[ADuM5401 Data Sheet](#)

## 修订历史

2014年3月—修订版0至修订版A

更改电路功能与优势部分 ..... 1

2014年2月—修订版0: 初始版

(Continued from first page) Circuits from the Lab reference designs are intended only for use with Analog Devices products and are the intellectual property of Analog Devices or its licensors. While you may use the Circuits from the Lab reference designs in the design of your product, no other license is granted by implication or otherwise under any patents or other intellectual property by application or use of the Circuits from the Lab reference designs. Information furnished by Analog Devices is believed to be accurate and reliable. However, Circuits from the Lab reference designs are supplied "as is" and without warranties of any kind, express, implied, or statutory including, but not limited to, any implied warranty of merchantability, noninfringement or fitness for a particular purpose and no responsibility is assumed by Analog Devices for their use, nor for any infringements of patents or other rights of third parties that may result from their use. Analog Devices reserves the right to change any Circuits from the Lab reference designs at any time without notice but is under no obligation to do so.

©2014 Analog Devices, Inc. All rights reserved. Trademarks and registered trademarks are the property of their respective owners.  
CN11649sc-0-3/14(A)

