

利用 ADI 公司产品进行电路设计
放心运用这些配套产品迅速完成设计。
欲获得更多信息和技术支持, 请拨打 4006-100-006 或
访问 www.analog.com/zh/circuits。

连接/参考器件

| | |
|-----------|-----------------------|
| ADA4853-2 | 低成本、高速、双通道、轨到轨输出运算放大器 |
| ADV7180 | 10 位、4 倍过采样标清电视视频解码器 |

利用具有禁用功能的运算放大器 ADA4853-2 实现 视频切换应用低成本视频多路复用器

电路功能与优势

本电路利用双通道高速放大器 ADA4853-2 实现一种低成本、低功耗视频多路复用器。用户利用该电路可以向三通道视频解码器（例如采用 40 引脚 LFCSP 封装的 ADV7180）输入第四个视频源。这样，通过使用较小的低成本解码器，可同时节省成本和宝贵的电路板空间，而且如果类似设计只需要三个视频源，还可以设计重新使用。

传统的 CMOS 多路复用器和开关在视频频率条件下使用时，存在若干不足之处，其导通电阻会引入失真，降低差分增益和相位性能，并且与端接电阻相互影响，使传入的视频信号衰减，影响亮度。系统设计人员一般通过增加外部缓冲来提高增益和驱动能力，从而解决这些问题。

使用具有禁用/使能功能（有时称为关断）的高速视频放大器可以简化视频多路复用设计。当放大器禁用时，其输出级进入高阻抗状态。高速视频运算放大器具有所需的全部关键特性，非常适合此项功能。其高输入阻抗不会影响传输线路的特征阻抗，因而可进行反向端接。由于是视频放大器，因此本身具有良好的视频特性，包括差分增益和相位、压摆率、带宽以及 0.1 dB 平坦度。

此外，每个放大器均可配置为四电阻差动放大器。该电路可消除传入视频信号与电路板接地之间的地电位差所引起的一些共模噪声和相位噪声。为简明起见，图 1 仅显示了一个多路复用器电路，但实际上每路输入均可以根据需要配置多个这种电路。

电路描述

ADA4853-2 是一款双通道、低功耗、低成本、高速、电压反馈型、轨到轨输出放大器，采用 +2.65 V 至 +5 V 电源供电。它还提供单通道产品(ADA4853-1)和三通道产品(ADA4853-3)。采用 5 V 单电源供电时，图 1 所示的输入多路复用器配置可在 10 MHz 时提供 14 MHz 带宽(0.1 dB)、+2 的增益及 58 dB 通道关断隔离。通道间切换时间为 10 μs，支持 CVBS 模拟视频应用。图 1 中，ADA4853-2 配置为低成本视频 2:1 多路复用器，用于切换视频信号。

ADA4853-2 的每个放大器均具有独立的禁用引脚。将任何一个禁用引脚置于 1.2 V 以下的电压，将使相应的放大器进入禁用状态。这种情况下，禁用的放大器会提供高输出阻抗，在 5 MHz 时约为 100 kΩ。禁用放大器的增益设置和反馈电阻可能会给活动放大器输出端增加负载，但其值（约为 2 kΩ）比 150 Ω 视频负载端接电阻大很多，因而其影响可忽略不计。ADA4853-2 的输入级含有保护功能，不会受到在禁用时可能施加的较大差分电压的影响。内部箝位二极管将此电压限制在大约 ±1.4 V。对于此限值以下的电压，电路将保持 55 dB 的高输入到输出关断隔离(10 MHz)。

关于该四电阻差动放大器架构，值得特别说明的一个关键设计因素是电阻匹配对该电路共模抑制(CMR)的影响。CMR 可通过以下公式 1 计算：

$$CMR = 20 \log_{10} \left(\frac{1 + \frac{R2}{R1}}{4Kr} \right) \quad (1)$$

Rev.0

“Circuits from the Lab” from Analog Devices have been designed and built by Analog Devices engineers. Standard engineering practices have been employed in the design and construction of each circuit, and their function and performance have been tested and verified in a lab environment at room temperature. However, you are solely responsible for testing the circuit and determining its suitability and applicability for your use and application. Accordingly, in no event shall Analog Devices be liable for direct, indirect, special, incidental, consequential or punitive damages due to any cause whatsoever connected to the use of any “Circuit from the Lab”. (Continued on last page)

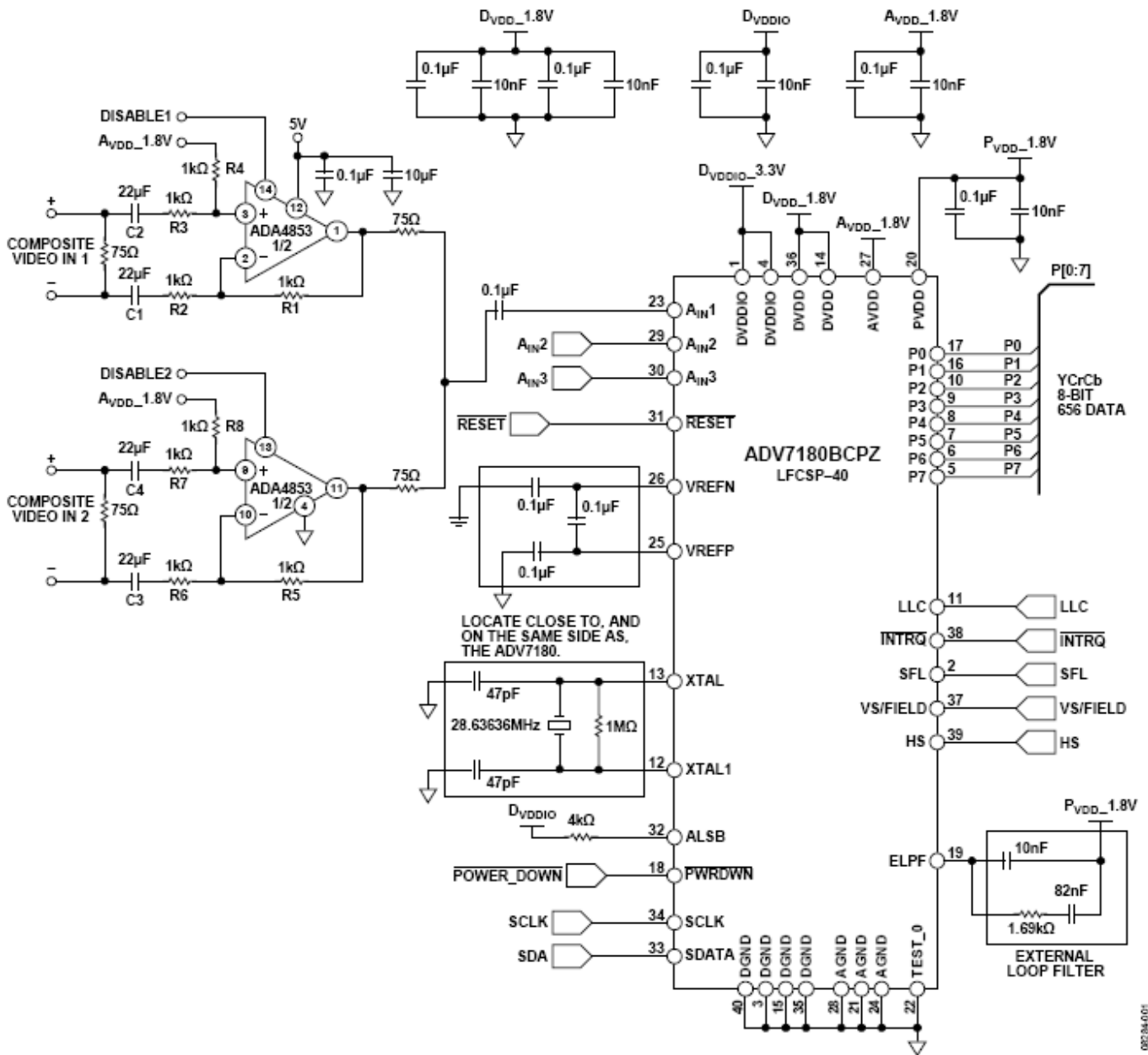


图 1. 利用 ADA4853-2 实现低成本视频多路复用器 (原理示意图)

在公式 1 中， K_r 项是以小数形式表示的单电阻容差（如 1% = 0.01 等），并且假设放大器具有明显较高的 CMR 性能。此式表明，如果希望获得 54 dB 或更好的 CMR，则放大器 1 的 R1、R2、R3、R4（以及放大器 2 的相应电阻）的匹配容差必须为 0.1% 或更好。为防止传入信号超出容许的输入与输出电压范围，有必要提供直流共模电压。将 R4 和 R8 与 1.8 V 模拟电源电压 (AVDD 1.8 V) 相连，便可做到这一点。

缓冲功能非常重要，却经常会被忽视。例如，许多汽车应用客户采用低成本放大器来保护昂贵而复杂的器件，如视频解码器和编码器等。带有交流耦合输入端的放大器，如图 1 所示，有助于保护这些器件免受电压和 ESD 损坏。

ADV7180 自动检测与全球 NTSC、PAL 和 SECAM 标准兼容的标准模拟基带电视信号，并将其转换为与 8 位 ITU-R.656 接口标准兼容的 4:2:2 分量视频数据。

精确的 10 位模数转换可提供真 8 位数据分辨率，使消费应用具备专业品质的视频性能。三个模拟视频输入通道接受标准复合视频信号、S-视频信号或分量视频信号，支持各种消费视频源。自动增益控制(AGC)和箝位复位电路可以处理峰峰值范围最高达 1.0 V 的输入视频信号。

本电路必须构建在具有较大面积接地层的多层电路板上。为实现最佳性能，必须采用适当的布局、接地和去耦技术（请参考教程[MT-031](#)和[MT-101](#)）。

常见变化

如果要求更快的切换时间和非常高的隔离，可以使用ADI公司的集成式多路复用器，这些器件采用互补双极性技术，是适合视频频率的最佳解决方案。[AD8170/AD8174/AD8180](#)和[AD8182](#)均为高度灵活的双极性视频多路复用器，非常适合视频应用。该系列所有器件的切换时间为 10 ns（误差 0.1%），通道关断隔离和串扰的典型值大于 80 dB。

进一步阅读

Nisbett, Don. "Low-Cost Video Multiplexing Using High-Speed Amplifiers." *Analog Dialogue*. 43-01, Analog Devices.

MT-031 Tutorial, *Grounding Data Converters and Solving the Mystery of AGND and DGND*. Analog Devices.

MT-088 Tutorial, *Analog Switches and Multiplexers Basics*, Analog Devices.

MT-089 Tutorial, *Video Multiplexers and Crosspoint Switches*, Analog Devices.

MT-101 Tutorial, *Decoupling Techniques*. Analog Devices.

数据手册和评估板

[ADA4853-2 Data Sheet](#).

[ADV7180 Data Sheet](#).

[AD8170 Data Sheet](#).

[AD8174 Data Sheet](#).

修订历史

6/09—Revision 0: Initial Version

(Continued from first page) "Circuits from the Lab" are intended only for use with Analog Devices products and are the intellectual property of Analog Devices or its licensors. While you may use the "Circuits from the Lab" in the design of your product, no other license is granted by implication or otherwise under any patents or other intellectual property by application or use of the "Circuits from the Lab". Information furnished by Analog Devices is believed to be accurate and reliable. However, "Circuits from the Lab" are supplied "as is" and without warranties of any kind, express, implied, or statutory including, but not limited to, any implied warranty of merchantability, noninfringement or fitness for a particular purpose and no responsibility is assumed by Analog Devices for their use, nor for any infringements of patents or other rights of third parties that may result from their use. Analog Devices reserves the right to change any "Circuits from the Lab" at any time without notice, but is under no obligation to do so. Trademarks and registered trademarks are the property of their respective owners.

©2009 Analog Devices, Inc. All rights reserved. Trademarks and registered trademarks are the property of their respective owners.
CN08284sc-0-6/09(0)



www.analog.com