



## 正誤表

この製品のデータシートに間違いがありましたので、お詫びして訂正いたします。

この正誤表は、2022年2月24日現在、アナログ・デバイセズ株式会社で確認した誤りを記したものです。

なお、英語のデータシート改版時に、これらの誤りが訂正される場合があります。

正誤表作成年月日：2022年2月24日

製品名：LTM4664A

対象となるデータシートのリビジョン(Rev)：Rev.0

訂正箇所：7ページ、電気定特性の表、VOUT2 Output Load の欄、Parameter の項目

### 【誤】

VOUT1 Max Load Current

### 【正】

VOUT2 Max Load Current

アナログ・デバイセズ株式会社

本社／〒105-6891 東京都港区海岸1-16-1  
ニューピア竹芝サウスタワービル  
電話 03 (5402) 8200  
大阪営業所／〒532-0003 大阪府大阪市淀川区富原3-5-36  
新大阪トラストタワー  
電話 06 (6350) 6868



## 正誤表

この製品のデータシートに間違いがありましたので、お詫びして訂正いたします。

この正誤表は、2022年2月24日現在、アナログ・デバイセズ株式会社で確認した誤りを記したものです。

なお、英語のデータシート改版時に、これらの誤りが訂正される場合があります。

正誤表作成年月日：2022年2月24日

製品名：LTM4664A

対象となるデータシートのリビジョン(Rev)：Rev.0

訂正箇所：8ページの表、Output Specificationの項目、2項目（Line Regulationの説明）Conditionの欄

### 【誤】

Digital Servo Engaged (MFR\_PWM\_MODEn[6] = 0b)

### 【正】

Digital Servo Engaged (MFR\_PWM\_MODEn[6] = 1b)

アナログ・デバイセズ株式会社

本社／〒105-6891 東京都港区海岸1-16-1  
ニューピア竹芝サウスタワービル  
電話 03 (5402) 8200  
大阪営業所／〒532-0003 大阪府大阪市淀川区富原3-5-36  
新大阪トラストタワー  
電話 06 (6350) 6868



## 正誤表

この製品のデータシートに間違いがありましたので、お詫びして訂正いたします。

この正誤表は、2022年2月24日現在、アナログ・デバイセズ株式会社で確認した誤りを記したものです。

なお、英語のデータシート改版時に、これらの誤りが訂正される場合があります。

正誤表作成年月日：2022年2月24日

製品名：LTM4664A

対象となるデータシートのリビジョン(Rev)：Rev.0

訂正箇所：10ページの表、Channels 0 and 1 Output Current (READ\_IOUTn)の項、Nlo-RB の説明、Condition の欄内

### 【誤】

Using the OUT\_OC\_FAULT\_LIMIT of 34A

### 【正】

Using the IOUT\_OC\_FAULT\_LIMIT of 34A

アナログ・デバイセズ株式会社

本社／〒105-6891 東京都港区海岸1-16-1  
ニューピア竹芝サウスタワービル  
電話 03 (5402) 8200  
大阪営業所／〒532-0003 大阪府大阪市淀川区富原3-5-36  
新大阪トラストタワー  
電話 06 (6350) 6868



## 正誤表

この製品のデータシートに間違いがありましたので、お詫びして訂正いたします。

この正誤表は、2022年2月24日現在、アナログ・デバイセズ株式会社で確認した誤りを記したものです。

なお、英語のデータシート改版時に、これらの誤りが訂正される場合があります。

正誤表作成年月日：2022年2月24日

製品名：LTM4664A

対象となるデータシートのリビジョン(Rev)：Rev.0

訂正箇所：20ページの表、右の段、「NIO-RB」の説明内3行目

### 【誤】

・・VIN2から電源が供給される内部LDOをバイパスして、・・

### 【正】

・・VINS2から電源が供給される内部LDOをバイパスして、・・

アナログ・デバイセズ株式会社

本社／〒105-6891 東京都港区海岸1-16-1  
ニューピア竹芝サウスタワービル  
電話 03 (5402) 8200  
大阪営業所／〒532-0003 大阪府大阪市淀川区富原3-5-36  
新大阪トラストタワー  
電話 06 (6350) 6868



## 正誤表

この製品のデータシートに間違いがありましたので、お詫びして訂正いたします。

この正誤表は、2022年2月24日現在、アナログ・デバイセズ株式会社で確認した誤りを記したものです。

なお、英語のデータシート改版時に、これらの誤りが訂正される場合があります。

正誤表作成年月日：2022年2月24日

製品名：LTM4664A

対象となるデータシートのリビジョン(Rev)：Rev.0

訂正箇所：93ページの表、上から9行目（箇条書きの3項目）

### 【誤】

・・STATUS\_MFR\_SPECIFIC のビット#1・・

### 【正】

・・STATUS\_MFR\_SPECIFIC のビット#1・・

アナログ・デバイセズ株式会社

本社／〒105-6891 東京都港区海岸1-16-1  
ニューピア竹芝サウスタワービル  
電話 03 (5402) 8200  
大阪営業所／〒532-0003 大阪府大阪市淀川区富原3-5-36  
新大阪トラストタワー  
電話 06 (6350) 6868

デジタル・パワー・システム・マネージメント機能を備えた  
30V～58V入力、デュアル30A、シングル60AのμModuleレギュレータ

## 特長

- フル機能 48V 入力の低電圧デュアル 30A 電源で 300A までスケール・アップ可能、非絶縁型
  - 補償、制御、モニタリング用のデジタル・インターフェースを備えたデュアル・アナログ・ループ
  - 入力電圧範囲: 30V~58V
  - 出力電圧範囲: 0.5V~1.2V (チャンネルあたり 30A)
  - 出力電流リードバック精度:  $\pm 3\%$  (-20°C~125°C)
  - 48V 入力 1V 出力時の効率: 87% (60A)、90% (40A)
  - 全温度範囲での出力電圧精度:  $\pm 0.5\%$
  - 400kHz、PMBus 準拠の I<sup>2</sup>C シリアル・インターフェース
  - 16mm x 16mm x 7.72mm BGA パッケージ

## アプリケーション

- 48Vシステム
  - コンピュータおよびネットワーク機器
  - 電子試験装置
  - ストレージ・システム

▶ クリックして関連する TechClip ビデオを見る。

全ての登録商標および商標の所有権は、それぞれの所有者に帰属します。5408150、5481178、5705919、5929620、6144194、6177787、6580258、7420359、8163643を含む米国特許により保護されています。米国特許7000125、および世界のその他の関連特許に基づいてライセンスされています。

## 概要

LTM<sup>®</sup>4664Aは、デュアル30A出力のフル機能非絶縁型48V入力高効率降圧μModule<sup>®</sup>レギュレータです。スイッチング・コントローラ、パワーMOSFET、インダクタ、およびサポート部品が含まれています。設計を完了するのに必要なのは外付けコンデンサのみです。LTM4664Aは、30V～58Vの入力電圧範囲で動作し、最大75Wで0.5V～1.5Vの出力電圧に対応します。25%・VINの中間出力も使用可能です。LTM4664Aの製品ビデオは、Webサイトで視聴できます。⑩

LTM4664A デュアル 30A レギュレータは、デジタル的にプログラム可能なアナログ制御ループ、高精度データ・アクイジション回路、ECC機能付きEEPROMを使用します。LTM4664Aは2線式シリアル・インターフェースを備えており、30A出力のマージニング、チューニング、ランプ・アップおよびランプ・ダウンを行うことができます。ランピングのスルーレートはプログラム可能で、遅延時間のシーケンシングも可能です。差動入力の+側電流検出、出力電流および電圧、入出力電力、温度、動作時間、ピーク値はすべて、デュアル 30A パワー・システム・マネージメント (PSM) チャンネルで読み出すことができます。

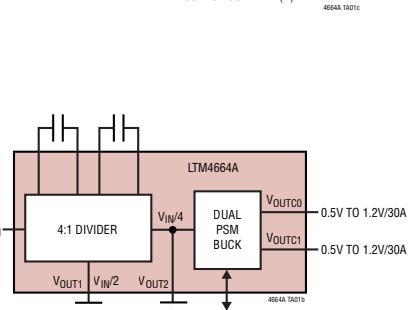
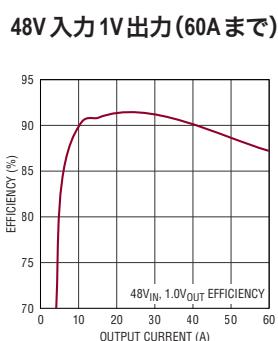
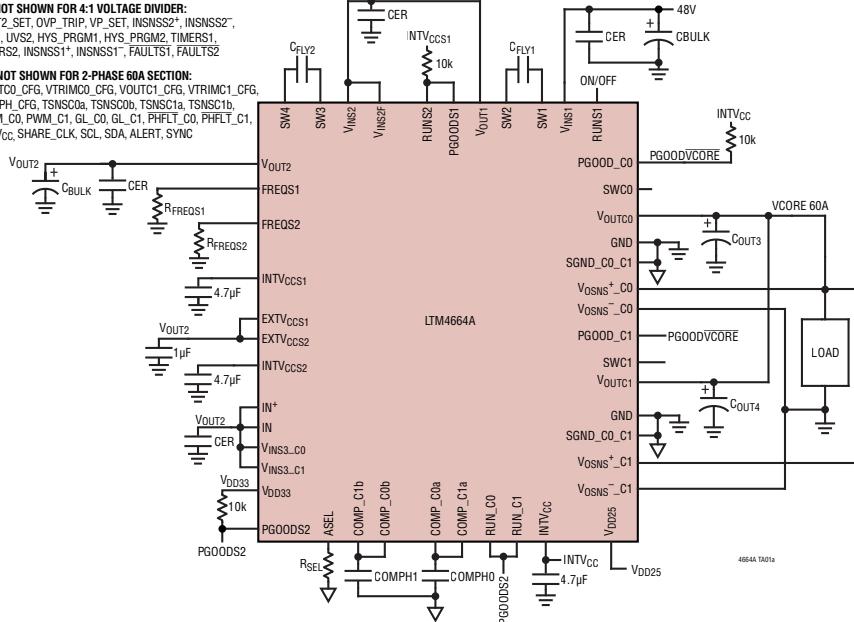
## 標準的应用例

#### 48V 入力 VCOREF 電圧出力 (60A)

**PINS NOT SHOWN FOR 4:1 VOLTAGE DIVIDER:**  
VOUT2\_SET, OVP\_TRIP, VP\_SET, INSNSS2<sup>1</sup>, INSNSS2<sup>2</sup>,  
UVS1, UVS2, HYS\_PRGM1, HYS\_PRGM2, TIMERS1,  
TIMERS2, INNSNS1<sup>1</sup>, INNSNS1<sup>2</sup>, FAULTS1, FAULTS2

PINS NOT SHOWN FOR 2-PHASE GGA SECTION

**PINS NOT SHOWN FOR 2-PHASE 60A SECTION:**  
VOUTCO\_CFG, VTRIMCO\_CFG, VOUTC1\_CFG, VTR\_FSWPH\_CFG, TSNSC0a, TSNSC0b, TSNSC1a, TSN\_PWM\_CO, PWM\_C1, GL\_CO, GL\_C1, PHFLT\_CO, PEXTV\_Co, SHARE\_CLK, SCL, SDA, ALERT, SYNC



## 目次

特長	1	INTV <sub>CC</sub> /EXTV <sub>CC</sub> 電源	40
アプリケーション	1	出力電流検出と 1MΩ 未満の DCR による電流検出	41
標準的応用例	1	入力電流の検出	41
概要	1	PolyPhase 負荷分担	41
絶対最大定格	4	外部／内部温度の検出	42
ピン配置	4	RCONFIG(抵抗設定)ピン	42
発注情報	5	�ルトの検出と処理	45
電気的特性	5	ステータス・レジスタと ALERT のマスキング	46
代表的な性能特性	15	FAULT ピンへの�ルトのマッピング	48
4:1 分圧器のブロック図	25	パワー・グッド・ピン	48
デュアル 25A/30A パワー・システム・マネージメントの ブロック図	26	CRC 保護	48
4:1 分圧器動作	27	シリアル・インターフェース	48
4:1 分圧器の概要	27	通信保護	48
メイン制御	27	デバイスのアドレス指定	48
INTV <sub>CCS1,2</sub> /EXTV <sub>CCS1,2</sub> の電力	27	V <sub>OUT</sub> および I <sub>IN</sub> /I <sub>OUT</sub> の�ルトに対する応答	49
起動およびシャットダウン	28	出力過電圧�ルト応答	49
�ルト保護とサーマル・シャットダウン	28	出力低電圧応答	50
ハイ・サイド電流検出	28	ピーク出力過電流�ルト応答	50
周波数の選択	28	タイミング・�ルトに対する応答	50
パワー・グッドおよび UV (PGOODS <sub>n</sub> ピンおよび UVS <sub>n</sub> ピン)	29	V <sub>IN</sub> OV フォルトに対する応答	50
追加過電圧保護	29	OT/UT フォルトに対する応答	50
4:1 分圧器のアプリケーション情報	30	内部過熱�ルト応答	50
スイッチング前の分圧器プリバランス	30	外部過熱�ルト応答および低温フォルト応答	51
過電流保護	31	入力過電流フォルトおよび出力低電流フォルトに 対する応答	51
ウィンドウ・コンバレータのプログラミング	31	外部フォルトに対する応答	51
有効オープン・ループ出力抵抗と 負荷レギュレーション	32	フォルト・ログ	51
低電圧ロックアウト	32	バスのタイムアウト保護	51
�ルト応答とタイミングのプログラミング	32	PMBus, SMBus, I <sup>2</sup> C 2 線式インターフェースの類似点	52
設計例	33	PMBus シリアル・デジタル・インターフェース	52
デュアル 25A/30A PSM の動作	35	図 11～図 28: PMBus のプロトコル	54
PSM セクションの概要、主な機能	35	PMBus コマンドの概要	57
ECC 機能付き EEPROM	36	PMBus コマンド	57
パワーアップと初期化	37	デュアル 25A/30A PSM のアプリケーション情報	63
ソフトスタート	38	V <sub>IN</sub> から V <sub>OUT</sub> への降圧比	63
時間基準のシーケンシング	38	入力コンデンサ	63
電圧基準のシーケンシング	38	出力コンデンサ	63
シャットダウン	39	軽負荷電流動作	63
軽負荷電流動作	39	スイッチング周波数と位相	64
スイッチング周波数と位相	40	出力電流リミットのプログラミング	65
PWM ループ補償	40		
出力電圧の検出	40		

## 目次

最小オン時間に関する考慮事項	66	PWMの構成	95
可変遅延時間、ソフトスタート、出力電圧ランプ	66	電圧	98
デジタル・サーボ・モード	66	入力電圧とリミット	98
ソフトオフ(シーケンシングによるオフ)	67	出力電圧とリミット	99
低電圧ロックアウト	68	出力電流とリミット	102
フォルトの検出と処理	68	入力電流とリミット	104
オープンドレイン・ピン	68	温度	105
フェーズ・ロック・ループと周波数同期	69	外部温度キャリブレーション	105
入力電流検出アンプ	70	タイミング	106
プログラマブル・ループ補償	70	タイミング - オン・シーケンス/ランプ	106
過渡応答のチェック	71	タイミング - オフ・シーケンス/ランプ	107
PolyPhase®構成	72	再起動の前提条件	108
USB-I <sup>2</sup> C/SMBUS/PMBUSコントローラとシステム内の		フォルト応答	108
LTM4664Aの接続	72	すべてのフォルトに対するフォルト応答	108
LTpowerPlay:デジタル電源用のインターラクティブGUI	73	入力電圧フォルト応答	109
PMBus通信とコマンド処理	73	出力電圧フォルト応答	109
熱に関する考慮事項と出力電流のディレーティング	75	出力電流フォルト応答	112
表10および表11:出力電流のディレーティング (デモ・ボードに基づく)	78	デバイス温度フォルト応答	113
デュアル25A/30A PSMのアプリケーション情報-		外部温度フォルト応答	114
ディレーティング曲線	81	フォルトの共有	115
EMI性能	82	フォルト共有の伝搬	115
安全性に関する考慮事項	82	フォルト共有の応答	117
レイアウトのチェックリスト/例	83	スクラッチパッド	117
標準的応用例	84	識別情報	118
PMBusコマンドの詳細	90	フォルト、警告、およびステータス	119
アドレス指定と書き込み保護	90	遠隔測定	126
汎用設定コマンド	92	NVMメモリ・コマンド	130
オン/オフ/マージン	93	格納/復元	130
		フォルト・ログ	131
		ブロック・メモリの書き込み/読み出し	135
パッケージの説明	136		
標準的応用例	138		
関連製品	138		

## 絶対最大定格

(Note 1)

## 4:1分压器

<u>V<sub>INS1</sub>、SW1、SW2、INSNSS1<sup>+</sup>、INSNSS1<sup>-</sup>、</u>	
<u>FAULTS1、FAULTS2</u> .....	-0.3V～6V
V <sub>INS2</sub> 、V <sub>INS2F</sub> 、INSNSS2 <sup>+</sup> 、INSNSS2 <sup>-</sup> 、PGOODS1、	
PGOODS2、EXTV <sub>CCS1</sub> 、EXTV <sub>CCS2</sub> 、SW3、SW4、	
OVP_SET、VOUT2_SET、OVP_TRIP、V <sub>OUT1</sub> .....	-0.3V～40V
V <sub>OUT2</sub> .....	-0.3V～20V
INTV <sub>CCS1</sub> 、INTV <sub>CCS2</sub> .....	出力のみ、6V定格
RUNS1、RUNS2 .....	-0.3V～6V
UVS1、UVS2、HYS_PRGMS1、HYS_PRGMS2、	
TIMERS1、TIMERS2、FREQS1、	
FREQS2 .....	-0.3V～INTV <sub>CCS1</sub> 、-0.3V～INTV <sub>CCS2</sub>

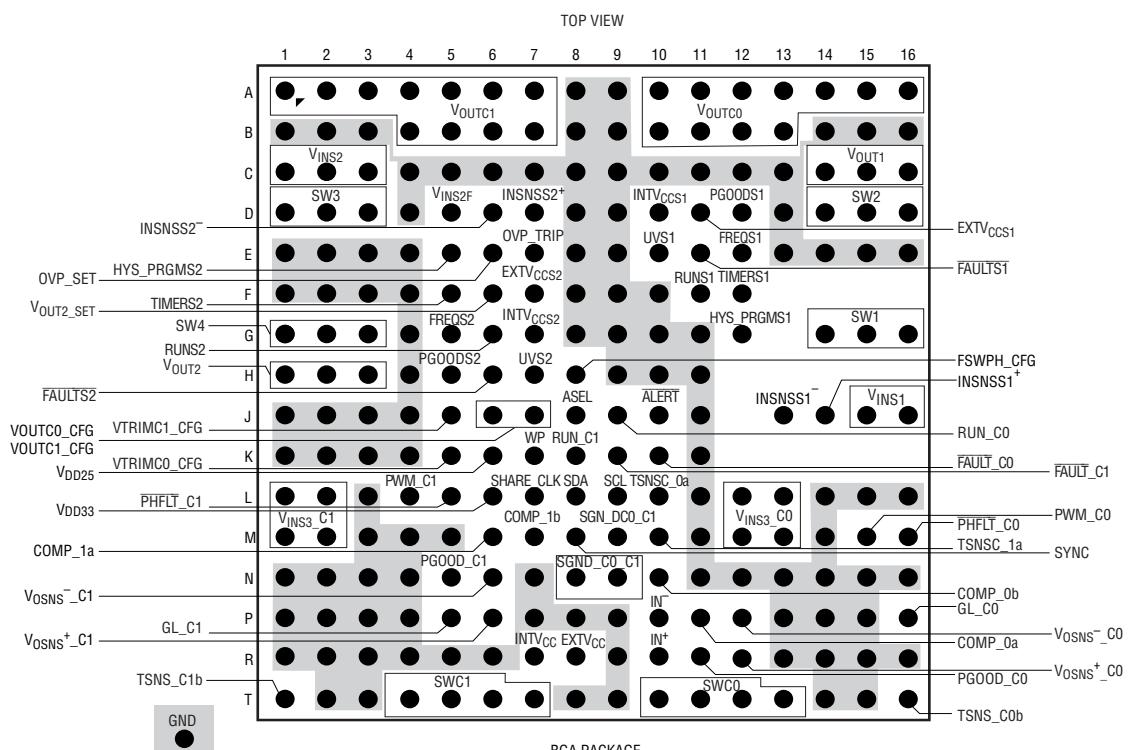
## デュアル25A/30A PSMセクション

$V_{\text{INS3\_Cn}}$ 、 $\text{IN}^+$ 、 $\text{IN}^-$  .....  $-0.3V \sim 18V$   
 $(V_{\text{INS3\_Cn}} - \text{IN}^+)$ 、 $(\text{IN}^+ - \text{IN}^-)$  .....  $-0.3V \sim 0.3V$   
 $\text{SWC0}$ 、 $\text{SWC1}$  .....  $-1V \sim 18V$ 、 $-5V \sim 18V$  のトランジエント

EXTV <sub>CC</sub>	-0.3V～6V
V <sub>OUTCn</sub>	-0.3V～3.6V
V <sub>OSNS<sup>+</sup> Cn</sub>	-0.3V～6V
V <sub>OSNS<sup>-</sup> Cn</sub>	-0.3V～0.3V
RUN <sub>_Cn</sub> 、SDA、SCL、 <u>ALERT</u>	-0.3V～5.5V
FSWPH <sub>_CFG</sub> 、V <sub>OUTCn_CFG</sub> 、V <sub>TRIMCn_CFG</sub> 、ASEL、 COMP <sub>_1a</sub> 、COMP <sub>_1b</sub> 、COMP <sub>_0a</sub> 、COMP <sub>_0b</sub>	-0.3V～2.75V
<u>FAULT</u> <sub>_Cn</sub> 、SYNC、SHARE <sub>_CLK</sub> 、WP、PGOOD <sub>_Cn</sub> 、 PWM <sub>_Cn</sub> 、 <u>PHFLT</u> <sub>_Cn</sub>	-0.3V～3.6V
TSNS <sub>_Cna</sub>	-0.3V～2.2V
TSNS <sub>_Cnb</sub>	-0.3V～0.8V、<5mA
OVP-SET I <sub>MAX</sub> シンク	< 5mA
INTV <sub>CC</sub> V <sub>DD33</sub> 、V <sub>DD25</sub> 、GL <sub>_Cn</sub>	は出力です。

内部動作温度  
範囲 (Note 2, 14, 15) ..... -40°C~125°C  
保管温度範囲 ..... -55°C~125°C  
ピーク・ハンダ・リフロー (パッケージ・ボディ) 温度 245°C

## ピン配置



240-PIN (16mm x 16mm x 7.72mm)  
 $T_{JMAX} = 125^{\circ}\text{C}$ ,  $\theta_{JC(TOP)} = 5.47 \text{ C/W}$ ,  $\theta_{JC(BOTTOM)} = 2.15 \text{ C/W}$ ,  $\theta_{JA} = 5.3 \text{ C/W}$   
 $\theta_{JC}$  VALUES ARE DETERMINED BY SIMULATION PER JEDEC JESD51 CONDITIONS.  
 $\theta_{JA}$  VALUE IS OBTAINED FROM MEASUREMENTS WITH DEMO BOARD. WEIGHT = 7.26 GRAMS.  
REFER TO PAGE 78 FOR LAB MEASUREMENT AND DERATING INFORMATION.  
NOTE: NOT RECOMMENDED FOR BACK-SIDE REFLOW SOLDERING. SEE WEBSITE FOR MORE INFORMATION.

## 発注情報

製品番号	パッド/ボール仕上げ	製品マーキング		パッケージ・タイプ	MSL レーティング	温度範囲 (Note 2)
		デバイス	仕上げコード			
LTM4664AIY#PBF	SAC305 (RoHS)	LTM4664AY	e1	BGA	3	-40°C~125°C

- より幅広い動作温度範囲が仕様規定された部品については製造元までお問い合わせください。
- \*パッドまたはボール仕上げのコードはIPC/JEDEC J-STD-609によります。
- 推奨されるBGA PCBのアセンブリおよび製造手順
- BGAのパッケージ図面とトレイ図面

## 電気的特性

●は、内部動作ジャンクション温度範囲にわたって適用される仕様であることを示します。特に指定のない限り、 $T_A = 25^\circ\text{C}$ 、 $V_{\text{INS}1} = 48\text{V}$ 、 $\text{RUN}_n = 5\text{V}$  ( $n$ はステージ番号)。セットアップについては図46を参照してください。(Note 3)

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
<b>4:1 Divider Section</b>						
$V_{\text{INS}1}$	Input DC Voltage Stage 1	Note 4		30	58	V
$V_{\text{INS}2}$	Input DC Voltage Stage 2	Note 4		15	29	V
$V_{\text{OUT}1}$ Range	$V_{\text{OUT}1}$ Output Range	Note 4		15	29	V
$V_{\text{OUT}2}$ Range	$V_{\text{OUT}2}$ Output Range	Note 4	7.5V	14.5		V
Maximum Power	Maximum Output Power	All Conditions, Note 4		75		W
$V_{\text{OUT}1(\text{DC})}$	$V_{\text{OUT}1}$ OUTPUT	Note 4, Based on Figure 49 $V_{\text{INS}1} = 48\text{V}$ , $\text{RUN} = 5\text{V}$ , $I_{\text{OUT}1} = 0\text{A}$	●	23.5	24	24.5
$V_{\text{OUT}2(\text{DC})}$	$V_{\text{OUT}2}$ OUTPUT	Note 4, Based on Figure 49 $V_{\text{INS}2} = 24\text{V}$ , $\text{RUN} = 5\text{V}$ , $I_{\text{OUT}2} = 0\text{A}$	●	11.5	12	12.5
$V_{\text{UVLO}}$	Undervoltage Lockout	INTV <sub>CC</sub> Falling INTV <sub>CC</sub> Rising		4.85		V
$I_{\text{Q}} V_{\text{INS}n}$	$V_{\text{INS}1}$ , $V_{\text{INS}2}$ Quiescent Current Each Stage	$\text{RUN}_n = 0\text{V}$ $\text{RUN}_n = 5\text{V}$ , No Switching $\text{RUN}_n = 5\text{V}$ , Switching		150		$\mu\text{A}$
				1.6		$\text{mA}$
				44		$\text{mA}$
<b>Overcurrent Protection Section</b>						
$\text{INSNSS1}^+$	Stage 1 Current Sense <sup>+</sup>	$\text{INSNSS1}^+ = \text{INSNSS1}^- = 60\text{V}$ $V_{\text{OUT}1} = 30\text{V}$ , $\text{RUNS1} = 5\text{V}$		220	350	$\mu\text{A}$
$\text{INSNSS2}^+$	Stage 2 Current Sense <sup>+</sup>	$\text{INSNSS2}^+ = \text{INSNSS2}^- = 30\text{V}$ $V_{\text{OUT}2} = 15\text{V}$ , $\text{RUNS2} = 5\text{V}$		220	350	$\mu\text{A}$
$\text{INSNSS1}^-$	Stage 1 Current Sense <sup>-</sup>	$\text{INSNSS1}^+ = \text{INSNSS1}^- = 60\text{V}$ , $\text{RUNS1} = 0\text{V}$	●	-5	1	5
$\text{INSNSS2}^-$	Stage 2 Current Sense <sup>-</sup>	$\text{INSNSS2}^+ = \text{INSNSS2}^- = 30\text{V}$ , $\text{RUNS2} = 0\text{V}$	●	-5	1	5
$\text{INSNSS1}$ , $\text{INSNSS2}$ Threshold	Current Limit Threshold for Each Stage		●	45	50	55
<b>Pre Charge Balance</b>						
$R_{\text{VINS2F}}$	$V_{\text{INS}2}$ Resistance to GND	See Block Diagram (Note 10)		1		$\text{M}\Omega$
$R_{\text{VF}2}$	Resistance Between Pins $V_{\text{INS}2}$ to $V_{\text{INS}2\text{F}}$	See Block Diagram Part of a RC Filter Stage 2		1		$\text{k}\Omega$
$\text{INSNSS1}^+$ Balance Current	Stage 1 Current Sense + Source	Pre-Balance Phase $V_{\text{INS}1} = 60\text{V}$ $\text{INSNSS1}^+ = \text{INSNSS1}^- = 60\text{V}$ , $V_{\text{OUT}1} = 15\text{V}$ , Timer = 1V		95		$\text{mA}$
$\text{INSNSS2}^+$ Balance Current	Stage 2 Current Sense + Source	Pre-Balance Phase $V_{\text{INS}2} = 30\text{V}$ $\text{INSNSS2}^+ = \text{INSNSS2}^- = 30\text{V}$ , $V_{\text{OUT}2} = 10\text{V}$ , Timer = 1V		95		$\text{mA}$
$I_{\text{SOURCE}} V_{\text{OUT}n}$	$I_{\text{SOURCE}}$ Current to Pre-Start Up Balance $V_{\text{OUT}n}$ and $C_{\text{FLY}n}$ , $n$ = Stage #	$\text{INSNSSn} = V_{\text{INS}n} = 24\text{V}$ $V_{\text{OUT}n} = 10\text{V}$ , Timer = 0.8V See Block Diagram		95		$\text{mA}$

## 電気的特性

●は、内部動作ジャンクション温度範囲にわたって適用される仕様であることを示します。特に指定のない限り、 $T_A = 25^\circ\text{C}$ 、 $V_{INS1} = 48\text{V}$ 、 $V_{RUNn} = 5\text{V}$ ( $n$ はステージ番号)。セットアップについては図46を参照してください。(Note 3)

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS	
$I_{SINK}\ V_{OUTn}$	$I_{SINK}$ Current to Pre-Start Up Balance $V_{OUTn}$ and $C_{FLYn}$ , $n$ = Stage #	$V_{INS1} = 24\text{V}$ $V_{OUTn} = 11\text{V}$ , Timer = 0.8V See Block Diagram		50		mA	
<b>RUNn Pins</b>							
$V_{TH\_RUNn}$	Run PIN Threshold $n$ = Stage #	$V_{RUN}$ Rising	●	1.1	1.22	1.4	
$V_{RUNn}\ HYS$	Run Pin Hysteresis $n$ = Stage #			90		mV	
<b>OVP Comparator</b>							
OVP-SET In	OVP-SET Input Range MAX			25		V	
$V_{OUT2-SET}$	$V_{OUT2-SET}$ Range MAX			25		V	
$I_B$	Input Bias I	$V_{CM} = 0\text{V}$ to $25\text{V}$		30		mA	
$V_{OS}$	Input Offset	$0.5\text{V} < V_{CM} < 25\text{V}$		3		mV	
PSRR	Power Supply Rejection	$0.5\text{V} < V_{CM} < 25\text{V}$ (Note 10)		85		dB	
CMRR	Common Mode Rejection	$0.5\text{V} < V_{CM} < 25\text{V}$ (Note 10)		80		dB	
Delay	Propagation Delay			10		$\mu\text{s}$	
OVP_Trip Sink	OVP_Trip Sink	$I_{SINK} = 5\text{mA}$ (Note 10)		0.35		V	
<b>INTVCC Regulators</b>							
$V_{INTVCCS_n}$	Internal (LDO) Low Drop Out Regulator, $n$ = Stage #	$30\text{V} < V_{INS1} < 58\text{V}$ , $V_{EXTVCCS1} = 0\text{V}$ , Stage 1 $15\text{V} < V_{INS2} < 19\text{V}$ , $V_{EXTVCCS2} = 0\text{V}$ , Stage 2		5.4	5.6	5.9	V
$V_{INTVCCS_n}$ Load	LDO Load Regulation	$I_{CC} = 50\text{mA}$ , $V_{EXTVCCS_n} = 0\text{V}$		0.5	2		%
$INTVCCS_n$ IPeak	$INTVCC$ Stage Peak Output Current			150			mA
$V_{INTVCCS_n}$ with $EXTVCC$	LDO Output Range with $EXTVCC_n$ , $n$ = Stage #	$12\text{V} < V_{EXTVCCn} < 24\text{V}$ , $V_{INSn} = 12\text{V}$		5.4	5.6	5.9	V
$V_{INTVCCS_n}$ Load EXT	LDO Load Regulation with $EXTVCC$	$I_{CC} = 50\text{mA}$ , $V_{EXTVCCn} = 6.5\text{V}$		1	2		%
$V_{EXTVCCn}$ Threshold	$EXTVCC_n$ Switch Over	$V_{EXTVCCn}$ Ramping Positive		6.3	6.5	6.65	V
$V_{EXTVCCn}$ HYS	$EXTVCC_n$ Hysteresis			400			mV
<b>Switching Oscillator</b>							
Frequency Range n	Frequency Range	$n$ = Stage #		100	1000		kHz
$f_{NOM}$ Stage 1	Optimized Efficiency Freq. Stage 1	FREQS1. Pin Resistor = 36.5k		100			kHz
$f_{NOM}$ Stage 2	Optimized Efficiency Freq. Stage 2	FREQS2. Pin Resistor = 60.4k		200			kHz
<b>Output Specifications</b>							
$\Delta V_{OUT}/V_{OUT}$ Stage 1	Stage 1 Load Regulation Accuracy	$V_{OUT1} = 24\text{V}$ , 0A to 3.2A Maximum = 75W $V_{INS1} = 48\text{V}$ , FREQS1 = 100kHz $C_{INB1} = 33\mu\text{F}$ (Bulk Input Capacitor) $C_{IN1} = 2.2\mu\text{F}$ 100V Ceramic, $C_{FLY1} = 10\mu\text{F}$ 50V X6 $C_{OUT1} = 10\mu\text{F}$ 50V		3.5			%
$V_{OUT1}$ Output Load	$V_{OUT1}$ Max Load Current (Note 4)	$V_{OUT1} = 24\text{V}$ , 0A to 3.2A Maximum = 75W $V_{INS1} = 48\text{V}$ , FREQS1 = 100kHz $C_{INB1} = 33\mu\text{F}$ (Bulk Input Capacitor) $C_{IN1} = 2.2\mu\text{F}$ 100V Ceramic, $C_{FLY1} = 10\mu\text{F}$ 50V X6 $C_{OUT1} = 10\mu\text{F}$ 50V		3.2			A
M1-M4 RDS-ON	Stage 1 MOSFET On Resistance	$V_{GS} = 5\text{V}$ (Note 16)		18			$\text{m}\Omega$

## 電気的特性

●は、内部動作ジャンクション温度範囲にわたって適用される仕様であることを示します。特に指定のない限り、 $T_A = 25^\circ\text{C}$ 、 $V_{INS1} = 48\text{V}$ 、 $\text{RUN}_n = 5\text{V}$ ( $n$ はステージ番号)。セットアップについては図46を参照してください。(Note 3)

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
$\Delta V_{OUT}/V_{OUT}$ Stage 2	Stage 2 Load Regulation Accuracy	$V_{OUT2} = 12\text{V}$ , $0\text{A}$ to $6.3\text{A}$ Maximum = $75\text{W}$ $V_{INS2} = 24\text{V}$ , $\text{FREQS2} = 200\text{kHz}$ $C_{INB2} = 33\mu\text{F}$ (Bulk Input Capacitor) $C_{IN2} = 10\mu\text{F}$ 50V Ceramic, $C_{FLY2} = 22\mu\text{F}$ 25V X6, $C_{OUT2} = 22\mu\text{F}$ 25V		5		%
$V_{OUT2}$ Output Load	$V_{OUT1}$ Max Load Current (Note 4)	$V_{OUT2} = 12\text{V}$ , $0\text{A}$ to $6.3\text{A}$ Maximum = $75\text{W}$ $V_{INS2} = 24\text{V}$ , $\text{FREQS2} = 200\text{kHz}$ $C_{INB2} = 33\mu\text{F}$ (Bulk Input Capacitor) $C_{IN2} = 10\mu\text{F}$ 50V Ceramic, $C_{FLY2} = 22\mu\text{F}$ 25V X6, $C_{OUT2} = 22\mu\text{F}$ 25V		6.3		A
$M5\text{-}M8$ RDS-ON	Stage 2 MOSFET On Resistance	$V_{GS} = 5\text{V}$ (Note 16)		10		$\text{m}\Omega$
$V_{OUT1}$ , (AC)	Output Ripple Voltage	$V_{OUT1} = 24\text{V}$ , $0\text{A}$ to $3\text{A}$ $V_{INS1} = 48\text{V}$ , $\text{FREQS1} = 100\text{kHz}$ $C_{INB1} = 33\mu\text{F}$ (Input Bulk Capacitor) $C_{IN1} = 2.2\mu\text{F}$ 100V Ceramic, $C_{FLY1} = 10\mu\text{F}$ 50V X6 $C_{OUT1} = 10\mu\text{F}$ 50V		150		$\text{mV}_{\text{pk-pk}}$
$V_{OUT2}$ , (AC)	Output Ripple Voltage	$V_{OUT2} = 12\text{V}$ , $0\text{A}$ to $6\text{A}$ $V_{INS2} = 12\text{V}$ , $\text{FREQS2} = 200\text{kHz}$ $C_{INB2} = 33\mu\text{F}$ (Input Bulk Capacitor) $C_{IN2} = 10\mu\text{F}$ 50V Ceramic, $C_{FLY2} = 22\mu\text{F}$ 25V X6, $C_{OUT2} = 22\mu\text{F}$ 25V		50		$\text{mV}_{\text{pk-pk}}$
$t_{START}$ Stage 1	Turn-on Time From RUN 1	$V_{OUT1} = 0\text{V}$ at Start Up to $24\text{V}$ , $0\text{A}$ , $V_{INS1} = 48\text{V}$ , $\text{FREQS1} = 100\text{kHz}$ $C_{INB1} = 33\mu\text{F}$ (Input Bulk Capacitor) $C_{IN1} = 2.2\mu\text{F}$ 100V Ceramic, $C_{FLY1} = 10\mu\text{F}$ 50V X6 $C_{OUT1} = 10\mu\text{F}$ 50V, $C_{TIMERS1} = 0.22\mu\text{F}$		40		$\text{msec}$
$t_{START}$ Stage 2	Turn-on Time Stage 2 From RUN 2	$V_{OUT2} = 0\text{V}$ at Start Up to $12\text{V}$ , $0\text{A}$ , $V_{INS2} = 24\text{V}$ , $\text{FREQS2} = 200\text{kHz}$ $C_{INB2} = 33\mu\text{F}$ (Input Bulk Capacitor) $C_{IN2} = 2.2\mu\text{F}$ 100V Ceramic, $C_{FLY1} = 22\mu\text{F}$ , 25V X6 $C_{OUT2} = 22\mu\text{F}$ 25V, $C_{TIMERS2} = 0.47\mu\text{F}$		75		$\text{msec}$

### HYS\_PRGM<sub>n</sub> and FAULT<sub>n</sub>

$V_{FAULTS_n}$	FAULT Voltage Low	$I_{FAULT} = 2\text{mA}$		0.2	0.5	V
$I_{FAULT\_LEAKS_n}$	FAULT Leakage Current	$V_{FAULT} = 5\text{V}$			$\pm 1$	$\mu\text{A}$
$I_{HYS\_PRGM_n}$	HYS_PRGM Setting Current		●	9	10	11
$V_{FAULTS_n}$	$V_{OUTS_n}$ Fault Trip Level	$V_{INS_n} = 24\text{V}$ , $V_{OUT_n}$ , HYS_PRGM <sub>n</sub> = 0V, $V_{OUTS_n}$ Ramp Up $V_{OUTS_n}$ Ramp Down	●	12.2	12.3	12.45
$V_{FAULTS_n}$	$V_{OUTS_n}$ Fault Trip Level	$V_{INS_n} = 24\text{V}$ , $V_{OUT_n}$ , HYS_PRGM <sub>n</sub> = 5V, $V_{OUTS_n}$ Ramp Up $V_{OUTS_n}$ Ramp Down	●	11.6	11.7	11.8
$V_{FAULTS_n}$	$V_{OUTS_n}$ Fault Trip Level	$V_{INS_n} = 24\text{V}$ , $V_{OUT_n}$ , HYS_PRGM <sub>n</sub> = 2.4V, $V_{OUTS_n}$ Ramp Up $V_{OUTS_n}$ Ramp Down	●	12.7	12.8	12.9
$V_{FAULTS_n}$	$V_{OUTS_n}$ Fault Trip Level	$V_{INS_n} = 24\text{V}$ , $V_{OUT_n}$ , HYS_PRGM <sub>n</sub> = 2.4V, $V_{OUTS_n}$ Ramp Up $V_{OUTS_n}$ Ramp Down	●	11.1	11.2	11.4

### UV COMPARATOR<sub>n</sub> and PGOOD<sub>n</sub>

$V_{UVTHSS_n}$	Undervoltage Threshold	UV Pin Voltage Rising		0.99	1.01	1.03	V
$V_{HYS\_PRGM_n}$	Undervoltage Hysteresis				120		$\text{mV}$
$V_{PGOODS_n}$	PGOOD Voltage Low	$I_{PGOOD} = 2\text{mA}$			0.35	0.5	V
$I_{PGOODS_n\_LEAK}$	PGOOD Leakage Current	$V_{PGOOD} = 5\text{V}$			$\pm 1$	$\mu\text{A}$	

### Timer<sub>n</sub>

Timer <sub>n</sub> Current	$I_{TIMER_n}$	$V_{TIMER} < 0.5\text{V}$ or $V_{TIMER} > 1.2\text{V}$		3.5		$\mu\text{A}$
		$0.5\text{V} < V_{TIMER} < 1.2\text{V}$		7		$\mu\text{A}$

## 電気的特性

●は、仕様規定された内部動作温度範囲に適用される仕様を示します (Note 1, 2, 3)。仕様値は  $n$  で指定された各出力チャンネルに対するものです (Note 3)。特に指定のない限り、 $T_A = 25^\circ\text{C}$ 、 $V_{\text{INS}3} = 12\text{V}$ 、 $\text{RUN\_Cn} = 3.3\text{V}$ 、 $\text{EXTV}_{\text{CC}} = 0\text{V}$ 、 $\text{FREQUENCY\_SWITCH} = 350\text{kHz}$  で、 $V_{\text{OUTCn}}$  は  $1.000\text{V}$  に指定。特に指定のない限りデフォルトの EEPROM 設定値を使用して設定。

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS	
<b>DUAL 25A/30A PSM OUTPUT</b>							
$V_{\text{INS}3}$	Input DC Voltage Operating		●	7	16	V	
$V_{\text{OUTCn}}$	Range of Output Voltage Regulation	$V_{\text{OUTCn}}$ Diff Sensed on $V_{\text{OSNS}^+_{\text{Cn}}} / V_{\text{OSNS}^-_{\text{Cn}}}$ Pin-Pair; Commanded by Serial Bus or with Resistors Present at Start-Up on $V_{\text{OUTCn\_CFG}}$ , Differential Remote Sense Path Voltage (Notes 4, 6)	●	0.5	1.5	V	
$V_{\text{OUTCn}(\text{DC})}$	Output Voltage, Total Variation with Line and Load	Digital Servo Engaged ( $\text{MFR\_PWM\_MODEn}[6] = 1\text{b}$ ) Digital Servo Disengaged ( $\text{MFR\_PWM\_MODEn}[6] = 0\text{b}$ ) $V_{\text{OUTCn\_CFG}}$ Commanded to $1.000\text{V}$ , $V_{\text{OUTCn}}$ Low Range ( $\text{MFR\_PWM\_MODEn}[1] = 1\text{b}$ ) (Note 6)	● ●	0.995 0.985	1.000 1.000	1.005 1.015	V V
$V_{\text{INS}3 \text{ UVLO}}$	Undervoltage Lockout Threshold	$V_{\text{INTV}_{\text{CC}}}$ Falling $V_{\text{INTV}_{\text{CC}}}$ Rising			3.55 3.9	V V	
$I_{\text{INRUSH}(\text{VINS}3)}$	Input Inrush Current at Start-Up	$V_{\text{OUTCn}} = 1\text{V}$ , $V_{\text{INS}3} = 12\text{V}$ ; No Load Besides Capacitors; $\text{TON\_RISEn} = 3\text{ms}$			400	mA	
$I_{\text{S}(\text{VINS}3,\text{DCM})}$	Input Supply Current in Discontinuous Mode Operation	Discontinuous Mode, $\text{MFR\_PWM\_MODEn}[0] = 0\text{b}$ , $I_{\text{OUTCn}} = 100\text{mA}$			60	mA	
$I_{\text{S}(\text{VINS}3,\text{FCM})}$	Input Supply Current in Forced-Continuous Mode Operation	Forced Continuous Mode, $\text{MFR\_PWM\_MODEn}[0] = 1\text{b}$ $I_{\text{OUTCn}} = 100\text{mA}$ $I_{\text{OUTCn}} = 30\text{A}$ $V_{\text{INS}3} = 12\text{V}$ , $V_{\text{OUTCn}} = 1\text{V}$			80 3.0	mA A	
$I_{\text{S}(\text{VINS}3,\text{SHUTDOWN})}$	Input Supply Current in Shutdown	Shutdown, $\text{RUN\_Cn} = 0\text{V}$			25	mA	
<b>Output Specifications</b>							
$I_{\text{OUTCn}}$	Output Continuous Current Range	Utilizing $\text{MFR\_PWM\_MODEn}[7] = 0$ , and Using $\sim I_{\text{OUT}} = 34\text{A}$ , Page 8, (Note 4)		0	30	A	
$\Delta V_{\text{OUTCn}(\text{LINE})} / V_{\text{OUTCn}}$	Line Regulation Accuracy	Digital Servo Engaged ( $\text{MFR\_PWM\_MODEn}[6] = 0\text{b}$ ) Digital Servo Disengaged ( $\text{MFR\_PWM\_MODEn}[6] = 0\text{b}$ ) Open Circuit; $I_{\text{OUTCn}} = 0\text{A}$ , $7\text{V} \leq V_{\text{IN}} \leq 16\text{V}$ , $V_{\text{OUT}}$ Low Range ( $\text{MFR\_PWM\_MODEn}[1] = 1\text{b}$ ), $\text{FREQUENCY\_SWITCH} = 350\text{kHz}$ (Note 6)		0.03 0.03	$\pm 0.2$	%/V %/V	
$\Delta V_{\text{OUTCn}(\text{LOAD})} / V_{\text{OUTCn}}$	Load Regulation Accuracy	Digital Servo Engaged ( $\text{MFR\_PWM\_MODEn}[6] = 1\text{b}$ ) Digital Servo Disengaged ( $\text{MFR\_PWM\_MODEn}[6] = 0\text{b}$ ) $0\text{A} \leq I_{\text{OUTCn}} \leq 30\text{A}$ , $V_{\text{OUT}}$ Low Range, ( $\text{MFR\_PWM\_MODEn}[1] = 1\text{b}$ ) (Note 6)	●	0.03 0.2	0.5	% %	
$V_{\text{OUTCn}(\text{AC})}$	Output Voltage Ripple				10	mV	
$f_{\text{S}}$ (Each Channel)	$V_{\text{OUTCn}}$ Ripple Frequency	$\text{FREQUENCY\_SWITCH}$ Set to $350\text{kHz}$ (0xFABC)	●	320	350	380	kHz
$\Delta V_{\text{OUTCn}(\text{START})}$	Turn-On Overshoot	$\text{TON\_RISEn} = 3\text{ms}$ (Note 7)			8	mV	
$t_{\text{START}}$	Turn-On Start-Up Time	Time from $V_{\text{IN}}$ Toggling from $0\text{V}$ to $12\text{V}$ to Rising Edge $\text{PGOOD\_Cn}$ , $\text{TON\_DELAYn} = 0\text{ms}$ , $\text{TON\_RISEn} = 3\text{ms}$			30	ms	
$t_{\text{DELAY}(0\text{ms})}$	Turn-On Delay Time	Time from First Rising Edge of $\text{RUN\_Cn}$ to Rising Edge of $\text{PGOOD\_Cn}$ , $\text{TON\_DELAYn} = 0\text{ms}$ , $\text{TON\_RISEn} = 3\text{ms}$ , $V_{\text{INS}3}$ Having Been Established for at Least $70\text{ms}$	●	2.9	3.3	3.7	ms
$\Delta V_{\text{OUTCn}(\text{LS})}$	Peak Output Voltage Deviation for Dynamic Load Step	Load: $0\text{A}$ to $12.5\text{A}$ and $12.5\text{A}$ to $0\text{A}$ at $12.5\text{A}/\mu\text{s}$ , $V_{\text{OUTCn}} = 1\text{V}$ , $V_{\text{INS}3} = 12\text{V}$ (Note 7) See Load Transient Graph			40	mV	
$t_{\text{SETTLE}}$	Settling Time for Dynamic Load Step	Load: $0\text{A}$ to $12.5\text{A}$ and $12.5\text{A}$ to $0\text{A}$ at $12.5\text{A}/\mu\text{s}$ , $V_{\text{OUTCn}} = 1\text{V}$ , $V_{\text{INS}3} = 12\text{V}$ (Note 7) See Load Transient Graph			30	$\mu\text{s}$	

## 電気的特性

●は、仕様規定された内部動作温度範囲に適用される仕様を示します (Note 1, 2, 3)。仕様値は  $n$  で指定された各出力チャンネルに対するものです (Note 3)。特に指定のない限り、 $T_A = 25^\circ\text{C}$ 、 $V_{INS3} = 12\text{V}$ 、 $\text{RUN}_Cn = 3.3\text{V}$ 、 $\text{EXTV}_{CC} = 0\text{V}$ 、 $\text{FREQUENCY}_SWITCH = 350\text{kHz}$  で、 $V_{OUTCn}$  は  $1.000\text{V}$  に指定。特に指定のない限りデフォルトの EEPROM 設定値を使用して設定。

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
$I_{OUTn(OCL\_AVg)}$	Output Current Limit, Time Averaged	Time-Averaged Output Inductor Current Limit Inception Threshold, Commanded by $I_{OUT\_OC\_FAULT\_LIMITn}$ (Note 7) Utilizing MFR_PWM_MODE[7] = 0b, and Using $\sim I_{OUT} = 34\text{A}$ , Page 9		34		A
<b>Control Section</b>						
$V_{FBCMn}$	Feedback Input Common Mode Range	$V_{OSNS\_Cn}$ Valid Input Range (Referred to SGND) $V_{OSNS\_Cn}$ Valid Input Range (Referred to SGND)	● ●	-0.1 0.3 3.6	0.3 3.6	V V
$V_{OUTn-RNGL}$	Full-Scale Command Voltage Range Low (0.5V to 2.75V) Set Point Accuracy Resolution LSB Step Size	Limit Design to 1.5V Operating for Module MFR_PWM_MODEn[1] = 1b, $V_{OUTn}$ Commanded to 2.75V (Notes 8, 10)		-0.5 2.75 0.5 12 0.688	2.75 0.5	V % Bits mV
$V_{OUTn-RNGH}$	Full-Scale Command Voltage Range High (0.5V to 3.6V) Set Point Accuracy Resolution LSB Step Size	Limit Design to 1.5V Operating for Module MFR_PWM_MODEn[1] = 0b, $V_{OUTn}$ Commanded to 3.60V (Notes 8, 10)		-0.5 3.60 12 1.375	0.5	V % Bits mV
$R_{VSENSEn}^+$	$V_{OSNS\_Cn}$ Impedance to SGND	$0.05\text{V} \leq V_{VOSNS\_Cn} - V_{SGND} \leq 3.3\text{V}$		50		k $\Omega$
$t_{ON(MIN)}$	Minimum On-Time	(Note 10)		60		nsec
$g_{m0,1}$	Resolution Error Amplifier $g_m$ (max) Error Amplifier $g_m$ (min) LSB Step Size	$COMPO,1 = 1.35\text{V}$ , MFR_PWM_CONFIG[7:5] = 0 to 7 MFR_PWW_CONFIG Section (Note 10)		3 5.76 1 0.68	3 5.76 1 0.68	Bits mmho mmho mmho
$R_{COMP0,1}$	Resolution Compensation Resistor RCOMP(MAX) Compensation Resistor RCOMP(MIN)	MFR_PWM_CONFIG[4:0] = 0 to 31 (See Figure 1, Note 10)		5 62 0.5	5 62 0.5	Bits k $\Omega$ k $\Omega$

### Analog OV/UV Ch 0,1(Ovvervoltage/Undervoltage) Output Voltage Supervisor Comparators ( $V_{OUT\_OV/UV\_FAULT\_LIMIT}$ and $V_{OUT\_OV/UV\_WARN\_LIMIT}$ Monitors)

$N_{OV/UV\_COMP}$	Resolution, Output Voltage Supervisors	(Notes 9, 10)		9		Bits
$V_{OV-RNG}$	Output OV Comparator Threshold Detection Range	(Notes 9, 10) Limit Design to 1.5V Operating for Module Low Range Scale, MFR_PWM_MODEn[1] = 1b High Range Scale, MFR_PWM_MODEn[1] = 0b	0.5 1	2.7 3.6	V V	
$V_{OUTP}$	Output OV and UV Comparator Threshold Programming LSB Step Size	(Notes 9, 10) Low Range Scale, MFR_PWM_MODEn[1] = 1b High Range Scale, MFR_PWM_MODEn[1] = 0b		5.6 11.2	mV mV	
$V_{OV-ACC-Cn}$	Output OV Threshold Accuracy Range Low Range High	(Notes 9, 10) $0.5\text{V} \leq V_{VOSNS\_Cn} - V_{VOSNS\_Cn} \leq 2.7\text{V}$ , MFR_PWM_MODEn[1] = 1b $1\text{V} \leq V_{VOSNS\_Cn} - V_{VOSNS\_Cn} \leq 3.6\text{V}$ , MFR_PWM_MODEn[1] = 0b	●	$\pm 40$ $\pm 1.5$	mV %	

## 電気的特性

●は、仕様規定された内部動作温度範囲に適用される仕様を示します (Note 1, 2, 3)。仕様値は  $n$  で指定された各出力チャンネルに対するものです (Note 3)。特に指定のない限り、 $T_A = 25^\circ\text{C}$ 、 $V_{\text{INS}3} = 12\text{V}$ 、 $\text{RUN\_Cn} = 3.3\text{V}$ 、 $\text{EXTV}_{\text{CC}} = 0\text{V}$ 、 $\text{FREQUENCY\_SWITCH} = 350\text{kHz}$  で、 $V_{\text{OUTC}n}$  は  $1.000\text{V}$  に指定。特に指定のない限りデフォルトの EEPROM 設定値を使用して設定。

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
$V_{\text{UV-RNG}}$	Output UV Comparator Threshold Detection Range	(Note 10) Limit Design to 1.5V Operating for Module Low Range Scale, MFR_PWM_MODEn[1] = 1b High Range Scale, MFR_PWM_MODEn[1] = 0b	0.5 1	2.7 3.6		V V
$V_{\text{UV-ACC Cn}}$	Output UV Threshold Accuracy Range Low Range High	(Notes 9, 10) $0.5\text{V} \leq V_{\text{VOSNS}^+ \text{Cn}} - V_{\text{VOSNS}^- \text{Cn}} \leq 2.7\text{V}$ , MFR_PWM_MODEn[1] = 1b $1\text{V} \leq V_{\text{VOSNS}^+ \text{Cn}} - V_{\text{VOSNS}^- \text{Cn}} \leq 3.6\text{V}$ , MFR_PWM_MODEn[1] = 0b	●		$\pm 40$ $\pm 1.5$	mV %
$t_{\text{PROP-OV}}$	Output OV Comparator Response Times	Overdrive to 10% Above Programmed Threshold			100	$\mu\text{s}$
$t_{\text{PROP-UV}}$	Output UV Comparator Response Times	Underdrive to 10% Below Programmed Threshold			100	$\mu\text{s}$
<b>Analog OV/UV <math>V_{\text{INS}3}</math> Input Voltage Supervisor Comparators (Threshold Detectors for <math>V_{\text{IN\_ON}}</math> and <math>V_{\text{IN\_OFF}}</math>)</b>						
$N_{\text{VINS3-OU/UV-COMP}}$	$V_{\text{INS}3}$ OV/UV Comparator Threshold-Programming Resolution	(Notes 9, 10)		9		Bits
$V_{\text{INS3-OU-RANGE}}$	$V_{\text{INS}3}$ OV/UV Comparator Threshold-Programming Range	ABS MAX = 18V for Module Design	●	4.5	16	V
$V_{\text{INS3-OU-STP}}$	$V_{\text{INS}3}$ OV/UV Comparator Threshold-Programming LSB Step Size	(Note 10)		76		mV
$V_{\text{INS3-OU-ACC}}$	$V_{\text{INS}3}$ OV/UV Comparator Threshold Accuracy	$4.5\text{V} < V_{\text{INS}3} \leq 16\text{V}$ , Operating Range, 16V Max for Module	●		$\pm 350$	mV
$t_{\text{PROP-VINS3-LOW-VIN}}$	$V_{\text{INS}3}$ OV/UV Comparator Response Time, High $V_{\text{IN}}$ Operating Configuration	Test Circuit 1, and: $V_{\text{IN\_ON}} = 9\text{V}$ ; $V_{\text{INS}3}$ Driven from 8.775V to 9.225V $V_{\text{IN\_OFF}} = 9\text{V}$ ; $V_{\text{INS}3}$ Driven from 9.225V to 8.775V			100 100	$\mu\text{s}$ $\mu\text{s}$
$t_{\text{PROP-VINS3-LOW-VIN}}$	$V_{\text{INS}3}$ OV/UV Comparator Response Time, Low $V_{\text{IN}}$ Operating Configuration	Test Circuit 2, and: $V_{\text{IN\_ON}} = 4.5\text{V}$ ; $V_{\text{INS}3}$ Driven from 4.225V to 4.725V $V_{\text{IN\_OFF}} = 4.5\text{V}$ ; $V_{\text{INS}3}$ Driven from 4.725V to 4.225V			100 100	$\mu\text{s}$ $\mu\text{s}$
<b>Input Voltage (<math>V_{\text{INS}3}</math>) Readback (READ_VIN)</b>						
$N_{\text{VINS3-RB}}$	Input Voltage Readback Resolution and LSB Step Size	(Notes 5, 10)		10 15.625		Bits mV
$V_{\text{INS3-F/S}}$	Input Voltage Full-Scale Digitizable Range	(Notes 7, 11) 18V for Module Design		43		V
$V_{\text{INS3-RB-ACC}}$	Input Voltage Readback Accuracy	$\text{READ\_VIN}, 4.5\text{V} \leq V_{\text{INS}3} \leq 16\text{V}, (V_{\text{IN}} = V_{\text{INS}3})$	●	2		%
$t_{\text{CONVERT-VINS3-RB}}$	Input Voltage Readback Update Rate	$\text{MFR\_ADC\_CONTROL} = 0.00$ (Notes 10, 12) $\text{MFR\_ADC\_CONTROL} = 0.01$ (Notes 10, 12)		90 8		ms ms
<b>Channels 0 and 1 Output Voltage Readback (READ_VOUTn)</b>						
$N_{\text{V0-RB}}$	Output Voltage Readback Resolution and LSB Step Size	(Note 10)		16 244		Bits $\mu\text{V}$
$V_{\text{O-F/S}}$	Output Voltage Full-Scale Digitizable Range	$V_{\text{RUNn}} = 0\text{V}$ (Note 10) Design Limited to 1.5V		8		V
$V_{\text{O-RB-AC-Cn}}$	Output Voltage Readback Accuracy	$0.5\text{V} \leq V_{\text{VOSNS}^+ \text{Cn}} - V_{\text{VOSNS}^- \text{Cn}} \leq 1.0\text{V}$ $1\text{V} \leq V_{\text{VOSNS}^+ \text{Cn}} - V_{\text{VOSNS}^- \text{Cn}} \leq 3.6\text{V}$	●		Within $\pm 5\text{mV}$ , Reading Within $\pm 0.5\%$ , Reading	
<b>Channels 0 and 1 Output Current (READ_IOUTn)</b>						
$N_{\text{I0-RB}}$	Output Current Readback Resolution and LSB Step Size	(Notes 5, 10) Based on MFR_PWM_MODE[7] = 1 Using the OUT_OC_FAULT_LIMIT of 34A		10 34.1		Bits mA
$I_{\text{O-F/S}}$	Output Current Full-Scale Digitizable Range	(Notes 5, 10) Based on MFR_PWM_MODE[7] = 1 Using the IOUT_OC_FAULT_LIMIT of 40A		34		A

## 電気的特性

●は、仕様規定された内部動作温度範囲に適用される仕様を示します (Note 1, 2, 3)。仕様値は  $n$  で指定された各出力チャンネルに対するものです (Note 3)。特に指定のない限り、 $T_A = 25^\circ\text{C}$ 、 $V_{\text{INS}3} = 12\text{V}$ 、 $\text{RUN\_C}n = 3.3\text{V}$ 、 $\text{EXTV}_{\text{CC}} = 0\text{V}$ 、 $\text{FREQUENCY\_SWITCH} = 350\text{kHz}$  で、 $V_{\text{OUT}Cn}$  は  $1.000\text{V}$  に指定。特に指定のない限りデフォルトの EEPROM 設定値を使用して設定。

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS	
$I_{\text{O-RB-ACC}}$	Output Current, Readback Accuracy	$\text{READ\_IOUT}_n$ , Channels 0 and 1, $0 \leq I_{\text{OUT}_n} \leq 25\text{A}$ , Forced-Continuous Mode, $\text{MFR\_PWM\_MODE}_n[0] = 1\text{b}$ With Offset Adjustment ( $-20^\circ\text{C}$ to $125^\circ\text{C}$ ) (Note 7) See Histograms in Typical Performance Characteristics Section	●		5 3.5	%	
$I_{\text{O-RB(25A)}}$	Full Load Output Current Readback	$I_{\text{OUT}_n} = 30\text{A}$ Max by Module Design Up to $1.2\text{V}$ (Note 7)		25	30	A	
$t_{\text{CONVERT-IO-RB}}$	Output Current Readback Update Rate	$\text{MFR\_ADC\_CONTROL} = 0x00$ (Notes 10, 12) $\text{MFR\_ADC\_CONTROL} = 0x06$ ( $\text{CH}0 I_{\text{OUT}}$ ) or $0x0A$ ( $\text{CH}1 I_{\text{OUT}}$ ) (Notes 9, 17) See MFR_ADC_CONTROL Section		90 8		ms ms	
<b>Input Current Readback</b>							
$N$	Resolution	(Notes 5, 10)		10		Bits	
$V_{\text{IINSTP}}$	LSB Step Size Full-Scale Range = $16\text{mV}$ LSB Step Size Full-Scale Range = $32\text{mV}$ LSB Step Size Full-Scale Range = $64\text{mV}$	Gain = 8, $0\text{V} \leq  V_{\text{IIN}}^+ - V_{\text{IIN}}^-  \leq 5\text{mV}$ Gain = 4, $0\text{V} \leq  V_{\text{IIN}}^+ - V_{\text{IIN}}^-  \leq 20\text{mV}$ Gain = 2, $0\text{V} \leq  V_{\text{IIN}}^+ - V_{\text{IIN}}^-  \leq 50\text{mV}$		15.26 30.52 61		$\mu\text{V}$ $\mu\text{V}$ $\mu\text{V}$	
$I_{\text{IN\_TUE}}$	Total Unadjusted Error	Gain = 8, $2.5\text{mV} \leq  V_{\text{IIN}}^+ - V_{\text{IIN}}^- $ (Note 13) Gain = 4, $4\text{mV} \leq  V_{\text{IIN}}^+ - V_{\text{IIN}}^- $ (Note 13) Gain = 2, $6\text{mV} \leq  V_{\text{IIN}}^+ - V_{\text{IIN}}^- $ (Note 13)	● ● ●	3.5 2.5 1.8		% % %	
$V_{\text{OS}}$	Zero-Code Offset Voltage	(Note 10)			$\pm 50$	$\mu\text{V}$	
$t_{\text{CONVERT}}$	Update Rate	(Note 12)		90		ms	
<b>Internal Controller Supply Current Readback <math>V_{\text{INS}3}</math></b>							
$N$	Resolution	(Notes 5, 12) See MFR_ADC_CONTROL Section for Faster Update Rates		10		Bits	
$V_{\text{ICONTROL STP}}$	LSB Step Size Full-Scale Range = $256\text{mV}$			244		$\mu\text{V}$	
$I_{\text{CONTROL TUE}}$	Total Unadjusted Error	$20\text{mV} \leq  V_{\text{INS}3\_C1-SV}_{\text{IN}}  \leq 150\text{mV}$ See Block Diagram (Note 10)			$\pm 3$	%	
$t_{\text{CONVERT}}$	Update Rate	(Note 12)		90		ms	
<b>Temperature Readback (TSNS_C0, TSNS_C1)</b>							
$T_{\text{RES\_T}}$	Resolution			0.25		$^\circ\text{C}$	
$T_{\text{0\_TUE}}$	External Temperature Total Unadjusted Readback Error	Supporting Only Delta $V_{\text{BE}}$ Sensing (Note 13)		3		$^\circ\text{C}$	
$T_{\text{1\_TUE}}$	Internal TSNS TUE	$V_{\text{RUN\_C0,C1}} = 0.0$ , $f_{\text{SYNC}} = 0\text{kHz}$ (Note 8)		3		$^\circ\text{C}$	
$t_{\text{CONVERT}}$	Update Rate	$\text{MFR\_ADC\_CONTROL} = 0x04$ or $0x0C$ (Notes 9, 12, 15)		90 8		ms ms	
<b>INTV<sub>CC</sub> Regulator/EXTV<sub>CC</sub></b>							
$V_{\text{INTVCC}}$	Internal $V_{\text{CC}}$ Voltage No Load	$6\text{V} \leq V_{\text{IN}} \leq 16\text{V}$		5.25	5.5	5.75	V
$V_{\text{LDO\_INT}}$	INTV <sub>CC</sub> Load Regulation	$I_{\text{CC}} = 0\text{mA}$ to $20\text{mA}$ , $6\text{V} \leq V_{\text{IN}} \leq 16\text{V}$			0.5	$\pm 2$	%
$V_{\text{EXTVCC}}$	EXTV <sub>CC</sub> Switchover Voltage	$V_{\text{INS}3\_C1} \geq 7\text{V}$ , EXTV <sub>CC</sub> Rising		4.5	4.7	4.9	V
$V_{\text{LDO\_HYS}}$	EXTV <sub>CC</sub> Hysteresis				340		mV
$V_{\text{LDO\_EXT}}$	EXTV <sub>CC</sub> Voltage Drop	$I_{\text{CC}} = 20\text{mA}$ , $V_{\text{EXTVCC}} = 5.5\text{V}$			60	120	mV
$V_{\text{IN\_THR}}$	$V_{\text{IN}}$ Threshold to Enable EXTV <sub>CC</sub> Switchover	$V_{\text{IN}}$ Rising			7.1		V
$V_{\text{IN\_THF\_HYS}}$	$V_{\text{IN}}$ Hysteresis to Disable EXTV <sub>CC</sub> Switchover	$V_{\text{IN}}$ Falling			600		mV

## 電気的特性

●は、仕様規定された内部動作温度範囲に適用される仕様を示します (Note 1, 2, 3)。仕様値は  $n$  で指定された各出力チャンネルに対するものです (Note 3)。特に指定のない限り、 $T_A = 25^\circ\text{C}$ 、 $V_{INS3} = 12\text{V}$ 、 $\text{RUN}_C_n = 3.3\text{V}$ 、 $\text{EXTV}_{CC} = 0\text{V}$ 、 $\text{FREQUENCY\_SWITCH} = 350\text{kHz}$  で、 $V_{OUTC_n}$  は  $1.000\text{V}$  に指定。特に指定のない限りデフォルトの EEPROM 設定値を使用して設定。

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
<b>V<sub>DD33</sub> Regulator</b>						
V <sub>DD33</sub>	Internal V <sub>DD33</sub> Voltage	$4.5\text{V} < V_{INTVCC} \text{ or } 4.8\text{V} < V_{EXTVCC}$	3.2	3.3	3.4	V
I <sub>LIM</sub>	V <sub>DD33</sub> Current Limit	$V_{DD33} = \text{GND}$ , $V_{IN} = \text{INTV}_{CC} = 4.5\text{V}$		100		mA
V <sub>DD33_OV</sub>	V <sub>DD33</sub> Overvoltage Threshold	(Note 10)		3.5		V
V <sub>DD33_UV</sub>	V <sub>DD33</sub> Undervoltage Threshold	(Note 10)		3.1		V
<b>V<sub>DD25</sub> Regulator</b>						
V <sub>DD25</sub>	Internal V <sub>DD25</sub> Voltage		2.5			V
I <sub>LIM</sub>	V <sub>DD25</sub> Current Limit	$V_{DD25} = \text{GND}$ , $V_{IN} = \text{INTV}_{CC} = 4.5\text{V}$		80		mA
<b>Oscillator and Phase-Locked Loop</b>						
f <sub>RANGE</sub>	PLL SYNC Range	Synchronized with Falling Edge of SYNC	●	250	1000	kHz
f <sub>Osc</sub>	Oscillator Frequency Accuracy	Frequency Switch = 250.0kHz to 1000.0kHz (Note 10)	●		±7.5	%
V <sub>TH(SYNC)</sub>	SYNC Input Threshold	$V_{SYNC} \text{ Falling}$ $V_{SYNC} \text{ Rising}$		1		V
V <sub>OL(SYNC)</sub>	SYNC Low Output Voltage	$I_{LOAD} = 3\text{mA}$		0.2	0.4	V
I <sub>LEAK(SYNC)</sub>	SYNC Leakage Current in Slave Mode	$0\text{V} \leq V_{PIN} \leq 3.6\text{V}$			±5	µA
θ <sub>SYNC-00</sub>	SYNC to Ch0 Phase Relationship Based on the Falling Edge of Sync and Rising Edge of SWC0)	MFR_PWM_CONFIG[2:0] = 0,2,3 MFR_PWM_CONFIG[2:0] = 5 MFR_PWM_CONFIG[2:0] = 1 MFR_PWM_CONFIG[2:0] = 4,6 (Note 10)		0		Deg
θ <sub>SYNC-01</sub>	SYNC to Ch1 Phase Relationship Based on the Falling Edge of Sync and Rising Edge of SWC1	MFR_PWM_CONFIG[2:0] = 3 MFR_PWM_CONFIG[2:0] = 0 MFR_PWM_CONFIG[2:0] = 2,4,5 MFR_PWM_CONFIG[2:0] = 1 MFR_PWM_CONFIG[2:0] = 6 (Note 10)		120		Deg
				180		Deg
				240		Deg
				270		Deg
				300		Deg
<b>EEPROM Characteristics</b>						
Endurance	(Notes 15, 16)	$0^\circ\text{C} < T_J < 85^\circ\text{C}$ EEPROM Write Operations	●	10,000		Cycles
Retention	(Notes 15, 16)	$T_J < 125^\circ\text{C}$	●	10		Years
Mass_Write	Mass Write Operation Time	STORE_USER_ALL, $0^\circ\text{C} < T_J < 85^\circ\text{C}$ During EEPROM Write Operation	●	440	4100	ms
<b>Input Leakage Current SDA, SCL, ALERT, RUN</b>						
I <sub>OL</sub>	Input Leakage Current	$0\text{V} \leq V_{PIN} \leq 5.5\text{V}$	●		±5	µA
<b>Leakage Current FAULT<sub>n</sub>, PGOOD<sub>C<sub>n</sub></sub></b>						
I <sub>LEAK</sub>	Input Leakage Current	$0\text{V} \leq V_{PIN} \leq 3.6\text{V}$	●		±2	µA
<b>Digital Inputs SCL, SDA, RUN<sub>C<sub>n</sub></sub>, FAULT<sub>C<sub>n</sub></sub> (Note 10)</b>						
V <sub>IH</sub>	Input High Threshold Voltage		●		1.35	V
V <sub>IL</sub>	Input Low Threshold Voltage		●	0.8		V
V <sub>HYST</sub>	Input Hysteresis	SCL, SDA		0.08		V
C <sub>PIN</sub>	Input Capacitance				10	pF
<b>Digital Input WP (Note 10)</b>						
I <sub>PUWP</sub>	Input Pull-Up Current	WP		10		µA
<b>Open-Drain Outputs SCL, SDA, FAULT<sub>C<sub>n</sub></sub>, ALERT, RUN<sub>C<sub>n</sub></sub>, SHARE_CLK, PGOOD<sub>C<sub>n</sub></sub></b>						
V <sub>OL</sub>	Output Low Voltage	$I_{SINK} = 3\text{mA}$			0.4	V

## 電気的特性

●は、仕様規定された内部動作温度範囲に適用される仕様を示します (Note 1, 2, 3)。仕様値は  $n$  で指定された各出力チャンネルに対するものです (Note 3)。特に指定のない限り、 $T_A = 25^\circ\text{C}$ 、 $V_{INS3} = 12\text{V}$ 、 $\text{RUN\_C}_n = 3.3\text{V}$ 、 $\text{EXTV}_{CC} = 0\text{V}$ 、 $\text{FREQUENCY\_SWITCH} = 350\text{kHz}$  で、 $V_{OUTC_n}$  は  $1.000\text{V}$  に指定。特に指定のない限りデフォルトの EEPROM 設定値を使用して設定。

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS	
<b>Digital Inputs SHARE_CLK, WP (Note 10)</b>							
$V_{IH}$	Input High Threshold Voltage	$I_{SINK} = 3\text{mA}$	●	1.5	1.8	V	
$V_{IL}$	Input Low Threshold Voltage		●	0.6	1	V	
<b>Digital Filtering of FAULT<math>C_n</math> (Note 10)</b>							
$T_{FLTF}$	Input Digital Filtering $\overline{\text{FAULT}}_n$			3		$\mu\text{s}$	
<b>Digital Filtering of PGOOD_C<math>n</math> (Note 10)</b>							
$T_{PGF}$	Output Digital Filtering PGOOD_C $n$			60		$\mu\text{s}$	
<b>Digital Filtering of RUN_C<math>n</math> (Note 10)</b>							
$T_{RUNF}$	Input Digital Filtering RUN_C $n$			10		$\mu\text{s}$	
<b>PMBus Interface Timing Characteristics (Note 10)</b>							
$t_{SCL}$	Serial Bus Operating Frequency		●	10	400	kHz	
$t_{BUF}$	Bus Free Time Between Stop and Start		●	1.3		$\mu\text{s}$	
$t_{HD(STA)}$	Hold Time After Repeated Start Condition After This Period, the First Clock is Generated		●	0.6		$\mu\text{s}$	
$t_{SU(STA)}$	Repeated Start Condition Setup Time		●	0.6	10000	$\mu\text{s}$	
$t_{SU(ST0)}$	Stop Condition Setup Time		●	0.6		$\mu\text{s}$	
$t_{HD(DAT)}$	Date Hold Time Receiving Data Transmitting Data		●	0		$\mu\text{s}$	
● $t_{SU(DAT)}$	Data Setup Time Receiving Data		●	0.3	0.9	$\mu\text{s}$	
$t_{TIMEOUT_SMB}$	Stuck PMBus Timer Non-Block Reads Stuck PMBus Timer Block Reads	Measured from the Last PMBus Start Event		3	255	ms ms	
$t_{LOW}$	Serial Clock Low Period		●	1.3	10000	$\mu\text{s}$	
$t_{HIGH}$	Serial Clock High Period		●	0.6		$\mu\text{s}$	
<b>Channel 0 and Channel 1 Power Stages (Note 10)</b>							
$\text{PWM}_C_n \text{ LOW}$	PWM Drive Low Level, C0, C1				0.6	V	
$\text{PWM}_C_n \text{ HIGH}$	PWM Drive High Level, C0, C1			2.6		V	
$\text{PHFLT}_C_n \text{ T}$	Warning Temperature				140	C	
$\text{PHFLT}_C_n \text{ ACC}$	Thermal Warning Accuracy			-10	10	Kelvin	
$\text{PHFLT}_C_n \text{ HYS}$	Hysteresis				10	Kelvin	
$\text{PHFLT}_C_n \text{ Res}$	On Resistance	$\text{Sink} = 8\text{mA}$			37.5	80	$\Omega$
$\text{PHFLT}_C_n \text{ Leak}$					0.1	5	$\mu\text{A}$
$\text{PHFLT}_C_n \text{ Pull-Up}$	Pull-Up Resistor	Tied to $V_{DD33}$			10		$\text{k}\Omega$

## 電気的特性

**Note 1:** 上記の絶対最大定格を超えるストレスを加えるとデバイスに恒久的な損傷を与えることがあります。デバイスを長時間絶対最大定格状態に置くと、デバイスの信頼性と寿命に影響を与えることがあります。特に指定のない限り、すべての電圧はGNDを基準としています。

**Note 2:** LTM4664Aは $T_J \approx T_A$ となるようなパルス負荷条件下でテストされています。ここに示す仕様を満たす最大周囲温度は、基板レイアウト、パッケージの定格熱抵抗値、およびその他の環境条件などと組み合った具体的な動作条件によって決まります。

**Note 3:** デバイス・ピンへの電流はすべて正です。また、デバイス・ピンからの電流はすべて負です。PSMの各チャンネルは製造時に個別にテストされています。このデータシートでは、これらのパラメータを「 $V_{IN3\_Cn}$ 」および「 $V_{OUTCn}$ 」(nには0~1の値が入る)という略号で表記しています。この斜体の「n」を使った表記方法は、これら以外の同様のピンの名前の他、チャンネル固有のデータ(ページ指定データ)を格納するレジスタの名前にも使われています。例えば、「 $VOUT\_COMMANDn$ 」はページ0とページ1に置かれた「 $VOUT\_COMMAND$ 」コマンド・コードのデータを表しており、更にそれらのページはチャンネル0( $V_{OUTC0}$ )とチャンネル1( $V_{OUTC1}$ )に対応しています。ページ指定されていないデータ、すなわちモジュールの「グローバル」なデータ(そのモジュールの両方のチャンネルに適用されるデータ)が格納されるレジスタには、斜体の「n」は付きません(例:  $FREQUENCY\_SWITCH$ )。

**Note 4:** 他の $V_{IN}$ 、 $V_{OUT}$ 、負荷電流および $T_A$ については「[デュアル25A/30A PSMのアプリケーション情報](#)」のセクションの出力電流ディレーティング曲線を参照してください。1.2V以下の出力電圧に対しては、デュアルの30A負荷が定格です。

**Note 5:** PMBusのデータ・フォーマットは、5ビットの指數部(符号付き)と11ビットの仮数部(符号付き)です。そのため、内蔵ADCは16ビットで計算には32ビット・ワードが使用されていますが、出力分解能は10ビットに制限されます。

**Note 6:**  $V_{OUTCn}$ (DC)、ライン・レギュレーション、および負荷レギュレーションのテストは、デジタル・サーボが作動しない状態( $MFR\_PWM\_MODEn[6] = 0b$ )で $V_{OUTCn}$ に低電圧レンジを選択( $MFR\_PWM\_MODEn[1] = 1b$ )して、製造時を行っています。デジタル・サーボ制御ループの動作確認も製造時に行われています( $MFR\_PWM\_MODEn[6] = 1b$ に設定)、出力電圧の最終的セッティング値への収束は必ずしも最終テストにおいて確認されているわけではありません(関係する時定数が大きい可能性があるため)。その代わりに、これは出力電圧のリードバック精度の仕様によって確保されています。また、性能はアプリケーションでの評価によって実証されています。[代表的な性能特性](#)のセクションを参照してください。

**Note 7:** これらの標準パラメータはベンチ測定に基づくもので、出荷時にはテストされていません。

**Note 8:**  $V_{OUTC0}$ および $V_{OUTC1}$ は3.6Vの絶対最大定格に合わせて仕様規定されていますが、出力チャンネル0および1をレギュレーションするために推奨する最大コマンド電圧は1.5Vで、 $V_{OUT}$ レンジ設定ビットを $MFR\_PWM\_MODEn[1]$ を使用して設定します。

**Note 9:**  $MFR\_PWM\_MODEn[1] = 1b$ とした場合のチャンネルnのOV/UVコンバレータ閾値精度は、 $V_{VOSNS^+}_Cn - V_{VOSNS^-}_Cn = 0.5V$ および2.7Vで、ATEによりテストされています。 $MFR\_PWM\_MODEn[1] = 1b$ は低電圧レンジです。

**Note 10:** ICレベルのATEでテストしています。

**Note 11:**  $V_{IN3}$ ピンの絶対最大定格は18Vです。入力電圧の遠隔測定値(READ\_VIN)は、 $V_{IN3}$ ピンからスケール・ダウンした電圧をデジタル化することによって得られます。

**Note 12:** データの変換は、デフォルトではラウンド・ロビン方式で行われます。すべての入力信号は、90ms(代表値)の遅延で連続的に変換されます。 $MFR\_ADC\_CTRL$ の値を0~12に設定すると、LTM4664Aはわずか8ms~10msで高速データ変換を行うことができます。詳細については、[PMBusコマンド](#)のセクションを参照してください。

**Note 13:** このデバイスのテストは、PWMをディスエーブルした状態で行っています。また、性能はアプリケーションでの評価によって実証されています。TUE (%) = ADCゲイン誤差(%) + 100 • (ゼロコード・オフセット + ADCの直線性誤差) / 実際の値。

**Note 14:** EEPROMの書換え回数とデータ保持期間は、ウェーハレベルのテストによって確保されています。最小データ保持期間は、EEPROMの書換え回数が規定の最小書換え回数よりも少なく、そのEEPROMのデータが $0^{\circ}\text{C} \leq T_J \leq 85^{\circ}\text{C}$ で書き込まれたデバイスに適用されます。 $RESTORE\_USER\_ALL$ または $MFR\_RESET$ は全動作温度範囲で有効であり、EEPROMの特性には影響しません。

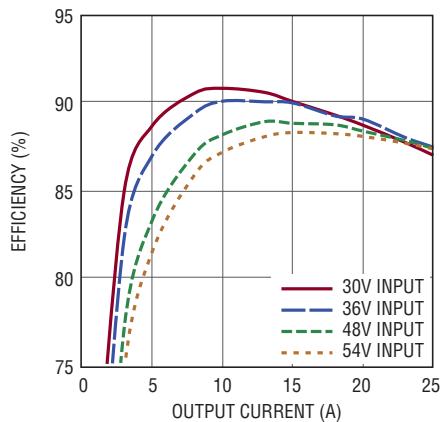
**Note 15:**  $T_J = 85^{\circ}\text{C}$ を超える温度または $0^{\circ}\text{C}$ 未満の温度でも書き込みは可能ですが、電気的特性は確保されずEEPROMも劣化します。 $125^{\circ}\text{C}$ 未満の温度での読み出し動作であればEEPROMは劣化しません。 $85^{\circ}\text{C}$ を超える温度でEEPROMへの書き込みを行うとデータ保持特性が低下します。

**Note 16:** M1~M8のパワーMOSFETの最終テストは、μModuleに組み込む前に個別に行われています。

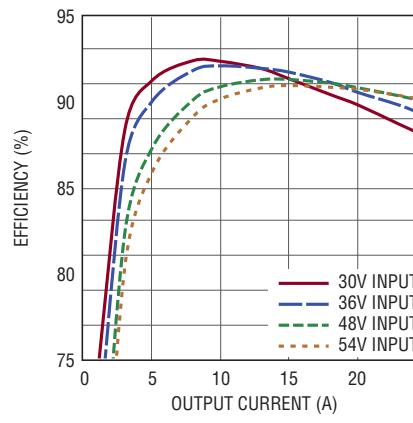
**Note 17:**  $MFR\_PWM\_MODE[2] = 1$ の場合はデバイスは低DCRモードとなり、 $MFR\_PWM\_MODE[2] = 0$ の場合は通常DCRモードとなります。 $MFR\_PWM\_MODE[7] = 1$ の場合はデバイスは高出力電流レンジとなり、 $MFR\_PWM\_MODE[7] = 0$ の場合は低出力電流レンジとなります。詳細は動作のセクションの「出力電流検出と $1\text{m}\Omega$ 未満のDCRによる電流検出」を参照してください。DCR検出でサポートされる $V_{LIMIT}$ コードは2~8のみです。

## 代表的な性能特性

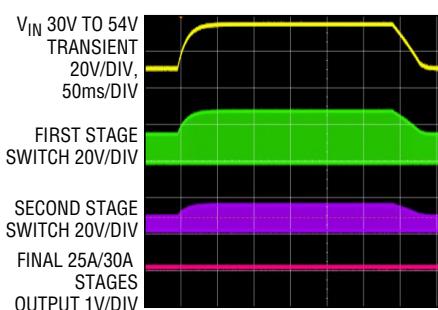
0.9Vの個別シングル出力  
ステージ1 = 100kHz、  
ステージ2 = 200kHz、  
最終25A/30Aステージ = 250kHz、  
EXTV<sub>CC</sub> = 5V



1.5Vの個別シングル出力  
ステージ1 = 100kHz、  
ステージ2 = 200kHz、  
最終25A/30Aステージ = 350kHz、  
EXTV<sub>CC</sub> = 5V

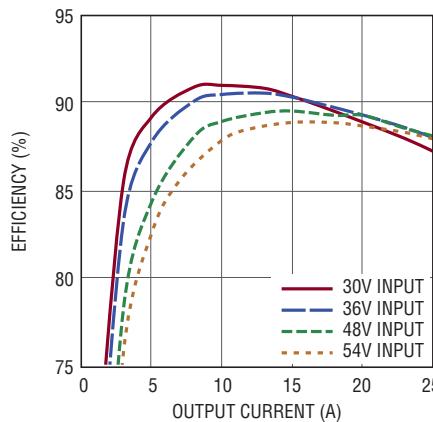


54V入力電圧の変化、  
各25Aの負荷

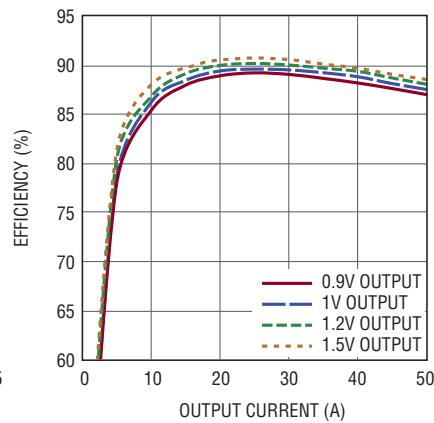


54V TO 1V, 25A LOAD EACH  
4:1 DIVIDER: FIRST STAGE 100kHz,  
SECOND STAGE 200kHz,  
FINAL 25A/30A STAGES 250kHz

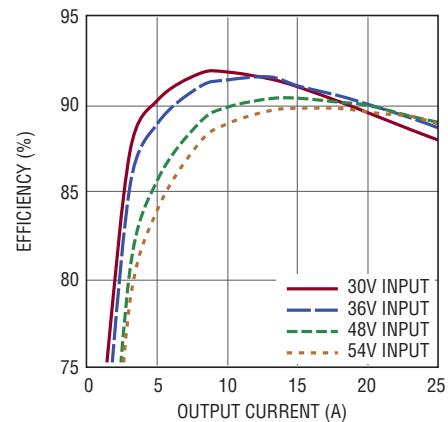
1Vの個別シングル出力  
ステージ1 = 100kHz、  
ステージ2 = 200kHz、  
最終25A/30Aステージ = 250kHz、  
EXTV<sub>CC</sub> = 5V



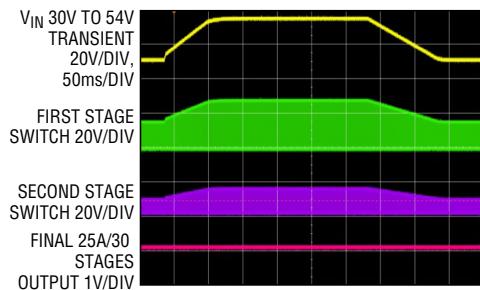
54V入力、2相50Aシングル出力  
ステージ1 = 100kHz、  
ステージ2 = 200kHz、  
最終25A/30Aステージ = 350kHz、  
EXTV<sub>CC</sub> = 5V



1.2Vの個別シングル出力  
ステージ1 = 100kHz、  
ステージ2 = 200kHz、  
最終25A/30Aステージ = 250kHz、  
EXTV<sub>CC</sub> = 5V

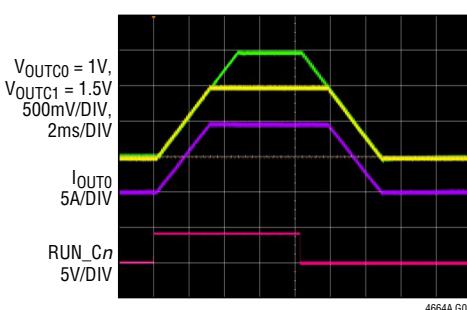


54V入力電圧変化  
無負荷



54V TO 1V, NO LOAD  
4:1 DIVIDER: FIRST STAGE 100kHz,  
SECOND STAGE 200kHz,  
FINAL 25A/30A STAGES 250kHz

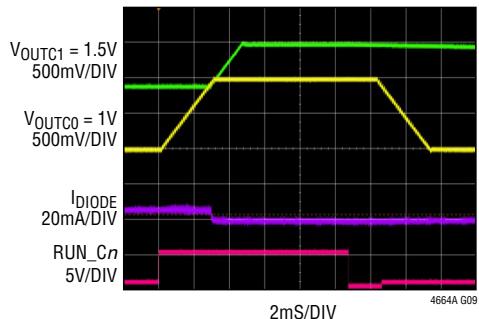
デュアル出力トラッキング  
起動/シャットダウン



48V<sub>IN</sub>, 10A LOAD ON V<sub>OUTO</sub>, NO LOAD ON V<sub>OUTC1</sub>,  
TON\_RISE 0 = 3ms, TON\_RISE 1 = 4.5ms,  
TOFF\_DELAY 1 = 0ms, TOFF\_DELAY 0 = 1.5ms  
TOFF\_FALL 1 = 4.5ms, TOFF\_FALL 0 = 3ms,  
ON\_OFF\_CONFIGn = 0x1E

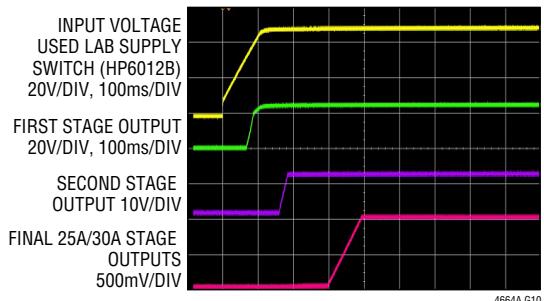
## 代表的な性能特性

### プリバイアス負荷時のデュアル出力起動/シャットダウン



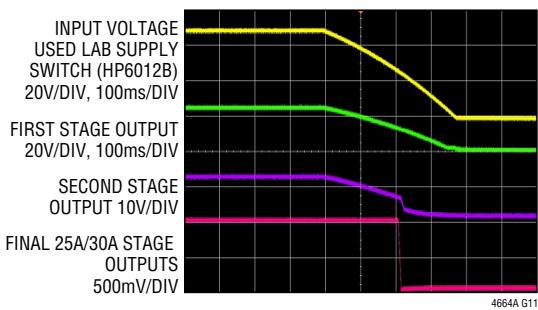
48V<sub>IN</sub>, 10A LOAD ON V<sub>OUT0</sub>, 7.5mA LOAD ON V<sub>OUT1</sub>, V<sub>OUT1</sub> PREBIASED THROUGH A DIODE  
TON\_RISE 0 = 3ms, TON\_RISE 1 = 4.5ms,  
TOFF\_DELAY 1 = 0ms, TOFF\_DELAY 0 = 1.5ms  
TOFF\_FALL 1 = 4.5ms, TOFF\_FALL 0 = 3ms,  
ON\_OFF\_CONFIGn = 0x1E

### 起動



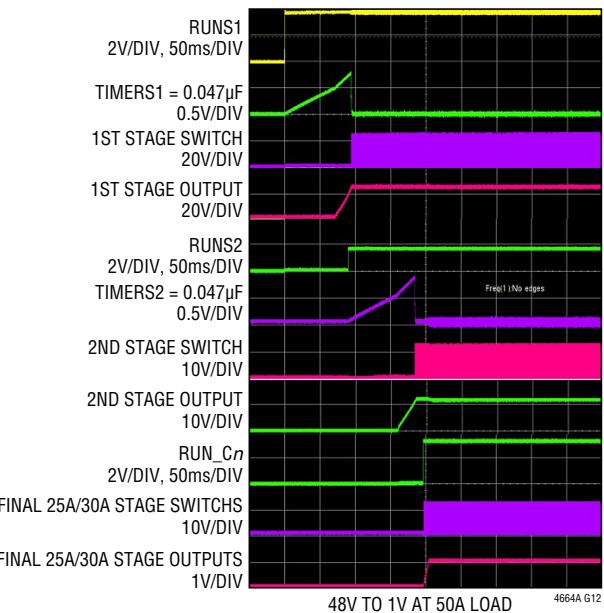
48V TO 1V AT 0A LOAD, EACH 25A/30A STAGE  
FINAL STAGE TON DELAY AND TON RISE SET  
TO 100ms

### シャットダウン

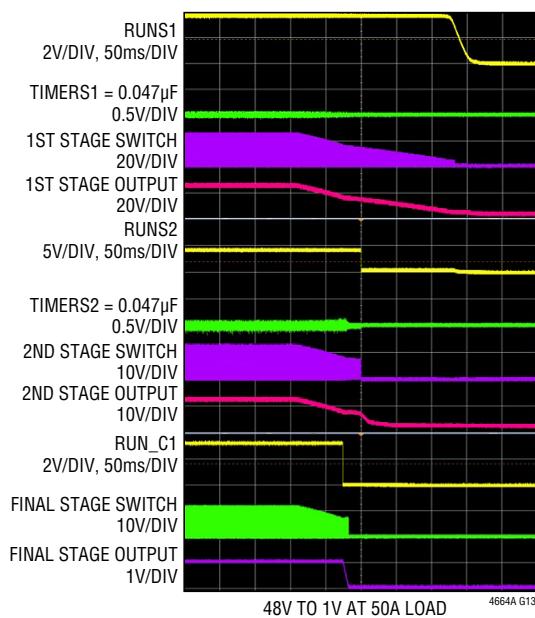


48V TO 1V AT 0A LOAD, EACH 25A/30A STAGE  
FINAL STAGE TON DELAY AND TON RISE SET  
TO 100ms

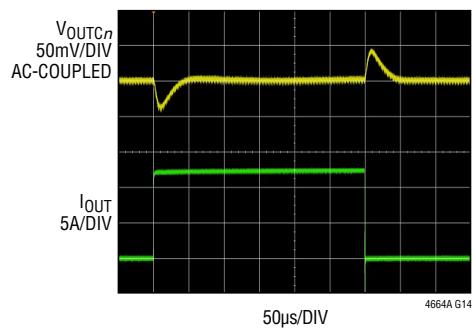
### ターンオンのフル・シーケンス



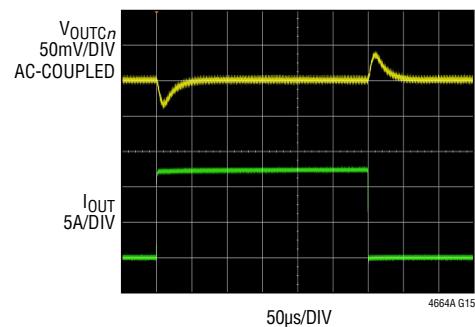
### ターンオフのフル・シーケンス



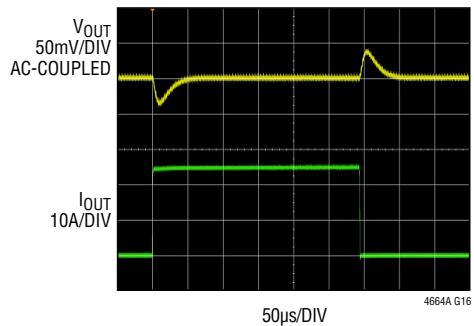
## 代表的な性能特性

 $V_{OUTCn}(1V)$ の負荷過渡応答

48V TO 1V SINGLE CHANNEL, 0A TO 12.5A/ $\mu$ s LOAD STEP  
 $C_{OUT} = 470\mu F \times 2$  POSCAP,  $100\mu F \times 5$  CER,  
 $COMP\_Cna = 2200\mu F$ ,  $COMP\_Cnb = 100\mu F$ ,  
EA-GM = 3.69ms, RCOMP = 5k,  
PSM FREQ = 250kHz,  $I_{LIMIT}$  RANGE = LOW  
 $V_{OUT}$  RANGE = LOW

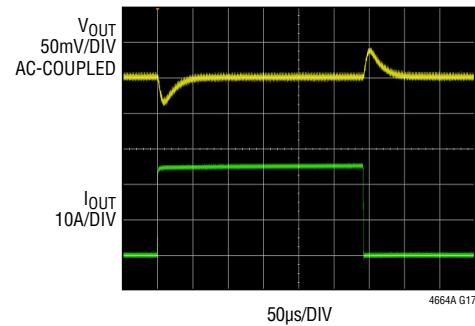
 $V_{OUTCn}(1.5V)$ の負荷過渡応答

48V TO 1.5V SINGLE CHANNEL, 0A TO 12.5A/ $\mu$ s LOAD STEP  
 $C_{OUT} = 470\mu F \times 1$  POSCAP,  $330\mu F \times 2$  CER,  
 $COMP\_Cna = 2200\mu F$ ,  $COMP\_Cnb = 220\mu F$ ,  
EA-GM = 3.02ms, RCOMP = 6k,  
PSM FREQ = 350kHz

2相(50A/0.9V)  
負荷過渡応答

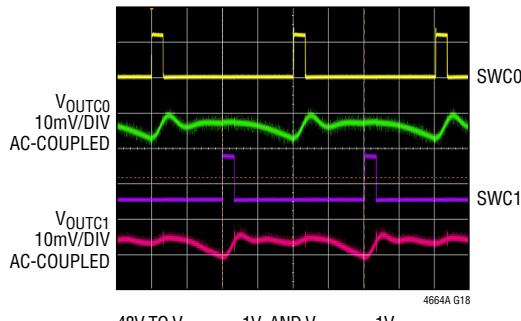
48V TO 0.9V DUAL PHASE SINGLE OUTPUT, 0A TO 25A/ $\mu$ s LOAD STEP  
 $C_{OUT} = 470\mu F \times 2$  POSCAP,  $330\mu F \times 5$  CER,  
 $COMP\_C0, 1 = 1500\mu F$ ,  $COMP\_C01b = 100\mu F$ ,  
EA-GM = 4.36ms, RCOMP = 13k,  
PSM FREQ = 250kHz,  $I_{LIMIT}$  RANGE = LOW  
 $V_{OUT}$  RANGE = LOW

## 2相(50A/1V)負荷過渡応答



48V TO 1V DUAL PHASE SINGLE OUTPUT, 0A TO 25A/ $\mu$ s LOAD STEP  
 $C_{OUT} = 470\mu F \times 2$  POSCAP,  $5 \times 330\mu F$  CER,  
 $COMP\_C0, 1 = 1500\mu F$ ,  $COMP\_C01b = 100\mu F$ ,  
EA-GM = 4.36ms, RCOMP = 13k,  
PSM FREQ = 350kHz,  $I_{LIMIT}$  RANGE = LOW  
 $V_{OUT}$  RANGE = LOW

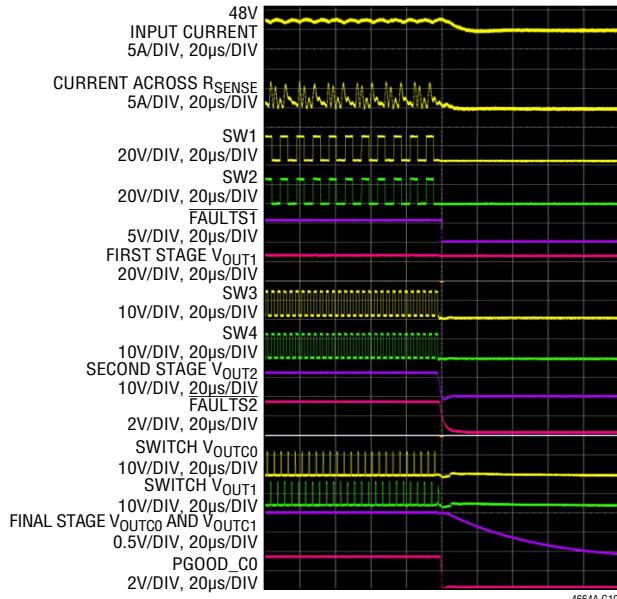
## 25AのACリップル・ノイズ



48V TO  $V_{OUTC0} = 1V$ , AND  $V_{OUTC1} = 1V$

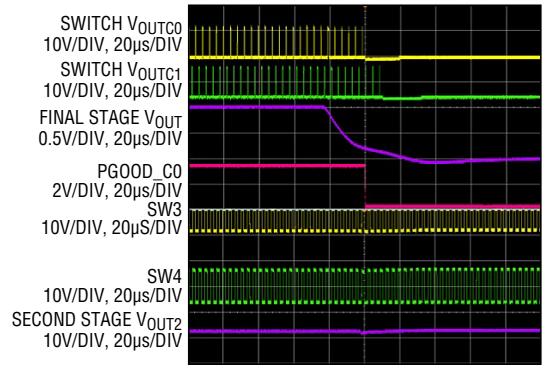
## 代表的な性能特性

48V 入力 1V 出力、ステージ2(12V)を短絡



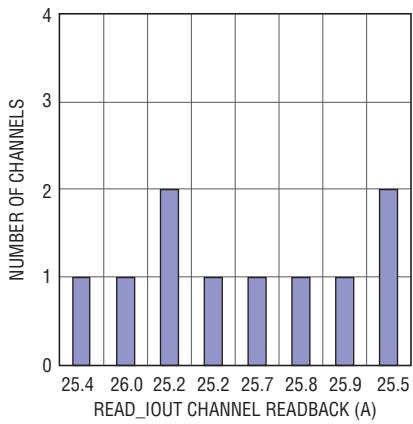
48V TO 1V AT 50A V<sub>out2</sub> STAGE 12V  
OUTPUT SHORTED

48V 入力 1V 50A 出力、短絡

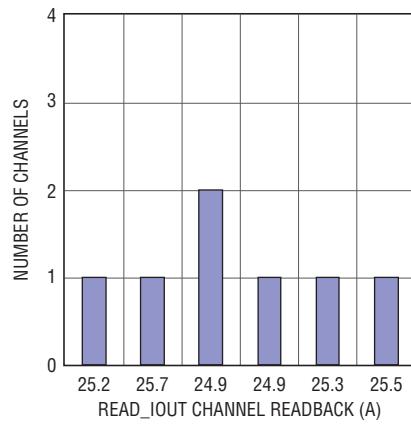


48V TO 1V AT 50A V<sub>out2</sub> STAGE 12V  
OUTPUT V<sub>outc0</sub> AND V<sub>outc1</sub> IN PARALLEL

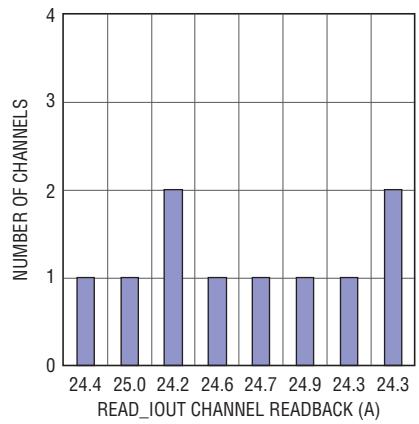
LTM4664A の 16 チャンネルの  
READ\_IOUT、12V<sub>IN</sub>、1V<sub>OUT</sub>、T<sub>J</sub> = -40°C、  
I<sub>OUTn</sub> = 25A、システムは熱安定状態  
に到達、空気流なし



LTM4664A の 16 チャンネルの  
READ\_IOUT、12V<sub>IN</sub>、1V<sub>OUT</sub>、T<sub>J</sub> = 25°C、  
I<sub>OUTn</sub> = 25A、システムは熱安定状態  
に到達、空気流なし



LTM4664A の 16 チャンネルの  
READ\_IOUT、12V<sub>IN</sub>、1V<sub>OUT</sub>、T<sub>J</sub> = 125°C、  
I<sub>OUTn</sub> = 25A、システムは熱安定状態  
に到達、空気流なし



## ピン機能

### 4:1分圧器セクション(ステージ1)

**GND** : (A8-A9、B1-B3、B8-B9、B14-B16、C4-C13、D4、D8、D9、D13、E1-E4、E8-E9、E13-E16、F1-F4、F8-F10、G4、G8-G11、H4、H9-H11、J1-J4、J11、K1-K4、K11、L3、L11、L14-L16、M3-M5、M11、M14、N1-N4、N7、N11-N16、P1-P4、P7-P9、P13-P15、R1-R6、R9、R13-16、T2-T3、T8-T9、T14-T15) すべてのグラウンド・リターン用のメイン・グラウンド・ピン。これらのピンには入出力コンデンサを接続します。図45の推奨レイアウトを参照してください。

**V<sub>OUT1</sub> : (C14-C16)** ステージ1の2分割出力ピン。これらのピンはステージ2のV<sub>INS2</sub>ピンに接続します。これらのピンとGNDピンの間には、デカッピング・コンデンサを直接接続することを推奨します。

**INTV<sub>CCS1</sub> : (D10)** 5.5V内部リニア低ドロップアウト・レギュレータの出力。ドライバ回路と制御回路にはこの電圧源から電力が供給されます。最小4.7μFのセラミック・コンデンサまたはその他の低ESRコンデンサを使用して、電力グラウンドにバイパスする必要があります。INTV<sub>CCS1</sub>ピンは他のICには使用しないでください。

**EXTV<sub>CCS1</sub> : (D11)** INTV<sub>CCS1</sub>に接続された内部LDOへの外部電源入力。このLDOは、EXTV<sub>CCS1</sub>が3.6.5Vより高くV<sub>INS1</sub>が7Vより高い場合は常に、V<sub>INS1</sub>から電源が供給される内部LDOをバイパスして、INTV<sub>CCS1</sub>電源に電力を供給します。このピンは30Vを超えないようにしてください。このピンは、V<sub>INS1</sub>の入力電圧がより高い場合、LDOの電力損失を抑えるためにV<sub>OUT2</sub>出力で駆動できます。アプリケーションのセクションを参照してください。

**PGOODS1 : (D12)** このピンはオープンドレインの出力ピンです。何らかのフォルトが発生した場合やUVS1ピンの電圧が1V未満の場合、PGOODS1ピンはグラウンドまで低下します。ステージ2でRUNS2のシーケンスを行うには、PGOODS1またはFAULTS1を使用します。

**UVS1 : (E10)** 低電圧コンパレータ。UVS1ピンの電圧が1V未満の場合、PGOODS1ピンがプルダウンされます。UVピンの電圧が1Vより高くフォルトがない場合、PGOODS1ピンはリリースされます。使用しない場合は、INTV<sub>CCS1</sub>に接続します。このピンは出力レギュレーションが適切であることを検証するために使用します。

**FAULTS1 : (E11)** このピンはオープンドレインの出力ピンです。V<sub>OUT1</sub>の電圧が(V<sub>INS1</sub>)/2のウインドウ閾値外の場合、またはINSNSS1<sup>+</sup>とINSNSS1<sup>-</sup>の間の電圧が50mVより高い場合、FAULTS1ピンはグラウンドまで低下します。FAULTS1ピン

は、INTV<sub>CCS1</sub>が立上がりUVLOを超えるとリリースされます。ステージ2でRUNS2のシーケンスを行うには、FAULTS1またはPGOODS1を使用します。

**FREQS1 : (E12)** 周波数設定ピン。このピンからは10μAの高精度電流が流れます。グラウンドとの間に抵抗を接続すると周波数を設定する電圧が発生します。詳細については、4:1分圧器のアプリケーション情報のセクションを参照してください。

**RUNS1 : (F11)** ステージ1の動作制御入力。RUNS1を1.2V未満にするとコントローラがシャットダウンされます。RUNS1が1.2Vを超えると内部回路が起動します。RUNS1ピンの電圧が1.2V未満の場合RUNS1ピンから1μAのプルアップ電流が流れ、RUNS1ピンの電圧が1.2Vを超えるとRUNS1ピンから更に5μAの電流が流れます。

**TIMERS1 : (F12)** チャージ・バランスおよびフォルト・タイマーの制御入力。このピンとグラウンドの間のコンデンサによってV<sub>OUT1</sub>を(V<sub>INS1</sub>)/2にチャージするための時間が設定されます。また、短絡再試行時間も設定されます。4:1分圧器のアプリケーション情報のセクションを参照してください。

**HYS\_PRGMS1 : (G12)** このピンとグラウンドの間に接続された抵抗により、(V<sub>INS1</sub>)/2とV<sub>OUT1</sub>の電圧差をモニタするウインドウ・コンパレータのウインドウ閾値が設定されます。このピンからは10μAの電流が流れます。アプリケーションのセクションを参照してください。

**SW1、SW2 : (G14-G16)、(D14-D16)** ステージ1のフライング・コンデンサC<sub>FLY</sub>のスイッチング・ノード。ブロック図を参照してください。

**|INSNSS1<sup>-</sup> : (J13)** 電流検出コンパレータの負側入力。電流検出抵抗の負側ノードに接続します。使用しない場合はINSNSS1<sup>+</sup>に短絡します。

**NSNSS1<sup>+</sup> : (J14)** 電流検出コンパレータの正側入力。外付け電流検出抵抗の正側ノードに接続します。電流検出抵抗は最上部MOSFETのドレインに配置する必要があります。INSNSS1<sup>+</sup>ピンとINSNSS1<sup>-</sup>ピンの間の電圧が50mVより高い場合、ステージ1のコントローラは、FAULTS1ピンをプルダウンすることで過電流フォルトを通知します。また、INSNSS1<sup>+</sup>ピンは、分圧器アプリケーションにおいて、プリバランス時間に95mAの電流をV<sub>OUT1</sub>ピンに供給します。使用しない場合は、最上部のMOSFETのドレインに直接接続します。アプリケーション回路図のセクションを参照してください。

## ピン機能

**V<sub>INS3</sub> : (J15-J16)** 最初の2分割ステージへの電源入力ピン。これらのピンとGNDの間に入力容量を配置します。

### 4:1分圧器セクション(ステージ2)

**V<sub>INS2</sub> : (C1-C3)** 2番目の2分割ステージへの電源入力ピン。これらのピンとGNDの間に入力容量を配置します。

**SW3, SW4 : (D1-D3), (G1-G3)** ステージ2のフライング・コンデンサC<sub>FLY</sub>のスイッチング・ノード。ブロック図を参照してください。

**V<sub>INS2F</sub> : (D5)** フィルタリング機能を備えた入力電圧検出このピンとV<sub>INS2</sub>の間には直列に1kΩの抵抗が配置され、GNDとの間に4700pFのコンデンサが接続されています。また、このピンにはGNDとの間に1MΩの抵抗があります。ブロック図を参照してください。

**INSNSS2<sup>-</sup> : (D6)** 電流検出コンパレータの負側入力。電流検出抵抗の負側ノードに接続します。使用しない場合はINSNSS2<sup>+</sup>に短絡します。

**INSNSS2<sup>+</sup> : (D7)** 電流検出コンパレータの正側入力。外付け電流検出抵抗の正側ノードに接続します。電流検出抵抗は最上部MOSFETのドレインに配置する必要があります。INSNSS2<sup>+</sup>ピンとINSNSS2<sup>-</sup>ピンの間の電圧が50mVより高い場合、コントローラはFAULTS2ピンをプルダウンすることで過電流フォルトを通知します。また、INSNSS2<sup>+</sup>ピンは、分圧器アプリケーションにおいて、プリバランス時間に95mAの電流をV<sub>OUT2</sub>ピンに供給します。使用しない場合は、最上部のMOSFETのドレインに直接接続します。アプリケーション回路図のセクションを参照してください。

**HYS\_PRGMS2 : (E5)** このピンとグラウンドの間に接続された抵抗により、(V<sub>INS2</sub>)/2とV<sub>OUT2</sub>の電圧差をモニタするウィンドウ・コンパレータのウィンドウ閾値が設定されます。このピンからは10μAの電流が流れます。アプリケーションのセクションを参照してください。

**OVP\_SET : (E6)** V<sub>OUT2</sub>の作動レベルを設定するための正側外部入力。OVP\_SETピンには、V<sub>OUT2</sub>の電圧をモニタしOVP\_SETピンの分圧器中間点がV<sub>OUT2\_SET</sub>ピンのリファレンス作動レベルを超えた場合に差動するよう設定するための、分圧器が設けられます。例えば、OVP\_SET作動点をV<sub>TRIP</sub>に設定する場合、RTOP = ((V<sub>TRIP</sub>/5.1V)-1) • 7.5Kとなります。ここで、RTOPは分圧器の抵抗の上側部分、RBOTは分圧器の抵抗の下側部分です。RBOTは7.5kに設定されます。使用しない場合、このピンはINTV<sub>CCS2</sub>に接続します。4:1

分圧器のアプリケーション情報のセクションを参照してください。

**OVP\_TRIP : (E7)** V<sub>OUT2</sub>の過電圧フォルトの間、入力電力をオフにしてエネルギーを保持するために使用されるオープン・コレクタ出力。アプリケーションのセクションを参照してください。

**TIMERS2 : (F5)** チャージ・バランスおよびフォルト・タイマーの制御入力。このピンとグラウンドの間のコンデンサによってV<sub>OUT2</sub>を(V<sub>INS2</sub>)/2にチャージするための時間が設定されます。また、短絡再試行時間も設定されます。4:1分圧器のアプリケーション情報のセクションを参照してください。

**V<sub>OUT2\_SET</sub> : (F6)** V<sub>OUT2</sub>の作動リファレンス・レベルを設定するための負側コンパレータ外部入力。この設定は、V<sub>IN</sub>との間に抵抗と5.1Vのツエナーを接続することで行うことができます。この2次フォルト保護は、ステージ1およびステージ2のフォルト保護内およびそれ以上のものです。全体の入力電圧は4分割され、V<sub>OUT2</sub>はV<sub>IN</sub>の1/4となります。OVP\_SETピンには、V<sub>OUT2</sub>の電圧をモニタしOVP\_SETピンの分圧器中間点がリファレンス作動レベルを超えた場合に差動するよう設定するための、分圧器が設けられます。使用しない場合、このピンはグラウンドに接続します。4:1分圧器のアプリケーション情報のセクションを参照してください。

**EXTV<sub>CCS2</sub> : (F7)** INTV<sub>CCS2</sub>に接続された内部LDOへの外部電源入力。このLDOは、EXTV<sub>CCS2</sub>が6.5Vより高くV<sub>INS2</sub>が7Vより高い場合は常に、V<sub>IN2</sub>から電源が供給される内部LDOをバイパスして、INTV<sub>CCS2</sub>電源に電力を供給します。このピンは30Vを超えないようにしてください。このピンは、V<sub>INS2</sub>の入力電圧がより高い場合、LDOの電力損失を抑えるためにV<sub>OUT2</sub>出力で駆動できます。4:1分圧器のアプリケーション情報のセクションを参照してください。

**FREQS2 : (G5)** 周波数設定ピン。このピンからは10μAの高精度電流が流れます。グラウンドとの間に抵抗を接続すると周波数を設定する電圧が発生します。詳細については、4:1分圧器のアプリケーション情報のセクションを参照してください。

**RUNS2 : (G6)** ステージ2の動作制御入力。RUNS2を1.2V未満にするとコントローラがシャットダウンされます。RUNS2が1.2Vを超えると内部回路が起動します。RUNS2ピンの電圧が1.2V未満の場合RUNS2ピンから1μAのプルアップ電流が流れ、RUNS2ピンの電圧が1.2Vを超えるとRUNS2ピンから更に5μAの電流が流れます。ステージ2をイネーブルするには、ステージ1のPGOODS1およびFAULTSIを使用します。

## ピン機能

**INTV<sub>CCS2</sub> : (G7)** 5.5V内部リニア低ドロップアウト・レギュレータの出力。ドライバ回路と制御回路にはこの電圧源から電力が供給されます。最小4.7 $\mu$ Fのセラミック・コンデンサまたはその他の低ESRコンデンサを使用して、電力グラウンドにバイパスする必要があります。INTV<sub>CCS2</sub>は他のICには使用しないでください。

**V<sub>OUT2</sub> : (H1-H3)** ステージ2の2分割出力ピン。これらのピンは、デュアル25A/30A PMBusコンバータのV<sub>INS3</sub>入力に接続します。これらのピンとGNDピンの間には、デカップリング・コンデンサを直接接続することを推奨します。

**PGOODS2 : (H5)** このピンはオープンドレインの出力ピンです。何らかのフォルトが発生した場合やUVS2ピンの電圧が1V未満の場合、PGOODS2はグラウンドまで低下します。デュアル25A/30AステージでRUN\_C0およびRUN\_C1のシーケンスを行うには、PGOOD2またはFAULTS2を使用します。

**FAULTS2 : (H6)** このピンはオープンドレインの出力ピンです。V<sub>OUT2</sub>の電圧が(V<sub>INS2</sub>)/2のウインドウ閾値外の場合、またはINSNS2<sup>+</sup>とINSNS2<sup>-</sup>の間の電圧が50mVより高い場合、FAULTS2はグラウンドまで低下します。FAULTS2ピンは、INTV<sub>CCS2</sub>が立上がりUVLOを超えるとリリースされます。デュアル25A/30A PSMステージでRUN\_C0およびRUN\_C1のシーケンスを行うには、FAULTS2またはPGOOD2を使用します。

**UVS2 : (H7)** 低電圧コンパレータ。UVS2ピンの電圧が1V未満の場合、PGOODS2ピンがプルダウンされます。UVピンの電圧が1Vより高くフォルトがない場合、PGOODS2ピンはリリースされます。使用しない場合は、INTV<sub>CCS2</sub>に接続します。このピンは出力レギュレーションが適切であることを検証するために使用します。

### PMBusデュアル25A/30Aセクション

**V<sub>OUTC1</sub>(A1-A7、B4-B7) :** チャンネル1の出力電圧。こことGNDの間に推奨される出力コンデンサを接続します。[図45](#)の推奨レイアウトを参照してください。

**V<sub>OUTC0</sub>:(A10-A16、B10-B13) :** チャンネル0の出力電圧。こことGNDの間に推奨される出力コンデンサを接続します。[図45](#)の推奨レイアウトを参照してください。

**FSWPH\_CFG (H8) :** SYNC設定ピンに対するスイッチング周波数、チャンネル位相インターリーブ角、および位相関係。このピンをオープンのままにするか、またはピンストラップ抵抗(RCONFIG)を無視するようにデュアル25A/30Aを設定すると(つまりMFR\_CONFIG\_ALL[6] = 1b)、LTM4664Aのスイッチング周波数(FREQUENCY\_SWITCH)とチャンネル位相の関係(SYNCクロック基準 - MFR\_PWM\_

CONFIG[2:0])は、SV<sub>IN</sub>パワーアップ時にLTM4664AのNVMの内容によって決まります。出荷時のデフォルト値は、350kHz動作時でチャンネル0が0°、チャンネル1が180°です(このデータシートでは、位相角が0°とは、チャンネルのスイッチ・ノードがSYNCパルスの立下がりエッジに合わせて立ち上がる意味します)。V<sub>DD25</sub>とSGND\_C0\_C1の間に抵抗分圧器を接続(4ページを参照、なおかつMFR\_CONFIG\_ALL[6] = 0bの出荷時デフォルトNVM設定を使用)すると、モジュール内外の並列チャンネルの動作スイッチング周波数と位相インターリーブ角の設定値が異なる場合でも、同じNVMの内容を使って複数のLTM4664Aを容易に設定することができます。設定時にGUIによる操作を行ったり、モジュールのNVMの内容を「カスタム・プリプログラム」する必要はありません。[\(デュアル25A/30A PSMのアプリケーション情報\)のセクション](#)を参照してください)。ピンの状態を正確に検出できるように、容量は最小限に抑えてください(特に、ピンをオープンのままにする場合)。

**VTRIMC1\_CFG (J5) :** V<sub>OUTC1</sub>の出力電圧選択ピン(精密設定)。V<sub>OUTC1</sub>\_CFGとの組み合わせで機能し、SV<sub>IN</sub>パワーアップ時のチャンネル1のVOUT\_COMMAND(ならびに、対応する出力電圧モニタリングおよび保護/フォルト検出閾値)に影響を与えます。(V<sub>OUTC1</sub>\_CFGと[\(デュアル25A/30A PSMのアプリケーション情報\)のセクション](#)を参照)。ピンの状態を正確に検出できるように、容量は最小限に抑えてください(特に、ピンをオープンのままにする場合)。V<sub>OUTC1</sub>\_CFG/VTRIMC1\_CFGにRCONFIGを使用すると、V<sub>OUTC1</sub>レンジ設定(MFR\_PWM\_MODE1[1])とループ・ゲインに影響する可能性があります。V<sub>DD25</sub>とSGND\_C0\_C1の間の抵抗分圧器によって作動点を設定できます。43ページを参照してください。

**VOUTC0\_CFG (J6) :** V<sub>OUTC0</sub>の出力電圧選択ピン(粗設定)。V<sub>OUTC0</sub>\_CFGピンとVTRIMC0\_CFGピンが共にオープンのままの場合、またはLTM4664Aがピンストラップ抵抗(RCONFIG)を無視するように設定されている場合(つまりMFR\_CONFIG\_ALL[6] = 1bの場合)、LTM4664Aの目標V<sub>OUTC0</sub>出力電圧設定値(VOUT\_COMMAND0)とそれに対応するパワー・グッド閾値とOV/UV警告およびフォルト閾値は、SV<sub>IN</sub>のパワーアップ時にLTM4664AのNVMの内容によって決まります。このピンからSGNDに抵抗を接続し、これをVTRIMC0\_CFGの抵抗ピン設定、および出荷時のデフォルトNVM設定値のMFR\_CONFIG\_ALL[6] = 0bと組み合わせて使用すると、LTM4664Aのチャンネル0のパワーアップ時出力がNVMの内容とは異なるVOUT\_COMMAND値(ならびに、それに対応する出力電圧モニタリングおよび保護/フォルト検出閾値)になるように設定できます。[\(4:1分圧器のアプリケーション情報\)のセクション](#)を参照してください)。ピンの状態を正確に検出できるように、

## ピン機能

ピンをオープンのままにする場合は、容量を最小限に抑えてください。VOUTC0\_CFG/VTRIMC0\_CFGにRCONFIGを使用すると、VOUTC0レンジ設定(MFR\_PWM\_MODE0[1])とループ・ゲインに影響する可能性があります。

**VOUTC1\_CFG (J7)** : VOUTC1の出力電圧選択ピン(粗設定)。VOUTC1\_CFGピンとVTRIMC1\_CFGピンが共にオープンのままの場合、またはLTM4664Aがピンストラップ抵抗(RCONFIG)を無視するように設定されている場合(つまりMFR\_CONFIG\_ALL[6] = 1bの場合)、LTM4664Aの目標VOUTC1出力電圧設定値(VOUT\_COMMAND1)とそれに対応するOV/UV警告およびフォルト閾値は、VOUTC1\_CFGピンがVOUT1の設定値、VTRIMC1\_CFGピンがチャンネル1の設定に影響するのとまったく同じように、SVINのパワーアップ時にLTM4664AのNVMの内容によって決まります。(VOUTC1\_CFG、VTRIMC1\_CFG、および4:1分圧器のアプリケーション情報のセクションを参照)。ピンの状態を正確に検出できるように、容量は最小限に抑えてください(特に、ピンをオープンのままにする場合)。VOUTC1\_CFG/VTRIMC1\_CFGにRCONFIGを使用すると、VOUTC1レンジ設定(MFR\_PWM\_MODE1[1])とループ・ゲインに影響する可能性があります。VDD25とSGND\_C0\_C1の間に抵抗分圧器を接続します。43ページを参照してください。

**ASEL (J8)** : シリアル・バスのアドレス設定ピン。どのI<sup>2</sup>C/SMBusシリアル・バス・セグメントでも、すべてのデバイスに独自のスレーブ・アドレスが必要です。このピンがオープンのままの場合、LTM4664AはMFR\_ADDRESS[6:0]で設定されたスレーブ・アドレスにパワーアップします(表4参照)。工場出荷時のデフォルト設定は0x4F(16進数)つまり、1001111bです(このデータシートでは業界標準の慣行である7ビット・スレーブ・アドレス指定を採用しています)。LTM4664Aのスレーブ・アドレスの下位4ビットは、このピンとSGNDの間に抵抗を接続することによって、NVMの設定値から変更できます。ピンの状態を正確に検出できるように、容量は最小限に抑えてください(特に、ピンをオープンのままにする場合)。4:1分圧器のアプリケーション情報のセクションを参照してください。

**RUN\_C0 (J9)、RUN\_C1 (K8)** : RUN0はチャンネル0、RUN1はチャンネル1の起動/動作をイネーブルする入力。オープンドレイン入出力です。これらのピンをロジック・ハイにすると、LTM4664Aの対応する出力がイネーブルされます。これらのオープンドレイン出力ピンは、LTM4664Aがリセット解除状態になるか、VIN\_ONを超えるVIN3\_C1が検出される

までローに保持されます。アプリケーション内では3.3Vへのプルアップ抵抗が必要です。LTM4664Aは、ラッチ・オフしてレギュレーションを停止するようにフォルト応答が設定されているグローバル・フォルトやチャンネル固有のフォルトが生じると、必要に応じてRUN\_C0またはRUN\_C1、もしくはその両方をローにします。この場合はI<sup>2</sup>Cを介してCLEAR\_FAULTSコマンドを発行するか、SVINの電源を一度切った後で入れ直し、モジュールを再起動する必要があります。低インピーダンス源を使うときはRUNをロジック・ハイにしないでください。デュアル25A/30AステージでRUN\_C0およびRUN\_C1のシーケンスを行うには、PGOODS2およびFAULTS2を使用します。

**ALERT (J10)** : オープンドレイン・デジタル出力。アプリケーションでは、そのSMBusシステムがSMBALERT割込み検出を実装している場合のみ、3.3Vへのプルアップ抵抗が必要です。

**VTRIMC0\_CFG (K5)** : VOUTC0の出力電圧選択ピン(精密設定)。VOUTC0\_CFGとの組み合わせで機能し、SVINパワーアップ時のチャンネル0のVOUT\_COMMAND(ならびに、対応する出力電圧モニタリングおよび保護/フォルト検出閾値)に影響を与えます(VOUTC0\_CFGとデュアル25A/30A PSMのアプリケーション情報のセクションを参照)。ピンの状態を正確に検出できるように、ピンをオープンのままにする場合は、容量を最小限に抑えてください。VOUTC0\_CFG/VTRIMC0\_CFGにRCONFIGを使用すると、VOUTC0レンジ設定(MFR\_PWM\_MODE0[1])とループ・ゲインに影響する可能性があります。

**VDD25 (K6)** : 内部生成2.5V電源出力ピン。このピンには外部電流による負荷をかけないでください。このピンは内部ロジックにバイアスをかけるためと、構成設定ピンに接続された内部プルアップ抵抗に電流を供給するためにのみ使用します。外付けのデカッピングは必要ありません。

**WP (K7)** : アクティブ・ハイの書き込み保護ピン。10μAの内部電流源がこのピンをVDD33まで引き上げます。WPがオープン・サーキットまたはロジック・ハイの場合は、PAGE、OPERATION、CLEAR\_FAULTS、MFR\_CLEAR\_PEAKS、およびMFR\_EE\_UNLOCKへのI<sup>2</sup>C書き込みだけがサポートされます。更に、個々のフォルトは、「STATUS」で始まるレジスタの対象ビットに1bを書き込むことによってクリアできます。WPがローの場合、I<sup>2</sup>C書き込みに制限はありません。

## ピン機能

**FAULT\_C0/FAULT\_C1 (K10/K9)** : デジタル・プログラマブルFAULT入出力。オープンドレイン出力です。アプリケーション内では3.3Vへのプルアップ抵抗が必要です。

**V<sub>INS3\_C1</sub>、V<sub>INS3\_C0</sub> : (L1-L2、M1-M2)、(L12-L13、M12-M13)** : チャンネル0とチャンネル1の電力段へのメインの電源入力。多層セラミック・コンデンサ(MLCC)と低ESRの電界コンデンサ(または同等品)を使い、降圧スイッチング段からの反射入力電流リップルに対処できるだけの十分なデカップリング容量を確保してください。MLCCは物理的にできるだけV<sub>INS3</sub>に近付けて接続します。V<sub>INS3\_C1</sub>入力は、INTV<sub>CC</sub> LDOレギュレータの入力電力となります。デュアル25A/30A PSMのアプリケーション情報のセクションの推奨レイアウトを参照してください。

**V<sub>DD33</sub> (L6)** : 内部生成3.3V電源出力ピン。このピンは、FAULT\_Cn、SHARE\_CLK、およびSYNCに必要なプルアップ抵抗に外部電流を供給するためにのみ使用します。また、RUN\_Cn、SDA、SCL、ALERT、PGOOD\_Cnの各プルアップ抵抗に外部電流を供給するために使用することもできます。外付けのデカップリングは必要ありません。

**SHARE\_CLK (L7)** : Share\_Clock、双方向オープンドレイン・クロック共有ピン。公称100kHz。複数のLTM4664A(およびSHARE\_CLKピンを持つその他のアナログ・デバイセズ製品)間のタイム・ベースを同期させるために使用し、適切に定義されたレールのシーケンシングとトラッキングを実現します。これらデバイスのSHARE\_CLKピンは、すべてまとめて接続してください。SHARE\_CLKピンを持つすべてのデバイスは、最も高速のクロックに同期します。3.3Vへのプルアップ抵抗が必要です。

**SDA (L8)** : シリアル・バス・データのオープンドレイン入出力。アプリケーション内では3.3Vへのプルアップ抵抗が必要です。

**SCL (L9)** : シリアル・バス・クロックのオープンドレイン入力(クロック・ストレッ칭をイネーブルした場合は、入出力が可能)。このクロックを形式上駆動しているSMBusマスターへのデジタル通信用アプリケーションでは、3.3Vへのプルアップ抵抗が必要です。LTM4664Aでは、SCLの通信速度が100kHzを超えない限り、クロック・ストレッ칭を必要とするような状況になることはありません。また、そのような状況となった場合でも、LTM4664Aでクロック・ストレッ칭を行うには、MFR\_CONFIG\_ALL[1] = 1bに設定してクロック・ストレッ칭をイネーブルする必要があります。出荷時のデフォルトNVM設定はMFR\_CONFIG\_ALL[1] = 0bです。つまり、クロック・ストレッ칭はディスエーブルされて

います。100kHzを超えるクロック速度でバス通信を行う必要がある場合は、確実なシリアル・バス通信を確保するために、ユーザのSMBusマスターがクロック・ストレッ칭のサポートを実施していかなければなりません。また、その場合はMFR\_CONFIG\_ALL[1]を1bに設定する必要があります。クロック・ストレッ칭をイネーブルした場合、SCLはLTM4664Aの双方向オープンドレイン出力ピンになります。

**TSNS\_C0a (L10)、TSNS\_C0b (T16)** : チャンネル0の温度励起/計測ピンとサーマル・センサー・ピン。TSNS\_C0aとTSNS\_C0bを接続します。これにより、LTM4664Aはチャンネル0の電力段の温度をモニタできます。

**SYNC (M8)** : 外部クロック同期入力およびオープンドレイン出力ピン。このピンに外部クロックを入力すると、スイッチング周波数はその外部クロックに同期されます。クロック・マスター・モードをイネーブルすると、このピンはパルス幅500nsのスイッチング周波数でロー(グラウンド)になります。LTM4664Aがマスターの場合、アプリケーションでは抵抗を使って3.3Vにプルアップする必要があります。

**SGND\_C0\_C1 (M9、N8-N9)** : SGND\_C0\_C1は、デュアル25A/30Aコントロールの信号グラウンド・リターン・パスです。SGND\_C0\_C1は内部でGNDに接続されていません。SGND\_C0\_C1はA9、B9、C9の各ピンでGNDに接続します。その場合、出力コンデンサのグラウンド接続の近くで行ってください。推奨レイアウトを参照してください。

**TSNS\_C1a (M10)、TSNS\_C1b (T1)** : チャンネル1の温度励起/計測ピンとサーマル・センサー・ピン。ほとんどのアプリケーションでは、TSNS\_C1aとTSNS\_C1bを接続します。これにより、LTM4664Aはチャンネル1の電力段の温度をモニタできるようになります。アプリケーションのセクションを参照してください。

**PWM\_C0、PWM\_C1 (M15、L4)** : チャンネル0とチャンネル1の電力段へのPWM駆動信号。デバッグやモニタリングのために使用します。

**PHFLT\_C0、PHFLT\_C1 (M16、L5)** : チャンネル0およびチャンネル1の温度警告。熱保護閾値に達するとPHFLT\_Cnピンはローに引き下げられます。電力段は停止せずに、熱モニタとしてのみ機能します。これらのピンは内部で10kの抵抗を介して3.3Vにプルアップされます。

**COMP\_0b/COMP\_1b (N10/M7)** : 電流制御閾値およびエラー・アンプ補償ノード。それぞれに対応するチャンネルの電流コンパレータの作動閾値は、そのCOMP電圧と共に増加します。各チャンネルとSGNDとの間には22pFのコンデンサが取り付けられています。

## ピン機能

**V<sub>OSNS<sup>-</sup></sub>\_C1 (N6)** : チャンネル1の負側差動電圧検出入力。V<sub>OSNS<sup>+</sup></sub>\_C1を参照してください。

**V<sub>OSNS<sup>+</sup></sub>\_C1 (P6)** : チャンネル1の正側差動電圧検出入力。V<sub>OSNS<sup>+</sup></sub>\_C1は、V<sub>OSNS<sup>-</sup></sub>\_C1と共に使用することで、V<sub>OUTC1</sub>のPOL (Point of Load)におけるV<sub>OUTC1</sub>出力電圧をケルビン検出して、チャンネル1の帰還ループに差動帰還信号を直接提供します。V<sub>OUTC1</sub>の目標レギュレーション電圧は、シリアル・バスによって指定します。V<sub>INS3</sub>パワーアップ時におけるその初期値は、NVM (不揮発性メモリ)の内容によって決定されます(出荷時のデフォルト値: 1.000V)。あるいは、設定抵抗によって指定することも選択できます。V<sub>OUTC1</sub>\_CFG、および[4:1分圧器のアプリケーション情報](#)のセクションを参照してください。

**IN<sup>-</sup> (P10)** : 電流検出アンプの負側入力。入力電流検出アンプを使用しない場合、このピンはIN<sup>+</sup>ピンとV<sub>INS3</sub>ピンに短絡する必要があります。入力電流検出の詳細については、[4:1分圧器のアプリケーション情報](#)のセクションを参照してください。

**COMP\_0a/COMP\_1a (P11/M6)** : ループ補償ノード。LTM4664Aの内部PWMループ補償抵抗RCOMP<sub>n</sub>は、MFR\_PWM\_COMPコマンドのビット[4:0]を使って調整できます。LTM4664AのPWMエラー・アンプのトランスコンダクタンスは、MFR\_PWM\_COMPコマンドのビット[7:5]を使って調整できます。これら2つのループ補償パラメータは、デバイスの動作中にプログラムできます。詳細については、[4:1分圧器のアプリケーション情報](#)のセクションにあるプログラマブル・ループ補償の説明を参照してください。MFR\_PWM\_COMPのセクションを参照してください。

**V<sub>OSNS<sup>-</sup></sub>\_C0 : (P12)** : チャンネル0の負側差動電圧検出入力。V<sub>OSNS<sup>+</sup></sub>\_C0を参照してください。

**GL\_C0, GL\_C1 (P16, P5)** : チャンネル0の電力段およびチャンネル1の電力段の下側MOSFETゲート駆動。デバッグやモニタリングのために使用します。

**INTV<sub>CC</sub> (R7)** : 内部レギュレータ、5.5V出力。7V ≤ V<sub>INS3</sub> ≤ 16Vの範囲でV<sub>INS3</sub>を動作させる場合、LDOはV<sub>INS3</sub>\_C1からINTV<sub>CC</sub>を生成して、デュアル25A/30A電源の内部制御回路とMOSFETドライバにバイアスをかけます。2.2μFのセラミック・デカップリング・コンデンサを外付けする必要があります。INTV<sub>CC</sub>は、RUN\_Cnピンの状態に関係なくレギュレーションされます。

**EXTV<sub>CC</sub> (R8)** : INTV<sub>CC</sub>に接続された内部スイッチへの外部電源入力。EXTV<sub>CC</sub>が4.7Vより高くV<sub>IN</sub>が7Vより高い場合は常に、このスイッチにより内部レギュレータがバイパスされIC電力のオン／オフが行われます。また、EXTV<sub>CC</sub>が4.7Vより高くINTV<sub>CC</sub>が3.8Vより低い場合は、EXTV<sub>CC</sub>がV<sub>DD33</sub>のパワーアップを行います。このピンは6Vを超えないようしてください。4.7μF以上の低ESRタンタルまたはセラミック・コンデンサを使用して、このピンをPGNDとデカップリングします。INTV<sub>CC</sub>の電源としてEXTV<sub>CC</sub>ピンを使用しない場合、EXTV<sub>CC</sub>ピンはGNDに接続します。電力損失を低減するためにバイアスを使用できる場合は、このピンを使用することを推奨します。

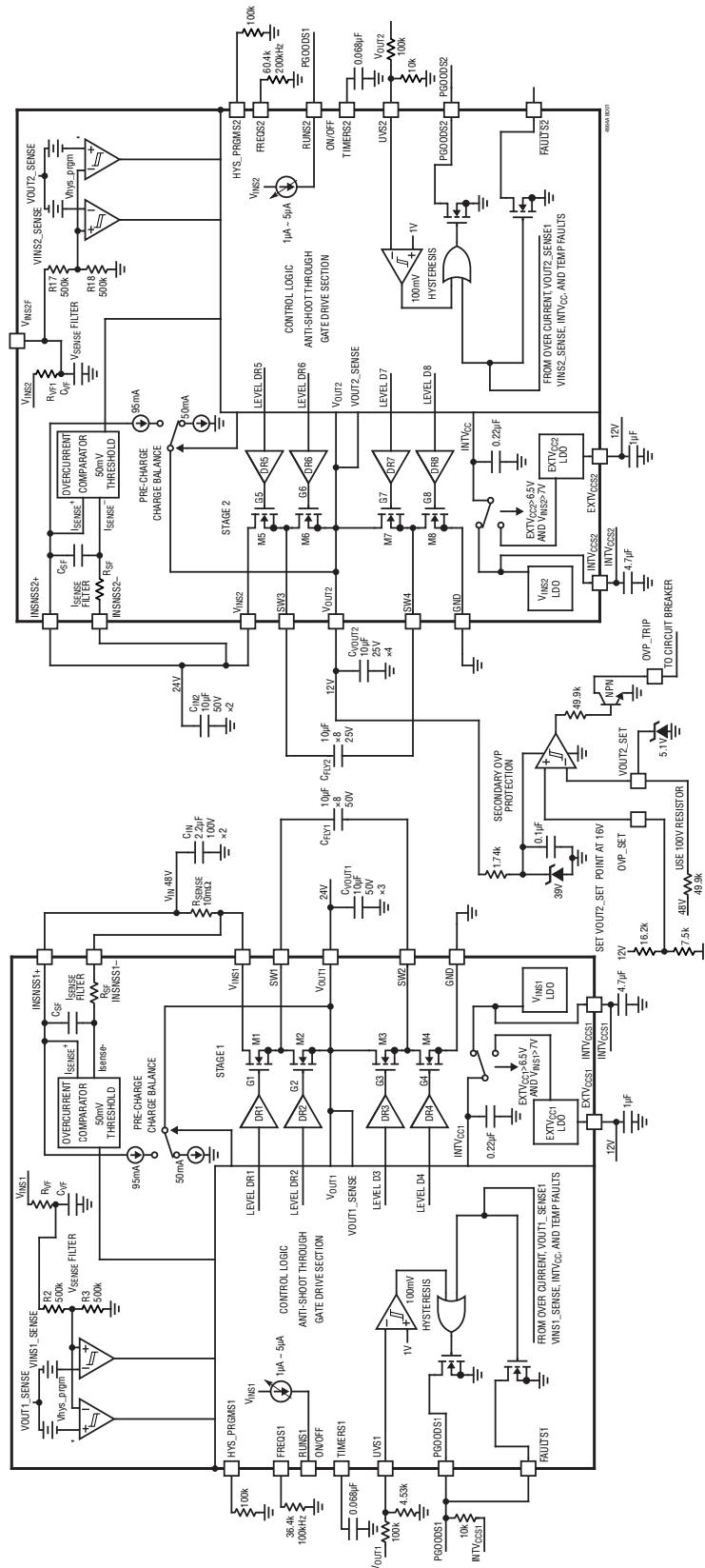
**IN<sup>+</sup> (R10)** : 電流検出アンプの正側入力。入力電流検出アンプを使用しない場合、このピンはIN<sup>-</sup>ピンとV<sub>INS3</sub>ピンに短絡する必要があります。入力電流検出の詳細については、[4:1分圧器のアプリケーション情報](#)のセクションを参照してください。

**PGOOD\_C0/PGOOD\_C1 (R11/N5)** : パワー・グッド・インジケータ出力。オープンドレイン・ロジック出力。出力がUVおよびOVレギュレーション・ウインドウを外れると、グラウンドに引き下げられます。出力は、100μsの内部フィルタによってデグリッチされます。アプリケーション内では3.3Vへのプルアップ抵抗が必要です。

**V<sub>OSNS<sup>+</sup></sub>\_C0 : (R12)** : チャンネル0の正側差動電圧検出入力。V<sub>OSNS<sup>+</sup></sub>\_C0は、V<sub>OSNS<sup>-</sup></sub>\_C0と共に使用することで、V<sub>OUTC0</sub>のPOL (Point of Load)におけるV<sub>OUTC0</sub>出力電圧をケルビン検出して、チャンネル0の帰還ループに差動帰還信号を直接提供します。V<sub>OUTC0</sub>の目標レギュレーション電圧は、シリアル・バスによって指定します。V<sub>INS3</sub>パワーアップ時におけるその初期値は、NVM (不揮発性メモリ)の内容によって決定されます(出荷時のデフォルト値: 1.000V)。あるいは、設定抵抗によって指定することも選択できます。V<sub>OUTC0</sub>\_CFG、および[4:1分圧器のアプリケーション情報](#)のセクションを参照してください。

**SWC0, SWC1 (T10-T13), (T4-T7)** : チャンネル0およびチャンネル1のスイッチング・ノード。テストまたはEMI吸収のために使用します。

## 4:1分圧器のブロック図



## デュアル25A/30Aパワー・システム・マネージメントのブロック図

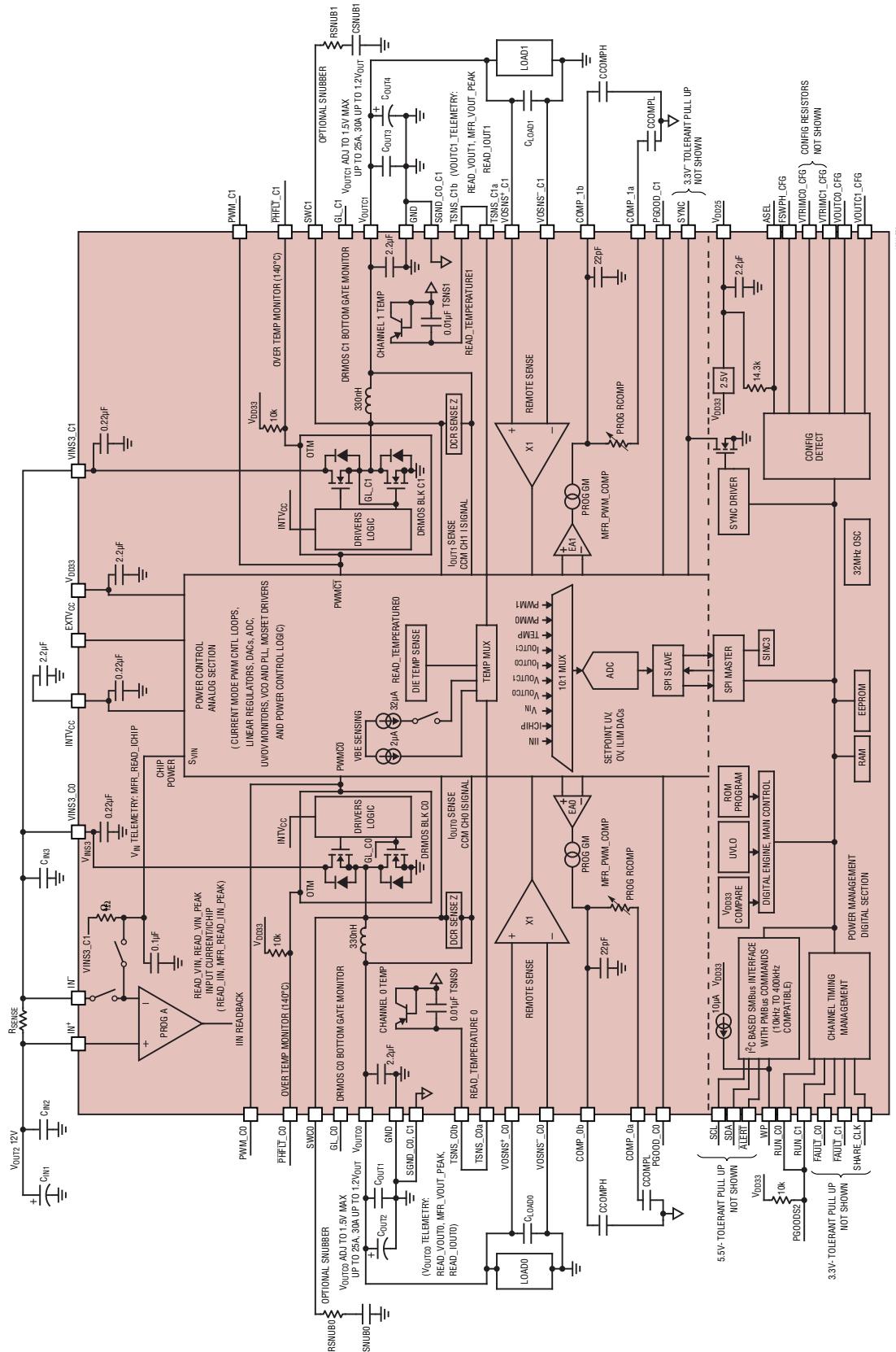


図2. [TM4664A PSM セクションのデュアル・チャンネル25A/30A PSM のブロック図

## 4:1分圧器動作

### 4:1分圧器の概要

LTM4664Aは高性能の4:1スイッチド・キャパシタ分圧器を内蔵しています。この分圧器は30V～58Vの範囲にわたる入力電圧を4分の1にします。その後この4:1分圧器は、デュアル25A/30A PMBusに対応したコア電源レールに電力を供給します。このレールによりチャンネルあたり、0.5V～1.5V(最大25A)および0.5V～1.2V(最大30A)にレギュレーションされます。LTM4664Aは、この高い入力電圧範囲を低い出力電圧に直接変換します。

### メイン制御

LTM4664Aに内蔵の4:1分圧器は、高電圧の降圧を行うために、2種類の一定周波数とオープンループ・スイッチド・キャパシタ/チャージ・ポンプ段を使用します。変換効率はステージ1で約99%、ステージ2で約98.6%と非常に高い値となっています。ブロック図については図1を参照してください。ステージ1の定常状態動作では、NチャンネルMOSFETのM1およびM3が同位相でオン/オフします。この場合、デューティ・サイクルは50%、スイッチング周波数は事前にプログラムされた100kHzです。NチャンネルMOSFETのM2およびM4は、MOSFET M1およびM3と相補的にオン/オフします。ゲート・ドライブの波形は図3に示すとおりです。

位相1ではM1およびM3がオンになり、フライング・コンデンサ $C_{FLY1}$ は $C_{OUT1}$ と直列に配置されます。位相2ではM2およびM4がオンになり、 $C_{FLY1}$ は $C_{OUT1}$ と並列に配置されます。 $V_{OUT1}$ の電圧は、常にMOSFET M1のドレインの最高電圧の半分に近く(GNDピン基準)、定常状態にあります。また、出力のインピーダンスが非常に低いため、負荷変動の影響は受けません。ステージ2はまったく同じように動作しま

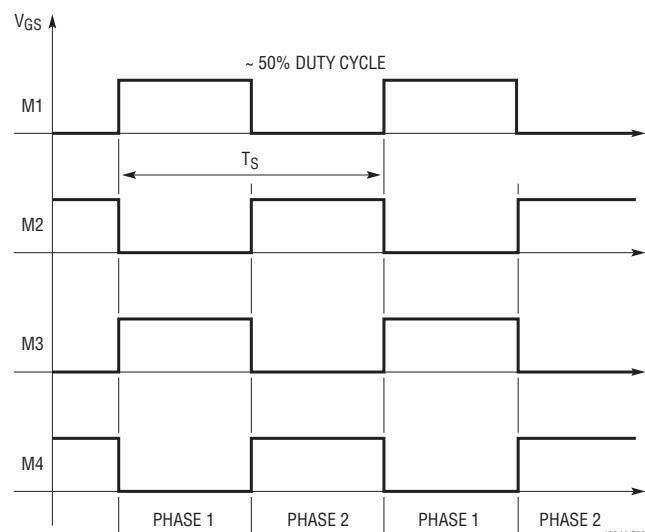


図3. ステージ1のMOSFETのスイッチング波形

す。NチャンネルMOSFETのM5およびM7が同位相でオン/オフし、デューティ・サイクルは50%、スイッチング周波数は事前にプログラムされた300kHzです。NチャンネルMOSFETのM6およびM8は、MOSFET M5およびM7と相補的にオン/オフします。メインの入力電圧レールは $V_{INS1}$ に接続され、 $V_{OUT1}$ は $V_{INS2}$ に直接接続されます。LTM4664Aのフロント・エンド分圧器段は、クローズドループ帰還システムを使用して出力電圧をレギュレーションするわけではありません。しかし、 $V_{OUT}$ ピンの過電圧や低電圧、過電流イベント、過熱保護イベントなどのフォルト状態が発生した場合には、スイッチングを停止します。

$V_{OUT2}$ ( $V_{INS1/4}$ )は $V_{INS3\_Cn}$ に接続され、これがデュアル25A/30A PMBusチャンネルの入力となります。これについては、[デュアル25A/30Aの動作](#)のセクションで詳しく説明します。二次的なフォルト保護コンパレータが備わっており、過電圧に対応できるよう $V_{OUT2}$ をモニタするために使用できます。これについては、[アプリケーション](#)のセクションで詳しく説明します。LTM4664Aは、定常状態に達した後数ミリ秒以内に変化するような急激な入力電圧変動のある30V～58Vの入力範囲で動作できます。[ウインドウ・コンパレータ](#)のセクションを参照してください。

### INTV<sub>CCS1,2</sub>/EXTV<sub>CCS1,2</sub>の電力

クワッドNチャンネルMOSFETドライバやその他の大半の内部回路の電力は、INTV<sub>CCS<sub>n</sub></sub>ピンから供給されます。通常、図1に示すように、5.5Vの内蔵リニア電圧レギュレータが、 $V_{INS1}$ または $V_{INS2}$ からINTV<sub>CCS1,2</sub>の電力を供給しています。これらのどちらの入力電源も入力電圧が高く、LDOの電圧降下により電力損失が増加します。EXTV<sub>CCS1,2</sub>ピンに電源を外付けすることで5.5Vリニア電圧レギュレータを追加して、EXTV<sub>CCS1,2</sub>ピンからINTV<sub>CCS1,2</sub>の電力を供給することもできます。このより効率的な二次レギュレータを使用するには、 $V_{INS1,2}$ が7Vより高くEXTV<sub>CCS1,2</sub>ピンの電圧が6.5Vより高いことが必要です。EXTV<sub>CCS<sub>n</sub></sub>ピンは40Vを超えることのないようにしてください。図1では、起動後のLDOの電力損失を下げるために、EXTV<sub>CCS1</sub>とEXTV<sub>CCS2</sub>の両方に $V_{OUT2}$ による電源(12V)が接続されています。これらはそれぞれ150mAのピーク電流を供給できます。どのような種類のバルク・コンデンサを使用する場合でも、0.1μFのセラミック・コンデンサをINTV<sub>CCS<sub>n</sub></sub>ピンとGNDピンのすぐ近くに追加することを強く推奨します。MOSFETゲート・ドライバに必要な高過渡電流を供給するには、良好なバイパスが必要です。

## 4:1分圧器動作

高い周波数で駆動されるパワーMOSFETと共にこれらの高入力電圧を使用すると、LTM4664Aの最大ジャンクション温度定格を超えてしまう可能性があります。ゲートの充電電流によって決まる $\text{INTV}_{\text{CCS}n}$ 電流は、 $\text{V}_{\text{INS}n}$ からの5.5Vリニア電圧レギュレータまたは $\text{EXTV}_{\text{CCS}n}$ からのリニア電圧レギュレータによって供給できます。 $\text{EXTV}_{\text{CCS}n}$ ピンの電圧が6.5V未満の場合は、 $\text{V}_{\text{INS}n}$ からのリニア電圧レギュレータが作動します。この場合の内部コントローラの消費電力が最大で、 $\text{V}_{\text{INS}n} \cdot \text{IINTV}_{\text{CCS}n}$ になります。ゲート充電電流は動作周波数によって異なります。そのため、 $\text{EXTV}_{\text{CCS}1,2}$ ピンに電力を供給するには $\text{V}_{\text{OUT}2}$ の電圧を使用することを強く推奨します。

### 起動およびシャットダウン

LTM4664Aの各分圧器ステージは、その $\text{RUNS}$ ピンが1.1V未満にプルダウンされている場合はシャットダウン・モードになります。このモードでは、 $\text{INTV}_{\text{CCS}1,2}$ レギュレータを含むほとんどの内部回路がオフになり、4:1分圧器の消費電流はステージあたり200 $\mu\text{A}$ 未満です。シャットダウン時にはすべてのゲート・ドライバは動的にローに引き下げられ、外部パワーMOSFETをオフにします。 $\text{RUNS}1$ 、 $2$ をリリースすると、1 $\mu\text{A}$ の内部電流によって $\text{RUNS}$ ピンがプルアップされ、コントローラ段がイネーブルされます。 $\text{RUNS}1$ ピンと $\text{RUNS}2$ ピンが1.22Vを超えると、更に5 $\mu\text{A}$ が各ピンから流れます。あるいは、 $\text{RUNS}$ ピンを外部からプルアップするか、またはロジックで直接駆動することもできます。このピンの電圧は6Vの絶対最大定格を超えないようにしてください。 $\text{RUNS}1$ ピンおよび $\text{RUNS}2$ ピンがリリースされ $\text{INTV}_{\text{CCS}1,2}$ の電圧がUVLOを上回ると、該当のステージが起動し $\text{VIN}_n$ および $\text{V}_{\text{OUT}n}$ の電圧を連続的にモニタします。LTM4664A分圧器段がスイッチングを開始するのは、 $\text{V}_{\text{OUT}n}$ の電圧が $\text{V}_{\text{INS}n}$ の電圧の半分に近くなったか、 $\text{V}_{\text{OUT}n}$ と $\text{V}_{\text{INS}n}$ の両方の電圧がGNDに近くなった場合に限ります。分圧器アプリケーションでは、 $\text{V}_{\text{OUT}1,2}$ は $\text{V}_{\text{INS}1,2}$ の電圧の半分にプリバランスされています。LTM4664A分圧器段はコンデンサを使用して様々な初期状態で起動でき、必要に応じてバランス化が実施されます。

### フォルト保護とサーマル・シャットダウン

LTM4664A分圧器段はシステムの電圧、電流、温度をモニタしフォルトを発します。フォルト状態が発生するとステージ1またはステージ2はスイッチングを停止し、 $\overline{\text{FAULT}}$ ピンをプルダウンします。電圧フォルトを解除するには、 $\text{V}_{\text{OUT}n}$ ピンの電圧が $\text{V}_{\text{INS}n}$ の電圧の約半分に設定されたウインドウの範囲内になるか、 $\text{V}_{\text{INS}n}$ の電圧が1Vより低くかつ $\text{V}_{\text{OUT}n}$ の電圧が0.5Vより低くなることが必要です。電流フォルトを解除するには、 $\text{INSNS}^+$ ピンから $\text{INSNS}^-$ ピンへの電圧低下が50mV未満になる必要があります。温度フォルトを解除するには、ICの温度が165°C未満になる必要があります。 $\overline{\text{FAULT}}$ ピンは外付け抵抗により最大60Vまで引き上げることができます。このピンを使用して、フォルト状態の間に入力と出力を分離する切断FETを制御することもできます。[図1](#)のブロック図を参照してください。

### ハイ・サイド電流検出

過電流保護のために、LTM4664Aでは検出抵抗 $\text{R}_{\text{SENSE}}$ を使用して電流をモニタしています。検出抵抗は最上部MOSFET M1のドレインに配置する必要があります。具体的な例については標準的応用例のセクションを参照してください。ほとんどのアプリケーションでは、検出抵抗を流れる電流はパルス電流で、そのピーク値は平均の負荷電流よりも大きいものとなります。 $\text{I}_{\text{SENSE}}^-$ ピンに内蔵された、時定数がスイッチング周波数よりも低いRCフィルタを使用すると、高精度の平均電流保護を設定できます。過電流保護が不要な場合は、 $\text{I}_{\text{SENSE}}^+$ ピンと $\text{I}_{\text{SENSE}}^-$ ピンを短絡し、それらを上側MOSFET M1のドレインに直結します。ステージ1では既に電流フォルトをモニタしているため、これはステージ2で行います。[図1](#)を参照してください。

### 周波数の選択

スイッチング周波数の選択は、効率と部品サイズの間の兼ね合いで決まります。低周波数動作ではMOSFETのスイッチング損失が低下するため効率は増加しますが、低出力リップル電圧と低出力インピーダンスを維持するためには、より大きな容量が必要になります。 $\text{REQS}n$ ピンを使用すると、コントローラの動作周波数を100kHz～1MHzの範囲に設定できます。 $\text{REQS}n$ ピンから高精度の10 $\mu\text{A}$ の電流が流れているため、GNDとの間に1個の抵抗を接続してコ

## 4:1分圧器動作

ントローラのスイッチング周波数を設定できます。FREQ<sub>n</sub>ピンの電圧は抵抗に10 $\mu$ Aの電流を乗じた値です(例えば、FREQ<sub>n</sub>ピンとGNDの間に100kの抵抗がある場合の電圧は1Vです)。FREQ<sub>n</sub>ピンの電圧とスイッチング周波数の関係を示すグラフを以下に示します。最適な効率の場合、ステージ1は100kHz、ステージ2は200kHzで動作します。[図4](#)を参照してください。

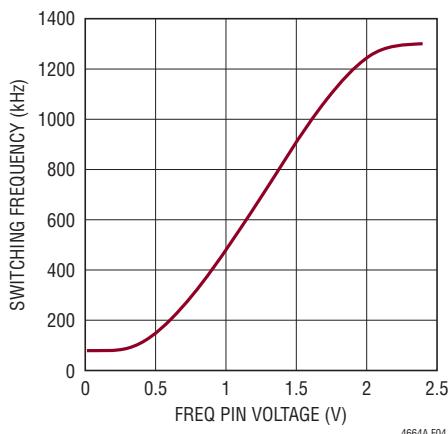


図4. スイッチング周波数とFREQピンの電圧の関係

$$f_{SW}(\text{kHz}) = R_{FREQ}(\text{k}\Omega) \cdot 8 - 317\text{kHz}$$

## パワー・グッドおよびUV(PGOODS<sub>n</sub>ピンおよびUVS<sub>n</sub>ピン)

UVS<sub>n</sub>ピンの電圧が1V未満の場合、PGOODS<sub>n</sub>ピンはローに引き下げられます。また、RUNS<sub>n</sub>ピンがロー、またはLTM4664A分圧器段が起動中の場合にも、PGOODS<sub>n</sub>はローになります。LTM4664Aの分圧器段がスイッチング中でUVS<sub>n</sub>ピンが1Vを超えている場合にのみ、PGOODS<sub>n</sub>ピンはリリースされます。UVS<sub>n</sub>ピンがローになると直ちにPGOODS<sub>n</sub>ピンはパワー・バッドをフラグします。ただし、UVS<sub>n</sub>が1Vを超えている場合は、20 $\mu$ sの内部パワー・グッド・マスクと100mVのヒステリシスがあります。PGOODS<sub>n</sub>ピンは外付け抵抗により、INTV<sub>CC</sub>に引き上げられます。UVS1ピンを使用すると適切なレギュレーションを行うためにV<sub>OUT1</sub>のレベルをモニタできます。また、PGOODS1信号を使用するとステージ2のRUNS2ピンのシーケンスを行うことができます。PGOODS2を使用するとその下段にあるデュアル25A/30Aレギュレータのシーケンスを行うことができます。UVピンを適切に構成して特定のレギュレーション・ポイントを設定すると、出力電圧がその値になった場合にPGOOD<sub>n</sub>がリリースされます。[図1](#)のブロック図を参照してください。

## 追加過電圧保護

OVP\_SET、VOUT2\_SET、OVP\_TRIPの各ピンを使用すると、VOUT2の電圧をモニタして過電圧フォルトを発することができます。これらのピンは[図46](#)の回路と組み合わせて使用し、4:1分圧器のフォルト保護内およびそれを上回る二次OVP保護を提供できます。この機能は、入力パワーをオフにして低電圧の出力を更に保護するために使用できます。

## 4:1分圧器のアプリケーション情報

図1のブロック図に示した代表的なアプリケーションは4:1分圧器回路です。最初のステージの分圧器では、VINS1の入力電圧は最上部のMOSFET M1のドレインに印加され、出力電圧はMOSFET M2のソースおよびMOSFET M3のドレインに接続されたVOUT1ピンに印加されます。出力電圧は、定常状態の場合、入力電圧のおよそ半分になります。2番目のステージの分圧器では、VINS2の入力電圧は最上部のMOSFET M5のドレインに印加され、出力電圧はMOSFET M6のソースおよびMOSFET M7のドレインに接続されたVOUT2ピンに印加されます。これにより4:1分圧器が完成します。

分圧器アプリケーションでは、負荷電流が起動より前に印加された場合、または、重い抵抗性負荷がVOUTnピンに接続されている場合、プリバランス回路の駆動電流が制限されるために分圧器段が起動できない場合があります。

そのため、ステージ2のRUN2ピンのシーケンスを行うためにPGOODS1信号を使用し、デュアル25A/30Aレギュレータを動作させるためにPGOODS2ピンを使用することができます。

### スイッチング前の分圧器プリバランス

分圧器アプリケーションでは、VOUTnの電圧は定常状態において常に概ねVINSn/2になる必要があります。フライング・コンデンサ(CFLYn)とVOUTnのコンデンサの電圧値は互いに非常に近く、かつ、入力電圧の半分です。充電の突入電流は各スイッチング・サイクルの間、最小限に抑えられます。コンデンサ間の電圧差が小さいためです。しかし、起動時やVOUTnのGNDへの短絡などのフォルト状態時には、LTM4664Aコントローラのプリチャージング回路のような特別な充電方法を使用しないと、コンデンサ間の電圧差が大きくなり、充電電流が非常に大きくなり、MOSFETに極めて大きな電流が流れる原因となる可能性があります。M1スイッチとM3スイッチが最初のステージでオンになり、M5とM7が2番目のステージでオンになっている場合、理想的には突入充電電流は次式で表されます。

$$I = \frac{V_{INSn} - V_{CFLYn} - V_{OUTn}}{R_{ONMn} + R_{ONMn}}$$

最初のステージで、M2スイッチとM4スイッチがオンになっているかパワーMOSFETの飽和電流で制限されており、2番目のステージでM6とM8がオンになっている場合は、次式のようになります。

$$I = \frac{V_{CFLYn} - V_{OUTn}}{R_{ONMn} + R_{ONMn}}$$

パワーMOSFETのR<sub>DS(ON)</sub>が非常に低い場合、突入充電電流は容易に数百アンペアに達し、MOSFETの安全動作領域(SOA)を超してしまう場合があります。

LTM4664Aは独自のプリバランス方法を備えており、分圧器アプリケーションでの突入電流を最小限に抑えることができます。LTM4664Aのコントローラはスイッチング前にVOUTnピンの電圧を検出して、その値を内部でVINSn/2と比較します。VOUTnピンの電圧がVINSn/2より大幅に低い場合は、電流源からVOUTnピンに95mAの電流が流れVOUTnピンをプルアップします。VOUTnピンの電圧がVINSn/2を大幅に上回る場合は、別の電流源がVOUTnピンから50mAをシンクし、VOUTnピンをプルダウンします。

VOUTnピンが概ねVINSn/2で事前にプログラムされたウィンドウ内にある場合、どちらの電流源もディスエーブルされ、分圧器ステージはスイッチングを開始します。68のスイッチング・サイクルが経過し、VOUTnピンが依然としてウィンドウ内にあれば、FAULTSnピンがリリースされます。

プリバランス起動機能を備えた4:1分圧器のために、LTM4664Aでは、VOUTn(出力)では無負荷電流あるいは負荷の非常に小さい電流(50mA未満)を前提としています。それ以外の場合、VOUTnがVINSn/2に達することができず、LTM4664Aが起動することはありません。この無負荷状態は、PGOODnピンを後段の電気的負荷のイネーブル・ピンに接続することで実現できます。抵抗性負荷のように負荷がオフに制御できない場合、標準的応用例に示すように、起動時に負荷をVOUTnから切り離すための切断されたFETが必要です。入力電源は30V～58Vの範囲にわたり動作できますが、電源の変動はスイッチング周波数よりはるかに緩やかにする必要があります。また、HYS\_PRGMSnピンで設定されたヒステリシスを超えてはなりません。電圧変動が大きくて高速の場合、4:1分圧器はプリバランス・フェーズになります。通常、フロント・エンドの回路ブレーカがメイン入力電力

## 4:1分圧器のアプリケーション情報

のレート変化とスルーレートを制御し、この問題を回避します。入力電源の変化が4:1分圧器の動作周波数よりはるかに緩やかである限り、レギュレータはプリバランスを必要とせずバランスを実現することができます。

### 過電流保護

LTM4664Aの4:1分圧器には、高電圧側に配置された検出抵抗を使用する過電流保護機能があります。高精度のレールtoレール・コンパレータが、検出抵抗にケルビン接続されたINSNSSn<sup>+</sup>ピンとINSNSSn<sup>-</sup>ピンの電圧差をモニタします。INSNSSn<sup>+</sup>ピンの電圧がINSNSSn<sup>-</sup>ピンの電圧よりも50mV高い場合、過電流フォルトがトリガされ、FAULTSnピンがグラウンドにプルダウンされます。同時に、分圧器段はスイッチングを停止し、タイマーのピン設定に基づき再試行モードを開始します。TIMERSnピンの電圧が4Vに達し、検出抵抗の両端の電圧が50mV未満になると、過電流フォルトはクリアされます。

フライング・コンデンサの充放電の間、検出抵抗を流れる電流はパルス電流です。そのため、負荷が重い場合は電圧が50mVの閾値を超える場合があります。突入電流によって過電流保護が誤ってトリガされることのないようにするために、INSNSSn<sup>+</sup>ピンとINSNSSn<sup>-</sup>ピンにRCフィルタが必要です。このRCフィルタの時定数はスイッチング周期より長くする必要があります。ほとんどのアプリケーションでは通常、100Ωと0.1μFのフィルタが適しており、このフィルタがLTM4664Aに内蔵されています。電流制限値は、異なる検出抵抗値を選択することで変えることができます。例えば、10mΩの検出抵抗を用いると、電流制限値は理論上50mV/10mΩ = 5Aとなります。スイッチング・リップルがあるため、実際の電流制限値は計算値よりも必ず小さくなります。実際の回路では、0.1μF/100Ωのフィルタと200kHzのスイッチング周波数を用いた場合、電流制限値は約4.2Aです。過電流保護を使用しない場合は、INSNSSn<sup>+</sup>ピンとINSNSSn<sup>-</sup>ピンを互いに短絡し、それらを図1のステージ2に示すように、上側MOSFETのドレインに接続します。ステージ1で電流制限が既に行われているため、通常ステージ2では電流制限は不要です。また、デュアル25A/30Aレギュレータにも過電流保護があり、本データシートで後述します。

### ウィンドウ・コンパレータのプログラミング

通常動作時は、VOUT<sub>n</sub>の電圧は常にVINS<sub>n</sub>の電圧のおよそ半分であることが必要です。フローティング・ウィンドウ・コンパレータはVOUT<sub>n</sub>ピンの電圧をモニタし、それをVINS<sub>n</sub>/2と比較します。ウィンドウのヒステリシス電圧はプログラム可能で、これはHYS\_PRGM<sub>n</sub>ピンの電圧と等しくなります。HYS\_PRGM<sub>n</sub>ピンからは10μAの高精度電流が流れます。HYS\_PRGM<sub>n</sub>ピンとGNDの間に1個の抵抗を接続することでHYS\_PRGM<sub>n</sub>ピンの電圧が設定されます。この電圧値は抵抗値に10μAの電流値を乗じた値に等しくなります（例えば、HYS\_PRGM<sub>n</sub>ピンとGNDの間の抵抗が100kの場合、電圧は1V）。HYS\_PRGM<sub>n</sub>ピンに100kの抵抗を接続した場合、VINS<sub>n</sub>/2の電圧は起動時および通常動作時は（VOUT<sub>n</sub> ± 1V）のウィンドウ内に収まる必要があります。そうでない場合、フォルトがトリガされ、LTM4664Aの分圧器段はスイッチングを停止します。

ウィンドウのヒステリシス電圧は、HYS\_PRGM<sub>n</sub>ピンの抵抗値を変えることで、0.3V～2.4Vの範囲で直線的にプログラミングできます。HYS\_PRGM<sub>n</sub>ピンをINTV<sub>CC</sub>に接続すると、デフォルトの0.8Vのヒステリシス・ウィンドウが内部で適用されます。ヒステリシス・ウィンドウの電圧は、VOUT<sub>n</sub>ピンの電圧リップルと最大負荷状態での電圧低下に耐えられるだけの大きさにプログラムする必要があります。図5を参照してください。小さな内蔵RCフィルタをこれらの2つのピンに使用すると、スイッチング周波数より高い周波数のノイズを除去できます。

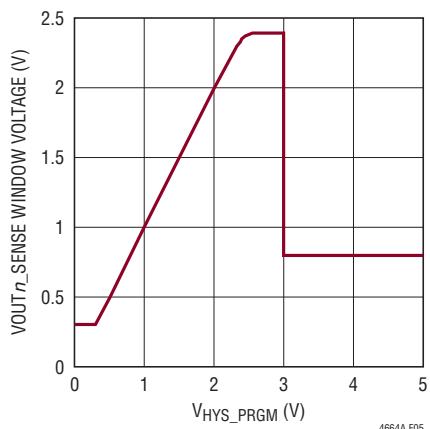


図5. HYS\_PRGMピンの電圧と  
VOUT<sub>n</sub>\_SENSE ウィンドウ・コンパレータの電圧の関係

## 4:1分圧器のアプリケーション情報

### 有効オープン・ループ出力抵抗と負荷レギュレーション

LTM4664Aの分圧器段は、クローズドループ帰還システムを使用して出力電圧をレギュレーションするわけではありません。しかし、一定量のフライング・コンデンサと高スイッチング周波数で動作する場合、出力抵抗が小さいため、出力電圧は負荷条件の影響を受けません。分圧器回路の等価回路を図6に示します。

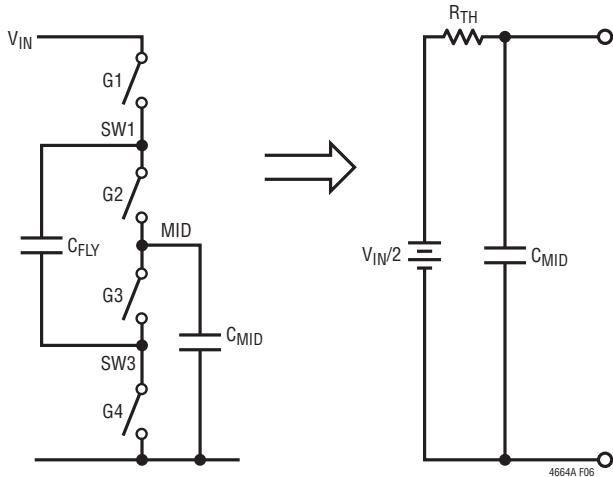


図6.

デューティ・サイクルが約50%の場合、次式が成り立ちます。

$$R_{OUT} = \frac{1}{4f_S C_{FLY} \left( \frac{1}{1 + e^{-\frac{4f_S R_{DS(ON)} C_{FLY}}{}} \right)}$$

ここで、

$f_S$ はスイッチング周波数、

$C_{FLY}$ はフライング・コンデンサの容量、

$R_{DS(ON)}$ はMOSFET1個のオン抵抗です。

スイッチング周波数が低い場合、 $R_{TH} = 1/(4f_S C_{FLY})$ となります。周波数が増加するにつれ、 $R_{TH}$ は最終的に $2R_{DS(ON)}$ に近付きます。高出力のアプリケーションでは、一定水準の負荷レギュレーションと効率を維持するため、スイッチング周波数を概ね $1/(16C_{FLY} R_{DS(ON)})$ 以上に設定することが推奨されます。重負荷条件では、出力電圧は $V_{INS_n}/2$ よりも $R_{TH} \cdot$

$I_{LOAD}$ だけ低下します。多くのアプリケーションでは、多層セラミックコンデンサ(MLCC)がフライング・コンデンサとして選択されます。MLCCコンデンサの電圧係数は、コンデンサの種類やサイズによって異なります。通常、サイズの大きなX7R MLCCコンデンサの方が、電圧係数の点でX5Rより優れています。それでも、DCバイアス電圧が高い場合、容量は20%~30%低下します。スイッチド・キャパシタ回路の出力抵抗を見積る際には、容量のディレーティングを考慮する必要があります。

### 低電圧ロックアウト

LTM4664Aの分圧器段には高精度のUVLOコンパレータがあり、 $INTV_{CCS_n}$ の電圧を継続的にモニタして、ゲート駆動電圧が適切であることを確認します。 $INTV_{CCS_n}$ が4.9V未満になるとスイッチング動作は停止します。 $INTV_{CCS_n}$ に擾乱がある場合の振動を抑えるため、UVLOコンパレータには200mVの高精度のヒステリシスがあります。低電圧状態を検知するもう1つの方法は、入力電源をモニタすることです。RUNピンには1.22Vの高精度ターンオン・リファレンスがあるため、この $V_{INS_n}$ に接続した抵抗分圧器を使って、入力電圧の電圧が十分に高くなったときにステージをオンにできます。RUNS<sub>n</sub>ピンの電圧が1.22Vを超えると、更に5μAの電流がRUNピンから流れます。RUNS<sub>n</sub>コンパレータのヒステリシスは、抵抗分圧器の値を調整することでプログラムできます。

### フォルト応答とタイミングのプログラミング

フォルト状態の間、LTM4664Aの分圧器段はスイッチングを停止し、 $FAULTS_n$ ピンをローにプルダウンします。 $TIMERS_n$ ピンとGNDの間に接続された容量によって、フォルト状態が解消された場合に起動するための再試行時間が設定されます。フォルト状態時の $TIMERS_n$ ピンの代表的な波形を図7に示します。

$FAULTS_n$ ピンがローに引き下げられると、3.5μAのプルアップ電流がTIMERピンから流れ、 $TIMERS_n$ のコンデンサの充電を開始します。 $TIMERS_n$ ピンの電圧が0.5Vを超えるとプルアップ電流は7μAに増加し、 $TIMERS_n$ ピンの電圧が1.2Vを超えると3.5μAに戻ります。フォルト状態が解消された場合、または、 $TIMERS_n$ ピンの電圧が4Vを超えた場合は常に、 $TIMERS_n$ ピンが強力にプルダウンされます。 $TIMERS_n$ ピンの電圧が0.5V~1.2Vの場合、内蔵のプリバ

## 4:1分圧器のアプリケーション情報

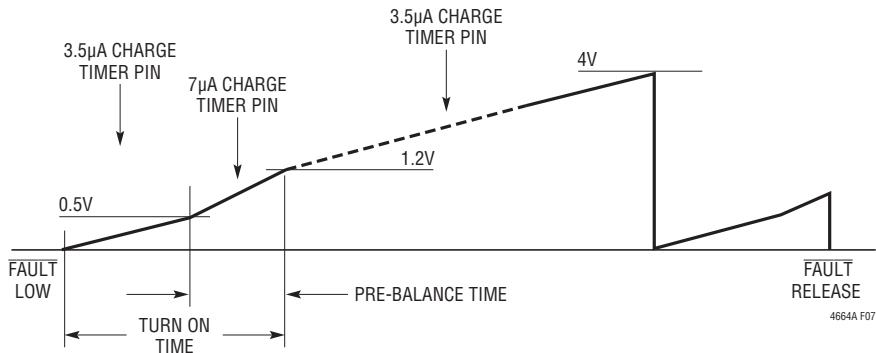


図7. フォルトまたは起動時のタイマーの動作

ランス回路が  $V_{OUTn}$  ピンとの間で電流をソースまたはシンクし、95mA/50mA の能力で  $V_{OUTn}$  ピンを  $V_{INSn}/2$  にレギュレーションします。プリバランス時間は、 $T_{PRE-BALANCE} = C_{TIMER} \cdot 0.7V/7\mu A$  と計算できます。したがって、プリバランス時間は  $100ms/\mu F$  となります(例えば  $C_{TIMER}$  が  $0.1\mu F$  の場合、プリバランス時間は  $10ms$ )。分圧器アプリケーションでは、フライング・コンデンサ  $C_{FLYn}$  と  $V_{OUTn}$  のコンデンサが非常に大きく、かつ入力電圧が高い場合、一定の  $C_{TIMER}$  で  $V_{OUTn}$  ピンを  $V_{INSn}/2$  にプリバランスさせるには数倍のプリバランス時間が必要な場合があります。起動時間は長くなることが予想されます。初期状態がゼロの場合、コンデンサの充電時間  $t_{charge}$  は次式から概算できます。

$$\tau_{Charge} = (C_{OUT} + C_{FLY}) \cdot (V_{IN}/2 / 93mA)$$

コンデンサのおおよその値は電圧バイアスと温度で決まる値であることを念頭に置くと、この情報はコンデンサのデータシートのグラフから得ることができます。

### 入出力コンデンサとフライング・コンデンサの選択

高出力スイッチド・キャパシタ・アプリケーションでは、大きなAC電流がフライング・コンデンサと入出力コンデンサを流れます。高出力スイッチド・キャパシタ・アプリケーションには低ESRのセラミック・コンデンサを使用することを強く推奨します。

最大RMSコンデンサ電流が仕様範囲内にあることを確認してください。あるいは、これより定格の高いコンデンサを使用することが望まれます。多くの場合、コンデンサ・メーカーはリップル電流定格をわずか2000時間の寿命時間によって規定しています。そのため、コンデンサを更にディレーティングすることが賢明です。

### 設計例

LTM4664A分圧器段を使用した72Wの4:1分圧器の設計例として、ステージ1に、 $V_{INS1} = 48V$ (公称値)、 $V_{INS1} = 60V$ (最大値)、 $V_{OUT1} = 24V$ (公称値)、 $I_{OUT1} = 3A$ (最大値)を仮定します。高出力高電圧アプリケーションでは、スイッチング損失を抑えるため、常に低スイッチング周波数(例えば  $100kHz$ )から開始します。ステージ1のスイッチング周波数を  $100kHz$  に設定するには、 $36.5k$  の  $1\%$  抵抗を  $FREQS1$  ピンとグラウンドの間に接続します。効率と電力密度のトレードオフを考慮して、 $C_{FLY1}$  の電圧リップルを出力電圧の  $2\%$  となるように設定することが良い開始点となります。 $C_{FLY1}$  は次式に基づいて計算できます。

$$I_{OUT1(MAX)} = 3A$$

$$C_{FLY} = \frac{I_{OUT1(MAX)}}{2 \cdot f_{SW} \cdot V_{CFLY1(RIPPLE)}}$$

$$\sim 31\mu F = \frac{3A}{2 \cdot 100kHz \cdot 0.48V}$$

バイアス電圧が  $24VDC$  の場合のセラミック・コンデンサのディレーティングを考慮し、8個の  $10\mu F/X7R/50V$  セラミック・コンデンサをフライング・コンデンサとして並列に配置します。

72Wの4:1分圧器の設計例として、ステージ2には、 $V_{INS2} = 24V$ (公称値)、 $V_{IN} = 30V$ (最大値)、 $V_{OUT2} = 12V$ (公称値)、 $I_{OUT2} = 6A$ (最大値)を仮定します。ステージ2では、スイッチング損失を抑えるために  $200kHz$  のスイッチング周波数から開始します。スイッチング周波数を  $200kHz$  に設定するには、 $60.4k$  の  $1\%$  抵抗を  $FREQS2$  ピンとグラウンドの間に接続します。効率と電力密度のトレードオフを考慮して、 $C_{FLY2}$

## 4:1分圧器のアプリケーション情報

の電圧リップルを出力電圧の2%となるように設定するこ  
とが良い開始点となります。CFLY2は次式に基づいて計算でき  
ます。

$$I_{OUT2(MAX)} = 6A$$

$$C_{FLY} = \frac{I_{OUT2(MAX)}}{2 \cdot f_{SW} \cdot V_{CFLY2(RIPPLE)}}$$

$$\sim 62\mu F = \frac{6A}{2 \cdot 200kHz \cdot 0.24V}$$

バイアス電圧が12VDCの場合のセラミック・コンデンサの  
ディレーティングを考慮し、8個の10μF/X7R/50Vセラミック・  
コンデンサをフライング・コンデンサとして並列に配置しま  
す。

24Vおよび12V DCのバイアス電圧でのセラミック・コンデン  
サのディレーティングを考慮してください。

最も厳しいケースでは、RMS電流が最大出力電流より40%  
大きくなる場合があります。そのため、各コンデンサの最も厳  
しいケースのRMSは次式から推定できます。

$$I_{RMS1(MAX)} = \frac{I_{OUT1(MAX)} \cdot 140\%}{N},$$

$$N = \# \text{ of } C_{FLY1} \text{ capacitors in parallel in stage1}$$

$$0.525A = \frac{3A \cdot 1.4}{8}$$

Each capacitor is rated for 2A IRMS, no issue

$$I_{RMS2(MAX)} = \frac{I_{OUT2(MAX)} \cdot 140\%}{N},$$

$$N = \# \text{ of } C_{FLY1} \text{ capacitors in parallel in stage1}$$

$$1.05A = \frac{6A \cdot 1.4}{8}$$

出力コンデンサの選択はフライング・コンデンサの選択と同  
様です。コンデンサの出力が大きいと出力電圧リップルは小  
さくなります。出力コンデンサの電流はCFLY RMS電流の  
1/3未満であるため、出力コンデンサはフライング・コンデン  
サよりかなり小さくできます。出力コンデンサの一部は入力  
と出力の間に接続することで、入力コンデンサとしても機能  
させることができます。ただし、これらのコンデンサの電圧定  
格は、出力電圧ではなく入力電圧に基づいて選択する必要  
があります。

### 4:1分圧器に使用するコンデンサ

CAPACITOR VENDOR	VALUE (μF)	VOLTAGE (V)	PART NUMBER
Murata	10	50	GRM32ER71H106KA12
TDK	10	50	C3225X7R1H106M250AC
Murata	22	25	GRM32ER71G226KE15L
Taiyo Yuden	22	25	TMK325BJ226MMHT

## デュアル25A/30A PSMの動作

LTM4664Aのパワー・システム・マネージメント(PSM)には、設定自由度が高いデュアル25A/30A出力のスタンダードアロン非絶縁型スイッチング・モード降圧DC/DC電源が内蔵されています。この電源には、ECC機能を備えたEEPROM NVM(不揮発性メモリ)と、400kHzのSCLバス速度に対応できるI<sup>2</sup>CベースのPMBus/SMBus 2線式シリアル通信インターフェースが備わっています。いくつかの入力コンデンサと出力コンデンサ、およびプルアップ抵抗を外付けすることによって、2つの出力電圧(V<sub>OUTC0</sub>とV<sub>OUTC1</sub>、合わせてV<sub>OUTn</sub>と表記)をレギュレーションできます。入出力電圧と入出力電流のリードバック遠隔測定データおよびモジュール温度が、内蔵の16ビットADC(A/Dコンバータ)によって絶えず周期的にデジタル化されます。多くのフォルト閾値とフォルト応答はカスタマイズ可能です。フォルト発生時にデータを自動的にEEPROMに保存することができるので、得られたフォルト・ログを後にI<sup>2</sup>C経由で読み出し、分析に使うことができます。ブロック図については図2を参照してください。

### PSMセクションの概要、主な機能

主な機能を以下に示します。

- 専用のパワー・グッド・インジケータ
- 入力電流とチップ電流の直接検出
- プログラマブルなループ補償パラメータ
- T<sub>INIT</sub>起動時間:30ms
- PWM同期回路(詳細については、[スイッチング周波数と位相](#)のセクションを参照)
- MFR\_ADC\_CONTROLにより、1つのパラメータの高速ADCサンプリング(8ms)に対応(詳細についてはPMBusコマンドを参照)
- 両チャンネル(V<sub>OUT0</sub>/V<sub>OUT1</sub>)の完全差動出力検出、どちらも1.5Vまでプログラム可能
- EXTV<sub>CC</sub>によるEEPROMの起動とプログラム
- 最大入力電圧:18V
- ΔV<sub>BE</sub>による温度検出
- SYNC競合回路(詳細については周波数と位相のセクションを参照)
- フォルト・ログ
- プログラマブルな出力電圧

- プログラマブルな入力電圧オン/オフ閾値電圧
- プログラマブルな電流制限(チャンネルごと)
- プログラマブルなスイッチング周波数
- プログラマブルなOV/UV閾値電圧
- プログラマブルなON/OFF遅延時間
- プログラマブルな出力立上がり/立下がり時間
- 同期PolyPhase動作用フェーズ・ロック・ループ(2、3、4、または6フェーズ)
- ECC付き不揮発性設定メモリ
- 重要な動作パラメータのための外付け設定抵抗(オプション)
- 複数のコントローラを同期するためのタイム・ベース・インターフェース(オプション)
- 内部設定保護用のWPピン
- ユーザ設定後はスタンダードアロンで動作
- PMBus、バージョン1.2、400kHz対応のインターフェース

PMBusインターフェースを介し、システム動作中に以下を含む重要なパワー・マネージメント・データへアクセスできます。

- 内部コントローラの温度
- 内部パワー・チャンネルの温度の平均出力電流
- 平均出力電圧
- 平均入力電圧
- 平均入力電流
- V<sub>IN</sub>からの平均チップ入力電流
- ラッチ状態および非ラッチ状態の個々のフォルトおよび警告のステータスを設定可能

個々のチャンネルへのアクセスは、PAGEコマンド(つまりPAGE 0またはPAGE 1)を使いPMBusを介して行います。

フォルト・レポート動作とシャットダウン動作は自由に設定できます。2つのFAULT\_C0とFAULT\_C1が個別に出力され、どちらも個別にマスクできます。

## デュアル25A/30A PSMの動作

ALERTおよびPGOOD\_C0/PGOOD\_C1の各機能用に3つの専用ピンが備わっています。また、シャットダウン動作でもすべての�オルトを個別にマスクすることができ、非ラッチ・モード(ヒップ・モード)またはラッチ・モードのどちらでも動作させることができます。

個々のステータス・コマンドを使用すれば、シリアル・バスを介した�オルト・レポートによって具体的な�オルト・イベントを確認できます。�オルトまたは警告の検出には以下が含まれます。

- 出力低電圧／過電圧
- 入力低電圧／過電圧
- 入力および出力過電流
- 内部過熱
- 通信、メモリ、またはロジック(CML)�オルト

### ECC機能付きEEPROM

LTM4664A PSMデュアル25A/30AレギュレータにはECC(誤り訂正符号)機能付きEEPROMが内蔵され、ユーザ構成の設定値や�オルト・ログ情報を保管できます。EEPROMの書換え回数、データ保持期間、一括書き込み動作時間は、電気的特性のセクションと絶対最大定格のセクションで仕様規定されています。T<sub>J</sub> = 85°Cを超える温度でも書き込みは可能ですが、電気的特性は確保されずEEPROMも劣化します。読み出し動作については、-40°C～125°Cの温度範囲内であればEEPROMが劣化することはありませんが、85°Cを超える温度でEEPROMへの書き込みを行うとデータ保持特性が低下します。�オルト・ログ機能は、高温時に発生するシステムの問題をデバッギングする際に有用ですが、書き込み先はEEPROMの�オルト・ログ位置に限られます。これらのレジスタへの書き込みを85°Cを超える温度で行った場合でも、その頻度がそれほど高くなれば、�オルト・ログのデータ保持特性の劣化はわずかで、この機能の有用性が失われることはあります。

ダイ温度が85°Cを超えた場合は、EEPROMへの書き込みを行わないことを推奨します。ダイ温度が130°Cを超えると、LTM4664AのPSM(以下LTM4664A PSMと表記)はEEPROMへの書き込み動作をディスエーブルします。ダイ温度が125°C未満に低下すると、すべてのEEPROM書き込み動作が再びイネーブルされます(ダイ温度が内部過熱�オルト・リミットの160°Cを超えた場合、コントローラは10°Cのヒステリシスを設けた上ですべてのスイッチングもディスエーブルします)。

125°Cを超える温度でのEEPROM保持期間の劣化の程度は、次式を使って無次元の加速係数を計算することにより、推定できます。

$$AF = e^{\left[ \left( \frac{Ea}{k} \right) \cdot \left( \frac{1}{T_{USE} + 273} - \frac{1}{T_{STRESS} + 273} \right) \right]}$$

ここで、

AF = 加速係数

Ea = 活性化エネルギー = 1.4eV

K = 8.617 • 10<sup>-5</sup> eV/K

T<sub>USE</sub> = 125°C(仕様に規定されたジャンクション温度)

T<sub>STRESS</sub> = 実際のジャンクション温度(°C)

例: 例えば、135°Cのジャンクション温度で10時間動作させた場合のデータ保持期間への影響は、次のように計算できます。

$$T_{STRESS} = 130°C$$

$$T_{USE} = 125°C$$

$$AF = e^{[(1.4/8.617 \cdot 10^{-5}) \cdot (1/398 - 1/403)]} = 16.6$$

125°Cでの等価動作時間は16.6時間になります。

したがって、130°Cのジャンクション温度で10時間動作させた場合、EEPROMの総データ保持期間は16.6時間短くなります。125°Cの最大ジャンクション温度におけるEEPROMの総データ保持期間の定格値は87,600時間で、それと比較すると、この過負荷状態による影響はごくわずかです。

内蔵EEPROM全体の完全性は、パワーオン・リセット後やRESTORE\_USER\_ALLコマンドの実行後など、メモリのデータを読み込むごとにCRCを計算することによってチェックされます。CRCエラーが発生するとSTATUS\_BYTEコマンドとSTATUS\_WORDコマンドのCMLビットがセットされ、更にSTATUS\_MFR\_SPECIFICコマンドのEEPROM CRC Errorビットがセットされて、ALERTピンとRUNピンがローになります(PWMチャンネルはオフ)。この時点でデバイスは特別なアドレス0x7Cだけで応答しますが、このアドレスは無効なCRCが検出されたときだけアクティブになります。デバイスは、グローバル・アドレス0x5Aと0x5Bでも応答しますが、CRCに関する問題からの回復時にこれらのアドレスを使用することは推奨できません。無効なCRCをレポートしているデバイスのいづれかのPWMチャンネルに関連する電源レールはすべて、その問題が解決されるまでディスエーブルのままにしておく必要があります。LTM4664A PSMもサポートしているEEPROMの一括プログラミングを含め、効率的なシステム内EEPROMのプログラミングの詳細については、[ア](#)

## デュアル25A/30A PSMの動作

プリケーション情報のセクションを参照するか、アナログ・デバイセズへお問い合わせください。

LTM4664A PSMはデュアル固定周波数電流モード制御降圧レギュレータ(チャンネル0およびチャンネル1)、その内蔵パワーMOSFETは高速スイッチングが可能です。NVMの出荷時デフォルト・スイッチング周波数はSYNCに350kHzのクロックを使用しており、レギュレータのスイッチング周波数は、この周波数と同期します。チャンネル間のデフォルトの位相インターリーブ角は180°です。FSWPH\_CFGのピンストラップ抵抗がSYNCクロックの周波数(スイッチング周波数)を設定し、更にSYNC信号の立下がりエッジを基準にしてチャンネル間の互いのチャンネル位相関係を設定します(スイッチング周波数と位相角割り当ての最も可能性の高い組み合わせは、抵抗によるピンのプログラミングで決定できます。表3を参照してください。抵抗とピンの接続(ストラップ)では行えない設定は、LTM4664A PSMのNVMを設定することによって行います)。FSWPH\_CFGのピンストラップ抵抗でLTM4664A PSMのチャンネルの位相関係を設定した場合、そのモジュールがSYNCクロックを駆動することはありません。この場合、SYNCは完全な高インピーダンス入力になり、チャンネルのスイッチング周波数は外部で生成されたクロックによって供給されるSYNCか、VDD33にプルアップ抵抗が接続された他のLTM4664Aによって供給されるSYNCに同期されます。スイッチング周波数と位相関係はI<sup>2</sup>Cインターフェースを介して変更できますが、変更できるのはスイッチング動作がオフのとき、つまりモジュールがいずれの出力のレギュレーションも行っていないときに限られます。詳細についてはデュアル25A/30A PSMのアプリケーション情報のセクションを参照してください。

チャンネル0からチャンネル1までのアナログ帰還ループ補償はプログラム可能ですが、実際にこれを行うには、COMP\_C0a、1aとSGNDの間、およびCOMP\_C0b、1bとSGNDの間にコンデンサを接続します。COMP\_C0b、1bピンは高周波でゲインをロールオフするためのピンであり、範囲をプログラムできるg<sub>m</sub>アンプ出力です。また、COMP\_C0a、1aピンは抵抗の範囲がプログラム可能である他に、SGNDとの間にコンデンサを置くことで周波数補償を設定することができます。プログラマブル・ループ補償のセクションを参照してください。LTM4664Aデュアル25A/30Aレギュレータのモジュールは、オールセラミックMLCCを含む様々な出力コンデンサを使用することで、十分にマージンを持たせた安定性と良好なトランジェント性能を実現します。多くの一般的動作条件に推奨される入力および出力コンデンサと、プログラマブルな補償設定に関するガイダンスを表12に示します。アナログ・デバイセズのLTpowerCADツールは、トランジェント

解析や安定性解析に利用できます。また、経験豊富なユーザーであれば、このツールでモジュールの帰還ループ補償パラメータを調整することも可能です。

### パワーアップと初期化

LTM4664Aのデュアル25A/30Aレギュレータは、スタンドアロンの電源シーケンシングと、制御されたターンオンおよびターンオフ動作を行えるように設計されています。4.5V～16Vの範囲のシングル入力電源によって動作し、3つの内蔵リニア電圧レギュレータが2.5V、3.3V、5.5Vの内部電圧を生成します。コントローラの設定は内部閾値ベースのUVLOによって初期化されます。この場合、V<sub>IN</sub>を約4Vにする必要があり、5.5V、3.3V、2.5Vのリニアレギュレータはレギュレーション電圧値の約20%以内でなくてはなりません。電源の他に、PMBusのRESTORE\_USER\_ALLコマンドまたはMFR\_RESETコマンドでもデバイスを初期化できます。

EXTVCCピンは外部レギュレータで駆動され、V<sub>INS3</sub>が高い場合に回路の効率を向上し、電力損失を抑えることができます。EXTVCCピンによってINTVCC LDOを作動させるには、予めEXTVCCピンが約4.7Vを超える、なおかつV<sub>INS3</sub>が約7Vを超えていなければなりません。アプリケーションの消費電力を抑えるために、EXTVCCピンにスイッチング・レギュレータで電力を供給することができます。

初期化時には、外付けの設定抵抗が識別されるかNVMの内容がコントローラのコマンドに読み込まれ、駆動系はオフに維持されます。RUN\_Cn、FAULT\_Cn、およびPGOOD\_Cnはローに保持されます。LTM4664Aのデュアル25A/30Aレギュレータは表1から表5までの内容を使い、抵抗によって定義されるパラメータを決定します。詳細については、抵抗設定のセクションを参照してください。これらの抵抗設定ピンが制御するのは、コントローラの一部のプリセット値だけです。残りの値は出荷時にNVMにプログラムされているか、ユーザがNVMにプログラムします。

設定抵抗が挿入されていない場合、またはRCONFIG無視ビット(MFR\_CONFIG\_ALL設定コマンドのビット6)がアサートされている場合、LTM4664A PSMはNVMの内容だけを使ってDC/DC特性を決定します。ピンがオープン状態の場合を除き、パワーアップ時またはリセット時に読み出されたASEL値の値は常に有効です。ASELは下位4ビットを設定し、上位ビットはNVMによって設定されます。詳細は、デュアル25A/30A PSMのアプリケーション情報のセクションを参照してください。

## デュアル25A/30A PSMの動作

デバイスの初期化が完了すると、もう1つのコンパレータがV<sub>INS3</sub>をモニタします。出力電源のシーケンシングを開始するには、VIN\_ONの閾値を超えている必要があります。V<sub>IN</sub>が初めて印加されてからデバイスがTON\_DELAYタイマーを初期化して始動させるまでに通常は70msかかり、電圧と電流のリードバックには更に0ms～90msかかることがあります。

### ソフトスタート

以下に示す起動シーケンシングの方式は時間基準です。デバイスは、ソフトスタート前に動作状態になっている必要があります。4:1分圧器のステージ2は、UV<sub>S2</sub>で設定されたプログラム値が定義するレギュレーション値に達し、FAULT<sub>n</sub>がリリースされると、RUN\_C0とRUN\_C1をリリースします。RUN\_CnピンがLTM4664A PSMによってリリースされるのは、デバイスが初期化されV<sub>INS3</sub>がVIN\_ON閾値を超えた後です。アプリケーションで複数のLTM4664A PSMが使われている場合は、すべてのデバイスが初期化され、そのV<sub>INS3</sub>がVIN\_ONの閾値を超えるまで、各デバイスはそのRUN\_Cnピンをローに保持します。SHARE\_CLKピンは、信号に接続されているすべてのデバイスが確実に同じタイム・ベースを使用するようにします。SHARE\_CLKピンは、V<sub>INS3</sub>が印加されてからデバイスの初期化が完了するまでローに保持されます。SHARE\_CLKがローの場合は、LTM4664A PSMをターンオフに設定する(またはオフのままにする)ことができます(MFR\_CHAN\_CONFIGのビット2を1に設定)。これにより、基板の制約によってRUN\_Cnピンを互いに接続できない場合でも、多数のPSMデバイスを同期させることができます。一般に、チップ間の同期に注意を払う必要がある場合は、すべてのRUN\_Cnピンを互いに接続するだけでなく、SHARE\_CLKピンもすべて互いに接続し、10kの抵抗でV<sub>DD33</sub>にプルアップするのが最善の方法です。これにより、すべてのデバイスがシーケンシングを同時に開始し、なおかつ同じタイム・ベースを使うことができます。

RUN\_Cnピンのリリース後、一定の出力電圧レギュレーション状態に入る前に、LTM4664AのPSMは各25A/30Aの各出力に対し単調な初期ランプ、つまりソフトスタートを実行します。ソフトスタートでは、負荷電圧を能動的にレギュレーションしながら、デジタル処理によって対象電圧を0Vから指定電圧設定値まで増加させます。(パワーアップと初期化の完了後に) LTM4664Aのデュアル25A/30Aレギュレータを起動するよう指定されると、コントローラはユーザ指定のターンオン遅延(TON\_DELAY)だけ待機してから、この出力電圧ランプを開始します。この電圧ランプの立ち上がり時間はTON\_RISEコマンドを使ってプログラムでき、起動時の電

圧ランプに伴う突入電流を最小限に抑えることができます。ソフトスタート機能は、TON\_RISEの値を0.25ms未満に設定することでディスエーブルできます。LTM4664AのPWM\_Cnは、TON\_RISE動作時には常に不連続モードを使用します。不連続モードでは、インダクタに逆電流が流れていることが検出されると直ちに下側MOSFETがオフになります。これにより、プリバイアスされた負荷でレギュレータを起動することができます。TON\_MAX\_FAULT\_LIMITの時間が経過すると、デバイスは連続モードに遷移します(そのようにプログラムされている場合)。TON\_MAX\_FAULT\_LIMITをゼロに設定すると時間制限は存在しなくなり、デバイスは、TON\_RISEが終了してV<sub>OUT</sub>がVOUT\_UV\_FAULT\_LIMITを超える、更にIOUT\_OCが存在しなくなると、指定された導通モードに遷移します。ただし、TON\_MAX\_FAULT\_LIMITの値を0に設定することは推奨しません。

### 時間基準のシーケンシング

出力のオンとオフのシーケンシングを行うデフォルトのモードは、時間基準です。各出力がイネーブルされるのは、RUN\_Cnピンがハイになる、PMBusコマンドによってターンオンされる、またはV<sub>IN</sub>が事前にプログラムされた電圧を超える、のいずれかのイベントに続いて、TON\_DELAYの時間が経過した後になります。オフ・シーケンシングも同様の方法で処理されます。適切なシーケンシングを行うために、すべてのICのSHARE\_CLKピンとRUN\_Cnピンを互いに接続してください。何らかの理由でRUN\_Cnピンを互いに接続できない場合は、MFR\_CHAN\_CONFIGのビット2を1にセットします。このビットをセットした場合、電源出力を開始する前にSHARE\_CLK\_ピンにクロックを入力する必要があります。RUN\_Cnピンをローにすると、LTM4664A PSMはMFR\_RESTART\_DELAYが経過するまでこのピンをローに保持します。MFR\_RESTART\_DELAYの最小値はTOFF\_DELAY + TOFF\_FALL + 136msです。この遅延によって、すべてのレールが正しくシーケンシングされます。この遅延はLTM4664A PSM内部で計算され、これより短い遅延では処理は行われません。ただし、デバイスではこれより長い値に指定されたMFR\_RESTART\_DELAYを使用することができます。最大許容値は65.52秒です。

### 電圧基準のシーケンシング

シーケンスは電圧基準で行うこともできます。図8に示すように、各出力がUV閾値を超えるとPGOOD\_Cnピンがアサートされます。1つのLTM4664A PSMチャンネルのPGOOD\_Cnピンから、シーケンス内の次のLTM4664A PSMチャンネルのRUN\_Cnピンへと順次電力を供給することができ、複

## デュアル25A/30A PSMの動作

数のLTM4664A間でも可能です。PGOOD\_Cnには60μsのフィルタが内蔵されています。V<sub>OUT</sub>の電圧がUV閾値の前後で長時間増減を繰り返すと、PGOOD\_Cnの出力が何度も切り替わることがあります。この問題を最小限に抑えるには、TON\_RISE時間を100ms未満に設定します。

一連のレールにフォルトが検出されると、フォルトが発生したレールと下流側のレールだけがオフになります。フォルトが発生したレールの上流側にある一連のデバイスのレールは、コマンドによってオフにしない限り、オンのままになります。

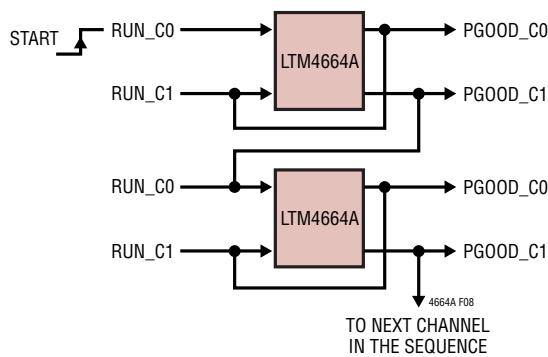


図8. イベント(電圧)基準のシーケンシング

### シャットダウン

LTM4664A PSMレギュレータは2つのシャットダウン・モードをサポートしています。1つめのモードはクローズドループ・シャットダウン応答で、ユーザが定義するターンオフ遅延(TOFF\_DELAY)とランプ・ダウン・レート(TOFF\_FALL)を使用します。コントローラは、TOFF\_FALLの間この動作モードを維持します。もう1つのモードは不連続導通モードで、コントローラは負荷からの電流を流さず、立下がり時間はTOFF\_FALLではなく出力容量と負荷電流によって設定されます。

シャットダウンは以下の状態に応答する形で行われます。すなわち、フォルト状態またはSHARE\_CLKが失われた状態(MFR\_CHAN\_CONFIGのビット2が1に設定されている場合)、またはV<sub>IN</sub>がVIN\_OFF閾値未満に低下した状態またはFAULTが外部的にローにされた状態(MFR\_FAULT\_RESPONSEが禁止に設定されている場合)です。これらの状態では、負荷へのエネルギー供給ができるだけ早く停止するために電力段がディスエーブルされます。シャットダウン状態へは、ソフトスタート状態またはアクティブ・レギュレーション状態から入ったり、手動操作で入ったりすることができます。

フォルトに応答する方法には、再試行モードとラッチ・オフ・モードの2つがあります。再試行モードでは、コントローラが、プログラム可能な遅延時間(MFR\_RETRY\_DELAY)内にシャットダウンして非アクティブ状態に入ることでフォルトに応答します。出力をディスエーブルすればシャットダウンの原因となったフォルトが解消される場合は、この遅延が自動再試行に関連するデューティ・サイクルを最小限に抑えます。再試行遅延時間は、MFR\_RETRY\_DELAYコマンドにより指定された時間、またはレギュレーションされた出力がプログラム値の12.5%未満に減衰するのに必要な時間のうち、どちらか長い方によって決まります。同じFAULT\_Cnピンを使って複数の出力を制御する場合は、フォルトが発生した出力の減衰時間が再試行遅延を決定します。出力の自然減衰時間が長すぎる場合は、MFR\_CHAN\_CONFIGのビット0をアサートすることによってMFR\_RETRY\_DELAYコマンドの電圧条件をなくすことができます。また、ラッチ・オフ・モードはフォルト発生後にコントローラがラッチ・オフ状態のままになることを意味します。これを解除するには、RUN\_Cnを切り替えたりデバイスを一度オフにしてからオンにするよう指示したりといった、手動による操作が必要です。

### 軽負荷電流動作

LTM4664A PSMレギュレータには、高効率の不連続導通モードと強制連続導通モードという2つの動作モードがあります。モード選択はMFR\_PWM\_MODEコマンドを使って行います(起動時のモードは常に不連続導通モードで、強制連続モードはデフォルトの実行モードです)。

コントローラが不連続動作でイネーブルされている場合、インダクタ電流を反転させることはできません。インダクタ電流がゼロになる直前に逆電流コンパレータの出力が下側MOSFETをオフにして、インダクタ電流が反転して負になるのを防ぎます。

強制連続動作の場合、軽負荷時または大きなトランジエント状態時にはインダクタ電流を反転させることができます。インダクタのピーク電流はCOMP\_Cnピンの電圧だけで決まります。このモードでは、軽負荷時の効率が不連続モード動作の場合より低下します。連続モードは出力リップルが小さくオーディオ回路との干渉も少なくなります。ただし、インダクタ電流が反転して入力電源の電圧を上昇させることができます。VIN\_OV\_FAULT\_LIMITはこれを検出して、フォルトの原因となるチャンネルをオフにすることができます。しかし、このフォルトはADCの読み出しに基づいており、検出までに最大でt<sub>CONVERT</sub>の時間を要することができます。入力電

## デュアル25A/30A PSMの動作

源の電圧上昇が懸念される場合は、デバイスを不連続導通モードに維持してください。

デバイスが不連続モード動作に設定されている場合は、インダクタの平均電流が増加するのに合わせて、コントローラが不連続モードから連続モードへ自動的に動作を変更します。

### スイッチング周波数と位相

PWM\_C1 のスイッチング周波数は、内部発振器または外付けのタイム・ベースを使って設定できます。内部フェーズ・ロック・ループ(PLL)は、内部クロックを使用するか外部クロックを使用するかに関わらず、適切な位相関係を維持しながら、PWM制御をこのタイミング・リファレンスに同期させます。また、表3に概要を示すように、PMBusコマンド、NVM設定、または外付け設定抵抗を通じて他のデバイスにマスター・クロックを供給するようデバイスを設定することもできます。

クロック・マスターとして指定されたLTM4664A PSMデバイスは、選択されたレートと500nsのパルス幅でそのオープンドレインSYNCピンを駆動します。この場合は、SYNCとV<sub>DD33</sub>の間に外付けのプルアップ抵抗が必要です。SYNCに接続されている1つのデバイスだけがピンを駆動するように指定してください。その他のLTM4664A PSMデバイスは、プログラムされたSYNC周波数の80%よりも外部SYNC周波数の方が高い限り、自動的に外部SYNC入力に戻り、デバイス自体のSYNCをディスエーブルします。外部SYNC入力のデュエティ・サイクルは20%～80%としてください。

その後に外部クロック信号が失われても、LTM4664A PSMデバイスは、SYNCを駆動するよう設定されているかどうかに関わらず、デバイス自体の内部発振器を使ってPWM動作を継続できます。

また、MFR\_CONFIG\_ALLのビット4を設定することにより、常に外部発振器を使ってPWM動作を行うようにプログラムすることも可能です。SYNCドライバ回路のステータスは、MFR\_PADSのビット10によって示されます。

MFR\_PWM\_CONFIGコマンドを使用すれば、各チャンネルの位相を設定できます。表3に概要を示すように、EEPROMまたは外部設定抵抗から必要な位相を設定することも可能です。指定される位相は、SYNCの立下がりエッジと、PWMラッチを設定して上側パワー・スイッチをオンにする内部クロック・エッジとの関係です。PWM制御ピンには新たに小さい伝播遅延も生じます。FREQUENCY\_SWITCHコマンドと

MFR\_PWM\_CONFIGコマンドをLTM4664A PSMに書き込むには、両方のPSMチャンネルを事前にオフにしておく必要があります。

位相関係と周波数を変更することによって、様々なアプリケーション・オプションが可能です。また、複数のLTM4664A PSMチャンネルを同期させてPolyPhase配列を実現することができます。この場合は位相を360/n度で区切る必要があります。ここで、nは出力電圧レールを駆動する位相の数です。

### PWMループ補償

LTM4664A PSMの内部PWMループ補償抵抗R<sub>COMPn</sub>は、MFR\_PWM\_COMPコマンドのビット[4:0]を使って調整できます。

LTM4664A PSMチャンネルにあるPWMエラー・アンプのトランスコンダクタンス(g<sub>m</sub>)は、MFR\_PWM\_COMPコマンドのビット[7:5]を使って調整できます。これら2つのループ補償パラメータは、デバイスの動作中にプログラムできます。詳細については、デュアル25A/30A PSMのアプリケーション情報のセクションにあるプログラマブル・ループ補償の説明を参照してください。

### 出力電圧の検出

LTM4664AはどちらのPSMチャンネルにも差動アンプを内蔵しており、V<sup>+</sup>ピンとV<sup>-</sup>ピンの間の負荷電圧をリモート検出することができます。また、遠隔測定ADCも完全差動で、両方のチャンネルのV<sub>OSNS<sup>+</sup>\_Cn</sub>とV<sub>OSNS<sup>-</sup>\_Cn</sub>間の電圧を、それぞれV<sup>+</sup>ピンとV<sup>-</sup>ピンで測定します。最大許容電圧は1.5Vですが、LTM4664Aの設計は1.8Vに制限されています。

### INTV<sub>CC</sub> / EXTV<sub>CC</sub> 電源

内蔵MOSFETのドライバ、およびその他ほとんどの内部回路の電力は、INTV<sub>CC</sub>ピンから供給されます。EXTV<sub>CC</sub>ピンがGNDに短絡されているか4.7V未満の電圧に接続されている場合、内蔵の5.5Vリニア電圧レギュレータがV<sub>INS3</sub>からINTV<sub>CC</sub>に電力を供給します。EXTV<sub>CC</sub>の出力が約4.7Vを超える、V<sub>INS3\_C1</sub>が7.0Vより高い場合は、5.5Vレギュレータがオフになって内部スイッチがオンになり、EXTV<sub>CC</sub>がINTV<sub>CC</sub>に接続されます。EXTV<sub>CC</sub>を使うと、スイッチング・レギュレータの出力などの高効率外部電源からINTV<sub>CC</sub>の電力を得ることができます。EXTV<sub>CC</sub>は、V<sub>INS3</sub>がない場合でも内蔵の3.3Vリニア電圧レギュレータに電力を供給できま

## デュアル25A/30A PSMの動作

す。このため、メイン電源からの供給がなくてもLTM4664A PSMを初期化してプログラムすることができます。

INTV<sub>CC</sub>レギュレータへの電力はV<sub>INS3\_C1</sub>ピンから供給され、ICで消費される電力はV<sub>INS3\_C1</sub> • I<sub>INTV<sub>CC</sub></sub>に等しくなります。ゲート充電電流は動作周波数によって異なります。INTV<sub>CC</sub>レギュレータは最大100mAを供給でき、LTM4664A PSMのINTV<sub>CC</sub>電流の代表値は約50mAです。12Vの入力電圧は内部コントローラの両端で7Vの電圧降下に相当し、50mAを乗じると350mWの電力損失になります。この損失は、5Vのバイアスを外部からEXTV<sub>CC</sub>ピンに供給することでなくすることができます。

LTM4664A PSMのINTV<sub>CC</sub>は外部電源に接続しないでください。接続すると、INTV<sub>CC</sub>が外部電源の電圧を上げようとして電流リミットに達し、ダイ温度が大幅に上昇するおそれがあります。

### 出力電流検出と1mΩ未満のDCRによる電流検出

LTM4664A PSMは抵抗が1mΩ未満のインダクタを使用する独自の電流検出技術を採用しており、優れたS/N比を実現しながら、電流モード動作時に非常に小さい信号を検出します。これにより、1mΩ未満の内部インダクタを重負荷アプリケーションに使用して、高い変換効率を実現することができます。また、MFR\_PWM\_MODE[7]を使用して、高電流レンジおよび低電流レンジの電流制限閾値を正確に設定できます。低電流レンジ設定MFR\_PWM\_MODE[7] = 0を使用してください(41ページ参照)。

内部DCR検出回路とその電流リミットの計算は、室温におけるインダクタのDCRに基づいて行います。インダクタのDCRの温度係数は大きく、約3900ppm/°Cです。このインダクタ温度係数はMFR\_IOUT\_CAL\_GAIN\_TCレジスタに書き込まれます。外部温度はインダクタの近くで検出し、内部電流制限回路を調整して、温度に影響されることのない、基本的に一定の電流制限を維持するために使用します。検出された電流は、LTM4664A PSMの遠隔測定ADCによってデジタル化されます。このADCは入力電圧範囲が±128mV、ノイズ・フロアが7μVRMS、ピークtoピーク・ノイズが約46.5μVです。LTM4664A PSMは、IOUT\_CAL\_GAINコマンドに格納されたDCR値と、MFR\_IOUT\_CAL\_GAIN\_TCコマンド

に格納された温度係数を使ってインダクタ電流を計算します。得られる電流値はREAD\_IOUTコマンドによって返されます。

### 入力電流の検出

LTM4664Aの25A/30Aの2つの電力段が消費する合計入力電流を検出するために、電源電圧とV<sub>INS3</sub>バスの間に検出抵抗が配置されています。この検出抵抗にはI<sub>IN</sub><sup>+</sup>ピンとI<sub>IN</sub><sup>-</sup>ピンが接続されています。フィルタ処理された電圧は内部のハイ・サイド電流検出アンプによって増幅され、LTM4664AのPSM遠隔測定ADCによってデジタル化されます。入力電流検出アンプには3つのゲイン設定値(2×、4×、8×)があり、これはMFR\_PWM\_CONFIGコマンドのビット[6:5]によって設定します。これら3つのゲイン設定値に対応する最大入力検出電圧は、それぞれ50mV、20mV、5mVです。LTM4664A PSMは、IIN\_CAL\_GAINコマンドに格納された内部R<sub>SENSE</sub>の値を使用して入力電流を計算します。これにより得られる電力段の測定電流は、READ\_IINコマンドによって返されます。

LTM4664Aは、1Ωの抵抗を使用して、LTM4664A PSMコントローラが消費するチップ電源電流を測定します。この値はMFR\_READ\_ICHPコマンドによって返されます。デバイスの電流は、MFR\_RVINコマンドに格納された値(1Ω)を使って計算します。詳細は、[デュアル25A/30A PSMのアプリケーション情報](#)のセクションにある入力電流検出アンプのサブセクション参照してください。

### PolyPhase負荷分担

必要なピンをバスに接続することにより、複数のLTM4664Aを並べてバランスの取れた負荷分担ソリューションを実現できます。図48に、負荷分担に必要な4相設計の分担接続を示します。

外部発振器を接続しない場合は、いずれか1つのLTM4664AのPSMチャンネルのSYNCピンだけをイネーブルします。他については、MFR\_CONFIG\_ALLのビット4を使って、SYNCをディスエーブルするようプログラムします。外部発振器が接続されている場合は、SYNCピンをイネーブル

## デュアル25A/30A PSMの動作

ルにしたチップが外部クロックの存在を検出して、その出力をディスエーブルします。

複数チャンネルの場合、すべての  $V_{OSNS}^+_{-}C_n$  ピンを互いに接続する必要があります。 $V_{OSNS}^-_{-}C_n$  ピン、 $C_{OMP\_na}$  ピン、 $C_{OMP\_nb}$  ピンも同様です。PolyPhase アプリケーションの場合を除き、 $MFR\_CONFIG\_ALL$  のビット[4]はアサートしないでください。

これらのデバイスでは、 $SYNC$ 、 $SHARE\_CLK$ 、 $\overline{FAULT}_{Cn}$ 、 $\overline{ALERT}$  の各ピンを共有する必要があります。 $SYNC$ 、 $\overline{FAULT}_{Cn}$ 、 $SHARE\_CLK$ 、 $\overline{ALERT}$  ではプルアップ抵抗を必ず使用してください。

### 外部／内部温度の検出

温度は、チャンネル0では  $TSNS\_C0b$  ピン、チャンネル1では  $TSNS\_C1b$  ピンの内部でダイオード接続されたPNPトランジスタを使って測定されます。各  $TSNS\_Cnb$  ピンはそれぞれの  $TSNS\_Cna$  ピンに接続する必要があります。これらのリターンは LTM4664A PSM の  $SGND\_C0\_C1$  ピンに直接接続されます。ダイオードには2種類の異なる電流が流れ(公称  $2\mu A$  と  $32\mu A$ )、温度は、16ビットの内部モニタADCによって測定される  $\Delta V_{BE}$  の値から計算されます(図2のブロック図を参照)。

LTM4664A PSM チャンネルは  $\Delta V_{BE}$  による温度検出だけを行うので、 $MFR\_PWM\_MODE$  のビット[5]は指定済みです。

### RCONFIG(抵抗設定)ピン

入力ピンは6個あり、これらのピン間に1%抵抗を使用することで重要な動作パラメータを選択します。ピンは、 $ASEL$ 、 $FSWPH\_CFG$ 、 $VOUTC0\_CFG$ 、 $VOUTC1\_CFG$ 、 $VTRIMC0\_CFG$ 、 $VTRIMC1\_CFG$  です。これらのピンがフロート状態になっている場合は、対応するNVMコマンドに格納された値が使われます。 $MFR\_CONFIG\_ALL$  設定コマンドのビット6がNVMでアサートされた場合、パワーアップ時には抵抗入力が無視されます。ただし  $ASEL$  は例外で、これは常に有効なものとして扱われます。抵抗設定ピンの測定が行われるのは、パワーアップ・リセット時か、 $MFR\_RESET$  コマンドまたは  $RESTORE\_USER\_ALL$  コマンドの実行後に限られます。

$VOUTn\_CFG$  ピンの設定については表1を参照してください。これらのピンは、LTM4664Aの  $VOUTC0$  と  $VOUTC1$  の出力電圧の粗設定を行います。これらのピンがオープン状態の場合は、NVMから  $VOUT\_COMMAND$  コマンドがロードされます。電圧設定ピンが接続されている場合を除き、デ

フォルト設定ではスイッチャがオフになります。出力電圧の微調整には表2の  $VTRIMn\_CFG$  ピンを使用します。両方を組み合わせることによって、複数の異なる出力電圧が得られます。

$RCONFIG$  ピンを使って出力電圧を決める場合は、以下のパラメータを出力電圧のパーセント値として設定します。

- $VOUT\_OV\_FAULT\_LIMIT$  .....+10%
- $VOUT\_OV\_WARN\_LIMIT$  .....+7.5%
- $VOUT\_MAX$  .....+7.5%
- $VOUT\_MARGIN\_HIGH$  .....+5%
- $VOUT\_MARGIN\_LOW$  .....-5%
- $VOUT\_UV\_FAULT\_LIMIT$  .....-7%

$FSWPH\_CFG$  ピンの設定については表3を参照してください。このピンは、各チャンネルのスイッチング周波数と位相を選択します。2つのチャンネルと  $SYNC$  ピンの位相関係は表3に示されています。外部クロックと同期するには、デバイスを外部クロック・モードにする必要があります( $SYNC$  出力はディスエーブルされますが、周波数は公称値に設定されます)。外部クロックが入力されていない場合、デバイスはプログラムされた周波数のクロックを使用します。マルチフェーズ・アプリケーションでチップ間の  $SYNC$  信号が失われた場合は、それらのデバイスが同じ周波数にプログラムされて調整されていたとしても、設計どおりの位相では動作しません。

これにより出力のリップル電圧が増加することがあり、場合によっては望ましくない動作が生じる可能性があります。外部  $SYNC$  信号が内部で生成されて、外部  $SYNC$  選択されていない場合は、 $MFR\_PADS$  のビット10がアサートされます。周波数が選択されておらず、外部  $SYNC$  周波数が存在しない場合は、 $PLL\_FAULT$  が発生します。パワーアップ時に有効な同期信号がない場合でも、 $PLL\_FAULT$  による  $\overline{ALERT}$  を発生させたくない場合は、 $PLL\_FAULT$  の  $\overline{ALERT}$  マスクを書き込む必要があります。詳細には、 $SMBALERT\_MASK$  の説明を参照してください。複数デバイス間で  $SYNC$  ピンを接続する場合は、 $MFR\_CONFIG\_ALL[4]=1$  を使っていなければ1つのデバイスの  $SYNC$  ピンだけをイネーブルし、それ以外のすべてのデバイスでは  $MFR\_CONFIG\_ALL[4]=0$  を使って  $SYNC$  ピンをディスエーブルに設定します。

$ASEL$  ピンの設定については表4を参照してください。 $ASEL$  は LTM4664A PSM のスレーブ・アドレスを選択します。詳細については表5を参照してください。

## デュアル25A/30A PSMの動作

注: PMBusの仕様に従い、ピンでプログラムしたパラメータはデジタル・インターフェースからのコマンドでオーバーライドできます。ただしASELは例外で、これは常に有効なものとして扱われます。0x5Aまたは0x5Bはグローバル・アドレスです。これらのアドレスにはすべてのデバイスが応答するので、デバイス・アドレスには使用しないでください。

表1. LTM4664AのPSM出力電圧のVOUT<sub>n</sub>\_CFGピンストラップ参照表。粗設定(MFR\_CONFIG\_ALL[6] = 1bの場合是非対応)

R <sub>VOUT<sub>n</sub>_CFG</sub> TOP (kΩ)	R <sub>VOUT<sub>n</sub>_CFG</sub> * BOT (kΩ)	V <sub>OUT<sub>n</sub></sub> (V) SETTING COARSE	MFR_PWM MODEn[1] BIT
14.3	Open	NVM	NVM
14.3	32.4	NVM	NVM
14.3	22.6	3.3	0
14.3	18.0	3.1	0
14.3	15.4	2.9	0
14.3	12.7	2.7	0
14.3	10.7	2.5	0, if V <sub>TRIMn</sub> > 0mV 1, if V <sub>TRIMn</sub> ≤ 0mV
14.3	9.09	2.3	1
14.3	7.68	2.1	1
14.3	6.34	1.9	1
14.3	5.23	1.7	1
14.3	4.22	1.5	1
14.3	3.24	1.3	1
14.3	2.43	1.1	1
14.3	1.65	0.9	1
14.3	0.787	0.7	1
14.3	0	0.5	1

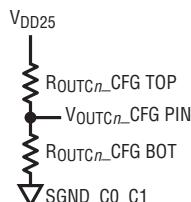
\*表示されているR<sub>VOUT<sub>n</sub>\_CFG</sub>の値は公称値です。R<sub>VOUT<sub>n</sub>\_CFG</sub>には、その抵抗値が常に表の値の3%以内となるようなものを市販の抵抗から選択してください。抵抗の初期許容誤差、T.C.R.と抵抗の動作温度、ハンダ処理熱/IRリフロー、および抵抗の寿命期間全般にわたる耐久性を考慮してください。また、熱衝撃/サイクル、湿気(湿度)、その他の要因(具体的なアプリケーションにより異なります)も、時間の経過と共にR<sub>VOUT<sub>n</sub>\_CFG</sub>の値に影響する可能性があります。抵抗とピンの接続(ストラップ)による設定が、SV<sub>IN</sub>のパワーアップごと、あるいはMFR\_RESETやRESTORE\_USER\_ALLの実行ごとに予想どおりの結果をもたらすようにするには、製品の全寿命期間にわたってこれらすべての影響を考慮する必要があります。

表2. LTM4664AのPSM出力電圧のVTRIM<sub>n</sub>\_CFGピンストラップ参照表。微調整設定(MFR\_CONFIG\_ALL[6] = 1bの場合是非対応)

R <sub>VTRIM<sub>n</sub>_CFG</sub> * BOT (kΩ)	V <sub>TRIM</sub> (mV) FINE ADJUSTMENT TO V <sub>OUT<sub>n</sub></sub> SETTING WHEN RESPECTIVE	R <sub>VTRIM<sub>n</sub>_CFG</sub> TOP (kΩ)
Open	0	14.3
32.4	99	14.3
22.6	86.625	14.3
18.0	74.25	14.3
15.4	61.875	14.3
12.7	49.5	14.3
10.7	37.125	14.3
9.09	24.75	14.3
7.68	12.375	14.3
6.34	-12.375	14.3
5.23	-24.75	14.3
4.22	-37.125	14.3
3.24	-49.5	14.3
2.43	-61.875	14.3
1.65	-74.25	14.3
0.787	-86.625	14.3
0	-99	14.3

\*表示されているR<sub>VTRIM<sub>n</sub>\_CFG</sub>の値は公称値です。R<sub>VTRIM<sub>n</sub>\_CFG</sub>には、その抵抗値が常に表の値の3%以内となるようなものを市販の抵抗から選択してください。抵抗の初期許容誤差、T.C.R.と抵抗の動作温度、ハンダ処理熱/IRリフロー、および抵抗の寿命期間全般にわたる耐久性を考慮してください。また、熱衝撃/サイクル、湿気(湿度)、その他の要因(具体的なアプリケーションにより異なります)も、時間の経過と共にR<sub>VTRIM<sub>n</sub>\_CFG</sub>の値に影響する可能性があります。抵抗とピンの接続(ストラップ)による設定が、SV<sub>IN</sub>のパワーアップごと、あるいはMFR\_RESETやRESTORE\_USER\_ALLの実行ごとに予想どおりの結果をもたらすようにするには、製品の全寿命期間にわたってこれらすべての影響を考慮する必要があります。

例:



## デュアル25A/30A PSMの動作

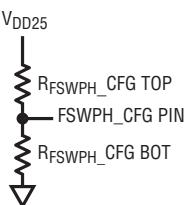
表3. LTM4664AのPSMスイッチング周波数およびチャンネル位相インターリープ角を設定するためのR<sub>FSWPH\_CFG</sub>とR<sub>FSWPH\_CFG</sub>の値

R <sub>FSWPH_CFG</sub> TOP (kΩ)	R <sub>FSWPH_CFG</sub> BOT (kΩ)	SWITCHING FREQUENCY (kHz)	θ <sub>SYNC</sub> TO 0°	θ <sub>SYNC</sub> TO 180°	bits [2:0] of MFR_PWM_CONFIG	bit [4] of MFR_CONFIG_ALL
14.3	Open	NVM; LTM4664A PSM Default = 500	NVM; LTM4664A Default = 0°	NVM; LTM4664A PSM Default = 180°	NVM; LTM4664A PSM Default = 000b	NVM; LTM4664A PSM Default = 0b
14.3	32.4	250	0°	180°	000b	0b
14.3	22.6	350	0°	180°	000b	0b
14.3	18.0	425	0°	180°	000b	0b
14.3	15.4	575	0°	180°	000b	0b
14.3	12.7	650	0°	180°	000b	0b
14.3	10.7	750	0°	180°	000b	0b
14.3	7.68	500	120°	240°	100b	0b
14.3	6.34	500	90°	270°	001b	0b
14.3	5.23	External**	0°	240°	010b	1b
14.3	4.22	External**	0°	120°	011b	1b
14.3	3.24	External**	60°	240°	101b	1b
14.3	2.43	External**	120°	300°	110b	1b
14.3	1.65	External**	90°	270°	001b	1b
14.3	0.787	External**	0°	180°	000b	1b
14.3	0	External**	120°	240°	100b	1b

\*表示されているR<sub>FSWPH\_CFG</sub>の値は公称値です。R<sub>FSWPH\_CFG</sub>には、その抵抗値が常に表の値の3%以内となるものを市販の抵抗から選択してください。抵抗の初期許容誤差、T.C.R.と抵抗の動作温度、ハンダ処理熱／IRリフロー、および抵抗の寿命期間全般にわたる耐久性を考慮してください。また、熱衝撃／サイクル、湿気(湿度)、その他の要因(具体的なアプリケーションにより異なります)も、時間の経過と共にR<sub>FSWPH\_CFG</sub>の値に影響する可能性があります。抵抗とピンの接続(ストラップ)による設定が、SV<sub>IN</sub>のパワーアップごと、あるいはMFR\_RESETやRESTORE\_USER\_ALLの実行ごとに予想どおりの結果をもたらすようにするには、製品の全寿命期間にわたってこれらすべての影響を考慮する必要があります。

\*\*外部設定はFREQUENCY\_SWITCH(レジスタ0x33)の値を0x0000に設定することに相当します。デバイスは、そのスイッチング周波数をSYNCピンに入力されているクロックの周波数に同期させます(MFR\_CONFIG\_ALL[4] = 1bの場合)。

例：



## デュアル25A/30A PSMの動作

表4. LTM4664AのPSMスレーブ・アドレス設定のためのASELピンストラップ参照表(MFR\_CONFIG\_ALL[6]の設定に関わらず使用可能)

RASEL* (kΩ)	SLAVE ADDRESS
Open	MFR_ADDRESS[6:0]_R/W
32.4	MFR_ADDRESS[6:4]_1111_R/W
22.6	MFR_ADDRESS[6:4]_1110_R/W
18.0	MFR_ADDRESS[6:4]_1101_R/W
15.4	MFR_ADDRESS[6:4]_1100_R/W
12.7	MFR_ADDRESS[6:4]_1011_R/W
10.7	MFR_ADDRESS[6:4]_1010_R/W
9.09	MFR_ADDRESS[6:4]_1001_R/W
7.68	MFR_ADDRESS[6:4]_1000_R/W
6.34	MFR_ADDRESS[6:4]_0111_R/W
5.23	MFR_ADDRESS[6:4]_0110_R/W
4.22	MFR_ADDRESS[6:4]_0101_R/W
3.24	MFR_ADDRESS[6:4]_0100_R/W
2.43	MFR_ADDRESS[6:4]_0011_R/W
1.65	MFR_ADDRESS[6:4]_0010_R/W
0.787	MFR_ADDRESS[6:4]_0001_R/W
0	MFR_ADDRESS[6:4]_0000_R/W

ここで、

R/W = 制御バイトの読み出し／書き込みビット

特に指定のない限り、仕様に記載されているすべてのPMBusデバイス・アドレスは7ビット幅です。

注：LTM4664A PSMは、NVMまたはASELの抵抗設定値に関わらずスレーブ・アドレス0x5Aと0x5Bには常に応答します。

\*ここで示すR<sub>CFG</sub>値は公称値です。R<sub>CFG</sub>には、その抵抗値が常に表の値の3%以内となるようなものを市販の抵抗から選択してください。抵抗の初期許容誤差、T.C.R.と抵抗の動作温度、ハンダ処理熱／IRリフロー、および抵抗の寿命期間全般にわたる耐久性を考慮してください。また、熱衝撃サイクル、湿気(湿度)、その他の要因(具体的なアプリケーションにより異なります)も、時間の経過と共にR<sub>CFG</sub>の値に影響する可能性があります。抵抗とピンの接続(ストラップ)による設定が、SV<sub>IN</sub>のパワーアップごと、あるいはMFR\_RESETやRESTORE\_USER\_ALLの実行ごとに予想どおりの結果をもたらすようにするには、製品の全寿命期間にわたってこれらすべての影響を考慮する必要があります。

例：

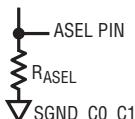


表5.7 ビットおよび8ビット・アドレス指定で表したLTM4664A PSMのMFR\_ADDRESSコマンドの例

DESCRIPTION	HEX DEVICE ADDRESS		BIT								R/W
	7-BIT	8-BIT	7	6	5	4	3	2	1	0	
Rail <sup>4</sup>	0x5A	0xB4	0	1	0	1	1	0	1	0	0
Global <sup>4</sup>	0x5B	0xB6	0	1	0	1	1	0	1	1	0
Default	0x4F	0x9E	0	1	0	0	1	1	1	1	0
Example 1	0x40	0x80	0	1	0	0	0	0	0	0	0
Example 2	0x41	0x82	0	1	0	0	0	0	0	1	0
Disabled <sup>2,3</sup>			1	0	0	0	0	0	0	0	0

注1. この表はMFR\_RAIL\_ADDRESSnコマンドには使用できますが、MFR\_ADDRESSコマンドには使用できません。

注2. あるコマンドに無効な値があってもそのデバイスはディスエーブルされず、グローバル・アドレスがディスエーブルされることもありません。

注3. あるコマンドに無効な値があっても、それによってそのデバイスが他のコマンドで指定されたデバイス・アドレスに応答できなくなることはありません。

注4. 値0x00、0x0C(7ビット)、0x5A(7ビット)、0x5B(7ビット)、または0x7C(7ビット)をMFR\_CHANNEL\_ADDRESSnコマンドまたはMFR\_RAIL\_ADDRESSnコマンドに書き込むことは推奨しません。

### フォルトの検出と処理

フォルトおよび警告のレポートと処理のための様々なメカニズムを利用できます。フォルトおよび警告の検出機能は以下のとおりです。

- 入力OV  $\overline{\text{FAULT}}$  保護およびUV警告
- 平均入力OC警告
- 出力OV/UVフォルトに対する保護および警告による保護
- 出力OCフォルトに対する保護および警告による保護
- 内部制御ダイと内部モジュールの過熱フォルトに対する保護および警告による保護
- 内部低温フォルトに対する保護および警告による保護
- CML フォルト(通信、メモリまたはロジック)
- 双方向  $\overline{\text{FAULT}}_Cn$  ピンを介した外部フォルト検出

以上に加えて、LTM4664A PSMは、 $\overline{\text{FAULT}}_n$  応答伝搬コマンドのMFR\_FAULT\_PROPAGATEを使って、フォルト・インジケータの任意の組み合わせを、それぞれの  $\overline{\text{FAULT}}_Cn$  ピンに対応付けることができます。 $\overline{\text{FAULT}}_Cn$  ピンは、外部クローバー・デバイスのドライバ、過熱アラート、過電圧アラートとして使用するか、マイクロコントローラにフォルト・コマンドへのポーリングを開始させるための割込みに使用するのが一般的です。その他にも、 $\overline{\text{FAULT}}_Cn$  ピンは、直ちに応答す

## デュアル25A/30A PSMの動作

ることが要求されるコントローラの下流側で、外部フォルトを検出するための入力として使用することもできます。

フォルト・イベントや警告イベントが発生すると、それらのイベントがSMBALERT\_MASKによってマスクされない限り、必ずALERTピンがローにアサートされます。このピンは、以下のいずれかの動作が実行されるまでローにアサートされたままになります。すなわち、CLEAR\_FAULTSコマンドを発行する、フォルト・ビットに1を書き込む、バイアス電源を一度オフにして再度オンにする、MFR\_RESETコマンドを発行する、RUNピンのオフ／オンを切り替える、PMBusを介してデバイスのオフ／オンを指定する、またはARAコマンド動作を実行する、のいずれかです。MFR\_FAULT\_PROPAGATEコマンドは、フォルト検出時にFAULT\_Cnピンをローにするかどうかを決定します。

出力および入力フォルト・イベントの処理は、表3～表17に規定されているように、対応するフォルト応答バイトによって制御されます。これらのタイプのフォルトによるシャットダウンからの回復は、自律型またはラッチ型のどちらかとすることができます。自律型の回復ではフォルトがラッチされないので、再試行間隔経過後にフォルトが解消されている場合は、新しいソフトスタートが試みられます。

フォルトが解消されていない場合、コントローラは再試行を繰り返します。再試行間隔はMFR\_RETRY\_DELAYコマンドによって指定され、フォルト状態自体が破壊的な影響を及ぼすものでない場合に、電源の入れ直しを繰り返すことによってレギュレータ部品が損傷してしまうのを防止します。MFR\_RETRY\_DELAYは120msより長くなければなりませんが、83.88秒を超える値にすることはできません。

### ステータス・レジスタとALERTのマスキング

PMBusコマンドによってアクセス可能なLTM4664A PSMの内部ステータス・レジスタの概要を図9に示します。これらには、様々なフォルト、警告、その他の重要な動作状態の表示が含まれています。ここに示すように、STATUS\_BYTEコマンドとSTATUS\_WORDコマンドは他のステータス・レジスタのおおまかな内容も示します。特定の情報についてはPMBusコマンドの概要のセクションを参照してください。

このSTATUS\_BYTEのNONE OF THE ABOVEビットは、STATUS\_WORDの最上位ニブルのビットも1つ以上設定されていることを示します。

一般に、STATUS\_xレジスタのいずれかのビットがアサートされると、ALERTピンもローになります。ALERTは、一度セットされると、次のいずれかの状態になるまでローのままになります。

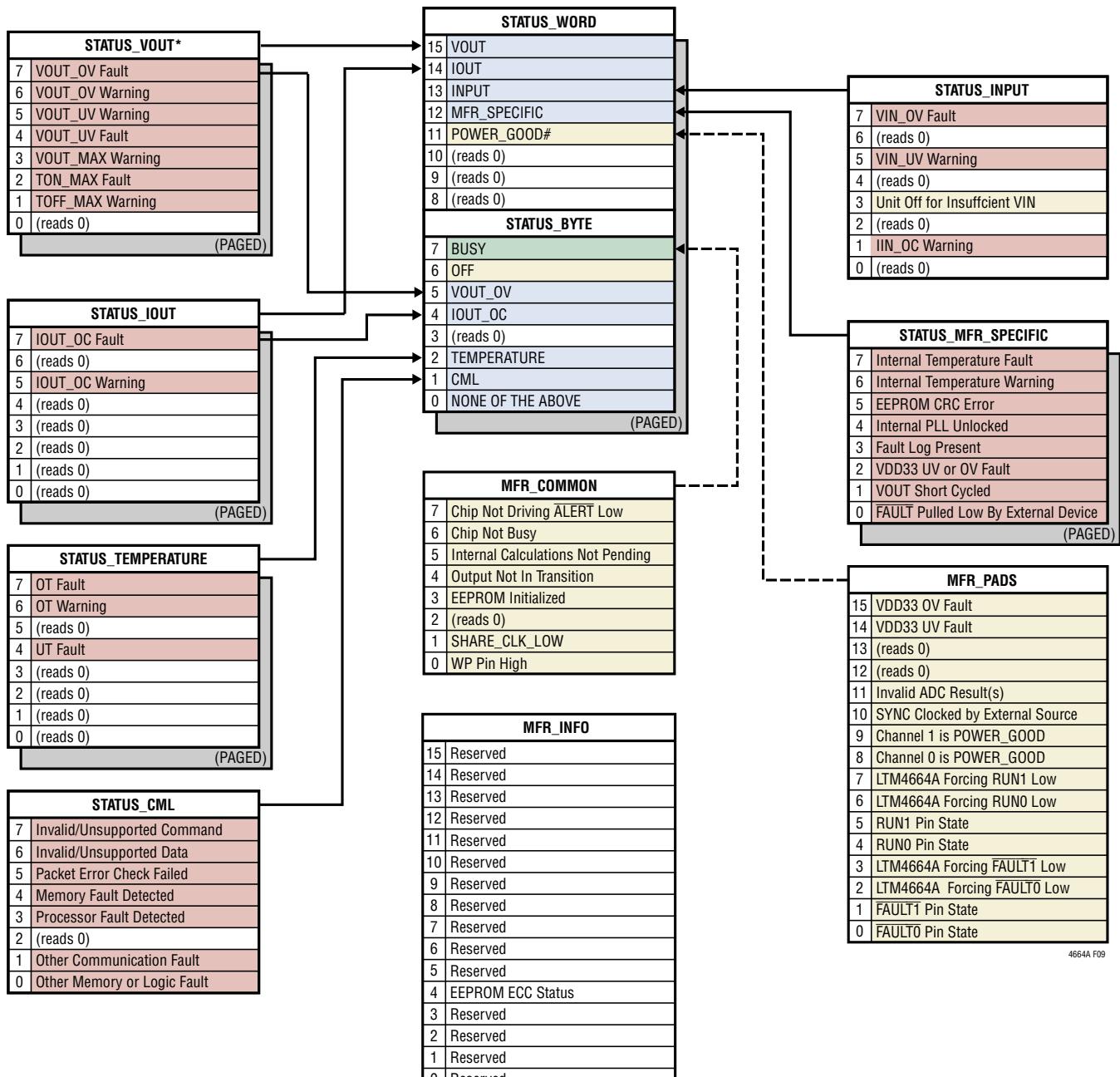
- CLEAR\_FAULTSまたはMFR\_RESETコマンドを発行する
- 関連するステータス・ビットに1を書き込む
- フォルト発生チャンネルを一度オフにして再びオンにするコマンドが正常に実行される
- LTM4664A PSMがPMBusのARAのときにそのアドレスを正常に送信する
- バイアス電源を一度オフにして再度オンにする

いくつかの例外を除き、SMBALERT\_MASKコマンドを使用すれば、LTM4664A PSMがこれらのレジスタ内のビットに対してビット単位でALERTをアサートしないようにすることができます。これらのマスク設定は、ステータス・ビット自体と同じ方法でSTATUS\_WORDとSTATUS\_BYTEにも適用されます。例えば、チャンネル0のSTATUS\_VOUT内のすべてのビットについてALERTがマスクされる場合は、ページ0のSTATUS\_WORD内のVOUTビットについてもALERTがマスクされます。STATUS\_BYTEにBUSYビットがある場合もALERTがローにアサートされます。これはマスクできません。このビットは、PMBus通信との様々な内部的相互作用の結果としてセットされることがあります。このフォルトが発生するのは、1つまたは両方のチャンネルがイネーブルされた状態で安全に実行できないコマンドを受け取った場合です。4:1分圧器のアプリケーション情報のセクションで説明するように、BUSYフォルトは、いくつかのコマンドを実行する前にMFR\_COMMONをポーリングすることによって回避できます。

マスクされたフォルトがパワーアップ直後に発生した場合は、プログラムされたすべてのマスク情報をEEPROMから読み出すだけの時間がなかったために、ALERTがローのままになることがあります。

図に示すように、MFR\_COMMONとMFR\_PADSに格納されているステータス情報をを使ってSTATUS\_BYTEまたはSTATUS\_WORDの内容をデバッグしたり明確にしたりすることができますが、これらのレジスタの内容はALERTピンの状態には影響せず、通常はSTATUS\_BYTEやSTATUS\_WORD内のビットに直接影響しません。

## デュアル25A/30A PSMの動作



4664A F09

DESCRIPTION	MASKABLE	GENERATES ALERT	BIT CLEARABLE
General Fault or Warning Event	Yes	Yes	Yes
General Non-Maskable Event	No	Yes	Yes
Dynamic	No	No	No
Status Derived from Other Bits	No	Not Directly	No

図9. LTM4664A PSMのステータス・レジスタの概要

## デュアル25A/30A PSMの動作

### FAULTピンへのフォルトのマッピング

FAULT\_Cnピンを互いに接続すれば、チャンネル間(複数のLTM4664A PSMのチャンネルを含む)でフォルトの依存関係を作り出すことができます。内部フォルトが発生した場合は、1つ以上のチャンネルが、バスに接続されたFAULT\_Cnピンをローにするように設定されます。更に他のチャンネルは、FAULT\_Cnピンがローになるとシャットダウンされるように設定されます。自律的なグループ再試行の場合で、当初のフォルトが解消されている場合、フォルト発生チャンネルは、再試行間隔経過後にFAULT\_Cnピンをリリースするように設定されます。その後、グループ内のすべてのチャンネルがソフトスタート・シーケンスを開始します。フォルト応答がLATCH\_OFFの場合は、RUN\_Cnピンのオフ／オンが切り替えられるかデバイスのオフ／オンがコマンドで指定されるまで、FAULT\_Cnピンはローにアサートされたままになります。RUN\_Cnピンの切替えをピンまたはOFF/ONコマンドによって行うと、そのチャンネルに関連するフォルトが解消されます。RUN\_Cnピンを切り替えたときにすべてのフォルトが解消されていることが望ましい場合は、MFR\_CONFIG\_ALLのビット0を1に設定します。

すべてのフォルトおよび警告のステータスの概要は、STATUS\_WORDコマンドとSTATUS\_BYTEコマンドで示されます。

その他のフォルトの検出機能と処理機能については、表18を参照してください。

### パワー・グッド・ピン

LTM4664A PSMのPGOOD\_Cnピンは、内部MOSFETのオープンドレインに接続されています。チャンネルの出力電圧がそのチャンネルのUVおよびOV電圧閾値範囲に入っていない場合は、MOSFETがオンになってPGOOD\_Cnピンをローにします。TON\_DELAYとTON\_RISEのシーケンシング時には、PGOOD\_Cnピンがローに保持されます。PGOOD\_Cnピンは、それぞれのRUN\_Cnピンがローになったときもローになります。PGOOD\_Cnピンの応答は、内部100 $\mu$ sデジタル・フィルタによってデグリッチされます。PGOOD\_CnピンとPGOODのステータスは、最大10 $\mu$ sの通信遅延が原因で異なることがあります。

### CRC保護

NVMメモリの完全性は、パワーオン・リセット後に検査されます。CRCエラーがある場合は、コントローラが非アクティブ状態のままになります。CRCエラーが発生すると、STATUS\_BYTEコマンドとSTATUS\_WORDコマンドのCMLビットがセットされ、更にSTATUS\_MFR\_SPECIFICコマンドの該当

ビットがセットされて、ALERTピンがローになります。コントローラに必要な設定を書き込んで、STORE\_USER\_ALLコマンドを実行してからCLEARFAULTSコマンドを実行することによって、NVMの修復を試みることができます。

LTM4664AのNVMのマニュファクチャリング・セクションはミラーリングされます。両方のコピーが壊れてしまった場合は、STATUS\_MFR\_SPECIFICコマンドの「NVM CRC フォルト」ビットがセットされます。CLEARFAULTSを発行するか、このビットに1を書き込むことによってクリアした後も、このビットがセットされたままの場合は、回復不能な内部フォルトが発生しています。この場合は、その特定デバイスに関連する両方の出力電源レールをディスエーブルするよう警告が生成されます。マニュファクチャリング・セクションで発生したNVMフォルトを現場で修復する方法はありません。

### シリアル・インターフェース

LTM4664Aのシリアル・インターフェースはPMBus準拠のスレーブ・デバイスであり、10kHzから400kHzまでの任意の周波数で動作させることができます。アドレスはNVMまたは外付けの抵抗分圧器を使って設定できます。更に、LTM4664Aはグローバル・ブロードキャスト・アドレスである0x5A(7ビット)または0x5B(7ビット)に対して常に応答します。

シリアル・インターフェースは、PMBus仕様に規定された以下のプロトコルをサポートしています。すなわち、1)コマンド送信、2)バイト書込み、3)ワード書込み、4)グループ、5)バイト読出し、6)ワード読出し、7)ブロック読出し、8)ブロック書込みです。PMBusマスターが要求した場合、すべての読出し動作は有効なPECを返します。MFR\_CONFIG\_ALLコマンドのPEC\_REQUIREDビットをセットした場合は、LTM4664Aが有効なPECを受け取るまでPMBus書込み動作は実行されません。

### 通信保護

PEC書込みエラー(PEC\_REQUIREDがアクティブな場合)、サポートされていないコマンドへのアクセス、またはサポートされているコマンドへの無効なデータの書込みは、CMLフォルトを発生させます。この場合はSTATUS\_BYTEコマンドとSTATUS\_WORDコマンドのCMLビットがセットされ、更にSTATUS\_CMLコマンドの該当ビットがセットされて、ALERTピンがローになります。

### デバイスのアドレス指定

PMBusインターフェースを介したLTM4664A PSMのアドレス指定には次の4種類があります。1)グローバル、2)デバイス、3)レール・アドレス指定、4)アラート応答アドレス(ARA)です。

## デュアル25A/30A PSMの動作

グローバル・アドレス指定は、PMBusマスタがバス上のすべてのLTM4664A PSMデバイスのアドレスを指定する手段を提供します。LTM4664A PSMのグローバル・アドレスは、0x5A(7ビット)または0xB4(8ビット)に固定されており、ディスエーブルできません。グローバル・アドレスに送信されたコマンドは、PAGEの値を0xFFに設定した場合と同じ働きをします。送信されたコマンドは両方のチャンネルに同時に書き込まれます。グローバル・コマンド0x5B(7ビット)または0xB6(8ビット)はページ指定され、バス上にあるすべてのLTM4664A PSMデバイスについてチャンネルごとにコマンドを実行することができます。アナログ・デバイセズのその他のタイプのデバイスは、これらのグローバル・アドレスの一方または両方に応答できます。グローバル・アドレスからの読み出しは行わないことを強く推奨します。

デバイスのアドレス指定は、PMBusマスタがLTM4664A PSMの单一インスタンスと通信する場合の標準的な手段を提供します。デバイス・アドレスの値は、ASELの設定ピンとMFR\_ADDRESSコマンドの組み合わせによって設定します。このアドレス指定方法を使用する場合は、PAGEコマンドが対象のチャンネルを決定します。デバイスのアドレス指定は、MFR\_ADDRESSに0x80を書き込むことによってディスエーブルできます。

レール・アドレス指定は、バス・マスタが、单一出力電圧(PolyPhase)を生成するために相互接続されたすべてのチャンネルと同時に通信する方法を提供します。これはグローバル・アドレス指定と似ていますが、ページ指定されたMFR\_RAIL\_ADDRESSコマンドをレール・アドレスに動的に割り当てる能够で、信頼できるシステム制御の実装に必要になることがあるチャンネルの論理的なグループ分けが可能になります。レール・アドレスからの読み出しも、行わないことを強く推奨します。

以上4つのPMBusアドレス指定方法は、アドレスの競合を防ぐために、しっかりと計画に基づいて適用する必要があります。グローバル・アドレスおよびレール・アドレスでのLTM4664A PSMデバイスとの通信は、コマンド書き込み動作だけに限定してください。

### V<sub>OUT</sub>およびI<sub>IN</sub> / I<sub>OUT</sub>のフォルトに対する応答

V<sub>OUT</sub>のOV状態とUV状態は、コンパレータによってモニタされます。OVとUVのリミットは3つの方法で設定します。

- 抵抗設定ピンを使用する場合はV<sub>OUT</sub>のパーセント値として設定
- 出荷時またはGUIを介してプログラムする場合はNVMで設定
- PMBusコマンドで設定

I<sub>IN</sub>とI<sub>OUT</sub>の過電流モニタはADC値の読み出しと計算によって行います。したがって、これらの値は平均電流に基づくものであり、最大でt<sub>CONVERT</sub>の遅延が生じことがあります。I<sub>OUT</sub>の計算時には、DCRとその温度係数を考慮します。入力電流は、R<sub>SENSE</sub>抵抗にかかる電圧の測定値を、MFR\_IIN\_CAL\_GAINコマンドで設定した抵抗値で割った値に等しくなります。この入力電流計算値がIN\_OC\_WARN\_LIMITを超えると、ALERTピンがローになって、STATUS\_INPUTコマンドのIN\_OC\_WARNビットがアサートされます。

LTM4664A PSMにあるデジタル・プロセッサは、フォルトを無視する機能、シャットダウンしてラッチ・オフする機能、またはシャットダウンして無期限に再試行を行う機能(ヒップ機能)を備えています。再試行間隔はMFR\_RETRY\_DELAYで設定され、120msから83.88秒まで1ms刻みで設定できます。OV/UVおよびOC時にシャットダウンは、直ちに実行することも、選択可能なデグリッチ時間の経過後に実行することも可能です。

### 出力過電圧フォルト応答

プログラマブル出力過電圧コンパレータ(OV)は、出力の過渡的なオーバーシュートや長期的な過電圧からデバイスを保護します。このような場合は上側MOSFETがオフになり、下側MOSFETがオンになります。ただし、デバイスがOVフォルト状態のときは逆方向出力電流がモニタされます。この電流がリミットに達すると、上側MOSFETと下側MOSFETの両方がオフになります。上側および下側MOSFETは、PMBusのVOUT\_OV\_FAULT\_RESPONSEコマンドのバイト値に関係なく、過電圧状態が解消されるまで、その状態を保持します。このハードウェア・レベルのフォルト応答遅延時間は、過電圧状態になってからBGがハイにアサートされるまでの2μs(代表値)です。VOUT\_OV\_FAULT\_RESPONSEコマンドを使用すると、次のいずれかの動作を選択できます。

- OVプルダウンのみ(OVを無視できない)
- 直ちにシャットダウン(スイッチング停止) - ラッチ・オフ
- 直ちにシャットダウン - MFR\_RETRY\_DELAYで指定した間隔で無期限に再試行

ラッチ・オフまたは再試行のいずれのフォルト応答でも、(0~7)•10μs刻みでデグリッチできます。表14を参照してください。

## デュアル25A/30A PSMの動作

### 出力低電圧応答

低電圧コンパレータ出力に対する応答は、以下のいずれかとすることができます。

- 無視
- 直ちにシャットダウン – ラッチ・オフ
- 直ちにシャットダウン – MFR\_RETRY\_DELAYで指定した間隔で無期限に再試行。

UV応答はデグリッチできます。[表14](#)を参照してください。

### ピーク出力過電流フォルト応答

電流モード制御アルゴリズムにより、インダクタを流れるピーク出力電流は常にサイクル単位で制限されます。ピーク電流制限の値は電気的特性の表に仕様規定されています。電流制限回路は、COMP\_Cnの最大電圧を制限することによって動作します。内部DCR検出方式を使用しているので、COMP\_Cnの最大電圧には温度依存性があり、インダクタのDCRのTCに正比例します。LTM4664A PSMは外部温度センサーを自動的にモニタし、COMP\_Cnの最大許容値を変更してこの項を補償します。IOUTを制限するためのデータ点を、IOUT\_OC\_FAULT\_LIMITのセクションに示します(50ページ)。

過電流フォルト処理回路は以下の動作を実行できます。

- 電流を無期限に制限
- 直ちにシャットダウン – ラッチ・オフ
- 直ちにシャットダウン – MFR\_RETRY\_DELAYで指定した間隔で無期限に再試行。

過電流応答は、(0~7) • 16ms刻みでデグリッチできます。[表15](#)を参照してください。

### タイミング・フォルトに対する応答

TON\_MAX\_FAULT\_LIMITは、起動時にVOUTが立ち上がりで安定するまでに許容される時間です。TON\_MAX\_FAULT\_LIMITの条件は、出力のSOFT\_STARTシーケンス時にVOUT\_UV\_FAULT\_LIMITが検出されることを前提にしています。TON\_MAX\_FAULT\_LIMITの計測は、TON\_DELAYが経過してSOFT\_STARTシーケンスが始まった後に開始されます。TON\_MAX\_FAULT\_LIMITの分解能は

10μsです。TON\_MAX\_FAULT\_LIMITで指定される時間以内にVOUT\_UV\_FAULT\_LIMITに達しない場合、このフォルトの応答はTON\_MAX\_FAULT\_RESPONSEコマンドの値によって決まります。この応答は以下のいずれかとすることができます。

- 無視
- 直ちにシャットダウン(スイッチング停止) – ラッチ・オフ
- 直ちにシャットダウン – MFR\_RETRY\_DELAYで指定した間隔で無期限に再試行。

このフォルト応答はデグリッチされません。TON\_MAX\_FAULT\_LIMITの値を0にするということは、フォルトを無視することを意味します。TON\_MAX\_FAULT\_LIMITはTON\_RISEより長い時間に設定する必要があります。TON\_MAX\_FAULT\_LIMITは常に0以外の値に設定することを推奨します。そうしないと出力電圧が上昇せず、何のフラグもセットされなくなることがあります。[表16](#)を参照してください。

### VIN OV フォルトに対する応答

VINの過電圧はADCで測定します。この応答は、ADCの応答時間(代表値100ms)によって自然にデグリッチされます。フォルト応答は以下のとおりです。

- 無視
- 直ちにシャットダウン – ラッチ・オフ
- 直ちにシャットダウン – MFR\_RETRY\_DELAYで指定した間隔で無期限に再試行。[表16](#)を参照してください。

### OT / UT フォルトに対する応答

#### 内部過熱フォルト応答

内部温度センサーがNVMを損傷から保護します。85°Cを超える温度でのNVMへの書き込みは推奨しません。130°Cより高い温度は内部過熱警告閾値を超えており、デバイスはNVMをディスエーブルして、温度が125°Cに低下するまでイネーブルしません。ダイ温度が160°Cを超えると内部温度フォルト応答が有効になり、ダイ温度が150°C未満に低下するまでPWMは無効になります。温度はADCにより測定されます。内部温度フォルトを無視することはできません。また、

## デュアル25A/30A PSMの動作

内部温度リミットは調整できません。[表14](#)を参照してください。

### 外部過熱フォルト応答および低温フォルト応答

各チャンネルのインダクタやパワーMOSFETなどの重要回路素子の温度検出には、2個の内部温度センサーが使われます。また、過熱状態に対する応答の決定にはOT\_FAULT\_RESPONSEコマンドを、低温状態に対する応答の決定にはUT\_FAULT\_RESPONSEコマンドを使用します。外付けの検出素子を使用しない場合は(非推奨)、UT\_FAULT\_RESPONSEを無視に設定してUT\_FAULT\_LIMITを275°Cに設定します。フォルト応答は以下のとおりです。

- 無視
- 直ちにシャットダウン – ラッチ・オフ
- 直ちにシャットダウン – MFR\_RETRY\_DELAYで指定した間隔で無期限に再試行。[表16](#)を参照してください。

### 入力過電流フォルトおよび出力低電流フォルトに対する応答

入力過電流と出力低電流はADCで測定します。フォルト応答は以下のとおりです。

- 無視
- 直ちにシャットダウン – ラッチ・オフ
- 直ちにシャットダウン – MFR\_RETRY\_DELAYで指定した間隔で無期限に再試行。[表15](#)を参照してください。

### 外部フォルトに対する応答

いずれかのFAULT\_Cnピンがローになると、STATUS\_WORDコマンドのOTHERビットとSTATUS\_MFR\_SPECIFICコマンドの該当ビットがセットされて、ALERTピンがローになります。応答はデグリッチされません。各チャンネルは、MFR\_FAULT\_RESPONSEコマンドを変更することにより、FAULT\_Cnピンがローになった場合の応答として、これを無視するか、あるいはシャットダウンしてから再試行を行うように設定できます。FAULT\_CnがローになったときにALERTピンがローにアサートされないようにするには、MFR\_CHAN\_CONFIGのビット1をアサートするか、SMBALERT\_MASKコマンドを使用してALERTをマスクします。

### フォルト・ログ

LTM4664A PSMはフォルト・ログ機能を備えています。データは[表19](#)に示す順でメモリに記録され、RAM内の常時更新されるバッファに格納されます。フォルト・イベントが発生すると、フォルト・ログ・バッファがRAMのバッファからNVMにコピーされます。フォルト・ログへの記録は85°Cを超える温度でも可能ですが、10年間のデータ保持期間は確保されません。ダイ温度が130°Cを超えると、フォルト・ログはダイ温度が125°C未満に低下するまで遅延されます。フォルト・ログデータは、MFR\_FAULT\_LOG\_CLEARコマンドが発行されるまでNVM内に残ります。このコマンドを発行すると、フォルト・ログ機能が再度イネーブルされます。フォルト・ログを再度イネーブルする前に、フォルトが存在しないこと、およびCLEAR\_FAULTSコマンドが発行済みであることを確認してください。

LTM4664A PSMは、起動時またはリセット終了時にNVMをチェックして、有効なフォルト・ログの有無を確認します。NVM内に有効なフォルト・ログが存在する場合は、STATUS\_MFR\_SPECIFICコマンドの「Valid Fault Log」(有効なフォルト・ログ)ビットがセットされて、ALERTイベントが生成されます。また、フォルト・ログはLTM4664A PSMがMFR\_FAULT\_LOG\_CLEARコマンドを受け取るまで遮断され、その後に再度有効になります。

いずれかのチャンネルのコントローラをディスエーブルするフォルトが発生した場合は、EEPROMに情報が格納されます。FAULT\_Cnを外部からローにした場合、フォルト・ログ・イベントはトリガされません。

### バスのタイムアウト保護

シリアル・インターフェースのフォルトが解消されない状況を防ぐために、LTM4664A PSMにはタイムアウト機能が備わっています。データ・パケット・タイマーは、デバイス・アドレス書込みバイト前の最初のSTARTイベントから開始されます。データ・パケット情報は30ms以内に完了させる必要があります。この時間を超えると、LTM4664A PSMはバスをスリーステートにして、与えられたデータ・パケットを無視します。時間を延長する必要がある場合は、MFR\_CONFIG\_ALLのビット3をアサートして、バス・タイムアウト値を255ms(代表値)にします。データ・パケットの情報には、デバイス・アドレスのバイト書込み、コマンド・バイト、反復スタート・イベント(読み出し動作の場合)、デバイス・アドレスのバイト読み出し(読み出し動作の場合)、すべてのデータ・バイト、およびPECバイト(該当する場合)が含まれます。

LTM4664A PSMでは、ブロック読み出しデータ・パケットに対するPMBus タイムアウトを延長できます。このタイムアウトはブロック読み出しの長さに比例します。ブロック読み出しの追加

## デュアル25A/30A PSMの動作

のタイムアウトは、主にMFR\_FAULT\_LOGコマンドに適用されます。タイムアウト時間のデフォルト値は32msです。

シリアル・バス・インターフェースを共有するすべてのデバイス間でデータ・パケット伝送を効率的に行うために、クロック・レートはできるだけ速い値を使用することを推奨します。LTM4664A PSMは、PMBus周波数範囲である10kHz～400kHzの全域をサポートしています。

### PMBus、SMBus、I<sup>2</sup>C 2線式インターフェースの類似点

PMBus 2線式インターフェースはSMBusの拡張版です。SMBusはI<sup>2</sup>Cを基本に構築されたもので、タイミング、DCパラメータ、プロトコルが少し異なっています。PMBus/SMBusは、持続的なバス・エラーを防ぐタイムアウトと、データの完全性を確保するオプションのパケット・エラー・チェック(PEC)機能を備えているので、PMBus/SMBusプロトコルは単純なI<sup>2</sup>Cバイト・コマンドより信頼性が向上しています。一般に、I<sup>2</sup>C通信用に設定が可能なマスタ・デバイスは、ハードウェアやファームウェアにごくわずかな変更を加えるだけでPMBus通信にも使用することができ、場合によってはまったく変更が不要なこともあります。I<sup>2</sup>Cコントローラの中には反復スタート(リスタート)をサポートしていないものもありますが、反復スタートはSMBus/PMBusの読み出しには必要です。汎用I<sup>2</sup>Cコントローラを使用する場合は、反復スタートをサポートしていることを確認してください。

LTM4664A PSMはSMBusクロックの最高速度である100kHzに対応でき、MFR\_COMMONのポーリングまたはクロック・ストレッ칭を有効にした場合は、より高速のPMBus仕様(100kHz～400kHz)にも対応できます。信頼性の高い通信と動作については、PMBusコマンド概要の注記のセクションを参照してください。クロック・ストレッ칭は、MFR\_CONFIG\_ALLのビット1をアサートすることによって有効になります。

PMBusに適用されるSMBusの軽微な拡張と例外の説明については、PMBus Specification Part 1 Revision 1.2: Paragraph 5: Transportを参照してください。

また、SMBusとI<sup>2</sup>Cの相違については、System Management Bus (SMBus) Specification Version 2.0: Appendix B – Differences Between SMBus and I<sup>2</sup>Cを参照してください。

### PMBusシリアル・デジタル・インターフェース

LTM4664A PSMは、標準のPMBusシリアル・バス・インターフェースを使ってホスト(マスタ)と通信します。バス上の信号のタイミング関係をタイミング図(図10)に示します。バスを使用していないときは、2本のバス・ライン(SDAとSCL)

をハイにする必要があります。これらのラインには、外付けのプルアップ抵抗または電流源が必要です。LTM4664Aはスレーブ・デバイスです。マスタは、以下のフォーマットでLTM4664Aと通信できます。

- マスタ・トランスマッタ、スレーブ・レシーバー
- マスタ・レシーバー、スレーブ・トランスマッタ

以下のPMBusプロトコルがサポートされています。

- バイト書込み、ワード書込み、バイト送信
- バイト読み出し、ワード読み出し、ブロック読み出し、ブロック書き込み
- アラート応答アドレス

図11～図28に上記PMBusプロトコルを示します。すべてのトランザクションはPECおよびGCP(グループ・コマンド・プロトコル)をサポートしています。ブロック読み出しは255バイトの戻りデータに対応しています。したがって、フォルト・ログの読み出し時にはPMBusのタイムアウトを延長できます。

このセクションに示すプロトコル図の重要な点を図11に示します。PECはオプションです。

以下の図のフィールドの下に示す値は、そのフィールドに必須の値です。

PMBusが実装しているデータ・フォーマットは次のとおりです。

- マスタ・トランスマッタがスレーブ・レシーバーに送信。この場合、伝送方向は変わりません。
- 最初のバイトの直後にマスタがスレーブを読み出す。最初のアクノレッジ(スレーブ・レシーバーによる)の時点で、マスタ・トランスマッタがマスタ・レシーバーになり、スレーブ・レシーバーがスレーブ・トランスマッタになります。
- 複合フォーマット。マスタは、伝送中の方向転換時に開始条件とスレーブ・アドレスの両方を繰り返しますが、その際にR/Wビットを反転させます。この場合、マスタ・レシーバーは、伝送の最後のバイトと停止条件に対してNACKを生成することによって伝送を終了します。

## デュアル25A/30A PSMの動作

凡例については、図11を参照してください。

信頼性の高いシステム通信を実現するために、ハンドシェイク機能が組み込まれています。詳細については、[デュアル25A/30A PSMのアプリケーション情報](#)のセクションに示すPMBus通信とコマンド処理のサブセクションを参照してください。

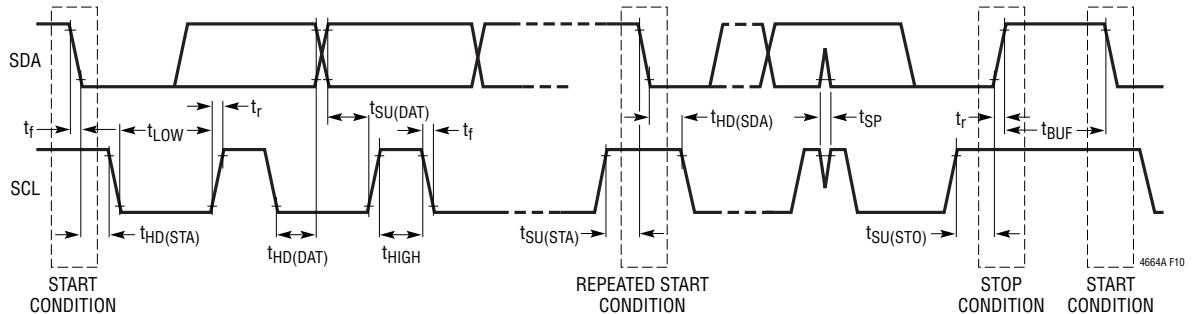


図10. PMBusタイミング図

表6. サポートしているデータ・フォーマットを表す略号

用語	PMBus		定義	例
	仕様の参照先	アナログ・デバイスの用語		
L11	Linear	Part II ¶7.1	Linear_5s_11s	浮動小数点形式の16ビット・データ: 値 = $Y \cdot 2^N$ 、ここで $N = b[15:11]$ および $Y = b[10:0]$ 、どちらも2の補数形式の2進整数 $b[15:0] = 0x9807 = 10011_000_0000_0111$ value = $7 \cdot 2^{-13} = 854E-6$
L16	Linear VOUT_MODE	Part II ¶8.2	Linear_16u	浮動小数点形式の16ビット・データ: 値 = $Y \cdot 2^{-12}$ 、ここで $Y = b[15:0]$ 、符号なし整数 $b[15:0] = 0x4C00 = 0100_1100_0000_0000$ value = $19456 \cdot 2^{-12} = 4.75$
CF	DIRECT	Part II ¶7.2	Varies	PMBusコマンドの詳細説明に定義されたカスタム形式の16ビット・データ 多くの場合は符号なし整数または2の補数形式の整数
Reg	Register Bits	Part II ¶10.3	Reg	PMBusコマンドの詳細説明にビットごとの意味が定義されています。 PMBus STATUS_BYTE command
ASC	Text Characters	Part II ¶22.2.1	ASCII	ISO/IEC 8859-1 [A05] LTC (0x4C5443)

## デュアル25A/30A PSMの動作

図11～図28:PMBusのプロトコル

S	START CONDITION
Sr	REPEATED START CONDITION
Rd	READ (BIT VALUE OF 1)
Wr	WRITE (BIT VALUE OF 0)
A	ACKNOWLEDGE (THIS BIT POSITION MAY BE 0 FOR AN ACK OR 1 FOR A NACK)
P	STOP CONDITION
PEC	PACKET ERROR CODE
<input type="checkbox"/>	MASTER TO SLAVE
<input checked="" type="checkbox"/>	SLAVE TO MASTER
...	CONTINUATION OF PROTOCOL

4664A F11

図11. PMBusパケット・プロトコル図の凡例



図12. クイック・コマンド・プロトコル

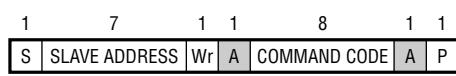


図13. バイト送信プロトコル

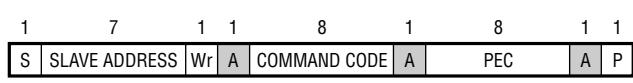


図14. PEC付きバイト送信プロトコル

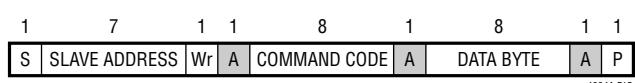


図15. バイト書き込みプロトコル

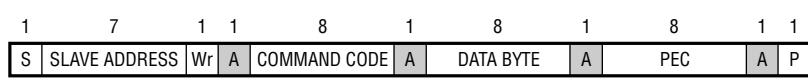


図16. PEC付きバイト書き込みプロトコル

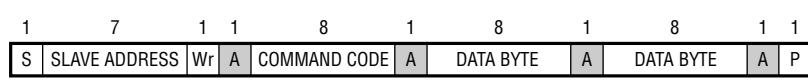


図17. ワード書き込みプロトコル

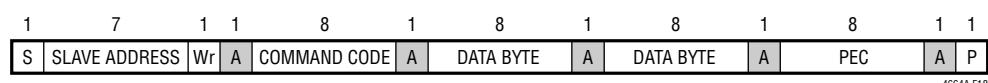


図18. PEC付きワード書き込みプロトコル

## デュアル25A/30A PSMの動作

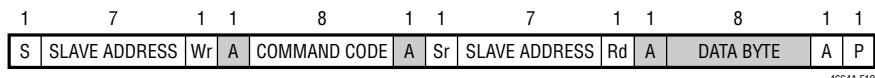


図19. バイト読み出しプロトコル

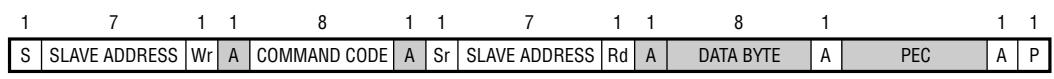


図20. PEC付きバイト読み出しプロトコル



図21. ワード読み出しプロトコル

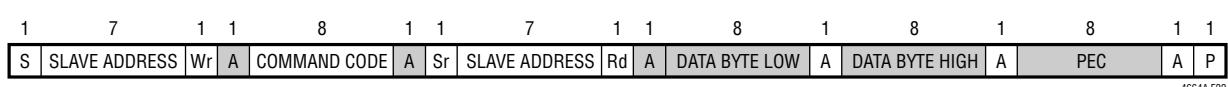


図22. PEC付きワード読み出しプロトコル

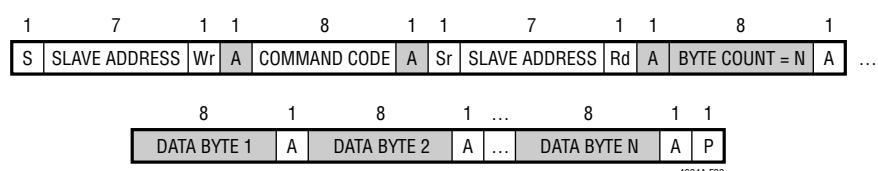


図23. ブロック読み出しプロトコル

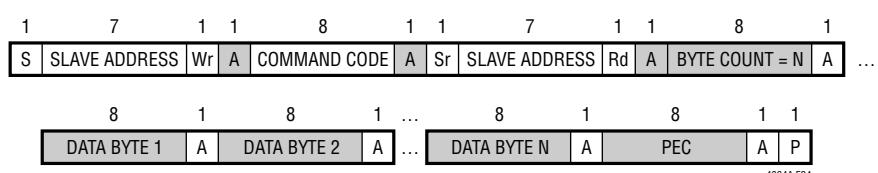


図24. PEC付きブロック読み出しプロトコル

## デュアル25A/30A PSMの動作

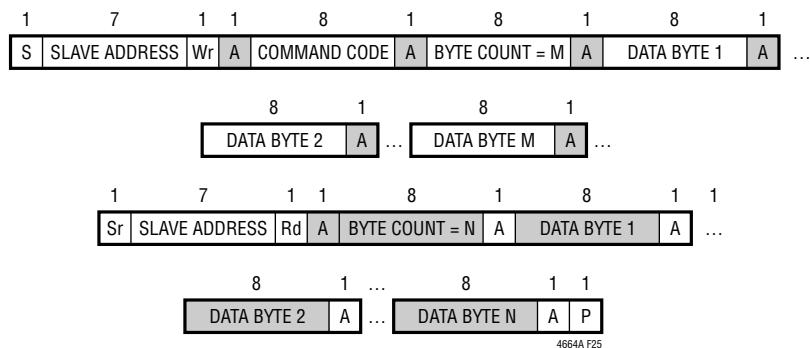


図25. ブロック書込み – ブロック読み出しプロセス呼び出し

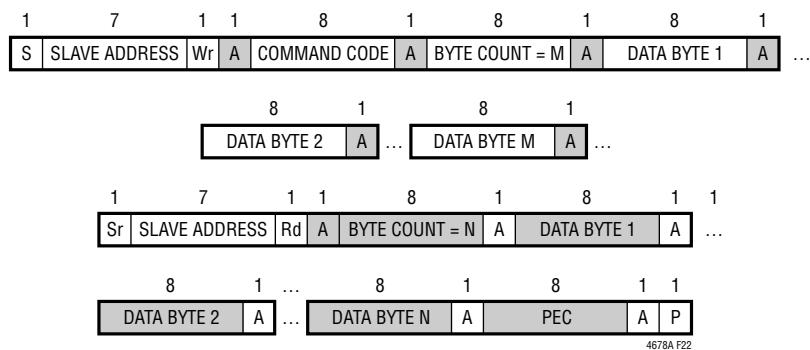


図26. ブロック書込み – PEC付きブロック読み出しプロセス呼び出し

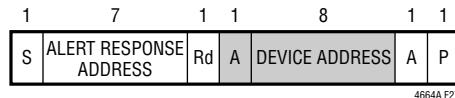


図27. アラート応答アドレス・プロトコル

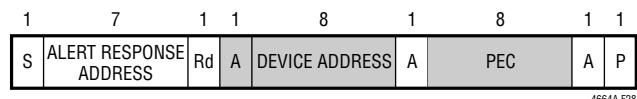


図28. PEC付きアラート応答アドレス・プロトコル

## PMBusコマンドの概要

### PMBusコマンド

サポートされているPMBusコマンドとメーカー固有コマンドの一覧を表7に示します。これらのコマンドの詳細な説明は、PMBus Power System Mgt Protocol Specification – Part II – Revision 1.2に記載されています。できるだけこの仕様を参照してください。例外やメーカー固有の実装を表7に示します。「デフォルト値」の列に記載されている浮動小数値は、16ビット符号付きリニア・フォーマット(前述PMBus文献のセクション8.3.1)またはLinear\_5s\_11sフォーマット(同セクション7.1)のうち、そのコマンドの該当する方が使われます。0xD0から0xFFまでのコマンドで表7に記載されていないものがある場合、それらはメーカーが指定済みとして扱っていることを暗黙に示しています。これらのコマンドの範囲内では、デバイスの望ましくない動作を回避するためにブレインド書き込みを行わないようにする必要があります。0x00から0xCFまでのコマンドで表7に記載されていないものがある場合、それらはメーカーによってサポートされていないこと

を暗黙に示しています。サポート対象外のコマンドや指定済みのコマンドにアクセスしようとすると、CMLコマンド・フォルトとなる可能性があります。出力電圧のすべての設定値と測定値は、VOUT\_MODE = 0x14の設定に基づいています。これは、指数で言うと $2^{-12}$ に相当します。

PMBusコマンドの受信に処理が追いつかなくなると、デバイスがビジー状態となって新たなコマンドを処理できなくなることがあります。この場合、デバイスは、PMBus Specification v1.2, Part II, Section 10.8.7に規定されたプロトコルに従って、ビジー状態であることを伝えます。このデバイスは、ビジー・エラーをなくしてエラー処理ソフトウェアを簡素化し、信頼性の高い通信とシステム動作を確保するためのハンドシェイク機能を備えています。詳細については、[デュアル25A/30A PSMのアプリケーション情報](#)のセクションに示すPMBus通信とコマンド処理に関するサブセクションを参照してください。

表7. PMBusコマンドの概要(注:データ・フォーマットを表す略号の詳細は表8に記載)

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値	ページ
PAGE	0x00	複数ページのPMBusデバイスとの統合化を実現します。	R/W Byte	N	Reg			0x00	<a href="#">90</a>
OPERATION	0x01	動作モードを制御します。オン/オフ、マージン・ハイ、およびマージン・ロー。	R/W Byte	Y	Reg		Y	0x80	<a href="#">94</a>
ON_OFF_CONFIG	0x02	RUNピンおよびPMBusバスのオン/オフ・コマンドを設定します。	R/W Byte	Y	Reg		Y	0x1E	<a href="#">94</a>
CLEAR_FAULTS	0x03	セットされたすべてのフォルト・ビットをクリアします。	Send Byte	N				NA	<a href="#">119</a>
PAGE_PLUS_WRITE	0x05	指定されたページにコマンドを直接書き込みます。	W Block	N					<a href="#">90</a>
PAGE_PLUS_READ	0x06	指定されたページからコマンドを直接読み出します。	Block R/W	N					<a href="#">90</a>
WRITE_PROTECT	0x10	意図せぬ変更に対してデバイスが提供する保護のレベル。	R/W Byte	N	Reg		Y	0x00	<a href="#">91</a>
STORE_USER_ALL	0x15	ユーザの動作メモリの内容をEEPROMに格納します。	Send Byte	N				NA	<a href="#">130</a>
RESTORE_USER_ALL	0x16	ユーザの動作メモリの内容をEEPROMから復元します。	Send Byte	N				NA	<a href="#">130</a>
CAPABILITY	0x19	このデバイスがサポートするPMBusオプション通信プロトコルの概要。	R Byte	N	Reg			0xB0	<a href="#">118</a>
SMBALERT_MASK	0x1B	ALERT動作をマスクします。	Block R/W	Y	Reg		Y	See CMD	<a href="#">119</a>
VOUT_MODE	0x20	出力電圧のフォーマットと指数( $2^{-12}$ )。	R Byte	Y	Reg			$2^{-12}$ 0x14	<a href="#">100</a>
VOUT_COMMAND	0x21	公称出力電圧設定値。	R/W Word	Y	L16	V	Y	1.0 0x1000	<a href="#">101</a>
VOUT_MAX	0x24	VOUT_MARGIN_HIを含む、コマンドで指定した出力電圧の上限値。	R/W Word	Y	L16	V	Y	1.8 0x1CCD	<a href="#">100</a>

## PMBusコマンドの概要

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値	ページ
VOUT_MARGIN_HIGH	0x25	マージン・ハイ出力電圧設定値。VOUT_COMMANDより大きくする必要があります。	R/W Word	Y	L16	V	Y	1.05 0x10CD	101
VOUT_MARGIN_LOW	0x26	マージン・ロー出力電圧設定値。VOUT_COMMANDより小さくする必要があります。	R/W Word	Y	L16	V	Y	0.95 0x0F33	101
VOUT_TRANSITION_RATE	0x27	VOUTの新しい値が指定されたときの出力変化率。	R/W Word	Y	L11	V/ms	Y	0.25 0x8042	107
FREQUENCY_SWITCH	0x33	コントローラのスイッチング周波数。	R/W Word	N	L11	kHz	Y	350k 0xFABC	98
VIN_ON	0x35	ユニットが電力変換を開始する入力電圧。	R/W Word	N	L11	V	Y	4.75 0xCA60	99
VIN_OFF	0x36	ユニットが電力変換を停止する入力電圧。	R/W Word	N	L11	V	Y	4.5 0xCA40	99
VOUT_OV_FAULT_LIMIT	0x40	出力過電圧フォルト・リミット。	R/W Word	Y	L16	V	Y	1.1 0x119A	100
VOUT_OV_FAULT_RESPONSE	0x41	出力過電圧フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xB8	109
VOUT_OV_WARN_LIMIT	0x42	出力過電圧警告リミット。	R/W Word	Y	L16	V	Y	1.075 0x1133	100
VOUT_UV_WARN_LIMIT	0x43	出力低電圧警告リミット。	R/W Word	Y	L16	V	Y	0.925 0x0ECD	101
VOUT_UV_FAULT_LIMIT	0x44	出力低電圧フォルト・リミット。	R/W Word	Y	L16	V	Y	0.9 0x0E66	101
VOUT_UV_FAULT_RESPONSE	0x45	出力低電圧フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xB8	110
IOUT_OC_FAULT_LIMIT	0x46	出力過電流フォルト・リミット	R/W Word	Y	L11	A	Y	40 0xE280	103
IOUT_OC_FAULT_RESPONSE	0x47	出力過電流フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0x00	112
IOUT_OC_WARN_LIMIT	0x4A	出力過電流警告リミット。	R/W Word	Y	L11	A	Y	30.0 0xDBCO	104
OT_FAULT_LIMIT	0x4F	外部過熱フォルト・リミット。	R/W Word	Y	L11	C	Y	128 0xF200	105
OT_FAULT_RESPONSE	0x50	外部過熱フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xB8	106
OT_WARN_LIMIT	0x51	外部過熱警告リミット。	R/W Word	Y	L11	C	Y	125 0xE8E8	114
UT_FAULT_LIMIT	0x53	外部低温フォルト・リミット。	R/W Word	Y	L11	C	Y	-45 0xE530	105
UT_FAULT_RESPONSE	0x54	外部低温フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xB8	114
VIN_OV_FAULT_LIMIT	0x55	入力電源過電圧フォルト・リミット	R/W Word	N	L11	V	Y	15.5 0xD3E0	100
VIN_OV_FAULT_RESPONSE	0x56	入力過電圧フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0x80	109
VIN_UV_WARN_LIMIT	0x58	入力電源低電圧警告リミット。	R/W Word	N	L11	V	Y	4.68 0xCA53	99
IIN_OC_WARN_LIMIT	0x5D	入力電源過電流警告リミット。	R/W Word	N	L11	A	Y	10.0 0xD280	104

## PMBusコマンドの概要

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーム	単位	NVM	デフォルト値	ページ
TON_DELAY	0x60	RUNまたはOPERATIONオン(もしくはその両方)から出力レールがオンになるまでの時間。	R/W Word	Y	L11	ms	Y	0.0 0x8000	106
TON_RISE	0x61	出力電圧が上昇し始めてからV <sub>OUT</sub> のコマンド指定値に達するまでの時間。	R/W Word	Y	L11	ms	Y	3 0xC300	106
TON_MAX_FAULT_LIMIT	0x62	TON_RISEの開始からV <sub>OUT</sub> がV <sub>OUT_UV_FAULT_LIMIT</sub> を超えるまでの最大時間。	R/W Word	Y	L11	ms	Y	5 0xCA80	107
TON_MAX_FAULT_RESPONSE	0x63	TON_MAX_FAULTイベントが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xB8	112
TOFF_DELAY	0x64	RUNまたはOPERATIONオフ(もしくはその両方)からTOFF_FALLランプ開始までの時間。	R/W Word	Y	L11	ms	Y	0.0 0x8000	107
TOFF_FALL	0x65	出力が低下し始めてから0Vに達するまでの時間。	R/W Word	Y	L11	ms	Y	3 0xC300	107
TOFF_MAX_WARN_LIMIT	0x66	TOFF_FALL完了後にユニットが12.5%未満に減衰するまでの最大許容時間。	R/W Word	Y	L11	ms	Y	0 0x8000	108
STATUS_BYTE	0x78	ユニットのフォルト状態を1バイトに要約したもの。	R/W Byte	Y	Reg			NA	120
STATUS_WORD	0x79	ユニットのフォルト状態を2バイトに要約したもの。	R/W Word	Y	Reg			NA	121
STATUS_VOUT	0x7A	出力電圧のフォルトおよび警告のステータス。	R/W Byte	Y	Reg			NA	121
STATUS_IOUT	0x7B	出力電流のフォルトおよび警告のステータス。	R/W Byte	Y	Reg			NA	122
STATUS_INPUT	0x7C	入力電源のフォルトおよび警告のステータス。	R/W Byte	N	Reg			NA	122
STATUS_TEMPERATURE	0x7D	READ_TEMERATURE_1の外部温度フォルトおよび警告のステータス。	R/W Byte	Y	Reg			NA	123
STATUS_CML	0x7E	通信とメモリのフォルトおよび警告のステータス。	R/W Byte	N	Reg			NA	123
STATUS_MFR_SPECIFIC	0x80	メーカー固有のフォルトおよび状態の情報。	R/W Byte	Y	Reg			NA	124
READ_VIN	0x88	測定された入力電源電圧。	R Word	N	L11	V		NA	127
READ_IIN	0x89	測定された入力電源電流。	R Word	N	L11	A		NA	127
READ_VOUT	0x8B	測定された出力電圧。	R Word	Y	L16	V		NA	127
READ_IOUT	0x8C	測定された出力電流。	R Word	Y	L11	A		NA	127
READ_TEMPERATURE_1	0x8D	外部温度センサーの温度。この値は、IOUT_CAL_GAINを含むすべての温度関連処理に使われます。	R Word	Y	L11	C		NA	127
READ_TEMPERATURE_2	0x8E	内部ダイのジャンクション温度。他のコマンドには影響しません。	R Word	N	L11	C		NA	127
READ_FREQUENCY	0x95	測定されたPWMスイッチング周波数。	R Word	Y	L11	Hz		NA	127
READ_POUT	0x96	測定された出力電力。	R Word	Y	L11	W		N/A	127
READ_PIN	0x97	入力電力の計算値。	R Word	Y	L11	W		N/A	128
PMBus_REVISION	0x98	このデバイスがサポートするPMBusのリビジョン。現在のリビジョンは1.2。	R Byte	N	Reg			0x22	118
MFR_ID	0x99	LTM4664AのメーカーID(ASCII)。	R String	N	ASC			LTC	118

## PMBusコマンドの概要

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォームット	単位	NVM	デフォルト値	ページ
MFR_MODEL	0x9A	メーカー製品番号(ASCII)。	R String	N	ASC			LTM4664	118
MFR_VOUT_MAX	0xA5	VOUT_OV_FAULT_LIMITを含む最大許容出力電圧。	R Word	Y	L16	V		1.8 0x1CCD	102
MFR_PIN_ACCURACY	0xAC	READ_PINコマンドの精度を返します。	R Byte	N	%			5.0%	128
USER_DATA_00	0xB0	OEM指定済み。通常は製品のシリアル番号付与に使用します。	R/W Word	N	Reg		Y	NA	118
USER_DATA_01	0xB1	LTpowerPlay®用にメーカー指定済み。	R/W Word	Y	Reg		Y	NA	118
USER_DATA_02	0xB2	OEM指定済み。通常は製品のシリアル番号付与に使用します。	R/W Word	N	Reg		Y	NA	118
USER_DATA_03	0xB3	ユーザが使用できるNVMワード。	R/W Word	Y	Reg		Y	0x0000	118
USER_DATA_04	0xB4	ユーザが使用できるNVMワード。	R/W Word	N	Reg		Y	0x0000	118
MFR_EE_UNLOCK	0xBD	弊社にお問い合わせください。							135
MFR_EE_ERASE	0xBE	弊社にお問い合わせください。							135
MFR_EE_DATA	0xBF	弊社にお問い合わせください。							135
MFR_CHAN_CONFIG	0xD0	チャンネル固有の設定ビット。	R/W Byte	Y	Reg		Y	0x1D	92
MFR_CONFIG_ALL	0xD1	汎用設定ビット。	R/W Byte	N	Reg		Y	0x21	93
MFR_FAULT_PROPAGATE	0xD2	どの�ルトをFAULTピンに伝搬させるかを決定する設定。	R/W Word	Y	Reg		Y	0x6993	115
MFR_PWM_COMP	0xD3	PWMループ補償設定。	R/W Byte	Y	Reg		Y	0x28	96
MFR_PWM_MODE	0xD4	PWMエンジンの設定。	R/W Byte	Y	Reg		Y	0xC7	95
MFR_FAULT_RESPONSE	0xD5	FAULTピンが外部からローにアサートされたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xC0	113
MFR_OT_FAULT_RESPONSE	0xD6	内部過熱�ルトが検出されたときのデバイスの動作。	R Byte	N	Reg			0xC0	113
MFR_IOUT_PEAK	0xD7	最後のMFR_CLEAR_PEAKS以降でのREAD_IOUTの最大測定値をレポートします。	R Word	Y	L11	A		NA	128
MFR_ADC_CONTROL	0xD8	高速でADCリードバックを繰り返す場合に選択されるADC遠隔測定パラメータ。	R/W Byte	N	Reg			0x00	129
MFR_RETRY_DELAY	0xDB	FAULT再試行モード時の再試行間隔。	R/W Word	Y	L11	ms	Y	250.0 0xF3E8	108
MFR_RESTART_DELAY	0xDC	LTM4664AがRUNピンをローに保持する最小時間。	R/W Word	Y	L11	ms	Y	150 0xF258	108
MFR_VOUT_PEAK	0xDD	最後のMFR_CLEAR_PEAKS以降でのREAD_VOUTの最大測定値。	R Word	Y	L16	V		NA	128
MFR_VIN_PEAK	0xDE	最後のMFR_CLEAR_PEAKS以降でのREAD_VINの最大測定値。	R Word	N	L11	V		NA	128
MFR_TEMPERATURE_1_PEAK	0xDF	最後のMFR_CLEAR_PEAKS以降での最大外部温度測定値(READ_TEMPERATURE_1)。	R Word	Y	L11	C		NA	128
MFR_READ_IIN_PEAK	0xE1	最後のMFR_CLEAR_PEAKS以降でのREAD_IINコマンドの最大測定値。	R Word	N	L11	A		NA	128
MFR_CLEAR_PEAKS	0xE3	すべてのピーク値をクリアします。	Send Byte	N				NA	120
MFR_READ_ICHIP	0xE4	SVINピンの測定電源電流値。	R Word	N	L11	A		NA	128

## PMBusコマンドの概要

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値	ページ
MFR_IOUT_CAL_GAIN	0xDA	電流検出ピンの電圧と検出した電流の比。固定電流検出抵抗を使用するデバイス用。mΩ 単位の抵抗値。出荷時に0xAA8Bに設定	R Word	Y	L11			0.350mΩ	102
MFR_PADS	0xE5	I/Oパッドのデジタル・ステータス。	R Word	N	Reg		Y	NA	124
MFR_ADDRESS	0xE6	7ビットのI <sup>2</sup> Cアドレス・バイトを設定します。	R/W Byte	N	Reg		Y	0x4F	92
MFR_SPECIAL_ID	0xE7	LTM4664Aとそのリビジョンを表すメーカー・コード。	R Word	N	Reg			0x4100	118
MFR_IIN_CAL_GAIN	0xE8	入力電流検出素子の抵抗値(mΩ)。	R/W Word	N	L11	mΩ	Y	2.0 0xC200	104
MFR_FAULT_LOG_STORE	0xEA	RAMからEEPROMへのフォルト・ログ転送を指示します。	Send Byte	N				NA	131
MFR_INFO	0xB6	弊社にお問い合わせください。							135
MFR_FAULT_LOG_CLEAR	0xEC	フォルト・ログ用として指定済みのEEPROMブロックを初期化します。	Send Byte	N				NA	135
MFR_FAULT_LOG	0xEE	フォルト・ログのデータ・バイト。	R Block	N	Reg		Y	NA	131
MFR_COMMON	0xEF	複数のアナログ・デバイセズ・チップに共通するメーカー・ステータス・ビット。	R Byte	N	Reg			NA	125
MFR_COMPARE_USER_ALL	0xF0	現在のコマンドの内容をNVMと比較します。	Send Byte	N				NA	130
MFR_TEMPERATURE_2_PEAK	0xF4	最後のMFR_CLEAR_PEAKS以降での最大内部ダイ温度。	R Word	N	L11	C		NA	129
MFR_PWM_CONFIG	0xF5	位相制御を含め、DC/DCコントローラ用の様々なパラメータを設定します。	R/W Byte	N	Reg		Y	0x10	97
MFR_IOUT_CAL_GAIN_TC	0xF6	電流検出素子の温度係数。	R/W Word	Y	CF	ppm/ °C	Y	3900 0x0F3C	102
MFR_RVIN	0xF7	V <sub>IN</sub> ピン用フィルタ素子の抵抗値(mΩ)。出荷時に設定	R Word	N	L11	mΩ	N	1000 0x03E8	99
MFR_TEMP_1_GAIN	0xF8	外部温度センサーの勾配を設定します。	R/W Word	Y	CF		Y	0.9 0x3FAE	105
MFR_TEMP_1_OFFSET	0xF9	-273.1°Cを基準として外部温度センサーのオフセットを設定します。	R/W Word	Y	L11	C	Y	0.0 0x8000	105
MFR_RAIL_ADDRESS	0xFA	PolyPhase出力の共通パラメータを調整するための共通アドレス。	R/W Byte	Y	Reg		Y	0x80	92
MFR_REAL_TIME	0xFB	48ビット共有クロック・カウンタの値。	R Block	N	CF			NA	xx
MFR_RESET	0xFD	電源遮断が不要なコマンドによるリセット。	Send Byte	N				NA	94

Note 1. NVM列に「Y」と表示されているコマンドは、これらのコマンドがSTORE\_USER\_ALLコマンドを使用して格納され、RESTORE\_USER\_ALLコマンドを使用して復元されることを示します。

Note 2. デフォルト値がNAのコマンドは「該当しない」ことを示し、デフォルト値がFSのコマンドは「デバイス単位で出荷時に設定」していることを示します。

Note 3. LTM4664Aには表7に記載されていない追加コマンドも含まれています。これらのコマンドを読み出してもICの動作に悪影響はありませんが、その内容と意味は予告なく変更されることがあります。

Note 4. 一部の未公開コマンドは読み出し専用で、書き込みを行うとCMLビット6のフォルトが発生します。

Note 5. 表7で公開されていないコマンドへ書き込みを行うことはできません。

Note 6. コマンド名に基づいて異なるデバイスとのコマンドの互換性を判断しないようにしてください。コマンド機能の詳細な定義については、必ず、メーカーが提供する各デバイスのデータシートを参照してください。アナログ・デバイセズはそのすべてのデバイス間でコマンドの機能に互換性を持たせるよう努めていますが、製品の具体的な条件によって違いが生じる場合があります。

## PMBusコマンドの概要

表8. データ・フォーマットの略号

L11	Linear_5s_11s	PMBusのデータ・フィールドb[15:0] 値 = $Y \cdot 2^N$ ここで、N = b[15:11]は5ビットの2の補数形式の整数で、Y = b[10:0]は11ビットの2の補数形式の整数 例: b[15:0] = 0x9807 = 'b10011_000_0000_0111 の場合 値 = $7 \cdot 2^{-13} = 854 \cdot 10^{-6}$ 出典:PMBus Spec Part II: Paragraph 7.1
L16	Linear_16u	PMBusのデータ・フィールドb[15:0] 値 = $Y \cdot 2^N$ ここで、Y = b[15:0]は符号なし整数、N = VOUT_MODE_PARAMETERは5ビットの2の補数形式の指数で、10進数の-12に ハードワイヤード接続 例: b[15:0] = 0x9800 = 'b1001_1000_0000_0000 の場合 値 = $19456 \cdot 2^{-12} = 4.75$ 出典:PMBus Spec Part II: Paragraph 8.2
Reg	Register	PMBusのデータ・フィールドb[15:0]またはb[7:0]。 ビット・フィールドの意味はPMBusコマンドの詳細説明に定義されています。
L16	Integer Word	PMBusのデータ・フィールドb[15:0] 値 = Y ここで、Y = b[15:0]は16ビットの符号なし整数 例: b[15:0] = 0x9807 = 'b1001_1000_0000_0111 の場合、 値 = 38919(10進数)
CF	Custom Format	値はPMBusコマンドの詳細説明に定義されています。 多くの場合は、MFR固有の定数を乗じた符号なし整数または2の補数形式の整数です。
ASC	ASCII Format	ISO/IEC 8859-1規格準拠のテキスト文字で構成される可変長文字列です。

## デュアル25A/30A PSMのアプリケーション情報

### $V_{IN}$ から $V_{OUT}$ への降圧比

$V_{IN}$ から $V_{OUT}$ への最大降圧比については、与えられた入力電圧に応じて実現可能な値が制約されます。LTM4664A PSMの各出力は500kHz時に95%のデューティ・サイクルを実現できますが、 $V_{IN}$ から $V_{OUT}$ への最小ドロップアウト電圧は負荷電流の関数なので、上側スイッチの高いデューティ・サイクルに関係する出力電流の供給能力が制限されます。

最小オン時間 $t_{ON(MIN)}$ は、デバイスを特定の周波数で動作させながら指定されたデューティ・サイクルを維持させる必要がある場合に考慮しなければならない、もう1つの事項です。これは、 $t_{ON(MIN)} < D/f_{SW}$  (ここでDはデューティ・サイクル、 $f_{SW}$ はスイッチング周波数)という事実によります。 $t_{ON(MIN)}$ は、電気的パラメータで60nsに規定されています。出力電流のガイドラインについては、[電気的特性](#)のセクションの注6を参照してください。LTM4664Aのフロント・エンドの4:1分圧器は7.5V～14.5Vの範囲の $V_{OUT2}$ を2つの25A/30A PSMチャンネルに供給するため、オン時間に関する最小値はありません。

### 入力コンデンサ

LTM4664A PSMチャンネルは、低ACインピーダンスのDC電源に接続する必要があります。レギュレータ入力については、4個の22 $\mu$ F入力セラミック・コンデンサを使ってRMSリップル電流に対処します。入力バルク容量を増やすには、47 $\mu$ F～100 $\mu$ Fの表面実装アルミ電解バルク・コンデンサを使用できます。このバルク入力コンデンサが必要になるのは、長い誘導性のリードやパターン、または電源の容量(キャパシタンス)不足によって入力ソース・インピーダンスが損なわれる場合に限られます。低インピーダンスの電源ブレーンを使用する場合、このバルク・コンデンサは不要です。

降圧コンバータの場合は、次式によってスイッチングのデューティ・サイクルを見積もることができます。

$$D_n = \frac{V_{OUTn}}{V_{INn}}$$

各出力のインダクタ電流リップルを考えなければ、入力コンデンサのRMS電流は次式で概算できます。

$$I_{CINn(RMS)} = \frac{I_{OUTn(MAX)}}{\eta\%} \cdot \sqrt{D_n \cdot (1-D_n)}$$

上の式で、 $\eta\%$ は電源モジュールの推定効率です。バルク・コンデンサには、スイッチャに使用できる定格値を備えたアルミ電解コンデンサやポリマー・コンデンサを使用できます。

### 出力コンデンサ

LTM4664A PSMのチャンネル出力は出力電圧リップル・ノイズを小さくし、優れた過渡応答が得られるように設計されています。COUTとして定義されるバルク出力コンデンサは、出力電圧リップルとトランジエントに関する条件を満たすために、等価直列抵抗(ESR)が十分に小さいものを選択します。COUTには、低ESRのタンタル・コンデンサ、低ESRのポリマー・コンデンサ、またはセラミック・コンデンサを使用できます。各出力の標準的な出力容量範囲は400 $\mu$ F～1000 $\mu$ Fです。出力リップルや動的トランジエント・スパイクを更に低減する必要がある場合は、システム設計者が出力フィルタを追加しなければならないことがあります。表12に、各チャンネルで12.5Aから25Aへのステップで12A/ $\mu$ sのトランジエントが発生した場合に電圧低下やオーバーシュートを最小限に抑えるための、様々な出力電圧と出力コンデンサの組み合わせを示します。表12では、最適なトランジエント性能を得るために、合計等価ESRと合計バルク容量が最適化されています。表12に示す一覧では、安定性に関する基準が考慮されています。安定性解析は、LTpowerCAD設計ツールを使って行うことができます。マルチフェーズ動作では、位相数に応じて実効出力リップルが減少します。アプリケーション・ノート77では、このノイズ低減と出力リップル電流相殺の関係について解説していますが、出力容量については、安定性や過渡応答との関係を慎重に検討する必要があります。LTpowerCAD設計ツールを使用すると、実装位相数をN倍に増加させたときの出力リップルの減少を計算できます。 $V_{OUTn}$ ピンと $V_{OSNS0}^+$ ピンの間に10 $\Omega$ という小さい値の抵抗を直列に接続することで、ボーデ線図アナライザが制御ループに信号を注入して、レギュレータの安定性を検証することができるようになります。LTM4664A PSMの安定性補償は、2つの外付けコンデンサとMFR\_PWM\_COMPコマンドを使って調整できます。

### 軽負荷電流動作

LTM4664A PSMのチャンネルには、高効率の、不連続導通モードと強制連続導通モードという2つの動作モードがあります。この動作モードは、MFR\_PWM\_MODEnコマンドのビット0を使って設定します(起動時のモードは常に不連続導通モードで、強制連続モードはデフォルトの実行モードです)。

チャンネルが不連続モード動作にイネーブルされている場合、インダクタ電流を反転させることはできません。インダクタ電流がゼロになる直前に逆電流コンパレータ( $I_{REV}$ )が

## デュアル25A/30A PSMのアプリケーション情報

下側MOSFET (MB<sub>n</sub>)をオフにして、インダクタ電流が反転して負になるのを防ぎます。したがって、コントローラは不連続(パルススキッピング)モードで動作できます。強制連続動作の場合、軽負荷時または大きなトランジエント状態時にはインダクタ電流を反転させることができます。インダクタのピーク電流はCOMP\_Cn<sub>a</sub>ピンの電圧だけで決まります。このモードでは、軽負荷時の効率が不連続モード動作の場合より低下します。ただし、連続モードは出力リップルが小さく、オーディオ回路との干渉が少なくて済みます。強制連続導通モードでは逆方向のインダクタ電流が発生して、これが入力電源電圧を上昇させることができます。VIN\_OV\_FAULT\_LIMITはこれをV<sub>IN3</sub>で検出して、フォルトの原因となるチャンネルをオフにできます。ただし、このフォルトはADCの読み出しに基づいており、検出までに最大100ms(公称値)を要することがあります。入力電源の電圧上昇が懸念される場合は、デバイスを不連続導通動作に維持してください。

### スイッチング周波数と位相

LTM4664AのPSMチャンネルのスイッチング周波数は、モジュールのSYNCピンに入力されるクロックにアナログ・フェーズ・ロック・ループ(PLL)を同期することによって決定されます。SYNCピンのクロック波形はLTM4664A PSMの内部回路で生成できますが、外付けのプルアップ抵抗が3.3V(例えばV<sub>DD33</sub>)に接続されていて、なおかつLTM4664A PSM制御ICのFREQUENCY\_SWITCHコマンドが、250kHz、350kHz、425kHz、500kHz、575kHz、650kHz、750kHzのいずれかのサポート値に設定されている必要があります。この設定のモジュールを「同期マスター」と呼びます。(出荷時のデフォルト設定値であるMFR\_CONFIG\_ALL[4] = 0bを使用すると) SYNCは双方オーブンドライン・ピンになり、LTM4664A PSMは規定のクロック・レートにおいて1回につき500ns(公称値)ずつSYNCをロジック・ローにします。SYNC信号は、システム内の複数のモジュールのスイッチング周波数を同期させるために、他のLTM4664A PSMデバイス・モジュール(「同期スレーブ」に設定されたもの)にバスで接続することができます。ただし、「同期マスター」として設定するのは1つのLTM4664A PSMデバイスだけとし、他のLTM4664Aは「同期スレーブ」として設定する必要があります。

最も単純な方法は、そのFREQUENCY\_SWITCHコマンドを0x0000に、MFR\_CONFIG\_ALL[4]を1bに設定することです。これは、FSWPH\_CFGピンで抵抗のピンストラップ設定を行うことにより、容易に実施できます(表3参照)。MFR\_

CONFIG\_ALL[4] = 1bを使用すると、LTM4664AのSYNCピンは高インピーダンス入力のみになります。つまり、SYNCがローになることはありません。モジュールは、その周波数を、SYNCピンに入力されるクロックの周波数に同期させます。この方法の唯一の欠点は、外部入力クロックがない場合、モジュールのスイッチング周波数がデフォルトでその周波数同期キャプチャ・レンジの下端(約225kHz)になることです。

外部入力のSYNCクロックがない場合の耐フォルト性が要求される場合は、「同期スレーブ」のFREQUENCY\_SWITCHコマンドを、0x0000ではなくアプリケーションの公称目標スイッチング周波数のままにすることができます。ただし、その場合でもMFR\_CONFIG\_ALL[4] = 1bに設定する必要があります。この設定の組み合わせにより、LTM4664AのSYNCピンは高インピーダンス入力になり、モジュールはその周波数を外部入力クロックの周波数に同期させます。ただし、外部入力クロックの周波数が目標周波数(FREQUENCY\_SWITCH)の約1/2を超えていることが前提です。SYNCクロックが入力されていない場合、モジュールは、その目標周波数で無期限に動作することによって対応します。SYNCクロックが復旧すると、モジュールは通常どおり自動的にSYNCクロックと位相同期します。この方法の唯一の欠点は、前述のガイダンスに従ってEEPROMを設定する必要があることです。FSWPH\_CFGピンの抵抗ピンストラップ・オプションだけでは、SYNCクロックが失われた場合の耐フォルト性を確保できません。

FREQUENCY\_SWITCHレジスタはI<sup>2</sup>Cコマンドを介して変更できますが、これはスイッチング動作が停止しているとき(つまりモジュールの出力がオフのとき)に限られます。FREQUENCY\_SWITCHコマンドは、V<sub>INS3</sub>のパワーアップ時にNVMに格納されている値を取りますが、モジュールが抵抗のピンストラップ設定に従うよう設定されている場合(MFR\_CONFIG\_ALL[6] = 0b)に限り、FSWPH\_CFGピンとSGNDの間に適用される抵抗ピンストラップに従ってオーバーライドされます。表3に、使用可能な抵抗ピンストラップと、対応するFREQUENCY\_SWITCHの設定値を示します。

PolyPhaseレールのすべてのアクティブ・チャンネルの相対位相は、すべて最適な値に設定する必要があります。各レールの相対位相設定は360°/nで、nはレール内での位相数です。MFR\_PWM\_CONFIG[2:0]は、SYNCピンを基準にチャンネルの相対位相を設定します。位相関係値は、上側MOSFET MT<sub>n</sub>のターンオンに一致するSYNCの立下がりエッジに対応して0°と表示されます。

## デュアル25A/30A PSMのアプリケーション情報

MFR\_PWM\_CONFIGコマンドはI<sup>2</sup>Cコマンドを介して変更できますが、これはスイッチング動作が停止しているとき(つまりモジュールの出力がオフのとき)に限られます。MFR\_PWM\_CONFIGコマンドは、SV<sub>IN</sub>のパワーアップ時にNVMに格納されている値を取りますが、モジュールが抵抗のピnstラップ設定に従うよう設定されている場合(MFR\_CONFIG\_ALL[6] = 0b)に限り、FSWPH\_CFGピンとSGNDの間に適用される抵抗ピnstラップに従ってオーバーライドされます。表3に、使用可能な抵抗ピnstラップと、対応するMFR\_PWM\_CONFIG[2:0]の設定値を示します。

FREQUENCY\_SWITCHとMFR\_PWM\_CONFIG[2:0]の組み合わせの中には、FSWPH\_CFGピンの抵抗ピnstラップでは実現できないものもあります。FREQUENCY\_SWITCHとMFR\_PWM\_CONFIG[2:0]でサポートされている値のすべての組み合わせは、NVMのプログラミング、すなわちI<sup>2</sup>Cトランザクションによって設定できます。ただし、スイッチング動作が停止している(つまりモジュールの出力がオフになっている)ことが前提です。

SYNCの容量を最小限に抑えてプルアップ抵抗とコンデンサ負荷の時定数が十分小さくなるようにし、アプリケーションが「クリーンな」クロックを生成できるように注意する必要があります(このセクションで後述する「オープンドレイン・ピン」を参照)。

LTM4664A PSMを同期スレーブとして設定した場合は、プルアップ抵抗を使用するのではなく、電流制限された電流源(10mA未満)を使用して、外部回路からSYNCピンを駆動することができます。NVMの内容がRAMにダウンロードされるまでは、SYNC出力が低インピーダンスになる可能性があるので、SV<sub>IN</sub>のパワーアップ時には、どの外部回路も任意に選択した低インピーダンスでハイに駆動してはなりません。

一般的なV<sub>IN</sub>-V<sub>OUT</sub>間電圧を使用する多くのアプリケーションでの動作において、LTM4664A PSMに推奨されるスイッチング周波数を以下に示します。LTM4664A PSMの2つのチャンネルが入力電圧から出力電圧への降圧を行ってい、以下の表に示す推奨スイッチング周波数の値が大幅に異なる場合は、高い方の推奨スイッチング周波数での動作が望ましい選択ですが、最小オン時間を考慮する必要があります(最小オン時間に関する考慮事項のセクションを参照)。

表9. V<sub>IN</sub>-V<sub>OUT</sub>間の様々な降圧シナリオにおける推奨PSMスイッチング周波数

V	7.5V <sub>IN</sub>	10V <sub>IN</sub>	12V <sub>IN</sub>	14.5V <sub>IN</sub>
0.5				
0.7				
0.8	250kHz	250kHz	250kHz	250kHz
0.9				
1.0				
1.2		350kHz	350kHz	350kHz
1.5				

### 出力電流リミットのプログラミング

サイクルごとの電流リミット(= V<sub>SENSE</sub>/DCR)はCOMP\_Cnに比例し、COMP\_Cnの値はPMBusコマンドIOUT\_OC\_FAULT\_LIMITを使って1.45V~2.2Vにプログラムできます。LTM4664A PSMは、1mΩ未満の検出抵抗だけを使って電流レベルを検出します。65ページを参照してください。LTM4664A PSMでは2種類の範囲の電流リミットをプログラムできます。MFR\_PWM\_MODE[2]の値は指定済みであり、MFR\_PWM\_MODE[7]とIOUT\_OC\_FAULT\_LIMITは電流リミット・レベルの設定に使われます。PMBusコマンドのセクションを参照してください。デバイスは、通常動作時にはIOUT\_OC\_FAULT\_LIMITの値より小さいピーク電流で出力電圧をレギュレーションできます。出力電流がこの電流リミットを超えた場合は、OCフォルトが生成されます。それぞれのIOUT\_OC\_FAULT\_LIMITの範囲はループ・ゲインに影響し、更にはループ安定性にも影響するので、電流リミットの範囲設定はループ設計の一部になります。

電流リミットを調整する場合は、LTpowerCAD設計ツールを使ってループ安定性の変化を調べることができます。LTM4664A PSMは、インダクタの温度変化に応じて電流リミットを自動的に更新します。この動作はサイクル単位で行われますが、ピーク・インダクタ電流のみの関数であることに留意してください。平均インダクタ電流はADCによってモニタされ、検出される平均出力電流が大きすぎる場合は警告を発することができます。過電流フォルトは、COMP\_Cn電圧が最大値に達した時点で検出されます。LTM4664A PSMにあるデジタル・プロセッサは、フォルトを無視する機能、シャットダウンしてラッチ・オフする機能、またはシャットダウンして無期限に再試行を行う機能(ヒップ機能)のいずれかを備えています。詳細については、デュアル25A/30A PSMの動作のセクションに記載されている過電流の部分を参照してください。READ\_POUTは、出力電力計算値のリードバックに使用できます。

## デュアル25A/30A PSMのアプリケーション情報

### 最小オン時間に関する考慮事項

最小オン時間 $t_{ON(MIN)}$ は、LTM4664A PSMが上側MOSFETをオンすることができる最小時間です。これは、内部タイミング遅延と上側MOSFETをオンするのに必要なゲート電荷の量によって決まります。低デューティ・サイクルのアプリケーションでは、この最小オン時間のリミットに近付く可能性があるので、次の条件が成り立つように注意する必要があります。

$$t_{ON(MIN)} < \frac{V_{OUTn}}{V_{INn} \cdot f_{OSC}}$$

デューティ・サイクルが最小オン時間で対応できる値を下回ると、コントローラはサイクルのスキップを開始します。出力電圧のレギュレーションは引き続き行われますが、リップル電圧とリップル電流が増加します。

LTM4664Aの最小オン時間は60nsです。

### 可変遅延時間、ソフトスタート、出力電圧ランプ

LTM4664A PSMは、ソフトスタート前に動作状態になっている必要があります。RUN\_Cnピンはデバイスの初期化が行われ、 $V_{INS3}$ が $V_{IN\_ON}$ 閾値より大きくなつてからリリースされます。ステージ2のPGoodピンがRUN\_Cnピンをリリースします。1つのアプリケーションに複数のLTM4664Aを使用する場合は、同じRUN\_Cnピンを共用するようデバイスを設定する必要があります。これらのデバイスは、すべてのデバイスが初期化されてその $V_{INS3}$ が $V_{IN\_ON}$ 閾値を超えるまで、RUN\_Cnピンをローに保持します。SHARE\_CLKピンは、信号に接続されているすべてのデバイスが確実に同じタイミング・ベースを使用するようにします。

RUN\_Cnピンがリリースされると、コントローラはユーザ指定のターンオン遅延(TON\_DELAYn)だけ待機した後、出力電圧のランプ・アップを開始します。複数のLTM4664Aと他のアナログ・デバイセズ製デバイスを異なる遅延時間で起動するように設定することもできます。正常に動作させるには、すべてのデバイスが同じタイミング・クロック(SHARE\_CLK)を使用した上に、すべてのデバイスがRUN\_Cnピンを共有する必要があります。

これにより、すべてのデバイスの相対遅延を同期させることができます。遅延時間の実際の変動は、SHARE\_CLKピンに接続されたデバイスの中の最も速いクロック・レートによって決まります(アナログ・デバイセズのすべてのICは、最も速いSHARE\_CLK信号ですべてのデバイスのタイミング

を制御できるように設定されています)。SHARE\_CLK信号の周波数には±10%の幅があるので、実際の遅延時間にはある程度の差が生じます。

ソフトスタートでは、負荷電圧を能動的にレギュレーションしながら、デジタル処理によって対象電圧を0Vから指定電圧設定値まで増加させます。この電圧ランプの立ち上がり時間はTON\_RISEnコマンドを使ってプログラムでき、起動時の電圧ランプに伴う突入電流を最小限に抑えることができます。ソフトスタート機能は、TON\_RISEnの値を0.250ms未満に設定することでディスエーブルできます。LTM4664A PSMは、電圧ランプを目的の勾配に制御するために必要な計算を内部で行います。しかし、電圧勾配を、パワー段の $V_{OUTn}$ の基本的なリミットより大きくすることはできません。TON(MIN)のステップ数はTON\_RISE/0.1msと等しくなります。したがって、TON\_RISEnの時間設定が短いほど、ソフトスタート・ランプに生じるステップは離散的になります。

LTM4664A PSMのPWMは、TON\_RISEn動作時には常に不連続モードで動作します。不連続モードでは、インダクタの逆電流が検出されると直ちに下側MOSFET(MBn)がオフになります。これにより、プリバイアスされた負荷でレギュレータを起動することができます。

LTM4664A PSMにはアナログ・トラッキング機能がありませんが、2つの出力には同じTON\_RISEn時間とTON\_DELAYn時間を設定できるので、レシオメトリックなレベル・トラッキングを実現することができます。RUNnピンは同時にリリースされ、どちらのユニットも同じタイム・ベース(SHARE\_CLK)を使用するので、出力トラッキングは非常に近いものになります。回路がPolyPhase構成になっている場合は、すべてのタイミング・パラメータを同じにする必要があります。

### デジタル・サーボ・モード

最大限のレギュレーション出力電圧精度を得るには、MFR\_PWM\_MODEコマンドのビット6をアサートして、デジタル・サーボ・ループをイネーブルします。デジタル・サーボ・モードのLTM4664A PSMは、ADCの電圧指示値に基づいてレギュレーション出力電圧を調整します。デジタル・サーボ・ループは、出力がADCの正しい指示値になるまで、90msごとにDACのLSB(電圧範囲ビットに応じて1.375mVまたは0.6875mV(いずれも公称値))ずつ値を調整します。パワーアップ時は、リミットが0(無制限)に設定されていない限り、TON\_MAX\_FAULT\_LIMITの経過後にこのモードに

## デュアル25A/30A PSMのアプリケーション情報

なります。TON\_MAX\_FAULT\_LIMITが0(無制限)に設定されている場合は、TON\_RISEが完了してVOUTがVOUT\_UV\_FAULT\_LIMITを超えた後にサーボ制御が開始されます。MFR\_PWM\_MODEのビット0の設定に従い、出力はこれと同じ時点で不連続モードから設定されたモードに切り替わります。時間基準のシーケンシングにおけるVOUT波形の詳細については、図29を参照してください。TON\_MAX\_FAULT\_LIMITが0より大きい値に設定され、更にTON\_MAX\_FAULT\_RESPONSEが「無視」(0x00)に設定されている場合、サーボ制御は以下の条件で開始されます。

1. TON\_RISEシーケンスの完了後
2. TON\_MAX\_FAULT\_LIMIT時間の経過後
3. VOUT\_UV\_FAULT\_LIMITを超えた後、またはIOUT\_OC\_FAULT\_LIMITが非アクティブになった後

TON\_MAX\_FAULT\_LIMITが0より大きい値に設定され、TON\_MAX\_FAULT\_RESPONSEが「無視」(0x00)に設定されていない場合、サーボ制御は以下の条件で開始されます。

1. TON\_RISEシーケンスの完了後
2. TON\_MAX\_FAULT\_LIMIT時間が経過して、VOUT\_UV\_FAULTとIOUT\_OC\_FAULTがどちらも存在しない場合

最大立上がり時間は1.3秒に制限されます。

PolyPhase構成では、デジタル・サーボ・モードをイネーブルする制御ループを1つだけにすることを推奨します。これにより、リファレンス回路のわずかな違いが原因で、個々のループが互いに相反する動作をしないようにすることができます。

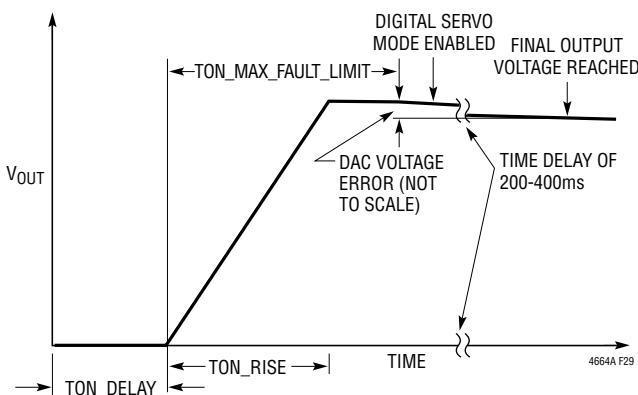


図29. タイミング制御によるVOUTの立上がり

## ソフトオフ(シーケンシングによるオフ)

LTM4664A PSMは制御された形での起動に加えて、制御されたターンオフもサポートしています。TOFF\_DELAYとTOFF\_FALLの機能を図30に示します。RUNピンがローになったときや、デバイスがオフするようにコマンドで指定された場合は、TOFF\_FALLが処理されます。デバイスにFaultが発生してオフになった場合、またはFAULT\_Cnを外部からローにしたときにデバイスがこれに応答するようプログラミングされている場合、出力は制御されたランピングを行わずにスリーステートになります。出力は負荷の関数として減衰していきます。デバイスが強制連続モードで、TOFF\_FALLの時間が十分に長くパワー段が必要な勾配を実現できる場合、出力電圧は図30に示すように動作します。このTOFF\_FALL時間の条件を満たすことができるのは、パワー段とコントローラが、立下がり時間終了までに出力電圧を0Vにできるだけの十分な電流をシンクできる場合に限られます。TOFF\_FALLが負荷容量を放電するのに必要な時間より短い値に設定されている場合、出力は必要な0V状態に達しません。TOFF\_FALLが終了するとコントローラは電流のシンクを停止し、VOUTは負荷インピーダンスによって決まる速度で自然に低下していきます。コントローラが不連続モードの場合、コントローラに負電流は流れ込みず、出力はパワー段ではなく負荷によってローになります。最大立下がり時間は1.3秒に制限されます。TOFF\_FALLの設定時間が短くなるほどTOFF\_FALLランプに生じる個々のステップは大きくなります。ランプのステップ数はTOFF\_FALL/0.1msに等しくなります。

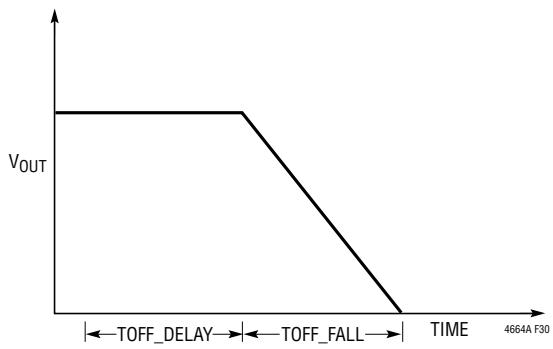


図30. TOFF\_DELAYとTOFF\_FALL

## デュアル25A/30A PSMのアプリケーション情報

### 低電圧ロックアウト

LTM4664A PSMは内部閾値ベースのUVLOによって初期化されますが、ここではV<sub>INS3</sub>を約4Vにする必要があり、INTV<sub>CC</sub>、V<sub>DD33</sub>、V<sub>DD25</sub>はそれぞれのレギュレーション値の約20%以内にする必要があります。更に、V<sub>DD33</sub>は、RUN<sub>-Cn</sub>ピンがリリースされる前に目標値の約7%以内である必要があります。デバイスの初期化が完了すると、もう1つのコンパレータがV<sub>INS3</sub>をモニタします。電源シーケンシングを開始するには、その前にVIN<sub>\_ON</sub>の閾値を超えていなければなりません。V<sub>INS3</sub>がVIN<sub>\_OFF</sub>閾値を下回ると、SHARE<sub>\_CLK</sub>ピンがローになります。また、コントローラを再起動するには、その前にV<sub>INS3</sub>がVIN<sub>\_ON</sub>閾値を超えている必要があります。通常の起動シーケンスを行うことができるのは、VIN<sub>\_ON</sub>閾値を超えた後になります。V<sub>INS3</sub>が印加されたときにFAULTBがローに保持されている場合は、FAULTBがローに保持されているときにALERTがアサートされないようデバイスがプログラムされていても、ALERTはローにアサートされます。LTM4664Aがリセット状態から復帰する前にI<sup>2</sup>C通信が行われて、デバイスがコマンドの一部しか認識できなかった場合は、CMLフォルトとみなされることがあります。CMLフォルトが検出されると、ALERTがローにアサートされます。

外部からV<sub>DD33</sub>電源を直接V<sub>DD33</sub>へ駆動するか、またはEXTV<sub>CC</sub>を介して駆動する場合は、NVMの内容をアプリケーション内でプログラムすることができます。これによりLTM4664A PSMのデジタル部分がアクティブになりますが、高電圧セクションはイネーブルされません。この電源構成ではPMBus通信が有効です。LTM4664A PSMにV<sub>INS3</sub>が印加されていない場合は、MFR<sub>\_COMMON</sub>のビット3 (NVMが初期化されていない)がローにアサートされます。この状態が検出された場合、デバイスはアドレス5Aと5Bに対してのみ応答します。デバイスを初期化するには、グローバル・アドレス0x5B、コマンド0xBD、データ0x2Bを実行し、その後にグローバル・アドレス0x5B、コマンド0xBD、データ0xC4を実行します。これで、デバイスは正しいアドレスに応答するようになります。必要に応じてデバイスの設定を行ってから、STORE<sub>\_USER\_ALL</sub>を発行してください。V<sub>IN</sub>を印加したら、MFR<sub>\_RESET</sub>コマンドを発行してPWMをイネーブルし、有効なA/D変換結果を読み出せるようにする必要があります。

### フォルトの検出と処理

LTM4664AのFAULT<sub>\_Cn</sub>ピンは、OV、UV、OC、OT、タイミング・フォルト、ピーク過電流フォルトを含む様々なフォルトを通知するよう設定されています。更に、外部信号源によってFAULT<sub>\_Cn</sub>ピンをローにして、システムの他の部分での

フォルトを示すことができます。フォルト応答は設定構成可能で、以下のオプションを選ぶことができます。

- 無視
- 直ちにシャットダウン – ラッチ・オフ
- 直ちにシャットダウン – MFR<sub>\_RETRY\_DELAY</sub>で指定した間隔で無期限に再試行

詳細については、データシートのPMBusのセクションとPMBus仕様を参照してください。

OV応答は自動です。OV状態が検出されるとTGnがローになり、BGnがアサートされます。

LTM4664A PSMにはフォルト・ログ機能があります。フォルト・ログは、ユニットをオフにするようなフォルトの発生時にデータを自動的に格納するように設定できます。フォルト・ログの表のヘッダ部分にはピーク値が記載されています。これらの値はいつでも読み出すことができます。このデータはフォルトのトラブルシューティング時に役立ちます。

LTM4664A PSMの内部温度が85°Cを超えた場合、NVMへの書き込みは(フォルト・ログ以外)推奨できません。3.3V電源がUVLO閾値に達しない限り、データは引き続きRAM内に保持されます。ダイ温度が130°Cを超えると、NVMの通信はダイ温度が120°C未満に低下するまでディスエーブルされます。

### オープンドレイン・ピン

LTM4664A PSMには以下のオープンドレイン・ピンがあります。

#### 3.3Vピン

1. FAULT<sub>\_Cn</sub>
2. SYNC
3. SHARE<sub>\_CLK</sub>
4. PGOOD<sub>\_Cn</sub>

5Vピン(5Vピンは3.3Vに低下しても正しく動作します)

1. RUN<sub>\_Cn</sub>
2. ALERT
3. SCL
4. SDA

## デュアル25A/30A PSMのアプリケーション情報

上記のすべてのピンは、0.4Vで3mAをシンクできる内蔵プルダウン・トランジスタに接続されています。これらのピンの低い方の閾値は0.8Vなので、電流3mAのデジタル信号には十分な余裕があります。3.3Vピンの場合、1.1kΩの抵抗を使用すれば電流は3mAになります。プルアップ抵抗とグラウンドまでの寄生容量のRC時定数に伴うトランジエント速度の問題が存在しない限り、一般的には10kΩ以上の抵抗が推奨されます。

SDA、SCL、SYNCのような高速信号では、これより小さい値の抵抗が必要になることがあります。タイミングの問題を避けるために、RC時定数は必要な立上がり時間の1/3～1/5に設定してください。負荷が100pFでPMBusの通信速度が400kHzの場合は、立上がり時間を300ns未満にする必要があります。時定数を立上がり時間の1/3に設定したSDAとピンとSCLピンのプルアップ抵抗は、次のとおりです。

$$R_{PULLUP} = \frac{t_{RISE}}{3 \cdot 100\text{pF}} = 1\text{k}$$

最も近い1%精度抵抗の値は1kです。通信上の問題を回避するために、SDAピンとSCLピンの寄生容量はできるだけ小さくするように注意してください。負荷容量を見積もるには、対象信号をモニタして、その信号が出力値の約63%に達するのにどれくらいの時間がかかるかを測定します。これが時定数の1単位になります。SYNCピンには内蔵プルダウン・トランジスタが接続されており、出力は500ns（公称値）の間ロードに保持されます。内部発振器が500kHzに設定され、負荷が100pFで3倍の時定数が必要な場合、抵抗の計算は次のようにになります。

$$R_{PULLUP} = \frac{2\mu\text{s} - 500\text{ns}}{3 \cdot 100\text{pF}} = 5\text{k}$$

最も近い1%抵抗の値は4.99kです。

タイミング誤差が発生する場合や、SYNCの周波数が要求速度に満たない場合は、波形をモニタして、RC時定数がそのアプリケーションにとって長すぎないかどうかを判断します。可能であれば寄生容量を減らしてください。あるいは、正常なタイミングを確保できるようになるまでプルアップ抵抗の値を減らします。SHARE\_CLKプルアップ抵抗の式も同様ですが、周期が10μsでプルダウン時間が1μsです。RC時定数は約3μs以下としてください。

### フェーズ・ロック・ループと周波数同期

LTM4664A PSMは、内部の電圧制御発振器(VCO)と位相検出器で構成されるフェーズ・ロック・ループ(PLL)を内蔵しています。このPLLは、SYNCピンの立下がりエッジにロックされます。PWMコントローラとSYNCの立下がりエッジの間の位相関係は、MFR\_PWM\_CONFIGコマンドの下位3ビットによって制御されます。PolyPhaseアプリケーションでは、すべての位相の間隔を等しくすることを推奨します。したがって、2相システムでは信号の位相を180°ずらし、4相システムでは位相間隔を90°とします。

位相検出器はエッジ反応型のデジタル・タイプで、外部発振器と内部発振器の間の位相シフトを検出します。このタイプの位相検出器は、外部クロックの高調波に誤って同期するおそれがあります。

位相検出器の出力は、内部フィルタ・ネットワークの充放電を行う1対の相補型電流源です。PLL同期が確保されている範囲は200kHz～1MHzです。公称デバイスの同期範囲は通常この範囲を超えていますが、この範囲を超えた部分での動作は確認されていません。

PLLには同期検出回路があります。動作中にPLLのロックが失われた場合は、STATUS\_MFR\_SPECIFICコマンドのビット4がアサートされて、ALERTピンがローになります。このフォルトは、同じビットに1を書き込むことでクリアできます。PLL\_FAULT発生時にALERTピンがアサートされないようにする場合は、SMBALERT\_MASKコマンドを使ってアラートの生成を防止することができます。

SYNC信号がアプリケーションのクロックとして使われていない場合は、公称設定周波数がPWM回路を制御します。ただし、複数のデバイスがSYNCピンを共用していてもその信号がクロックに使われていない場合、それらのデバイスは同期されず、出力に過剰な電圧リップルが生じことがあります。この状態になると、MFR\_PADSのビット10がローにアサートされます。

動作中のPWM信号の周波数が高すぎるように見える場合は、SYNCピンをモニタしてください。立下がりエッジに余分な遷移があると、PLLは目的の信号ではなくノイズに同期しようとします。この問題を回避するには、デジタル制御信号の配線を見直してSYNC信号へのクロストークを最小限に抑えます。PolyPhase構成では、複数のLTM4664Aの

## デュアル25A/30A PSMのアプリケーション情報

PSMセクションが1つのSYNCピンを共有する必要があります。他の構成の場合は、複数のSYNCピンを接続して単一のSYNC信号を生成するという方法もあります。複数のLTM4664AのPSMセクション間でSYNCピンを共用する場合、周波数出力を使用してセクションをプログラムできるLTM4664Aは1つだけです。それ以外のすべてのLTM4664Aのセクションは、SYNC出力をディスエーブルするようにプログラムする必要があります。ただし、その周波数は公称目標値にプログラムしてください。[図51](#)のアプリケーション回路図を参照してください。

### 入力電流検出アンプ

LTM4664Aの入力電流検出アンプは、[図2](#)のブロック図に示すように外付けの検出抵抗を使用して、 $V_{INS3\_Cn}$ の電力段ピンに流れ込む電源電流を検出できます。 $R_{SENSE}$ の値は、MFR\_IIN\_CAL\_GAINコマンドを使ってプログラムできます。誤差をなくすために、 $R_{SENSE}$ 抵抗の両端でケルビン検出を行うことを推奨します。MFR\_PWM\_CONFIG[6:5]は、入力電流検出アンプのゲインを設定します。MFR\_PWM\_CONFIGのセクションを参照してください。IIN\_OC\_WARN\_LIMITコマンドは、ADCによって測定される入力電流値に対し、入力過電流警告を発生させる入力電流値(A)を設定します。このリミットを超えたかどうかの判定にはREAD\_IINの値が使われます。READ\_IINコマンドは、入力電流検出抵抗を流れる入力電流の測定値(A)を返します。

$V_{INS3}$ コントローラ・ピンに流れ込む電流により、電源と $V_{INS3}$ コントローラピンの間にはIR電圧降下が生じます。この電圧降下を補償するため、MFR\_RVINは、自動的に[図2](#)のブロック図に示す1Ωの内部検出抵抗に設定されます。LTM4664A PSMはMFR\_READ\_ICHIPの測定値にこの1Ω抵抗を乗じて、得られた電圧を $V_{INS3}$ コントローラ・ピンの測定電圧に加算します。したがって、 $READ\_VIN = VIN\_CNTLPIN + (MFR\_READ\_CHIP \cdot 1\Omega)$ となります。MFR\_READ\_ICHIPコマンドは内部コントローラの電流の測定に使用します。また、READ\_PINコマンドを使用すると、入力電力の計算値を読み出すことができます。

### プログラマブル・ループ補償

LTM4664Aは、ハードウェアを変更することなく過渡応答を最適化するプログラマブル・ループ補償機能を備えています。エラー・アンプのゲイン  $g_m$  は  $1.0\text{m}\Omega \sim 5.73\text{m}\Omega$  の範囲で変化し、補償抵抗  $R_{COMP}$  はコントローラ内部で  $0\text{k}\Omega$  から  $62\text{k}\Omega$  まで変化します。この設計では2つの補償コンデンサ  $COMP_{na}$  と  $COMP_{nb}$  が必要で、 $COMP_{na}$  と  $COMP_{nb}$  の代表的な比率は10です。[図2](#)のブロック図と[図31](#)を参照してください。

LTM4664A PSMは、 $g_m$  と  $R_{COMP}$  だけを調整することによって柔軟なタイプII補償ネットワークを提供し、様々な出力コンデンサに対してループを最適化することができます。 $g_m$  を調整すると、[図32](#)に示すように、ポールとゼロの位置を変えることなく周波数範囲全体にわたって補償ゲインを変化させることができます。

$R_{COMP}$ を調整すると、[図33](#)に示すようにポールとゼロの位置が変化します。LTpowerCADツールを使って、 $g_m$  と  $R_{COMP}$  の適切な値を決定することを推奨します。

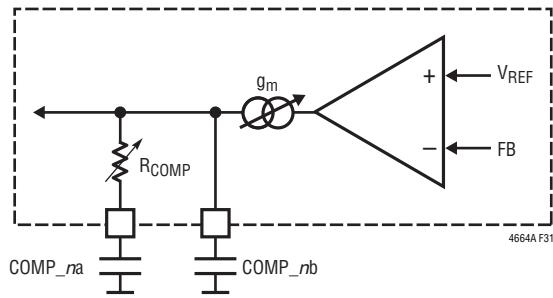


図31. プログラマブル・ループ補償

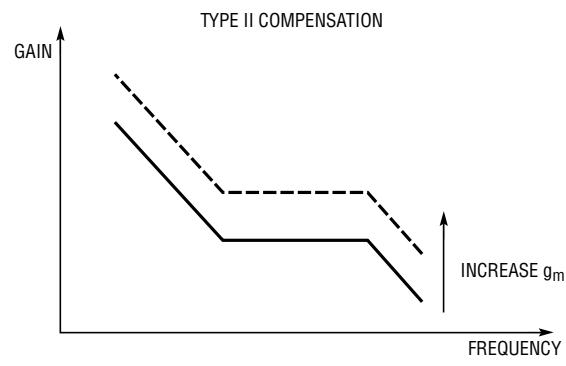


図32. エラー・アンプの $g_m$ 調整

## デュアル25A/30A PSMのアプリケーション情報

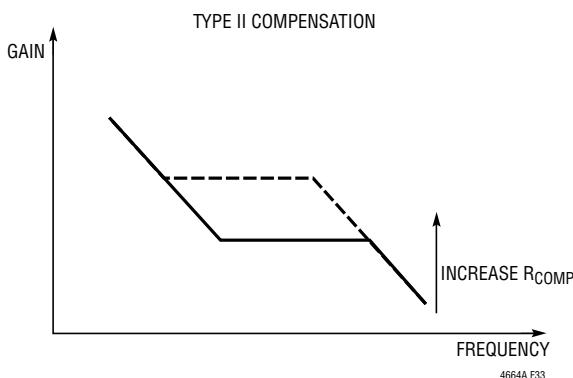


図33. RCOMP の調整

### 過渡応答のチェック

レギュレータのループ応答は、負荷電流の過渡応答を調べることでチェックできます。スイッチング・レギュレータは、DC (抵抗性) 負荷電流のステップへの応答に数サイクルを要します。負荷ステップが発生すると、 $V_{OUT}$  は  $\Delta I_{LOAD(ESR)}$  に等しい大きさだけシフトします。ここで、ESR は  $C_{OUT}$  の等価直列抵抗です。更に、 $\Delta I_{LOAD}$  によって  $C_{OUT}$  の充電または放電が開始されます。これによって帰還誤差信号が発生してレギュレータを電流変化に適応させ、 $V_{OUT}$  を定常値に回復させます。この回復期間に  $V_{OUT}$  をモニタして、安定性に問題があることを示す過度のオーバーシュートやリンクギングが発生しないかどうかをチェックすることができます。COMP ピンを使用すれば、制御ループの動作を最適化できるだけでなく、DC 結合された AC フィルタ付きクローズドループ応答テスト・ポイントを利用することもできます。このテスト・ポイントにおける DC ステップ、立上がり時間、およびセトリングは、クローズドループ応答を正確に反映します。2次特性が支配的なシステムの場合は、このピンに見られるオーバーシュートのパーセンテージを使って位相マージンや減衰係数を予想できます。ピンの立上がり時間によって、帯域幅を見積もることも可能です。標準的応用例の回路に示す COMP\_Cna の外付けコンデンサは、ほとんどのアプリケーションで妥当な初期値として使用できます。ループ・ゲインに影響するプログラマブルなパラメータは、電圧レンジ (MFR\_PWM\_CONFIG コマンドのビット [1])、電流レンジ (MFR\_PWM\_MODE コマンドのビット [7])、チャンネル・アンプの  $g_m$  (MFR\_PWM\_COMP のビット [7:5])、および内部 RCOMP 補償抵抗 (MFR\_PWM\_COMP のビット [4:0]) です。補償計算を行う前に必ずこれらの設定を行ってください。

COMP\_Cna の内部直列 RCOMP と外部 CCOMP\_Cna からなるフィルタは、主要なポールゼロ・ループ補償を設定します。内部 RCOMP の値は、MFR\_PWM\_COMP コマンドのビット [4:0] を使って変更できます ( $0\Omega \sim 62\text{k}\Omega$ )。最終的な PCB レイアウトが完了して、CCOMP\_bn フィルタ・コンデンサと出力コンデンサの種類および値を具体的に決めたら、RCOMP の値を調整して過渡応答を最適化します。ループのゲインと位相は出力コンデンサの種類と値によって決まるので、適切な出力コンデンサを選択する必要があります。立上がり時間を  $1\mu\text{s} \sim 10\mu\text{s}$  とした、全負荷電流の 20% ~ 80% の出力電流パルスを流すと、帰還ループを壊すことなく出力電圧と COMP ピンの波形が得られ、ループ全体の安定性を判断できます。グラウンドとの間に抵抗を取り付けたパワー MOSFET を出力コンデンサの両端に直接接続して、適切な信号発生器でゲートを駆動するのが、負荷ステップを生成する実用的な方法です。MOSFET + R<sub>SERIES</sub> により、 $V_{OUT}/R_{SERIES}$  にはほぼ等しい出力電流が発生します。電流リミットの設定とプログラマされた出力電圧によって異なりますが、R<sub>SERIES</sub> の値は  $0.1\Omega \sim 2\Omega$  が妥当です。出力電流のステップ変化によって生じる初期出力電圧ステップは、帰還ループの帯域幅内にない場合があるため、この信号を使って位相マージンを決定することはできません。COMP ピンの信号を調べる方が確実なのはこのためです。この信号は帰還ループ内にあり、フィルタを通した補償済みの制御ループ応答です。RCOMP を大きくするとループのゲインが大きくなり、CCOMP\_Cna を小さくするとループの帯域幅が広くなります。CCOMP を小さくするのと同じ比率で RCOMP を大きくすると、ゼロ周波数は変化せず、その結果、帰還ループの最も重要な周波数範囲での位相シフトも同じ値に保たれます。ループのゲインは、MFR\_PWM\_COMP コマンドのビット [7:5] を使って設定するエラー・アンプのトランスクタンスに比例します。出力電圧のセトリング挙動はクローズドループ・システムの安定性に関係しており、実際の全体的電源性能を表します。大容量 ( $>1\mu\text{F}$ ) 電源バイパス・コンデンサが接続された負荷の切替えを行うと、更に大きなトランジメントがもう 1 つ発生します。放電したバイパス・コンデンサが実質的に  $C_{OUT}$  と並列の状態になるため、 $V_{OUT}$  は急激に低下します。抵抗の小さい負荷スイッチを短時間で駆動した場合は、どんなレギュレータでも、この出力電圧の突然のステップ変化を防げるような速度で電流の供給を変更することはできません。C<sub>LOAD</sub> と  $C_{OUT}$  の比率が 1:50 より大きい場合は、スイッチの立上がり時間を制御して、負荷の立上がり時間を約 25 •

## デュアル25A/30A PSMのアプリケーション情報

$C_{LOAD}$ に制限する必要があります。したがって、10μFのコンデンサの場合、250μsの立ち上がり時間が必要となり、充電電流は約200mAに制限されます。

### PolyPhase®構成

複数のLTM4664Aを使用してPolyPhaseレールを構成する場合は、これらのデバイスのSYNC、COMP\_na、COMP\_nb、SHARE\_CLK、FAULT\_Cn、ALERTピンを共用する必要があります。FAULT\_Cn、SHARE\_CLK、ALERTには必ずプルアップ抵抗を使用してください。いずれかのデバイスのSYNCピンを目的のスイッチング周波数に設定し、それ以外のすべてのFREQUENCY\_SWITCHコマンドを外部クロックに設定する必要があります。外部発振器を接続する場合は、すべてのデバイスについてFREQUENCY\_SWITCHコマンドを外部クロックに設定してください。すべてのチャンネルの相対位相は等間隔にします。また、すべてのデバイスのMFR\_RAIL\_ADDRESSを同じ値に設定する必要があります。

複数チャンネルのすべてのV<sub>OSNS</sub><sup>+</sup>ピンを互いに接続し、更にすべてのV<sub>OSNS</sub><sup>-</sup>ピンも互いに接続する必要があります。また、COMP\_naピンとCOMP\_nbピンについても同様です。PolyPhaseアプリケーションの場合を除き、MFR\_CONFIG\_ALLのビット[4]はアサートしないでください。図50のアプリケーション例を参照してください。

### USB-I<sup>2</sup>C / SMBus / PMBusコントローラとシステム内のLTM4664Aの接続

アナログ・デバイセズのUSB-I<sup>2</sup>C / SMBus / PMBusアダプタ(DC1613Aまたは同等品)は、基板上のLTM4664A PSMとインターフェースを取って、プログラミング、遠隔測定、およびシステムのデバッグを行うことを可能にします。このアダプタは、LTpowerPlayと併用することで、電源システム全体をデバッグできる強力な手段を提供します。遠隔測定、フルト・ステータス・コマンド、およびフルト・ログを使って高速のフルト診断が可能であり、短時間で最終的な構成を完了して、LTM4664A PSMのPSM EEPROMに格納することができます。図34に、システム電源の有無に関係なく、アナログ・デバイセズのI<sup>2</sup>C / SMBus / PMBusアダプタを使用して1つ以上のLTM4664AのPSMに対する電力供給、プログラミング、および通信を行うためのアプリケーション回路図を示します。システム電源がない場合は、ドングルがV<sub>DD33</sub>電源ピンを介してLTM4664A PSMに電力を供給します。V<sub>IN</sub>が印加されておらず、V<sub>DD33</sub>ピンに電力が供給されているときにデバイスを初期化するには、グローバル・アドレス0x5B、コマンド0xBD、データ0x2Bを使用し、その後にアドレス0x5B、コマンド0xBD、およびデータ0xC4を使用します。これでLTM4664A PSMとやり取りができるようになり、プロジェクト・ファイルを更新できます。更新されたプロジェクト・ファイルをNVMに書き込むにはSTORE\_USER\_ALLコマンドを発行します。V<sub>IN</sub>を印加したら、MFR\_RESETを発行してPWM電源をイネーブルし、有効なADCを読み出せるようにする必要があります。

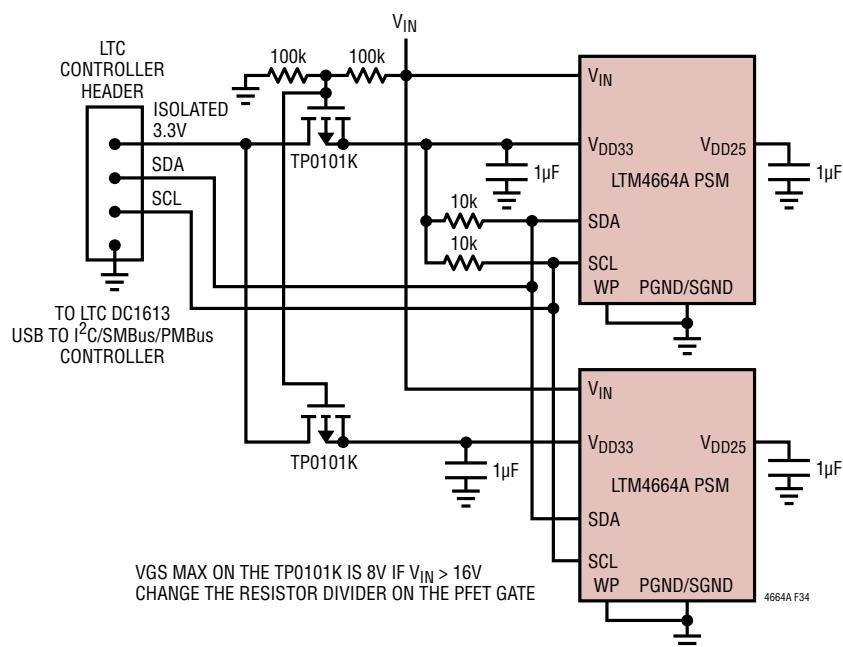


図34. コントローラの接続

## デュアル25A/30A PSMのアプリケーション情報

アダプタの電流供給能力は限られているので、OR接続の3.3V電源から電力を供給するのは、LTM4664A PSM、それに付随するプルアップ抵抗、およびI<sup>2</sup>Cのプルアップ抵抗だけにしてください。更に、I<sup>2</sup>Cバス接続をLTM4664A PSMと共有しているデバイスでは、SDA／SCLピンとそのV<sub>DD</sub>ノードの間にボディ・ダイオードが形成されないようにする必要があります。ボディ・ダイオードが形成されると、システム電源が存在しない場合にバス通信に干渉するためです。V<sub>INS3</sub>を印加すると、DC1613Aは基板上のLTM4664A PSMに電力を供給しなくなります。デバイスが完全に設定されるまで負荷に電力を供給できないようにするために、RUN\_Cnピンをローに保持するか、電圧設定抵抗を挿入しないことを推奨します。

LTM4664A PSMは、DC1613AによってホストPCのグラウンドから完全に絶縁されます。アダプタからの3.3VとLTM4664AのV<sub>DD33</sub>ピンは、それぞれのLTM4664Aに対し、別々のPFETを使用して駆動する必要があります。V<sub>INS3</sub>とEXTV<sub>CC</sub>の両方がオンになっているのでなければ、内蔵LDOがオフなので、V<sub>DD33</sub>ピンを並列にすることができます。コントローラの3.3Vの電流制限値は100mAですが、V<sub>DD33</sub>の電流の代表値は15mA以下です。V<sub>DD33</sub>はINTV<sub>CC</sub>／EXTV<sub>CC</sub>ピンを逆駆動します。V<sub>IN</sub>がオープンの場合、通常このことは問題となりません。

### LTpowerPlay: デジタル電源用のインターフェイティブGUI

LTpowerPlay (図35)はWindowsベースの強力な開発環境で、LTM4664AのPSMセクションを含むアナログ・デバイセズのデジタル・パワー・システム・マネージメントICをサポートします。このソフトウェアは様々な作業をサポートします。LTpowerPlayは、デモ・ボードまたはユーザ・アプリケーションに接続することにより、アナログ・デバイセズ製ICの評価に使用できます。また、LTpowerPlayは、複数のデバイス構成ファイルを作成するために、(ハードウェアを接続しない)オフライン・モードで使用することも可能です。これらのファイルは、保存して後でロードし直すことができます。LTpowerPlayは従来にない診断機能とデバッグ機能を備えており、基板の機能確認時に電源システムのプログラムや調整を行ったり、レールの機能確認時にパワーに関する問題を診断したりする場合に、貴重な診断ツールとなります。LTpowerPlayは、アナログ・デバイセズのUSB-I<sup>2</sup>C／SMBus／PMBusアダプタを利用して、DC2165Aデモ・ボードおよびDC2298Aプログラミング・ボードやユーザ・ターゲット・シス

テムを含む様々なターゲットの1つと通信を行います。このソフトウェアは自動更新機能も備えており、最新のデバイス・ドライバと技術文書一式を備えた最新リビジョンの状態を常に維持します。

また、LTpowerPlayについて、いくつかのチュートリアル・デモを含む充実したコンテキスト・ヘルプを備えています。詳細については以下のサイトを参照してください。

### LTpowerPlay

#### PMBus通信とコマンド処理

LTM4664A PSMは、図36(書き込みコマンドのデータ処理)に示すように、処理前にサポート対象コマンドに書き込まれた最後のデータを保持するためのディープ・バッファを内蔵しています。デバイスは、新しいコマンドをバスから受信すると、そのデータを書き込みコマンド・データ・バッファにコピーして、このコマンド・データを取り出す必要があることを内部プロセッサに示し、コマンドを実行できるように内部フォーマットに変換します。2つの異なる並列ブロックがコマンドのバッファリングとコマンド処理(取り出し、変換、実行)を管理して、コマンドに最後に書き込まれたデータが失われないようにします。コマンド・データ・バッファリングは、コマンド・データを書き込みコマンド・データ・バッファに格納し、将来の処理に備えてこれらのコマンドにマークを付けることによって、入ってくるPMBus書き込みを処理します。内部プロセッサは並列で動作し、処理対象としてマークされたコマンドの取り出し、変換、実行といった低速になることのあるタスクを処理します。一部の計算集約型コマンドでは(例:タイミング・パラメータ、温度、電圧と電流)、内部プロセッサの処理時間がPMBusのタイミングより長くなることがあります。デバイスのコマンド処理がビジー状態になっているとき新しいコマンドが届くと、実行が遅れたり、受信の順番とは異なる順番で実行されたりすることがあります。内部計算が進行中の場合、デバイスは、MFR\_COMMONのビット5(計算は保留中ではない)でこれを示します。デバイスが計算でビジー状態の場合、ビット5はクリアされます。このビットがセットされると、デバイスは別のコマンドを実行できるようになります。図37にポーリング・ループの例を示します。ポーリング・ループは、コマンドが順番に処理されるようにする一方で、エラー処理ルーチンを簡略化します。

## デュアル25A/30A PSMのアプリケーション情報

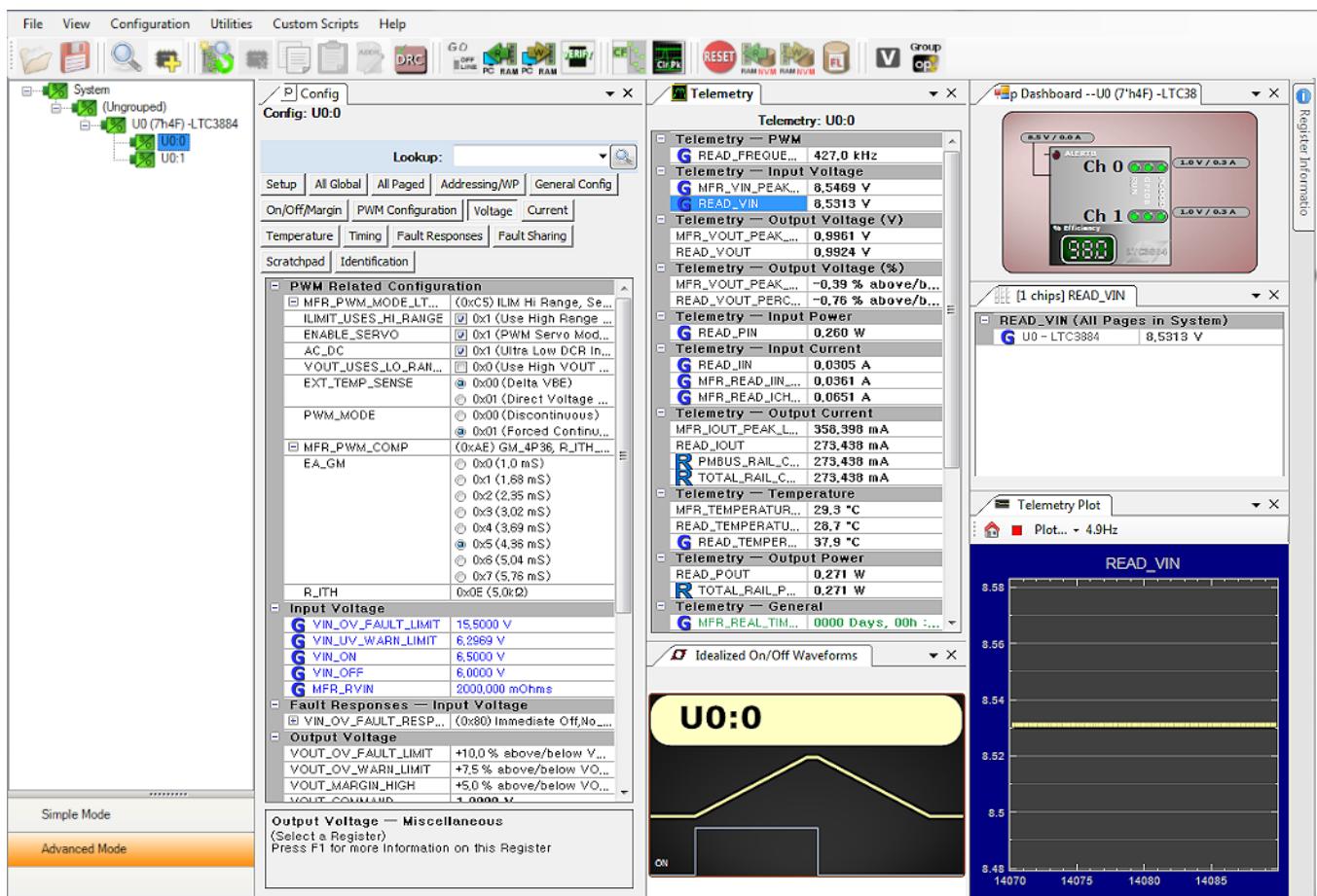


図35. LTpowerPlayのスクリーン・ショット

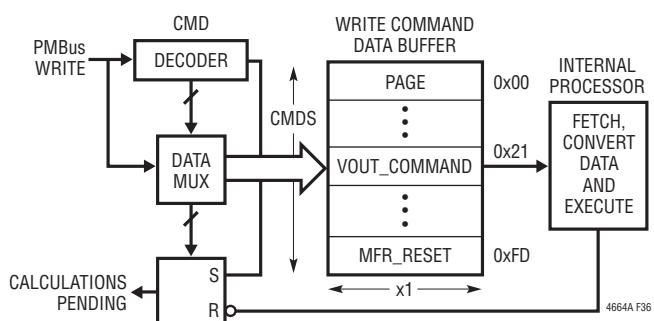


図36. 書込みコマンドのデータ処理

## デュアル25A/30A PSMのアプリケーション情報

デバイスは、ビギー状態のときに新しいコマンドを受信すると、標準PMBusプロトコルを使ってその状態を伝達します。デバイスはその設定に応じ、コマンドに対してNACKを返すか、すべて1(0xFF)を返すことによって読み出しに備えます。また、BUSYフォルトとALERT通知を生成したり、SCLクロックのロー時間を延長したりすることもあります。詳細については、PMBus Specification v1.1, Part II, Section 10.8.7と、SMBus v2.0 section 4.3.3を参照してください。クロック・ストレッ칭は、MFR\_CONFIG\_ALLのビット1をアサートすることによってイネーブルできます。クロック・ストレッチが行われるのは、この機能がイネーブルされ、なおかつバス通信速度が100kHzを超えている場合に限ります。

```
// wait until chip is not busy
do
{
mfrCommonValue = PMBUS_READ_BYTE(0xEF);
partReady = (mfrCommonValue & 0x68) == 0x68;
}while(!partReady)

// now the part is ready to receive the
next command
PMBUS_WRITE_WORD(0x21, 0x2000); //write
VOUT_COMMAND to 2V
```

図37. VOUT\_COMMANDのコマンド書き込み例

PMBusのビギー・プロトコルは広く受け入れられた規格ですが、書き込みのシステム・レベル・ソフトウェアの記述が少し複雑になることがあります。このデバイスには3つの「ハンドシェーティング」ステータス・ビットがあり、これによって複雑さが緩和され、同時に信頼性の高いシステム・レベルの通信が可能になります。

これら3つのハンドシェーティング・ステータス・ビットはMFR\_COMMONレジスタ内にあります。デバイスは、内部処理の実行でビギー状態の場合、MFR\_COMMONのビット6(「チップはビギーではない」)をクリアします。特に、VOUTが遷移状態(マージン・ハイ/ロー、電源オフ/オン、新しい出力電圧設定値への移行など)にあるためにデバイスがビギー状態になっている場合、デバイスはMFR\_COMMONのビット4(「出力は遷移中でない」)をクリアします。内部計算が進行中の場合、デバイスはMFR\_COMMONのビット5([計算は保留されていない])をクリアします。これら3つのステータス・ビットは、3つのビットすべてがセットされるまで、MFR\_COMMONレジスタのPMBus読み出しバイトによってポーリングできます。これらのすべてのステータス・ビットがセットされた直後のコマンドは、NACK応答が返されたりBUSYフォルトまたはALERT通知が生成されたりすることな

く、受け付けられます。ただし、PMBus仕様値が要求する他の理由(例えば無効なコマンドやデータなど)によって、デバイスがコマンドにNACK応答を返すことがあります。VOUT\_COMMANDレジスタへの信頼性の高いコマンド書き込みアルゴリズムの例を図33に示します。

ビギー動作や不要なALERT通知を扱うことによって処理が複雑化するのを避けるために、すべてのコマンド書き込み(バイト書き込み、ワード書き込みなど)の前にはポーリング・ループを入れることを推奨します。これを実現する簡単な方法は、SAFE\_WRITE\_BYTE()サブルーチンとSAFE\_WRITE\_WORD()サブルーチンを作成することです。前述のポーリング・メカニズムを使用することで、ソフトウェアをクリーンかつシンプルに保ちながら、デバイスとの信頼性の高い通信を実現することができます。これらのトピックや、その他個々のケースに関する詳細な検討については、アナログ・デバイセズのアプリケーション・ノートを参照してください。

100kHz以下のバス速度で通信する場合、ここに示すポーリング・メカニズムは、クロック・ストレッ칭なしで信頼性の高い通信を実現するシンプルなソリューションを提供します。バス速度が100kHzを超える場合は、クロック・ストレッ칭をイネーブルできるようにデバイスを設定することを強く推奨します。そのためには、クロック・ストレッ칭をサポートするPMBusマスターが必要です。通信には、PMBus Specification V1.1, Part II Section 10.8.7に記載された方法で標準のPMBus NACK/BUSYフォルトを検出し、正常に回復できるシステム・ソフトウェアが必要です。LTM4664A PSMは、バス速度が400kHzを超えるアプリケーションには推奨できません。

### 熱に関する考慮事項と出力電流のディレーティング

このデータシートのピン配置のセクションに記載されている熱抵抗は、JESD51-12に定義されたパラメータと一致しています。これらのパラメータは、有限要素解析(FEA)ソフトウェアのモデリング・ツールでの使用を意図したものです。これらのモデリング・ツールは、JESD 51-9(Test Boards for Area Array Surface Mount Package Thermal Measurements)によって定義されたハードウェア・テストボードにμModuleパッケージを実装して行われた、熱的モデリング、シミュレーション、およびハードウェア評価との相関付けから得られた結果を利用します。これらの熱係数を提供する理由は、JESD51-12(Guidelines for Reporting and Using Electronic Package Thermal Information)に記載されています。

多くの設計者は、デモ・ボードなどの実験装置やテスト車両を使用して、アプリケーションに使用するμModuleレギュレータの熱性能を様々な電気的および環境的動作条件で予測し、それによってFEA作業を補足するという方法を選択します。FEAソフトウェアを使用しない場合、ピン配置のセ

## デュアル25A/30A PSMのアプリケーション情報

クションに示す熱抵抗はそれ自体では熱性能のガイドとなりませんが、その代わりにこのデータシートで後に示すディレーティング曲線をアプリケーションの利用に関する考察やガイドとして使用でき、また熱性能とアプリケーションとの関係を把握するために応用できます。

ピン配置のセクションにはJESD51-12に明示的に定義された4つの熱係数が示されており、これらは以下のように説明されます。

1.  $\theta_{JA}$  (ジャンクションから周囲への熱抵抗)は、1立方フィートの密閉筐体内で測定した自然対流状態でのジャンクションから周囲の空気への熱抵抗です。この環境では自然対流によって空気が移動しますが、「静止空気」状態と呼ばれることがあります。この値はJESD51-9に定義されたテスト・ボードに実装したデバイスを使って決定されますが、このテスト・ボードは実際のアプリケーションや実現可能な動作条件を反映するものではありません。
2.  $\theta_{JCbottom}$  (ジャンクションから製品ケース底面への熱抵抗)は、パッケージ底面から熱として放出される部品の全消費電力によって決まります。標準的なμModuleレギュレータでは熱の大半がパッケージの底面から放出されますが、周囲環境への熱の放出も必ず発生します。したがって、この熱抵抗値はパッケージの比較に役立ちますが、そのテスト条件は一般にユーザ・アプリケーションに合致するものではありません。

3.  $\theta_{JCtop}$  (ジャンクションから製品ケース上面への熱抵抗)は、部品のほぼすべての消費電力が熱としてパッケージ上面から放出される状態で決定されます。標準的なμModuleレギュレータの電気的接続はパッケージの底面で行われるので、熱の大半がジャンクションからデバイス上面へ流れれるような形でアプリケーションが動作することは稀です。 $\theta_{JCbottom}$ の場合と同じで、この値はパッケージの比較に役立ちますが、そのテスト条件は一般にユーザ・アプリケーションに合致するものではありません。
4.  $\theta_{JB}$  (ジャンクションからプリント回路基板への熱抵抗)は、熱の大部分がμModuleレギュレータの底面を通って基板に放出されるときのジャンクションから基板への熱抵抗で、実際には、 $\theta_{JCbottom}$ と、デバイス底面からハンダ接合部と基板の一部を通って放出される場合の熱抵抗の和です。基板の温度は両面、二層の基板を使い、パッケージから一定の距離において測定されます。この基板はJESD51-9に記載されています。

前述の熱抵抗を視覚的に表したものが図38です。青色の部分がμModuleレギュレータ内部の熱抵抗で、緑色の部分はμModuleパッケージ外部の熱抵抗です。

実践的な注意点として、JESD51-12に定義されている、あるいはピン配置のセクションに示す4種類の熱抵抗パラメータのいずれも、あるいはそれらのサブグループも、μModuleレギュレータの通常の動作条件を反映したものではないこ

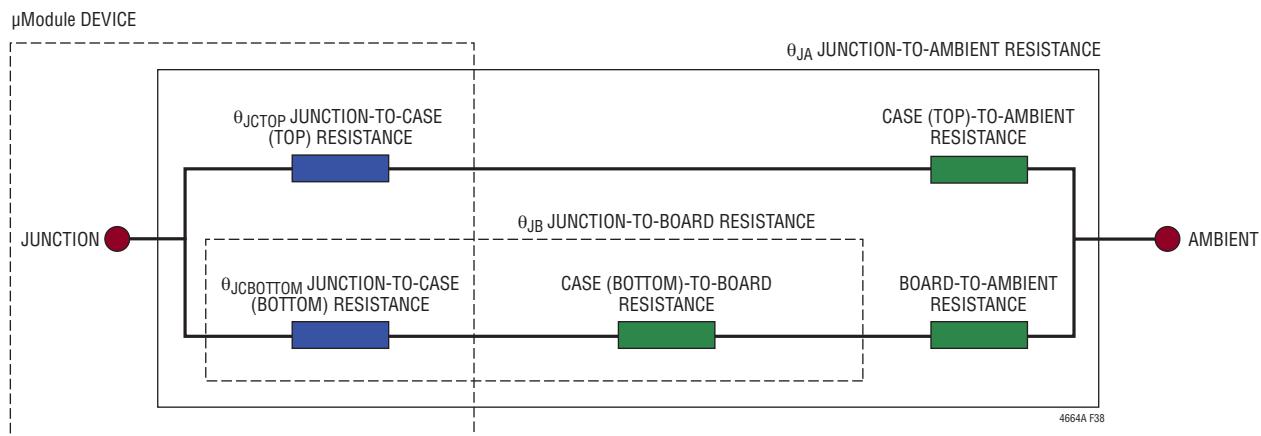


図38. JESD51-12の熱係数の図解

## デュアル25A/30A PSMのアプリケーション情報

とに留意してください。例えば、通常の基板実装アプリケーションでは、JESD51-12が $\theta_{JCtop}$ と $\theta_{JCbottom}$ についてそれぞれ定義しているように、デバイスの全電力損失(熱)が100%すべてμModuleパッケージの上面だけから放出されたり、この底面だけから放出されたりすることはありません。実際には電力損失はパッケージから両方の方向に熱として放散され、ヒート・シンクと空気流がない場合は熱の大半は基板へと流れます。

LTM4664A内部には熱を生じる電力デバイスとコンポーネントが複数存在し、したがってコンポーネントやダイの様々な接合部での熱抵抗はパッケージ全体の電力損失とは完全には正比例しないことに留意してください。この複雑な問題を、モデリングの簡潔性を犠牲にすることなく(なおかつ現実的な実用性を無視することなく)解決するために、このデータシートに記載されている熱抵抗値は、実験室での恒温槽を使ったテストとFEAソフトウェア・モデリングを併用する方法を採用して合理的に定義し、相関付けを行っています。(1)最初に、FEAソフトウェアを使用し、正しい材料係数と高精度の電力損失源定義に基づいて、LTM4664Aと指定PCBの正確な機械的形状モデルを作成します。(2)このモデルを使い、JESD51-9およびJESD51-12に適合するソフトウェア定義のJEDEC環境をシミュレーションして、様々な接合面における電力損失による熱の流れと温度値を予測します。これで、JEDEC定義の熱抵抗値を計算することができます。(3)このモデルとFEAソフトウェアを使用して、ヒート・シンクと空気流がある場合のLTM4664Aの熱性能を評価します。(4)これらの熱抵抗値を計算して分析し、ソフトウェア・モデルで様々な動作条件によるシミュレーションを行った上で、徹底した実験室評価を実施してシミュレーションで得た状態を再現します。具体的には恒温槽を使い、シミュレーションと同じ電力損失でデバイスを動作させながら、熱電対を使用して温度を測定します。このプロセスの結果を適切に評価することで、このデータシートの後のセクションで示す一連のディレーティング曲線と、[ピン配置](#)のセクションに示す十分に相関付けされたJESD51-12定義の $\theta$ 値が得られます。

図39と図40に示す1.0Vおよび1.5Vの電力損失曲線と、図41～図44の負荷電流ディレーティング曲線を組み合わせて使用することにより、様々なヒート・シンク条件および空気流条件下におけるLTM4664Aの熱抵抗 $\theta_{JA}$ の概算値を求めることができます。これらの熱抵抗は、ハードウェア(寸法が99mm×145mm×1.6mmで、すべての層に2オンスの銅箔を使用した8層FR4 PCB)上で実証されたLTM4664Aの性能を表しています。電力損失曲線は室温で測定し、ジャンクション温度が125°Cに達した場合は係数1.35を乗じています。ディレーティング曲線は、周囲温度50°Cで最大50Aの初期電流を供給するLTM4664Aの並列出力を使ってプロットしています。出力電圧は1.0Vと1.5Vです。これらは熱抵抗との相関を検証するため、出力電圧のより低い範囲とより高い範囲を含めるよう選択されています。熱モデルは温度制御チャンバー内での複数回の温度測定と、熱モデリングによる分析から得られています。ジャンクション温度は、空気流ありと空気流なしの条件で、周囲温度を上げながらモニタします。

ディレーティング曲線には、周囲温度の変化に伴う電力損失の増加が加味されます。ジャンクション温度は、出力電流または電力を下降させ、同時に周囲温度を上昇させながら125°Cに維持されます。この出力電流の低下により、周囲温度が増加すると共にモジュール内部の損失が低下します。モニタされているジャンクション温度120°Cから周囲動作温度を差し引いた値により、モジュール温度上昇の上限が規定されます。図41の例に示すように、周囲温度約97°Cで空気流もヒート・シンクもなしの条件では、負荷電流が約30Aにディレーティングされ、室温(25°C)での電力損失は、 $V_{IN} = 48V$ 、 $V_{OUT} = 1.0V$ 、 $I_{OUT} = 30A$ の条件で約3.2Wになります。 $V_{IN} = 48V$ 、 $V_{OUT} = 1.0V$ の電力損失曲線(図41)の30A時の値から得られる室温での損失約3.2Wに倍率1.35を乗じると、4.32Wの損失が得られます。周囲温度97°Cをジャンクション温度の120°Cから差し引き、その差23°Cを4.32Wで除算して得られた熱抵抗 $\theta_{JA}$ の値5.3°C/Wは、表11に一致します。表10および表11は、空気流がある場合とない場合の出力1.0V、および1.5Vでの等価熱抵抗を示しています。

## デュアル25A/30A PSMのアプリケーション情報

表10および表11に示す様々な条件下で得られた熱抵抗値に周囲温度から計算された電力損失値を乗算すれば周囲温度からの温度上昇幅が得られ、それに基づいて最大ジャンクション温度が得られます。室温での電力損失は**代表的な性能特性**のセクションに示す効率曲線から求めることができます、更に前述の周囲温度の倍率で調整することができます。

最大60Aの出力時( $V_{OUT}$ が最大1.2V)の熱性能の予測値は、このセクションの図を類似の出力電力条件で調べることで、適切な近似値を求めるすることができます。例えば、60Aで1.2V $V_{OUT}$ の場合、72Wの出力になります。熱性能を見積もるために、この動作点を48Aで1.5V $V_{OUT}$ の場合(同様に出力電力は72W)で近似できます。したがって、このセクションの1.5V $V_{OUT}$ のグラフを使用して、1チャンネルあたり25Aを超える電流の熱性能を推定することができます(最大1.2V $V_{OUT}$ の出力電圧の場合)。

表10および表11:出力電流のディレーティング(デモ・ボードに基づく)

表10. 1.0V出力

DERATING CURVE	$V_{IN}$ (V)	POWER LOSS CURVE	AIRFLOW (LFM)	HEAT SINK	$\theta_{JA}$ (°C/W)
Figure 41, 42	48, 54	Figure 39, 40	0	None	5.3
Figure 41, 42	48, 54	Figure 39, 40	200	None	4.5
Figure 41, 42	48, 54	Figure 39, 40	400	None	4.0

表11. 1.5V出力

DERATING CURVE	$V_{IN}$ (V)	POWER LOSS CURVE	AIRFLOW (LFM)	HEAT SINK	$\theta_{JA}$ (°C/W)
Figure 43, 44	48, 54	Figure 39, 40	0	None	5.3
Figure 43, 44	48, 54	Figure 39, 40	200	None	4.5
Figure 43, 44	48, 54	Figure 39, 40	400	None	4.0

## デュアル25A/30A PSMのアプリケーション情報

表12. LTM4664A デュアル25A/30A PSMの出力コンデンサー一覧

以下の全パラメータは代表値であり、ボード・レイアウトによって異なります

Murata	220 $\mu$ F 6.3V	GRM32ER60J227ME05	PANASONIC SP-CAP	470 $\mu$ F 2.5V	EEFSX0E471E4
Taiyo Yuden	220 $\mu$ f 4V	AMK325ABJ227MMHT	PANASONIC POSCAP	470 $\mu$ F 2.5V	ETPF470M5H
Murata	100 $\mu$ F 6.3V	GRM32ER60J107M	PANASONIC POSCAP	1000 $\mu$ F 2.5V	
Murata	100 $\mu$ F 4V	GRM21BR60G107ME15	PANASONIC POSCAP	1000 $\mu$ F 2.5V	ETCF1000M5H
Taiyo Yuden	100 $\mu$ F 4V	AMK325AD7MMHP			

Single 25A/30A Output						Programmed Values									
V <sub>OUT</sub> (V)	C <sub>OUT1</sub> (CERAMIC) ( $\mu$ F)	C <sub>OUT2</sub> (BULK) ( $\mu$ F)	COMPna (pF)	COMPnb (pF)	EA-GM (ms)	R <sub>COMP</sub> (k $\Omega$ )	I <sub>LIM</sub> HI-RANGE	V <sub>OUT</sub> LOW-RANGE	V <sub>INS1</sub> (V)	V <sub>INS3</sub> C1, C2	DROOP (mV)	PEAK- TO-PEAK DEVIATION (mV)	RECOVERY TIME( $\mu$ s)	LOAD STEP (A/ $\mu$ s)	FREQ. (kHz)
0.9	5 × 100	2 × 470	2200	100	3.69	5	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	42.5	85	36	12.5	250
0.9	5 × 100	1 × 1000	3300	220	3.02	5	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	55.5	111	40	12.5	250
0.9	6 × 220	None	4700	100	3.69	4	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	75	150	50	12.5	250
1	5 × 100	2 × 470	2200	100	3.69	5	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	42.5	85	36	12.5	250
1	5 × 100	1 × 1000	3300	220	3.02	5	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	56	112	40	12.5	250
1	6 × 220	None	4700	100	3.69	4	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	75	150	50	12.5	250
1.2	3 × 100	1 × 470	2200	220	3.69	3	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	67.5	135	27	12.5	350
1.2	3 × 100	1 × 470	2200	220	3.69	4	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	60	120	27	12.5	350
1.2	3 × 220	None	2200	220	1.68	5	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	85	170	20	12.5	350
1.2	1 × 100	1 × 470	2200	220	3.02	6	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	68	136	33	12.5	350
1.5	3 × 220	None	2200	220	1.68	5	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	115	230	30	12.5	350
1.5	1 × 100	1 × 470	2200	220	3.02	6	Yes	Yes	48	(V <sub>INS1/4</sub> ) or 12V	70	140	27	12.5	350

## デュアル25A/30A PSMのアプリケーション情報

表13. LTM4664A デュアル25A/30A PSM出力コンデンサー一覧

以下の全パラメータは代表値であり、ボード・レイアウトによって異なります

Murata	220 $\mu$ F 6.3V	GRM32ER60J227ME05	PANASONIC SP-CAP	470 $\mu$ F 2.5V EEFSX0E471E4
Taiyo Yuden	220 $\mu$ F 4V	AMK325ABJ227MMHT	PANASONIC POSCAP	470 $\mu$ F 2.5V ETPF470M5H
Murata	100 $\mu$ F 6.3V	GRM32ER60J107M	PANASONIC POSCAP	1000 $\mu$ F 2.5V ETPF1000M5H
Murata	100 $\mu$ F 4V	GRM21BR60G107ME15	PANASONIC POSCAP	1000 $\mu$ F 2.5V ETCF1000M5H
Taiyo Yuden	100 $\mu$ F 4V	AMK325AD7MMHP		

Dual Phase Single 50A/60A Output

$V_{OUT}$ (V)	$C_{OUT1}$ (CERAMIC) ( $\mu$ F)	$C_{OUT2}$ (BULK) ( $\mu$ F)	COMPna (pF)	COMPnb (pF)	EA-GM (ms)	$R_{COMP}$ (k $\Omega$ )	$I_{LIM}$ HI-RANGE	$V_{OUT}$ LOW-RANGE	$V_{INS1}$ (V)	$V_{INS3}$ C1, C2	DROOP (mV)	PEAK- TO-PEAK DEVIATION (mV)	RECOVERY TIME( $\mu$ s) LTpowerCAD/ MEASURE	LOAD STEP (A/ $\mu$ s)	FREQ. (kHz)
0.9	8 × 100	4 × 470	3300	220	3.69	8	No	Yes	48	( $V_{INS1/4}$ ) or 12V	47.5	62/95	30	25	250
1	8 × 100	4 × 470	3300	220	3.69	8	No	Yes	48	( $V_{INS1/4}$ ) or 12V	47.5	62/95	30	25	250
1.2	8 × 330	None	5600	100	3.02	5	No	Yes	48	( $V_{INS1/4}$ ) or 12V	35	64	35	25	250
1.2	4 × 100	2 × 470	3300	220	3.02	6	No	Yes	48	( $V_{INS1/4}$ ) or 12V	70	100/140	35	25	350
1.2	4 × 220	None	7500	220	3.02	5	No	Yes	48	( $V_{INS1/4}$ ) or 12V	63	126/-	25	25	350
1.5	4 × 220	None	7500	220	3.02	2.5	No	Yes	48	( $V_{INS1/4}$ ) or 12V	130	260	30	25	350
1.5	6 × 220	None	7500	220	3.69	3	No	Yes	48	( $V_{INS1/4}$ ) or 12V	100	200	30	25	350
1.5	4 × 100	2 × 470	3300	220	3.02	6	No	Yes	48	( $V_{INS1/4}$ ) or 12V	70	140	30	25	350
1.5	4 × 220	None	7500	220	3.02	5	No	Yes	48	( $V_{INS1/4}$ ) or 12V	63	126	25	25	350

## デュアル25A/30A PSMのアプリケーション情報 - ディレーティング曲線

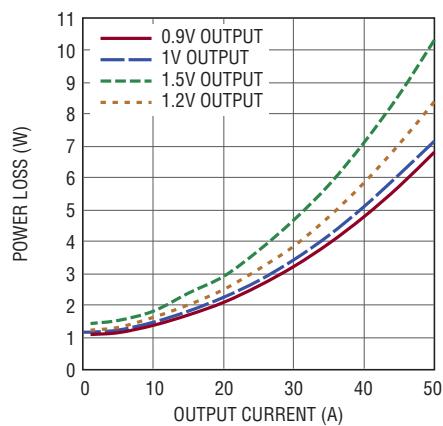


図39. 48V入力時の電力損失  
2相50A出力

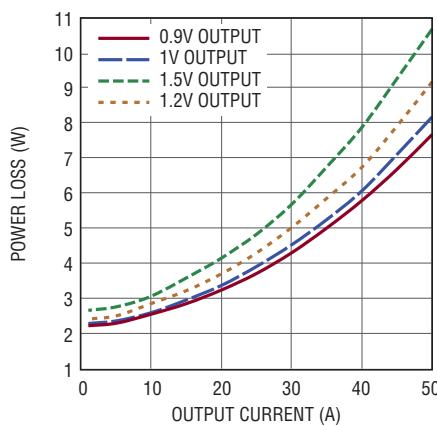


図40. 54V入力時の電力損失  
2相50A出力

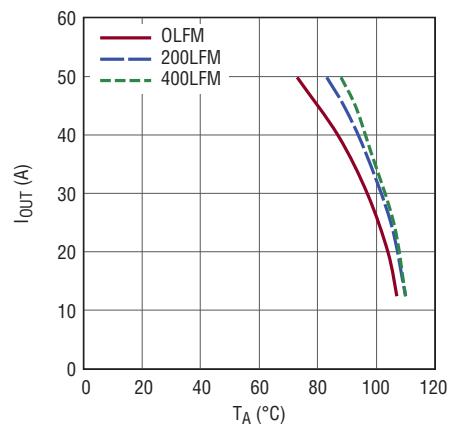


図41. LTM4664A 48V<sub>IN</sub> 1V<sub>OUT</sub>の  
ディレーティング曲線  
ヒート・シンクなし

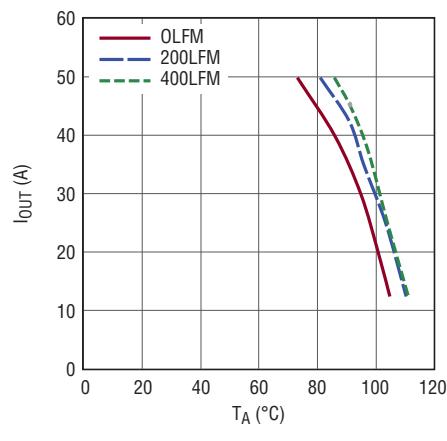


図42. LTM4664A 54V<sub>IN</sub> 1V<sub>OUT</sub>の  
ディレーティング曲線  
ヒート・シンクなし

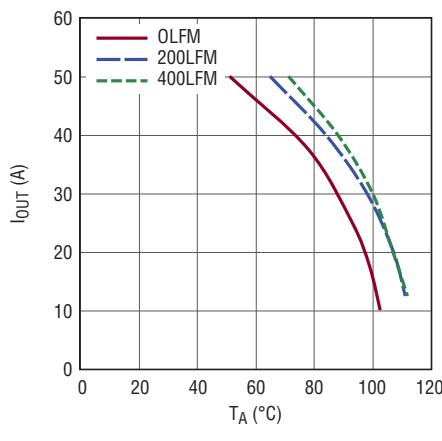


図43. LTM4664A 48V<sub>IN</sub> 1.5V<sub>OUT</sub>  
350kHzのディレーティング曲線  
ヒート・シンクなし

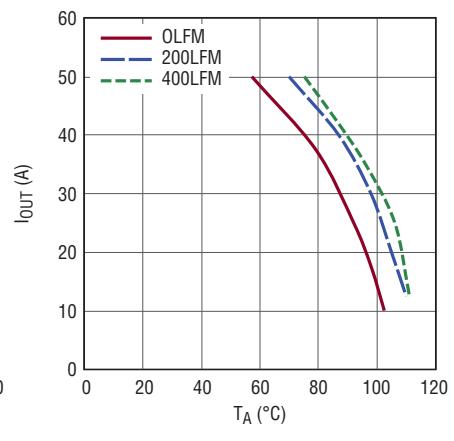


図44. LTM4664A 54V<sub>IN</sub> 1.5V<sub>OUT</sub>  
350kHzのディレーティング曲線  
ヒート・シンクなし

## デュアル25A/30A PSMのアプリケーション情報

### EMI性能

SW\_Cnピンは、LTM4664Aの電力段にあるパワーMOSFETの中間点に接続されています。

SW\_CnとGNDの間にオプションで直列RCネットワークを接続すると、切替え電流経路の寄生インダクタンスと寄生容量によって発生する高周波(約30MHz以上)のスイッチ・ノード・リングを減衰させることができます。このRCネットワークは寄生成分による共振を減衰させる(抑制する)のでスナバ(抑制)回路と呼ばれます。電力損失が大きくなります。スナバ回路を使用するには、まず、この動作に割り当てる電力とスナバ回路の実装に利用できるPCBの面積を決定します。例えば、低インダクタンスの0.5W抵抗を使用できるスペースがPCB上にある場合、スナバ回路のコンデンサ(CSW)は次式で計算されます。

$$C_{SW} = \frac{P_{SNUB}}{V_{IN3n(MAX)}^2 \cdot f_{SW}}$$

ここで、 $V_{IN3n(MAX)}$ はそのアプリケーションにおける電力段への入力電圧( $V_{INn}$ )の最大値、 $f_{SW}$ はDC/DCコンバータ動作時のスイッチング周波数です。 $C_{SW}$ は、NPO、C0G、またはX7Rタイプ(もしくはそれ以上のもの)とする必要があります。

スナバ抵抗( $R_{SW}$ )の値は次式で与えられます。

$$R_{SW} = \sqrt{\frac{5nH}{C_{SW}}}$$

スナバ抵抗は、低ESLでスナバ回路に生じるパルス電流に耐えられるものにします。通常は $0.7\Omega$ ～ $4.2\Omega$ の範囲です。

初期値としては、2.2nFのスナバ・コンデンサをスナバ抵抗と直列にグラウンドに接続するのが妥当です。様々なRC直列スナバ部品を選択する際には、無負荷時の入力自己消費電流をモニタすれば、電力損失の増加量とスイッチ・ノードのリング減衰量の関係を知ることができます。

### 安全性に関する考慮事項

LTM4664Aモジュールの $V_{IN}$ と $V_{OUT}$ は、電気的に絶縁されていません。また、内部ヒューズもありません。必要に応じて、最大入力電流の2倍の定格値を持つ低速溶断ヒューズを使って、各ユニットを致命的損傷から保護してください。

内部上側MOSFETのフォルトによって過電圧状態が生じた場合にレギュレータへの電流を制限できる、ヒューズまたは回路ブレーカを選択する必要があります。内部上側MOSFETにフォルトが発生した場合、これをオフするだけでは過電圧は解消されません。したがって、内部下側MOSFETがオンのままになって負荷を保護しようとします。このようなフォルト状態では、フォルトが発生した内部上側MOSFETとイネーブルされた内部下側MOSFETを通り、入力電圧源からグラウンドに非常に大きな電流が流れます。この電流は、入力電圧源がこのシステムに供給できる電力量に応じて、過度の熱を発生させたり基板に損傷を与えることがあります。ヒューズまたは回路ブレーカは、このような状況に対する2次的なフォルト保護策として使用できます。デバイスは、過電流保護機能と過熱保護機能をサポートしています。

## デュアル25A/30A PSMのアプリケーション情報

### レイアウトのチェックリスト/例

LTM4664Aは高度に集積化されているので、PCB基板のレイアウトが極めて容易です。ただし、電気的性能と熱的性能を最適化するには、やはりレイアウト上の配慮がいくつか必要になります。

- $V_{INn}$ 、GND、および $V_{OUTS_n}$ を含む大電流経路では、PCBの銅箔面積を広くします。これは、PCBの導通損失と熱ストレスを最小限に抑える助けとなります。
- 高周波ノイズを最小限に抑えるために、高周波の入力および出力セラミック・コンデンサを $V_{INS_n}$ ピン、GNDピン、および $V_{OUT_n}$ ピンに隣接させて配置します。
- モジュールの下に専用の電源グラウンド層を配置します。
- ビアの導通損失を最小限に抑えてモジュールの熱ストレスを減らすため、最上層と他の電源層間の相互接続には複数のビアを使用します。

- 充填ビアやメッキビアでない限り、パッド上に直接ビアを置かないでください。
- 信号ピンに接続されている部品には、他とは別のSGND銅箔プレーンを使用します。SGNDはLTM4664Aの近くにあるGNDに接続してください。
- 入力電流のモニタリングを使用する場合は、入力 $R_{SENSE}$ 抵抗の両端にケルビン検出回路を接続します。
- 並列モジュールの場合、 $V_{OUTC_n}$ 、 $V_{OSNS^+_Cn}/V_{OSNS^-_Cn}$ 電圧検出差動ペア線、 $RUN_n$ 、 $COMP_{Cna}$ 、 $COMP_{nb}$ ピンを互いに接続します。これらのデバイスでは、SYNC、SHARE\_CLK、FAULT、ALERTの各ピンを共用する必要があります。FAULT、SHARE\_CLK、およびALERTには必ずプルアップ抵抗を使用してください。
- モニタリング用に、信号ピンからテスト・ポイントを引き出します。

推奨レイアウトの例を図45に示します。DC2672Aのデモ・マニュアルを参照してください。

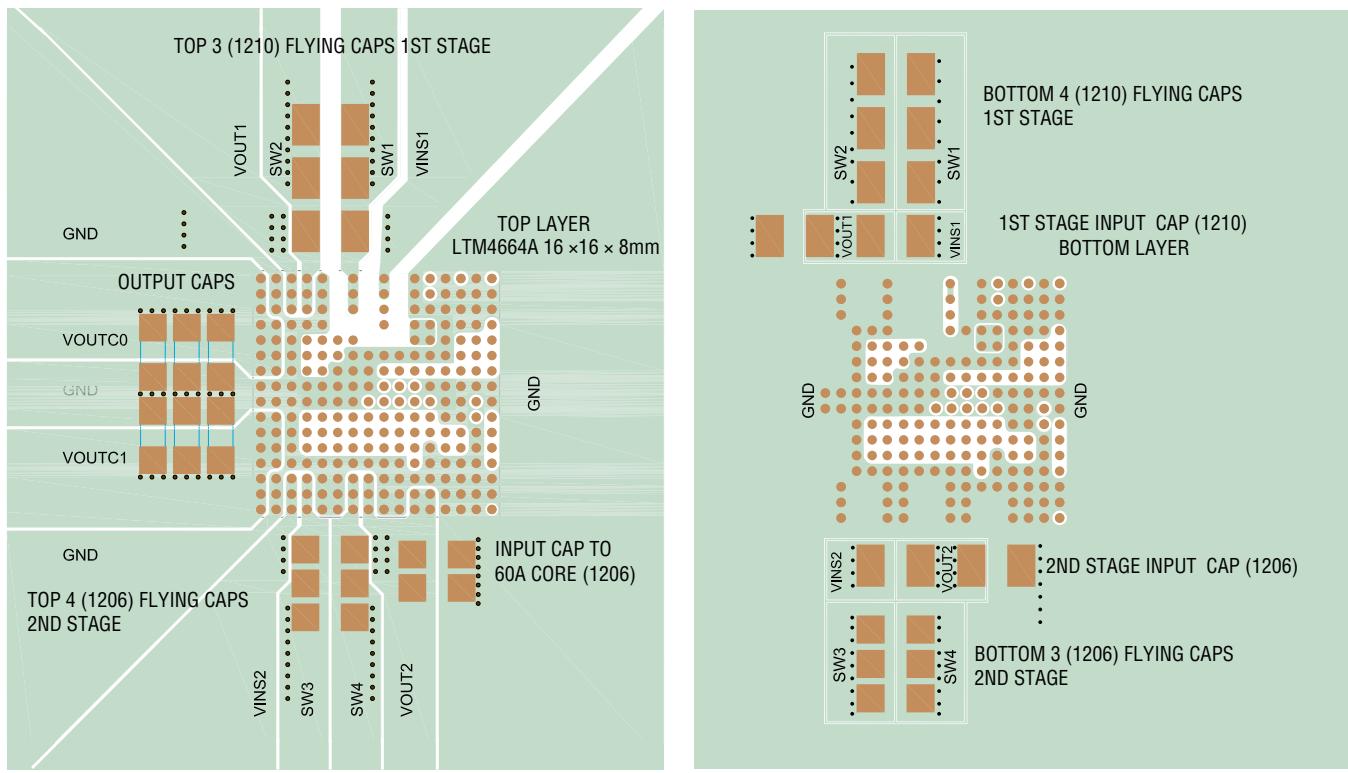


図45. 推奨されるPCBレイアウトパッケージの上面図と下面図

## 標準的应用例

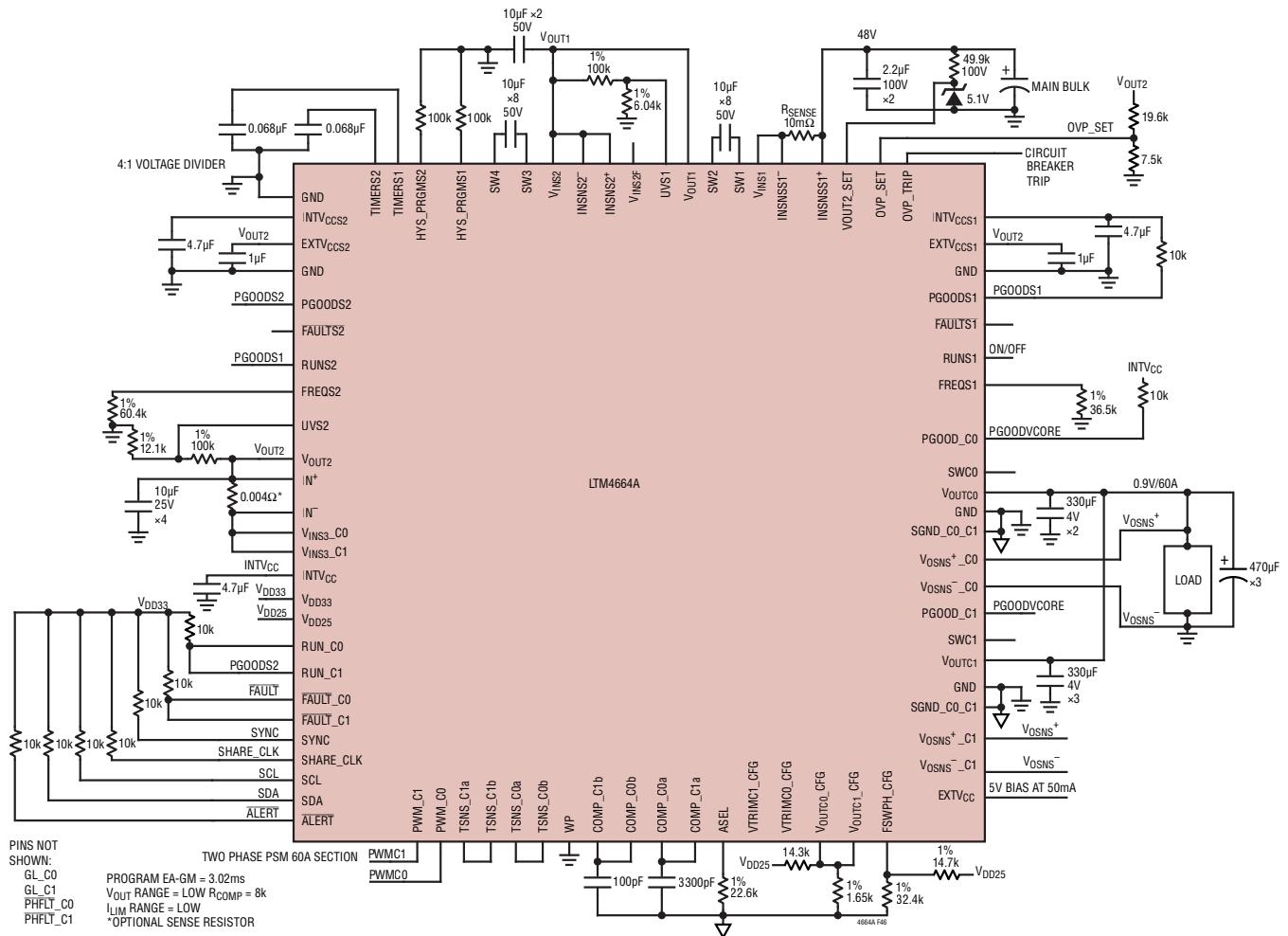


図46.  $V_{OUT2}$  OVP保護機能を備えたホット・スワップ・フロント・エンドを内蔵した  
 $I^2C/SMBus/PMBus$ シリアル・インターフェース付き0.9V 60A出力DC/DC μModuleレギュレータ

## 標準的应用例

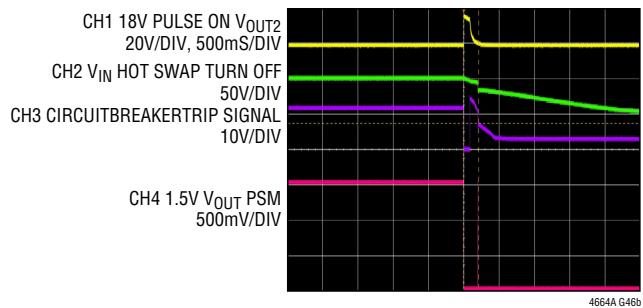


図46b.  $V_{OUT2}$ 過電圧保護

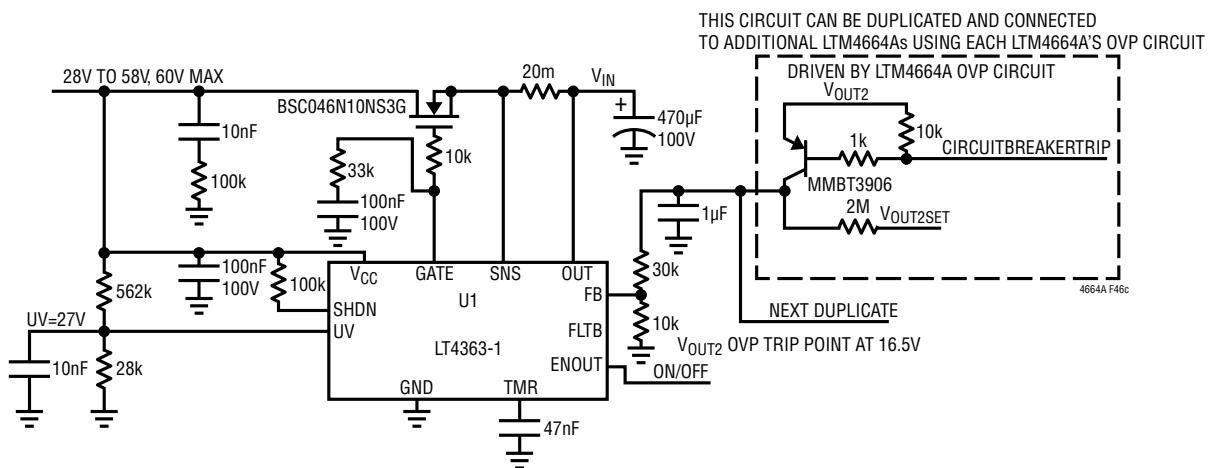


図46c. ホット・スワップ回路ブレーカのフロント・エンド

## 標準的応用例

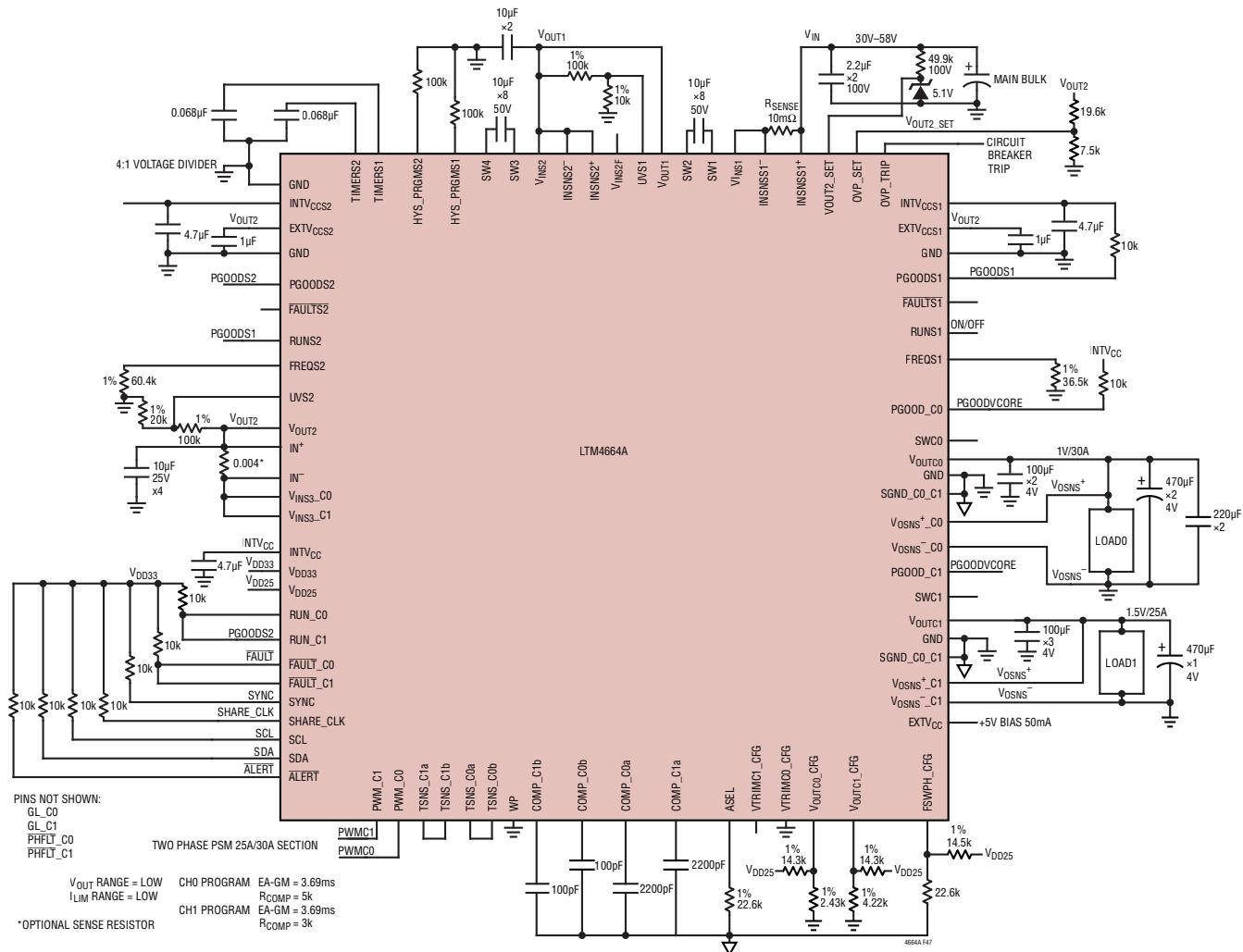


図47. I<sup>2</sup>C/SMBus/PMBus シリアル・インターフェース機能を備えた  
54V 入力 1.0V 30A 出力および 1.5V 25A 出力構成

## 標準的應用例

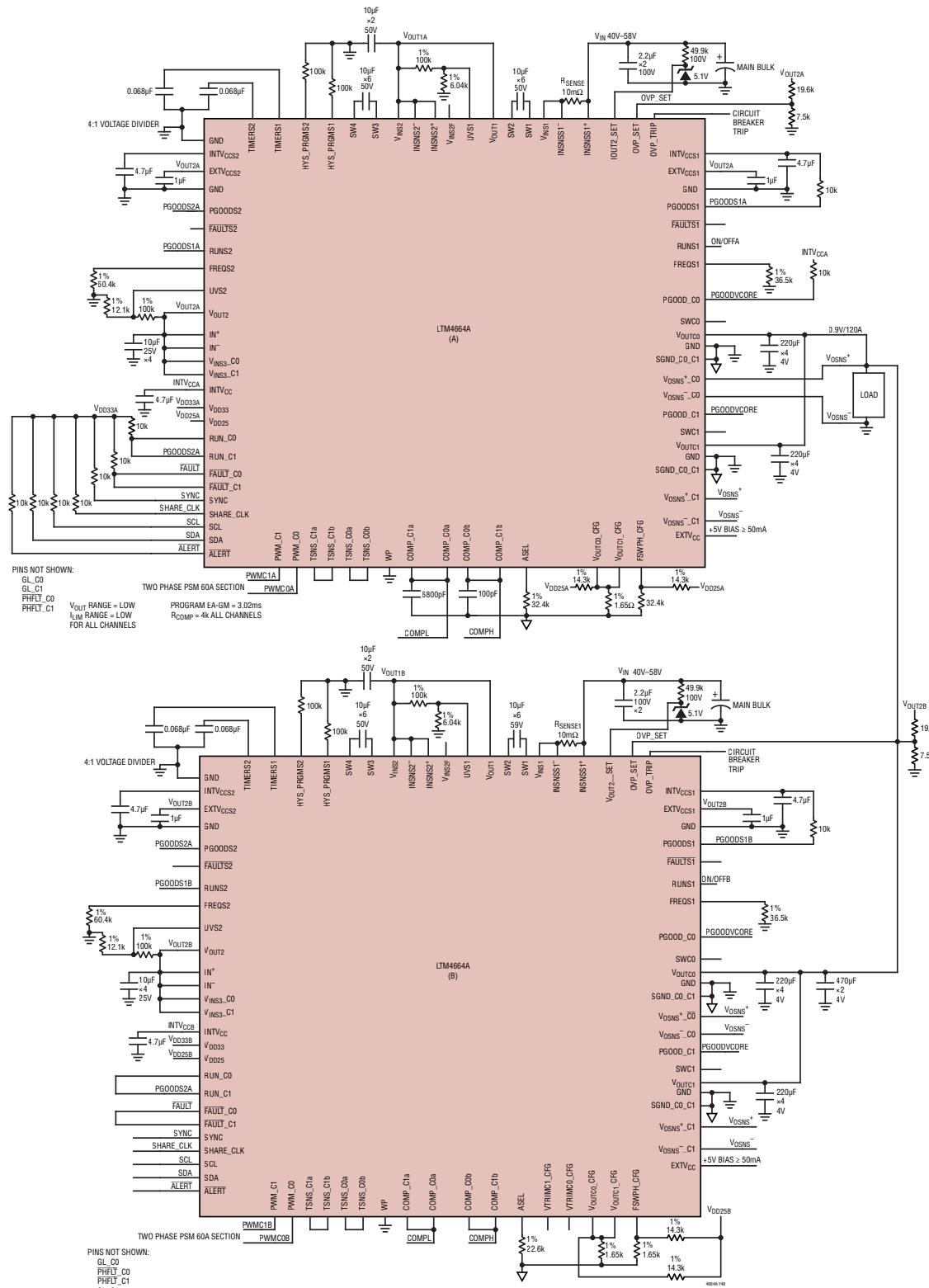


図48. 54V 入力で 0.9V<sub>OUT</sub> (120A) を出力する 2 並列 LTM4664A。2 線式 I<sup>2</sup>C/SMBus/PMBus シリアル・インターフェースを介して使用可能なパワー・システム・マネージメント機能を内蔵

## 標準的応用例

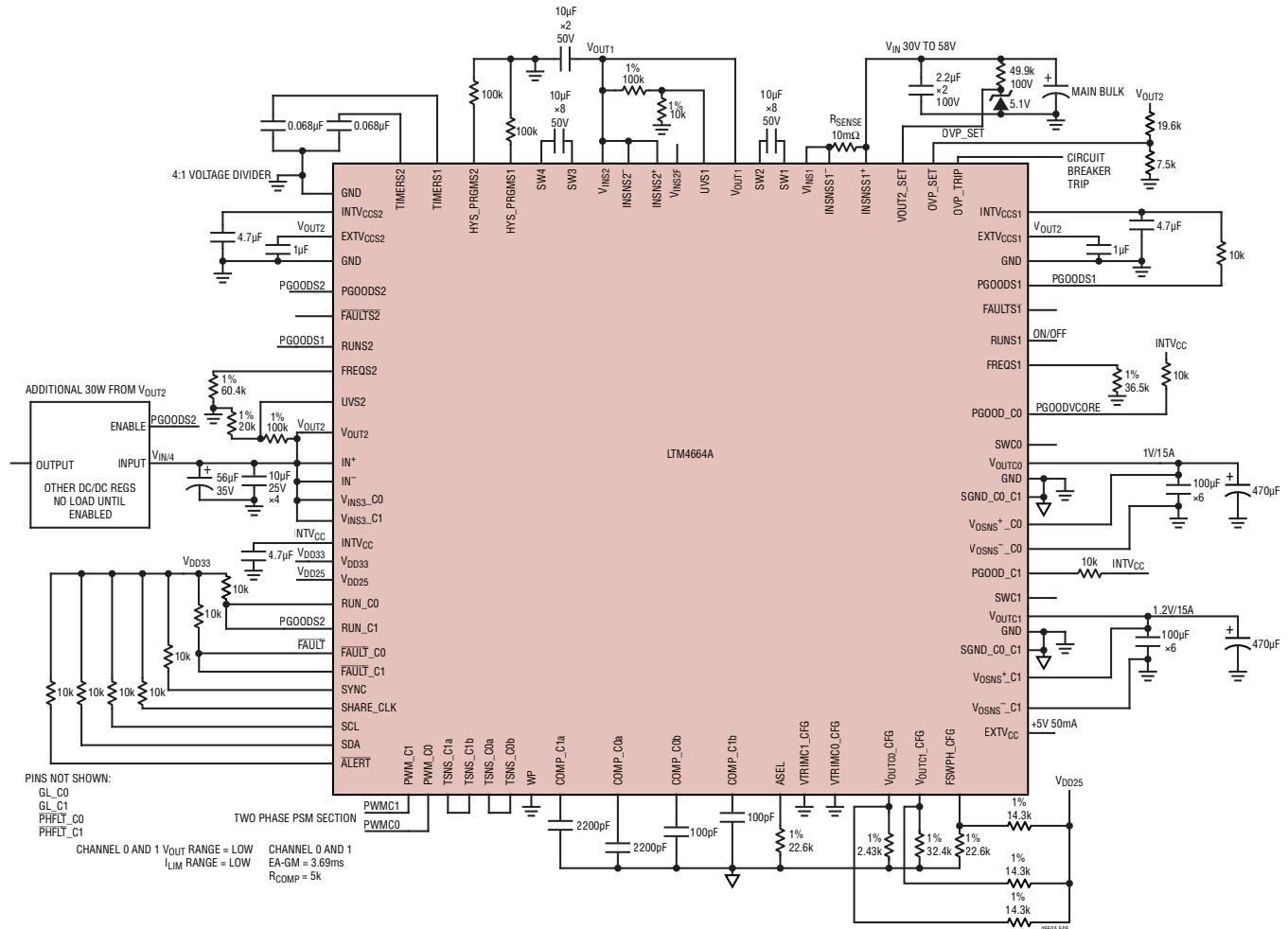


図49. 30V～58V入力1Vおよび1.2V出力(15A)、更にVOUT2から30Wを出力。  
 2線式I<sup>2</sup>C/SMBus/PMBusシリアル・インターフェースを介して使用可能な  
 パワー・システム・マネージメント機能を内蔵。  
 評価および詳細については、デモ・ボードDC2143を参照してください。

## 標準的應用例

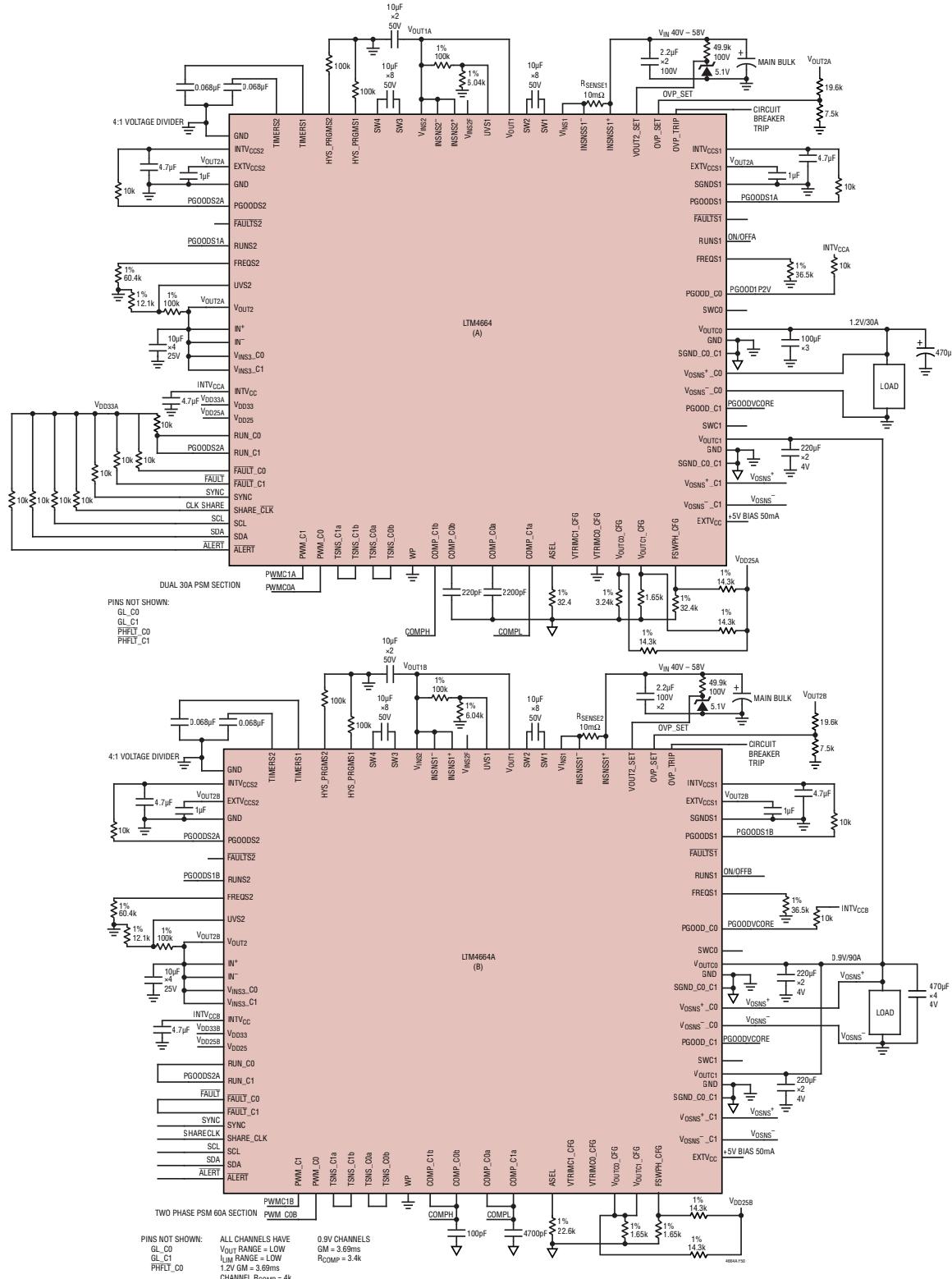


図50. 48V～58V入力、1.2V 30Aおよび0.9V 90Aに変換。  
LTM4664Aの2線式I<sup>2</sup>C/SMBus/PMBusシリアル・インターフェースを介して使用可能な  
パワー・システム・マネージメント機能を搭載。

## PMBusコマンドの詳細

## アドレス指定と書き込み保護

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
PAGE	0x00	複数ページPMBusデバイスとの統合化を行います。	R/W Byte	N	Reg			0x00
PAGE_PLUS_WRITE	0x05	サポートされているコマンドをPWMチャンネルに直接書き込みます。	W Block	N				
PAGE_PLUS_READ	0x06	サポートされているコマンドをPWMチャンネルから直接読み出します。	Block R/W	N				
WRITE_PROTECT	0x10	意図せぬ変更に対してデバイスが提供する保護のレベル。	R/W Byte	N	Reg	Y	0x00	
MFR_ADDRESS	0xE6	7ビットのI <sup>2</sup> Cアドレス・バイトを設定します。	R/W Byte	N	Reg	Y	0x4F	
MFR_RAIL_ADDRESS	0xFA	PolyPhase出力の共通パラメータを調整するための共通アドレス。	R/W Byte	Y	Reg	Y	0x80	

## PAGE

PAGEコマンドは、MFR\_ADDRESSまたはグローバル・デバイス・アドレスのいずれか一方の物理アドレスだけで、両方のPWMチャンネルの設定、制御、およびモニタを行います。各PAGEには、1つのPWMチャンネルの動作コマンドが格納されます。

ページ0x00はチャンネル0に、ページ0x01はチャンネル1に対応しています。

PAGEを0xFFに設定すると、以下のいずれのページ指定されたコマンドも両方の出力に適用されます。PAGEを0xFFに設定すると、LTM4664Aは、PAGEを0x00(チャンネル0の結果)に設定した場合と同じように読み出しコマンドに応答します。

このコマンドは1バイトのデータを伴います。

## PAGE\_PLUS\_WRITE

PAGE\_PLUS\_WRITEコマンドは、デバイス内のページ指定、コマンドの送信、そのコマンドのデータの送信を、すべて1つの通信パケットで実行します。現在の書き込み保護レベルによって許可されているコマンドは、PAGE\_PLUS\_WRITEを使用して送信できます。

PAGEコマンドで保存された値は、PAGE\_PLUS\_WRITEの影響を受けません。PAGE\_PLUS\_WRITEを使用してページ指定されていないコマンドを送信した場合、ページ番号バイトは無視されます。

このコマンドはブロック書き込みプロトコルを使用します。2バイトのデータを伴うコマンドを送信するPEC付きPAGE\_PLUS\_WRITEコマンドの例を図51に示します。

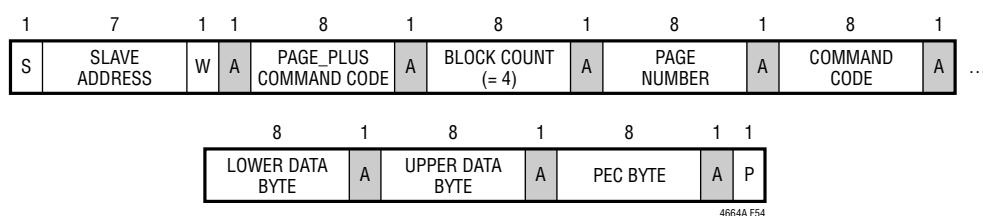


図 51. PAGE\_PLUS\_WRITE の例

## PAGE\_PLUS\_READ

PAGE\_PLUS\_READコマンドは、デバイス内のページ指定、コマンドの送信、そのコマンドによって返されたデータの読み出しを、すべて1つの通信パケットで実行します。

## PMBusコマンドの詳細

PAGEコマンドで保存された値は、PAGE\_PLUS\_READの影響を受けません。PAGE\_PLUS\_READを使用してページ指定されていないコマンドにアクセスした場合、ページ番号バイトは無視されます。

このコマンドはプロセス呼び出しプロトコルを使用します。PEC付きPAGE\_PLUS\_READコマンドの例を図52に示します。

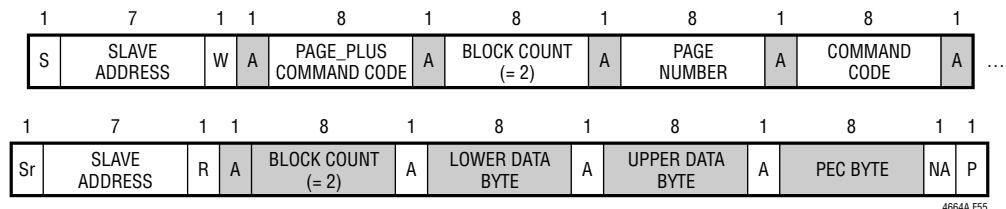


図52. PAGE\_PLUS\_READの例

注: PAGE\_PLUSコマンドをネストすることはできません。PAGE\_PLUSコマンドを使って、別のPAGE\_PLUSコマンドの読み出しや書き込みを行うことはできません。このような処理を行おうとすると、LTM4664AはPAGE\_PLUSパケット全体に対してNACKを返し、無効なデータやサポートされていないデータに対するCMLフォルトを生成します。

### WRITE\_PROTECT

WRITE\_PROTECTコマンドは、LTM4664Aデバイスへの書き込みを制御するために使用します。このコマンドは、MFR\_COMMONコマンドで定義されるWPピンの状態は表示しません。WPピンはこのコマンドの値より優先されます。

バイト	意味
0x80	WRITE_PROTECT、PAGE、MFR_EE_UNLOCK、およびSTORE_USER_ALLコマンドを除くすべての書き込みをディスエーブルします。
0x40	WRITE_PROTECT、PAGE、MFR_EE_UNLOCK、MFR_CLEAR_PEAKS、STORE_USER_ALL、OPERATION、およびCLEARFAULTSコマンドを除くすべての書き込みをディスエーブルします。個々のフォルト・ビットは、STATUSコマンドの該当ビットに1を書き込むことによってクリアできます。
0x20	WRITE_PROTECT、OPERATION、MFR_EE_UNLOCK、MFR_CLEAR_PEAKS、CLEAR_FAULTS、PAGE、ON_OFF_CONFIG、VOUT_COMMAND、およびSTORE_USER_ALLを除くすべての書き込みをディスエーブルします。個々のフォルト・ビットは、STATUSコマンドの該当ビットに1を書き込むことによってクリアできます。
0x10	指定済み、0にする必要があります
0x08	指定済み、0にする必要があります
0x04	指定済み、0にする必要があります
0x02	指定済み、0にする必要があります
0x01	指定済み、0にする必要があります

WRITE\_PROTECTを0x00に設定すると、すべてのコマンドへの書き込みがインエーブルされます。

WPピンがハイの場合は、PAGE、OPERATION、MFR\_CLEAR\_PEAKS、MFR\_EE\_UNLOCK、WRITE\_PROTECT、およびCLEAR\_FAULTSコマンドを使用できます。個々のフォルト・ビットは、STATUSコマンドの該当ビットに1を書き込むことによってクリアできます。

## PMBusコマンドの詳細

### MFR\_ADDRESS

MFR\_ADDRESSコマンド・バイトは、このデバイスのPMBusスレーブ・アドレスを構成する7個のビットを設定します。

このコマンドの値を0x80に設定すると、デバイスのアドレス指定がディスエーブルされます。グローバル・デバイス・アドレスの0x5Aと0x5Bを非アクティブにすることはできません。RCONFIGを無視するように設定した場合でも、引き続きASELピンを使ってチャンネル・アドレスのLSBが決定されます。ASELピンがオープンの場合、LTM4664AはNVMに保存されたMFR\_ADDRESS値を使って、デバイスの有効なアドレスを設定します。

このコマンドは1バイトのデータを伴います。

### MFR\_RAIL\_ADDRESS

MFR\_RAIL\_ADDRESSコマンドを使用すると、デバイス・アドレスを使い、PAGEコマンドでアクティブにしたチャンネルへ直接アクセスすることができます。このコマンドの値は、1つの電源レールに接続されたすべてデバイスで共通にする必要があります。

このアドレスにはコマンド書き込みだけを実行してください。このアドレスから読み出しが行なうと、レール接続デバイスが完全に同じ値で応答しない限り、LTM4664Aはバス競合を検出してCML通信フォルトを生成します。

このコマンドの値を0x80に設定すると、そのチャンネルのレール・デバイス・アドレス指定がディスエーブルされます。

このコマンドは1バイトのデータを伴います。

### 汎用設定コマンド

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
MFR_CHAN_CONFIG	0xD0	チャンネル固有の設定ビット。	R/W Byte	Y	Reg		Y	0x10
MFR_CONFIG_ALL	0xD1	汎用設定ビット。	R/W Byte	N	Reg		Y	0x21

### MFR\_CHAN\_CONFIG

複数のアナログ・デバイセズ製品に共通の汎用設定コマンド。

ビット	意味
7	予備
6	予備
5	予備
4	RUNローをディスエーブルします。このビットがアサートされると、オフを指定してもRUNピンにローのパルスが出力されません。
3	このビットを1に設定すると、短サイクルの認識がイネーブルされます。
2	SHARE_CLOCK制御。SHARE_CLOCKをローに保持すると、出力がディスエーブルされます。
1	FAULT ALERTなし。FAULTを外部からローにしても ALERTはローになりません。FAULT時にPOWER_GOODまたはVOUT_UVUFのいずれかが伝搬された場合は、このビットをアサートします。
0	MFR_RETRY_TIMEとtOFF(MIN)の処理に関するVOUTの減衰値条件をディスエーブルします。このビットを0に設定すると、障害、OFF/ONコマンド、RUNのハイ～ロー～ハイの切り替えを含め、レールをオフにするあらゆる動作に対して、出力が事前設定値の12.5%未満まで減衰する必要があります。

このコマンドは1バイトのデータを伴います。

## PMBusコマンドの詳細

デバイス・オフ指定後にPWMチャンネルをオンに戻す(つまり再びアクティブにする)ことを指定すると、デバイスがTOFF\_DELAY状態またはTOFF\_FALL状態を処理している場合は、必ず短サイクル・イベントが発生します。PWMチャンネルは、RUNピンまたはPMBusのOPERATIONコマンド、あるいはその両方を使ってオン／オフすることができます。

TOFF\_DELAYの間にPWMチャンネルが再びアクティブになると、デバイスは以下のように動作します。

1. PWMチャンネル出力を直ちにスリーステートにします。
2.  $t_{OFF(MIN)}$ で指定された再試行遅延タイマーを始動します。
3.  $t_{OFF(MIN)}$ で指定された時間が経過するとPWMチャンネルがTON\_DELAY状態へ移行し、STATUS\_MFR\_SPECIFICのビット#1がアサートされます。

TOFF\_FALLの間にPWMチャンネルが再びアクティブになると、デバイスは以下のように動作します。

1. PWMチャンネル出力のランプ・ダウンを停止します。
2. PWMチャンネル出力を直ちにスリーステートにします。
3.  $t_{OFF(MIN)}$ で指定された再試行遅延タイマーを始動します。
4.  $t_{OFF(MIN)}$ で指定された時間が経過するとPWMチャンネルがTON\_DELAY状態へ移行し、STATUS\_MFR\_SPECIFICのビット#1がアサートされます。

短サイクル・イベントが発生して、MFR\_CHAN\_CONFIGの短サイクルに関連するビットがセットされていない場合、PWMチャンネルのステート・マシンは、それ以前にユーザが指定した内容に従って、そのTOFF\_DELAYとTOFF\_FALLの動作を完了させます。

### MFR\_CONFIG\_ALL

複数のアナログ・デバイセズ製品に共通の汎用設定コマンド。

ビット	意味
7	フォルト・ログをイネーブルします。
6	抵抗設定ピンを無視します。
5	PMBus, Part II, Section 10.9.1への違反をマスクします。
4	SYNC出力をディスエーブルします。
3	255msのPMBusタイムアウトをイネーブルします
2	PMBus書き込みの受入れに必要となる有効なPEC。このビットをセットしないと、デバイスは無効なPECが指定されたコマンドも受け入れます。
1	PMBusクロック・ストレッ칭の使用をイネーブルします。
0	いずれかのRUNピンの立上がりエッジでCLEAR_FAULTSを実行します。

このコマンドは1バイトのデータを伴います。

### オン／オフ／マージン

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
ON_OFF_CONFIG	0x02	RUNピンおよびPMBusバスのオン／オフ・コマンドを設定します。	R/W Byte	Y	Reg		Y	0x1E
OPERATION	0x01	動作モードを制御します。オン／オフ、マージン・ハイ、およびマージン・ロー。	R/W Byte	Y	Reg		Y	0x80
MFR_RESET	0xFD	電源遮断が不要なコマンドによるリセット。	Send Byte	N				NA

## PMBusコマンドの詳細

### ON\_OFF\_CONFIG

ON\_OFF\_CONFIGコマンドは、PWMチャンネルをオン／オフするために必要なRUN<sub>n</sub>ピン入力状態とPMBusコマンドの組み合わせを指定します。

#### サポートされている値:

値	意味
0x1F	OPERATIONの値とRUN <sub>n</sub> ピンの両方が、デバイスに起動／実行を指示する必要があります。オフが指示されるとデバイスは直ちにオフになります。
0x1E	OPERATIONの値とRUN <sub>n</sub> ピンの両方が、デバイスに起動／実行を指示する必要があります。オフが指示されると、デバイスはTOFF_コマンド値を使用します。
0x17	RUN <sub>n</sub> ピンによる制御。オフが指示されるとデバイスは直ちにオフになります。OPERATIONによるオン／オフ制御は無視されます。
0x16	オフが指示されると、デバイスはTOFF_コマンドの値を使用してRUN <sub>n</sub> ピンによる制御を行います。OPERATIONによるオン／オフ制御は無視されます。

サポートされていないON\_OFF\_CONFIG値を設定するとCMLフォルトが生成され、コマンドは無視されます。

このコマンドは1バイトのデータを伴います。

### OPERATION

OPERATIONコマンドは、ユニットをオン／オフするためにRUN<sub>n</sub>ピンからの入力と組み合わせて使用します。また、ユニットの出力電圧をマージン電圧の上限または下限に設定する場合にも使用します。ユニットは、新たなOPERATIONコマンドやRUN<sub>n</sub>ピン状態の変化によってデバイスが別のモードに変化するよう指示されるまで、指定された動作モードを維持します。デバイスがMARGIN\_LOW/HIGH状態で保存された場合は、次のRESETまたはPOWER\_ONサイクル時にその状態までランピングします。OPERATIONコマンドを変更すると(例えばONをMARGIN\_LOWに変更すると)、出力はVOUT\_TRANSITION\_RATEによって設定された固定の勾配で変化します。デフォルトの動作コマンドはシーケンス・オフです。出荷時のデフォルト・プログラミング状態でデバイスにV<sub>IN</sub>を印加した場合は、VOUT\_CONFIG抵抗設定ピンを配線しないと、出力オフが指定されます。

デフォルトでは、デバイスはシーケンス・オフ状態になります。

このコマンドは1バイトのデータを伴います。

#### サポートされている値:

値	意味
0xA8	マージン・ハイ。
0x98	マージン・ロー。
0x80	オン(ON_OFF_CONFIGのビット3がセットされていない場合でも、V <sub>OUT</sub> は公称値に戻ります)。
0x40*	ソフトオフ(シーケンシングあり)
0x00*	即時オフ(シーケンシングなし)

\* ON\_OFF\_CONFIGのビット3がセットされていない場合、デバイスはこれらのコマンドに応答しません。

サポートされていないOPERATION値を設定するとCMLフォルトが生成され、コマンドは無視されます。

このコマンドは1バイトのデータを伴います。

### MFR\_RESET

このコマンドは、シリアル・バスからLTM4664A PSMをリセットします。これにより、LTM4664A PSMは両方のPWMチャンネルをオフにして、内部EEPROMから動作メモリをロードします。更にすべてのフォルトをクリアし、PWMチャンネルがイネーブルされている場合はその両方をソフトスタートします。

この書き込み専用コマンドにデータ・バイトはありません。

## PMBusコマンドの詳細

### PWMの構成

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
MFR_PWM_COMP	0xD3	PWMループ補償設定。	R/W Byte	Y	Reg		Y	0x28
MFR_PWM_MODE	0xD4	PWMエンジンの設定。	R/W Byte	Y	Reg		Y	0xC7
MFR_PWM_CONFIG	0xF5	位相制御を含め、DC/DCコントローラ用の様々なパラメータを設定します。	R/W Byte	N	Reg		Y	0x10
FREQUENCY_SWITCH	0x33	コントローラのスイッチング周波数。	R/W Word	N	L11	kHz	Y	350kHz 0xFABC

### MFR\_PWM\_MODE

MFR\_PWM\_MODEコマンドは、重要なPWM制御をチャンネルごとに設定します。

MFR\_PWM\_MODEコマンドを使用すると、PWMコントローラが不連続モード(パルス・スキッピング・モード)と強制連続導通モードのどちらを使用するかをプログラムできます。

ビット	意味
7	I <sub>LIMIT</sub> の高電流レンジの使用。
0b	低電流レンジ
1b	高電流レンジ
6	サーボ・モードをイネーブルします。
5	外部温度検出: 0:ΔV <sub>BE</sub> の測定。 現在は指定済み、ΔV <sub>BE</sub> のみをサポート。
[4:3]	予備
2	指定済み、常に低DCR電流検出
1	V <sub>OUT</sub> レンジ
1b	最大出力電圧は2.75V
0b	最大出力電圧は3.6V
ビット [0]:	モード 不連続 強制連続
1b	

このコマンドのビット[7]は、デバイスがIOUT\_OC\_FAULT\_LIMITコマンドの高電流レンジと低電流レンジのどちらで動作するのかを決定します。このビットの値を変更すると、PWMループのゲインと補償が変化します。このビット値は、チャンネル出力がアクティブなときには変更しないでください。チャンネルがアクティブなときにこのビットに書き込みを行うと、CML フォルトとなります。

ビット[6]:LTM4664A PSMは、デバイスがオフのとき、電源電圧のランピング・オン、またはランピング・オフのときにはサーボ制御を行いません。1に設定すると出力サーボがイネーブルされます。出力設定点DACは、READ\_VOUT\_ADCとVOUT\_COMMANDの差を最小限に抑えるように(つまりマージンが適切な値となるように)徐々に調整されます。

LTM4664A PSMは、次式を使い、ADCがTSNS<sub>n</sub>ピンで測定したΔV<sub>BE</sub>から温度(°C)を計算します。

$$T = (G \cdot \Delta V_{BE} \cdot q / (K \cdot \ln(16))) - 273.15 + O$$

## PMBusコマンドの詳細

この式において、

$$G = MFR\_TEMP\_1\_GAIN \cdot 2^{-14} \text{、および}$$

$$O = MFR\_TEMP\_1\_OFFSET$$

ビット[2]は現在指定済みで、超低DCRモードがデフォルトです。

このコマンドのビット[1]は、デバイスが高電圧レンジと低電圧レンジのどちらで動作するのかを決定します。このビットの値を変更すると、PWMループのゲインと補償が変化します。このビット値は、チャンネル出力がアクティブなときには変更しないでください。チャンネルがアクティブなときにこのビットに書き込みを行うと、CMLフォルトとなります。

ビット[0]は、PWMの動作モードを不連続モード(パルス・スキッピング・モード)にするか強制連続導通モードにするかを決定します。チャンネルのランピング・オン中は、このビットの値に関係なくPWMは不連続モードになります。このコマンドは1バイトのデータを伴います。

### MFR\_PWM\_COMP

MFR\_PWM\_COMPコマンドは、PWMチャンネルのエラー・アンプの $g_m$ と内部補償抵抗 $R_{ITHn}$ の値を設定します。このコマンドはPWM出力のループ・ゲインに影響し、場合によっては外部補償ネットワークの変更が必要になります。

ビット	意味
ビット[7:5]	エラー・アンプの $g_m$ 調整(ms)
000b	1.00
001b	1.68
010b	2.35
011b	3.02
100b	3.69
101b	4.36
110b	5.04
111b	5.73
ビット[4:0]	$R_{COMP}(k\Omega)$
00000b	0
00001b	0.25
00010b	0.5
00011b	0.75
00100b	1
00101b	1.25
00110b	1.5
00111b	1.75
01000b	2
01001b	2.5
01010b	3
01011b	3.5
01100b	4
01101b	4.5
01110b	5

## PMBusコマンドの詳細

01111b	5.5
10000b	6
10001b	7
10010b	8
10011b	9
10100b	11
10101b	13
10110b	15
10111b	17
11000b	20
11001b	24
11010b	28
11011b	32
11100b	38
11101b	46
11110b	54
11111b	62

このコマンドは1バイトのデータを伴います。

### MFR\_PWM\_CONFIG

MFR\_PWM\_CONFIGコマンドは、SYNC信号の立下がりエッジを基準に、スイッチング周波数の位相オフセットを設定します。このコマンドを処理するには、デバイスがオフ状態になっている必要があります。RUNピンをローにするか、コマンドでチャンネルをオフにする必要があります。いずれかのチャンネルがRUN状態のときにこのコマンドを書き込むと、コマンドにはNACKが返され、BUSYフォルト信号がアサートされます。

ビット	意味	
7	予備	
[6:5]	入力電流検出ゲイン。	
00b	ゲイン = 2.0mV~50mVのレンジ。	
01b	ゲイン = 4.0mV~20mVのレンジ。	
10b	ゲイン = 8.0mV~5mVのレンジ。	
11b	予備	
4	共有クロックをイネーブル：このビットが1の場合は、 $V_{IN} > V_{IN\_ON}$ となるまでSHARE_CLKピンはリリースされません。 $V_{IN} < V_{IN\_OFF}$ になるとSHARE_CLKピンはローになります。このビットが0の場合、 $V_{IN} < V_{IN\_OFF}$ でSHARE_CLKがローになることはありません。ただし、最初に $V_{IN}$ を加えた場合を除きます。	
ビット[2:0]	チャンネル0(°)	チャンネル1(°)
000b	0	180
001b	90	270
010b	0	240
011b	0	120
100b	120	240
101b	60	240
110b	120	300

## PMBusコマンドの詳細

### FREQUENCY\_SWITCH

FREQUENCY\_SWITCH コマンドは LTM4664A のスイッチング周波数 (kHz) を設定します。

#### サポートされている周波数:

値[15:0]	設定周波数(代表値)
0x0000	外部発振器
0xF3E8	250kHz
0xFABC	350kHz
0xFB52	425kHz
0xFBE8	500kHz
0x023F	575kHz
0x028A	650kHz
0x02EE	750kHz
0x03E8	1000kHz

このコマンドを処理するには、デバイスがオフ状態になっている必要があります。RUNピンをローにするか、コマンドで両方のチャンネルをオフにしてください。デバイスがRUN状態のときにこのコマンドを書き込むとNACKが返され、BUSY フォルトがアサートされます。デバイス・オフが指示されたときに周波数が変更されると、PLLが新しい周波数に同期するので、PLL\_UNLOCKステータスが検出されることがあります。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11s フォーマットに設定されています。

## 電圧

### 入力電圧とリミット

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
VIN_OV_FAULT_LIMIT	0x55	入力電源過電圧フォルト・リミット	R/W Word	N	L11	V	Y	15.5 0xD3E0
VIN_UV_WARN_LIMIT	0x58	入力電源低電圧警告リミット。	R/W Word	N	L11	V	Y	4.65 0xCA53
VIN_ON	0x35	ユニットが電力変換を開始する入力電圧。	R/W Word	N	L11	V	Y	4.75 0xCA60
VIN_OFF	0x36	ユニットが電力変換を停止する入力電圧。	R/W Word	N	L11	V	Y	4.5 0xCA40
MFR_RVIN		出荷時に設定されているVINピンのフィルタ素子の抵抗値 (mΩ)。	R Word	N	L11	mΩ	N	1000 0x03E8

### VIN\_OV\_FAULT\_LIMIT

VIN\_OV\_FAULT\_LIMIT コマンドは、ADCが測定する入力電圧値に対し、入力過電圧障害を発生させる入力電圧値 (V) を設定します。

このコマンドのデータは2バイトです (Linear\_5s\_11s フォーマット)。

## PMBusコマンドの詳細

### VIN\_UV\_WARN\_LIMIT

VIN\_UV\_WARN\_LIMITコマンドは、ADCが測定する入力電圧値に対し、入力低電圧警告を発生させる入力電圧値を設定します。この警告は、入力がVIN\_ONコマンドで設定された起動閾値を超え、ユニットがイネーブルされるまで、ディスエーブルされたままになります。VIN電圧がVIN\_OV\_WARN\_LIMIT未満に低下すると、デバイスは以下のように動作します。

- STATUS\_WORDのINPUTビットをセット
- STATUS\_INPUTコマンドのVIN低電圧警告ビットをセット
- マスクされている場合を除き、ALERTをアサートすることによってホストに通知

### VIN\_ON

VIN\_ONコマンドは、ユニットが電力変換を開始する入力電圧(V)を設定します。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### VIN\_OFF

VIN\_OFFコマンドは、ユニットが電力変換を停止する入力電圧(V)を設定します。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### MFR\_RVIN

MFR\_RVINコマンドは使用できません。MFR\_RVINは工場でのアセンブリ時に1Ωに設定されています。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

## 出力電圧とリミット

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
VOUT_MODE	0x20	出力電圧のフォーマットと指数( $2^{-12}$ )。	R Byte	Y	Reg			$2^{-12}$ 0x14
VOUT_MAX	0x24	ユニットが他のコマンドに関係なく指定できる出力電圧の上限。	R/W Word	Y	L16	V	Y	1.8 0x2CCD
VOUT_OV_FAULT_LIMIT	0x40	出力過電圧フォルト・リミット。	R/W Word	Y	L16	V	Y	1.1 0x119A
VOUT_OV_WARN_LIMIT	0x42	出力過電圧警告リミット。	R/W Word	Y	L16	V	Y	1.075 0x1133
VOUT_MARGIN_HIGH	0x25	マージン・ハイ出力電圧設定値。VOUT_COMMANDより大きくする必要があります。	R/W Word	Y	L16	V	Y	1.05 0x10CD
VOUT_COMMAND	0x21	公称出力電圧設定値。	R/W Word	Y	L16	V	Y	1.0 0x1000
VOUT_MARGIN_LOW	0x26	マージン・ロー出力電圧設定値。VOUT_COMMANDより小さくする必要があります。	R/W Word	Y	L16	V	Y	0.95 0x0F33
VOUT_UV_WARN_LIMIT	0x43	出力低電圧警告リミット。	R/W Word	Y	L16	V	Y	0.925 0xECD
VOUT_UV_FAULT_LIMIT	0x44	出力低電圧フォルト・リミット。	R/W Word	Y	L16	V	Y	0.9 0xE66
MFR_VOUT_MAX	0xA5	最大許容出力電圧	R Word	Y	L16	V		7.8 0x1CCD

## PMBusコマンドの詳細

### **VOUT\_MODE**

VOUT\_MODEコマンドのデータ・バイトは出力電圧の指定および読み出しに使われ、3ビット・モードと5ビット・パラメータで構成されます。3ビット・モードはリニア・フォーマットのみをサポートしており、5ビット・パラメータは出力電圧の読み出し／書き込みコマンドで使われる指数を表します。

この読み出し専用コマンドは1バイトのデータを伴います。

### **VOUT\_MAX**

VOUT\_MAXコマンドは、他のコマンドまたはコマンドの組み合わせとは関係なく、そのユニットが指定できる電圧(VOUT\_MARGIN\_HIGHを含む)の上限を設定します。このコマンドの最大許容値は3.6Vです。LTM4664A PSMが生成できる最大出力電圧は、VOUT\_MARGIN\_HIGHを含めて1.8Vです。ただし、VOUT\_OV\_FAULT\_LIMITは3.6Vまで指定できます。

このコマンドは2バイトのデータを伴い、Linear\_16uフォーマットに設定されています。

### **VOUT\_OV\_FAULT\_LIMIT**

VOUT\_OV\_FAULT\_LIMITコマンドは、OV監視回路コンパレータが検出ピンで測定した出力電圧に対し、出力過電圧フォルトを発生させる出力電圧値(V)を設定します。

VOUT\_OV\_FAULT\_LIMITを変更した場合で、デバイスがRUN状態の場合は、コマンド変更後10msの時間において新しい値が確実に認識されるようにします。デバイスが計算の実行でビジー状態になっている場合は、その旨が示されます。MFR\_COMMONのビット5と6をモニタしてください。デバイスがビジー状態の場合は、これらのどちらかのビットがローになります。この待ち時間を置かずにVOUT\_COMMANDを変更して元の過電圧リミットより高い値にした場合は、一時的にOV状態が検出されて望ましくない動作を招き、スイッチャが損傷するおそれもあります。

VOUT\_OV\_FAULT\_RESPONSEをOV\_PULLDOWNまたは0x00に設定すると、VOUT\_OV\_FAULTが伝搬されてもFAULTピンはアサートされません。LTM4664A PSMはTGをローにして、過電圧状態が検出されるとすぐにBGビットをアサートします。

このコマンドは2バイトのデータを伴い、Linear\_16uフォーマットに設定されています。

### **VOUT\_OV\_WARN\_LIMIT**

VOUT\_OV\_WARN\_LIMITコマンドは、ADCが検出ピンで測定した出力電圧に対し、出力過電圧警告を発生させる出力電圧値(V)を設定します。このリミットを超えたかどうかの判定には、MFR\_VOUT\_PEAKの値を使用できます。

測定値がVOUT\_OV\_WARN\_LIMITを超えると、デバイスは以下のように動作します。

- STATUS\_BYTEのNONE\_OF\_THE ABOVEビットをセット
- STATUS\_WORDのVOUTビットをセット
- STATUS\_VOUTコマンドのVOUT過電圧警告ビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

この状態はADCによって検出されるので、応答時間は最大でt<sub>CONVERT</sub>とすることができます。

このコマンドは2バイトのデータを伴い、Linear\_16uフォーマットに設定されています。

## PMBusコマンドの詳細

### **VOUT\_MARGIN\_HIGH**

VOUT\_MARGIN\_HIGHコマンドは、OPERATIONコマンドが「マージン・ハイ」に設定されている場合、出力変更後の電圧(V)をユニットにロードします。この値はVOUT\_COMMANDより大きくする必要があります。VOUT\_MARGIN\_HIGHの最大仕様値は3.6Vです。

このコマンドは、TON\_RISEおよびTOFF\_FALLの出力シーケンシング時には動作しません。出力がアクティブで定常状態になっているときにこのコマンドが変更されると、VOUT\_TRANSITION\_RATEが使われます。

このコマンドは2バイトのデータを伴い、Linear\_16uフォーマットに設定されています。

### **VOUT\_COMMAND**

VOUT\_COMMANDは2バイトで構成され、出力電圧(V)を設定するために使われます。VOUTの最大仕様値は3.6Vです。

このコマンドは、TON\_RISEおよびTOFF\_FALLの出力シーケンシング時には動作しません。出力がアクティブで定常状態になっているときにこのコマンドが変更されると、VOUT\_TRANSITION\_RATEが使われます。

このコマンドは2バイトのデータを伴い、Linear\_16uフォーマットに設定されています。

### **VOUT\_MARGIN\_LOW**

VOUT\_MARGIN\_LOWコマンドは、OPERATIONコマンドが「マージン・ロー」に設定されている場合、出力変更後の電圧(V)をユニットにロードします。この値はVOUT\_COMMANDより小さくなければなりません。

このコマンドは、TON\_RISEおよびTOFF\_FALLの出力シーケンシング時には動作しません。出力がアクティブで定常状態になっているときにこのコマンドが変更されると、VOUT\_TRANSITION\_RATEが使われます。

このコマンドは2バイトのデータを伴い、Linear\_16uフォーマットに設定されています。

### **VOUT\_UV\_WARN\_LIMIT**

VOUT\_UV\_WARN\_LIMITコマンドは、ADCが検出ピンで測定した出力電圧に対し、出力低電圧警告を発生させる出力電圧値(V)を示します。

測定値がVOUT\_UV\_WARN\_LIMITを下回ると、デバイスは以下のように動作します。

- STATUS\_BYTEのNONE\_OF\_THE ABOVEビットをセット
- STATUS\_WORDのVOUTビットをセット
- STATUS\_VOUTコマンドのVOUT低電圧警告ビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

このコマンドは2バイトのデータを伴い、Linear\_16uフォーマットに設定されています。

### **VOUT\_UV\_FAULT\_LIMIT**

VOUT\_UV\_FAULT\_LIMITコマンドは、UV監視回路コンパレータが検出ピンで測定した出力電圧に対し、出力低電圧 faultを発生させる出力電圧値(V)を示します。

このコマンドは2バイトのデータを伴い、Linear\_16uフォーマットに設定されています。

## PMBusコマンドの詳細

### MFR\_VOUT\_MAX

MFR\_VOUT\_MAXコマンドは、VOUT\_OV\_FAULT\_LIMITを含む各チャンネルの最大出力電圧(V)です。出力電圧を高電圧レンジに設定(MFR\_PWM\_CONFIGのビット6を0に設定)した場合、MFR\_VOUT\_MAXは3.6Vになります。出力電圧を低電圧レンジに設定(MFR\_PWM\_CONFIGのビット6を1に設定)した場合、MFR\_VOUT\_MAXは2.75Vになります。VOUT\_COMMANDの値をこれより大きくするとCMLフォルトが発生し、出力電圧設定値は最大レベルにクランプされます。また、これによってSTATUS\_VOUTコマンドのビット3(VOUT\_MAX\_Warning)がセットされます。最大プログラム値は1.8Vで、最大動作電圧は1.5Vです。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_16uフォーマットに設定されています。

### 出力電流とリミット

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
MFR_IOUT_CAL_GAIN	0xDA	電流検出ピンの電圧と検出した電流の比。固定電流検出抵抗を使用するデバイスの場合、これは抵抗値(mΩ)です。	R Word	Y	L11	mΩ	Y	0.375 0xD018
MFR_IOUT_CAL_GAIN_TC	0xF6	電流検出素子の温度係数。	R/W Word	Y	CF		Y	3900 0x0F3C
IOUT_OC_FAULT_LIMIT	0x46	出力過電流フォルト・リミット	R/W Word	Y	L11	A	Y	45.0 0xE2D0
IOUT_OC_WARN_LIMIT	0x4A	出力過電流警告リミット。	R/W Word	Y	L11	A	Y	34.0 0xE230

### MFR\_IOUT\_CAL\_GAIN

MFR\_IOUT\_CAL\_GAINコマンドは、電流検出抵抗の抵抗値(mΩ)を設定するために使用します(MFR\_IOUT\_CAL\_GAIN\_TCも合わせて参照)。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### MFR\_IOUT\_CAL\_GAIN\_TC

MFR\_IOUT\_CAL\_GAIN\_TCコマンドを使用すると、IOUT\_CAL\_GAIN検出抵抗またはインダクタDCRの温度係数(ppm/°C)をプログラムすることができます。

このコマンドは2バイトのデータを伴い、16ビットの2の補数形式の整数ppmでフォーマットが設定されています。N = -32768～32767・10<sup>-6</sup>です。公称温度は27°Cです。MFR\_IOUT\_CAL\_GAINには以下に示す項を乗じます。

$$[1.0 + MFR_IOUT_CAL_GAIN_TC \cdot (\text{READ_TEMPERATURE}_1-27)]$$

DCR検出の代表値は3900です。

MFR\_IOUT\_CAL\_GAINとMFR\_IOUT\_CAL\_GAIN\_TCは、READ\_IOUT、MFR\_IOUT\_PEAK、IOUT\_OC\_FAULT\_LIMIT、IOUT\_OC\_WARN\_LIMITを含むすべての電流パラメータに影響を与えます。

## PMBusコマンドの詳細

### IOUT\_OC\_FAULT\_LIMIT

IOUT\_OC\_FAULT\_LIMIT コマンドは、ピーク出力電流リミット(A)を設定します。コントローラが電流リミット状態になると、過電流検出器が過電流フォルト状態であることを示します。下の表に、ISENSE<sup>+</sup>とISENSE<sup>-</sup>間のプログラム可能なピーク出力電流リミット値(mV)を示します。電流リミットの実際の値は、(ISENSE<sup>+</sup> - ISENSE<sup>-</sup>)/MFR\_IOUT\_CAL\_GAIN(A)です。

MFR_PWM_MODE[7] = 1b、 大電流レンジ(mV)	ILPEAK(A)	IOUT(A)	MFR_PWM_MODE[7] = 0b、 ILIM ロー-レンジ小電流 レンジを使用(mV)	ILPEAK(A)	IOUT(A)
18.86	不要	不要	10.48	29.9	23.9
20.42	不要	不要	11.34	32.4	26.4
21.14	不要	不要	11.74*	33.54	27.54
22.27	不要	不要	12.37	35.3	29.3
23.41	不要	不要	13.01**	37.1	31.1
24.55	不要	不要	13.64	38.9	32.9
25.68	不要	不要	14.27	40.8	34.8
26.82	不要	不要	14.90	42.6	36.6

\* = 25Aの電流制限値にある程度のヘッドルームを加えた場合に推奨

\*\* = 30Aの電流制限値にある程度のヘッドルーム(最大1.2V出力)を加えた場合に推奨

注:これは電流波形のピークです。READ\_IOUT コマンドは平均電流を返します。ピーク出力電流リミットは、次式を使用して MFR\_IOUT\_CAL\_GAIN\_TC に基づく温度で調整されます。

$$\text{ピーク電流リミット} = \text{MFR_IOUT_CAL_GAIN} \cdot (1 + \text{MFR_IOUT_CAL_GAIN_TC} \cdot (\text{READ_TEMPERATURE}_1 - 27.0))$$

LTM4664A は、電流を適切な内部ビット値に自動的に変換します。

IOUT の範囲は、MFR\_PWM\_MODE コマンドのビット 7 で設定されます。

TON\_RISE および TOFF\_FALL の間、IOUT\_OC\_FAULT\_LIMIT は無視されます。

測定値が IOUT\_OC\_FAULT\_LIMIT を超えると、デバイスは以下のように動作します。

- STATUS\_WORD の IOUT ビットをセット
- STATUS\_IOUT の IOUT 過電流フォルト・ビットをセット
- マスクされている場合を除き、ALERT をアサートすることによってホストに通知

このコマンドは 2 バイトのデータを伴い、Linear\_5s\_11s フォーマットに設定されています。

\*\*MFR\_PWM\_MODE[7]=1 は超低 DCR 検出の大電流レンジです。このレンジを使用するのは、これらの電流閾値が LTM4664A には大きすぎるためです。

\*25Aの電流制限値を35%上回る場合に推奨。

## PMBusコマンドの詳細

### IOUT\_OC\_WARN\_LIMIT

このコマンドは、ADCによって測定される出力電流値に対し、出力過電流警告を発生させる出力電流測定値(A)を設定します。このリミットを超えたかどうかの判定にはREAD\_IOUTの値が使われます。

測定値がIOUT\_OC\_WARN\_LIMITを超えると、デバイスは以下のように動作します。

- STATUS\_BYTEのNONE\_OF\_THE ABOVEビットをセット
- STATUS\_WORDのIOUTビットをセット
- STATUS\_IOUTコマンドのIOUT過電流警告ビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

TON\_RISEおよびTOFF\_FALLの間、IOUT\_OC\_FAULT\_LIMITは無視されます。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### 入力電流とリミット

コマンド名	コマンド・コード	説明	タイプ	データ・フォーマット	単位	NVM	デフォルト値
MFR_IIN_CAL_GAIN	0xE8	入力電流検出素子の抵抗値(mΩ)。	R/W Word	L11	mΩ	Y	2 0xC200

### MFR\_IIN\_CAL\_GAIN

MFR\_IIN\_CAL\_GAINコマンドは、入力電流検出抵抗の抵抗値(mΩ)を設定するために使用します(READ\_IINも合わせて参照)。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
IIN_OC_WARN_LIMIT	0x5D	入力過電流警告リミット。	R/W Word	N	L11	A	Y	10.0 0xD280

### IIN\_OC\_WARN\_LIMIT

IIN\_OC\_WARN\_LIMITコマンドは、ADCによって測定される入力電流値に対し、入力過電流警告を発生させる入力電流値(A)を設定します。このリミットを超えたかどうかの判定にはREAD\_IINの値が使われます。

測定値がIIN\_OC\_WARN\_LIMITを超えると、デバイスは以下のように動作します。

- STATUS\_BYTEのOTHERビットをセット
- STATUS\_WORDの上位バイトのINPUTビットをセット
- STATUS\_INPUTコマンドのIIN過電流警告ビット[1]をセット
- ALERTピンをアサートすることによってホストに通知

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

## PMBusコマンドの詳細

### 温度

#### 外部温度キャリブレーション

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
MFR_TEMP_1_GAIN	0xF8	外部温度センサーの勾配を設定します。	R/W Word	Y	CF		Y	0.995 0x3FAE
MFR_TEMP_1_OFFSET	0xF9	外部温度センサーのオフセットを設定します。	R/W Word	Y	L11	C	Y	0.0 0x8000

#### MFR\_TEMP\_1\_GAIN

MFR\_TEMP\_1\_GAINコマンドは、素子の非理想特性とインダクタ温度のリモート検出に伴う誤差を考慮するために、外部温度センサーの勾配に変更を加えます。

このコマンドは2バイトのデータを伴い、16ビットの2の補数形式の整数でフォーマットが設定されています。実質的なゲイン調整は $N \cdot 2^{-14}$ で、公称値は1。

#### MFR\_TEMP\_1\_OFFSET

MFR\_TEMP\_1\_OFFSETコマンドは、素子の非理想特性とインダクタ温度のリモート検出に伴う誤差を考慮するために、外部温度センサーのオフセットに変更を加えます。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### 外部温度リミット

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
OT_FAULT_LIMIT	0x4F	パワー段の過熱フォルト・リミット。	R/W Word	Y	L11	C	Y	128 0xF200
OT_WARN_LIMIT	0x51	電力段の過熱警告リミット。	R/W Word	Y	L11	C	Y	125 0xE8E8
UT_FAULT_LIMIT	0x53	電力段の低温フォルト・リミット。	R/W Word	Y	L11	C	Y	-45 0xE530

#### OT\_FAULT\_LIMIT

OT\_FAULT\_LIMITコマンドは、ADCが測定する外部検出温度に対し、過熱フォルトを発生させる温度測定値(°C)を設定します。このリミットを超えたかどうかの判定にはREAD\_TEMPERATURE\_1の値が使われます。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

#### OT\_WARN\_LIMIT

OT\_WARN\_LIMITコマンドは、ADCが測定する外部検出温度に対し、過熱警告を発生させる温度測定値(°C)を設定します。このリミットを超えたかどうかの判定にはREAD\_TEMPERATURE\_1の値が使われます。

## PMBusコマンドの詳細

測定値がOT\_WARN\_LIMITを超えると、デバイスは以下のように動作します。

- STATUS\_BYTEのTEMPERATUREビットをセット
- STATUS\_TEMPERATUREコマンドの過熱警告ビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

## UT\_FAULT\_LIMIT

UT\_FAULT\_LIMITコマンドは、ADCが測定する電力段の検出温度に対し、低温フォルトを発生させる温度測定値(°C)を設定します。このリミットを超えたかどうかの判定にはREAD\_TEMPERATURE\_1の値が使われます。

注: 温度センサーを取り付けない場合は、UT\_FAULT\_LIMITを-275°Cに設定してUT\_FAULT\_LIMIT応答を無視するよう設定し、ALERTがアサートされないようにすることができます。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

## タイミング

### タイミング - オン・シーケンス/ランプ

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
TON_DELAY	0x60	RUNまたはOPERATIONオン(もしくはその両方)から出力レールがオンになるまでの時間。	R/W Word	Y	L11	ms	Y	0.0 0x8000
TON_RISE	0x61	出力電圧が上昇し始めてからVOUTのコマンド指定値に達するまでの時間。	R/W Word	Y	L11	ms	Y	3 0xC300
TON_MAX_FAULT_LIMIT	0x62	TON_RISEの開始からVOUTがVOUT_UV_FAULT_LIMITを超えるまでの最大時間。	R/W Word	Y	L11	ms	Y	5 0xCA80
VOUT_TRANSITION_RATE	0x27	VOUTの新しい値が指定されたときの出力変化率。	R/W Word	Y	L11	V/ms	Y	0.001 0x8042

## TON\_DELAY

TON\_DELAYコマンドは、開始条件を受け取ってから出力電圧が上昇し始めるまでの時間をミリ秒単位で設定します。0ms~83秒までの範囲が有効な値です。最終的なターンオン遅延はTON\_DELAY = 0のときに代表値270μsとなり、TON\_DELAYのすべての値に対して±50μsの不確実性があります。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

## TON\_RISE

TON\_RISEコマンドは、出力が上昇し始めてから出力がレギュレーション範囲内に入るまでの時間を、ミリ秒単位で設定します。0~1.3秒までの範囲が有効な値です。TON\_RISEイベントの間、デバイスは不連続モードになります。TON\_RISEが0.25ms未満の場合、LTM4664Aのデジタル勾配はバイパスされて、出力電圧の遷移はPWMスイッチャのアナログ性能によってのみ制御されます。TON\_RISEのステップ数はTON\_RISE(ms)/0.1msに等しく、その不確実性は±0.1msです。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

## PMBusコマンドの詳細

### TON\_MAX\_FAULT\_LIMIT

TON\_MAX\_FAULT\_LIMITコマンドは、出力低電圧フォルト・リミットに達することなくユニットが出力のパワーアップを試みることのできる時間を、ミリ秒単位で設定します。

データ値が0msの場合はリミットがないことを意味し、ユニットは無期限に出力電圧の立ち上げを試みることができます。最大リミットは83秒です。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### VOUT\_TRANSITION\_RATE

出力電圧を変化させるVOUT\_COMMANDまたはOPERATION(マージン・ハイ、マージン・ロー)をPMBusデバイスが受け取った場合、このコマンドは出力電圧の変化率(V/ms)を設定します。ユニットのオンまたはオフが指示された場合、このコマンドで指定した変化率は適用されません。最大許容勾配は4V/msです。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### タイミング - オフ・シーケンス/ランプ

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
TOFF_DELAY	0x64	RUNまたはOPERATIONオフ(もしくはその両方)からTOFF_FALLランプ開始までの時間。	R/W Word	Y	L11	ms	Y	0.0 0x8000
TOFF_FALL	0x65	出力が低下し始めてから0Vに達するまでの時間。	R/W Word	Y	L11	ms	Y	3 0xC300
TOFF_MAX_WARN_LIMIT	0x66	TOFF_FALL完了後にユニットが12.5%未満に減衰するまでの最大許容時間。	R/W Word	Y	L11	ms	Y	0 0x8000

### TOFF\_DELAY

TOFF\_DELAYコマンドは、停止条件を受け取ってから出力電圧が低下し始めるまでの時間をミリ秒単位で設定します。0~83秒までの範囲が有効な値です。最終的なターンオフ遅延はTOFF\_DELAY = 0のときに代表値270μsとなり、TOFF\_DELAYのすべての値に対して±50μsの不確実性があります。フォルト・イベントが発生した場合、TOFF\_DELAYは適用されません。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### TOFF\_FALL

TOFF\_FALLコマンドは、ターンオフ遅延時間が終了してから出力電圧を0にするようコマンドで指定するまでの時間を、ミリ秒単位で設定します。これはDACのVOUTのランプ時間です。DACのVOUTが0のときは、PWM出力が高インピーダンス状態に設定されます。

デバイスはプログラムされた動作モードを維持します。TOFF\_FALL時間が定義されている場合は、デバイスを連続導通モードに設定する必要があります。最大値をロードすると、デバイスの電圧は可能な限り低速でランプ・ダウンします。サポートされている最小立下がり時間は0.25msで、値を0.25ms未満にしても立下がり時間は0.25msになります。最大立下がり時間は1.3秒です。TOFF\_FALLのステップ数はTOFF\_FALL(ms)/0.1msに等しく、その不確実性は±0.1msです。

不連続導通モードではコントローラは負荷からの電流を流さず、立下がり時間は出力容量と負荷電流によって設定されます。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

## PMBusコマンドの詳細

### TOFF\_MAX\_WARN\_LIMIT

TOFF\_MAX\_WARN\_LIMITコマンドは、出力電圧が設定電圧の12.5%を超えてから警告がアサートされるまでの時間を、ミリ秒単位で設定します。VOUTの電圧値がVOUT\_COMMAND設定値の12.5%未満になると、出力はオフとみなされます。計算はTOFF\_FALLの経過後に始まります。

0msというデータ値は、制限がないこと、つまり出力電圧が設定電圧の12.5%を超えてからの時間が制限されていないことを意味します。0以外で有効な値は120ms～524秒です。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### 再起動の前提条件

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
MFR_RESTART_DELAY	0xDC	LTM4664AがRUNピンをローに保持する最小時間。	R/W Word	Y	L11	ms	Y	150 0xF258

### MFR\_RESTART\_DELAY

このコマンドは、RUNの最小オフ時間をミリ秒単位で指定します。このデバイスは、RUNの立下がりエッジを検出すると、この指定時間にわたってRUNピンをローに保持します。最小推奨値は136msです。

注：再起動遅延と再試行遅延は異なります。再起動遅延は指定された時間だけRUNをローにして、その後に標準起動シーケンスを開始します。最小再起動遅延は、TOFF\_DELAY + TOFF\_FALL + 136msと同じにする必要があります。有効な値は136ms～65.52秒の範囲で16ms刻みに設定できます。最小オフ時間を確保するために、MFR\_RESTART\_DELAYは必要時間より16ms長く設定してください。MFR\_CHAN\_CONFIGの出力減衰ビット0をイネーブルし、出力が設定値の12.5%未満になるまでに時間がかかる場合は、RUNピンがハイになった後、MFR\_RESTART\_DELAYより長く出力レールをオフすることができます。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### フォルト応答

#### すべてのフォルトに対するフォルト応答

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
MFR_RETRY_DELAY	0xDB	FAULT再試行モード時の再試行間隔。	R/W Word	Y	L11	ms	Y	250 0xF3E8

### MFR\_RETRY\_DELAY

このコマンドは、フォルト応答がコントローラに指定の間隔で再試行を行わせることである場合に、その再試行の間隔をミリ秒単位で設定します。このコマンド値は、再試行を必要とするすべてのフォルト応答に使われます。再試行時間は、対象チャンネルがフォルトを検出すると開始されます。有効な値は120ms～83.88秒の範囲で10μs刻みに設定できます。

注：再試行遅延時間は、MFR\_RETRY\_DELAYコマンドにより指定された時間、またはレギュレーションされた出力がプログラム値の12.5%未満に減衰するのに必要な時間のうち、どちらか長い方によって決まります。出力の自然減衰時間が長すぎるのは、MFR\_CHAN\_CONFIGのビット0をアサートすることによってMFR\_RETRY\_DELAYコマンドの電圧条件をなくすことができます。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

## PMBusコマンドの詳細

### 入力電圧フォルト応答

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
VIN_OV_FAULT_RESPONSE	0x56	入力電源過電圧フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0x80

#### VIN\_OV\_FAULT\_RESPONSE

VIN\_OV\_FAULT\_RESPONSEコマンドは、入力過電圧フォルトに対する応答動作をデバイスに指示します。データ・バイトのフォーマットを表17に示します。

デバイスは以下の動作も行います。

- STATUS\_BYTEのNONE\_OF\_THE ABOVEビットをセット
- STATUS\_WORDの上位バイトのINPUTビットをセット
- STATUS\_INPUTコマンドのVIN過電圧フォルト・ビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

このコマンドは1バイトのデータを伴います。

### 出力電圧フォルト応答

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
VOUT_OV_FAULT_RESPONSE	0x41	出力過電圧フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xB8
VOUT_UV_FAULT_RESPONSE	0x45	出力低電圧フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xB8
TON_MAX_FAULT_RESPONSE	0x63	TON_MAX_FAULTイベントが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xB8

#### VOUT\_OV\_FAULT\_RESPONSE

VOUT\_OV\_FAULT\_RESPONSEコマンドは、出力過電圧フォルトに対する応答動作をデバイスに指示します。データ・バイトのフォーマットを表13に示します。

デバイスは以下の動作も行います。

- STATUS\_BYTEのVOUT\_OVビットをセット
- STATUS\_WORDのVOUTビットをセット
- STATUS\_VOUTコマンドのVOUT過電圧フォルト・ビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

このコマンドで認識される値は以下に限られます。

0x00 – デバイスはOVプルダウン(OV\_PULLDOWN)だけを実行します。

0x80 – デバイスはシャットダウン(出力をディスエーブル)し、ユニットは再試行を試みません。(PMBus, Part II, Section 10.7)。

## PMBusコマンドの詳細

0xB8 – デバイスはシャットダウン(出力をディスエーブル)して、(RUNピンまたはOPERATIONコマンド、あるいはその両方によって)オフするよう指示されるか、バイアス電源が遮断されるか、あるいは別のフォルト状態が原因でユニットがシャットダウンするまで、無期限に再試行を継続します。

0x4n – デバイスはシャットダウンし、ユニットは再試行を行いません。出力は、以下のいずれかの操作が行われるまでディスエーブルのままになります。すなわち、デバイスを一度オフしてから再度オンするよう指示、RUNピンを一度ローにアサートしてから再度ハイにアサート、コマンドによりリセットを実行、またはVINを遮断のいずれかです。OVフォルト状態は、 $n \cdot 10\mu s$  ( $n$ は0~7)にわたってアクティブ状態になっている必要があります。

0x78+n – デバイスはシャットダウンし、ユニットは以下のいずれかの操作が行われるまで再試行を継続します。すなわち、フォルト状態をクリア、デバイスを一度オフしてから再度オンするよう指示、RUNピンを一度ローにアサートしてから再度ハイにアサート、コマンドによりリセットを実行、またはVINを遮断のいずれかです。OVフォルト状態は、 $n \cdot 10\mu s$  ( $n$ は0~7)にわたってアクティブ状態になっている必要があります。

上記以外の値にするとCMLフォルトが発生して、書き込みは無視されます。

このコマンドは1バイトのデータを伴います。

表14. VOUT\_OV\_FAULT\_RESPONSEのデータ・バイト内容

ビット	説明	値	意味
7:6	応答 ビット[7:6]のすべての値に対し、LTM4664Aは次のように動作します ・ステータス・コマンドの該当フォルト・ビットをセット ・マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知。 設定されたフォルト・ビットは、以下のイベントの1つまたは複数が発生するまでクリアされません。 ・デバイスがCLEAR_FAULTSコマンドを受け取る ・RUNピン、OPERATIONコマンド、またはRUNピンとOPERATIONコマンドの複合動作によって、出力を一度オフにしてから再度オンにするよう指示する ・LTM4664Aのバイアス電源を一度遮断してから再び印加する	00	デバイスはOVフルダウン(OV_PULLDOWN)だけを実行します(すなわち、 $V_{OUT} > VOUT\_OV\_FAULT$ の場合は上側MOSFETをオフして下側MOSFETをオン)。
		01	PMBusデバイスは、ビット[2:0]によって指定された遅延時間と、その特定のフォルトに指定された遅延時間単位で動作を継続します。遅延時間終了時にフォルト状態が解消されていない場合、ユニットは再試行設定(ビット[5:3])のプログラム内容に従って応答します。
		10	デバイスは直ちにシャットダウンし(出力をディスエーブル)、ビット[5:3]の再試行設定に従って応答します。
		11	サポートされていません。この値を書き込むとCMLフォルトが発生します。
5:3	再試行設定	000	ユニットは再起動を試みません。出力は、フォルトがクリアされるか、デバイスがオフになるよう指示されるか、バイアス電源が遮断されるまでディスエーブルのままになります。
		111	PMBusデバイスは、(RUNピンまたはOPERATIONコマンド、あるいはその両方によって)デバイスがオフされるか、バイアス電源が遮断されるか、もしくは別のフォルト状態が原因でユニットが再試行なしでシャットダウンされるまで、無期限に再試行を継続します。注: 再試行間隔はMFR_RETRY_DELAYコマンドによって設定されます。
2:0	遅延時間	000~111	10 $\mu s$ 刻みの遅延時間。この遅延時間は、フォルト検出後にコントローラが動作を継続する時間を決定します。デグリッチされたオフ状態にのみ有効です。

## VOUT\_UV\_FAULT\_RESPONSE

VOUT\_UV\_FAULT\_RESPONSEコマンドは、出力低電圧フォルトに対する応答動作をデバイスに指示します。データ・バイトのフォーマットは表8に示します。

デバイスは以下の動作も行います。

- STATUS\_BYTEのNONE\_OF\_THE ABOVEビットをセット
- STATUS\_WORDのVOUTビットをセット
- STATUS\_VOUTコマンドのVOUT低電圧フォルト・ビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

## PMBusコマンドの詳細

UV フォルトおよび警告は、以下の基準を満たすまでマスクされます。

- 1) TON\_MAX\_FAULT\_LIMIT に達した
- 2) TON\_DELAY シーケンスが完了した
- 3) TON\_RISE シーケンスが完了した
- 4) VOUT\_UV\_FAULT\_LIMIT 閾値に達した
- 5) IOUT\_OC\_FAULT\_LIMIT が存在しない

UV フォルトおよび警告は、チャンネルがアクティブになっていないときは必ずマスクされます。

UV フォルトおよび警告は、TON\_RISE および TOFF\_FALL シーケンシング中はマスクされます。

このコマンドは 1 バイトのデータを伴います。

表 15. VOUT\_UV\_FAULT\_RESPONSE のデータ・バイト内容

ビット	説明	値	意味
7:6	応答 ビット [7:6] のすべての値に対し、LTM4664A は次のように動作します <ul style="list-style-type: none"> <li>・ステータス・コマンドの該当フォルト・ビットをセット</li> <li>・マスクされている場合を除き、<u>AERT</u> ピンをアサートすることによってホストに通知。</li> </ul> 設定されたフォルト・ビットは、以下のイベントの1つまたは複数が発生するまでクリアされません。 <ul style="list-style-type: none"> <li>・デバイスがCLEAR_FAULTS コマンドを受け取る</li> <li>・RUN ピン、OPERATION コマンド、または RUN ピンと OPERATION コマンドの複合動作によって、出力を一度オフにしてから再度オンにするよう指示する</li> <li>・デバイスがRESTORE_USER_ALL コマンドを受け取る</li> <li>・デバイスがMFR_RESET コマンドを受け取る</li> <li>・デバイス電源を一度オフにして再びオンにする</li> </ul>	00	PMBus デバイスは中断することなく動作を続けます。(フォルトを機能的に無視)
		01	PMBus デバイスは、ビット [2:0] によって指定された遅延時間と、その特定のフォルトに指定された遅延時間単位で動作を継続します。遅延時間終了時にフォルト状態が解消されていない場合、ユニットは再試行設定(ビット [5:3])のプログラム内容に従って応答します。
		10	デバイスはシャットダウンし(出力をディスエーブル)、ビット [5:3] の再試行設定に従って応答します。
		11	サポートされていません。この値を書き込むと CML フォルトが発生します。
5:3	再試行設定	000	ユニットは再起動を試みません。出力は、フォルトがクリアされるか、デバイスがオフになるよう指示されるか、バイアス電源が遮断されるまでディスエーブルのままになります。
		111	PMBus デバイスは、(RUN ピンまたは OPERATION コマンド、あるいはその両方によって)デバイスがオフされるか、バイアス電源が遮断されるか、もしくは別のフォルト状態が原因でユニットが再試行なしでシャットダウンされるまで、無期限に再試行を継続します。 注: 再試行間隔はMFR_RETRY_DELAY コマンドによって設定されます。
2:0	遅延時間	000~111	10 $\mu$ s 刻みの遅延時間。この遅延時間は、フォルト検出後にコントローラが動作を継続する時間を決定します。デグリッチされたオフ状態にのみ有効です。

## PMBusコマンドの詳細

### TON\_MAX\_FAULT\_RESPONSE

TON\_MAX\_FAULT\_RESPONSEコマンドは、TON\_MAXFAULTに対する応答動作をデバイスに指示します。データ・バイトのフォーマットは表13に示します。

デバイスは以下の動作も行います。

- STATUS\_BYTEのNONE\_OF\_THE ABOVEビットをセット
- STATUS\_WORDのVOUTビットをセット
- STATUS\_VOUTコマンドのTON\_MAX\_FAULTビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

値を0にすると、TON\_MAX\_FAULT\_RESPONSEがディスエーブルされます。0の使用は推奨できません。

注: PWMチャンネルは、TON\_MAX\_FAULT\_LIMITで指定された時間が経過するまで不連続モードのままでです。

このコマンドは1バイトのデータを伴います。

### 出力電流フォルト応答

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
IOUT_OC_FAULT_RESPONSE	0x47	出力過電流フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0x00

### IOUT\_OC\_FAULT\_RESPONSE

IOUT\_OC\_FAULT\_RESPONSEコマンドは、出力過電流フォルトに対する応答動作をデバイスに指示します。データ・バイトのフォーマットは表9に示します。

デバイスは以下の動作も行います。

- STATUS\_BYTEのNONE\_OF\_THE ABOVEビットをセット
- STATUS\_BYTEのIOUT\_OCビットをセット
- STATUS\_WORDのIOUTビットをセット
- STATUS\_IOUTコマンドのIOUT過電流フォルト・ビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

このコマンドは1バイトのデータを伴います。

## PMBusコマンドの詳細

表16. IOUT\_OC\_FAULT\_RESPONSEのデータ・バイト内容

ビット	説明	値	意味
7:6	応答 ビット[7:6]のすべての値に対し、LTM4664Aは次のように動作します •ステータス・コマンドの該当フォルト・ビットをセット •マスクされている場合を除き、 <u>ALERT</u> ピンをアサートすることによってホストに通知。 設定されたフォルト・ビットは、以下のイベントの1つまたは複数が発生するまでクリアされません。 •デバイスがCLEAR_FAULTSコマンドを受け取る •RUNピン、OPERATIONコマンド、またはRUNピンとOPERATIONコマンドの複合動作によって、出力を一度オフにしてから再度オンにするよう指示する •デバイスがRESTORE_USER_ALLコマンドを受け取る •デバイスがMFR_RESETコマンドを受け取る •デバイス電源を一度オフにして再びオンにする	00	LTM4664A PSMは、出力電圧に関係なく、IOUT_OC_FAULT_LIMITによって設定された値に出力電流を維持しながら、無期限に動作を継続します(定電流リミット動作またはブリックウォール・リミット動作と呼ばれます)。
		01	サポートされていません。
		10	LTM4664A PSMは、出力電圧に関係なく、IOUT_OC_FAULT_LIMITによって設定された値に出力電流を維持しながら、ビット[2:0]で指定された遅延時間にわたって動作を継続します。遅延時間終了時にデバイスがまだ電流制限状態で動作している場合、デバイスはビット[5:3]による再試行設定に従って応答します。
		11	LTM4664A PSMは直ちにシャットダウンし、ビット[5:3]の再試行設定に従って応答します。
5:3	再試行設定	000	ユニットは再起動を試みません。RUNピンを一度ローにしてから再度ハイにするか、バイアス電源を遮断することによってフォルト状態を解消するまで、出力はディスエーブルされたままになります。
		111	デバイスは、(RUNピンまたはOPERATIONコマンド、あるいはその両方によって)デバイスがオフされるか、バイアス電源が遮断されるか、あるいは別のフォルト状態が原因でユニットがシャットダウンされるまで、無期限に再試行を継続します。 注:再試行間隔はMFR_RETRY_DELAYコマンドによって設定されます。
2:0	遅延時間	000~111	16ms刻みの遅延時間単位数。この遅延時間は、フォルトが検出されてからシャットダウンまでのユニットの動作継続時間を決定するために使用します。デグリッチされたオフ応答にのみ有効です。

### デバイス温度フォルト応答

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
MFR_OT_FAULT_RESPONSE	0xD6	内部過熱フォルトが検出されたときのデバイスの動作。	R Byte	N	Reg			0xC0

### MFR\_OT\_FAULT\_RESPONSE

MFR\_OT\_FAULT\_RESPONSEコマンド・バイトは、内部過熱フォルトに対する応答動作をデバイスに指示します。データ・バイトのフォーマットは表12に示します。

更に、LTM4664Aは以下の動作も行います。

- STATUS\_BYTのNONE\_OF\_THE ABOVEビットをセット
- STATUS\_WORDのMFRビットをセット
- STATUS\_MFR\_SPECIFICコマンドの過熱フォルト・ビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

このコマンドは1バイトのデータを伴います。

## PMBusコマンドの詳細

表17. MFR\_OT\_FAULT\_RESPONSEのデータ・バイト内容

ビット	説明	値	意味
7:6	応答 ビット[7:6]のすべての値に対し、LTM4664Aは次のように動作します ・ステータス・コマンドの該当フォルト・ビットをセット ・マスクされている場合を除き、 <u>ALERT</u> ピンをアサートすることによってホストに通知。 設定されたフォルト・ビットは、以下のイベントの1つまたは複数が発生するまでクリアされません。 ・デバイスがCLEAR_FAULTSコマンドを受け取る ・RUNピン、OPERATIONコマンド、またはRUNピンとOPERATIONコマンドの複合動作によって、出力を一度オフにしてから再度オンにするよう指示する ・LTM4664Aのバイアス電源を一度遮断してから再び印加する	00	サポートされていません。この値を書き込むとCMLフォルトが発生します。
		01	サポートされていません。この値を書き込むとCMLフォルトが発生します。
		10	デバイスは直ちにシャットダウンし(出力をディスエーブル)、ビット[5:3]の再試行設定に従って応答します。
		11	デバイスの出力はディスエーブルされますが、フォルトは残ります。フォルト状態が解消されると、動作が再開されて出力がイネーブルされます。
5:3	再試行設定	000	ユニットは再起動を試みません。出力はフォルト状態が解消されるまでディスエーブルのままになります。
		001~111	サポートされていません。この値を書き込むとCMLフォルトが発生します。
2:0	遅延時間	XXX	サポートされていません。値は無視されます。

## 外部温度フォルト応答

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
OT_FAULT_RESPONSE	0x50	外部過熱フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xB8
UT_FAULT_RESPONSE	0x54	外部低温フォルトが検出されたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xB8

## OT\_FAULT\_RESPONSE

OT\_FAULT\_RESPONSEコマンドは、外部温度センサーの過熱フォルトに対する応答動作をデバイスに指示します。データ・バイトのフォーマットを表8に示します。

デバイスは以下の動作も行います。

- STATUS\_BYTEのTEMPERATUREビットをセット
- STATUS\_TEMPERATUREコマンドの過熱フォルト・ビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

このコマンドは1バイトのデータを伴います。

## UT\_FAULT\_RESPONSE

UT\_FAULT\_RESPONSEコマンドは、外部温度センサーの低温フォルトに対する応答動作をデバイスに指示します。データ・バイトのフォーマットを表13に示します。

デバイスは以下の動作も行います。

- STATUS\_BYTEのTEMPERATUREビットをセット
- STATUS\_TEMPERATUREコマンドの低温フォルト・ビットをセット
- マスクされている場合を除き、ALERTピンをアサートすることによってホストに通知

## PMBusコマンドの詳細

この状態はADCによって検出されるので、応答時間は最大で $t_{CONVERT}$ とすることができます。

このコマンドは1バイトのデータを伴います。

**表18. データ・バイト内容:TON\_MAX\_FAULT\_RESPONSE、VIN\_OV\_FAULT\_RESPONSE、OT\_FAULT\_RESPONSE、UT\_FAULT\_RESPONSE**

ビット	説明	値	意味
7:6	応答 ビット[7:6]のすべての値に対し、LTM4664Aは次のように動作します ・ステータス・コマンドの該当フォルト・ビットをセット ・マスクされている場合を除き、 <u>ALERT</u> ピンをアサートすることによってホストに通知。 設定されたフォルト・ビットは、以下のイベントの1つまたは複数が発生するまでクリアされません。 ・デバイスがCLEAR_FAULTSコマンドを受け取る ・RUNピン、OPERATIONコマンド、またはRUNピンとOPERATIONコマンドの複合動作によって、出力を一度オフにしてから再度オンにするよう指示する ・デバイスがRESTORE_USER_ALLコマンドを受け取る ・デバイスがMFR_RESETコマンドを受け取る ・デバイス電源を一度オフにして再びオンにする	00 01 10 11	PMBusデバイスは中断することなく動作を続けます。 サポートされていません。この値を書き込むとCMLフォルトが発生します。 デバイスは直ちにシャットダウンし(出力をディスエーブル)、ビット[5:3]の再試行設定に従って応答します。 サポートされていません。この値を書き込むとCMLフォルトが発生します。
5:3	再試行設定	000 111	ユニットは再起動を試みません。出力は、フォルトがクリアされるか、デバイスがオフになるよう指示されるか、バイアス電源が遮断されるまでディスエーブルのままになります。 PMBusデバイスは、(RUNピンまたはOPERATIONコマンド、あるいはその両方によって)デバイスがオフされるか、バイアス電源が遮断されるか、もしくは別のフォルト状態が原因でユニットが再試行なしでシャットダウンされるまで、無期限に再試行を継続します。注:再試行間隔はMFR_RETRY_DELAYコマンドによって設定されます。
2:0	遅延時間	XXX	サポートされていません。値は無視されます。

## フォルトの共有

### フォルト共有の伝搬

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
MFR_FAULT_PROPAGATE	0xD2	どのフォルトをFAULTnピンをローにアサートすることができるフォルトをイネーブルします。このコマンドは表15に示すようにフォーマットされます。フォルトをFAULTnピンに伝搬することができるのは、それらのピンがフォルトに応答するようにプログラムされている場合に限ります。	R/W Word	Y	Reg		Y	0x6993

### MFR\_FAULT\_PROPAGATE

MFR\_FAULT\_PROPAGATEコマンドは、FAULTnピンをローにアサートすることができるフォルトをイネーブルします。このコマンドは表15に示すようにフォーマットされます。フォルトをFAULTnピンに伝搬することができるのは、それらのピンがフォルトに応答するようにプログラムされている場合に限ります。

このコマンドは2バイトのデータを伴います。

## PMBusコマンドの詳細

表19. FAULT $n$ のフォルト伝搬設定

FAULT0ピンとFAULT1ピンは、選択されたイベントを電気的に通知するように設計されています。これらのイベントのいくつかは両方の出力チャンネルに共通のもので、その他は出力チャンネルに固有のものです。また、複数のチャンネル間でフォルトを共有するために使用することもできます。

ビット	記号	動作
B[15]	VOUTはディスエーブルされますが、減衰はしません。	これは、MFR_CHAN_CONFIGのビット0がゼロの場合はPolyPhase構成で使われます。RUNピンを切り替えるかデバイスのオフを指示することによってチャンネルをオフにして、その後、出力が減衰する前にRUNを再アサートするかデバイスをオンに戻すと、12.5%の減衰が確認されるまでVOUTは再起動しません。ビット15がアサートされている場合、この状態の間はFAULTピンがアサートされます。
B[14]	Mfr_fault_propagate_short_CMD_cycle	0:動作なし。 1:出力をシーケンス・オフする前に一度オフしてからオンするよう指示するとローにアサートされ、シーケンス・オフ後にtOFF(MIN)が経過した時点で再びハイにアサートされます。
b[13]	Mfr_fault_propagate_ton_max_fault	0:TON_MAX_FAULT フォルトがアサートされた場合は動作なし。 1:TON_MAX_FAULT フォルトがアサートされた場合は、対応する出力がローにアサートされます。 FAULT0は、ページ0のTON_MAX_FAULT フォルトに対応付けられます。 FAULT1は、ページ1のTON_MAX_FAULT フォルトに対応付けられます。
b[12]	予備	
b[11]	Mfr_fault0_propagate_int_ot Mfr_fault1_propagate_int_ot	0:MFR_OT_FAULT_LIMIT フォルトがアサートされた場合は動作なし。 1:MFR_OT_FAULT_LIMIT フォルトがアサートされた場合は、対応する出力がローにアサートされます。
b[10]	予備	
b[9]	予備	
b[8]	Mfr_fault0_propagate_ut Mfr_fault1_propagate_ut	0:UT_FAULT_LIMIT フォルトがアサートされた場合は動作なし。 1:UT_FAULT_LIMIT フォルトがアサートされた場合は、対応する出力がローにアサートされます。 FAULT0は、ページ0のUT フォルトに対応付けられます。 FAULT1は、ページ1のUT フォルトに対応付けられます。
b[7]	Mfr_fault0_propagate_ot Mfr_fault1_propagate_ot	0:OT_FAULT_LIMIT フォルトがアサートされた場合は動作なし。 1:OT_FAULT_LIMIT フォルトがアサートされた場合は、対応する出力がローにアサートされます。 FAULT0は、ページ0のOT フォルトに対応付けられます。 FAULT1は、ページ1のOT フォルトに対応付けられます。
b[6]	予備	
b[5]	予備	
b[4]	Mfr_fault0_propagate_input_ov Mfr_fault1_propagate_input_ov	0:VIN_OV_FAULT_LIMIT フォルトがアサートされた場合は動作なし。 1:VIN_OV_FAULT_LIMIT フォルトがアサートされた場合は、対応する出力がローにアサートされます。
b[3]	予備	
b[2]	Mfr_fault0_propagate_iout_oc Mfr_fault1_propagate_iout_oc	0:IOUT_OC_FAULT_LIMIT フォルトがアサートされた場合は動作なし。 1:IOUT_OC_FAULT_LIMIT フォルトがアサートされた場合は、対応する出力がローにアサートされます。 FAULT0は、ページ0のOC フォルトに対応付けられます。 FAULT1は、ページ1のOC フォルトに対応付けられます。
b[1]	Mfr_fault0_propagate_vout_uv Mfr_fault1_propagate_vout_uv	0:VOUT_UV_FAULT_LIMIT フォルトがアサートされた場合は動作なし。 1:VOUT_UV_FAULT_LIMIT フォルトがアサートされた場合は、対応する出力がローにアサートされます。 FAULT0は、ページ0のUV フォルトに対応付けられます。 FAULT1は、ページ1のUV フォルトに対応付けられます。
b[0]	Mfr_fault0_propagate_vout_ov Mfr_fault1_propagate_vout_ov	0:VOUT_OV_FAULT_LIMIT フォルトがアサートされた場合は動作なし。 1:VOUT_OV_FAULT_LIMIT フォルトがアサートされた場合は、対応する出力がローにアサートされます。 FAULT0は、ページ0のOV フォルトに対応付けられます。 FAULT1は、ページ1のOV フォルトに対応付けられます。

## PMBusコマンドの詳細

### フォルト共有の応答

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
MFR_FAULT_RESPONSE	0xD5	FAULTピンがローにアサートされたときのデバイスの動作。	R/W Byte	Y	Reg		Y	0xC0

### MFR\_FAULT\_RESPONSE

MFR\_FAULT\_RESPONSEコマンドは、 $\overline{\text{FAULT}_n}$ ピンが外部信号源によってローにされた場合にデバイスが取るべきアクションをデバイスに指示します。

#### サポートされている値:

値	意味
0xC0	FAULT_INHIBIT: $\overline{\text{FAULT}}$ ピンがローになった場合、LTM4664Aは出力をスリーステートにします。
0x00	FAULT_IGNORE:LTM4664Aは中断することなく動作を続けます。

デバイスは以下の動作も行います。

- STATUS\_WORDのMFRビットをセット
- $\overline{\text{FAULT}_n}$ がローになっていることを示すためにSTATUS\_MFR\_SPECIFICコマンドのビット0をセット
- マスクされている場合を除き、ALERTをアサートすることによってホストに通知

このコマンドは1バイトのデータを伴います。

### スクラッチパッド

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
USER_DATA_00	0xB0	OEM指定済み。通常は製品のシリアル番号付与に使用します。	R/W Word	N	Reg		Y	NA
USER_DATA_01	0xB1	LTpowerPlay用にメーカー指定済み。	R/W Word	Y	Reg		Y	NA
USER_DATA_02	0xB2	OEM指定済み。通常は製品のシリアル番号付与に使用します。	R/W Word	N	Reg		Y	NA
USER_DATA_03	0xB3	ユーザが使用できるNVMワード。	R/W Word	Y	Reg		Y	0x0000
USER_DATA_04	0xB4	ユーザが使用できるNVMワード。	R/W Word	N	Reg		Y	0x0000

## PMBusコマンドの詳細

### USER\_DATA\_00 から USER\_DATA\_04 まで

これらのコマンドは、ユーザ用ストレージの不揮発性メモリ位置です。USER\_DATA\_nnには任意の時点で任意の値を書き込むことができます。ただし、LTpowerPlayソフトウェアと契約メーカーは、これらのコマンドの一部を在庫管理のために使用します。指定済みのUSER\_DATA\_nnコマンドを変更すると、在庫管理が不適切なものになったり、これらの製品との互換性が失われたりする可能性があります。

これらのコマンドは2バイトのデータを伴い、レジスタ・フォーマットに設定されています。

### 識別情報

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
PMBus_REVISION	0x98	このデバイスがサポートするPMBusのリビジョン。現在のリビジョンは1.2。	R Byte	N	Reg		FS	0x22
CAPABILITY	0x19	このデバイスがサポートするPMBusオプション通信プロトコルの概要。	R Byte	N	Reg			0xB0
MFR_ID	0x99	LTM4664AのメーカーID(ASCII)。	R String	N	ASC			LTC
MFR_MODEL	0x9A	メーカー製品番号(ASCII)。	R String	N	ASC			LTM4664
MFR_SPECIAL_ID	0xE7	LTM4664Aを表すメーカー・コード。	R Word	N	Reg			0x020X

### PMBus\_REVISION

PMBUS\_REVISIONコマンドは、デバイスが準拠するPMBusのリビジョンを示します。LTM4664Aは、PMBus Version 1.2のPart IとPart II.の両方に準拠しています。

この読み出し専用コマンドは1バイトのデータを伴います。

### CAPABILITY

このコマンドは、ホスト・システムがPMBusデバイスのいくつかの重要な機能を決定する方法を提供します。

LTM4664Aは、パケット・エラー・チェック、400kHzのバス・スピード、および ALERTピンをサポートしています。

この読み出し専用コマンドは1バイトのデータを伴います。

### MFR\_ID

MFR\_IDコマンドはASCII文字を使ってLTM4664AのメーカーIDを示します。

この読み出し専用コマンドはブロック・フォーマットです。

### MFR\_MODEL

MFR\_MODELコマンドは、ASCII文字を使ってLTM4664Aのメーカー製品番号を示します。

この読み出し専用コマンドはブロック・フォーマットです。

### MFR\_SPECIAL\_ID

デバイスの名称とリビジョンを表す16ビットのワードです。0x4CはデバイスがLTM4664Aであることを示し、XXはメーカーが調整できます。

この読み出し専用コマンドは2バイトのデータを伴います。

## PMBusコマンドの詳細

### �ルト、警告、およびステータス

コマンド名	コマンド・コード	説明	タイプ	ページ指定	フォーマット	単位	NVM	デフォルト値
CLEAR_FAULTS	0x03	セットされたすべての�ルト・ビットをクリアします。	Send Byte	N				NA
SMBALERT_MASK	0x1B	マスク動作。	Block R/W	Y	Reg		Y	コマンドの詳細を参照
MFR_CLEAR_PEAKS	0xE3	すべてのピーク値をクリアします。	Send Byte	Y				NA
STATUS_BYTE	0x78	ユニットの�ルト状態を1バイトに要約したもの。	R/W Byte	Y	Reg			NA
STATUS_WORD	0x79	ユニットの�ルト状態を2バイトに要約したもの。	R/W Word	Y	Reg			NA
STATUS_VOUT	0x7A	出力電圧の�ルトおよび警告のステータス。	R/W Byte	Y	Reg			NA
STATUS_IOUT	0x7B	出力電流の�ルトおよび警告のステータス。	R/W Byte	Y	Reg			NA
STATUS_INPUT	0x7C	入力電源の�ルトおよび警告のステータス。	R/W Byte	N	Reg			NA
STATUS_TEMPERATURE	0x7D	READ_TEMPERATURE_1の外部温度�ルトおよび警告のステータス。	R/W Byte	Y	Reg			NA
STATUS_CML	0x7E	通信とメモリの�ルトおよび警告のステータス。	R/W Byte	N	Reg			NA
STATUS_MFR_SPECIFIC	0x80	メーカー固有の�ルトおよび状態の情報。	R/W Byte	Y	Reg			NA
MFR_PADS	0xE5	I/Oパッドのデジタル・ステータス。	R Word	N	Reg			NA
MFR_COMMON	0xEF	複数のアナログ・デバイセズ・チップに共通するメーカー・ステータス・ビット。	R Byte	N	Reg			NA

### CLEAR\_FAULTS

CLEAR\_FAULTSコマンドは、セットされた�ルト・ビットをクリアするために使用します。このコマンドは、すべてのステータス・コマンドのすべてのビットを同時にクリアします。同時に、デバイスがALERTピン信号をアサートしている場合、デバイスはそのALERTピンの信号出力を無効に(クリア、解放)します。ビットがクリアされたときに�ルトがまだ残っている場合は�ルト・ビットがセットされたままになり、ALERTピンをローにアサートすることによってホストへ通知されます。CLEAR\_FAULTSの処理には最大で10μsかかります。この時間枠内に�ルトが発生すると、ステータス・レジスタが設定される前にクリアされる場合があります。

この書込み専用コマンドにデータ・バイトはありません。

CLEAR\_FAULTSが、�ルト状態によってラッチ・オフされたユニットを再起動することはありません。�ルト状態によってシャットダウンされたユニットは、以下の場合に再起動されます。

- RUNピン、OPERATIONコマンド、またはRUNピンとOPERATIONコマンドの複合動作によって、出力を一度オフにしてから再度オンにするよう指示する。
- MFR\_RESETコマンドが発行される。
- 集積回路のバイアス電源を一度遮断してから再び印加する。

### SMBALERT\_MASK

SMBALERT\_MASKコマンドを使用すると、特定のステータス・ビットが1つまたは複数アサートされたときに、それらのビットによってALERTがアサートされないようにすることができます。

ALERTマスクを設定するために使用するワード書込みフォーマットの例を図33に示します。この場合はPECなしです。マスク・バイト内のビットは、指定ステータス・レジスタ内のビットと一致します。例えば、STATUS\_TEMPERATUREコマンド・コードが最初のデータ・バイトで送られ、マスク・バイトに0x40が含まれている場合、その後に続く外部過熱警告は引き続き

## PMBusコマンドの詳細

STATUS\_TEMPERATUREのビット6をセットしますが、ALERTはアサートしません。サポートされているその他のSTATUS\_TEMPERATUREビットがセットされている場合、それらすべてのビットによって引き続きALERTがアサートされます。

「ブロック書込み－ブロック読み出しプロセス呼び出し」プロトコルの例を図50に示します。この場合もPECなしです。このプロトコルは、サポートされている任意のステータス・レジスタの現在の状態をリードバックするときに使用します。

SMBALERT\_MASKは、STATUS\_BYTE、STATUS\_WORD、MFR\_COMMON、MFR\_PADSには適用できません。該当レジスタの出荷時のデフォルト・マスキング設定を以下に示します。サポートされていないコマンド・コードをSMBALERT\_MASKに設定すると、無効なデータまたはサポートされていないデータに対するCMLが生成されます。

### SMBALERT\_MASKのデフォルト設定:(図2も合わせて参照)

ステータス・レジスタ	ALERTマスク値	マスクされるビット
STATUS_VOUT	0x00	なし
STATUS_IOUT	0x00	なし
STATUS_TEMPERATURE	0x00	なし
STATUS_CML	0x00	なし
STATUS_INPUT	0x00	なし
STATUS_MFR_SPECIFIC	0x11	ビット4(内部PLLは非同期)、ビット0(外部デバイスによりFAULTがローになる)

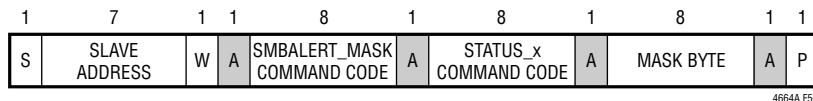


図53. SMBALERT\_MASKの書き込み例

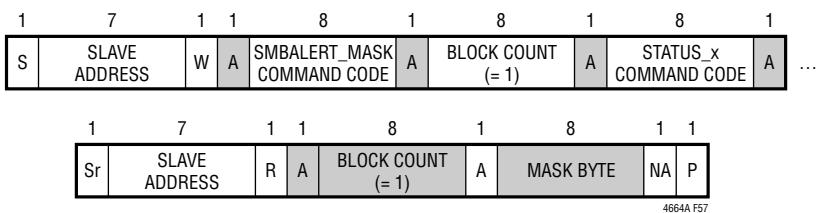


図54. SMBALERT\_MASKの読み出し例

### MFR\_CLEAR\_PEAKS

MFR\_CLEAR\_PEAKSコマンドは、MFR\_\*\_PEAKのデータ値をクリアします。また、MFR\_RESETコマンドもMFR\_\*\_PEAKのデータ値をクリアします。

この書き込み専用コマンドにデータ・バイトはありません。

### STATUS\_BYTE

STATUS\_BYTEコマンドは、最も重要なフォルトの概要を1バイトの情報で返します。これはステータス・ワードの下位バイトです。

## PMBusコマンドの詳細

### STATUS\_BYTEのメッセージ内容

ビット	ステータス・ビット名	意味
7*	BUSY	LTM4664Aが応答できないのでフォルトが宣言されました。
6	OFF	このビットは、単にイネーブルされていない場合も含め、理由の如何に関わらずチャンネルが出力に電力を供給していない場合にセットされます。
5	VOUT_OV	出力過電圧フォルトが発生しました。
4	IOUT_OC	出力過電流フォルトが発生しました。
3	VIN_UV	サポートされていません(LTM4664Aは0を返します)。
2	TEMPERATURE	温度フォルトまたは警告が発生しました。
1	CML	通信、メモリ、またはロジックのフォルトが発生しました。
0*	NONE OF THE ABOVE	ビット[7:1]に記載されていないフォルトが発生しました。

\*これらのビットのいずれかがセットされている場合はALERTをアサートすることができます。これらのビットは、CLEAR\_FAULTSコマンドを使う代わりに、STATUS\_BYTEの該当ビット位置に1を書き込むことによってクリアできます。

このコマンドは1バイトのデータを伴います。

### STATUS\_WORD

STATUS\_WORDコマンドは、チャンネルのフォルト状態の概要を2バイトの情報で返します。STATUS\_WORDコマンドの下位バイトはSTATUS\_BYTEコマンドと同じです。

### STATUS\_WORDの上位バイトのメッセージ内容

ビット	ステータス・ビット名	意味
15	VOUT	出力電圧フォルトまたは警告が発生しました。
14	IOUT	出力電流フォルトまたは警告が発生しました。
13	INPUT	入力電圧フォルトまたは警告が発生しました。
12	MFR_SPECIFIC	LTM4664Aに固有のフォルトまたは警告が発生しました。
11	POWER_GOOD#	このビットがセットされている場合、そのPOWER_GOOD状態は誤りです。
10	FANS	サポートされていません(LTM4664Aは0を返します)。
9	OTHER	サポートされていません(LTM4664Aは0を返します)。
8	UNKNOWN	サポートされていません(LTM4664Aは0を返します)。

上位バイトのいずれかのビットがセットされると、NONE\_OF\_THE ABOVEがアサートされます。

このコマンドは2バイトのデータを伴います。

### STATUS\_VOUT

STATUS\_VOUTコマンドは、1バイトのVOUTステータス情報を返します。

### STATUS\_VOUTのメッセージ内容:

ビット	意味
7	VOUT過電圧フォルト。
6	VOUT過電圧警告。
5	VOUT低電圧警告
4	VOUT低電圧フォルト。
3	VOUT最大値警告。
2	TON最大値フォルト。
1	TOFF最大値フォルト。
0	サポートされていません(LTM4664Aは0を返します)。

## PMBusコマンドの詳細

このコマンドのいずれかのビットに1を書き込むと、特定のフォルト・ビットをクリアすることができます。これにより、CLEAR\_FAULTS コマンドを使用せずにステータスをクリアすることができます。

このコマンドがサポートしているフォルト・ビットは  $\overline{\text{ALERT}}$  イベントを起動します。

このコマンドは1バイトのデータを伴います。

### STATUS\_IOUT

STATUS\_IOUT コマンドは、1バイトの  $I_{\text{OUT}}$  ステータス情報を返します。

#### STATUS\_IOUT のメッセージ内容:

ビット	意味
7	$I_{\text{OUT}}$ 過電流フォルト。
6	サポートされていません (LTM4664A は0を返します)。
5	$I_{\text{OUT}}$ 過電流警告。
4:0	サポートされていません (LTM4664A は0を返します)。

このコマンドのいずれかのビットに1を書き込むと、特定のフォルト・ビットをクリアすることができます。これにより、CLEAR\_FAULTS コマンドを使用せずにステータスをクリアすることができます。

このコマンドがサポートしているフォルト・ビットは  $\overline{\text{ALERT}}$  イベントを起動します。このコマンドは1バイトのデータを伴います。

### STATUS\_INPUT

STATUS\_INPUT コマンドは、1バイトの  $V_{\text{IN}}$  (VINS3\_C1) ステータス情報を返します。

#### STATUS\_INPUT のメッセージ内容:

ビット	意味
7	$V_{\text{IN}}$ 過電圧フォルト。
6	サポートされていません (LTM4664A は0を返します)。
5	$V_{\text{IN}}$ 低電圧警告。
4	サポートされていません (LTM4664A は0を返します)。
3	$V_{\text{IN}}$ が不十分なのでユニットはオフです。
2	サポートされていません (LTM4664A は0を返します)。
1	$I_{\text{IN}}$ 過電流警告。
0	サポートされていません (LTM4664A は0を返します)。

このコマンドのいずれかのビットに1を書き込むと、特定のフォルト・ビットをクリアすることができます。これにより、CLEAR\_FAULTS コマンドを使用せずにステータスをクリアすることができます。

このコマンドがサポートしているフォルト・ビットは  $\overline{\text{ALERT}}$  イベントを起動します。このコマンドのビット3はラッチされず、セットされた場合も  $\overline{\text{ALERT}}$  を発生させません。このコマンドは1バイトのデータを伴います。

## PMBusコマンドの詳細

### STATUS\_TEMPERATURE

STATUS\_TEMPERATUREコマンドは、温度に関する1バイトのステータス情報を返します。これはページ指定されたコマンドで、それぞれのREAD\_TEMPERATURE\_1の値に関係しています。

#### STATUS\_TEMPERATUREのメッセージ内容:

ビット	意味
7	外部過熱フォルト。
6	外部過熱警告。
5	サポートされていません(LTM4664Aは0を返します)。
4	外部低温フォルト。
3:0	サポートされていません(LTM4664Aは0を返します)。

このコマンドのいずれかのビットに1を書き込むと、特定のフォルト・ビットをクリアすることができます。これにより、CLEAR\_FAULTSコマンドを使用せずにステータスをクリアすることができます。

このコマンドは1バイトのデータを伴います。

### STATUS\_CML

STATUS\_CMLコマンドは、受信したコマンド、内部メモリ、およびロジックに関する1バイトの情報を返します。

#### STATUS\_CMLのメッセージ内容:

ビット	意味
7	無効なコマンドまたはサポートされていないコマンドを受信しました。
6	無効なデータまたはサポートされていないデータを受信しました。
5	パケット・エラー・チェックに失敗しました。
4	メモリ・フォルトを検出しました。
3	プロセッサ・フォルトを検出しました。
2	予備(LTM4664Aは0を返します)。
1	その他の通信フォルト。
0	その他のメモリ・フォルトまたはロジック・フォルト。

このコマンドのビット3またはビット4がセットされている場合は、深刻かつ重大な内部エラーが検出されています。これらのビットが継続的にセットされる場合、デバイスをそのまま使用し続けることは推奨できません。

このコマンドのいずれかのビットに1を書き込むと、特定のフォルト・ビットをクリアすることができます。これにより、CLEAR\_FAULTSコマンドを使用せずにステータスをクリアすることができます。

このコマンドがサポートしているフォルト・ビットはALERTイベントを起動します。

このコマンドは1バイトのデータを伴います。

## PMBusコマンドの詳細

### STATUS\_MFR\_SPECIFIC

STATUS\_MFR\_SPECIFICコマンドは、メーカー固有ステータスに関する1バイトの情報を返します。

このバイトのフォーマットを以下に示します。

ビット	意味
7	内部温度フォルト・リミットを超えました。
6	内部温度警告リミットを超えました。
5	出荷時調整領域のNVM CRC フォルト。
4	PLLの同期が外れました。
3	フォルト・ログが存在します。
2	V <sub>DD33</sub> のUVまたはOVフォルト。
1	短サイクル・イベントを検出しました。
0	外部デバイスによってFAULTピンがローにアサートされました。

これらいずれかのビットがセットされると、STATUS\_WORDのMFRビットがセットされてALERTがアサートされます。

このコマンドのいざれかのビットに1を書き込むと、特定のフォルト・ビットをクリアすることができます。これにより、CLEAR\_FAULTSコマンドを使用せずにステータスをクリアすることができます。ただし、フォルト・ログ存在ビットをクリアするには、MFR\_FAULT\_LOG\_CLEARコマンドを発行するしか方法がありません。

このコマンドがサポートしているフォルト・ビットはALERTイベントを起動します。

このコマンドは1バイトのデータを伴います。

### MFR\_PADS

このコマンドを使用すると、デバイスのI/Oピンのデジタル・ステータスを直接読み出すことができます。このコマンドのビット割り当ては以下のとおりです。

ビット	割り当てられたデジタル・ピン
15	V <sub>DD33</sub> のOVフォルト
14	V <sub>DD33</sub> のUVフォルト
13	予備
12	予備
11	ADCの値が無効。起動時に発生します。通常動作時に電流測定チャンネルで一時的に発生することがあります。
10	外部デバイスからSYNCにクロックを入力(SYNCピンを駆動するようにLTM4664Aが設定されている場合)
9	チャンネル1のパワー・グッド
8	チャンネル0のパワー・グッド
7	LTM4664AがRUN1をローに駆動
6	LTM4664AがRUN0をローに駆動
5	RUN1ピンの状態
4	RUN0ピンの状態
3	LTM4664AがFAULT1をローに駆動
2	LTM4664AがFAULT0をローに駆動
1	FAULT1ピンの状態
0	FAULT0ピンの状態

「1」は条件が真(true)であることを示します。

この読み出し専用コマンドは2バイトのデータを伴います。

## PMBusコマンドの詳細

### MFR\_COMMON

MFR\_COMMONコマンドは、アナログ・デバイセズのすべてのデジタル電源および遠隔測定製品に共通するビットを内蔵しています。

ビット	意味
7	チップはALERTをローに駆動しません
6	LTM4664Aはビジーではありません
5	計算は保留されていません
4	LTM4664Aの出力は遷移中ではありません
3	NVMは初期化されています
2	予備
1	SHARE_CLKタイムアウト
0	WPピンのステータス

この読み出し専用コマンドは1バイトのデータを伴います。

### MFR\_INFO

MFR\_INFOコマンドには追加のステータス・ビットがあり、これらは、LTC3884固有ですが、複数のアナログ・デバイセズ製PSM製品に共通である場合もあります。

### MFR\_INFOのデータ内容:

ビット	意味
15:5	予備。
4	EEPROM ECCのステータス。 0:EEPROMのユーザ空間が修正されています。 1:EEPROMのユーザ空間は修正されていません。
3:0	予備

EEPROM ECCのステータスが更新されるのは、各RESTORE\_USER\_ALLまたはRESETコマンド、パワーオン・リセット、またはEEPROM一括読み出し動作の後です。この読み出し専用コマンドは2バイトのデータを伴います。

## PMBusコマンドの詳細

## 遠隔測定

コマンド名	コマンド・コード	説明	タイプ	ページ指定	フォーマット	単位	NVM	デフォルト値
READ_VIN	0x88	測定された入力電源電圧。	R Word	N	L11	V		NA
READ_IIN	0x89	測定された入力電源電流。	R Word	N	L11	A		NA
READ_VOUT	0x8B	測定された出力電圧。	R Word	Y	L16	V		NA
READ_IOUT	0x8C	測定された出力電流。	R Word	Y	L11	A		NA
READ_TEMPERATURE_1	0x8D	電力段のダイオードのジャンクション温度。この値は、MFR_IOUT_CAL_GAINを含むすべての温度関連処理に使われます。	R Word	Y	L11	C		NA
READ_TEMPERATURE_2	0x8E	電力段のジャンクション温度。他のコマンドには影響しません。	R Word	N	L11	C		NA
READ_FREQUENCY	0x95	測定されたPWMスイッチング周波数。	R Word	Y	L11	Hz		NA
READ_POUT	0x96	出力電力の計算値。	R Word	Y	L11	W		NA
READ_PIN	0x97	入力電力の計算値。	R Word	N	L11	W		NA
MFR_PIN_ACCURACY	0xAC	READ_PINコマンドの精度を返します。	R Byte	N		%		5.0%
MFR_IOUT_PEAK	0xD7	最後のMFR_CLEAR_PEAKS以降でのREAD_IOUTの最大測定値をレポートします。	R Word	Y	L11	A		NA
MFR_VOUT_PEAK	0xDD	最後のMFR_CLEAR_PEAKS以降でのREAD_VOUTの最大測定値。	R Word	Y	L16	V		NA
MFR_VIN_PEAK	0xDE	最後のMFR_CLEAR_PEAKS以降でのREAD_VINの最大測定値。	R Word	N	L11	V		NA
MFR_TEMPERATURE_1_PEAK	0xDF	最後のMFR_CLEAR_PEAKS以降での最大外部温度測定値(READ_TEMPERATURE_1)。	R Word	Y	L11	C		NA
MFR_READ_IIN_PEAK	0xE1	最後のMFR_CLEAR_PEAKS以降でのREAD_IINコマンドの最大測定値。	R Word	N	L11	A		NA
MFR_READ_ICHP	0xE4	LTM4664Aが使用した測定電流。	R Word	N	L11	A		NA
MFR_TEMPERATURE_2_PEAK	0xF4	最後のMFR_CLEAR_PEAKS以降での最大内部ダイ温度。	R Word	N	L11	C		NA
MFR_ADC_CONTROL	0xD8	高速でADCリードバックを繰り返す場合に選択されるADC遠隔測定パラメータ。	R/W Byte	N	N	Reg		NA

## PMBusコマンドの詳細

### READ\_VIN

READ\_VINコマンドは、VINピンの測定電圧にREAD\_ICHIP・MFR\_RVINを加算した値(V)を返します。これは、LTM4664Aの電源電流により生じるVINフィルタ素子で生じるIR電圧降下を補償します。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### READ\_VOUT

READ\_VOUTコマンドは、VOUT\_MODEコマンドによって測定された出力電圧値を返します。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_16uフォーマットに設定されています。

### READ\_IIN

READ\_IINコマンドは、入力電流検出抵抗の両端で測定された入力電流の値(A)を返します(MFR\_IIN\_CAL\_GAINも合わせて参照)。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### READ\_IOUT

READ\_IOUTコマンドは平均出力電流(A)を返します。IOUTの値は以下の値の関数です。

- a) ISENSEピンにかかる差動電圧の測定値
- b) MFR\_IOUT\_CAL\_GAINの値
- c) MFR\_IOUT\_CAL\_GAIN\_TCの値、および
- d) READ\_TEMPERATURE\_1の値
- e) MFR\_TEMP\_1\_GAINとMFR\_TEMP\_1\_OFFSET

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### READ\_TEMPERATURE\_1

READ\_TEMPERATURE\_1コマンドは、パワーワン段検出素子の温度(°C)を返します。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### READ\_TEMPERATURE\_2

READ\_TEMPERATURE\_2コマンドは、内部検出素子が検出したLTM4664Aのダイ温度(°C)を返します。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### READ\_FREQUENCY

READ\_FREQUENCYコマンドはPWMスイッチング周波数の指示値(kHz)です。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### READ\_POUT

READ\_POUTコマンドは、DC/DCコンバータの出力電力指示値(W)です。POUTは、最新の出力電圧指示値とそれに対応する出力電流指示値に基づいて計算されます。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

## PMBusコマンドの詳細

### **READ\_PIN**

READ\_PINコマンドは、DC/DCコンバータの入力電力指示値(W)です。PINは、最新の入力電圧指示値と入力電流指示値に基づいて計算されます。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### **MFR\_PIN\_ACCURACY**

MFR\_PIN\_ACCURACYコマンドは、READ\_PINコマンドによって返された値の精度(%)を返します。

データは1バイトです。値は1ビットにつき0.1%で、範囲は±0.0%～±25.5%になります。

この読み出し専用コマンドは1バイトのデータを伴い、符号なし整数フォーマットに設定されています。

### **MFR\_IOUT\_PEAK**

MFR\_IOUT\_PEAKコマンドは、READ\_IOUT測定によってレポートされる電流の最大値(A)をレポートします。

このコマンドは、MFR\_CLEAR\_PEAKSコマンドを使ってクリアされます。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### **MFR\_VOUT\_PEAK**

MFR\_VOUT\_PEAKコマンドは、READ\_VOUT測定による電圧の最大値(V)をレポートします。

このコマンドは、MFR\_CLEAR\_PEAKSコマンドを使ってクリアされます。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_16uフォーマットに設定されています。

### **MFR\_VIN\_PEAK**

MFR\_VIN\_PEAKコマンドは、READ\_VIN測定による電圧の最大値(V)をレポートします。

このコマンドは、MFR\_CLEAR\_PEAKSコマンドを使ってクリアされます。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### **MFR\_TEMPERATURE\_1\_PEAK**

MFR\_TEMPERATURE\_1\_PEAKコマンドは、READ\_TEMPERATURE\_1測定による温度の最大値(°C)をレポートします。

このコマンドは、MFR\_CLEAR\_PEAKSコマンドを使ってクリアされます。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### **MFR\_READ\_IIN\_PEAK**

MFR\_READ\_IIN\_PEAKコマンドは、READ\_IIN測定による電流の最大値(A)をレポートします。

このコマンドは、MFR\_CLEAR\_PEAKSコマンドを使ってクリアされます。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### **MFR\_READ\_ICHIP**

MFR\_READ\_ICHIPコマンドは、LTM4664Aが使用した入力電流の測定値(A)を返します。

このコマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

## PMBusコマンドの詳細

### MFR\_TEMPERATURE\_2\_PEAK

MFR\_TEMPERATURE\_2\_PEAKコマンドは、READ\_TEMPERATURE\_2測定による温度の最大値(°C)をレポートします。

このコマンドは、MFR\_CLEAR\_PEAKSコマンドを使ってクリアされます。

この読み出し専用コマンドは2バイトのデータを伴い、Linear\_5s\_11sフォーマットに設定されています。

### MFR\_ADC\_CONTROL

MFR\_ADC\_CONTROLコマンドは、ADCリードバックの選択肢を決定します。このコマンドのデフォルト値は0で、この場合は標準の遠隔測定ループが実行されます。すべてのパラメータはラウンド・ロビン方式で更新され、代表遅延時間は $t_{CONVERT}$ です。0以外の値を指定し、約8msの更新レートで1つのパラメータをモニタすることも可能です。このコマンドの最大遅延はA/D変換2回分で、これは約16msに相当します(外部温度変換の最大遅延はA/D変換3回分で、これは約24msに相当します)。ADCを使い1つのパラメータを高速で更新する必要があるような特殊な場合を除き、デバイスは標準の遠隔測定モードのままにすることを推奨します。目的のパラメータを限られた時間(1秒未満)だけモニタするようデバイスに指示して、その後に標準のラウンド・ロビン方式に戻るようにコマンドを設定する必要があります。このコマンドを標準のラウンド・ロビン遠隔測定(0)以外の値に設定した場合は、選択したパラメータ以外の遠隔測定に関連するすべての警告とフォルトが実質的にディスエーブルされ、電圧のサーボ制御もディスエーブルされます。ラウンド・ロビン方式が再度アサートされると、すべての警告とフォルトおよびサーボ・モードが再度イネーブルされます。

指定値	遠隔測定コマンド名	説明
0x0F		予備
0x0E		予備
0x0D		予備
0x0C	READ_TEMPERATURE_1	チャンネル1の外部温度
0x0B		予備
0x0A	READ_IOUT	チャンネル1の測定出力電流
0x09	READ_VOUT	チャンネル1の測定出力電圧
0x08	READ_TEMPERATURE_1	チャンネル0の外部温度
0x07		予備
0x06	READ_IOUT	チャンネル0の測定出力電流
0x05	READ_VOUT	チャンネル0の測定出力電圧
0x04	READ_TEMPERATURE_2	内部ジャンクション温度
0x03	READ_IIN	測定入力電源電流
0x02	MFR_READ_ICHP	LTM4664Aの測定電源電流
0x01	READ_VIN	測定入力電源電圧
0x00		標準のADCラウンド・ロビン遠隔測定

指定済みのコマンド値を入力すると、遠隔測定はデフォルトで内部IC温度になり、CMLフォルトが outputされます。LTM4664Aは、有効なコマンド値が入力されるまでCMLフォルトを出力し続けます。測定入力電源電圧の精度が確保されるのは、MFR\_ADC\_CONTROLコマンドが標準のラウンド・ロビン遠隔測定に設定されている場合に限ります。

この書き込み専用コマンドは1バイトのデータを伴い、レジスタ・フォーマットに設定されています。

## PMBusコマンドの詳細

### NVMメモリ・コマンド

#### 格納／復元

コマンド名	コマンド・コード	説明	タイプ	ページ指定	フォーマット	単位	NVM	デフォルト値
STORE_USER_ALL	0x15	ユーザの動作メモリの内容をEEPROMに格納します。	Send Byte	N				NA
RESTORE_USER_ALL	0x16	ユーザの動作メモリの内容をEEPROMから復元します。	Send Byte	N				NA
MFR_COMPARE_USER_ALL	0xF0	現在のコマンドの内容をNVMと比較します。	Send Byte	N				NA

#### STORE\_USER\_ALL

STORE\_USER\_ALLコマンドは、保存しておきたい動作メモリ内容を不揮発性NVMメモリの対応する位置にコピーするよう、PMBusデバイスに指示します。

ダイ温度が0°C～85°Cの範囲にない状態でこのコマンドを実行することは推奨できません。この場合、10年間のデータ保持期間は確保できません。ダイ温度が130°Cを超えると、STORE\_USER\_ALLコマンドはディスエーブルされます。デバイス温度が125°C未満に低下すると、コマンドは再度イネーブルされます。

LTM4664Aとの通信およびNVMのプログラミングを開始できるのは、EXTVCCまたはVDD33が供給されていて、VINが印加されていない場合に限られます。この状態でデバイスをイネーブルするには、グローバル・アドレス0x5Bを使ってMFR\_EE\_UNLOCKに0x2Bを書き込み、続いて0xC4を書き込みます。これによりLTM4664Aが正常な通信を開始し、プロジェクト・ファイルを更新できるようになります。更新したプロジェクト・ファイルをNVMに書き込むには、STORE\_USER\_ALLコマンドを発行します。VINを印加したら、MFR\_RESETを発行してPWMをイネーブルし、有効なADCを読み出せるようにする必要があります。

この書き込み専用コマンドにデータ・バイトはありません。

#### RESTORE\_USER\_ALL

RESTORE\_USER\_ALLコマンドは、不揮発性ユーザ・メモリの内容を動作メモリの対応する位置にコピーするようLTM4664Aに指示します。動作メモリの値はユーザ・コマンドで取得した値によって上書きされます。LTM4664Aは、両方のチャンネルがオフであることを確認して内部EEPROMから動作メモリをロードし、すべてのフォルトをクリアして、抵抗設定ピンを読み取り、更にPWMチャンネルのソフトスタートが設定されている場合は両方のチャンネルについてそれを実行します。

STORE\_USER\_ALL、MFR\_COMPARE\_USER\_ALL、およびRESTORE\_USER\_ALLコマンドはダイ温度が130°Cを超えるとディスエーブルされ、ダイ温度が125°C未満に下がるまでイネーブルされません。

この書き込み専用コマンドにデータ・バイトはありません。

#### MFR\_COMPARE\_USER\_ALL

MFR\_COMPARE\_USER\_ALLコマンドは、現在のコマンド内容と不揮発性メモリに格納されている内容を比較するようPMBusデバイスに指示します。この比較によって差が検出された場合は、CMLビット0フォルトが生成されます。

この書き込み専用コマンドにデータ・バイトはありません。

## PMBusコマンドの詳細

### FAULT・ログ

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
MFR_FAULT_LOG	0xEE	FAULT・ログのデータ・バイト。	R Block	N	CF		Y	NA
MFR_FAULT_LOG_STORE	0xEA	RAMからEEPROMへのFAULT・ログ転送を指示します。	Send Byte	N				NA
MFR_FAULT_LOG_CLEAR	0xEC	FAULT・ログ用として指定済みのEEPROMブロックを初期化します。	Send Byte	N				NA

#### MFR\_FAULT\_LOG

MFR\_FAULT\_LOGコマンドを使用すると、MFR\_FAULT\_LOG\_CLEARコマンドが最後に書き込まれて以降、初めてFAULTが発生した後に、FAULT\_LOGの内容を読み出すことができます。このコマンドの内容は不揮発性メモリに格納され、MFR\_FAULT\_LOG\_CLEARコマンドによってクリアされます。このコマンドの長さと内容を表15に示します。MFR\_FAULT\_LOGコマンドにアクセスしてもFAULT・ログが存在しない場合、コマンドはデータ長0を返します。FAULT・ログが存在する場合、MFR\_FAULT\_LOGは147バイト長のデータ・ブロックを返します。電源オン後の最初の1秒以内にFAULTが発生した場合は、FAULT・ログの最初の方のページに有効なデータが格納されないことがあります。

注:このコマンドの転送時間は、400kHzクロックを使用した場合で約3.4msです。

この読み出し専用コマンドはブロック・フォーマットです。

#### MFR\_FAULT\_LOG\_STORE

MFR\_FAULT\_LOG\_STOREコマンドは、FAULTが発生した場合と同じようにFAULT・ログ動作を強制的にNVMへ書き込みます。MFR\_CONFIG\_ALLコマンドのビット7「FAULT・ログを有効にする」がセットされている場合、このコマンドはSTATUS\_MFR\_SPECIFICFAULTのビット3をセットします。

ダイ温度が130°Cを超えた場合は、125°C未満に低下するまでMFR\_FAULT\_LOG\_STOREコマンドはディスエーブルされます。

この書き込み専用コマンドにデータ・バイトはありません。

## PMBusコマンドの詳細

表20. フォルト・ログ

この表は、MFR\_FAULT\_LOGコマンドの読み出しブロック・データ・フォーマットの概要を示しています。

データ・フォーマット定義				LIN 11 = PMBus = Rev 1.2, Part 2, section 7.1
				LIN 16 = PMBus Rev 1.2, Part 2, section 8。仮数部のみ
				BYTE = このコマンドの定義に従って解釈される8ビット
データ	ビット	データ・フォーマット	バイト番号	ブロック読み出しコマンド
ブロック長		バイト	147	MFR_FAULT_LOGコマンドは147バイトの固定長です。 データ・ログ・イベントが取り込まれていない場合、ブロック長は0になります。

## ヘッダ情報

フォルト・ログ見出し	[7:0]	ASC	0	部分的なフォルト・ログまたは完全なフォルト・ログが存在する場合に、バイト0で始まるLTxxを返します。xxは工場識別子で、デバイスごとに異なります。
	[7:0]		1	
	[15:8]	Reg	2	
	[7:0]		3	
フォルト発生源	[7:0]	Reg	4	表16を参照。
MFR_REAL_TIME	[7:0]	Reg	5	フォルト発生時の48ビット共有クロック・カウンタ値(分解能200μs)。
	[15:8]		6	
	[23:16]		7	
	[31:24]		8	
	[39:32]		9	
	[47:40]		10	
MFR_VOUT_PEAK (PAGE 0)	[15:8]	L16	11	最後の電源投入以降またはCLEAR_PEAKSコマンド以降におけるチャンネル0の最大READ_VOUT。
	[7:0]		12	
MFR_VOUT_PEAK (PAGE 1)	[15:8]	L16	13	最後の電源投入以降またはCLEAR_PEAKSコマンド以降におけるチャンネル1の最大READ_VOUT。
	[7:0]		14	
MFR_IOUT_PEAK (PAGE 0)	[15:8]	L11	15	最後の電源投入またはCLEAR_PEAKSコマンド以降におけるチャンネル0の最大READ_IOUT。
	[7:0]		16	
MFR_IOUT_PEAK (PAGE 1)	[15:8]	L11	17	最後の電源投入またはCLEAR_PEAKSコマンド以降におけるチャンネル1の最大READ_IOUT。
	[7:0]		18	
MFR_VIN_PEAK	[15:8]	L11	19	最後の電源投入またはCLEAR_PEAKSコマンド以降における最大READ_VIN。
	[7:0]		20	
READ_TEMPERATURE1 (PAGE 0)	[15:8]	L11	21	最後のイベント発生時の外部温度センサー0
	[7:0]		22	
READ_TEMPERATURE1 (PAGE 1)	[15:8]	L11	23	最後のイベント発生時の外部温度センサー1
	[7:0]		24	
READ_TEMPERATURE2	[15:8]	L11	25	最後のイベント発生時のLTM4664Aのダイ温度センサー。
	[7:0]		26	

## PMBusコマンドの詳細

### 周期的データ

#### イベントn (フォルト発生時のデータ、最新のデータ)

イベント「n」は、フォルト発生時にMUXを介してADCが読み出す1つの完全なサイクルを示します。例：ADCがステップ15を処理しているときにフォルトが発生した場合、ADCは読み出しをステップ25まで続けてから、ヘッダと6ページのイベント・ページすべてをEEPROMに格納します。

READ_VOUT (PAGE 0)	[15:8]	LIN 16	27	
	[7:0]	LIN 16	28	
READ_VOUT (PAGE 1)	[15:8]	LIN 16	29	
	[7:0]	LIN 16	30	
READ_IOUT (PAGE 0)	[15:8]	LIN 11	31	
	[7:0]	LIN 11	32	
READ_IOUT (PAGE 1)	[15:8]	LIN 11	33	
	[7:0]	LIN 11	34	
READ_VIN	[15:8]	LIN 11	35	
	[7:0]	LIN 11	36	
READ_IIN	[15:8]	LIN 11	37	
	[7:0]	LIN 11	38	
STATUS_VOUT (PAGE 0)		バイト	39	
STATUS_VOUT (PAGE 1)		バイト	40	
STATUS_WORD (PAGE 0)	[15:8]	ワード	41	
	[7:0]	ワード	42	
STATUS_WORD (PAGE 1)	[15:8]	ワード	43	
	[7:0]	ワード	44	
STATUS_MFR_SPECIFIC (PAGE 0)		バイト	45	
STATUS_MFR_SPECIFIC (PAGE 1)		バイト	46	

#### イベントn-1 (フォルト検出前に測定されたデータ)

READ_VOUT (PAGE 0)	[15:8]	LIN 16	47	
	[7:0]	LIN 16	48	
READ_VOUT (PAGE 1)	[15:8]	LIN 16	49	
	[7:0]	LIN 16	50	
READ_IOUT (PAGE 0)	[15:8]	LIN 11	51	
	[7:0]	LIN 11	52	
READ_IOUT (PAGE 1)	[15:8]	LIN 11	53	
	[7:0]	LIN 11	54	
READ_VIN	[15:8]	LIN 11	55	
	[7:0]	LIN 11	56	
READ_IIN	[15:8]	LIN 11	57	
	[7:0]	LIN 11	58	
STATUS_VOUT (PAGE 0)		バイト	59	
STATUS_VOUT (PAGE 1)		バイト	60	
STATUS_WORD (PAGE 0)	[15:8]	ワード	61	
	[7:0]	ワード	62	
STATUS_WORD (PAGE 1)	[15:8]	ワード	63	
	[7:0]	ワード	64	
STATUS_MFR_SPECIFIC (PAGE 0)		バイト	65	
STATUS_MFR_SPECIFIC (PAGE 1)		バイト	66	

## PMBusコマンドの詳細

イベントn-5 (最も古い記録データ)			
READ_VOUT (PAGE 0)	[15:8]	LIN 16	127
	[7:0]	LIN 16	128
READ_VOUT (PAGE 1)	[15:8]	LIN 16	129
	[7:0]	LIN 16	130
READ_IOUT (PAGE 0)	[15:8]	LIN 11	131
	[7:0]	LIN 11	132
READ_IOUT (PAGE 1)	[15:8]	LIN 11	133
	[7:0]	LIN 11	134
READ_VIN	[15:8]	LIN 11	135
	[7:0]	LIN 11	136
READ_IIN	[15:8]	LIN 11	137
	[7:0]	LIN 11	138
STATUS_VOUT (PAGE 0)		バイト	139
STATUS_VOUT (PAGE 1)		バイト	140
STATUS_WORD (PAGE 0)	[15:8]	ワード	141
	[7:0]	ワード	142
STATUS_WORD (PAGE 1)	[15:8]	ワード	143
	[7:0]	ワード	144
STATUS_MFR_SPECIFIC (PAGE 0)		バイト	145
STATUS_MFR_SPECIFIC (PAGE 1)		バイト	146

表21. Position\_Fault 値の説明

POSITION_FAULT 値	フォルト・ログの発生源
0xFF	MFR_FAULT_LOG_STORE
0x00	TON_MAX_FAULT
0x01	VOUT_OV_FAULT
0x02	VOUT_UV_FAULT
0x03	IOUT_OC_FAULT
0x05	TEMP_OT_FAULT
0x06	TEMP_UT_FAULT
0x07	VIN_OV_FAULT
0x0A	MFR_TEMP_2_OT_FAULT

## PMBusコマンドの詳細

### MFR\_INFO

詳細については、アナログ・デバイセズへお問い合わせください。

### MFR\_IOUT\_CAL\_GAIN

詳細については、アナログ・デバイセズへお問い合わせください。

### MFR\_FAULT\_LOG\_CLEAR

MFR\_FAULT\_LOG\_CLEARコマンドは、�ルト・ログ・ファイルに格納された値を消去します。また、STATUS\_MFR\_SPECIFICコマンドのビット3も消去します。クリアの実行後にステータスをクリアするまでに、最大8msかかることがあります。

この書込み専用コマンドはバイト送信を行います。

### ブロック・メモリの書込み／読み出し

コマンド名	コマンド・コード	説明	タイプ	ページ指定	データ・フォーマット	単位	NVM	デフォルト値
MFR_EE_UNLOCK	0xBD	MFR_EE_ERASEコマンドおよびMFR_EE_DATAコマンドによるアクセスのために、ユーザEEPROMのロックを解除します。	R/W Byte	N	Reg			NA
MFR_EE_ERASE	0xBE	MFR_EE_DATAによる一括プログラミングのためにEEPROMを初期化します。	R/W Byte	N	Reg			NA
MFR_EE_DATA	0xBF	PMBusワードの順次読み出しありは書込みを使用してEEPROMとの間で転送されるデータ。一括プログラミングをサポートします。	R/W Word	N	Reg			NA

すべてのNVMコマンドはダイ温度が130°Cを超えるとディスエーブルされ、ダイ温度が125°C未満に下がるまでイネーブルされません。

### MFR\_EE\_XXXX

MFR\_EE\_XXXXコマンドは、LTM4664Aの内部EEPROMの一括プログラミングを容易にします。詳細については、アナログ・デバイセズへお問い合わせください。

## パッケージの説明

パッケージの行と列のラベル表示はModule製品により異なる場合があります。それぞれのパッケージのレイアウトを慎重に確認してください。

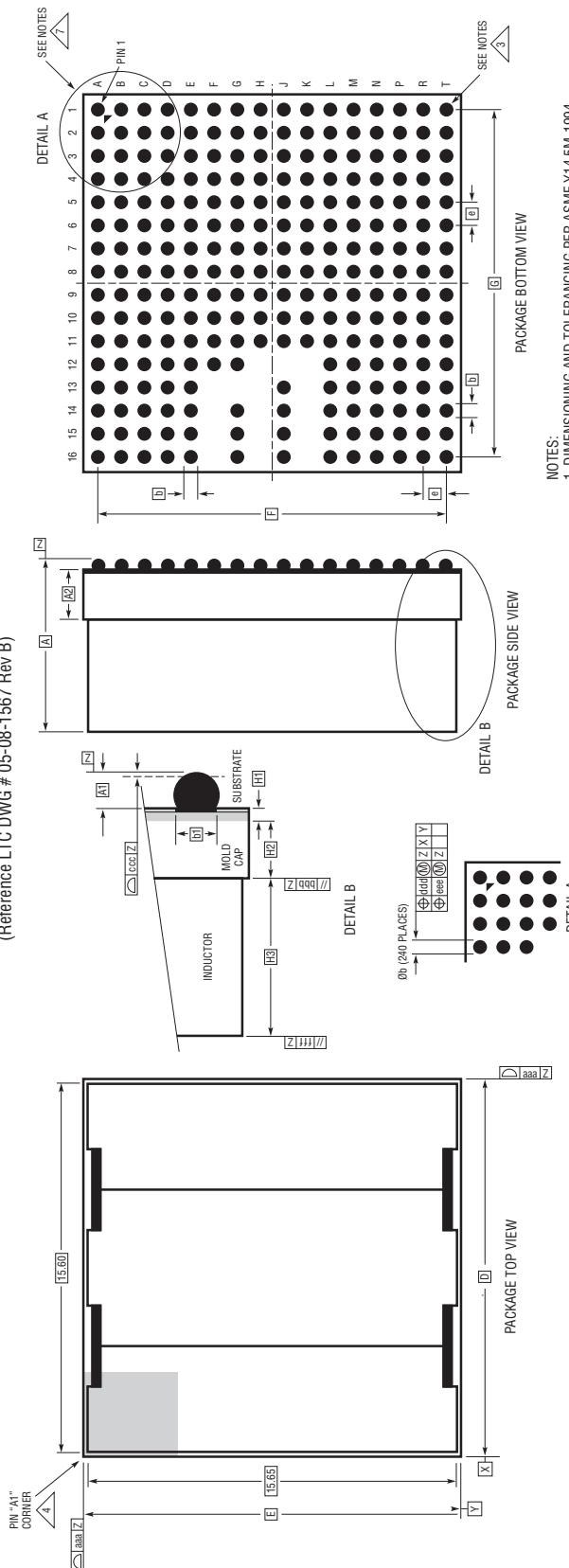


表22. LTM4664AYピン・アウト・アレイBGA

PIN ID	FUNCTION	PIN ID	FUNCTION	PIN ID	FUNCTION	PIN ID	FUNCTION	PIN ID	FUNCTION						
A1	V <sub>OUT1</sub>	B1	GND	C1	V <sub>IN2</sub>	D1	SW3	E1	GND	F1	GND	G1	SW4	H1	V <sub>OUT2</sub>
A2	V <sub>OUT1</sub>	B2	GND	C2	V <sub>IN2</sub>	D2	SW3	E2	GND	F2	GND	G2	SW4	H2	V <sub>OUT2</sub>
A3	V <sub>OUT1</sub>	B3	GND	C3	V <sub>IN2</sub>	D3	SW3	E3	GND	F3	GND	G3	SW4	H3	V <sub>OUT2</sub>
A4	V <sub>OUT1</sub>	B4	GND	C4	GND	D4	GND	E4	GND	F4	GND	G4	GND	H4	GND
A5	V <sub>OUT1</sub>	B5	GND	C5	GND	D5	V <sub>IN2F</sub>	E5	HYS_PRGMS2	F5	TIMERS2	G5	FREQS2	H5	PGOODS2
A6	V <sub>OUT1</sub>	B6	GND	C6	GND	D6	V <sub>INSS2</sub> <sup>-</sup>	E6	OVP_SET	F6	VOUT2_SET	G6	RUNS2	H6	FAULTS2
A7	V <sub>OUT1</sub>	B7	V <sub>OUT1</sub>	C7	GND	D7	V <sub>INSS2</sub> <sup>+</sup>	E7	OVP_TRIP	F7	EXTVCCS2	G7	INTVCCS2	H7	UVS2
A8	GND	B8	GND	C8	GND	D8	GND	E8	GND	F8	GND	G8	GND	H8	FSWPH_CFG
A9	GND	B9	GND	C9	GND	D9	GND	E9	GND	F9	GND	G9	GND	H9	GND
A10	V <sub>OUT0</sub>	B10	V <sub>OUT0</sub>	C10	GND	D10	INTVCCS1	E10	UVS1	F10	GND	G10	GND	H10	GND
A11	V <sub>OUT0</sub>	B11	V <sub>OUT0</sub>	C11	GND	D11	EXTVCCS1	E11	FAULTS1	F11	RUNS1	G11	GND	H11	GND
A12	V <sub>OUT0</sub>	B12	V <sub>OUT0</sub>	C12	GND	D12	PGOODS1	E12	FREQS1	F12	TIMERS1	G12	HYS_PRGMS1	H12	
A13	V <sub>OUT0</sub>	B13	V <sub>OUT0</sub>	C13	GND	D13	GND	E13	GND	F13		G13		H13	
A14	V <sub>OUT0</sub>	B14	GND	C14	V <sub>OUT1</sub>	D14	SW2	E14	GND	F14		G14		H14	
A15	V <sub>OUT0</sub>	B15	GND	C15	V <sub>OUT1</sub>	D15	SW2	E15	GND	F15		G15		H15	
A16	V <sub>OUT0</sub>	B16	GND	C16	V <sub>OUT1</sub>	D16	SW2	E16	GND	F16		G16		H16	

PIN ID	FUNCTION	PIN ID	FUNCTION	PIN ID	FUNCTION	PIN ID	FUNCTION	PIN ID	FUNCTION	PIN ID	FUNCTION	PIN ID	FUNCTION	PIN ID	FUNCTION
J1	GND	K1	GND	L1	V <sub>IN3</sub> .C1	M1	V <sub>IN3</sub> .C1	N1	GND	P1	GND	R1	GND	T1	TSNS.C1b
J2	GND	K2	GND	L2	V <sub>IN3</sub> .C1	M2	V <sub>IN3</sub> .C1	N2	GND	P2	GND	R2	GND	T2	GND
J3	GND	K3	GND	L3	GND	M3	GND	N3	GND	P3	GND	R3	GND	T3	GND
J4	GND	K4	GND	L4	PWM_C1	M4	GND	N4	GND	P4	GND	R4	GND	T4	SWC1
J5	VTRIMC1.CFG	K5	VTRIMC0.CFG	L5	PHEFT_C1	M5	GND	N5	PGOOD_C1	P5	GL_C1	R5	GND	T5	SWC1
J6	VOUTC0.CFG	K6	VDD25	L6	VDD33	M6	COMP_1a	N6	V <sub>GSNS</sub> <sup>-</sup> .C1	P6	V <sub>GSNS</sub> <sup>+</sup> .C1	R6	GND	T6	SWC1
J7	VOUTC1.CFG	K7	WP	L7	SHARE_CLK	M7	COMP_1b	N7	GND	P7	GND	R7	INTVCC	T7	SWC1
J8	ASEL	K8	RUN_C1	L8	SDA	M8	SYNC	N8	SGND_CO_C1	P8	GND	R8	EXTVCC	T8	GND
J9	RUN_C0	K9	FAULT_C1	L9	SCL	M9	SGND_CO_C1	N9	SGND_CO_C1	P9	GND	R9	GND	T9	GND
J10	ALERT	K10	FAULT_C0	L10	TSNS.C0a	M10	TSNS.C1a	N10	COMP_0b	P10	IN	R10	IN <sup>*</sup>	T10	SWC0
J11	GND	K11	GND	L11	GND	M11	GND	N11	GND	P11	COMP_0a	R11	PGOOD_C0	T11	SWC0
J12	K12		L12	V <sub>IN3</sub> .C0	M12	V <sub>IN3</sub> .C0	N12	GND	P12	V <sub>GSNS</sub> <sup>-</sup> .C0	R12	V <sub>GSNS</sub> <sup>+</sup> .C0	T12	SWC0	
J13	INNSS1 <sup>-</sup>	K13	L13	V <sub>IN3</sub> .C0	M13	V <sub>IN3</sub> .C0	N13	GND	P13	GND	R13	GND	T13	SWC0	
J14	INNSS1 <sup>+</sup>	K14	L14	GND	M14	GND	N14	GND	P14	GND	R14	GND	T14	GND	
J15	V <sub>IN1</sub>	K15	L15	GND	M15	PWM_C0	N15	GND	P15	GND	R15	GND	T15	GND	
J16	V <sub>IN1</sub>	K16	L16	GND	M16	PHEFT_C0	N16	GND	P16	GL_C0	R16	GND	T16	TSNS.C0b	

## パッケージの説明

BGA Package  
(Reference LTC DWG # 05-08-1567 Rev B)NOTES:  
1. DIMENSIONING AND TOLERANCING PER ASME Y14.5M-1994  
2. ALL DIMENSIONS ARE IN MILLIMETERS

3. BALL DESIGNATION PER JESD MS-028 AND JEP95

4. DETAILS OF PIN #1 IDENTIFIER ARE OPTIONAL,  
BUT MUST BE LOCATED WITHIN THE ZONE INDICATED.  
THE PIN #1 IDENTIFIER MAY BE EITHER A MOLD OR  
MARKED FEATURE

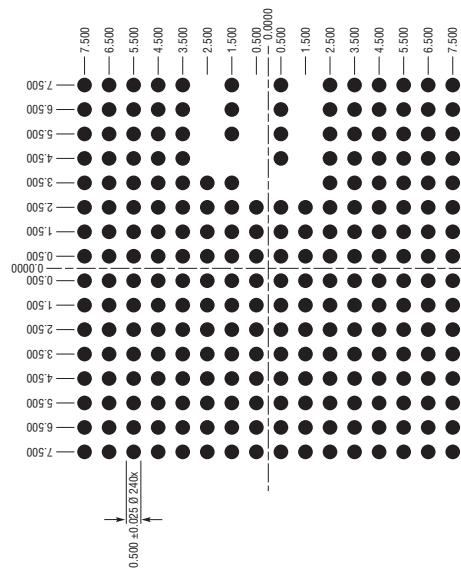
5. PRIMARY DATUM -Z- IS SEATING PLANE

6. SOLDER BALL COMPOSITION CAN BE 96.5% Sn/3.0% Ag/0.5% Cu  
OR Sn/Pb EUTECTIC7. PACKAGE ROW AND COLUMN LABELING MAY VARY  
AMONG MODULE PRODUCTS. REVIEW EACH PACKAGE  
LAYOUT CAREFULLY

SYMBOL	MIN	NOM	MAX	NOTES
A	7.41	7.72	8.03	
A1	0.45	0.50	0.55	BALL HT
A2	1.73	1.82	1.91	
b	0.50	0.60	0.70	BALL DIMENSION
b1	0.47	0.50	0.53	PAD DIMENSION
D	16.00			
E	16.00			
e	1.00			
F	15.00			
G	15.00			
H1	0.28	0.32	0.36	SUBSTRATE THK
H2	1.45	1.50	1.55	MOLD CAP HT
H3	5.28	5.40	5.52	INDUCTOR HT
aaa				
bbb				
ccc				
ddd				
eee				
fff				

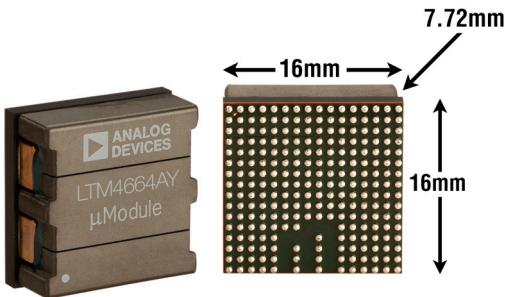
SUGGESTED PCB LAYOUT  
TOP VIEW

TOTAL NUMBER OF BALLS: 240

BGA 240 0617 Rev B  
PACKAGE IN TRAY LOADING ORIENTATION  
TRAY PIN 'A1' BEVEL

アナログ・デバイセズ社は、提供する情報が正確で信頼できるものであることに万全を期していますが、その利用に関して、あるいは利用によって生じる第三者の特許やその他の権利の侵害に関して一切の責任を負いません。仕様は予告なく変更される場合があります。アナログ・デバイセズ社の特許または特許の権利の使用を明示的または暗示的に許諾するものではありません。

## 標準的応用例



## 設計リソース

SUBJECT	DESCRIPTION																		
<a href="#">μModule Design and Manufacturing Resources</a>	Design: <ul style="list-style-type: none"><li>• Selector Guides</li><li>• Demo Boards and Gerber Files</li><li>• Free Simulation Tools</li></ul>	Manufacturing: <ul style="list-style-type: none"><li>• Quick Start Guide</li><li>• PCB Design, Assembly and Manufacturing Guidelines</li><li>• Package and Board Level Reliability</li></ul>																	
<a href="#">μModule Regulator Products Search</a>	<ol style="list-style-type: none"><li>1. Sort table of products by parameters and download the result as a spread sheet.</li><li>2. Search using the Quick Power Search parametric table.</li></ol> <div><p>Quick Power Search</p><table><tr><td>INPUT  </td><td>V<sub>in</sub>(Min)</td><td>V</td><td>V<sub>in</sub>(Max)</td><td>V</td></tr><tr><td>OUTPUT  </td><td>V<sub>out</sub></td><td>V</td><td>I<sub>out</sub></td><td>A</td></tr><tr><td>FEATURES  </td><td><input type="checkbox"/> Low EMI</td><td><input type="checkbox"/> Ultrathin</td><td><input type="checkbox"/> Internal Heat Sink</td></tr><tr><td></td><td>Multiple Outputs</td><td>Search</td></tr></table></div>		INPUT	V <sub>in</sub> (Min)	V	V <sub>in</sub> (Max)	V	OUTPUT	V <sub>out</sub>	V	I <sub>out</sub>	A	FEATURES	<input type="checkbox"/> Low EMI	<input type="checkbox"/> Ultrathin	<input type="checkbox"/> Internal Heat Sink		Multiple Outputs	Search
INPUT	V <sub>in</sub> (Min)	V	V <sub>in</sub> (Max)	V															
OUTPUT	V <sub>out</sub>	V	I <sub>out</sub>	A															
FEATURES	<input type="checkbox"/> Low EMI	<input type="checkbox"/> Ultrathin	<input type="checkbox"/> Internal Heat Sink																
	Multiple Outputs	Search																	
<a href="#">Digital Power System Management</a>	Analog Devices' family of digital power supply management ICs are highly integrated solutions that offer essential functions, including power supply monitoring, supervision, margining and sequencing, and feature EEPROM for storing user configurations and fault logging.																		

## 関連製品

製品番号	概要	注釈
<a href="#">LTM4664</a>	PMBus インターフェースを備えた54V <sub>IN</sub> デュアル25Aまたはシングル50AのμModule レギュレータ	30V ≤ V <sub>IN</sub> ≤ 58V、0.5V ≤ V <sub>OUT</sub> ≤ 1.5V。 16mm × 16mm × 7.72mm BGA
<a href="#">LTM4681</a>	PMBus インターフェースを備えたクワッド31.25Aまたはシングル125AのμModule レギュレータ	PMBus インターフェースを備えたクワッド31.25Aまたはシングル125AのμModule レギュレータ
<a href="#">LTM4700</a>	PMBus インターフェースを備えたデュアル50Aまたはシングル100AのμModule レギュレータ	4.5V ≤ V <sub>IN</sub> ≤ 16V、0.5V ≤ V <sub>OUT</sub> ≤ 1.8V。 15mm × 22mm × 7.82mm BGA
<a href="#">LTM4680</a>	PMBus インターフェースを備えたデュアル30Aまたはシングル60AのμModule レギュレータ	4.5V ≤ V <sub>IN</sub> ≤ 16V、0.5V ≤ V <sub>OUT</sub> ≤ 3.3V。 16mm × 16mm × 7.72mm BGA
<a href="#">LTM4678</a>	PMBus インターフェースを備えたデュアル25Aまたはシングル50AのμModule レギュレータ	4.5V ≤ V <sub>IN</sub> ≤ 16V、0.5V ≤ V <sub>OUT</sub> ≤ 3.3V。 16mm × 16mm × 5.86mm BGA
<a href="#">LTM4686</a>	PMBus インターフェースを備えた超薄型パッケージのデュアル10Aまたはシングル20A μModule レギュレータ	4.5V ≤ V <sub>IN</sub> ≤ 17V、0.5V ≤ V <sub>OUT</sub> ≤ 2.75V。 11.9mm × 16mm × 1.82mm LGA
<a href="#">LTM4650</a>	デュアル50Aまたはシングル100AのμModule レギュレータ	4.5V ≤ V <sub>IN</sub> ≤ 15V、0.6V ≤ V <sub>OUT</sub> ≤ 1.8V。 16mm × 16mm × 5.01mm BGA
<a href="#">LTM4650A</a>	高V <sub>OUT</sub> 範囲のデュアル50Aまたはシングル100AのμModule レギュレータ	4.5V ≤ V <sub>IN</sub> ≤ 16V、0.6V ≤ V <sub>OUT</sub> ≤ 5.5V。 16mm × 16mm × 5.01mm BGA。 16mm × 16mm × 4.41mm LGA
<a href="#">LTC<sup>®</sup>2977</a>	EEPROMを備えたオクタル・デジタル電源マネージャ	PCI/PMBus インターフェース、設定 EEPROM、フォルト・ログ、TUE が±0.25%の16ビットADC、3.3V～15Vで動作
<a href="#">LTC2974</a>	EEPROMを備えたクワッド・デジタル電源マネージャ	PCI/PMBus インターフェース、設定 EEPROM、フォルト・ログ、チャンネルごとの電圧、電流、温度測定