

超低ノイズ、 高周波数アクティブRC、 フィルタ・ビルディング・ブロック

特長

- 単一3V電源で中心周波数が10MHzまで
- 使い方が簡単：1つの抵抗値でローパス・カットオフ周波数を設定(200kHz ~ 5MHz)、異なる抵抗値の組み合わせでカットオフ周波数を最大10MHzまで拡張
- 非常にフレキシブル：異なる抵抗値で利得付きまたは利得なしのローパス伝達関数が可能(パワース、チェビシェフ、またはカスタム)
- SNR = 92dB ($f_c = 2\text{MHz}$, $2V_{p.p}$)
- THD = -84dB ($f_c = 2\text{MHz}$, $1V_{p.p}$)
- $\pm 0.75\%$ に調整された内部コンデンサ
- 1つの4極ローパス・フィルタまたは整合した1対の2極ローパス・フィルタ
- バンドパス・フィルタとしても構成可能
- シングルエンド出力または差動出力
- 単一3V(最小2.7V)から $\pm 5V$ 電源で動作
- レール・トゥ・レールの入力電圧と出力電圧

アプリケーション

- ディスクリットRCアクティブ・フィルタとLCフィルタ・モジュールを直接代替
- アンチエイリアス・フィルタ/再構築フィルタ
- デュアルI/Qチャネル(1つのパッケージに2つの整合した2次フィルタ)
- シングルエンドから差動への変換
- ビデオ信号プロセッサ

概要

LT[®]1568は使い方が簡単で、レール・トゥ・レール入出力を備えたアクティブRCフィルタ・ビルディング・ブロックです。デバイス内部のコンデンサと低ノイズのオペアンプのGBW積は一貫性と再現性のあるフィルタ応答を実現するためにトリムされています。LT1568は1つの抵抗値でI/Qチャネルに適したユニティゲインの整合した1対の2極バターワース・ローパス・フィルタを実現することができます。

異なる値の外部抵抗を使えば、異なる周波数応答または異なる利得の2つの2極セクションを構成できます。また、2つのステージをカスケードにすることで、応答をプログラム可能な1つの4極フィルタに構成できます。10MHzまでのカットオフ周波数に対応できるので、LT1568はアンチエイリアシングや高速データ通信のチャネル・フィルタに最適です。またバンドパス・フィルタとしても利用することができます。

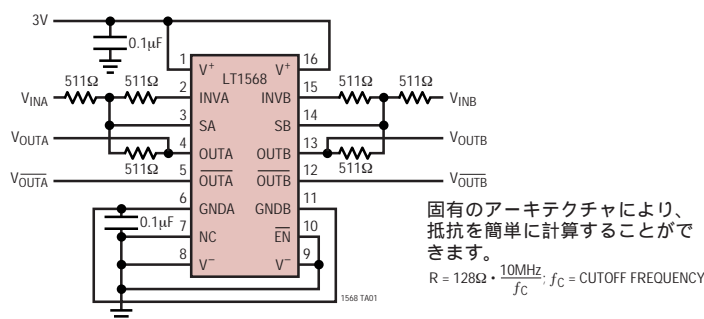
LT1568は非常に低ノイズで、90dB以上のSN比をサポートします。さらに、高速ADコンバータを直接ドライブするための、シングルエンドから差動への信号変換も提供します。LT1568はシャットダウン・モードを備えており、5V電源で消費電流を約0.5mAに低減できます。

LT1568は細型16ピンSSOPパッケージで供給されます。

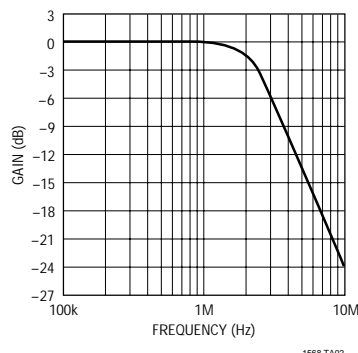
△、LTC、LTはリニアテクノロジー社の登録商標です。

標準的応用例

差動出力付きの、振幅と位相が整合したデュアルのバターワース
2.5MHzローパス・フィルタ。単一3V電源動作



振幅応答



絶対最大定格

(Note 1)

全電源電圧($V^+ \sim V^-$) 11.6V

INVA、INVB、GNDAおよびGNDBピンの

入力電圧 $V^+ \sim V^-$

INVA、INVB、GNDAおよびGNDBピンの

入力電流(Note 2) $\pm 10\text{mA}$

OUTA、OUTB、 $\overline{\text{OUTA}}$ および $\overline{\text{OUTB}}$ の各ピンの

出力短絡時間 無期限

最大連続出力電流 (Note 3)

DC $\pm 100\text{mA}$

規定温度範囲 (Note 9)

LT1568C - 40 ~ 85

LT1568I - 40 ~ 85

接合部温度 150

保存温度範囲 - 65 ~ 150

リード温度 (半田付け、10秒) 300

パッケージ/発注情報

<p>TOP VIEW</p> <p>GN PACKAGE 16-LEAD PLASTIC SSOP $T_{J\text{MAX}} = 150^\circ\text{C}$, $\theta_{JA} = 135^\circ\text{C/W}$</p>	ORDER PART NUMBER	
	LT1568CGN LT1568IGN	
	GN PART MARKING	
	1568 1568I	

より広い動作温度範囲で規定されるデバイスについては、弊社へお問い合わせください。

電気的特性

●は全動作温度範囲の規格値を意味する。それ以外、規格値と標準値は $T_A = 25^\circ\text{C}$ での値。注記がない限り、 $V_S = \text{単一}5\text{V}$ 、 $\overline{\text{EN}}$ ピンはロジック“L”、 $R_L = 400\Omega$ 、電源の midpoint に接続、 $R_{FIL} = R_{11} = R_{21} = R_{31} = R_{12} = R_{22} = R_{32}$ (ブロック図参照)。

SYMBOL	PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
V _S	Total Supply Voltage		●	2.7		11	V
I _S	Supply Current	V _S = 3V	●		24	35	mA
		V _S = 5V	●		26	36	mA
		V _S = ±5V	●		28	38	mA
	Shutdown Supply Current	V _S = 3V, V _{EN} = 2.4V	●		0.3	1.0	mA
		V _S = 5V, V _{EN} = 4.4V	●		0.5	1.3	mA
		V _S = ±5V, V _{EN} = 4.4V	●		1.0	2.5	mA
	Output Voltage Swing High (OUTA, OUTA, OUTB, OUTB Pins)	V _S = 3V, R _{FIL} = 1.28k, R _L = 1k	●	2.75	2.85		V
		V _S = 5V, R _{FIL} = 1.28k, R _L = 1k	●	4.60	4.80		V
		V _S = 5V, R _{FIL} = 128Ω, R _L = 400Ω	●	4.50	4.65		V
		V _S = ±5V, R _{FIL} = 1.28k, R _L = 1k	●	4.60	4.75		V
	Output Voltage Swing Low (OUTA, OUTA, OUTB, OUTB Pins)	V _S = 3V, R _{FIL} = 1.28k, R _L = 1k	●		0.05	0.12	V
		V _S = 5V, R _{FIL} = 1.28k, R _L = 1k	●		0.07	0.15	V
		V _S = 5V, R _{FIL} = 128Ω, R _L = 400Ω	●		0.20	0.40	V
		V _S = ±5V, R _{FIL} = 1.28k, R _L = 1k	●			−4.7	V
I _{OUT}	Maximum Output Current				±80		mA
	Op Amp Input Offset Voltage	V _S = 3V	●	−2.5	−0.5	1.5	mV
		V _S = 5V	●	−2.5	0.2	2.5	mV
		V _S = ±5V	●	−2.0	1.2	4.5	mV
	Inverter Output Offset Voltage	V _S = 3V	●	−2	2.5	7.0	mV
		V _S = 5V	●	−10	0.6	4.5	mV
		V _S = ±5V	●	−12	−4.0	2.0	mV

電気的特性

●は全動作温度範囲の規格値を意味する。それ以外、規格値と標準値は $T_A = 25^\circ\text{C}$ での値。注記がない限り、 $V_S = \text{単一}5\text{V}$ 、 $\overline{\text{EN}}$ ピンはロジック“L”、 $R_L = 400\Omega$ 、電源の midpoint に接続、 $R_{FIL} = R_{11} = R_{21} = R_{31} = R_{12} = R_{22} = R_{32}$ (ブロック図参照)。

SYMBOL	PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
I _B	Op Amp Input Bias Current	V _S = 3V	●		0.5	2	μA
		V _S = 5V	●		0.4	2	μA
		V _S = ±5V	●		−0.2	2	μA
	Inverter Bandwidth (Note 4)				55		MHz
	Inverter Gain (Sections A and B, Note 5)	Frequency = DC	●	−0.2	0.01	0.2	dB
		Frequency = 2MHz			0.01		dB
		Frequency = 10MHz			0.27		dB
	Inverter Phase Shift (Sections A and B, Note 5)	Frequency = DC			180		DEG
		Frequency = 2MHz			179		DEG
		Frequency = 10MHz			176		DEG
SR	Slew Rate (OUTA, OUTB, $\overline{\text{OUTA}}$, $\overline{\text{OUTB}}$) Pins				53		V/μs
V _{CM}	Common Mode Input Voltage Range (GNDA and GNDB Pins, Note 6)	V _S = 3V			1 to 1.9		V
		V _S = ±5V			−3.4 to 2.7		V
	Single Supply GND Reference Voltage	V _S = 5V, GNDA Tied to GNDB			2.5		V
V _{IL}	$\overline{\text{EN}}$ Input Logic Low Level	V _S = 3V, 5V or ±5V	●		V ⁺ − 2.1		V
V _{IH}	$\overline{\text{EN}}$ Input Logic High Level	V _S = 3V, 5V or ±5V	●		V ⁺ − 0.6		V
	$\overline{\text{EN}}$ Input Pull-Up Resistor				30	40	kΩ
t _{DIS}	Disable (Shutdown) Time	$\overline{\text{EN}}$ Pin Steps from 0V to V ⁺			20		μs
t _{EN}	Enable (Start-Up) Time	$\overline{\text{EN}}$ Pin Steps from V ⁺ to 0V			100		μs

フィルタの電気的特性

規格値は1つの2次セクション(AまたはB)の出力(OUTAまたはOUTB)について示されており、 $V_{GND} = V_{GNDA} = V_{GNDB}$ 、利得 = -1、 $R_{FIL} = R_{11} = R_{21} = R_{31} = R_{12} = R_{22} = R_{32}$ である(ブロック図を参照)。●は全動作温度範囲の規格値を意味する。それ以外、規格値と標準値は $T_A = 25^\circ\text{C}$ での値。注記がない限り、 $V_S = \text{単一}5\text{V}$ 、 $\overline{\text{EN}}$ ピンはロジック“L”、 $R_L = 400\Omega$ 。

SYMBOL	PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
ADC	DC Gain		●	-1.01	-1	-0.99	V/V
V _{OS(OUT)}	DC Offset Voltage (V _{OUTA} - V _{GNDA}) or (V _{OUTB} - V _{GNDB})	V _S = 3V, f _C = 1MHz, R _{FIL} = 1.28k	●	-5	2.6	15	mV
		V _S = 5V, f _C = 1MHz, R _{FIL} = 1.28k	●	-10	0.6	10	mV
		V _S = ±5V, f _C = 1MHz, R _{FIL} = 1.28k	●	-12	-4.0	4	mV
ΔV _{OS(OUT)}	DC Offset Voltage Mismatch (V _{OUTA} - V _{GNDA}) - (V _{OUTB} - V _{GNDB})	V _S = 3V, f _C = 1MHz, R _{FIL} = 1.28k	●	-8	±4	8	mV
		V _S = 5V, V _S = ±5V, f _C = 1MHz, R _{FIL} = 1.28k	●	-10	±4	10	mV

各セクション(AまたはB)からシングルエンド出力(OUTAまたはOUTB)への伝達関数特性

f_C	Cutoff Frequency Range (Note 7)	$V_S = 3\text{V}$, $V_S = 5\text{V}$, $V_S = \pm 5\text{V}$	●	0.2		10	MHz
TC	Cutoff Frequency Temperature Coefficient		●		± 1		ppm/ $^\circ\text{C}$

フィルタの電氣的特性

規格値は1つの2次セクション(AまたはB)の出力(OUTAまたはOUTB)について示されており、 $V_{GND} = V_{GNDA} = V_{GNDB}$ 、利得 = -1、 $R_{FIL} = R_{11} = R_{21} = R_{31} = R_{12} = R_{22} = R_{32}$ である(ブロック図を参照)。●は全動作温度範囲の規格値を意味する。それ以外、規格値と標準値は $T_A = 25^\circ\text{C}$ での値。注記がない限り、 V_S = 単一5V、ENピンはロジック“L”、 $R_L = 400\Omega$ は電源の midpoint に接続されている。

SYMBOL	PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
	Filter Gain, $f_C = 1\text{MHz}$, $V_S = 5\text{V}$, $R_{FIL} = 1.28\text{k}$ (Measured with Respect to DC Gain)	Test Frequency = 300kHz ($0.3 \cdot f_C$)	●	-0.05	0.05	0.25	dB
		Test Frequency = 750kHz ($0.75 \cdot f_C$)	●	-1.45	-1.20	-0.85	dB
		Test Frequency = 1MHz ($1 \cdot f_C$)	●	-3.60	-3.20	-2.80	dB
		Test Frequency = 2MHz ($2 \cdot f_C$)	●	-13.7	-13.2	-12.5	dB
		Test Frequency = 4MHz ($4 \cdot f_C$)			-25.0		dB
	Filter Gain, $f_C = 10\text{MHz}$, $V_S = 5\text{V}$, $R_{FIL} = 128\Omega$ (Measured with Respect to DC Gain)	Test Frequency = 1MHz ($0.1 \cdot f_C$)	●	-0.1	0.02	0.25	dB
		Test Frequency = 7.5MHz ($0.75 \cdot f_C$)	●	-1.5	-1.0	-0.50	dB
		Test Frequency = 10MHz ($1 \cdot f_C$)	●	-3.5	-3.0	-2.40	dB
		Test Frequency = 20MHz ($2 \cdot f_C$)	●	-14.2	-13.2	-12.2	dB
		Test Frequency = 40MHz ($4 \cdot f_C$)			-27.5		dB
	Filter Gain Mismatch ($ V_{OUTA} - V_{OUTB} $)	$f_C = 1\text{MHz}$, $f_{IN} = f_C$	●	-0.25	± 0.02	0.25	dB
		$f_C = 10\text{MHz}$, $f_{IN} = f_C$	●	-0.30	± 0.02	0.30	dB
	Wideband Output Noise	$f_C = 1\text{MHz}$, $R_{FIL} = 1.28\text{k}$, BW = 2MHz			18		μV_{RMS}
		$f_C = 10\text{MHz}$, $R_{FIL} = 128\Omega$, BW = 20MHz			34		μV_{RMS}
THD	Total Harmonic Distortion	$f_C = 1\text{MHz}$, $R_{FIL} = 1.28\text{k}$, $f_{IN} = 200\text{kHz}$, $V_{IN} = 1\text{V}_{\text{P-P}}$			-84		dB
		$f_C = 10\text{MHz}$, $R_{FIL} = 128\Omega$, $f_{IN} = 2\text{MHz}$, $V_{IN} = 1\text{V}_{\text{P-P}}$			-69		dB

規格値は1つの2次セクション(AまたはB)のOUTAまたはOUTBについて示されており、 $V_{GND} = V_{GNDA} = V_{GNDB}$ 、利得 = 1、 $R_{FIL} = R_{11} = R_{21} = R_{31} = R_{12} = R_{22} = R_{32}$ である(ブロック図を参照)。●は全動作温度範囲の規格値を意味する。それ以外、規格値と標準値は $T_A = 25^\circ\text{C}$ での値。注記がない限り、 V_S = 単一5V、ENピンはロジック“L”、 $R_L = 400\Omega$ は電源の midpoint に接続されている。

SYMBOL	PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
ADC	DC Gain		●	0.99	1	1.01	V/V
V _{OS(OUT)}	DC Offset Voltage (V _{OUTA} - V _{GNDA}) or (V _{OUTB} - V _{GNDB})	V _S = 3V, f _C = 1MHz, R _{FIL} = 1.28k	●	-9	-2	5	mV
		V _S = 5V, V _S = ±5V, f _C = 1MHz, R _{FIL} = 1.28k	●	-10	-1	10	mV
ΔV _{OS(OUT)}	DC Offset Voltage Mismatch (V _{OUTA} - V _{GNDA}) - (V _{OUTB} - V _{GNDB})	V _S = 3V, f _C = 1MHz, R _{FIL} = 1.28k	●	-8	±2	8	mV
		V _S = 5V, V _S = ±5V, f _C = 1MHz, R _{FIL} = 1.28k	●	-10	±2	10	mV

各セクション(AまたはB)からシングルエンド出力(OUTAまたはOUTB)への伝達関数特性

f_C	Cutoff Frequency Range (Note 7)	$V_S = 3\text{V}$, $V_S = 5\text{V}$, $V_S = \pm 5\text{V}$	●	0.2		10	MHz
TC	Cutoff Frequency Temperature Coefficient		●		± 1		ppm/ $^\circ\text{C}$
	Filter Gain, $f_C = 1\text{MHz}$, $V_S = 5\text{V}$, $R_{FIL} = 1.28\text{k}\Omega$ (Measured with Respect to DC Gain)	Test Frequency = 300kHz ($0.3 \cdot f_C$)	●	-0.10	0.15	0.40	dB
		Test Frequency = 750kHz ($0.75 \cdot f_C$)	●	-1.40	-1.00	-0.65	dB
		Test Frequency = 1MHz ($1 \cdot f_C$)	●	-3.50	-3.10	-2.60	dB
		Test Frequency = 2MHz ($2 \cdot f_C$)	●	-13.7	-13.0	-12.5	dB
		Test Frequency = 4MHz ($4 \cdot f_C$)			-25.0		dB

フィルタの電氣的特性

規格値は1つの2次セクション(AまたはB)のOUTAまたはOUTBについて示されており、 $V_{\text{GND}} = V_{\text{GNDA}} = V_{\text{GNDB}}$ 、利得 = 1、 $R_{\text{FIL}} = R_{11} = R_{21} = R_{31} = R_{12} = R_{22} = R_{32}$ である(ブロック図を参照)。●は全動作温度範囲の規格値を意味する。それ以外、規格値と標準値は $T_A = 25^\circ\text{C}$ での値。注記がない限り、 $V_S = \text{単一}5\text{V}$ 、ENピンはロジック“L”、 $R_L = 400\Omega$ は電源の midpoint に接続されている。

SYMBOL	PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
	Filter Gain, $f_C = 10\text{MHz}$, $V_S = 5\text{V}$, $R_{\text{FIL}} = 128\Omega$ (Measured with Respect to DC Gain)	Test Frequency = 1MHz ($0.1 \cdot f_C$)	●	-0.3	0.15	0.5	dB
		Test Frequency = 7.5MHz ($0.75 \cdot f_C$)	●	-1.2	-0.50	0.0	dB
		Test Frequency = 10MHz ($1 \cdot f_C$)	●	-3.1	-2.30	-1.5	dB
		Test Frequency = 20MHz ($2 \cdot f_C$)	●	-12.2	-11.2	-10.2	dB
		Test Frequency = 40MHz ($4 \cdot f_C$)			-19.1		dB
	Filter Gain Mismatch ($ V_{\text{OUTA}} - V_{\text{OUTB}} $)	$f_C = 1\text{MHz}$, $f_{\text{IN}} = f_C$	●	-0.4	± 0.02	0.4	dB
		$f_C = 10\text{MHz}$, $f_{\text{IN}} = f_C$	●	-0.5	± 0.02	0.5	dB
	Wideband Output Noise	$f_C = 1\text{MHz}$, $R_{\text{FIL}} = 1.28\text{k}$, BW = 2MHz		22			μV_{RMS}
		$f_C = 10\text{MHz}$, $R_{\text{FIL}} = 128\Omega$, BW = 20MHz		60			μV_{RMS}
THD	Total Harmonic Distortion	$f_C = 1\text{MHz}$, $R_{\text{FIL}} = 1.28\text{k}$, $f_{\text{IN}} = 200\text{kHz}$, $V_{\text{IN}} = 1V_{\text{P-P}}$		-84			dB
		$f_C = 10\text{MHz}$, $R_{\text{FIL}} = 128\Omega$, $f_{\text{IN}} = 2\text{MHz}$, $V_{\text{IN}} = 1V_{\text{P-P}}$		-75			dB

規格値は1つの2次セクション(AまたはB)の差動出力(OUTA - $\overline{\text{OUTA}}$ またはOUTB - $\overline{\text{OUTB}}$)について示されており、利得 = -2、 $R_{\text{FIL}} = R_{11} = R_{21} = R_{31} = R_{12} = R_{22} = R_{32}$ である。すべての電圧は $V_{\text{GND}} = V_{\text{GNDA}} = V_{\text{GNDB}}$ を基準にしている。●は全動作温度範囲の規格値を意味する。それ以外、規格値と標準値は $T_A = 25^\circ\text{C}$ での値。注記がない限り、 $V_S = \text{単一}5\text{V}$ 、ENピンはロジック“L”、 $R_{\text{LDIFF}} = 800\Omega$ は電源の midpoint に接続されている。

SYMBOL	PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
ADC	DC Gain		●	−2			V/V
$V_{\text{OS(OUT)}}$	DC Offset Voltage (OUTA − $\overline{\text{OUTA}}$) or (OUTB − $\overline{\text{OUTB}}$)	$V_{\text{S}} = 3\text{V}$, $f_{\text{C}} = 1\text{MHz}$, $R_{\text{FIL}} = 1.28\text{k}$	●	−4	6	16	mV
		$V_{\text{S}} = 5\text{V}$, $f_{\text{C}} = 1\text{MHz}$, $R_{\text{FIL}} = 1.28\text{k}$	●	−12	2	15	mV
		$V_{\text{S}} = \pm 5\text{V}$, $f_{\text{C}} = 1\text{MHz}$, $R_{\text{FIL}} = 1.28\text{k}$	●	−20	−5	10	mV
$\Delta V_{\text{OS(OUT)}}$	DC Offset Voltage Mismatch (OUTA − $\overline{\text{OUTA}}$) − (OUTB − $\overline{\text{OUTB}}$)	$V_{\text{S}} = 3\text{V}$, $f_{\text{C}} = 1\text{MHz}$, $R_{\text{FIL}} = 1.28\text{k}$	●	−8	2	8	mV
		$V_{\text{S}} = 5\text{V}$, $f_{\text{C}} = 1\text{MHz}$, $R_{\text{FIL}} = 1.28\text{k}$	●	−12	−2	12	mV
		$V_{\text{S}} = \pm 5\text{V}$, $f_{\text{C}} = 1\text{MHz}$, $R_{\text{FIL}} = 1.28\text{k}$	●	−15	2	15	mV

各セクション(AまたはB)の差動出力(OUTA - $\overline{\text{OUTA}}$ またはOUTB - $\overline{\text{OUTB}}$)への伝達関数特性

f_C	Cutoff Frequency Range (Note 7)	$V_S = 3\text{V}$, $V_S = 5\text{V}$, $V_S = \pm 5\text{V}$	●	0.2		10	MHz
TC	Cutoff Frequency Temperature Coefficient		●		± 1		ppm/ $^\circ\text{C}$
	Filter Gain, $f_C = 1\text{MHz}$, $V_S = 5\text{V}$, $R_{\text{FIL}} = 1.28\text{k}$ (Note 8) (Measured with Respect to DC Gain)	Test Frequency = 300kHz ($0.3 \cdot f_C$)	●	-0.05	0.10	0.25	dB
		Test Frequency = 750kHz ($0.75 \cdot f_C$)	●	-1.40	-1.10	-0.80	dB
		Test Frequency = 1MHz ($1 \cdot f_C$)	●	-3.60	-3.20	-2.70	dB
		Test Frequency = 2MHz ($2 \cdot f_C$)	●	-13.7	-13.1	-12.5	dB
		Test Frequency = 4MHz ($4 \cdot f_C$)			-25.0		dB
	Filter Gain, $f_C = 10\text{MHz}$, $V_S = 5\text{V}$, $R_{\text{FIL}} = 128\Omega$ (Note 8) (Measured with Respect to DC Gain)	Test Frequency = 1MHz ($0.1 \cdot f_C$)	●	-0.20	0.1	0.30	dB
		Test Frequency = 7.5MHz ($0.75 \cdot f_C$)	●	-1.30	-0.8	-0.20	dB
		Test Frequency = 10MHz ($1 \cdot f_C$)	●	-3.30	-2.6	-1.90	dB
		Test Frequency = 20MHz ($2 \cdot f_C$)	●	-13.1	-12.1	-11.1	dB
		Test Frequency = 40MHz ($4 \cdot f_C$)			-24.3		dB

フィルタの電氣的特性

規格値は1つの2次セクション(AまたはB)の差動出力(OUTA - OUTAまたはOUTB - OUTB)について示されており、利得 = - 2、 $R_{FIL} = R11 = R21 = R31 = R12 = R22 = R32$ である。すべての電圧は $V_{GND} = V_{GNDA} = V_{GNDB}$ を基準にしている。●は全動作温度範囲の規格値を意味する。それ以外、規格値と標準値は $T_A = 25$ での値。注記がない限り、 $V_S =$ 単一5V、ENピンはロジック“L”、 $R_{LDIFF} = 800$ は電源の中心に接続されている。

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
	Filter Gain Mismatch $ (V_{OUTA} - \overline{V_{OUTA}}) - (V_{OUTB} - \overline{V_{OUTB}}) $	$f_C = 1\text{MHz}, f_{IN} = f_C$ $f_C = 10\text{MHz}, f_{IN} = f_C$	● ●	-0.3 ±0.10 -0.4 ±0.15	0.3 0.4	dB dB
	Wideband Output Noise	$f_C = 1\text{MHz}, R_{FIL} = 1.28\text{k}, BW = 2\text{MHz}$ $f_C = 10\text{MHz}, R_{FIL} = 128\Omega, BW = 20\text{MHz}$		36 88		μV_{RMS} μV_{RMS}
THD	Total Harmonic Distortion	$f_C = 1\text{MHz}, R_{FIL} = 1.28\text{k},$ $f_{IN} = 200\text{kHz}, V_{IN} = 1\text{V}_{P-P}$		-84		dB
		$f_C = 10\text{MHz}, R_{FIL} = 128\Omega,$ $f_{IN} = 2\text{MHz}, V_{IN} = 1\text{V}_{P-P}$		-69		dB

Note 1: 絶対最大定格はそれを超えるとデバイスの寿命に影響を及ぼす値。

Note 2: 各オペアンプの入力はバック・トゥ・バック・ダイオードにより保護されている。どちらかの差動入力電圧が1.4V を超える場合、入力電流は10mA 未満に制限すること。

Note 3: 出力が無制限に短絡されるときは、接合部温度を絶対最大定格以下に抑えるために、ヒートシンクが必要な場合がある。

Note 4: インバータの帯域幅はSAまたはSBの出力をフロートさせた状態で測定され、OUTA (OUTB)からOUTA (OUTB)への位相シフトが180度から135度に低下する周波数として定義されている。

Note 5: ブロック図に示されているようにSAまたはSBの出力はフィルタ・アプリケーション回路に接続されている状態で測定される。

Note 6: 同相入力電圧範囲は、フィルタ入力を同相基準点(GNDAまたはGNDB)に短絡し、DC入力電圧を印加して、(GNDAまたはGNDBを基準にして測定した $\overline{V_{OUTA}}$ または $\overline{V_{OUTB}}$)の電圧を $\pm 2\text{mV}$ ($V_S = 3\text{V}$) または $\pm 5\text{mV}$ ($V_S = \pm 5\text{V}$) だけ変化させる同相電圧範囲を探すことにより測定される。

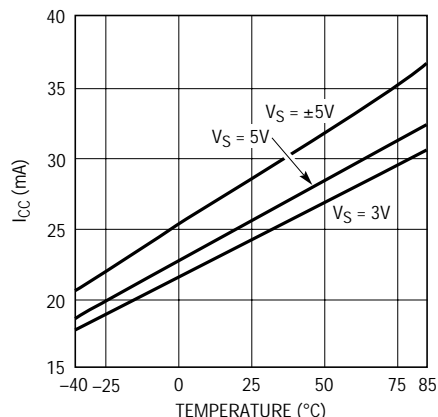
Note 7: LT1568の最小カットオフ周波数は任意に200kHzとして示してある。このリミットは最大抵抗値を6.4kに設定することにより到達される。入力バイアス電流により、単一のセクションを通した出力DCオフセットは、抵抗がこの大きさだと最大25mVになることがある。もっと大きなオフセット電圧を許容できる場合、LT1568にはさらに大きな抵抗を使うことができる。200kHzより低いカットオフ周波数に関しては、LTC1563-2とLTC1563-3を参照。

Note 8: 大きさの等しい抵抗を使うと、単一セクションまたはカスケード接続したセクションのどちらでも差動DC利得は6dBである。

Note 9: LT1568Cは、0 ~ 70 の温度範囲で性能仕様に適合することが保証されている。LT1568Cは - 40 ~ 85 の拡張温度範囲で性能仕様に適合するように設計され、特性が評価されており、性能仕様に適合すると予想されるが、これらの温度ではテストされないし、QAサンプリングもおこなわれない。LT1568Iは - 40 ~ 85 の温度範囲で性能仕様に適合することが保証されている。

標準的性能特性

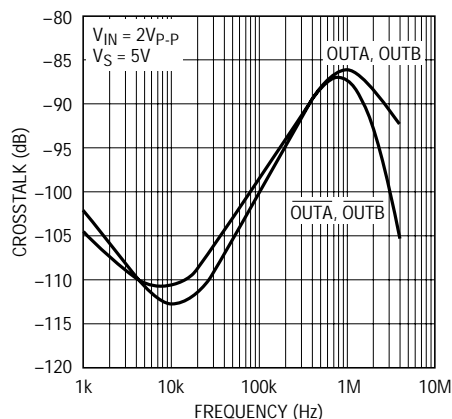
電源電流と温度



1568 G01

クロストークと周波数

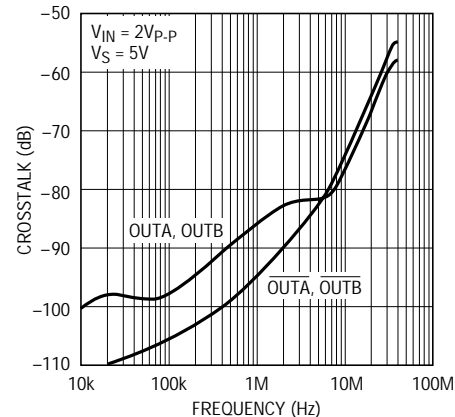
$f_{\text{CUTOFF}} = 1\text{MHz}$



1568 G02

クロストークと周波数

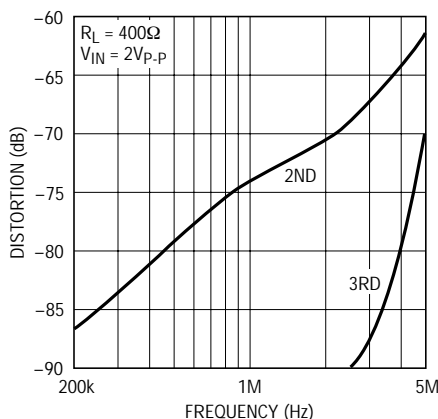
$f_{\text{CUTOFF}} = 10\text{MHz}$



1568 G03

歪みと周波数

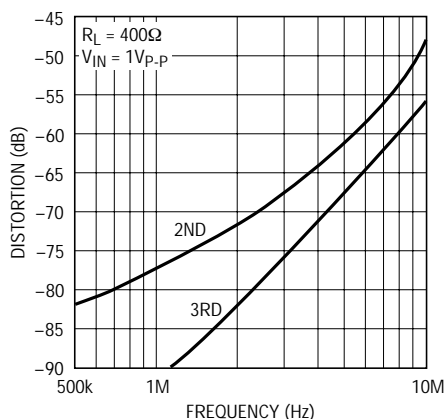
$V_S = \pm 5\text{V}$, $f_{\text{CUTOFF}} = 5\text{MHz}$



1568 G04

歪みと周波数

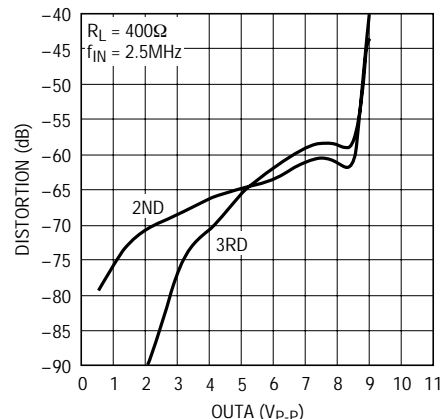
$V_S = \pm 5\text{V}$, $f_{\text{CUTOFF}} = 10\text{MHz}$



1568 G05

歪みと出力電圧振幅

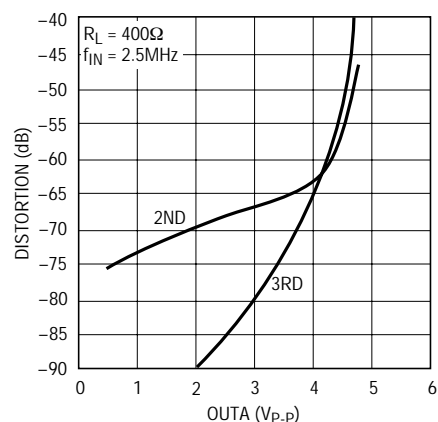
$V_S = \pm 5\text{V}$, $f_{\text{CUTOFF}} = 5\text{MHz}$



1568 G06

歪みと出力電圧振幅

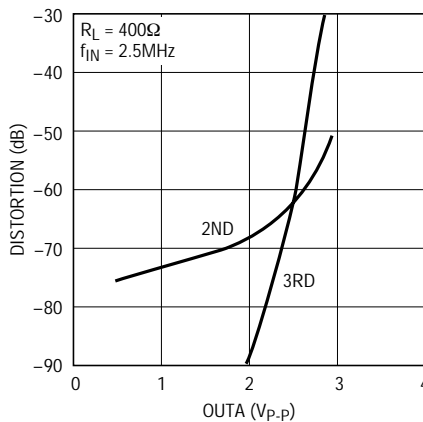
$V_S = 5\text{V}$, $f_{\text{CUTOFF}} = 5\text{MHz}$



1568 G07

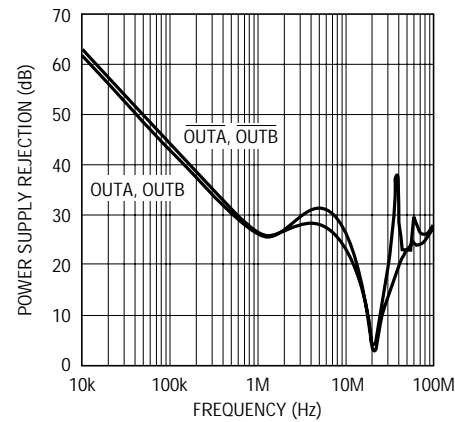
歪みと出力電圧振幅

$V_S = 3\text{V}$, $f_{\text{CUTOFF}} = 5\text{MHz}$



1568 G08

電源除去比と周波数



1568 G09

ピン機能

V^+ (ピン1、16) : これらの V^+ 正電源電圧ピンは一緒に結線し、0.1 μ Fのコンデンサを使って、できるだけ配線を短くして適切なアナログ・グランド・プレーンにバイパスします。

INVA、INVB (ピン2、15) : 反転入力。各INVピンはオペアンプの反転入力です。INVピンは高インピーダンスであり、意図しない信号にカップリングしやすいので注意してください。INVノードの外部寄生容量はフィルタ・セクションの周波数応答にも影響を与えます。これらの理由により、プリント回路のINVピンへの接続はできるだけ短くする必要があります。

SA、SB (ピン3、14) : 加算ピン。これらのピンは入力信号の加算点です。SAピンまたはSBピンの寄生容量により、カットオフ周波数(または中心周波数)の近くの周波数応答に「小さな」周波数誤差が生じることがあります。各セクションの3つの外部抵抗はSAピンまたはSBピンにできるだけ近づけて配置し、寄生容量を最小に抑えます(1pFの寄生容量により、0.1%の周波数誤差が加わる可能性があります)。

OUTA、OUTB (ピン4、13) : ローパス出力。これらのピンはオペアンプのレール・トゥ・レール出力です。各出力は400 + 30pFの公称負荷をドライブするように設計されています。

\overline{OUTA} 、 \overline{OUTB} (ピン5、12) : これらのピンはそれぞれOUTA出力とOUTB出力の反転バージョンです。各出力は400 + 30pFの公称負荷をドライブするように設計されています。

GNDA (ピン6) : GNDAはセクションAの同相基準電圧です。両電源システムではアナログ・プレーンに接続します。単電源システムでは、内部抵抗分割器を使って電源電圧の1/2基準点を設定することができます。この場合、0.1 μ Fのコンデンサを使ってGNDAを V^- (ピン8、9) にバイパスする必要があります。

NC (ピン7) : このピンは内部では結線されておらず、グランドに接続することができます。

V^- (ピン8、9) : V^- 負電源電圧ピンは、両電源システムでは一緒に結線して、0.1 μ Fのコンデンサを使ってGNDにバイパスします。単電源システムでは、これらのピンはグランド・プレーンに接続します。

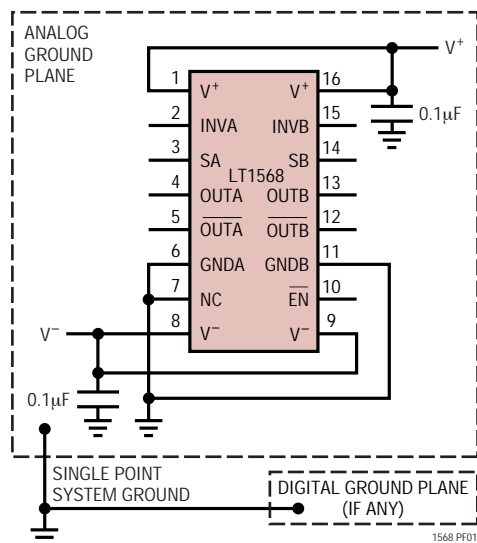
\overline{EN} (ピン10) : ENABLE。EN入力が“H”になるか、または開放状態になると、LT1568はシャットダウン状態になり、電源電流は約0.5mA ($V_S=5V$) に減少します。OUTA、OUTB、 \overline{OUTA} および \overline{OUTB} の各ピンは高インピーダンス状態になります。GNDAは引き続き電源電圧の1/2にバイアスされます。LT1568がシャットダウン状態のとき、入力信号が完全なフィルタ回路に与えられると、通常、信号の一部は動作していないICの周囲の受動部品を通して出力に流れます。

ENは約40kの内部プルアップ抵抗を介して V^+ に接続されています。このため、ENピンをフロート状態のままにしておくと、LT1568は既定でシャットダウン状態になります。したがって、デバイスを正常に動作にさせるためには、ユーザーはENピンを($V^+ - 2.1$)V以下の電圧に接続する必要があります。(たとえば、 V^+ が5Vであれば、デバイスをイネーブルするには、ENピンの電圧を2.9V以下にします。)

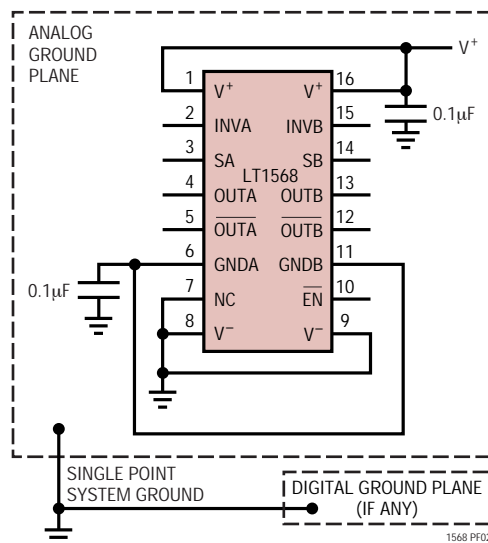
GNDB (ピン11) : GNDBはセクションBの同相基準電圧です。両電源システムではアナログ・プレーンに接続します。単電源システムでは、GNDBをGNDAに接続して、同相電圧を電源の1/2に設定することができます。別の基準電圧に接続されている場合、0.1 μ Fのコンデンサを使ってGNDBを V^- (ピン8、9) にバイパスします。

ピン機能

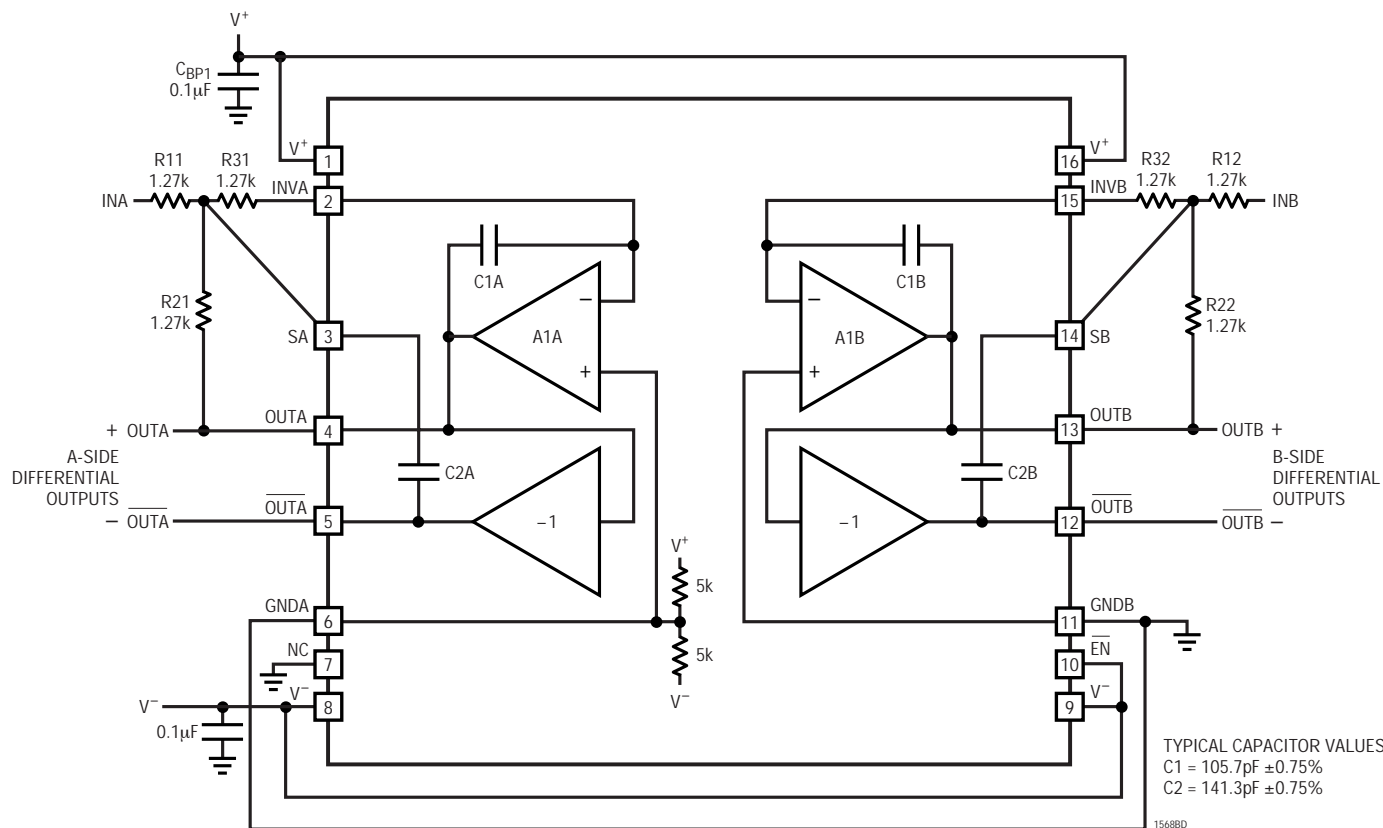
両電源とグランド接続



単電源とグランド接続



ブロック図とテスト回路



アプリケーション情報

LT1568は高周波数のフィルタを非常に簡単に実現するように設計されています。内部の低ノイズのアンプとコンデンサは、2次のフィルタステージを実現するのにわずか3個の外部抵抗しか必要としないトポロジに構成されています。2つの2次ステージは独立して使用することもできますし、カスケード接続して簡単な4次のフィルタ機能を実現することもできます。2つのステージは同じダイに内蔵されているので、独立したセクションどうしのマッチングは、別個のアンプ部品を使って得られるマッチングに較べてすぐれています。

単電源または両電源による動作

対称的な両(±V)電源または単電源で使用するLT1568のアナログ・グランド・プレーンの推奨接続法を図1に示します。内部アンプに適切に直流電圧を与えるために、2つのGNDピンの接続は重要です。グランド・プレーンを使用すると、ノイズと寄生成分を最小に抑えて信号の完全性を保ち、周波数応答の精度を保つのに役立ちます。

両電源で使用する場合、図示されているようにショットキ・ダイオード・クランプ(BAT54S)を追加することを推奨します。これらのダイオードは、逆極性または起動シーケンスによって生じる不適切な電源電圧によってLT1568が損傷を受けないように保護します。

簡単なフィルタの実装

ブロック図に示されているような3個の外部抵抗が接続されているLT1568の基本的な2次フィルタ・ブロックのローパス伝達関数は次のとおりです。

$$\frac{e_{OUT}}{e_{IN}} = - \frac{DC_{GAIN} \cdot (2\pi f_0)^2}{s^2 + \frac{2\pi f_0}{Q}s + (2\pi f_0)^2}$$

ここで、 e_{OUT} はOUTAまたはOUTBのどちらかです。

$$DC_{GAIN} = \frac{R_2}{R_1}, \quad f_0 = \frac{1}{2\pi\sqrt{R_2 \cdot R_3 \cdot C_1 \cdot C_2}}$$

および

$$Q = \frac{2\pi \cdot C_1 \cdot C_2 \cdot R_1 \cdot R_2 \cdot R_3 \cdot f_0}{C_1 \cdot [R_1 \cdot (R_2 + R_3) + R_2 \cdot R_3] - C_2 \cdot R_1 \cdot R_2}$$

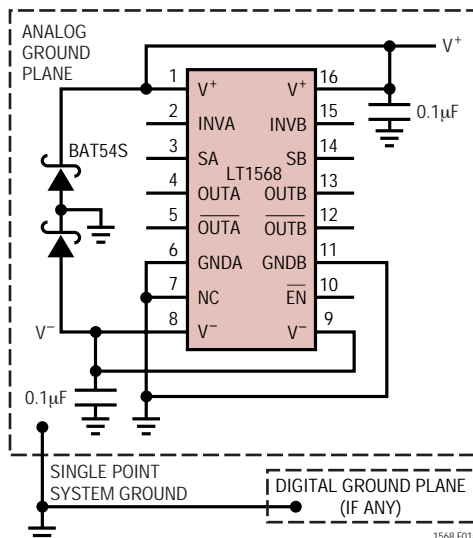
内部コンデンサの標準値は以下のとおりです。

$$C_1 = 105.7\text{pF}$$

$$C_2 = 141.3\text{pF}$$

これらのフィルタ関数では、理想的アンプを仮定しています。

両電源とグランド接続



単電源とグランド接続

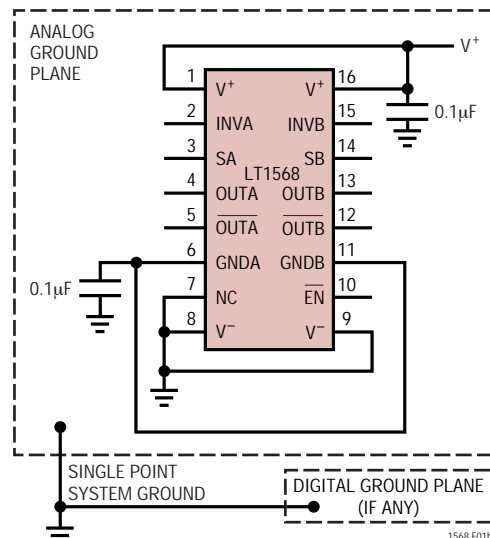


図1. 両電源と単電源のグランド・プレーンの接続方法

アプリケーション情報

多様なフィルタステージを設計しやすくするためにフィルタの例を示します。2次フィルタと4次フィルタの両方が示されています。各フィルタの外部抵抗の値(標準1%許容誤差)が表に示されています。これらの抵抗値はLT1568アンプの有限の利得帯域幅積を補償するように調整されています。

フィルタを実装するには、表に示されている、望みのカットオフ周波数の抵抗値を接続するだけです。望みのカットオフ周波数が表に示されていない場合は、次のセクションで推奨されているように、内挿法を使います。

任意のカットオフ周波数の設計

設計表に含まれていないカットオフ周波数のローパス・フィルタを実装するには、次の方法で抵抗値を内挿することができます。

1MHzより低いカットオフ周波数 f_c の場合

$f_c = 1\text{MHz}$ の抵抗値から出発して、 $(1\text{MHz}/f_c)$ の比率で増加させます。

例： f_c が256kHzの2次のローパス・チェビシェフ・フィルタを実現します。表2から1MHzの f_c の場合の値は $R_{11} = R_{21} = 976$ で、 R_{31} が825 です。

$f_c = 256\text{kHz}$ に対して計算すると以下のようになります。

$$R_{11} = R_{21} = 976\Omega \cdot (1\text{MHz}/256\text{kHz}) \approx 3.83\text{k}$$

$$R_{31} = 825\Omega \cdot (1\text{MHz}/256\text{kHz}) \approx 3.24\text{k}$$

設計表に与えられている値の中間のカットオフ周波数 f_c の場合

望みのカットオフ周波数に最も近いカットオフ周波数の抵抗値から出発して、周波数に応じて増減させます。

例： f_c が3.2MHzの2次のローパス・チェビシェフ・フィルタを実現します。表2から最も近い値は3MHzの f_c で、 $R_{11} = R_{21} = 316$ 、 $R_{31}=274$ です。

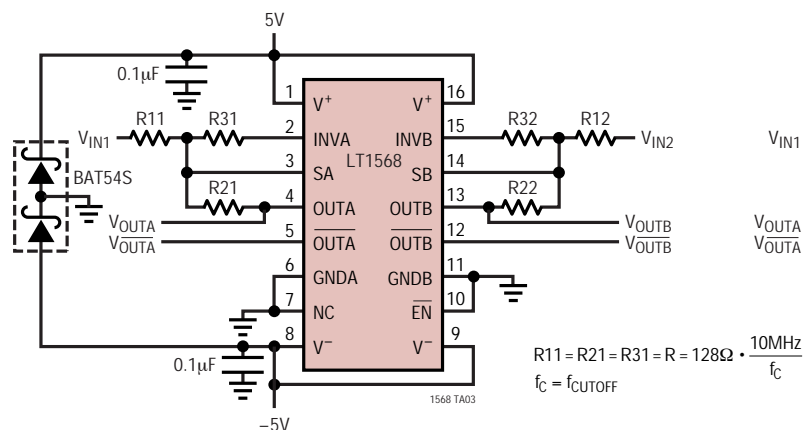
$f_c = 3.2\text{MHz}$ に対して計算すると以下のようになります。

$$R_{11} = R_{21} = 316\Omega \cdot (3\text{MHz}/3.2\text{MHz}) \approx 294\Omega$$

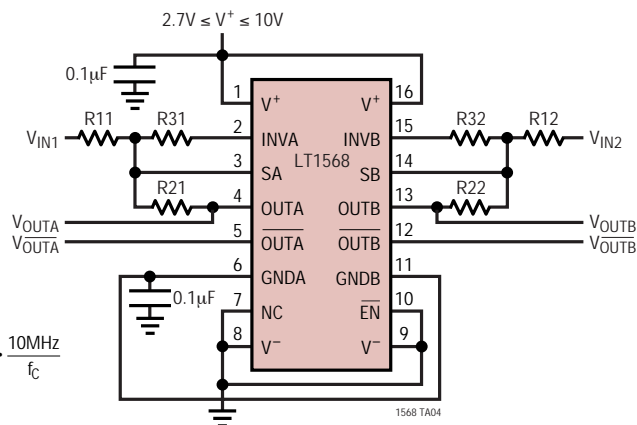
$$R_{31} = 274\Omega \cdot (3\text{MHz}/3.2\text{MHz}) \approx 255\Omega$$

デュアルの2次ローパス・フィルタの設計

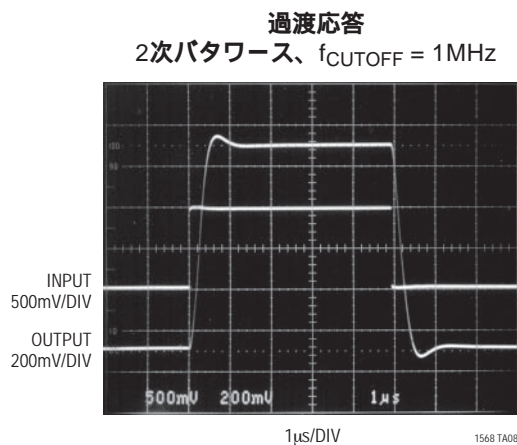
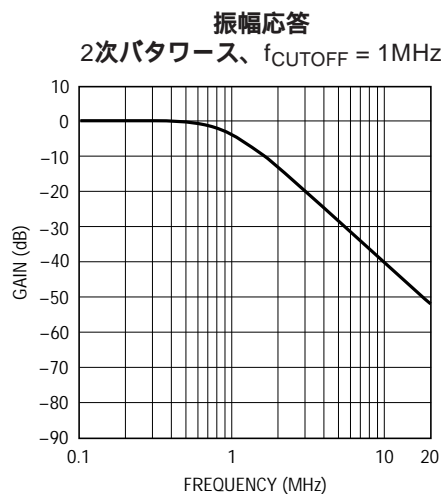
デュアルの2次ローパス・フィルタ、両電源動作



デュアルの2次ローパス・フィルタ、単電源動作

表1. 抵抗値の単位はオーム、デュアルの2次パワース、利得 = 1、 $R_{12} = R_{11}$ 、 $R_{22} = R_{21}$ 、 $R_{32} = R_{31}$

f_{CUTOFF} (MHz)	$R_{11} = R_{21} = R_{31}$
0.2	6340 Ω
0.5	2550 Ω
1	1270 Ω
2	634 Ω
3	422 Ω
4	324 Ω
5	255 Ω
6	210 Ω
7	182 Ω
8	162 Ω
9	143 Ω
10	127 Ω

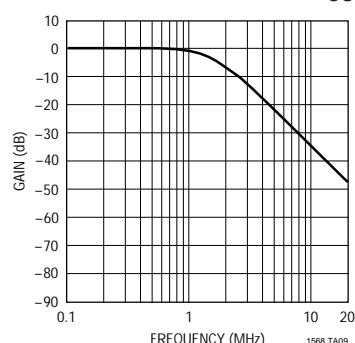


デュアルの2次ローパス・フィルタの設計

表2．抵抗値の単位はオーム、デュアルの2次ローパス・チェビシェフ、 $\pm 0.25\text{dB}$ パスバンド・リップル、利得 = 1、 $R_{11} = R_{12}$ 、 $R_{21} = R_{22}$ 、 $R_{31} = R_{32}$

f_{CUTOFF} (MHz)	R_{11}, R_{21}	R_{31}
1	976 Ω	825 Ω
2	475 Ω	412 Ω
3	316 Ω	274 Ω
4	226 Ω	205 Ω
5	178 Ω	165 Ω
6	143 Ω	137 Ω
7	121 Ω	118 Ω

2次ローパス・チェビシェフの振幅応答、
 $\pm 0.25\text{dB}$ のパスバンド・リップル、 $f_{\text{CUTOFF}} = 1\text{MHz}$



2次ローパス・チェビシェフの過渡応答、
 $\pm 0.25\text{dB}$ のパスバンド・リップル、 $f_{\text{CUTOFF}} = 1\text{MHz}$

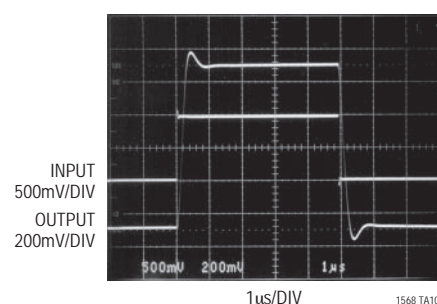
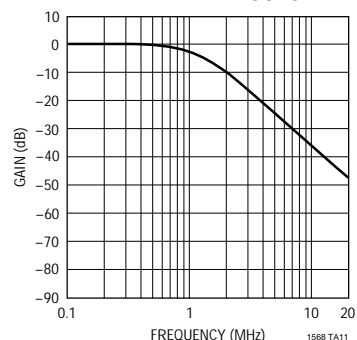


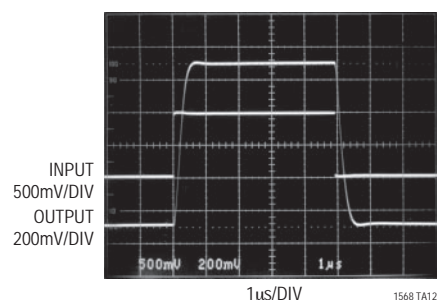
表3．抵抗値の単位はオーム、
デュアルの2次ローパス・ベッセル、利得 = 1

f_{CUTOFF} (MHz)	R_{11}, R_{21}	R_{31}
1	866 Ω	1180 Ω
2	422 Ω	590 Ω
3	280 Ω	383 Ω
4	210 Ω	287 Ω
5	165 Ω	232 Ω
6	137 Ω	191 Ω
7	115 Ω	162 Ω

振幅応答
2次ローパス・ベッセル、 $f_{\text{CUTOFF}} = 1\text{MHz}$



過渡応答
2次ローパス・ベッセル、 $f_{\text{CUTOFF}} = 1\text{MHz}$



4次ローパス・フィルタの設計

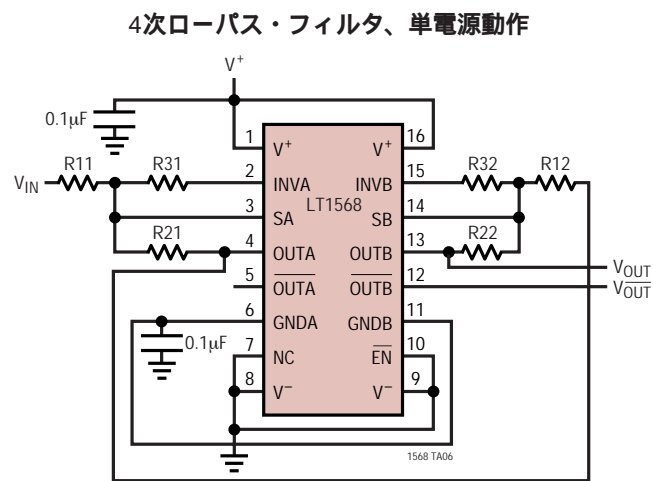
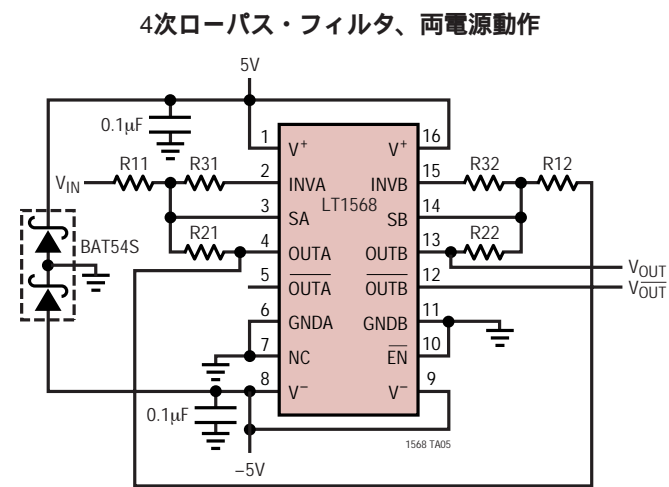
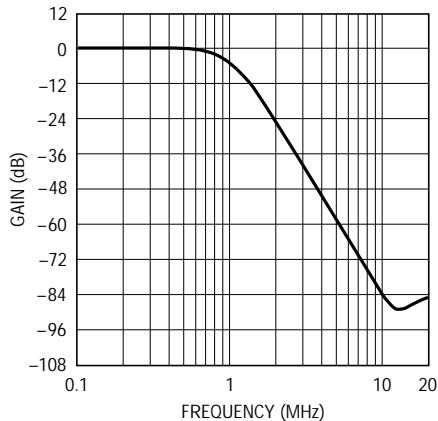


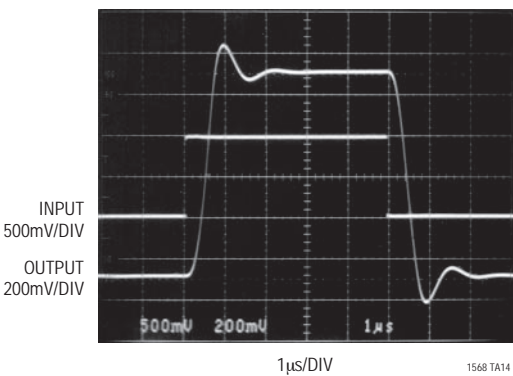
表4．抵抗値の単位はオーム、4次ローパス・パワース、利得 = 1

f_{CUTOFF} (MHz)	R11, R21	R31	R12, R22	R32
1	1.05k	1.58k	1.82k	887Ω
2	523Ω	787Ω	909Ω	432Ω
3	348Ω	523Ω	590Ω	294Ω
4	255Ω	383Ω	432Ω	215Ω
5	205Ω	309Ω	348Ω	174Ω
6	169Ω	255Ω	280Ω	143Ω
7	143Ω	221Ω	232Ω	124Ω
8	124Ω	196Ω	196Ω	107Ω
9	107Ω	174Ω	169Ω	97.6Ω
10	97.6Ω	158Ω	143Ω	88.7Ω

振幅応答
4次ローパス・パワース、 $f_{\text{CUTOFF}} = 1\text{MHz}$



過渡応答
4次ローパス・パワース、 $f_{\text{CUTOFF}} = 1\text{MHz}$



4次ローパス・フィルタの設計

表5．抵抗値の単位はオーム、4次ローパス・チェビシェフ、 $\pm 0.25\text{dB}$ のパスバンド・リップル、利得 = 1

f_{CUTOFF} (MHz)	R11, R21	R31	R12, R22	R32
1	1.87k	2.05k	2.21k	634 Ω
2	931 Ω	1.05k	1.10k	324 Ω
3	604 Ω	681 Ω	698 Ω	205 Ω
4	453 Ω	511 Ω	499 Ω	154 Ω
5	357 Ω	402 Ω	383 Ω	121 Ω
6	287 Ω	332 Ω	309 Ω	100 Ω
7	243 Ω	287 Ω	255 Ω	86.6 Ω
8	205 Ω	249 Ω	215 Ω	76.8 Ω
9	178 Ω	221 Ω	182 Ω	66.5 Ω
10	154 Ω	196 Ω	158 Ω	61.9 Ω

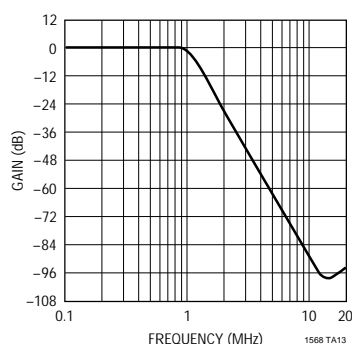
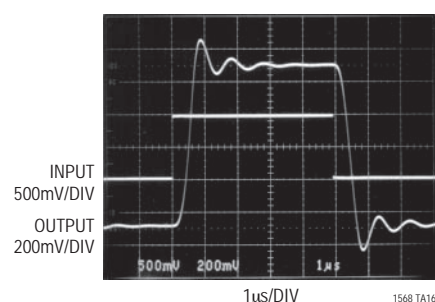
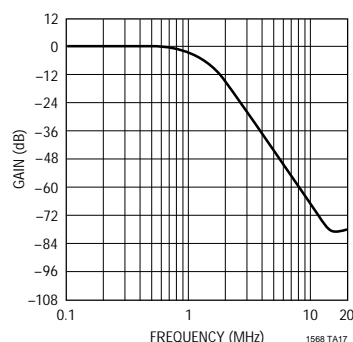
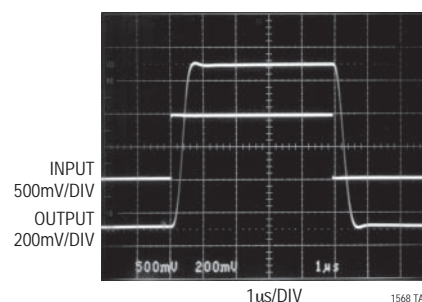
4次ローパス・チェビシェフの振幅応答、 $\pm 0.25\text{dB}$ のパスバンド・リップル、 $f_{\text{CUTOFF}} = 1\text{MHz}$ 4次ローパス・チェビシェフの過渡応答、 $\pm 0.25\text{dB}$ のパスバンド・リップル、 $f_{\text{CUTOFF}} = 1\text{MHz}$ 

表6．抵抗値の単位はオーム、4次ローパス・ベッセル、利得 = 1

f_{CUTOFF} (MHz)	R11, R21	R31	R12, R22	R32
1	715 Ω	1.15k	1.91k	324 Ω
2	357 Ω	562 Ω	432 Ω	365 Ω
3	237 Ω	374 Ω	280 Ω	243 Ω
4	174 Ω	280 Ω	205 Ω	187 Ω
5	137 Ω	221 Ω	162 Ω	147 Ω
6	115 Ω	187 Ω	130 Ω	124 Ω

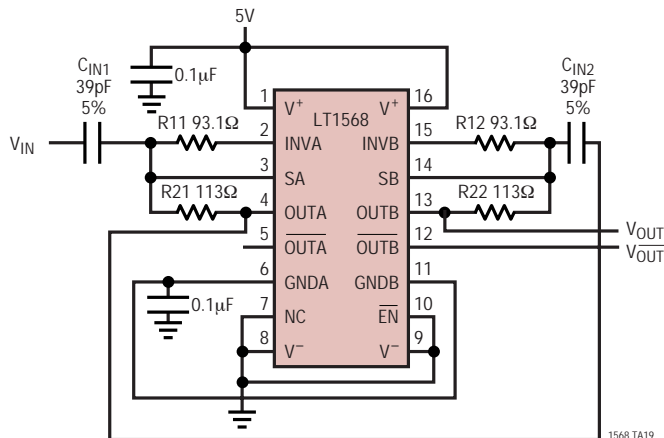
振幅応答
4次ローパス・ベッセル、 $f_{\text{CUTOFF}} = 1\text{MHz}$ 過渡応答
4次ローパス・ベッセル、 $f_{\text{CUTOFF}} = 1\text{MHz}$ 

LT1568

標準的応用例

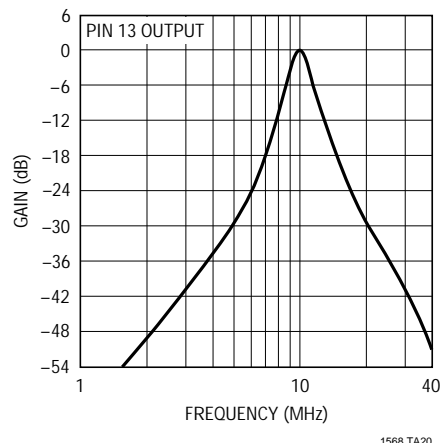
4次バンドパス・フィルタ

$f_{\text{CENTER}} = 10\text{MHz}$ 、 -3dB のパスバンド = $f_{\text{CENTER}}/5.4$



振幅応答

4次バンドパス・フィルタ $f_{\text{CENTER}} = 10\text{MHz}$

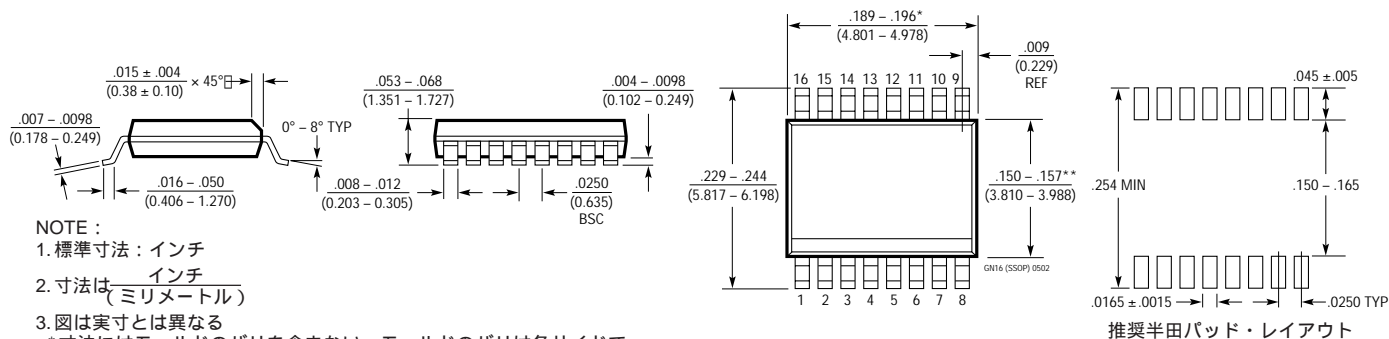


パッケージ寸法

GNパッケージ

16ピン・プラスチックSSOP(細型.150インチ)

(Reference LTC DWG # 05-08-1641)



関連製品

製品番号	説明	注釈
LTC®1563	4次フィルタ・ビルディング・ブロック	ローパス・フィルタまたはバンドパス・フィルタのデザイン向け、256Hz ~ 256kHz
LTC1565-31	7次、完全に差動の650kHzローパス・フィルタ	SO-8、外付け部品が不要
LTC1566-1	7次、完全に差動の2.3MHzローパス・フィルタ	SO-8、外付け部品が不要
LT1567	超低ノイズのオペアンプとインバータ	1.4nV/√Hzオペアンプ、MSOPパッケージ、差動出力
LT6600-10	完全に差動の10MHzローパス・フィルタ	55μVRMS ノイズ100kHz ~ 10MHz、3V電源で動作
LT6600-20	完全に差動の20MHzローパス・フィルタ	86μVRMS ノイズ100kHz ~ 20MHz、3V単電源で動作

1568f

16

リニアテクノロジー株式会社

〒102-0094 東京都千代田区紀尾井町3-6秀和紀尾井町パークビル8F
TEL 03-5226-7291 • FAX 03-5226-0268 • www.linear-tech.co.jp

0403 0.2K • PRINTED IN JAPAN

LINEAR
TECHNOLOGY
© LINEAR TECHNOLOGY CORPORATION 2003