

特長

- 1.2Vでの動作保証
- シングル・チップのオペアンプおよびリファレンス
- マイクロパワー：130 μ Aの電源電流
- インダストリアル温度範囲のSO-8パッケージ
- レール・トゥ・レール出力
- 高出力電流：25mA(最小)
- 出力は1000pFコンデンサをドライブ
- フローティング・モード動作が可能
- 5Vおよび \pm 5Vの電源電圧の規格
- 低リファレンス・ドリフト：30ppm/
- 業界標準LM10ピン配置

アプリケーション

- バッテリまたはソーラー電源システム
ポータブル計測
センサ調整
- 高精度電流レギュレータ
- 高精度電圧レギュレータ
- バッテリ・レベル・インジケータ
- 熱電対ransミッタ

概要

LT®1635は、レール・トゥ・レール出力オペアンプ、高精度リファレンス、およびリファレンス・バッファを内蔵した新しいアナログ・ビルディング・ブロックです。このデバイスは単一1.2V電源または最大 \pm 5V電源で動作しますが、わずか130 μ Aの電源電流しか消費しません。

オペアンプの入力同相範囲にはグランドが含まれており、入力が負電源より低いときに偽出力が発生するのを防止するために、位相反転保護を内蔵しています。レール・トゥ・レール出力段は、無負荷時に各レールの15mV以内に振幅し、10mAの出力電流供給時に各レールの250mV以内に振幅することができます。オペアンプの利得帯域幅は175kHzで、最大1000pFの負荷容量まで安定したユニティゲイン動作を行います。

0.2VリファレンスはV⁻を基準にし、バッファ・アンプが組み込まれているため柔軟性が向上しています。リファレンスとバッファを組み合わせることにより、30ppm/ V のドリフト、20ppm/Vのライン・レギュレーション、および150ppm/mAのロード・レギュレーションを実現しています。

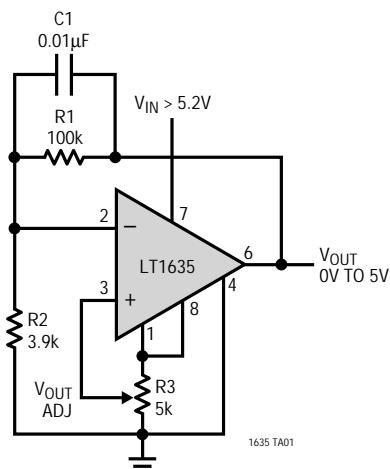
LT1635は8ピンPDIPおよびSOパッケージで供給され、業界標準のLM10ピン配置を採用しています。

、LTC、LTはリニアテクノロジー社の登録商標です。

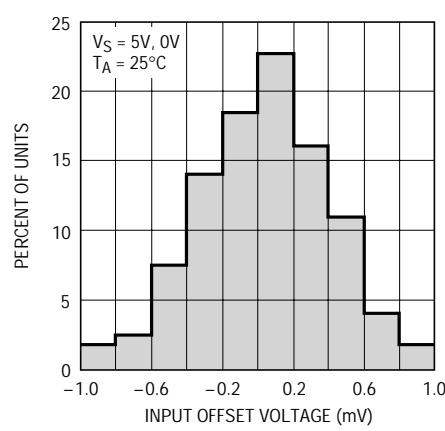
RAIL-TO-RAILは日本モトローラ(株)の登録商標です。

標準的応用例

0V ~ 5Vレギュレータ



入力オフセット電圧の標準分布



絶対最大定格

全電源電圧($V^+ - V^-$)	14V
入力差動電圧	14V
入力電流	$\pm 25\text{mA}$
出力短絡時間	連続
動作温度範囲 (Note 1)	- 40 ~ 85
接合部温度	150
保存温度範囲	- 65 ~ 150
リード温度(半田付け、10秒)	300

パッケージ/発注情報

TOP VIEW	ORDER PART NUMBER	
	LT1635CN8	LT1635CS8
N8 PACKAGE 8-LEAD PDIP		LT1635IN8
S8 PACKAGE 8-LEAD PLASTIC SO		LT1635IS8
S8 PART MARKING		
1635		1635I

N8 PACKAGE
 $T_{JMAX} = 150^\circ\text{C}, \theta_{JA} = 130^\circ\text{C/W}$ (N8)
 $T_{JMAX} = 150^\circ\text{C}, \theta_{JA} = 190^\circ\text{C/W}$ (S8)

ミリタリ・グレードに関してはお問い合わせください。

電気的特性

5Vオペアンプ : 注記がない限り、 $V_S = 5\text{V}, 0\text{V}$; $V_{CM} = V_{OUT} = 2.5\text{V}, T_A = 25^\circ\text{C}$ (Note 1)

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
V_{OS}	Input Offset Voltage	$0^\circ\text{C} \leq T_A \leq 70^\circ\text{C}$ $-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$		0.3 0.5 1.8	1.3 1.6	mV
	Input Offset Voltage Drift	$-40^\circ\text{C} \leq T_A \leq 85^\circ\text{C}$ (Note 3)		3.0	7.0	$\mu\text{V}/^\circ\text{C}$
$V_{OS\ ADJ}$	Offset Voltage Adjust Range	Positive Adjust Negative Adjust	6 -1.4	8 -2		mV
I_{OS}	Input Offset Current			0.2	0.6	nA
I_B	Input Bias Current			2.0 2.5	4.0 5.0	nA
	Input Noise Voltage	0.1Hz to 10Hz		1		μV_{P-P}
e_n	Input Noise Voltage Density	$f = 1\text{kHz}$		50		$\text{nV}/\sqrt{\text{Hz}}$
i_n	Input Noise Current Density	$f = 1\text{kHz}$		0.05		$\text{pA}/\sqrt{\text{Hz}}$
R_{IN}	Input Resistance	Differential Common Mode, $V_{CM} = 0\text{V}$ to 4V	● 7 6	25		$\text{M}\Omega$ $\text{G}\Omega$
	Input Voltage Range		● 0	4		V
CMRR	Common Mode Rejection Ratio	$V_{CM} = 0\text{V}$ to 4V	● 92 85	110 97		dB
A_{VOL}	Large-Signal Voltage Gain	$V_O = 200\text{mV}$ to 4.5V , No Load $V_O = 200\text{mV}$ to 4.5V , $R_L = 1.1\text{k}\Omega$ $V_O = 200\text{mV}$ to 4.5V , $R_L = 500\Omega$	● 100 45 35	450 200 150		V/mV V/mV V/mV
	Shunt Gain	$I_{OUT} = 0.1\text{mA}$ to 5mA $V_O = 1.5\text{V}$ to 6.45V (Note 4)	● 15 8	25 20		V/mV V/mV V/mV
V_{OL}	Output Voltage Swing Low	$V_S = 5\text{V}$, No Load $V_S = 5\text{V}$, $I_{SINK} = 5\text{mA}$ $V_S = 5\text{V}$, $I_{SINK} = 10\text{mA}$	● ● ●	2 125 200	10 250 500	mV
V_{OH}	Output Voltage Swing High	$V_S = 5\text{V}$, No Load $V_S = 5\text{V}$, $I_{SOURCE} = 5\text{mA}$ $V_S = 5\text{V}$, $I_{SOURCE} = 10\text{mA}$	● ● ●	4.975 4.65 4.55	4.985 4.8 4.75	V

電気的特性

5Vオペアンプ：注記がない限り、 $V_S = 5V, 0V$; $V_{CM} = V_{OUT} = 2.5V$, $T_A = 25$ (Note 1)

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
I_{SC}	Short-Circuit Current	$V_S = 5V$, Short to GND	●	25	40	mA
		$V_S = 5V$, Short to V_{CC}	●	25	40	mA
PSRR	Power Supply Rejection Ratio	$V_S = 1.2V$ to $12V$, $V_{CM} = V_0 = 0.2V$	●	93	100	dB
			●	90	97	dB
	Minimum Operating Supply Voltage	(Note 2)	●	1.1	1.2	V
I_S	Supply Current		●	130	200	μA
			●	150	260	μA
GBW	Gain Bandwidth Product	$f = 1kHz$		175		kHz
SR	Slew Rate	$A_V = -1$, $R_L = \infty$		0.045		V/ μs

5Vリファレンス：注記がない限り、 $V_S = 5V, 0V$; $T_A = 25$ (Note 1)

2

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
V_{REF}	Feedback Sense Voltage	Voltage at Pin 1 with Pin 1 Connected to Pin 8 (Note 5)	●	189	200	211
TC V_{REF}	Reference Drift	(Note 3)	●	30	100	ppm/ $^{\circ}C$
	Feedback Current	Current into Pin 8	●	3.5	10	nA
	Line Regulation	$0 \leq I_{REF} \leq 1mA$, $V_{REF} = 200mV$		20	35	ppm/V
		$V_S = 1.2V$ to $5V$	●	30	55	ppm/V
	Load Regulation	$V_S = 1.3V$ to $5V$ (Note 2)	●			
			●	150	300	ppm/mA
	Reference Amplifier Gain	$I_{REF} = 0$ to $1mA$	●	200	500	ppm/mA
		$V_0 = 0.2V$ to $3.5V$	●	45	90	V/mV
			●	25	50	V/mV

$\pm 5V$ オペアンプ：注記がない限り、 $V_S = \pm 5V$; $V_{CM} = V_{OUT} = 0V$, $T_A = 25$ (Note 1)

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
V_{OS}	Input Offset Voltage			0.3	1.5	mV
		$0^{\circ}C \leq T_A \leq 70^{\circ}C$	●	0.5	1.9	mV
		$-40^{\circ}C \leq T_A \leq 85^{\circ}C$	●	2.1		mV
	Input Offset Voltage Drift	$0^{\circ}C \leq T_A \leq 85^{\circ}C$ (Note 3)	●	4.5	10.0	$\mu V/^{\circ}C$
$V_{OS\ ADJ}$	Offset Voltage Adjust Range	Positive Adjust Negative Adjust	●	6	8	mV
●			●	-1.4	-2	mV
I_{OS}	Input Offset Current		●	0.2	0.6	nA
I_B	Input Bias Current			2.0	4	nA
			●	2.5	5	nA
	Input Noise Voltage	0.1Hz to 10Hz		1		μV_{P-P}
e_n	Input Noise Voltage Density	$f = 1kHz$		50		nV/\sqrt{Hz}
i_n	Input Noise Current Density	$f = 1kHz$		0.05		pA/\sqrt{Hz}
R_{IN}	Input Resistance	Differential Common Mode, $V_{CM} = -5V$ to $4V$	●	7	35	M Ω
			●	9		G Ω
	Input Voltage Range		●	-5	4	V
CMRR	Common Mode Rejection Ratio	$V_{CM} = -5V$ to $4V$	●	94	115	dB
			●	91	110	dB

電気的特性

±5Vオペアンプ：注記がない限り $V_S = \pm 5V$; $V_{CM} = V_{OUT} = 0V$, $T_A = 25$ (Note1)

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
A_{VOL}	Large-Signal Voltage Gain	$V_O = -4.5V$ to $4.5V$, No Load	●	175	300	V/mV
		$V_O = -4.5V$ to $4.5V$, $R_L = 1.1k\Omega$	●	15	100	V/mV
		$V_O = -4.5V$ to $4.5V$, $R_L = 500\Omega$	●	10	60	V/mV
V_0	Output Voltage Swing	$V_S = \pm 5V$, No Load	●	±4.975	±4.985	mV
		$V_S = \pm 5V$, $I_{SINK} = 5mA$	●	±4.65	±4.75	mV
		$V_S = \pm 5V$, $I_{SINK} = 10mA$	●	±4.5	±4.6	mV
I_{SC}	Short-Circuit Current	$V_S = \pm 5V$		±25	±40	mA
PSRR	Power Supply Rejection Ratio	$V_S = \pm 1V$ to $\pm 6V$, $V_{CM} = V_0 = 0V$	●	90	100	dB
			●	88	98	dB
I_S	Supply Current			135	215	μA
				160	280	μA
GBW	Gain Bandwidth Product	$f = 1kHz$		175		kHz
SR	Slew Rate	$A_V = -1$, $R_L = \infty$		0.05		V/ μs

±5Vリファレンス：注記がない限り、 $V_S = \pm 5V$, $T_A = 25$ (Note1)

SYMBOL	PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS	
V_{REF}	Feedback Sense Voltage	Voltage at Pin 1 with Pin 1 Connected to Pin 8 (Note 5)	●	189	200	211	mV
TC V_{REF}	Reference Drift	(Note 3)	●	40	120	ppm/ $^{\circ}C$	
	Feedback Current	Current into Pin 8	●	3.5	10	nA	
	Line Regulation	$0 \leq I_{REF} \leq 1mA$, $V_{REF} = 200mV$		20	25	ppm/V	
		$V_S = \pm 0.6V$ to $\pm 5V$		30	55	ppm/V	
		$V_S = \pm 0.65V$ to $\pm 5V$ (Note 2)	●				
	Load Regulation	$I_{REF} = 0$ to $1mA$	●	150	300	ppm/mA	
			●	200	500	ppm/mA	
	Reference Amplifier Gain	$V_O = 0.2V$ to $8.5V$	●	45	90	V/mV	
		$V_S = 10V, 0V$	●	25	50	V/mV	

は全動作温度範囲の規格値を意味する。

Note 1 : LT1635Cは0 ~ 70 のコマーシャル温度範囲で動作することが保証されている。LT1635Cは拡張温度リミットに適合するように設計され、特性が定められ、適合することが見込まれているが、-40 と 85 ではテストされていない。LT1635Iはインダストリアル温度範囲に適合することが保証されている。

Note 2 : LT1635オペアンプは0V ~ 0.2Vの入力同相モードで全インダストリアル温度範囲において、1.2V電圧で動作する。リファレンスがこの温度範囲で正常に動作するための最小電源電圧は1.3V。

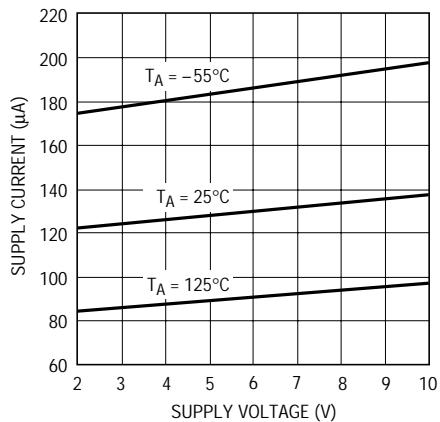
Note 3 : このパラメータは100%テストされていない。温度係数は出力電圧の変化を規定温度範囲で除算して測定されている。

Note 4 : シャント利得は、出力が V^+ 端子に接続され入力同相モードが V^- を基準にしているときのフローティング・アプリケーションでの動作を定義している。

Note 5 : デバイスが規定温度範囲外で保存されている場合、ヒステリシスのために出力がシフトする可能性がある。

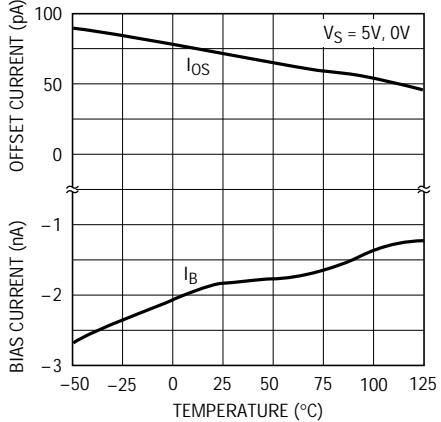
標準的性能特性 オペアンプ

電源電流と電源電圧



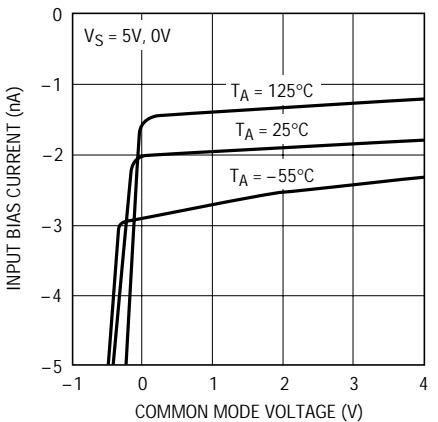
1635 G01

入力バイアス電流および
オフセット電流と温度



1635 G02

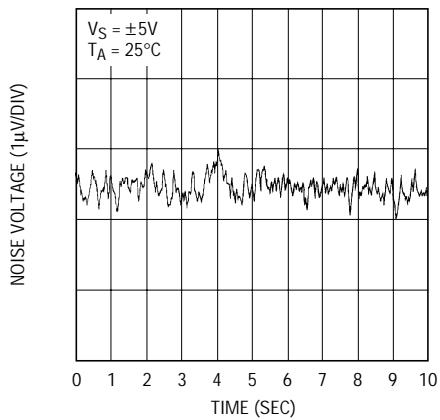
入力バイアス電流と
同相電圧



1635 G03

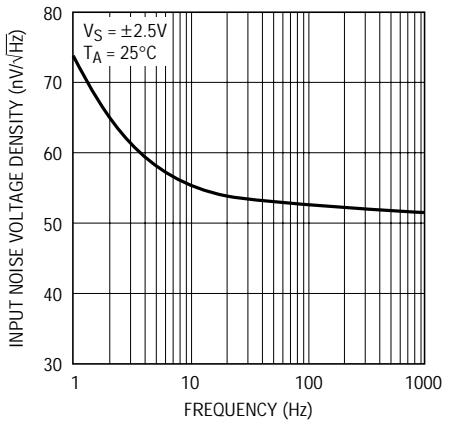
2

0.1Hz ~ 10Hzノイズ電圧



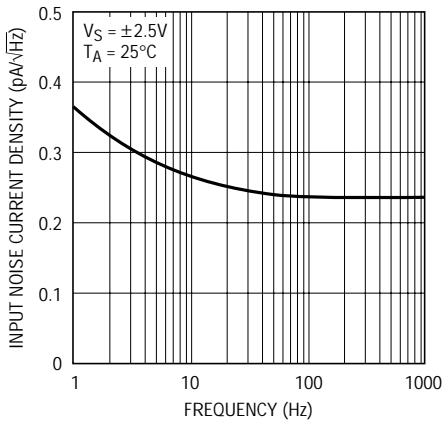
1635 G04

ノイズ電圧密度と周波数



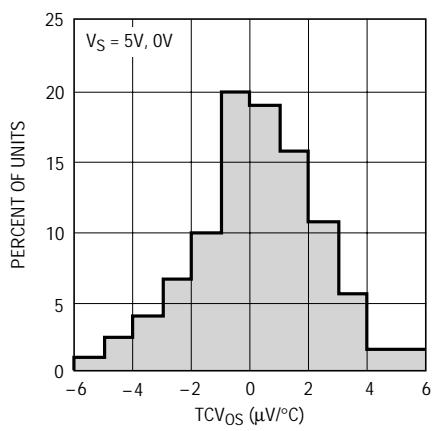
1635 G05

入力ノイズ電流と周波数



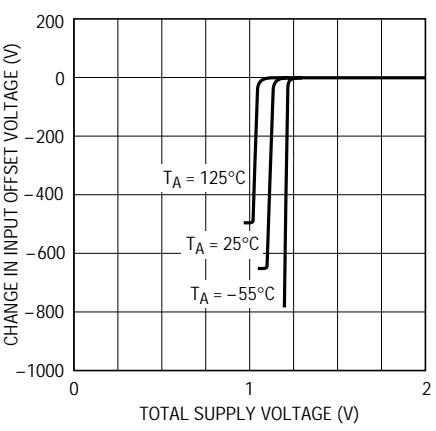
1635 G06

オフセット電圧温度ドリフト
の標準分布



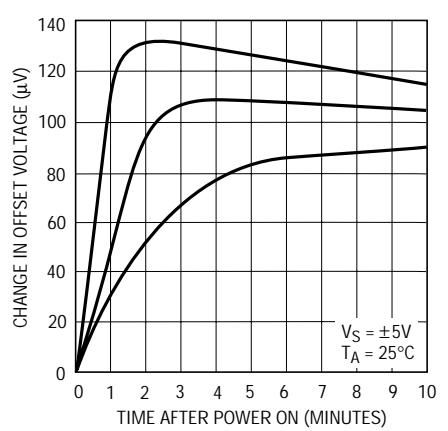
1635 G07

最小電源電圧



1635 G08

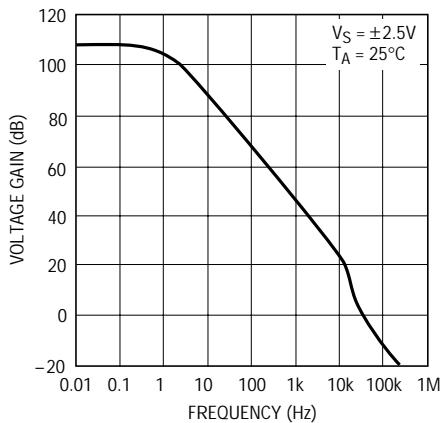
3つの標準ユニットの
ターンオン・ドリフト



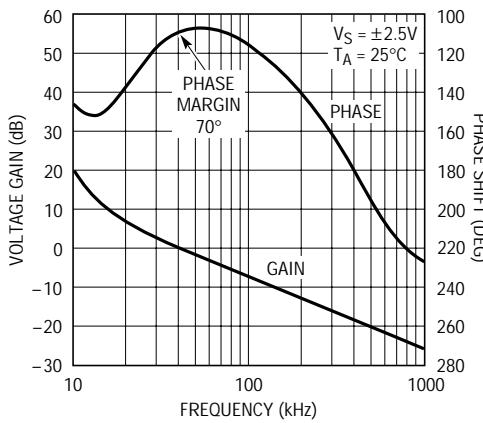
1635 G09

標準的性能特性 オペアンプ

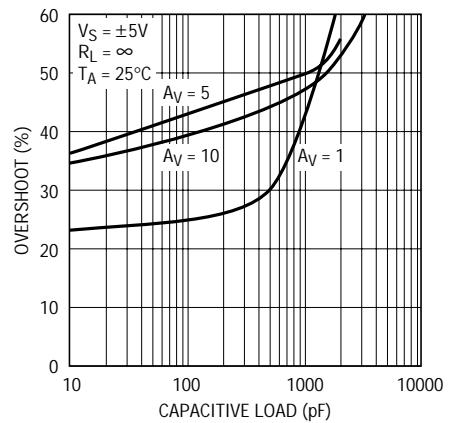
電圧利得と周波数



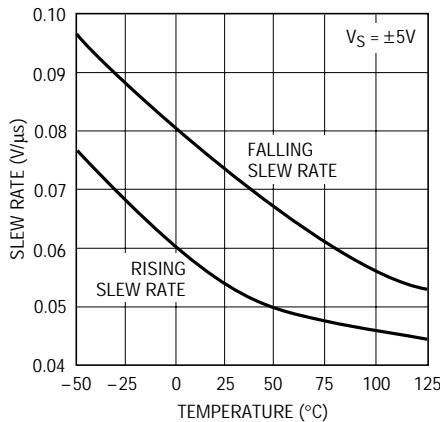
利得位相と周波数



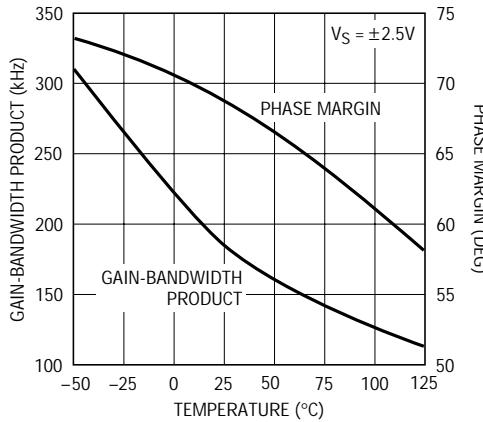
容量性負荷の処理



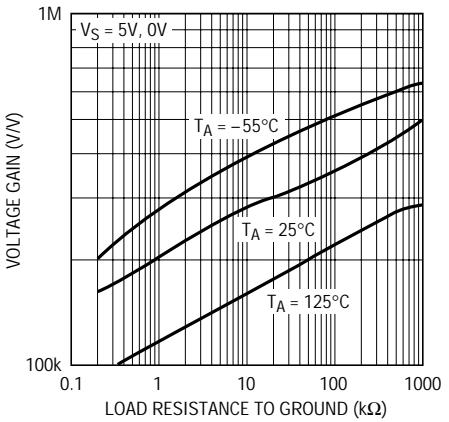
スルーレートと温度



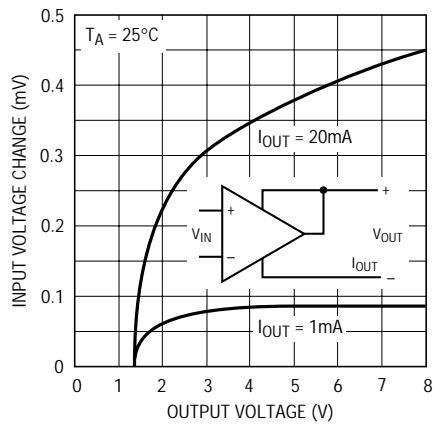
利得帯域幅積および位相マージンと温度



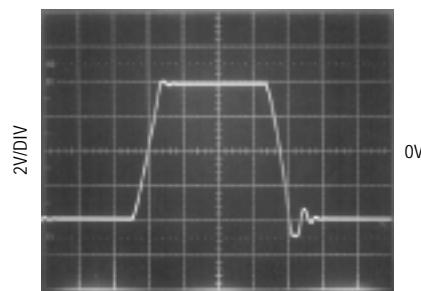
電圧利得と負荷抵抗



シャント利得

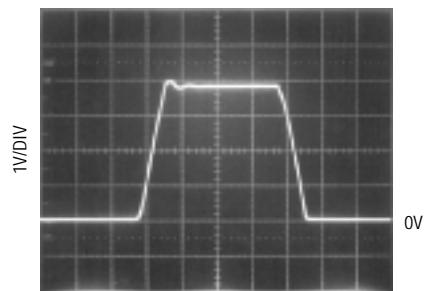


大信号過渡応答 $V_S = \pm 5V$



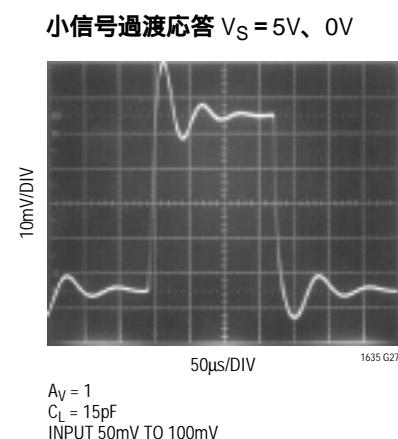
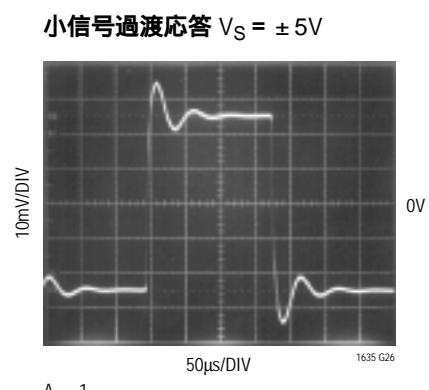
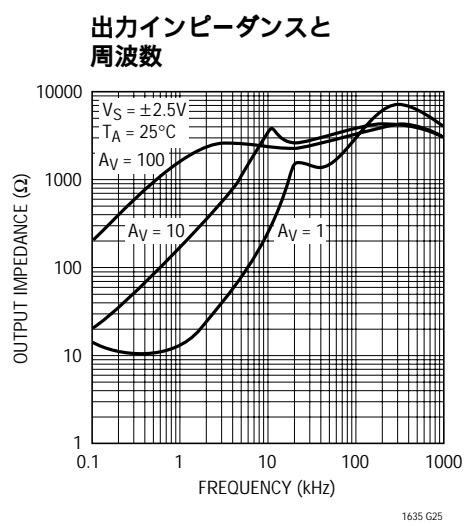
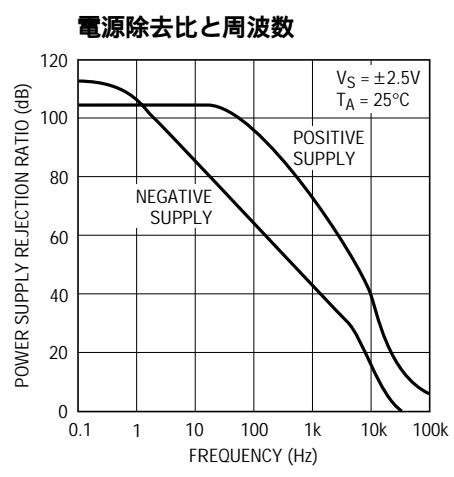
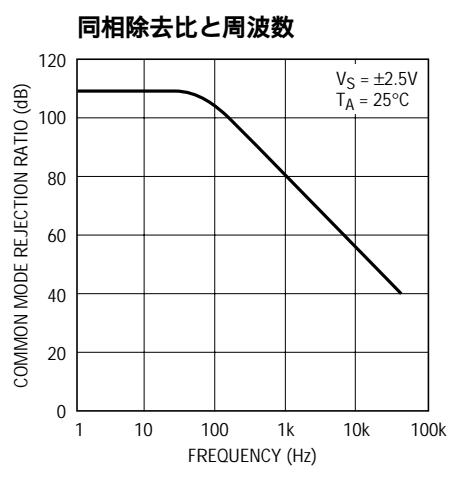
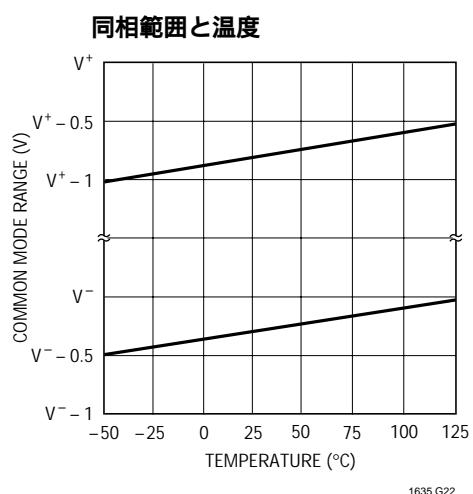
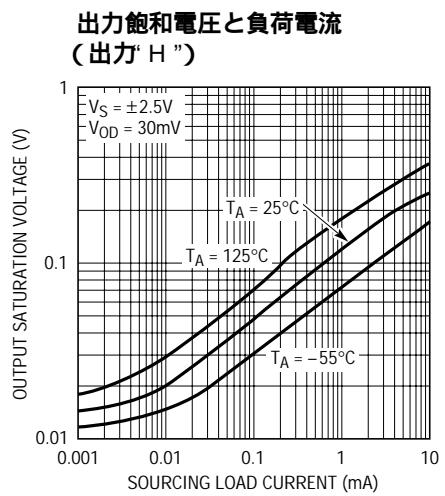
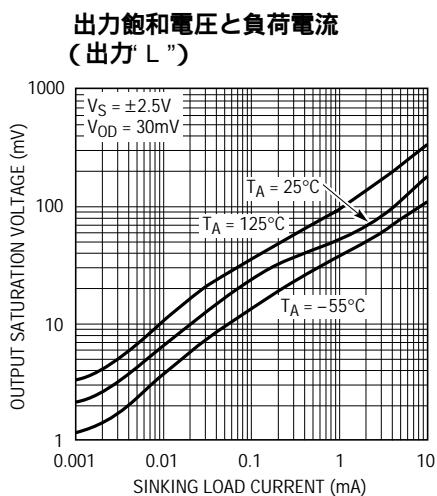
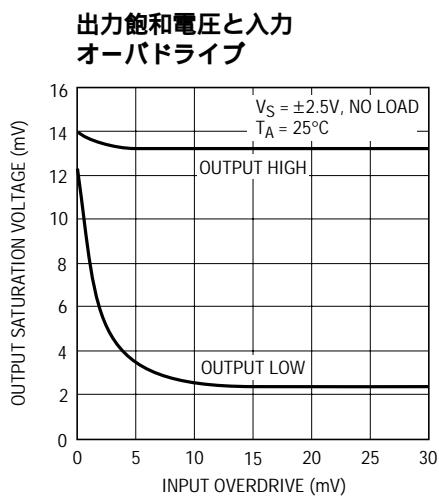
$A_V = 1$, NO LOAD
INPUT 8V_{p-p}

大信号過渡応答 $V_S = 5V, 0V$

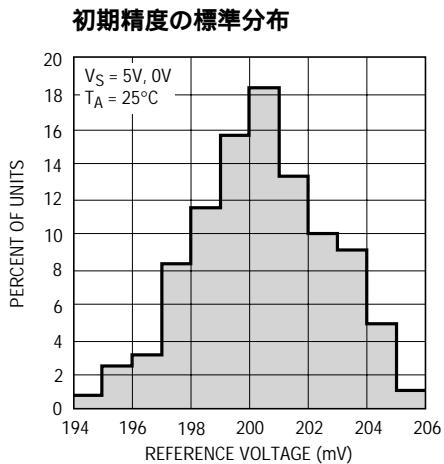


$A_V = 1$, NO LOAD
INPUT PULSE 0V TO 4V

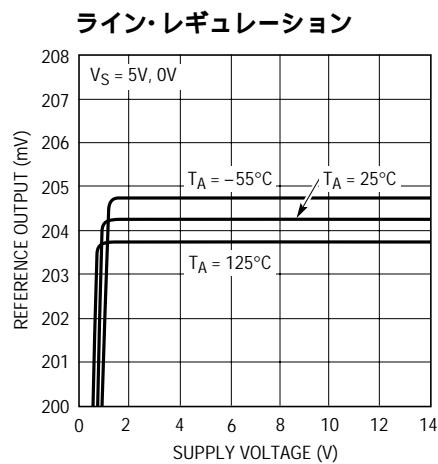
標準的性能特性 オペアンプ



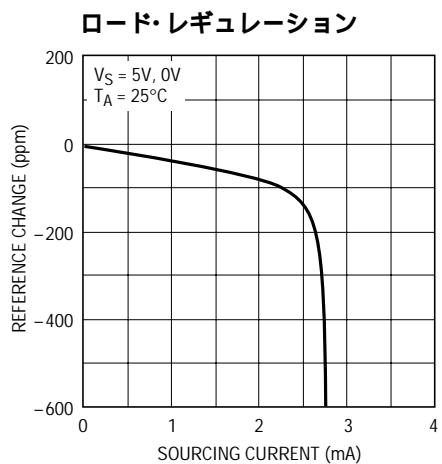
標準的性能特性 リファレンス



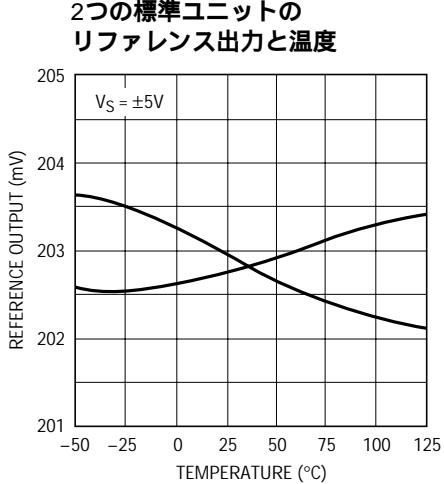
1635 G28



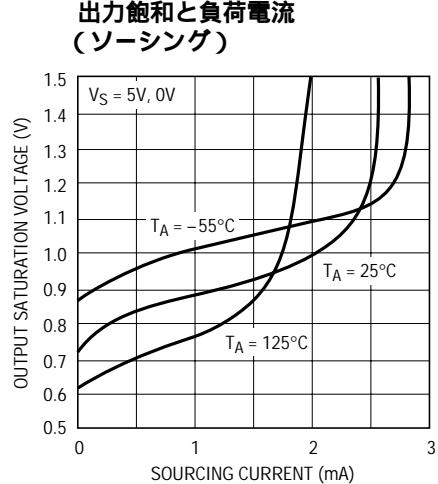
1635 G29



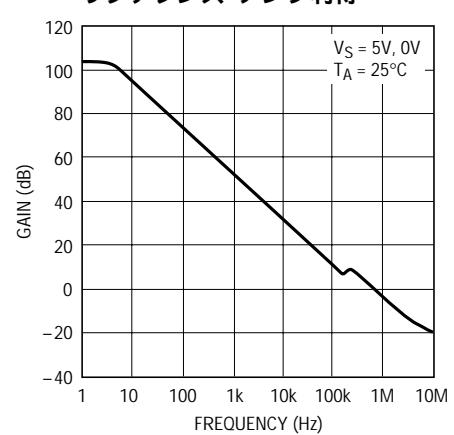
1635 G30



1635 G31

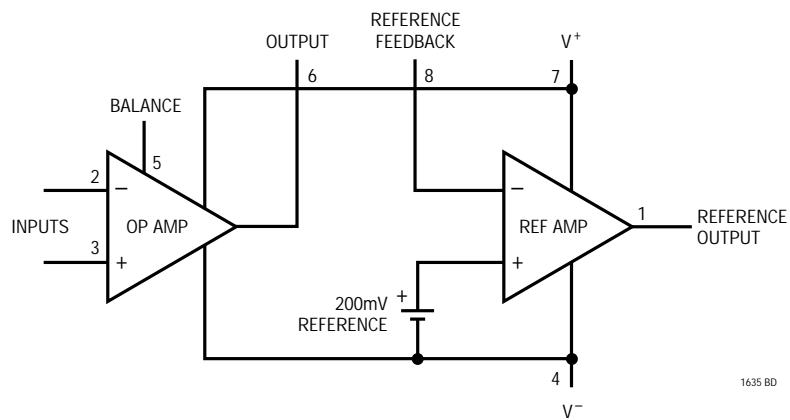


1635 G32



1635 G33

プロック図



1635 BC

アプリケーション情報

LT1635は、 $V^+ = 5V$ 、 $V^- = 0V$ 、および $V_{CM} = 2.5V$ で完全に規定されています。オペアンプのオフセット電圧は、内部でこれらの電源電圧での最小値に調整されます。このデバイスのユニークな特徴は、単一1.2Vから $\pm 5V$ までの電源で動作することです。完全な仕様は $\pm 5V$ 電源電圧で提供されています。LT1635の正電源ピンは小容量コンデンサ(約0.1μF)を使用してバイパスし、スプリット電源を使用する場合は負電源ピンもバイパスする必要があります。

オペアンプ

LT1635は負電源が0Vの单一電源動作で完全に規定されています。オペアンプの入力同相範囲にはグランドが含まれており、出力は電流シンク時にグランドの数mV以内の範囲で振幅します。オペアンプの入力段は、入力が負電源以下になったときに偽出力が発生するのを防止するための位相反転保護を備えています。入力が負電源以下になったときに電流が過剰にならないよう、入力には保護抵抗が組み込まれています。

オペアンプはオフセット・ゼロ調整機能も備えており、BALANCEピン(ピン5)をリファレンス出力からの可変電圧に接続してこれを行います。オフセット調節範囲は非対称で、標準 - 2mV ~ 8mVです。LT1635の入力オフセット電圧は室温でゼロ調整範囲内に収まるので、オフセット電圧をゼロに調整することができます。図1に標準オフセット調整を示します。

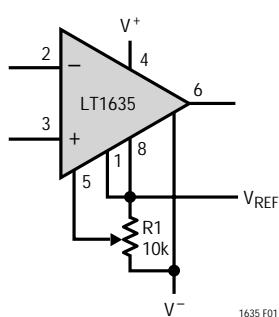


図1. 標準オフセット調整

出力

LT1635の出力電圧振幅は、標準性能曲線に示すとおり、入力のオーバードライブに影響されます。いずれかのレールの15mV以内の電圧をモニタするときは、出力が

飽和しない利得を選択しなければなりません。たとえば1mVの入力信号の場合、図2aに示すようにアンプは利得100の回路構成ではリニア領域にセットアップされます。しかし、電圧フォロワ・モードでは1mVでアンプを適切に機能させるには不十分です(図2b)。

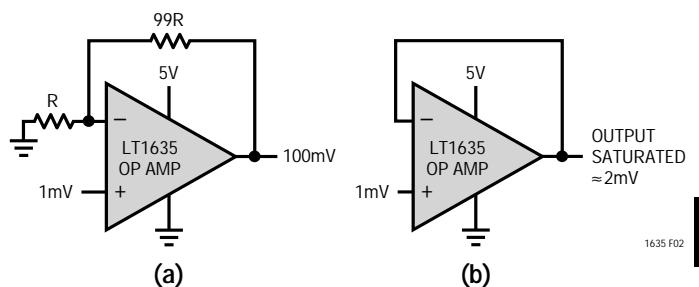


図2. 利得100のアンプと電圧フォロワ

歪み

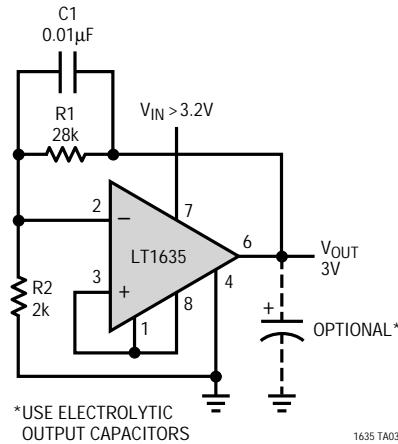
オペアンプで生じる歪みには主に2つの要因があります。すなわち、出力が電流ソースからシンクに変化するときの出力クロスオーバー歪みと、非直線性同相除去に起因する歪みです。LT1635の同相除去比は非常に良好で、標準110dBです。したがって、入力が通常の同相範囲で動作している限り、同相誘起歪みはほとんどありません。出力負荷抵抗が減少すると、クロスオーバー歪みは増加します。歪みを最小限に抑えるには、LT1635は出力が常に電流を供給した状態で動作しなければなりません。

リファレンス

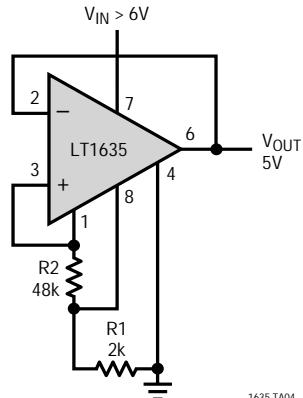
LT1635のリファレンスは、200mV高精度バンドギャップとリファレンス・アンプで構成されます。ブロック図に示すように、0.2V高精度バンドギャップは V^- を基準にし、内部でリファレンス・アンプの非反転入力に接続されています。この構成ではリファレンス電圧を増幅したり、リファレンス・アンプをコンパレータとして使用でき、非常に柔軟性が高くなっています。オペアンプとは異なり、リファレンス・アンプの出力は正レールの0.8V(標準)以内でしか振幅できません。リファレンス・アンプがインダストリアル温度範囲で飽和しないようにするために、最小動作電源は1.3Vでなければなりません。リファレンス・アンプはインダストリアル温度範囲で、2mAの負荷電流をソースし、10μAをシンクすることができます。

標準的応用例

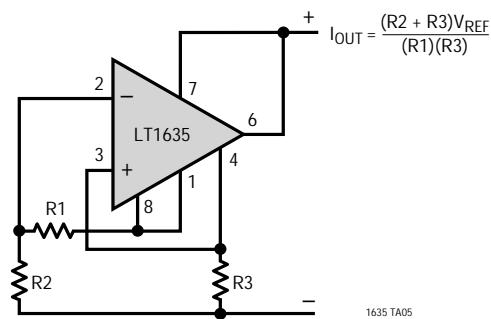
低電圧レギュレータ



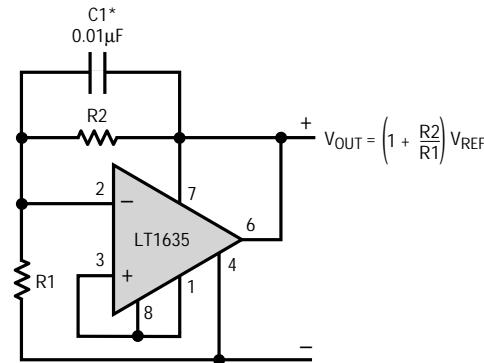
最良の安定化



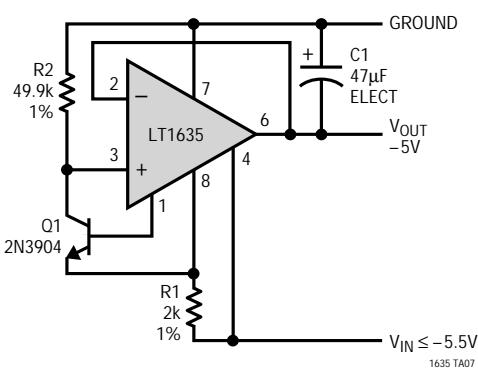
2端子電流レギュレータ



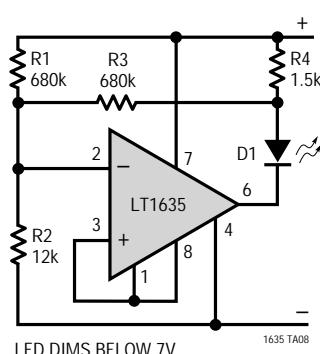
シャント・レギュレータ



負レギュレータ

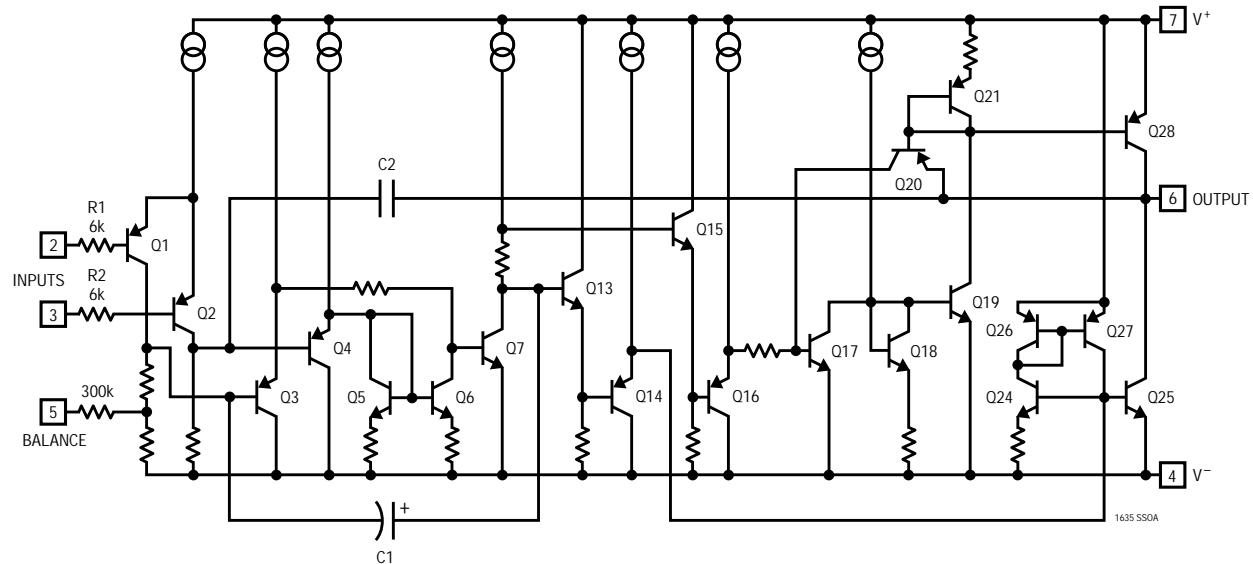


6Vバッテリ・レベル・インジケータ



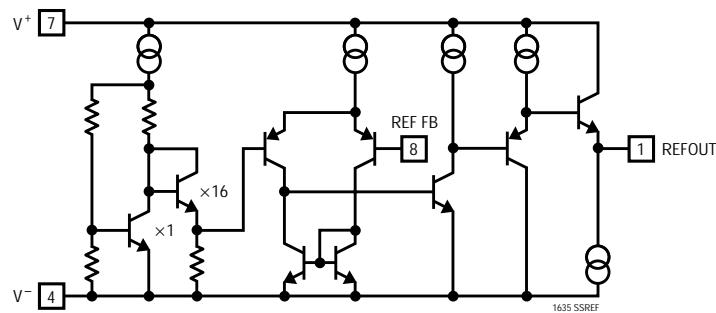
簡略図

オペアンプ



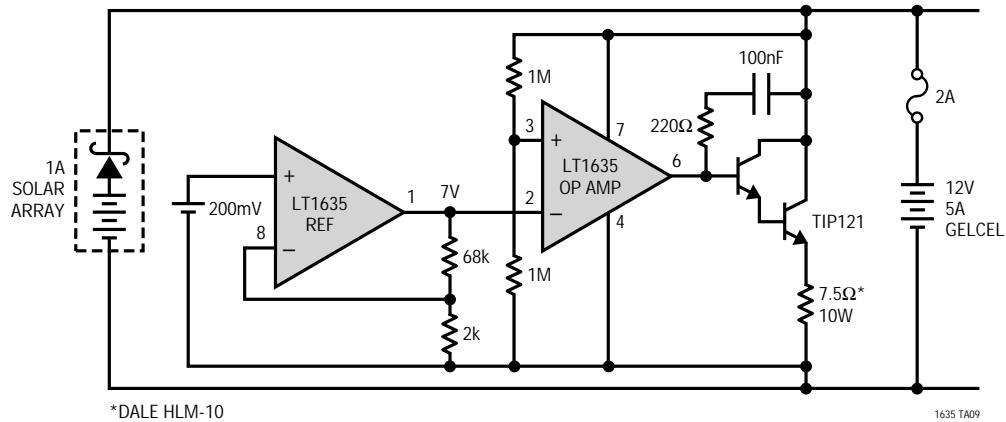
2

リファレンス



標準的応用例

1Aシャント・バッテリ・チャージャ($I_{DARK} = 230\mu A$ 、 $V_{FLOAT} = 14V$)



*DALE HLM-10

1635 TA09

関連製品

PART NUMBER	DESCRIPTION	COMMENTS
LT1178/LT1179	Dual/Quad 17μA Max, Single Supply Precision Op Amps	70μV V_{OS} Max and 2.5μV/°C Drift Max, 85kHz GBW, 0.04V/μs Slew Rate, Input/Output Common Mode Includes Ground
LT1490/LT1491	Dual/Quad Micropower Rail-to-Rail Input and Output Op Amps	Single Supply Input Range: -0.4V to 44V, Micropower 50μA Amplifier, Rail-to-Rail Input and Output, 200kHz GBW
LT2178/LT2179	Dual/Quad 17μA Max, Single Supply Precision Op Amps	SO-8 and 14-Lead Standard Pinout, 70μV V_{OS} Max, 85kHz GBW
LT1078/LT1079	Dual/Quad Micropower, Single Supply Precision Op Amps	70μV V_{OS} Max and 0.4μV/°C Drift, 200kHz GBW, 0.07V/μs Slew Rate, Input/Output Common Mode Includes Ground
LT2078/LT2079	Dual/Quad Micropower, Single Supply Precision Op Amps	SO-8 and 14-Lead Standard Pinout, 70μV V_{OS} Max, 200kHz GBW